

Z80 instruction set

	x0	x1	x2	x3	x4	x5	x6	x7	x8	x9	xA	xB	xC	xD	xE	xF
0x	LD (BC),A 1 4 3 10	LD (BC),A 1 4 3 10	LD (BC),A 1 4 3 10	INC BC 1 6	INC B 1 4	DEC B 1 4	LD B,8 2 7	RLCA 1 4	RRCA,AF 1 4	ADD HL,BC 1 11 7 7	LD A,(BC) 1 7	DEC BC 1 6	INC C 1 4	DEC D 1 4	LD E,8 2 7	RRCA 1 4
1x	DJNZ r8 2 11/8	LD DE,d16 3 10	LD (DE),A 3 10	INC DE 1 6	INC D 1 4	DEC D 1 4	LD D,8 2 7	RLA 1 4	JR r8 1 12	ADD HL,DE 1 11 7 7	LD A,(DE) 1 7	DEC DE 1 6	INC E 1 4	DEC E 1 4	LD E,d8 2 7	RRA 1 4
2x	JR NZ,r8 2 12/7	LD HL,d16 3 10	LD (a16),HL 3 16	INC HL 1 6	INC H 1 4	DEC H 1 4	LD H,8 2 7	DAA 1 4	JR C,r8 2 12/7	ADD HL,HL 1 11	LD HL,(a16) 3 16	DEC HL 1 6	INC L 1 4	DEC L 1 4	LD L,d8 2 7	CPL 1 4
3x	JR NC,r8 2 12/7	LD SP,d16 3 10	LD (a16),A 3 16	INC SP 1 6	INC (HL) 1 11	DEC (HL) 1 11	LD (HL),d8 2 10	SCF 1 4	JR C,r8 2 12/7	ADD HL,SP 1 11	LD A,(a16) 3 16	DEC SP 1 6	INC A 1 4	DEC A 1 4	LD A,d8 2 7	CCF 1 4
4x	LD B,B 1 4	LD B,C 1 4	LD B,D 1 4	LD B,E 1 4	LD B,H 1 4	LD B,L 1 4	LD B,(HL) 1 4	LD B,A 1 4	LD C,B 1 4	LD C,C 1 4	LD C,D 1 4	LD C,E 1 4	LD C,H 1 4	LD C,L 1 4	LD C,(HL) 1 4	LD C,A 1 4
5x	LD D,B 1 4	LD D,C 1 4	LD D,D 1 4	LD D,E 1 4	LD D,H 1 4	LD D,L 1 4	LD D,(HL) 1 4	LD D,A 1 4	LD E,B 1 4	LD E,C 1 4	LD E,D 1 4	LD E,H 1 4	LD E,L 1 4	LD E,(HL) 1 4	LD E,A 1 4	LD E,A 1 4
6x	LD H,B 1 4	LD H,C 1 4	LD H,D 1 4	LD H,E 1 4	LD H,H 1 4	LD H,L 1 4	LD H,(HL) 1 4	LD H,A 1 4	LD L,B 1 4	LD L,C 1 4	LD L,D 1 4	LD L,H 1 4	LD L,L 1 4	LD L,(HL) 1 4	LD L,A 1 4	LD L,A 1 4
7x	LD (HL),B 1 7	LD (HL),C 1 7	LD (HL),D 1 7	LD (HL),E 1 7	LD (HL),H 1 7	LD (HL),L 1 7	HALT 1 4	LD (HL),A 1 7	LD A,B 1 4	LD A,C 1 4	LD A,D 1 4	LD A,E 1 4	LD A,H 1 4	LD A,L 1 4	LD A,(HL) 1 4	LD A,A 1 4
8x	ADD A,B 1 4	ADD A,C 1 4	ADD A,D 1 4	ADD A,E 1 4	ADD A,H 1 4	ADD A,L 1 4	ADD A,(HL) 1 7	ADD A,A 1 4	ADC A,B 1 4	ADC A,C 1 4	ADC A,D 1 4	ADC A,E 1 4	ADC A,H 1 4	ADC A,L 1 4	ADC A,(HL) 1 7	ADC A,A 1 4
9x	SUB B 1 4	SUB C 1 4	SUB D 1 4	SUB E 1 4	SUB H 1 4	SUB L 1 4	SUB (HL) 1 7	SUB A 1 4	SBC A,B 1 4	SBC A,C 1 4	SBC A,D 1 4	SBC A,E 1 4	SBC A,H 1 4	SBC A,L 1 4	SBC A,(HL) 1 7	SBC A,A 1 4
Ax	SHR B 1 4	SHR C 1 4	SHR D 1 4	SHR E 1 4	SHR H 1 4	SHR L 1 4	SHR (HL) 1 7	SHR A 1 4	SHR B 1 4	SHR C 1 4	SHR D 1 4	SHR E 1 4	SHR H 1 4	SHR L 1 4	SHR (HL) 1 7	SHR A 1 4
Bx	OR B 1 4	OR C 1 4	OR D 1 4	OR E 1 4	OR H 1 4	OR L 1 4	OR (HL) 1 7	OR A 1 4	OR B 1 4	OR C 1 4	OR D 1 4	OR E 1 4	OR H 1 4	OR L 1 4	OR (HL) 1 7	OR A 1 4
Cx	RET NZ 1 11/5	POP BC 1 10	JP NZ,a16 3 10	JP a16 3 10	CALL NZ,a16 3 17/10	PUSH BC 1 11	ADD A,d8 2 8	RST 00H 1 11	RET Z 1 11/5	SET Z 1 10	JP Z,a16 3 16	PREFIX CB X X	CALL Z,a16 3 17/10	CALL a16 3 17	ADD A,d8 2 8	RST 08H 1 11
Dx	RET NC 1 11/5	POP DE 1 10	JP NC,a16 3 10	JP NC,a16 3 10	OUT (d8),A 2 11	CALL NC,a16 3 17/10	PUSH DE 1 11	SUB d8 2 7	RST 10H 1 11	RET C 1 11/5	EXX 1 4	JP C,a16 3 16	IN A,(d8) 2 11	CALL C,a16 3 17/10	PREFIX DD X X	SBC A,d8 2 7
Ex	RET PO 1 11/5	POP HL 1 10	JP PO,a16 3 10	JP PO,a16 3 10	EX (SP),HL 1 19	CALL PO,a16 3 17/10	PUSH HL 1 11	AND d8 2 7	RST 20H 1 11	RET PE 1 11/5	JP PE,a16 3 16	EX DE,HL 1 4	CALL PE,a16 3 17/10	PREFIX FX X X	XOR d8 2 7	RST 28H 1 11
Fx	RET P 1 11/5	POP AF 1 10	JP P,a16 3 10	DI 1 4	CALL P,a16 3 17/10	PUSH AF 1 11	OR d8 2 7	RST 30H 1 11	RET M 1 11/5	LD SP,HL 1 6	JP M,a16 3 10	EI 1 4	CALL M,a16 3 17/10	PREFIX FD X X	XOR HL 2 7	RST 38H 1 11

Prefix CB

	x0	x1	x2	x3	x4	x5	x6	x7	x8	x9	xA	xB	xC	xD	xE	xF
0x	RLC B 2 8	RLC C 2 8	RLC D 2 8	RLC E 2 8	RLC H 2 8	RLC L 2 8	RLC (HL) 2 15	RLC A 2 8	RRC B 2 8	RRC C 2 8	RRC D 2 8	RRC E 2 8	RRC H 2 8	RRC L 2 8	RRC (HL) 2 15	RRC A 2 8
1x	RL B 2 8	RL C 2 8	RL D 2 8	RL E 2 8	RL H 2 8	RL L 2 8	RL (HL) 2 8	RL A 2 8	RR B 2 8	RR C 2 8	RR D 2 8	RR E 2 8	RR H 2 8	RR L 2 8	RR (HL) 2 8	RR A 2 8
2x	SLA B 2 8	SLA C 2 8	SLA D 2 8	SLA E 2 8	SLA H 2 8	SLA L 2 8	SLA (HL) 2 8	SLA A 2 8	SRA B 2 8	SRA C 2 8	SRA D 2 8	SRA E 2 8	SRA H 2 8	SRA L 2 8	SRA (HL) 2 8	SRA A 2 8
3x	SRL B 2 8	SRL C 2 8	SRL D 2 8	SRL E 2 8	SRL H 2 8	SRL L 2 8	SRL (HL) 2 8	SRL A 2 8	SRD B 2 8	SRD C 2 8	SRD D 2 8	SRD E 2 8	SRD H 2 8	SRD L 2 8	SRD (HL) 2 8	SRD A 2 8
4x	BIT 0,B 2 8	BIT 0,C 2 8	BIT 0,D 2 8	BIT 0,E 2 8	BIT 0,H 2 8	BIT 0,L 2 8	BIT 0,(HL) 2 8	BIT 0,A 2 8	BIT 1,B 2 8	BIT 1,C 2 8	BIT 1,D 2 8	BIT 1,E 2 8	BIT 1,H 2 8	BIT 1,L 2 8	BIT 1,(HL) 2 8	BIT 1,A 2 8
5x	BIT 2,B 2 8	BIT 2,C 2 8	BIT 2,D 2 8	BIT 2,E 2 8	BIT 2,H 2 8	BIT 2,L 2 8	BIT 2,(HL) 2 8	BIT 2,A 2 8	BIT 3,B 2 8	BIT 3,C 2 8	BIT 3,D 2 8	BIT 3,E 2 8	BIT 3,H 2 8	BIT 3,L 2 8	BIT 3,(HL) 2 8	BIT 3,A 2 8
6x	BIT 4,B 2 8	BIT 4,C 2 8	BIT 4,D 2 8	BIT 4,E 2 8	BIT 4,H 2 8	BIT 4,L 2 8	BIT 4,(HL) 2 8	BIT 4,A 2 8	BIT 5,B 2 8	BIT 5,C 2 8	BIT 5,D 2 8	BIT 5,E 2 8	BIT 5,H 2 8	BIT 5,L 2 8	BIT 5,(HL) 2 8	BIT 5,A 2 8
7x	BIT 6,B 2 8	BIT 6,C 2 8	BIT 6,D 2 8	BIT 6,E 2 8	BIT 6,H 2 8	BIT 6,L 2 8	BIT 6,(HL) 2 8	BIT 6,A 2 8	BIT 7,B 2 8	BIT 7,C 2 8	BIT 7,D 2 8	BIT 7,E 2 8	BIT 7,H 2 8	BIT 7,L 2 8	BIT 7,(HL) 2 8	BIT 7,A 2 8
8x	RES 0,B 2 8	RES 0,C 2 8	RES 0,D 2 8	RES 0,E 2 8	RES 0,H 2 8	RES 0,L 2 8	RES 0,(HL) 2 8	RES 0,A 2 8	RES 1,B 2 8	RES 1,C 2 8	RES 1,D 2 8	RES 1,E 2 8	RES 1,H 2 8	RES 1,L 2 8	RES 1,(HL) 2 8	RES 1,A 2 8
9x	RES 2,B 2 8	RES 2,C 2 8	RES 2,D 2 8	RES 2,E 2 8	RES 2,H 2 8	RES 2,L 2 8	RES 2,(HL) 2 8	RES 2,A 2 8	RES 3,B 2 8	RES 3,C 2 8	RES 3,D 2 8	RES 3,E 2 8	RES 3,H 2 8	RES 3,L 2 8	RES 3,(HL) 2 8	RES 3,A 2 8
Ax	RES 4,B 2 8	RES 4,C 2 8	RES 4,D 2 8	RES 4,E 2 8	RES 4,H 2 8	RES 4,L 2 8	RES 4,(HL) 2 8	RES 4,A 2 8	RES 5,B 2 8	RES 5,C 2 8	RES 5,D 2 8	RES 5,E 2 8	RES 5,H 2 8	RES 5,L 2 8	RES 5,(HL) 2 8	RES 5,A 2 8
Bx	RES 6,B 2 8	RES 6,C 2 8	RES 6,D 2 8	RES 6,E 2 8	RES 6,H 2 8	RES 6,L 2 8	RES 6,(HL) 2 8	RES 6,A 2 8	RES 7,B 2 8	RES 7,C 2 8	RES 7,D 2 8	RES 7,E 2 8	RES 7,H 2 8	RES 7,L 2 8	RES 7,(HL) 2 8	RES 7,A 2 8
Cx	SET 0,B 2 8	SET 0,C 2 8	SET 0,D 2 8	SET 0,E 2 8	SET 0,H 2 8	SET 0,L 2 8	SET 0,(HL) 2 8	SET 0,A 2 8	SET 1,B 2 8	SET 1,C 2 8	SET 1,D 2 8	SET 1,E 2 8	SET 1,H 2 8	SET 1,L 2 8	SET 1,(HL) 2 8	SET 1,A 2 8
Dx	SET 2,B 2 8	SET 2,C 2 8	SET 2,D 2 8	SET 2,E 2 8	SET 2,H 2 8	SET 2,L 2 8	SET 2,(HL) 2 8	SET 2,A 2 8	SET 3,B 2 8	SET 3,C 2 8	SET 3,D 2 8	SET 3,E 2 8	SET 3,H 2 8	SET 3,L 2 8	SET 3,(HL) 2 8	SET 3,A 2 8
Ex	SET 4,B 2 8	SET 4,C 2 8	SET 4,D 2 8	SET 4,E 2 8	SET 4,H 2 8	SET 4,L 2 8	SET 4,(HL) 2 8	SET 4,A 2 8	SET 5,B 2 8	SET 5,C 2 8	SET 5,D 2 8	SET 5,E 2 8	SET 5,H 2 8	SET 5,L 2 8	SET 5,(HL) 2 8	SET 5,A 2 8
Fx	SET 6,B 2 8	SET 6,C 2 8	SET 6,D 2 8	SET 6,E 2 8	SET 6,H 2 8	SET 6,L 2 8	SET 6,(HL) 2 8	SET 6,A 2 8	SET 7,B 2 8	SET 7,C 2 8	SET 7,D 2 8	SET 7,E 2 8	SET 7,H 2 8	SET 7,L 2 8	SET 7,(HL) 2 8	SET 7,A 2 8

Prefix DD

	x0	x1	x2	x3	x4	x5	x6	x7	x8	x9	xA	xB	xC	xD	xE	xF
0x	*NOP 2 8	*LD BC,d16 4 14	*LD (BC),A 4 14	*INC BC 2 10	*INC B 2 8	*DEC B 2 8	*LD B,d8 3 11	*RLCA 1 4	*EX AF,AF 2 8	*ADD IX,BC 2 10	*LD A,(BC) 2 8	*DEC BC 2 10	*INC C 2 8	*DEC C 2 8	*LD C,d8 3 11	*RRCA 1 4
1x	*DJNZ r8 3 17/12	*LD DE,d16 4 14	*LD (DE),A 4 14	*INC DE 2 10	*INC D 2 8	*DEC D 2 8	*LD D,d8 3 11	*RLA 1 4	*JR r8 2 8	*ADD IX,DE 2 10	*LD A,(DE) 2 8	*DEC DE 2 10	*INC E 2 8	*DEC E 2 8	*LD E,d8 3 11	*RRA 1 4
2x	*JR NZ,r8 3 16/11	*LD IX,d16 4 14	*LD (a16),IX 4 16	*INC IX 2 10	*INC IX 2 8	*DEC IX 2 8	*LD IX,d8 3 11	*SCF 1 4	*JR C,r8 3 16/11	*ADD IX,SP 2 15	*LD A,(a16) 4 16	*DEC IX 2 10	*INC IX 2 8	*DEC IX 2 8	*LD IX,d8 3 11	*CPL 1 4
3x	*JR NC,r8 3 16/11	*LD SP,d16 4 14	*LD (a16),A 4 17	*INC SP 2 10	INC (IX+r8) 3 23	DEC (IX+r8) 3 23	LD (IX+r8),d8 3 19	*SDF 1 4	*JR C,r8 3 16/11	*ADD IX,SP 2 15	*LD A,(a16) 4 16	*DEC SP 2 10	*INC A 2 8	*DEC A 2 8	*LD A,d8 3 11	*CCF 1 4
4x	*LD B,B 2 8	*LD B,C 2 8	*LD B,D 2 8	*LD B,E 2 8	*LD B,IXh 2 8	*LD B,IXh 2 8	LD B,(IX+r8) 2 8	*LD B,A 2 8	*LD C,B 2 8	*LD C,C 2 8	*LD C,D 2 8	*LD C,E 2 8	*LD C,IXh 2 8	*LD C,IXh 2 8	LD C,(IX+r8) 2 8	*LD C,A 2 8
5x	*LD D,B 2 8	*LD D,C 2 8	*LD D,D 2 8	*LD D,E 2 8	*LD D,IXh 2 8	*LD D,IXh 2 8	LD D,(IX+r8) 2 8	*LD D,A 2 8	*LD E,B 2 8	*LD E,C 2 8	*LD E,D 2 8	*LD E,E 2 8	*LD E,IXh 2 8	*LD E,IXh 2 8	LD E,(IX+r8) 2 8	*LD E,A 2 8
6x	*LD IXh,B 2 8	*LD IXh,C 2 8	*LD IXh,D 2 8	*LD IXh,E 2 8	*LD IXh,IXh 2 8	*LD IXh,IXh 2 8	LD H,(IX+r8) 2 8	*LD IXh,A 2 8	*LD IXI,B 2 8	*LD IXI,C 2 8	*LD IXI,D 2 8	*LD IXI,E 2 8	*LD IXI,IXh 2 8	*LD IXI,IXh 2 8	LD L,(IX+r8) 2 8	*LD IXI,A 2 8
7x	LD (IX+r8),B 3 19	LD (IX+r8),C 3 19	LD (IX+r8),D 3 19	LD (IX+r8),E 3 19	LD (IX+r8),H 3 19	LD (IX+r8),L 3 19	HALT 2 8	LD (IX+r8),A 3 19	*LD A,B 2 8	*LD A,C 2 8	*LD A,D 2 8	*LD A,E 2 8	*LD A,IXh 2 8	*LD A,IXh 2 8	LD A,(IX+r8) 2 8	*LD A,A 2 8
8x	*ADD A,B 2 8	*ADD A,C 2 8	*ADD A,D 2 8	*ADD A,E 2 8	*ADD A,IXh 2 8	*ADD A,IXh 2 8	ADD A,(IX+r8) 2 8	*ADD A,A 2 8	*ADC A,B 2 8	*ADC A,C 2 8	*ADC A,D 2 8	*ADC A,E 2 8	*ADC A,IXh 2 8	*ADC A,IXh 2 8	ADC A,(IX+r8) 2 8	*ADC A,A 2 8
9x	*SUB B 2 8	*SUB C 2 8	*SUB D 2 8	*SUB E 2 8	*SUB IXh 2 8	*SUB IXh 2 8	SUB (IX+r8) 2 8	*SUB A 2 8	*SBC A,B 2 8	*SBC A,C 2 8	*SBC A,D 2 8	*SBC A,E 2 8	*SBC A,IXh 2 8	*SBC A,IXh 2 8	SBC A,(IX+r8) 2 8	*SBC A,A 2 8
Ax	*AND B 2 8	*AND C 2 8	*AND D 2 8	*AND E 2 8	*AND IXh 2 8	*AND IXh 2 8	AND (IX+r8) 2 8	*AND A 2 8	*XOR B 2 8	*XOR C 2 8	*XOR D 2 8	*XOR E 2 8	*XOR IXh 2 8	*XOR IXh 2 8	XOR (IX+r8) 2 8	*XOR A 2 8
Bx	*OR B 2 8	*OR C 2 8	*OR D 2 8	*OR E 2 8	*OR IXh 2 8	*OR IXh 2 8	OR (IX+r8) 2 8	*OR A 2 8	*CP B 2 8	*CP C 2 8	*CP D 2 8	*CP E 2 8	*CP IXh 2 8	*CP IXh 2 8	CP (IX+r8) 2 8	*CP A 2 8
Cx	*RET NZ 2 15/9	*POP BC 2 14	*JP NZ,a16 4 14	*JP a16 4 14	*CALL NZ,a16 4 21/14	*PUSH BC 2 15	*ADD A,d8 2 8	*RST 00H 2 15	*RET Z 2 15/9	*SET Z 2 14	*JP Z,a16 4 14	PREFIX DDCB X X	*CALL Z,a16 4 21/14	*CALL a16 4 21	*ADC A,d8 2 8	*RST 08H 2 15
Dx	*RET NC 2 15/9	*POP DE 2 14	*JP NC,a16 4 14	*JP NC,a16 4 14	*OUT (d8),A 2 15	*CALL NC,a16 4 21/14	*PUSH DE 2 15	*RST 10H 2 15	*RET C 2 15/9	*EXX 2 14	*JP C,a16 4 14	*IN A,(d8) 2 15	*CALL C,a16 4 21/14	*CALL C,a16 4 21	*SBC A,d8 2 8	*RST 18H 2 15
Ex	*RET PO 2 15/9	*POP HL 2 14	*JP PO,a16 4 14	*JP PO,a16 4 14	EX (SP),IX 2 23	*CALL PO,a16 4 21/14	PUSH IX 2 15	*RST 20H 2 15	*RET PE 2 15/9	*JP (IX) 2 8	*JP PE,a16 4 14	*EX DE,HL 2 8	*CALL PE,a16 4 21/14	*CALL PE,a16 4 21	XOR HL 2 8	*RST 28H 2 15
Fx	*RET P 2 15/9	*POP AF 2 14	*JP P,a16 4 14	*DI 2 8	*CALL P,a16 4 21/14	*PUSH AF 2 15	*OR d8 2 8	*RST 30H 2 15	*RET M 2 15/9	LD SP,IX 2 10	*JP M,a16 4 14	*EI 2 8	*CALL M,a16 4 21/14	*CALL M,a16 4 21	X 2 8	*RST 38H 2 15

Prefix DDCB

0x	*RLC B 3 12 SEVLOC 3 12	*RLC C 3 12 SEVLOC 3 12	*RLC D 3 12 SEVLOC 3 12	*RLC E 3 12 SEVLOC 3 12	*RLC H 3 12 SEVLOC 3 12	*RLC L 3 12 SEVLOC 3 12	RLC (IX+r8) 4 23 SEVLOC 4 23	*RLC A 3 12 SEVLOC 3 12	*RRC B 3 12 SEVLOC 3 12	*RRC C 3 12 SEVLOC 3 12	*RRC D 3 12 SEVLOC 3 12	*RRC E 3 12 SEVLOC 3 12	*RRC H 3 12 SEVLOC 3 12	*RRC L 3 12 SEVLOC 3 12	RRC (IX+r8) 4 23 SEVLOC 4 23	*RRC A 3 12 SEVLOC 3 12
1x	*RL B 3 12 SEVLOC 3 12	*RL C 3 12 SEVLOC 3 12	*RL D 3 12 SEVLOC 3 12	*RL E 3 12 SEVLOC 3 12	*RL H 3 12 SEVLOC 3 12	*RL L 3 12 SEVLOC 3 12	RL (IX+r8) 4 23 SEVLOC 4 23	*RL A 3 12 SEVLOC 3 12	*RRB B 3 12 SEVLOC 3 12	*RRB C 3 12 SEVLOC 3 12	*RRB D 3 12 SEVLOC 3 12	*RRB E 3 12 SEVLOC 3 12	*RRB H 3 12 SEVLOC 3 12	*RRB L 3 12 SEVLOC 3 12	RRB (IX+r8) 4 23 SEVLOC 4 23	*RRB A 3 12 SEVLOC 3 12
2x	*SLA B 3 12 SEVLOC 3 12	*SLA C 3 12 SEVLOC 3 12	*SLA D 3 12 SEVLOC 3 12	*SLA E 3 12 SEVLOC 3 12	*SLA H 3 12 SEVLOC 3 12	*SLA L 3 12 SEVLOC 3 12	SLA (IX+r8) 4 23 SEVLOC 4 23	*SLA A 3 12 SEVLOC 3 12	*SRA B 3 12 SEVLOC 3 12	*SRA C 3 12 SEVLOC 3 12	*SRA D 3 12 SEVLOC 3 12	*SRA E 3 12 SEVLOC 3 12	*SRA H 3 12 SEVLOC 3 12	*SRA L 3 12 SEVLOC 3 12	SRA (IX+r8) 4 23 SEVLOC 4 23	*SRA A 3 12 SEVLOC 3 12
3x	*SLB B 3 12 SEVLOC 3 12	*SLB C 3 12 SEVLOC 3 12	*SLB D 3 12 SEVLOC 3 12	*SLB E 3 12 SEVLOC 3 12	*SLB H 3 12 SEVLOC 3 12	*SLB L 3 12 SEVLOC 3 12	SLB (IX+r8) 4 23 SEVLOC 4 23	*SLB A 3 12 SEVLOC 3 12	*SRL B 3 12 SEVLOC 3 12	*SRL C 3 12 SEVLOC 3 12	*SRL D 3 12 SEVLOC 3 12	*SRL E 3 12 SEVLOC 3 12	*SRL H 3 12 SEVLOC 3 12	*SRL L 3 12 SEVLOC 3 12	SRL (IX+r8) 4 23 SEVLOC 4 23	*SRL A 3 12 SEVLOC 3 12
4x	*BIT 0, B 3 12 SEVLOC 3 12	*BIT 0, C 3 12 SEVLOC 3 12	*BIT 0, D 3 12 SEVLOC 3 12	*BIT 0, E 3 12 SEVLOC 3 12	*BIT 0, H 3 12 SEVLOC 3 12	*BIT 0, L 3 12 SEVLOC 3 12	BIT 0, (IX+r8) 4 20 SEVLOC 4 20	*BIT 0, A 3 12 SEVLOC 3 12	*BIT 1, B 3 12 SEVLOC 3 12	*BIT 1, C 3 12 SEVLOC 3 12	*BIT 1, D 3 12 SEVLOC 3 12	*BIT 1, E 3 12 SEVLOC 3 12	*BIT 1, H 3 12 SEVLOC 3 12	*BIT 1, L 3 12 SEVLOC 3 12	BIT 1, (IX+r8) 4 20 SEVLOC 4 20	*BIT 1, A 3 12 SEVLOC 3 12
5x	*BIT 2, B 3 12 SEVLOC 3 12	*BIT 2, C 3 12 SEVLOC 3 12	*BIT 2, D 3 12 SEVLOC 3 12	*BIT 2, E 3 12 SEVLOC 3 12	*BIT 2, H 3 12 SEVLOC 3 12	*BIT 2, L 3 12 SEVLOC 3 12	BIT 2, (IX+r8) 4 20 SEVLOC 4 20	*BIT 2, A 3 12 SEVLOC 3 12	*BIT 3, B 3 12 SEVLOC 3 12	*BIT 3, C 3 12 SEVLOC 3 12	*BIT 3, D 3 12 SEVLOC 3 12	*BIT 3, E 3 12 SEVLOC 3 12	*BIT 3, H 3 12 SEVLOC 3 12	*BIT 3, L 3 12 SEVLOC 3 12	BIT 3, (IX+r8) 4 20 SEVLOC 4 20	*BIT 3, A 3 12 SEVLOC 3 12
6x	*BIT 4, B 3 12 SEVLOC 3 12	*BIT 4, C 3 12 SEVLOC 3 12	*BIT 4, D 3 12 SEVLOC 3 12	*BIT 4, E 3 12 SEVLOC 3 12	*BIT 4, H 3 12 SEVLOC 3 12	*BIT 4, L 3 12 SEVLOC 3 12	BIT 4, (IX+r8) 4 20 SEVLOC 4 20	*BIT 4, A 3 12 SEVLOC 3 12	*BIT 5, B 3 12 SEVLOC 3 12	*BIT 5, C 3 12 SEVLOC 3 12	*BIT 5, D 3 12 SEVLOC 3 12	*BIT 5, E 3 12 SEVLOC 3 12	*BIT 5, H 3 12 SEVLOC 3 12	*BIT 5, L 3 12 SEVLOC 3 12	BIT 5, (IX+r8) 4 20 SEVLOC 4 20	*BIT 5, A 3 12 SEVLOC 3 12
7x	*BIT 6, B 3 12 SEVLOC 3 12	*BIT 6, C 3 12 SEVLOC 3 12	*BIT 6, D 3 12 SEVLOC 3 12	*BIT 6, E 3 12 SEVLOC 3 12	*BIT 6, H 3 12 SEVLOC 3 12	*BIT 6, L 3 12 SEVLOC 3 12	BIT 6, (IX+r8) 4 20 SEVLOC 4 20	*BIT 6, A 3 12 SEVLOC 3 12	*BIT 7, B 3 12 SEVLOC 3 12	*BIT 7, C 3 12 SEVLOC 3 12	*BIT 7, D 3 12 SEVLOC 3 12	*BIT 7, E 3 12 SEVLOC 3 12	*BIT 7, H 3 12 SEVLOC 3 12	*BIT 7, L 3 12 SEVLOC 3 12	BIT 7, (IX+r8) 4 20 SEVLOC 4 20	*BIT 7, A 3 12 SEVLOC 3 12
8x	*RES 0, B 3 12 SEVLOC 3 12	*RES 0, C 3 12 SEVLOC 3 12	*RES 0, D 3 12 SEVLOC 3 12	*RES 0, E 3 12 SEVLOC 3 12	*RES 0, H 3 12 SEVLOC 3 12	*RES 0, L 3 12 SEVLOC 3 12	RES 0, (IX+r8) 4 23 SEVLOC 4 23	*RES 0, A 3 12 SEVLOC 3 12	*RES 1, B 3 12 SEVLOC 3 12	*RES 1, C 3 12 SEVLOC 3 12	*RES 1, D 3 12 SEVLOC 3 12	*RES 1, E 3 12 SEVLOC 3 12	*RES 1, H 3 12 SEVLOC 3 12	*RES 1, L 3 12 SEVLOC 3 12	RES 1, (IX+r8) 4 23 SEVLOC 4 23	*RES 1, A 3 12 SEVLOC 3 12
9x	*RES 2, B 3 12 SEVLOC 3 12	*RES 2, C 3 12 SEVLOC 3 12	*RES 2, D 3 12 SEVLOC 3 12	*RES 2, E 3 12 SEVLOC 3 12	*RES 2, H 3 12 SEVLOC 3 12	*RES 2, L 3 12 SEVLOC 3 12	RES 2, (IX+r8) 4 23 SEVLOC 4 23	*RES 2, A 3 12 SEVLOC 3 12	*RES 3, B 3 12 SEVLOC 3 12	*RES 3, C 3 12 SEVLOC 3 12	*RES 3, D 3 12 SEVLOC 3 12	*RES 3, E 3 12 SEVLOC 3 12	*RES 3, H 3 12 SEVLOC 3 12	*RES 3, L 3 12 SEVLOC 3 12	RES 3, (IX+r8) 4 23 SEVLOC 4 23	*RES 3, A 3 12 SEVLOC 3 12
Ax	*RES 4, B 3 12 SEVLOC 3 12	*RES 4, C 3 12 SEVLOC 3 12	*RES 4, D 3 12 SEVLOC 3 12	*RES 4, E 3 12 SEVLOC 3 12	*RES 4, H 3 12 SEVLOC 3 12	*RES 4, L 3 12 SEVLOC 3 12	RES 4, (IX+r8) 4 23 SEVLOC 4 23	*RES 4, A 3 12 SEVLOC 3 12	*RES 5, B 3 12 SEVLOC 3 12	*RES 5, C 3 12 SEVLOC 3 12	*RES 5, D 3 12 SEVLOC 3 12	*RES 5, E 3 12 SEVLOC 3 12	*RES 5, H 3 12 SEVLOC 3 12	*RES 5, L 3 12 SEVLOC 3 12	RES 5, (IX+r8) 4 23 SEVLOC 4 23	*RES 5, A 3 12 SEVLOC 3 12
Bx	*RES 6, B 3 12 SEVLOC 3 12	*RES 6, C 3 12 SEVLOC 3 12	*RES 6, D 3 12 SEVLOC 3 12	*RES 6, E 3 12 SEVLOC 3 12	*RES 6, H 3 12 SEVLOC 3 12	*RES 6, L 3 12 SEVLOC 3 12	RES 6, (IX+r8) 4 23 SEVLOC 4 23	*RES 6, A 3 12 SEVLOC 3 12	*RES 7, B 3 12 SEVLOC 3 12	*RES 7, C 3 12 SEVLOC 3 12	*RES 7, D 3 12 SEVLOC 3 12	*RES 7, E 3 12 SEVLOC 3 12	*RES 7, H 3 12 SEVLOC 3 12	*RES 7, L 3 12 SEVLOC 3 12	RES 7, (IX+r8) 4 23 SEVLOC 4 23	*RES 7, A 3 12 SEVLOC 3 12
Cx	*SET 0, B 3 12 SEVLOC 3 12	*SET 0, C 3 12 SEVLOC 3 12	*SET 0, D 3 12 SEVLOC 3 12	*SET 0, E 3 12 SEVLOC 3 12	*SET 0, H 3 12 SEVLOC 3 12	*SET 0, L 3 12 SEVLOC 3 12	SET 0, (IX+r8) 4 23 SEVLOC 4 23	*SET 0, A 3 12 SEVLOC 3 12	*SET 1, B 3 12 SEVLOC 3 12	*SET 1, C 3 12 SEVLOC 3 12	*SET 1, D 3 12 SEVLOC 3 12	*SET 1, E 3 12 SEVLOC 3 12	*SET 1, H 3 12 SEVLOC 3 12	*SET 1, L 3 12 SEVLOC 3 12	SET 1, (IX+r8) 4 23 SEVLOC 4 23	*SET 1, A 3 12 SEVLOC 3 12
Dx	*SET 2, B 3 12 SEVLOC 3 12	*SET 2, C 3 12 SEVLOC 3 12	*SET 2, D 3 12 SEVLOC 3 12	*SET 2, E 3 12 SEVLOC 3 12	*SET 2, H 3 12 SEVLOC 3 12	*SET 2, L 3 12 SEVLOC 3 12	SET 2, (IX+r8) 4 23 SEVLOC 4 23	*SET 2, A 3 12 SEVLOC 3 12	*SET 3, B 3 12 SEVLOC 3 12	*SET 3, C 3 12 SEVLOC 3 12	*SET 3, D 3 12 SEVLOC 3 12	*SET 3, E 3 12 SEVLOC 3 12	*SET 3, H 3 12 SEVLOC 3 12	*SET 3, L 3 12 SEVLOC 3 12	SET 3, (IX+r8) 4 23 SEVLOC 4 23	*SET 3, A 3 12 SEVLOC 3 12
Ex	*SET 4, B 3 12 SEVLOC 3 12	*SET 4, C 3 12 SEVLOC 3 12	*SET 4, D 3 12 SEVLOC 3 12	*SET 4, E 3 12 SEVLOC 3 12	*SET 4, H 3 12 SEVLOC 3 12	*SET 4, L 3 12 SEVLOC 3 12	SET 4, (IX+r8) 4 23 SEVLOC 4 23	*SET 4, A 3 12 SEVLOC 3 12	*SET 5, B 3 12 SEVLOC 3 12	*SET 5, C 3 12 SEVLOC 3 12	*SET 5, D 3 12 SEVLOC 3 12	*SET 5, E 3 12 SEVLOC 3 12	*SET 5, H 3 12 SEVLOC 3 12	*SET 5, L 3 12 SEVLOC 3 12	SET 5, (IX+r8) 4 23 SEVLOC 4 23	*SET 5, A 3 12 SEVLOC 3 12