

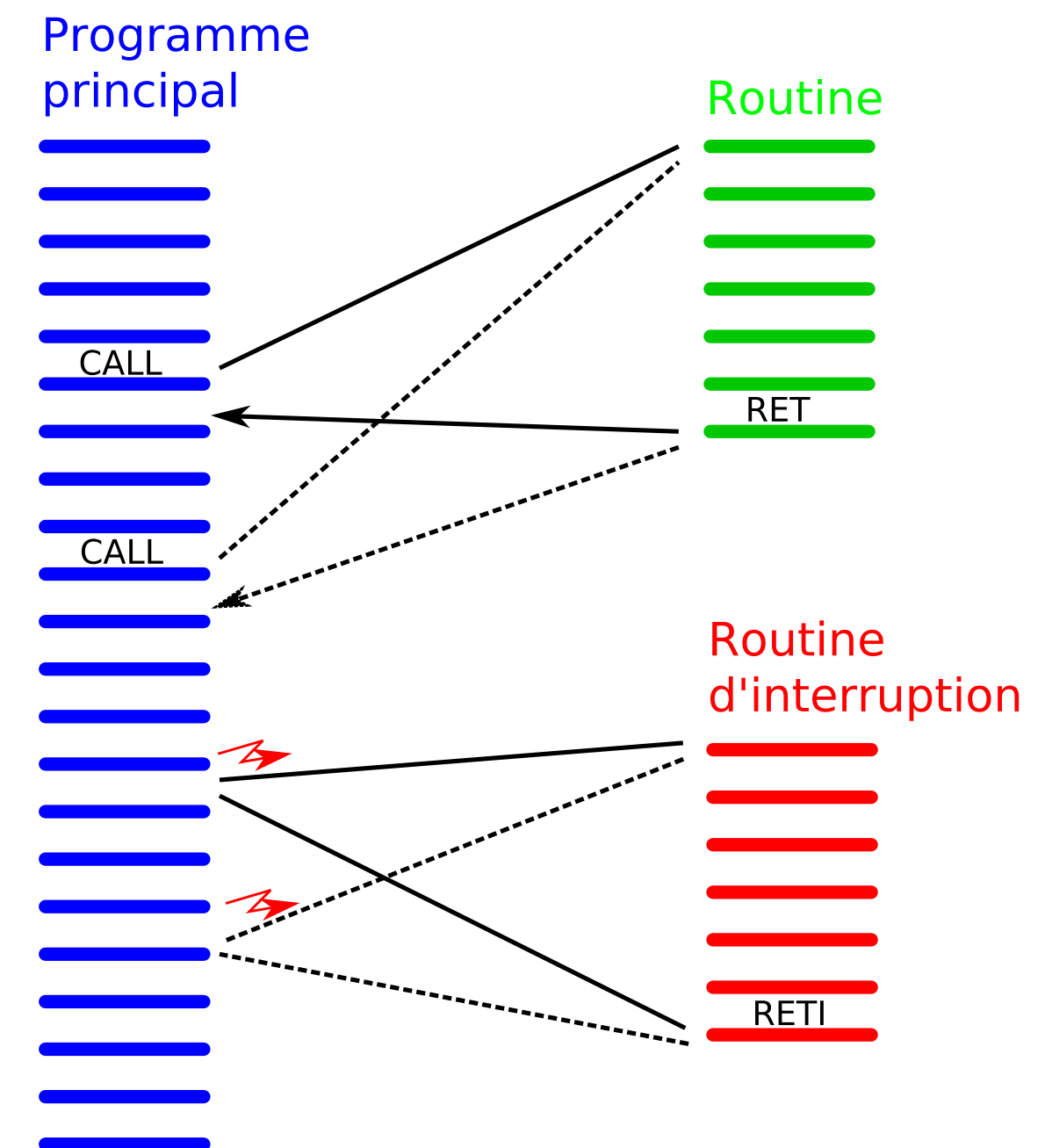
Systemes embarqués

Les interruptions du MSP430

Pierre-Yves Rochat

Les interruptions du MSP430

Une interruption, c'est l'arrêt temporaire d'un programme au profit d'un autre, jugé à cet instant plus important.

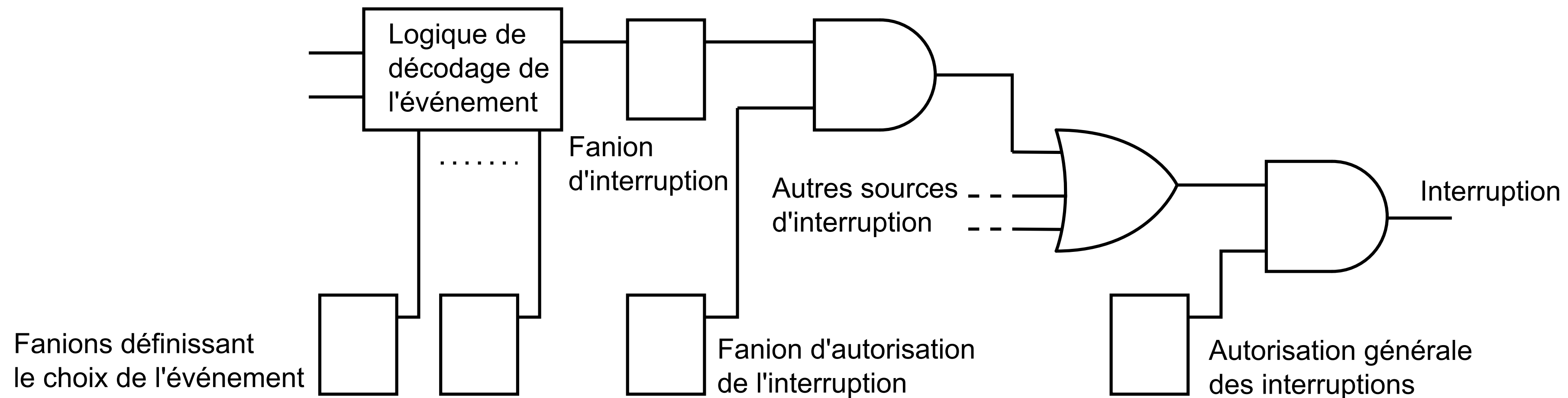


Événement et routine

- Une interruption est caractérisée par un événement et une routine.

Événement et routine

- Une interruption est caractérisée par un événement et une routine.
- Le choix de l'événement est piloté par une logique, spécifique à chaque interruption de chaque microcontrôleur.



Vecteurs d'interruption sur un MSP430G

- 0xFFFFE : Reset
- 0xFFFFC : NMI
- 0xFFFFA : Timer1 CCR0
- 0xFFFF8 : Timer1 CCR1, CCR2, TAIFG
- 0xFFFF6 : Comparator_A
- 0xFFFF4 : Watchdog Timer
- 0xFFFF2 : Timer0 CCR0
- 0xFFFF0 : Timer0 CCR1, CCR2, TAIFG
- 0xFFEE : USCI status
- 0xFFEC : USCI receive/transmit
- 0xFFEA : ADC10
- 0xFFE8 : -
- 0xFFE6 : Port P2
- 0xFFE4 : Port P1

Interruption sur une entrée

- **P1DIR** entrée ou sortie
- **P1OUT** valeur de sortie
- **P1IN** valeur des entrées (*lecture*)
- **P1REN** résistance de tirage (*pull-up ou pull-down*)

Interruption sur une entrée

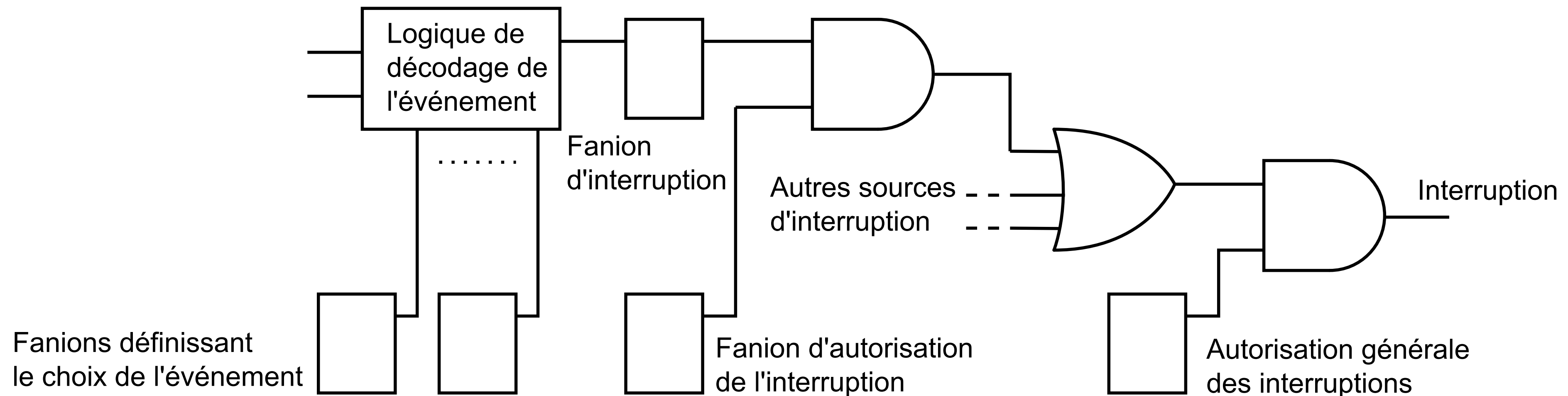
- **P1DIR** entrée ou sortie
- **P1OUT** valeur de sortie
- **P1IN** valeur des entrées (*lecture*)
- **P1REN** résistance de tirage (*pull-up ou pull-down*)

REN	DIR	OUT	Rôle de la patte
0	0	0	Entrée
1	0	1	Entrée avec Pull-up
1	0	0	Entrée avec Pull-down
0	1	0	Sortie à 0
0	1	1	Sortie à 1

Interruption sur une entrée

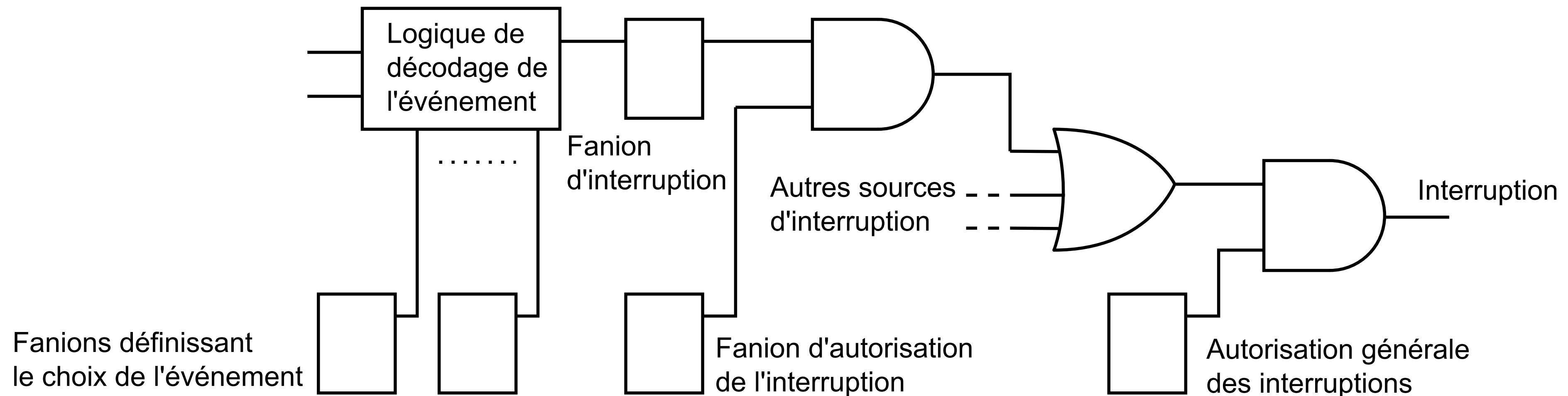
- **P1DIR** entrée ou sortie
 - **P1OUT** valeur de sortie
 - **P1IN** valeur des entrées (*lecture*)
 - **P1REN** résistance de tirage (*pull-up ou pull-down*)
-
- **P1IE** *Interrupt Enable* : autorisation de l'interruption
 - **P1IES** *Interrupt Edge Select* : choix du flanc
 - **P1IFG** *Interrupt FlaG* : les **fanions d'interruption**

Interruption sur une entrée



- **P1IE** *Interrupt Enable* : autorisation de l'interruption
- **P1IES** *Interrupt Edge Select* : choix du flanc
- **P1IFG** *Interrupt FlaG* : les **fanions d'interruption**

Interruption sur une entrée



- **P1IE** *Interrupt Enable* : autorisation de l'interruption
 - **P1IES** *Interrupt Edge Select* : choix du flanc
 - **P1IFG** *Interrupt FlaG* : les **fanions d'interruption**
- | | 7 | 6 | 5 | 4 | 3 | 2 | 1 | 0 |
|-------|--------------------------|--------------------------|--------------------------|--------------------------|--------------------------|--------------------------|--------------------------|--------------------------|
| P1IES | <input type="checkbox"/> | <input type="checkbox"/> | <input type="checkbox"/> | <input type="checkbox"/> | <input type="checkbox"/> | <input type="checkbox"/> | <input type="checkbox"/> | <input type="checkbox"/> |
| P1IE | <input type="checkbox"/> | <input type="checkbox"/> | <input type="checkbox"/> | <input type="checkbox"/> | <input type="checkbox"/> | <input type="checkbox"/> | <input type="checkbox"/> | <input type="checkbox"/> |
| P1IFG | <input type="checkbox"/> | <input type="checkbox"/> | <input type="checkbox"/> | <input type="checkbox"/> | <input type="checkbox"/> | <input type="checkbox"/> | <input type="checkbox"/> | <input type="checkbox"/> |

Interruption sur une entrée

```
1  int main() {
2      WDTCTL = WDTPW + WDTHOLD;
3  // Stop watchdog timer
4      P1DIR |= (1<<6
5  );
6  // Led verte en sortie
7      P1OUT |= (1<<3
8  ); P1REN |= (1<<3
9  );
10 //pull-up sur l'entrée P1.3
11
12     P1IES |= (1<<3
13 );
    // Sur le flanc descendant
    P1IE |= (1<<3
);
```

Interruption sur une entrée

```
14
15 // Syntaxe spécifique pour les interruptions :
16
17
18 // Routine d'interruption associée au Port P1
19
20 #pragma vector=PORT1_VECTOR
21 __interrupt void
22 Port1_ISR(void) {
23
24
25 // Fanion d'interruption correspondant au bit 3 remis à 0 :
26     P1IFG &= ~(1<<3)
27
28     P1OUT ^= (1<<6
29
30     )
31 }
```

Interruption sur deux entrées, avec discrimination

```
1  int main() {
2      ...
3      P1IES &=~((1<<3)|(1<<4)); // Flancs montants
4      P1IE |= (1<<3)|(1<<4); // Interruption activée sur 2 entrées
5      P1IFG &=~((1<<3)|(1<<4)); // Fanions d'interruption remis à 0
6      ...
7
8      #pragma vector=PORT1_VECTOR
9      __interrupt void Port1_ISR(void) {
10         // discrimination des causes possible de l'interruption :
11         if (P1IFG & (1<<3)) { P1IFG &= ~(1<<3); ... ;}
12         if (P1IFG & (1<<4)) { P1IFG &= ~(1<<4); ... ;}
13     }
```

Interruption sur une fin de conversion AD

```

1  int main() {
2      WDTCTL = WDTPW + WDTHOLD; // Stop watchdog timer
3      P1DIR |= (1<<6); P1OUT &=~(1<<6); // LED verte en sortie
4      // Activation du convertisseur ADC 10 bits (ADC10) :
5      ADC10CTL0 = ADC10SHT_2 + ADC10ON + ADC10IE; // Interrupt enable
6      ADC10CTL1 = INCH_1; // Canal 1 = entrée A1 = P1.1
7      ADC10AE0 |= (1<<1); // Autorisation de l'entrée A1
8      __enable_interrupt(); // General Interrupt Enable
9      ADC10CTL0 |= ENC + ADC10SC; // lance une première conversion
10
11     while(1) { // il n'y a rien à faire dans la boucle principale !
12     }
13 }
  
```

Interruption sur une fin de conversion AD

```
14 // Routine d'interruption associée à la fin de conversion ADC
15 #pragma vector=ADC10_VECTOR
16 __interrupt void ADC10_ISR(void) {
17
18     uint16_t val = ADC10MEM; // lit le résultat de la conversion
19     ADC10CTL0 |= ENC + ADC10SC; // lance la conversion suivante
20
21     if (val > 511) {
22 // La LED verte montre si la valeur dépasse Vcc/2
23         P10OUT |= (1<<6); // LED verte On
24     } else {
25         P10OUT &=~(1<<6); // LED verte Off
26     }
}
```

Les interruptions du MSP430

- Registres pour le choix des événements
- Écriture d'une routine d'interruption
- Interruption sur un entrée
- Interruption de fin de conversion A/D

Suite :

- Les timers
- Les timers du le MSP430