

Systèmes embarqués

Mémoires permanentes pour les microcontrôleurs

Pierre-Yves Rochat



Mémoires permanentes pour les microcontrôleurs

Pierre-Yves Rochat



Types de mémoires

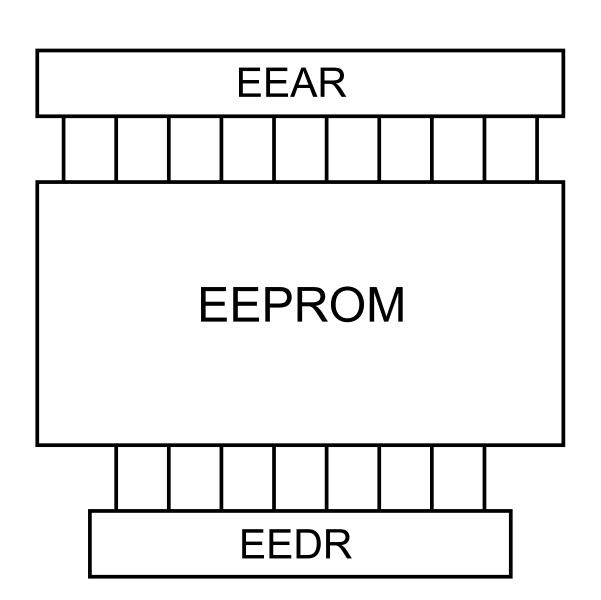
- Principalement deux mémoires dans un microcontrôleur :
 - 1. Mémoire Flash, pour les programmes
 - 2. Mémoire vive (RAM) pour les données

 Comment conserver des données ?
 Par exemple des paramètres de fonctionnement du système, des compteurs d'utilisation, etc.

EEPROM



- Certains microcontrôleurs disposent d'une mémoire du type EEPROM Electrically-Erasable Programmable Read-Only Memory
- Par exemple, l'ATmega328
 dispose de 1 kB d'EEPROM





EEPROM: programmation

```
EEAR
                                                                EEPROM
// Lecture en EEPROM :
EEAR = adresse; // l'adresse est donnée
EECR = (1<<EERE); // le fanion de lecture est activé
valeur = EEDR; // lecture de la valeur
                                                                 EEDR
// Ecriture en EEPROM :
while (EECR & (1<<EEPE)) {} // attente de la fin d'une éventuelle écriture précédente
EEAR = adresse; // l'adresse est donnée
EEDR = valeur; // la valeur est donnée
EECR = (1<<EEMPE); // autorise une écriture (Master Write Enable)
EECR = (1<<EEPE); // lance le cycle d'écriture (Write Enable)
```

FLASH



- Il est généralement possible d'accéder à la mémoire flash d'un microcontrôleur
 ... en faisant attention à ne pas détruire le programme!
- C'est un peu plus difficile sur des microcontrôleurs dont l'architecture n'est pas du type Von Neumann
- Dans tous les cas, l'effacement s'effectue par bloc



FLASH: programmation

```
// Lecture en Flash :
    uint8 t *pointeur; // pointeur dans la Flash
    pointeur = (uint8 t *) 0x1040; //place l'adresse dans le pointeur
4
5
6
7
8
9
10
    uint8 t valeur = *pointeur;
    // Ecriture en Flash :
    FCTL3 = FWKEY; // Clear Lock bit
    *pointeur = valeur; // écrit la valeur dans la Flash
    FCTL3 = FWKEY + LOCK; // Set LOCK bit
    // Effacement d'un bloc de la mémoire Flash
    FCTL1 = FWKEY + ERASE; // Set Erase bit
    FCTL3 = FWKEY; // Clear Lock bit
    *pointeur = 0; // lance un cycle d'effacement du bloc, la valeur donnée n'a pas d'impoi
   FCTL3 = FWKEY + LOCK; // Set LOCK bit
   FCTL1 = FWKEY; // Clear WRT bit
```



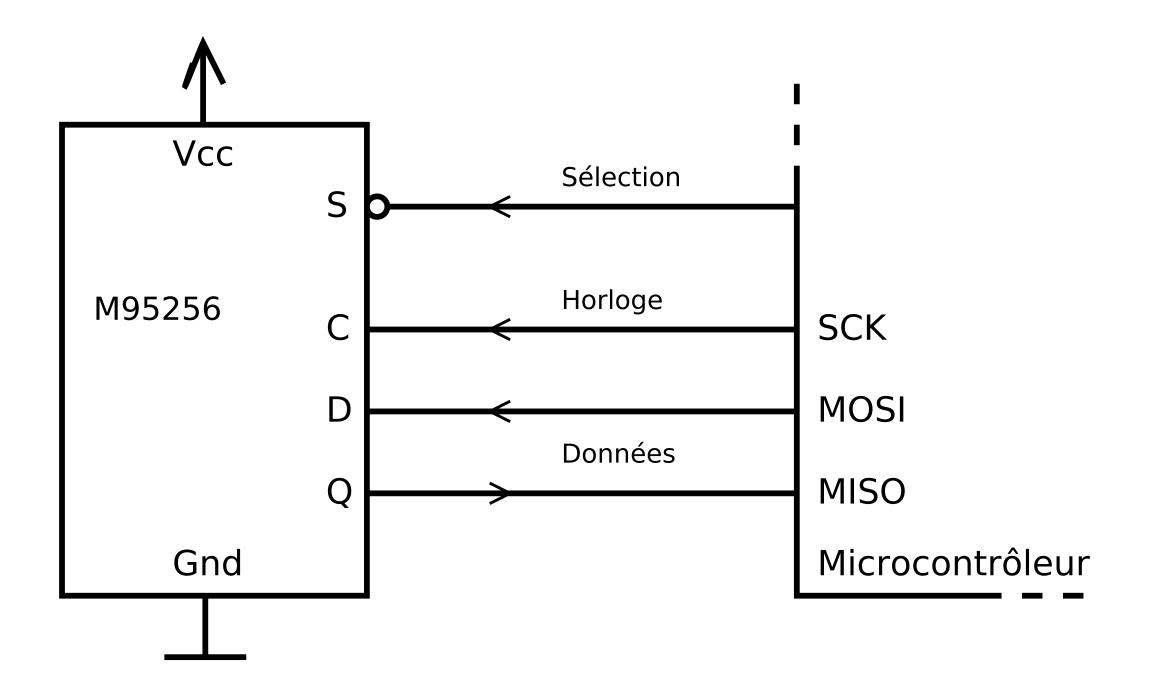
Limite du nombre de cycles d'écriture

- Pour chaque type de mémoire non-volatile, un nombre de cycles limité
- Typiquement 10'000 pour une FLASH
- 100'000 pour une EEPROM





- Il est possible d'ajouter des mémoires non-volatiles externes :
- RAM secourues
- EEPROM série (I2C ou SPI)





Mémoires externes

- Il est possible d'ajouter des mémoires non-volatiles externes :
- RAM secourues
- EEPROM série
- Cartes SD









Système de fichier

- Compliqué de gérer les données d'une carte SD
- Pratique d'utiliser un système de fichier : par exemple FAT 32
- Des librairies sont disponibles

```
PetitFat: Procédure Rôle

pf_mount: Monter un volume

pf_open: Ouvrir un fichier

pf_read: Lire des données dans un fichier

pf_write: Écrire des données dans un fichier

pf_lseek: Déplacer le pointeur de lecture ou d'écriture

pf_opendir: Ouvrir un dossier

pf_readdir: Lire le contenu d'un dossier
```



Mémoires permanentes pour les microcontrôleurs

- RAM : non-volatile
- EEPROM
- Mémoires Flash
- Mémoires externes

