



陳彥邦

1年測試team的工作經驗

C語言

Python

Verilog

FPGA

Cadence® Allegro

銳發科技股份有限公司 | 高級應用工程師

銘傳大學 | 電機電子工程學系 大學畢業

苗栗縣竹南鎮 | 2~3年工作經歷 | 希望職稱：電子工程師

[1]工作經歷：

僑威科技(電源研發部門)-->鴻海精密股份有限公司(HWQA Power team)-->銳發科技股份有限公司(AE Team)

[2]個性：

活潑、善於溝通、刻苦耐勞、喜歡新事物、勇於面對、細心、上進心

[3]能力：

基本電學、電路設計、Power測試環境架設、OrCAD、LabVIEW、Arduino、C語言、C#、Verilog、FPGA、

Allergro PCB、焊接大小型元件、測試設備的使用(示波器、DC source、AC source.....)

個人資料 男 、 26歲 、 役畢(2022/2)

就業狀態 待業中

主要手機 0910-817-152

E-mail qaz611440@gmail.com

通訊地址 苗栗縣竹南鎮港墘里***

英文姓名 Yanbang Chen

聯絡方式 0910817152

駕駛執照 普通重型機車駕照 、 普通小型車駕照

交通工具 普通重型機車 、 普通小型車

學歷

銘傳大學

2017/9~2021/6

電機電子工程學系 | 大學畢業

國立竹南高中

2014/9~2017/6

普通科 | 高中畢業

照南國中

2011/9~2014/6

普通科 | 國中(含)以下畢業

工作經驗

總年資 2~3年工作經歷

高級應用工程師**銳發科技股份有限公司 (IC設計相關業 30~100人)**

FAE工程師 | 新竹縣竹北市

2023/7~2024/1

7個月

應用驗證自家公司的Led driver IC及解決客訴內容,釐清客戶在使用上遇到的問題是由什麼原因引發的。

主要工作項目:

- 1.撰寫verilog code
 - 2.撰寫C# code
 - 3.撰寫 C code
 - 4.使用廠商控制器去點亮屏幕和解決相關問題
 - 5.使用Orcad、Allergro畫電路
 - 6.電路板焊接
- #C #C# #Verilog #OrCAD #Visual Studio #Allegro

HWQA_Power team

2022/4~2023/6

1年3個月

鴻海精密工業股份有限公司 (消費性電子產品製造業 500人以上)

硬體測試工程師 | 新竹市

[1]主要工作(Main responsibility):

- 1.Power delivery testing(DC to DC)
- 2.Battery charge and discharge testing
- 3.Energy efficiency
- 4.In-Vehicle Infotainment system testing(For ISO16750-2)
- 5.Solar energy charge testing & Charge bettery with solar energy
- 6.撰寫測試報告
- 8.更改測試程式調整至適當的測試手法(Python，使用Eric6)
- 9.購買測試所需儀器設備耗材
- 10.跟新客戶介紹測試環境及lab

[2]目前測試過產品(The products I have tested):

電動車測試面板、智能家電監視器、攝像機、太陽能面板、鋰電池、Server main board、LAN module board、4G/5G IDU.....

#Python #C #電子電路設計 #OrCAD #LabVIEW

實習生**僑威科技股份有限公司 (電腦及其週邊設備製造業 500人以上)**

助理工程師 | 桃園市蘆竹區

2021/2~2021/7

6個月

此為我大四實習的公司，在此公司的電源研發部協助研發電腦電源，小瓦數到大瓦數的電源都有。在公司內我學到了如何使用焊接工具（熱風槍、錫爐.....）去拆裝電路板上的小型元件（SMD）較大型元件（變壓器）、測試電源的EMI傳導、測試能源轉換效率（80plus）、以及學到一些關於電源電路板上的設計原理以及一些電子相關知識。

求職條件**希望性質** 全職工作**上班時段** 日班、可配合輪班**可上班日** 錄取後隨時可上班

希望待遇 面議

希望地點 苗栗縣、新竹縣市

遠端工作 對遠端工作有意願

希望職稱 電子工程師

希望職類 硬體研發工程師、電子工程師、硬體測試工程師、IC封裝／測試工程師

希望產業 電子資訊／軟體／半導體相關業

工作內容 我的工作興趣對以下三點都感興趣:

- (1)測試類工作
- (2)需要編寫code
- (3)需要設計電路&畫電路圖的

希望此份工作是有以下三種性質:

- (1)穩定性
- (2)發展性
- (3)成長性

關於我:

我是陳彥邦，英文名字是Barry Chen，今年25歲。星座是性情沉著穩定的巨蟹座。我是苗栗人，不管是到台元科技園區或新竹科學園區或苗栗縣的工作都算方便。人生經歷從竹南高中(排名校排100左右)-->銘傳大學電子工程學系(累計系排第2名)-->僑威科技(實習生)-->鴻海精密工業(硬體測試工程師)-->銳發科技(高級應用工程師)。

工作興趣&嚮往:

工作興趣對於開發測試程式、寫code、畫電路圖....等技能有相當大的興趣，像是使用Verilog語法去寫入FPGA並且使用C#(Visual studio)去控制去輸出波型、控制儀器，又或者是用C語言寫入MCU再用C#(Visual studio)去控制。至於工作嚮往著三點，成就感、穩定性、成長性。我享受著在工作上的成就感，像是解決工作上的困難問題或完成了困難的Case。我也喜歡與人溝通討論工作上的事情，透過溝通與討論能夠讓我從中了解事情的不同面向與處理方法，我認為是成長的其中一個方向。

個性標籤:

主動、有耐心、細心、有上進心、活潑、愛學習、喜歡與人交談、為人和善、有禮貌、勤勞、誠實、不畏問題。

求學經歷:

我畢業於銘傳大學電子工程學系，並且以累積系排第二畢業。在大一時到大三時，因為我特別喜歡動手作的感覺，就跟實驗課一樣可以去動手玩看看，可以不用申請進入實驗室就使用自己的電腦練習，因此我幾乎每學期都有修一堂軟體相關的課程，像是Altera Quartus II、FPGA、C語言、python、LabVIEW、Arduino、OrCAD、等軟體課程，只要是跟能實際動手做的課程我幾乎都能拿到接近滿分的成績。然而電子電路等理論知識也因為可以使用OrCAD或FPGA去跑模擬，所以在理論課上相對其他人更加理解知識內容以及作用，使得我能時常扮演助教的身份教導周遭同學。在大三時也曾經當過Altera Quartus II課程的助教，大部分同學問我的問題我都能給出解答，甚至有時候老師不知道的問題，我也透過網路查詢來替同學解答。

工作經歷(總共2~3年工作經驗):

1.銳發科技股份有限公司(AE部門){高級應用工程師}:

擁有半年的工作經驗，我所在的部門是專門測試驗證公司開發的Led driver IC和解決客訴內容。

我的工作內容主要有以下幾點:

- (1)測試Led driver IC的功能及性能，會需要使用設備和MCU去測試驗證。
- (2)解決客訴問題，釐清客訴內容為何發生，並跟客人解釋原因。
- (3)繪製PCB，用來製作IC應用上的PCB，和測試用的PCB。
- (4)使用其他廠商控制器去調屏(直顯面板)和點屏。

2.鴻海精密工業股份有限公司(工程技術&支援處系統品質處HW驗證部){硬體測試工程師}:

擁有1年3個月的工作經驗，我所在的部門是屬於專門測試Power IC電路，

我的工作內容主要有以下幾點:

- (1)測試DC/DC，會需要使用Python控制設備和焊接測試線。測試項目有:Voltage level、Ripple、Load transient、Line transient、OCP.....等測試項目。
- (2)測試鋰電池充放電，會需要去程式控制設備去log充放電的電壓和電流，去畫出曲線圖
- (3)根據法規或部門規定去制定測試spec和設備相關參數。
- (4)協助客戶RD去Debug，使其能通過測試。需要有Power IC電路的基礎知識
- (5)跟客戶介紹實驗室環境(中文/英文)

我在主管口中得到很高的評價:「表示學習新事物很快，能夠1、2次就學會，且細心的面對工作上的事物，很樂於主動詢問不知道的知識。」並且我在第一年中得到了A級的績效。

3.僑威科技(電源研發部){實習生}:

擁有6個月的工作經驗，在這工作中主要碰到的是電腦的電源供應器的研發。

我的工作內容主要有以下幾點:

(1) 焊接電子元件(SMD元件、DIP元件...等)

(2) 設計風扇的風流，使其電源內部元件溫度都符合spec。

(3) 改善電源供應器內的EMI

(4) 測試電源供應器的Performerce，像是看最大瓦數、轉換效率、電壓穩定度...等數據收集。

我在這份工作中得到了主管和同事的信賴，在實習合約到期時也有再找我繼續做，但位置離家太遠，故無繼續做。

未來規劃:

目前規劃3個方向，分別是:

(1) 下一份工作是長期穩定的工作，並努力專研此工作的知識領域

(2) 提高英文能力，目標Toeic 730分

(3) 提高專業能力，目標能夠勝任主管一職的能力

感謝您耐心看完我的自傳，如果有興趣或有其他問題要問我的話，歡迎聯絡我，感謝您，祝看完這篇自傳的您永遠身體健康!!

專長

電路設計

知道基礎電路及如何應用(橋式整流、半波整流、濾高頻、濾低頻、Buck&Boost Power電路)

知道許多基礎電路中常使用的元件特性及使用時機。

會看IC datasheet.

#OrCAD

FPGA

曾經修過相關課程，懂得用來驗證使用Verilog設計的電路

#FPGA #RTL #EDA #Verilog

C

大學課程及工作上都有使用到，算是比較熟練的語言。

#C

Python

可以簡單修改程式，並做出一些微調

Verilog

能設計簡單的邏輯電路，並用FPGA驗證。

#FPGA #Verilog

C#

能使用Visual studio開發自動測試軟體，可控制示波器、power supply.....的儀器設備的能力

#Visual Studio #C#

語言能力

英文

聽/中等 說/中等 讀/中等 寫/中等

功能介紹

- 一、指紋辨識解鎖
- 二、倒車雷達
- 三、防撞功能
- 四、溫度濕度感測

智能導覽車

2019/7~2020/10

製作方式:

使用LabVIEW製作panel介面，連結Arduino程式。

成果功能:

可用在觀光景點中的自駕遊園車上，使駕駛可以使用控制板去遊覽景點和觀察車子狀況。功能有:倒車雷達、景點遊覽說明、環境溫度濕度感測、車門指紋辨識解鎖。

[前往查看 >](#)

附件



歷年成績單_陳彥邦.pdf

大學歷年成績單



TQC-OA辦公軟體應用類_陳彥邦.jpg

TQC office application 證照