

高桥

电话: 15317822032

邮箱: gqplus2@gmail.com

出生年月: 1989 年 7 月 11 日

主页: www.qiaogao.net/BIO.html

地址: 河南省郑州市绿东村 3 号院 17 楼 57 号(450000) Skype: gqplus2



教育背景:

- 2012 年 8 月—2014 年 5 月: **美国伊利诺伊理工大学 (IIT) 阿默工程学院 (US News 2014 工程类 72 位) 电子工程学硕士** GPA: 3.2
- 2008 年 9 月—2012 年 7 月: **西安邮电大学 电子工程学院 集成电路设计与集成系统专业 (一本, 省级特色专业)** 专业 GPA: 3.7

专业技能:

- 硬件:** 5 年 FPGA 学习和开发经验 (使用过 Xilinx Spartan-3E, Spartan-6, Altera DE2 开发版), 熟悉开发环境和综合流程 (Xilinx ISE 开发套件, Quartus II 开发套件, Modelsim 综合前后仿真), 电路和版图的设计和仿真 (Virtuoso Cadence, Synopsys, Spice 仿真, Orcad 模拟电路设计)。
- 编程:** Verilog, VHDL, C++, SystemC, Html, CSS, 8086, MIPS 汇编, Matlab, Pascal, VB。
- 软件:** Matlab, Visual Studio, Git 发布平台, 网站开发维护 (Dreamweaver, Jekyll), 办公软件 (Office 全套包括 Visio, Adobe Acrobat), 虚拟机软件 (VMware, Virtual Box, Parallels), 图像图形 (Photoshop, Lightroom, 3Dmax, Flash), 音乐制作 (Logic Pro X, Kontakt)。
- 系统:** Windows (Dos 命令行, 注册表及环境变量修改), Linux 和 Mac (熟悉终端环境下的软件使用)。

大学及研究生成就:

- 2013 年至今: **在 Jafar Saniie, Erdal Oruklu 等多位优秀教授指导下完成多篇论文和设计报告**, 内容涉及未来硬件设计方法, 基本数字算法研究, 硬件架构设计, 音频视频处理芯片设计和过程优化, 物联网应用等 (论文浏览: <http://www.qiaogao.net/MY%20WORKS.html>)。
- 2012 年: **毕业论文“直线光栅化的流水线设计及 FPGA 实现”获得校级优秀毕业生论文**。该论文为杜慧敏教授 (西安邮电大学电子工程学院副院长) GPU 研发项目的一部分。
- 2011 年: **西安邮电大学汇编语言竞赛三等奖**。带领团队初赛以无限位浮点除法器设计从全专业六支队伍中脱颖而出, 成为全校进入决赛的队伍中唯一一支非软件专业团队, 并最终以多窗口多任务平台设计取得三等奖。全程负责口头答辩以及主模块平台的编写, 并协调组员工作。
- 2008-2011: **连续三年获得校级奖学金**。
- 2009-2011: **连续两年获得优秀团员称号**。

自我评价:

- 扎实的专业能力:** 长年系统学习硬件设计, **擅长算法和数据流的 FPGA 实现, 模块仿真, 流水线设计和优化, 集成电路版图设计**。了解计算机算数算法, 计算机架构, 算数复杂度优化, 无线通信, 视频音频处理 (多门研究生课程)。
- 熟练的英语:** CET6, 雅思, GRE, 美国学习生活两年, 能够完成英文演讲和答辩。
- 组织与沟通能力:** 在西邮带领小组参加汇编竞赛, 在 IIT 多次带领小组完成课程项目以及课堂演讲和答辩 (编写顶层模块, 总结要点, 安排会议流程, 统筹资料收集)。
- 学习能力:** 出于兴趣小学时就自学 Visual Basic, DOS 命令, 安装操作系统。擅长资料收集, 自学虚拟机和多启动技术, 自学建立个人主页。
- 丰富的知识面:** 硬件设计之外还了解软件设计, 平面立体图形设计 (3Dmax 课程 98 分结业), 音乐制作。

部分专业课程:

- 基于信号处理与通信系统的 VLSI 架构 高级 VLSI 设计 无线通信系统设计 高级计算机架构

兴趣爱好: 弹钢琴, 摄影, 数码产品, HIFI 音乐, 烹饪, 电影, 动漫, 游戏