厦門大學



软件学院

《实用操作系统》实验报告

题	目	鸿蒙 LiteOS-a 内核移植——内存移植
姓	名	<u>陈澄</u>
学	号	32420212202930
班	级	
实验时间		2023/10/25

2023 年 10月 25日

1 实验目的

实现鸿蒙 LiteOS-a 内核移植中的内存移植

2 实验步骤

1. 修改内存基地址和大小

打开 vendor\democop\demochip\board\include\board.h

找到

2. 修改设备地址范围

#define DDR RAMFS ADDR (DDR MEM ADDR + DDR MEM SIZE)

ramfs and framebuffer */

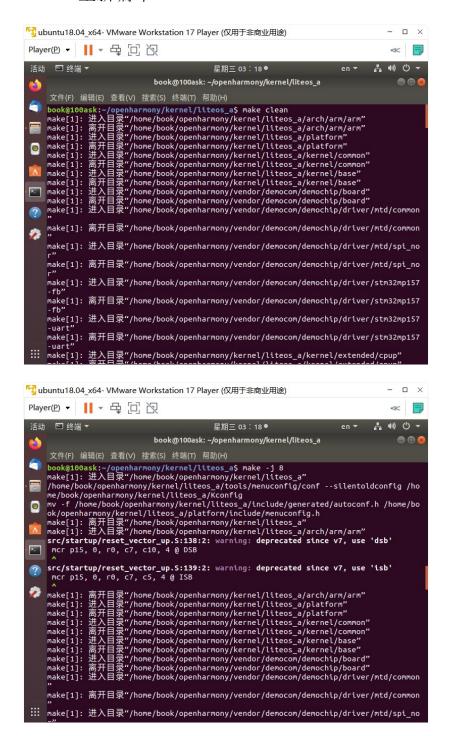
打开 vendor\democom\demochip\board\include\board.h

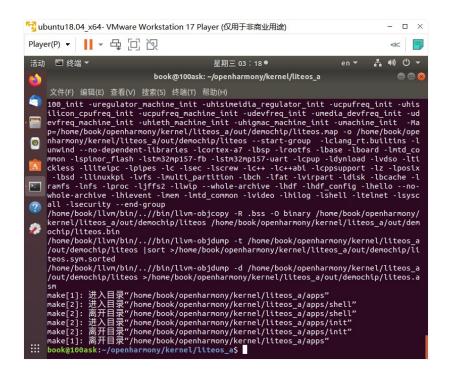
找到

改为

```
/* Peripheral register address base and size */
#define PERIPH_PMM_BASE 0x00a00000
#define PERIPH_PMM_SIZE 0x02300000
```

3. 重新编译





3 实验遇到的问题及其解决方法

无

4 我的体会

在这个实验中,我学习了鸿蒙 liteos 内核移植的一部分内容,即内存移植,掌握了 ARM 架构中一级页表映射和二级页表映射的原理,一级 cache 和 buffer 的实现原理、应用和作用。通过本次实验,我更好的 理解了操作系统的内存管理原理。