

GT928

针对大尺寸的 10 点电容触控芯片

Rev.051——2013年09月12日

===== 免责声明======

本出版物中所述的器件应用信息及其他类似内容仅为您提供,它们可能由更新之信息所替代。确保应用符合技术规范,是您自身应负的责任。GOODIX对这些信息不作任何明示或暗示、书面或口头、法定或其他形式的声明或担保,包括但不限于针对其使用情况、质量、性能、适销性或特定用途的适用性的声明或担保。GOODIX对因这些信息及使用这些信息而引起的后果不承担任何责任。未经GOODIX书面批准,不得将GOODIX的产品用作生命维持系统中的关键组件。在GOODIX知识产权保护下,不得暗中或以其他方式转让任何许可证。





目录

1.	機述		. 4
2.	产品	特点	. 4
3.	芯片	原理图	. 5
4.	管脚	定义	. 6
5.	传感	器设计	. 7
5 5 5 6.	a) b) c) c) a) b) b)	感应通道排布. 驱动通道排布. 传感器设计参数要求。 触摸按键设计. I˚C 通讯. 数据传输. 对 GT928 写操作. 对 GT928 读操作. GT928 的寄存器信息 实时命令. 配置信息. 坐标信息.	. 7 . 8 . 9 . 9 10 11 11 12 12
7.	c) 功能		
7 7 7 7	a) b) c)	自动校准	20 20 21 21 21 21 21 22 22 22
8.	参考	电路图	23
9	电气 . 1. . 2. . 3.	特性	24 24

大尺寸 10 点电容触控芯片 GT928



ć	9.4. DC 特性	24
10.	产品封装	25
11.	版本记录	26
12	联系方式	27



1. 概述

GT928 是专为 7"~10.1"设计的新一代 10 点电容触控方案,拥有 32 个驱动通道和 24 个感应通道,以满足更高的 touch 精度要求。

GT928 可同时识别 10 个触摸点位的实时准确位置,移动轨迹及触摸面积。并可根据主控需要,读取相应点数的触摸信息。

2.产品特点

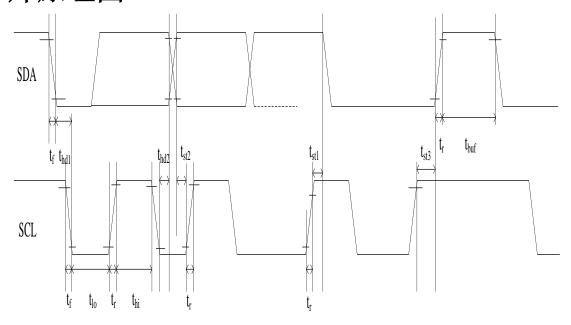
- ◆ 内置电容检测电路及高性能 MPU
 - ▶ 触摸扫描频率: 100Hz
 - ▶ 触摸点坐标实时输出
 - > 统一软件版本适用于多种尺寸的电容屏
 - ▶ 单电源供电,内置 1.8V LDO
 - ▶ Flash 工艺制程,支持在线烧录
- ◆ 电容屏传感器
 - ▶ 检测通道: 32(驱动通道)*24(感应通道)
 - ▶ 电容屏尺寸范围: 7"~10.1"
 - ▶ 支持 FPC 按键设计
 - ▶ 同时支持 ITO 玻璃和 ITO Film
 - ➤ Cover Lens 厚度支持: 0.7mm≤玻璃≤2mm,0.5mm≤亚克力≤1.2mm
 - ▶ 内置跳频功能,支持 OGS 全贴合
- ◆ 环境适应性能
 - ▶ 初始化自动校准
 - ▶ 自动温漂补偿
 - 工作温度: -40℃~85℃,湿度: ≦95%RH
 - ▶ 储存温度: -60℃~125℃,湿度: ≦95%RH
- ◇ 通讯接口
 - ▶ 标准 I²C 通讯接口
 - ▶ 从设备工作模式
 - ▶ 支持 1.8V~3.3V 接口电平





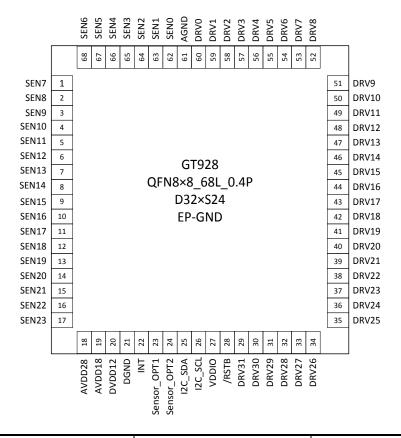
- ◇ 响应时间
 - Green mode: <48msSleep mode: <200msInitialization: <200ms
- ◆ 电源电压:
 - ▶ 单电源供电: 2.8V~3.3V
- ◆ 电源纹波:
 - Vpp≤50mV
- ◆ 封装: 68 pins, 8mm*8mm QFN_0.4P
- ◆ 应用开发支持工具
 - ▶ 触摸屏模组参数侦测及配置参数自动生成
 - ▶ 触摸屏模组性能综合测试工具
 - ▶ 模组量产测试工具
 - ▶ 主控软件开发参考驱动代码及文档指导

3. 芯片原理图





4. 管脚定义



管脚号.	名称	功能描述	备注
1~17	SENS7~SENS23	触摸模拟信号输入	
18	AVDD28	模拟电源正	接 2.2uF 滤波电容
19	AVDD18		接 2.2uF 滤波电容
20	DVDD12		接 2.2uF 滤波电容
21	DGND	数字信号地	
22	INT	中断信号	
23	Sensor_OPT1	模组识别口	
24	Sensor_OPT2	模组识别口(备选)	需外部下拉
25	I2C_SDA	I ² C 数据信号	
26	I2C_SCL	I ² C 时钟信号	
			接 2.2uF 滤波电容
27	VDDIO	GPIO 电平控制	悬空: 1.8V
			接 AVDD: AVDD
28	/RSTB	系统复位脚	需外部 10K 上拉,拉低复
20	/1.015	水儿又吐麻	位
29~60	DRV31~DRV0	驱动信号输出	
61	AGND	模拟电源地	
62~68	SEN0~SEN6	触摸模拟信号输入	



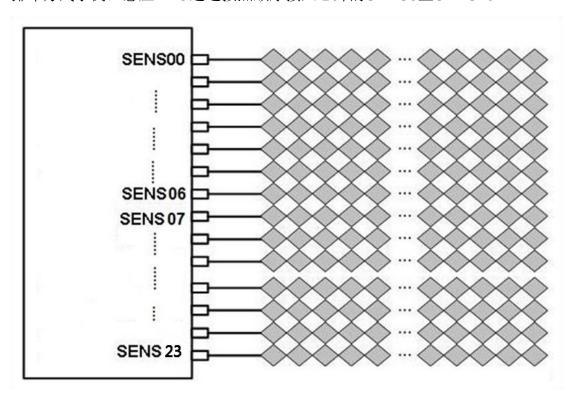


5. 传感器设计

5.1. 感应通道排布

SENS0~SENS23 是 24 个电容检测输入通道,直接与触摸屏模组的 24 个感应 ITO 通道相连。模组上感应 ITO 通道按照顺序或逆序依次连接至芯片的 SENS0 至 SENS23。若 ITO 通道少于芯片检测通道,请按照《通道选择器》来选择通道。

● 排布方式示例: 感应 ITO通道按照顺序接入芯片的SENS0至SENS23。



5.2. 驱动通道排布

DRV0~DRV31 是 32 个电容检测驱动信号输出通道,直接与触摸屏模组的 32 个 ITO 驱动通道相连。驱动线请按照《通道选择器》来选择通道和排布通道,在确定排布方式后,需配置 GT928 芯片的相关寄存器来保证各驱动通道的逻辑位置关系与物理位置关系一致,以使输出坐标与物理坐标匹配。

Sensor 设计的更细规则,请参考具体 layout 指南。

5.3. 传感器设计参数要求

DITO

	GT928
驱动通道走线阻抗	≦3KΩ





驱动通道阻抗	≦10KΩ
感应通道走线阻抗	≦10KΩ
感应通道阻抗	≦40KΩ
节点电容	≦4pF

SITO

	GT928
驱动通道走线阻抗	≦3KΩ
驱动通道阻抗	≦10KΩ
感应通道走线阻抗	≦10KΩ
感应通道阻抗	≦10KΩ
节点电容	≦4pF

为保证整屏数据一致性和均匀性,需要控制走线阻抗符合上表要求。具体的要求请参照 Goodix 的《Sensor 设计规范》。

另外,驱动走线与感应走线相邻且平行时,需在两者间插入地线,且地线宽度至少为通道走线宽度的两倍,最小不得小于 0.2mm。

5.4. 触摸按键设计

GT928 支持 4 个触摸按键,实现方式有两种:

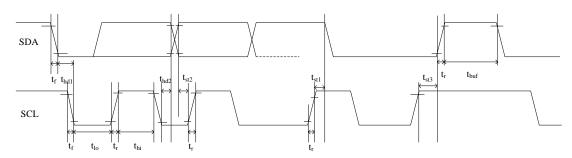
- Sensor 扩展方式:由驱动通道作按键公共端,将一条驱动通道与4根感应形成4个按键。作按键的驱动通道不可与屏体上驱动复用,但作按键的感应通道必须与屏体上复用;
- FPC 设计方式: 单独拿出一条驱动通道与 4 条感应通道形成 4 个按键, 4 条感应通道与屏体部分复用。FPC 的的 sensor 图案需专门设计。



6.I²C 通讯

6.1.I²C 通讯

GT928 提供标准的 I^2C 通讯接口,由 SCL 和 SDA 与主 CPU 进行通讯。 在系统中 GT928 始终 作为从设备,所有通讯都是由主 CPU 发起,建议通讯速度为 400Kbps 或以下。其支持的 I^2C 硬件电路支持时序如下:



测试条件 1: 1.8V 通讯接口, 400Kbps 通讯速度, 上拉电阻 2K

Parameter	Symbol	Min.	Max.	Unit
SCL low period	t _{lo}	1.3	-	us
SCL high period	t _{hi}	0.6	-	us
SCL setup time for START condition	t _{st1}	0.6	-	us
SCL setup time for STOP condition	t _{st3}	0.6	-	us
SCL hold time for START condition	t _{hd1}	0.6	-	us
SDA setup time	t _{st2}	0.1	-	us
SDA hold time	t _{hd2}	0	-	us

测试条件 2: 3.3V 通讯接口, 400Kbps 通讯速度, 上拉电阻 2K

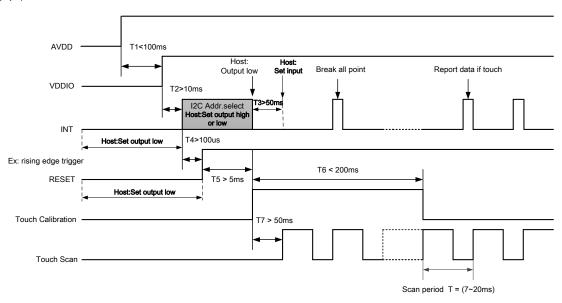
Parameter	Symbol	Min.	Max.	Unit
SCL low period	t _{lo}	1.3	-	us
SCL high period	t _{hi}	0.6	-	us
SCL setup time for START condition	t _{st1}	0.6	-	us
SCL setup time for STOP condition	t _{st3}	0.6	-	us
SCL hold time for START condition	t _{hd1}	0.6	-	us
SDA setup time	t _{st2}	0.1	-	us
SDA hold time	t _{hd2}	0	-	us



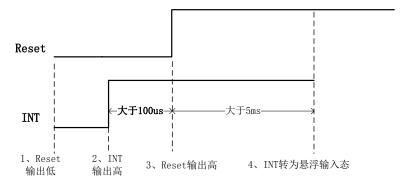


GT928 的 I^2 C 从设备地址有两组,分别为 0xBA/0xBB 和 0x28/0x29。主控在上电初始化时控制 Reset 和 INT 口状态进行设定,设定方法及时序图如下:

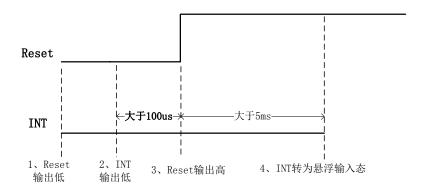
上电时序图:



设定地址为 0x28/0x29 的时序:



设定地址为 0xBA/0xBB 的时序:



a) 数据传输

(以设备地址为 0xBA/0xBB 为例)

通讯总是由主 CPU 发起,有效的起始信号为:在 SCL 保持为"1"时,SDA 上发生由"1"到"0"的跳





变。地址信息或数据流均在起始信号之后传输。

所有连接在 I2C 总线上的从设备,都要检测总线上起始信号之后所发送的 8 位地址信息,并做出正确反应。在收到与自己相匹配的地址信息时,GT928 在第 9 个时钟周期,将 SDA 改为输出口,并置"0",作为应答信号。若收到不与自己匹配的地址信息,即非 0XBA 或 0XBB,GT928 将保持闲置状态。

SDA 口上的数据按 9 个时钟周期串行发送 9 位数据: 8 位有效数据加 1 位接收方发送的应答信号 ACK 或非应答信号 NACK。数据传输在 SCL 为"1"时有效。

当通讯完成时,由主 CPU 发送停止信号。停止信号是当 SCL 为"1"时,SDA 状态由"0"到"1"的跳变。

b) 对 GT928 写操作

(以设备地址为 0xBA/0xBB 为例)



写操作时序图

上图为主 CPU 对 GT928 进行的写操作流程图。首先主 CPU 产生一个起始信号,然后发送地址信息及读写位信息"0"表示写操作:0XBA。

在收到应答后,主 CPU 发送寄存器的 16 位地址,随后是 8 位要写入到寄存器的数据内容。

GT928 寄存器的地址指针会在写操作后自动加 1, 所以当主 CPU 需要对连续地址的寄存器进行 写操作时,可以在一次写操作中连续写入。写操作完成,主 CPU 发送停止信号结束当前写操作。

c) 对 GT928 读操作

(以设备地址为 0xBA/0xBB 为例)



读操作时序图

上图为主 CPU 对 GT928 进行的读操作流程图。首先主 CPU 产生一个起始信号,然后发送设备地址信息及读写位信息"0"表示写操作: 0XBA。

在收到应答后,主 CPU 发送首寄存器的 16 位地址信息,设置要读取的寄存器地址。在收到应答后,主 CPU 重新发送一次起始信号,发送读操作: 0XBB。收到应答后,主 CPU 开始读取数据。

GT928 同样支持连续的读操作,默认为连续读取数据。主 CPU 在每收到一个 Byte 数据后需发送一个应答信号表示成功接收。在接收到所需的最后一个 Byte 数据后,主 CPU 发送"非应答信号 NACK",然后再发送停止信号结束通讯。





6.2.GT928 的寄存器信息

a) 实时命令

(Write Only)

Addr	name	bit7	bit6	bit5	bit4	bit3	bit2	bit1	bit0
0x8040	Command	6:进入充 10: 进 <i>)</i>	更新(内 E电模式 N手模式 SD 保护机		1: 差值原 4: 基准标 7:退出充 11: 进入 由驱动定	交准(内部 电模式 自动切换	邓测试) : 模式	2: 差值原 5:关屏 付读取检查	
0x8041	ESD_Check	ESD 保护机制使用,在初始化时清零,之后由驱动写入 0xAA 并定时读取检查							

b) 配置信息

(R/W)

寄存器	Config Data	bit7	bit6	bit5	bit4	bit3	bit2	bit1	bit0		
0x8047	Config_ Version		配置文件的版本号(新下发的配置版本号大于原版本,或等于原版本号但配置内容有变化时保存,版本号版本正常范围: 'A'~'Z',发送 0x00 则将版本号初始化为'A')								
0x8048	X Output Max (Low Byte)		X 坐标输出最大值								
0x8049	X Output Max (High Byte)		八王仰伽山取八臣								
0x804A	Y Output Max (Low Byte)		Y 坐标输出最大值								
0x804B	Y Output Max (High Byte)	1 生你相山取八臣									
0x804C	Touch Number		Reser	ved		输出	出触点个数。	上限: 1~1	0		
0x804D	Module_ Switch1	Rese	rved	Streto	h_rank	X2Y (X,Y 坐 标交换)	Sito (软件 降噪)	INT 触 200: 上 5	十沿触发 译沿触发		
								02: 低电03: 高电			
0x804E	Module_ switch2						Touch _key				
0x804F	Shake_Count		手指松开去	云抖次数			手指按下去	科次数			
0x8050	Filter	First_I	Filter	N	ormal_Filte	r(原始坐标	窗口滤波值,	系数为1)			
0x8051	Large_Touch	大面积触摸点个数									
0x8052	Noise_ Reduction		Reser	ved		噪声消除	徐值(系数)	为 1,0-15	育效)		





0x8053	Screen_	屏上触摸点从无到有的阈值								
0x0055	Touch_Level	<u> </u>								
0x8054	Screen									
000004	Leave_Level	加工版沃杰八百四九时间								
0x8055	Low_Power_		Reserve	od		ì	进低功耗时间(0~15s)			
0.00000	Control		1/696146	eu			在100~100)			
0x8056	Refresh Rate		Reserve	ed			 :上报率(周期为 5+N ms)			
0x8057	x_threshold	Y 坐标辑			个最级必标		配置为0则一直输出坐标)			
0x8058	y threshold						配置为0则一直输出坐标)			
0x8059	X_Speed_Limit	1 11/7/10	пшттрк. 0 20		Reserv					
0x805A	Y_Speed_Limit				110001	, cu				
0x805B	Space	F ithi	框的空白区(以	1 32 先至	三粉)	下边框	 的空白区(以 32 为系数)			
0x805C	Орасе		框的空白区()				的空白区(以 32 为系数)			
0,0000		71.72/	EMTHE (6	X 32 / 13 A	· XX /		中的小 filter 设置,为 0 时默认			
0x805D	Mini_Filter		Reserve	ed		划线过程。	为 4			
0x805E	Stretch_R0				拉伸区间	1 系数				
0x805F	Stretch_R1				拉伸区间。	2 系数				
0x8060	Stretch_R2				拉伸区间	3 系数				
0x8061	Stretch_RM				各拉伸区门	间基数				
0x8062	Drv_GroupA_	All_Drivi	Reserve	ed		Driver_G	Group_A_number			
	Num	ng								
0x8063	Drv_GroupB_	Res	served	Dual_		Driver_G	Group_B_number			
	Num			Freq						
0x8064	Sensor_Num	Se	ensor_Group_	B_Numb	er	Ser	nsor_Group_A_Number			
0x8065	FreqA_factor	驱动	b组 A 的驱动频	页率倍频 類	系数 Group	oA_Freque	nce = 倍频系数 * 基频			
0x8066	FreqB_factor	驱动	b组 B 的驱动频	页率倍频 系	系数 Group	B_Freque	nce = 倍频系数 * 基频			
0x8067	Pannel_		驱动:	组A、B	的基频(152	6HZ<基频<	:14600Hz)			
	BitFreqL									
0x8068	Pannel_ BitFreqH									
0x8069	Pannel Sensor	相邻两次草	吸动信号输出的		(以 us 为单	位) Rese	rved(beta 版占用,发布版无			
0,0000	TimeL	ALL ALLA DOC	DE-9JIO JANUAR	1 1.711.711.11	效)	- <u> - - - - - - - - - </u>	TVCC (BCIC /IX E) /II / /X II / IX / II			
0x806A	Pannel_Sensor_									
	TimeH									
0x806B	Pannel_Tx_		Reserved			rv_output	Pannel_DAC_Gain			
	Gain				_		0:Gain 最大			
					4 档	可调	7: Gain 最小			
0x806C	Pannel_Rx_	Pannel_	Pannel_PC	SA P	Pannel_R	y VemilA	Pannel_PGA_Gain			
0,0000	Gain	PGA_C	i aiiiiei_i²C	<i>></i> ∩_I\	Faiiilei_K 档可	_ `	Taillei_FGA_Gaill (8 档可调)			
	Jaiii	1 0/_0			但可	7일 /	(O 11 11 MA)			



0x806D	Pannel_Dump_ Shift		Res	served		屏原始值放大系数	数 (2 的 N 次方)			
0x806E	Drv_Frame_ Control	Reserve		Sub	Frame_Dr\	/Num	Repeat_Num (采样累加次数)			
0x806F	PEN_DELAY	u		大杰持续时!	_目 、为 0 表		L `			
0x8070	PEN_ADDTIME			7.00.11	进入笔状态					
0x8071	PEN_DIS	进入笔状		,在 PEN_		周期内达到该距离认为	是有效笔触摸(如果			
0x8072	PEN_CLICK_ TIME1				笔点击聶	是短时间				
0x8073	PEN_CLICK_ TIME2				笔点击最	是长时间				
0x8074	NC				Rese	erved				
0x8075	NC				Rese	rved				
0x8076	NC				Rese	erved				
0x8077	NC				Rese	erved				
0x8078	LOW_SIGNAL_ CONTROL		Rese	erved		弱信号长按抑制时间((1~15s,默认为 1s)			
0x8079	NC				Rese	rved				
0x807A	Freq_Hopping_ Start	跳频范围	的起点频率	, -		以 2KHz 为单位,例如 以 BitFreq 为单位)	50 表示 100KHz;			
0x807B	Freq_Hopping_ End	跳频范围	的终点频率	-		从2KHz 为单位,例如: 以 BitFreq 为单位)	150 表示 300KHz;			
0x807C	Noise_Detect_ Times	(一次噪声 频率点上	Stay_Times 适检测中每/ 检测次数,逐 (2)	(多		Detect_Confirm_Time 则后确定噪声量,1-63 有				
0x807D	Hopping_Flag	Hoppin g_En	Range_ Ext	Dis_For ce_ Ref	Reserv ed	Detect_Ti (噪声检测超时时间				
0x807E	Hoppging_ Threshold	Fast_Hopping_Limit Hopping_Hit_Threshold (最优频率选定条件,当前工作频率干 Fast_Hopping_Limit*4的时候才 会启动快速跳频判断,该设置最 小为 5								
0x807F	Noise_ Threshold	判别有干扰的门限 (所有频率点上干扰量小于此值认为无干扰)								
0x8080	NC				Rese	rved				
0x8081	NC		Reserved							





0x8082	Hopping_Sensor_	跳频 Noise 侦测分皂		
	Group			
0x8083	Hopping_seg1_	Seg1 Normalize 系数(乘以此数,然	后除以 128,得到最终的 Rawdata)	
	Normalize			
0x8084	Hopping_seg1_	Seg1 中心	点 Factor	
0.0005	Factor	Ald No. N. dectors III		
0x8085	Main_Clock_	微调主频配置	. 范围-/~+8	
0x8086	Ajdust Hopping_seg2_	 Seg2 Normalize 系数(乘以此数,然	· 巨险以 128 得到县级的 Pawdata)	
0,0000	Normalize	Segz Normalize 尔致(米区此致,杰	归陈约 120,侍到取公田 Nawudia)	
0x8087	Hopping_seg2_	Seg2 中心	点 Factor	
one con	Factor			
0x8088	NC	Rese	erved	
0x8089	Hopping_seg3_	Seg3 Normalize 系数(乘以此数,然	后除以 128,得到最终的 Rawdata)	
	Normalize	-		
0x808A	Hopping_seg3_	Seg3 中心	点 Factor	
	Factor			
0x808B	NC	Rese	erved	
0x808C	Hopping_seg4_	Seg4 Normalize 系数(乘以此数,然	后除以 128,得到最终的 Rawdata)	
	Normalize			
0x808D	Hopping_seg4_	Seg4 中心	›点 Factor	
0.0005	Factor			
0x808E	NC	Reserved		
0x808F	Hopping_seg5_ Normalize	Seg5 Normalize 系数(乘以此数,然	后除以 128,得到最终的 Rawdata)	
0x8090	Hopping_seg5_	Seg5 中心	>点 Factor	
	Factor			
0x8091	NC	Rese	erved	
0x8092	Hopping_seg6_ Normalize	Seg6 Normalize 系数(乘以此数,然	后除以 128,得到最终的 Rawdata)	
0x8093	Key 1	Key 1 位置:		
		(其中 0 表示无按键, 4 个键位置:	•	
0x8094	Key 2	Key 2 位置:		
0.0005	1/20	(其中 0 表示无按键, 4 个键位置:	· · · · · · · · · · · · · · · · · · ·	
0x8095	Key 3	Key 3 位置: (其中 0 表示无按键 4 个键位置:		
0x8096	Key 4	(其中 0 表示无按键, 4 个键位置均为 8 的倍数时表示为独立按键) Key 4 位置: 0-255 有效		
0,0000	TOY T	(其中 0 表示无按键, 4 个键位置均为 8 的倍数时表示为独立按键)		
0x8097	Key_Area	长按更新时间(1~16s)	按键有效区间设置(单侧):0-15 有效	
0x8098	Key_Touch_Level	触摸按键	, ,	
0x8099	Key_Leave_Level	触摸按键松键阈值		
0x809A	Key_Sens	KeySens_1(按键 1 灵敏度系数)	KeySens_2(按键 2 灵敏度系数)	





0x809B	Key_Sens	KeySens_3(按键 3 灵敏度系数)	KeySens_4(按键 4 灵敏度系数)		
0x809C	Key_Restrain	手指从屏上离开后抑制按键的时间(以	独立按键邻键抑制参数(当次大值超过最		
	, —	100ms 为单位), 0表示 600ms 抑制	大值的 Key_Restrain/16 时则不输出按		
			键),推荐设置 7±2		
0x809D	NC	Rese	erved		
0x809E	NC	Rese	erved		
0x809F	NC	Rese	erved		
0x80A0	NC	Rese	erved		
0x80A1	NC	Rese	erved		
0x80A2	NC	Rese	erved		
0x80A3	NC	Rese	erved		
0x80A4	NC	Rese	erved		
0x80A5	NC	Rese	erved		
0x80A6	NC	Rese	erved		
0x80A7	NC	Rese	erved		
0x80A8	NC	Rese	erved		
0x80A9	NC	Rese	erved		
0x80AA	NC	Rese	erved		
0x80AB	NC	Rese	erved		
0x80AC	NC	Reserved			
0x80AD	NC	Rese	erved		
0x80AE	NC	Rese	erved		
0x80AF	NC	Rese	erved		
0x80B0	NC	Rese	erved		
0x80B1	NC	Rese	erved		
0x80B2	NC	Rese	erved		
0x80B3	Finger_Leave_ Level	手指触摸松键阈值,高于此	值 2 倍认为是手指有效触摸		
0x80B4	Finger_Touch_	手指触摸阈值,高于此值 2 倍介	○数为 1 就认为是手指有効価措		
070004	Level	7 1月瓜水水风压, 1月 7 处压之 17 1	- 2007-7-3 「 400 90.7-3 AC		
0x80B5	NC	Rese	erved		
0x80B6	Pen_Touch_High	被动笔触摸上限阈值,低于此值 2 倍认为是被动笔触摸			
0,0000	_Level	似约毛赋误上帐图 但,以 J 此但 Z 恒 以 /) 定 恢 约 毛 概 误			
0x80B7	Sensor_CH0~	ITO Sensor 对应的芯片通道号			
~	Sensor_CH23				
0x80CE					
0x80CF~	NC	Reserved			
0x80D4					
0x80D5~	Driver_CH0~	ITO Driver 对应的芯片通道号			
0x80F4	Driver_CH31				
0x80F5~	NC	Reserved			



0x80FE		
0x80FF	Config_Chksum	配置信息校验(0x8047 到 0x80FE 之字节和的补码)
0x8100	Config_Fresh	配置已更新标记(由主控写入标记)

c) 坐标信息

C) 坐你	· · · · · · · · · · · · · · · · · · ·								
Addr	Access	bit7	bit6	bit5	bit4	bit3	bit2	bit1	bit0
0x8140	R	Product ID (first Byte,ASCII 码)							
0x8141	R			Product ID	(second By	te, A	SCII 码)	
0x8142	R			Product ID) (third Byte	, AS	CII码)	
0x8143	R			Product ID) (forth Byte	, AS	CII码)	
0x8144	R			Firmware	version (H	EX.low	byte)		
0x8145	R			Firmware	version (HE	X.higl	n byte)	
0x8146	R			x coordina	ate resolutio	n (lov	/ byte))	
0x8147	R			x coordina	nte resolutio	n (hig	n byte)	
0x8148	R			y coordina	ate resolutio	n (lov	/ byte))	
0x8149	R			y coordina	te resolutio	n (hig	n byte)	
0x814A	R			Vendor_	id (当前模组	且选项	信息)		
0x814B	R				Reserved	t			
0x814C	R				Reserved	t			
0x814D	R				Reserved	t			
0x814E	R/W	buffer status	large detect	Reserv ed	HaveKey		nı	ımber (of touch points
0x814F	R	Pen_sta	Reserved			track	id		
0x8150	R			point 1	x coordinate	(low l	oyte)		
0x8151	R		point 1 x coordinate (high byte)						
0x8152	R	point 1 y coordinate (low byte)							
0x8153	R		point 1 y coordinate (high byte)						
0x8154	R			Poi	nt 1 size (lo	w byte)		
0x8155	R			poir	nt 1 size (hig	ıh byte)		
0x8156	R				Reserved	t			
0x8157	R				track id				
0x8158	R		point 2 x coordinate (low byte)						
0x8159	R	point 2 x coordinate (high byte)							
0x815A	R	point 2 y coordinate (low byte)							
0x815B	R	point 2 y coordinate (high byte)							
0x815C	R	point 2 size (low byte)							
0x815D	R	point 2 size (high byte)							
0x815E	R	Reserved							
0x815F	R	track id							
0x8160	R			point 3	x coordinate	e (low l	oyte)		





	_	1
0x8161	R	point 3 x coordinate (high byte)
0x8162	R	point 3 y coordinate (low byte)
0x8163	R	point 3 y coordinate (high byte)
0x8164	R	point 3 size (low byte)
0x8165	R	point 3 size (high byte)
0x8166	R	Reserved
0x8167	R	track id
0x8168	R	point 4 x coordinate (low byte)
0x8169	R	point 4 x coordinate (high byte)
0x816A	R	point 4 y coordinate (low byte)
0x816B	R	point 4 y coordinate (high byte)
0x816C	R	point 4 size (low byte)
0x816D	R	point 4 size (high byte)
0x816E	R	Reserved
0x816F	R	track id
0x8170	R	point 5 x coordinate (low byte)
0x8171	R	point 5 x coordinate (high byte)
0x8172	R	point 5 y coordinate (low byte)
0x8173	R	point 5 y coordinate (high byte)
0x8174	R	point 5 size (low byte)
0x8175	R	point 5 size (high byte)
0x8176	R	Reserved
0x8177	R	track id
0x8178	R	point 6 x coordinate (low byte)
0x8179	R	point 6 x coordinate (high byte)
0x817A	R	point 6 y coordinate (low byte)
0x817B	R	point 6 y coordinate (high byte)
0x817C	R	point 6 size (low byte)
0x817D	R	point 6 size (high byte)
0x817E	R	Reserved
0x817F	R	track id
0x8180	R	point 7 x coordinate (low byte)
0x8181	R	point 7 x coordinate (high byte)
0x8182	R	point 7 y coordinate (low byte)
0x8183	R	point 7 y coordinate (high byte)
0x8184	R	point 7 size (low byte)
0x8185	R	point 7 size (high byte)
0x8186	R	Reserved
0.00.00	1.	
0x8187	R	track id
		track id point 8 x coordinate (low byte)
0x8187	R	
0x8187 0x8188	R R	point 8 x coordinate (low byte)



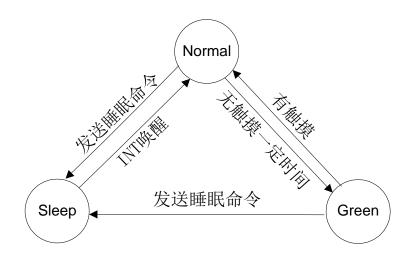


0x818B	R	point 8 y coordinate (high byte)
0x818C	R	point 8 size (low byte)
0x818D	R	point 8 size (high byte)
0x818E	R	Reserved
0x818F	R	track id
0x8190	R	point 9 x coordinate (low byte)
0x8191	R	point 9 x coordinate (high byte)
0x8192	R	point 9 y coordinate (low byte)
0x8193	R	point 9 y coordinate (high byte)
0x8194	R	point 9 size (low byte)
0x8195	R	point 9 size (high byte)
0x8196	R	Reserved
0x8197	R	track id
0x8198	R	point 10 x coordinate (low byte)
0x8199	R	point 10 x coordinate (high byte)
0x819A	R	point 10 y coordinate (low byte)
0x819B	R	point 10 y coordinate (high byte)
0x819C	R	point 10 size (low byte)
0x819D	R	point 10 size (high byte)
0x819E	R	Reserved
0x819F	R	KeyValue



7. 功能描述

7.1. 工作模式



a) Normal Mode

GT928 在 Normal mode 时,最快的坐标刷新周期为 7ms-20ms 间(依赖于配置信息的设定,配置信息可控周期步进长度为 1ms)。

Normal mode 状态下,一段时间无触摸事件发生,GT928 将自动转入 Green mode,以降低功耗。GT928 无触摸自动进入 Green mode 的时间可通过配置信息设置,范围为 0~15s,步进为 1s。

b) Green Mode

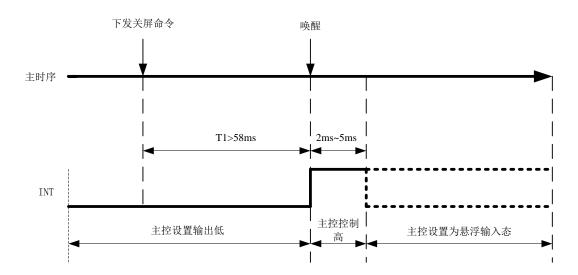
在 Green mode 下,GT928 扫描周期约为 40ms,若检测到有触摸动作发生,自动进入 Normal mode。

c) Sleep Mode

主 CPU 通过 I2C 命令,使 GT928 进入 Sleep mode(需要先将 INT 脚输出低电平)。当需要 GT928 退出 Sleep mode 时,主机输出一个高电平到 INT 脚(主机打高 INT 脚 2~5ms),唤醒后 GT928 将进入 Normal mode。下发 I²C 关屏命令与唤醒之间的时间间隔要求大于 58ms







7.2. 中断触发方式

当有触摸时,GT928 每个扫描周期均会通过 INT 脚发出脉冲信号,通知主 CPU 读取坐标信息。 主 CPU 可以通过相关的寄存器位"INT"来设置触发方式。设为"0"表示上升沿触发,即在有用户操作时,GT928 会在 INT 口输出上升沿跳变,通知 CPU;设为"1"表示下降沿触发,即在有用户操作时,GT928 会在 INT 口输出下降沿跳变。

7.3. 睡眠模式

当显示屏熄灭时或在其他不需要操作触摸屏的状态下,可以通过 I²C 命令使 GT928 进入 Sleep mode 以降低功耗。当需要 GT928 正常工作时,主控将 INT 口输出一段时间的高电平将其唤醒。主控控制 GT928 进入睡眠状态和退出睡眠状态时序,请参考第 7.1 节。

7.4. 固化配置功能

GT928 支持固化配置功能,当获取项目的配置参数后,GT928 会自动将版本较高的配置参数固化,固化了配置参数后的GT928 只会与主控进行 I2C 通讯,不会接收主控下发的低版本配置。

7.5. 自动校准

a) 初始化校准

不同的温度、湿度及物理空间结构均会影响到电容传感器在闲置状态的基准值。GT928 会在初始 化的 200ms 内根据环境情况自动获得新的检测基准。完成触摸屏检测的初始化。

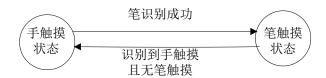
b) 自动温漂补偿

温度、湿度或灰尘等环境因素的缓慢变化,也会影响到电容传感器在闲置状态的基准值。GT928 实时检测各点数据的变化,对历史数据进行统计分析,由此来修正检测基准。从而降低环境变化对触摸屏检测的影响。





7.6. 手、笔状态切换



a) 手触摸状态

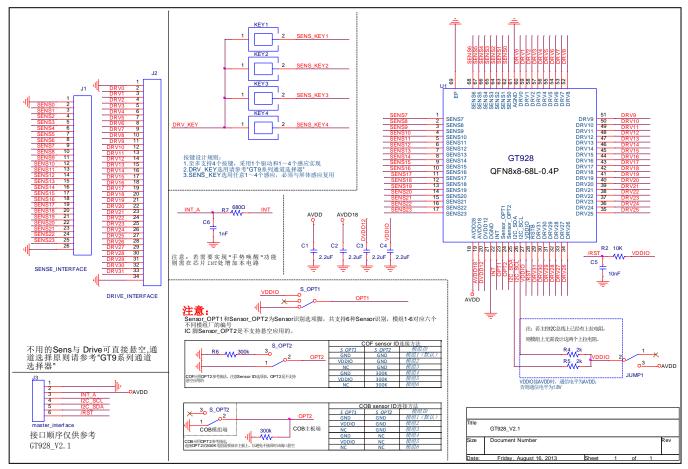
在手触摸状态,软件上将触摸信号缩小来定位触摸位置,以减小噪声的干扰。

b) 笔触摸状态

每个周期对触摸信号进行检测,当检测到合法的笔触摸信号时,进入笔触摸状态。笔触摸状态使用采样得到的触摸信号定位触摸位置。在该状态下手及其它触摸信号将会被抑制,只有检测合法的笔能够输出。



8.参考电路图



GT928 参考应用电路图

注:

- 1、 本电路仅表示基本应用方式,实际或根据应用环境需要对部分电路进行调整。
- 2、 电容建议采用 X7R 材质





9. 电气特性

9.1.极限电气参数

(环境温度为 25℃)

参数	最小值	最大值	单位
模拟电源 AVDD28(参考 AGND)	2.66	3.47	V
VDDIO(参考 DGND)	1.7	3.47	V
数字 I/O 可承受电压	-0.3	3.47	V
模拟 I/O 可承受电压	-0.3	3.47	V
工作温度范围	-40	85	${\mathbb C}$
存储温度范围	-60	125	${\mathbb C}$
焊接温度(10秒钟)		300	${\mathbb C}$
ESD 保护电压(HB Model)	_	±2	KV

9.2.推荐工作条件

参数	最小值	典型值	最大值	单位
AVDD28	2.8	-	3.3	V
VDDIO	1.8	-	3.3	V
工作温度	-20	25	85	$^{\circ}$ C

9.3.AC 特性

(环境温度为 25℃, AVDD=2.8V, VDDIO=1.8V)

参数	最小值	典型值	最大值	单位
OSC 振荡频率	59	60	61	MHz
I/O 输出由低到高转换时间	-	-	0.5	ns
I/O 输出由高到低转换时间	-	-	0.5	ns

9.4.DC 特性

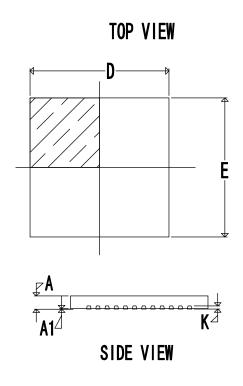
(环境温度为 25℃, AVDD=2.8V, VDDIO=1.8V)

参数	最小值	典型值	最大值	单位
Normal mode 工作电流	1	13		mA
Green mode 工作电流	-	4.5	-	mA
Sleep mode 工作电流	70		120	uA
数字输入为低电平电压值	-0.3	0	0.45	V
数字输入为高电平电压值	1.35	1.8	2.1	V

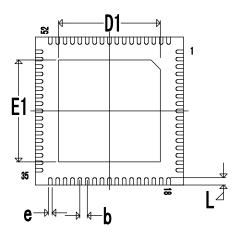




10. 产品封装



BOTTOM VIEW



QFN 8 X 8 68PIN 0.4 PITCH SQUARE

Cumbal	Dimensions In Millimeters			
Symbol	Min.	Normal	Max.	
Α	0.70	0.75	0.80	
A1	0.00	0.035	0.05	
b	0.40BSC			
D	8.00BSC			
D1	5.40 5.50 5.60			
Е	8.00BSC			
E1	5.40 5.50 5.60		5.60	
е	0.15 0.20 0.25			
L	0.30 0.40 0.50		0.50	
K	0.203BSC			



11. 版本记录

文件版本	修改时间	修订			
Rev.00	2012-09-13	预发布			
Rev.01	2012-09-20	修改上电时序图及 DC 特性			
Rev.02	2012-10-26	修改寄存器信息表格内容,修改固化配置功能说明,更新目录,修 改 DC 特性电流值,更新参考电路图			
Rev.03	2012-12-08	修改工作温度,存储温度; 修改各模式耗电和部分表述			
Rev.04	2013-04-01	修改 Green mode 工作电流典型值			
Rev.05	2013-09-12	修改传感器参数设计、IIC 通讯参数、上电时序图; 修改配置功能说明,主要为跳频和被动笔配置参数; 修改工作模式转换图; 修改 sleep mode 描述及唤醒时序图; 添加被动笔内容描述; 更新参考电路图,修改极限电气参数。			





12. 联系方式



深圳市汇顶科技股份有限公司

深圳市福田保税区腾飞工业大厦 B 座 13 层 518000 Floor 13, Phase B, TengFei Industrial Building, FuTian Free Trade Zone, ShenZhen, 8000

电话/TEL: +86-755-33338828 传真/FAX: +86-755-33338828

www.goodix.com

