# ชื่อกลุ่ม Micky บวกลบเปรียบเทียบ

## <u>สมาชิก</u>

640 Tiw

650 Mon

685 pitch

688 ball

690 autt

# ที่มา

เนื่องมาจากกลุ่มของพวกเราเห็นว่าคณิตศาสตร์นั้นได้มีความจำเป็นอยู่อย่างมาก ซึ่งในวัย เด็กนั้น การเรียนรู้ การฝึกด้วยความสนุก จะทำให้เกิดการจดจำที่ดีกว่า และในเด็กวัยนี้ ความสนุก ต่างๆส่วนหนึ่งก็มาจากการเล่นกับเพื่อนๆ ทางกลุ่มของเราจึงได้คิดและทำเกมคณิตศาสตร์ และ จะต้องมีการแข่งกับเพื่อนขึ้นมา จึงได้เกมเปรียบเทียบตัวเลข บวก ลบ มากกว่า น้อยกว่า โดยผู้เล่น สองคนจะต้องแข่งกันขึ้นมา

# <u>วิธีการเล่นเกม</u>

ที่เครื่อง จะมีดวงไฟหลักๆ 4 จุด

- -ที่หู ใช้นับคะแนนผู้เล่น
- -ที่หัว ใช้แสดงคำถาม
- -ที่เครื่องหมาย "=" ใช้แสดงคำถาม
- -ตัวเลข ใช้แสดงคำถาม

การเล่นนั้น ที่จอย จะมีปุ่ม 4 ปุ่ม บวก ลบ มากกว่า น้อยกว่า โดยหากไฟที่เครื่องหมาย เท่ากับ ไม่ติดขึ้น ผู้เล่นจะต้องแข่งกันวิเคราะห์ตัวเลขบนหัวของเครื่อง เพื่อจะต้องกดเครื่องหมาย มากกว่า น้อยกว่า ที่จอยเกม นำไปใส่ระหว่างกลางของตัวเลขทั้งสอง เพื่อเสดงความสัมพันธ์ของ ตัวเลขให้ถูกต้อง

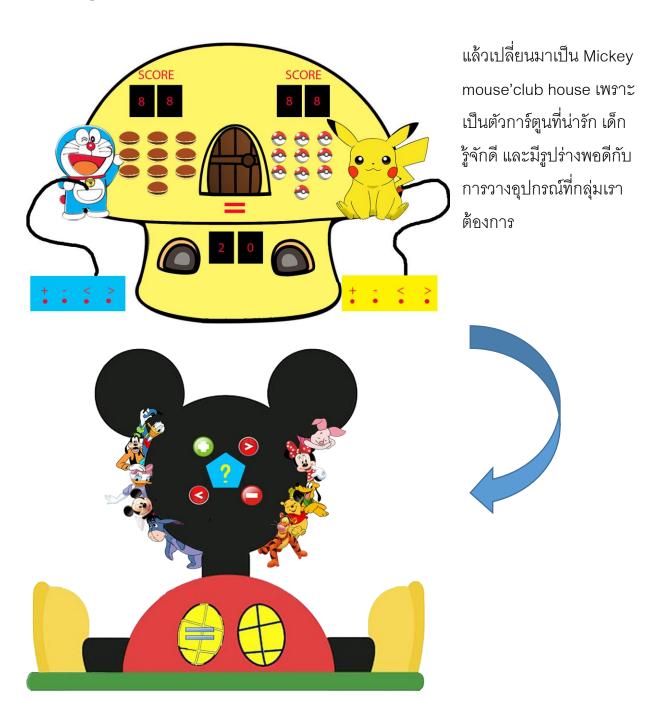
แต่หากไฟที่เครื่องหมาย เท่ากับ ติดเป็นสีแดง ผู้เล่นจะต้องดูว่า ตัวเลขที่ขึ้นที่ช่องตัวเลขนั้น เป็นคำตอบของสมการของการนำตัวเลขสองด้านข้างต้นมาทำการ บวก หรือ ลบ กัน จึงจะได้ตัว เลขที่แสดง ผู้แล่นจะต้องแข่งกันกดคำตอบที่จอยเช่นเดิม

หากผู้เล่นฝ่ายใดผ่านหนึ่งกดคำตอบที่ถูกก่อน ดวงไฟที่หูของผู้ล่นฝั่งนั้นจะติดขึ้นมา แสดง คะแนนตามจำนวนข้อที่กดถูก ผู้เล่นฝ่ายใดผ่ายหนึ่งที่กดได้ถูกต้องจนครบ 5 ครั้ง จะเป็นผู้ชนะ และตัวเกมจะไม่ยอมให้อีกฝ่ายได้กดตอบคำถามต่อไป

### <u>การออกแบบ</u>

# ภาพรวมและขั้นตอนการออกแบบ

เริ่มต้นจากรูปนี่เป็น ideaในการวางตัว LED และ7-segment



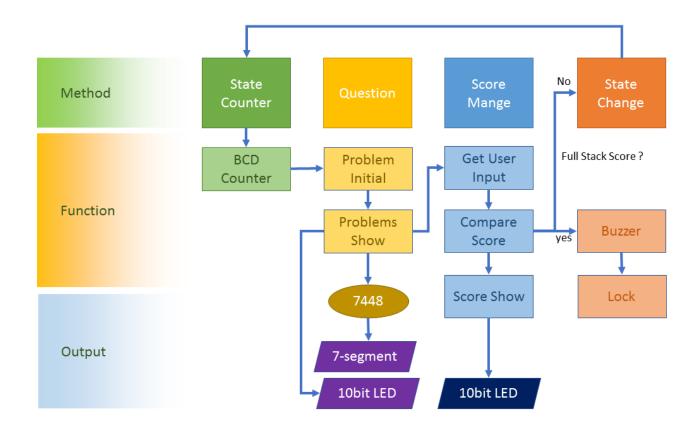
# อุปกรณ์ในการทำรูปแบบชิ้นงาน

- 1.กล่องกระดาษขนาดใหญ่
- 2.ฟิวเจอร์บอร์ด ขนาดกลาง 2แผ่น
- 3.กระดาษสีดำ,เหลืองและแดง แผ่นใหญ่
- 4.กระดาษที่ปริ้นรูภาพตัวการ์ตูนต่างๆ
- 5.วงเวียน,กาว,กรรไกร,คัดเตอร์,สีเมจิก,ไม้บรรทัด,
- 6.กล่องกระดาษแข็งขนาดเล็ก
- 9.เทปใส,เทปดำ
- 10.กระดาษทิฐ
- 11.แผ่นสะท้อนแสง

### <u>การออกแบบ Box Diagram</u>

# main click\_count\_up question\_inti question\_show get\_player\_scoreco unt\_up remote\_chk\_an s\_ply set\_player\_score click\_count\_up change\_problem\_logic score\_bcd\_translate

### ภาพรวมการออกแบบส่วน Coding



# วิธีการประกอบชิ้นงาน

- 1.ตัดกล่องกระดาษเป็นรูปMickey mouse'club house
- 2..แปะรูปตัวการ์ตูนต่างๆที่กล่องกระดาษแข็งแล้วตัดแยกออกเป็นตัวๆ
- 3.นำรูปตัวการ์ตูนที่ตัดแล้วไปติดกับกล่องกระดาษรูปmickey mouse
- 4.ตัดการดาษสีต่างๆเป็นรูปmickey mouse แล้วใช้กาวแปะตามรูปที่ออกแบบไว้
- 5.ใช้ฟิวเจอร์บอร์ดตัดและประกอบเป็นกล่องแบบมีฝาปิดครึ่งหนึ่งแล้วนำไปติดด้านหลังของ mickey mouse
- 6.เจาะรูเครื่องหมายเท่ากับและตำแหน่งที่ใส่ 7-segment ตามรูที่ออกแบบไว้
- 7.น้ำกล่องกระดาษขนาดเล็กมาเจาะรูติดแผ่นสะท้อนแสงใส่LED แล้วน้ำกระดาษทิดชูมาปิดที่รู ทับไว้แล้วจึงนำไปติดในกล่องบริเวณช่องแสดงเครื่องหมายเท่ากับ

- 8.ตัดฟิวเจอร์บอร์ดติดด้านหลังmickey mouse เพื่อยึดโครงสร้างให้แข็งแรง
- 9.ใส่ตะเกียบค่ำด่านหลังเพื่อเพิ่มความแข็งแรง
- 10.เจาะรูให้สายที่ใช้สำหรับแป่นกดทั้ง2ข้างออกมาจากกล่องด้านหลัง
- 11.ติดLED ,7-segment และสายไฟ ทุกอุปกรณ์เข้ากับบอร์ดเพื่อให้เกมส์ทำงานได้

### ผลการทำงาน

การทำงานของเครื่องเป็นที่น่าพอใจ ตัวเครื่องทำงานตามที่ออกแบบไว้ได้อย่างดี แต่แล้ว ปัญหามักจะเกิดตอนที่เปิดเครื่อง เครื่องเกมของกลุ่มเรานั้น ในบางครั้ง เมื่อเกิดเครื่อ เครื่องจะไม่ เริ่มที่ state แรกตามที่ออกแบบ แต่คำถาม คำตอบและการนับคะแนนที่ตั้งไว้ ทำงานตาม stateได้ ตามปกติ เพียงแต่จะไม่เริ่มที่คำถามแรกตลอดเท่านั้น ปัญหานี้แก้ได้โดยเบิร์นโค้ดตัวเดิม ลงไปใน เครื่องซ้ำอีกครั้ง ก็จะสามารถแก้ปัญหานี้ได้

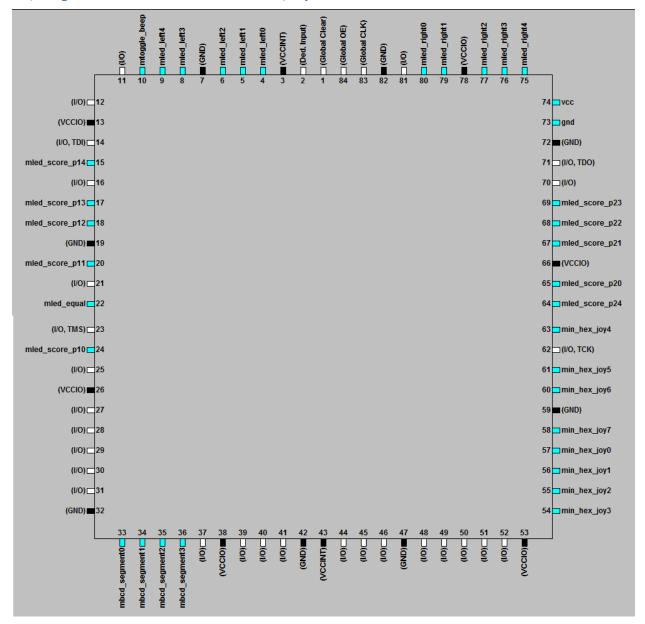
หากสังเกตุดีๆ คำตอบที่ช่องตัวเลขจะเรียงกัน 0-9 แท้จริงแล้วขั้นแรกในโค้ด เราได้เขียน โค้ดไว้เพื่อทดสอบการทำงานของเครื่อง ตัวเลขนั้นไว้ดูstate ว่าอยู่ในstateใด แต่เมื่อเราตั้งใจจะ เปลี่ยนเป็นโจทย์จริงๆ เครื่องกลับทำงานผิดพลาดอย่างไม่น่าเชื่อ ดังนั้น เราจึ่งทำการเปลี่ยนโจท์ ให้เข้ากับตัวเลข state แทน ก็เป็นการแก้ปัญหาอย่างหนึ่งเพื่อให้เครื่องทำงานได้ สรุปผล

ขณะทำการเล่น เครื่องเกมที่สร้างขึ้นทำงานได้เป็นอย่างดี ปัญหาไม่ได้เกิดขึ้น เด็กๆที่ได้ เล่นกับเพื่อนก็ยิ้มแย้ม ได้รับความสนุก ความรู้และการฝึกฝนทางคณิตศาสตร์เบื้องต้นและอาจ ได้รับแรงบันดาลใจในการเรียนต่อไป

### <u>ภาคผนวก</u>

### Verilog code

https://github.com/kandation/CPE212 project/blob/master/05 main v0/main.v



หากคอมไพล์ไม่ผ่าน maxplusII บอกว่าให้ใช้ clock ที่เตรียมไว้ ให้ไปที่

Assign > Global Project Synthesis > Automatic Global ติ๊ก clock ออกไปเพื่อไม่ให้ max plus บังคับเราใช้clock ของระบบ

```
module main (vcc, gnd, mled_left,
mtoggle_beep, mled_right, mled_equal,
                                               reg vcc, gnd;
mbcd segment, mled score p1,
mled_score_p2, min_hex_joy);
                                               wire wo_toggle_beep;
//Not finished @091259 0130
                                             //Global Pin for extranal
 output [4:0]mled_left,mled_right,
                                               always @ (1) begin
mled_score_p1, mled_score_p2;
                                                vcc = 1;
 output mled_equal, vcc, gnd,
                                                gnd = 0;
mtoggle beep;
                                               end
 output [3:0]mbcd_segment;
 //output [3:0]aut_segment;
                                               //starting state with zero
 input [7:0]min_hex_joy;
                                               click_count_up cup(wo_state,
                                              inw trigger);
 wire [3:0]wo_bcd_left, wo_bcd_right,
                                               //initial question
wo_bcd_segment, wo_ans;
 wire wo_tog_equal;
                                               //module question_inti (bcd_left,
 wire [3:0]wo_state;
                                              bcd_right, tog_equal, bcd_segment,
 wire inw_trigger;
                                              bcd_ans, state);
                                               question_inti q1(wo_bcd_left,
 wire wo_ret_score_p1,
                                             wo_bcd_right, wo_tog_equal,
                                             wo_bcd_segment, wo_ans, wo_state);
wo_ret_score_p2;
 wire [3:0]w_anssel;
                                               //show_aut_segment
 wire [1:0]w player;
                                              a1(aut segment, wo bcd segment);
```

```
set_player_score
//Show question in display
                                             sps1(wo_toggle_beep, mled_score_p1,
//module question show (led left,
                                             mled_score_p2, wo_ret_score_p1,
led_right, led_equal, bcd_segment,
                                             wo_ret_score_p2);
in_left, in_right, in_equal, in_segment);
question show qs1(mled left,
                                              and(mtoggle_beep, wo_toggle_beep,
mled_right, mled_equal,
                                             wo_toggle_beep);
mbcd_segment, wo_bcd_left,
wo_bcd_right, wo_tog_equal, wo_state);
                                              //LocalMethod: change state
                                              //module
//LocalMethod: wait player press
                                             change_problem_logic(is_active,
buttom
                                             score_p1, score_p2);
 //module
                                              change_problem_logic
get_player_score(ret_score_p1,
                                             ch1(inw trigger, wo ret score p1,
ret_score_p2, rm_in_bcd, prob);
                                             wo_ret_score_p2);
get_player_score
gps1(wo_ret_score_p1,
wo_ret_score_p2, min_hex_joy, wo_ans,
                                             endmodule // main
wo_toggle_beep);
                                             module show_aut_segment(bcd,in);
//module
                                              output [3:0]bcd;
set_player_score(toggle_beep,
                                              input [3:0]in;
led_score_p1, led_score_p2,
                                              reg [3:0]bcd;
tog_score_p1, tog_score_p2);
                                              always @(1) begin
                                               bcd = in:
```

```
bcd_left = 2;
 end
endmodule
                                                  bcd_right = 1;
                                                  tog equal = 1;
module question_inti (bcd_left,
                                                  bcd_segment = 2;
                                                  bcd_ans = 2;
bcd_right, tog_equal, bcd_segment,
bcd_ans, bcd_state);
                                                 end
 output [3:0]bcd_left, bcd_right;
                                                 else if (bcd state == 2) begin
 output [3:0]bcd_segment, bcd_ans;
                                                  bcd_left = 1;
 output tog_equal;
                                                  bcd_right = 1;
 input [3:0]bcd state;
                                                  tog equal = 1;
                                                  bcd_segment = 4;
 reg [3:0]bcd_left, bcd_right;
                                                  bcd ans = 1;
 reg [3:0]bcd_segment, bcd_ans;
                                                 end
                                                 else if (bcd state == 3) begin
 reg tog equal;
                                                  bcd_left = 2;
                                                  bcd_right = 5;
 always @ (bcd_state) begin
                                                  tog_equal = 0;
  if (bcd state == 0) begin
                                                  bcd_segment = 0;
   bcd_left = 3;
                                                  bcd_ans = 4;
   bcd_right = 2;
                                                 end
   tog equal = 0;
                                                 else if (bcd state == 4) begin
   bcd_segment = 3;
                                                  bcd_left = 5;
   bcd ans = 3:
                                                  bcd right = 1;
  end
                                                  tog_equal = 1;
  else if (bcd state == 1) begin
                                                  bcd segment = 6;
```

```
bcd_ans = 2;
                                                bcd_right = 2;
end
                                                tog_equal = 0;
else if (bcd state == 5) begin
                                                bcd segment = 2;
 bcd_left = 1;
                                                bcd_ans = 4;
 bcd_right = 4;
                                               end
 tog_equal = 1;
                                               else if (bcd_state == 9) begin
 bcd_segment = 4;
                                                bcd left = 4;
 bcd ans = 1;
                                                bcd_right = 5;
                                                tog_equal = 0;
end
else if (bcd state == 6) begin
                                                bcd segment = 4;
 bcd_left = 5;
                                                bcd_ans = 1;
 bcd right = 1;
                                               end
 tog_equal = 0;
                                              /*else begin
 bcd segment = 3;
                                                bcd left = 10;
 bcd_ans = 3;
                                                bcd_right = 10;
end
                                                tog_equal = 10;
                                                bcd_segment = 0;
else if (bcd_state == 7) begin
 bcd_left = 4;
                                                bcd ans = 10;
 bcd_right = 3;
                                               end */
 tog_equal = 1;
                                             end
 bcd segment = 2;
                                            endmodule // question inti
 bcd_ans = 1;
                                            module question show (led left,
end
                                            led_right, led_equal, bcd_segment,
else if (bcd_state == 8) begin
 bcd left = 1;
                                            in left, in right, in equal, in segment);
```

```
5: led_left = 5'b11111;
 low-level module to show 5 digits led-
                                                    //10: led_left = 5'b10101; //State test
problem and equal and segment
                                                    default: led left = 5'b01010;
 @input [bcd]data and [active
                                                   endcase
hight]in_equal
                                                 end
 @output [active hight]all led
 @delay xxx ns
                                                 always @ (1)
 @
                                                 begin
*/
 output [4:0]led_left, led_right;
                                                   case (in_right)
 output [3:0]bcd_segment;
                                                    0: led_right = 5'b00000;
 output led_equal;
                                                    1: led_right = 5'b00001;
 input [3:0]in_left, in_right, in_segment;
                                                    2: led_right = 5'b00011;
 input in_equal;
                                                    3: led right = 5'b00111;
                                                    4: led_right = 5'b011111;
 reg [4:0]led_left, led_right;
                                                    5: led_right = 5'b11111;
                                                    //10: led_right = 5'b10101; //State
 reg [3:0]bcd_segment;
 reg led_equal;
                                                test
 always @(1) begin
                                                    default: led_right = 5'b01010;
  case (in_left)
                                                   endcase
   0: led left = 5'b00000;
                                                 end
   1: led_left = 5'b00001;
   2: led_left = 5'b00011;
                                                 always @ (1) begin
   3: led_left = 5'b00111;
                                                   bcd_segment = in_segment;
   4: led left = 5'b01111;
                                                   led_equal = in_equal;
```

```
case (bcd_player_score)
 end
                                                   0: led_player = 5'b00000;
endmodule // question show
                                                   1: led player = 5'b00001;
                                                   2: led_player = 5'b00011;
module score_bcd_translate (led_player,
                                                   3: led_player = 5'b00111;
bcd_player_score);
                                                   4: led_player = 5'b01111;
                                                   5: led_player = 5'b11111;
 low-level module to show 5 digits led-
                                                   default: led_player = 5'b00000;
                                                 endcase
score
 @output [5bit][active hight] led array
                                                end
 @input trigger
                                               endmodule
 @design this function for Right-hand
player if you want
                                               module click_count_up(bcd, trigger);
  to use LH player you should invert-
                                                output [3:0]bcd;
side of LED ex
                                                input trigger;
  12345 -> 54321 it's eazy ways
                                                reg [3:0]bcd;
 @delay 7.2ns [091259 0011]
*/
 input [3:0]bcd_player_score;
                                                always @ (posedge trigger) begin
 output [4:0]led_player;
                                                 case (bcd)
                                                   0: bcd = 1;
 reg [4:0]led_player;
                                                   1: bcd = 2;
                                                   2: bcd = 3:
                                                   3: bcd = 4;
 //Working always
 always @ (1) begin
                                                   4: bcd = 5;
```

```
5: bcd = 6:
   6: bcd = 7;
                                              module set_player_score(toggle_beep,
   7: bcd = 8;
                                              led score p1, led score p2,
   8: bcd = 9;
                                              tog_score_p1, tog_score_p2);
   9: bcd = 0:
                                               output [4:0]led_score_p1,
   default: bcd = 0;
                                              led score p2;
  endcase
                                               output toggle_beep;
 end
                                               input tog_score_p1, tog_score_p2;
endmodule
                                               reg toggle_beep;
                                               wire [3:0]score p1, score p2;
module
change_problem_logic(is_active,
score_p1, score_p2);
                                               click_count_up cku_p1(score_p1,
                                              tog_score_p1);
 low-level module for compair 2 player
                                               click count up cku p2(score p2,
score for send toggle data next problem
                                              tog_score_p2);
 @output [1-bit] 1 if one of person have
corrcet answer
                                               score_bcd_translate
 @input [1bit][active hight] one score of
                                              sbcdt1(led_score_p1, score_p1);
perple or both
                                               score_bcd_translate
*/
                                              sbcdt2(led_score_p2, score_p2);
 output is active;
 input score_p1, score_p2;
                                               always @(1) begin
 or(is_active, score_p1, score_p2);
                                                if (score p1 \geq 5 || score p2 \geq 5)
                                              begin
endmodule
                                                  toggle beep = 1;
```

```
wire [3:0]player_ans;
  end
  else begin
                                               wire [1:0]players;
   toggle_beep = 0;
  end
                                               reg ret_score_p1, ret_score_p2;
 end
                                               remote_chk_ans_ply rcap(player_ans,
                                              players, rm_in_bcd);
endmodule
                                               always @(1)
                                               begin
                                                if (player_ans == prob &&
module get_player_score(ret_score_p1,
ret_score_p2, rm_in_bcd, prob,
                                              !toggle_beep)
toggle_beep);
                                                 begin
                                                    case (players)
 check player answer with problem
                                                      1:ret score p1 = 1'b1;
answer and get who player give score
                                                      2:ret_score_p2 = 1'b1;
@output [active hight] 1-bit
                                                      default:
score_player1 OR score_player2
                                                       begin
 @input [bcd] remote_raw_bcd,
                                                        ret_score_p1 = 1'b0;
problem_bcd_answer
                                                        ret_score_p2 = 1'b0;
*/
                                                       end
 output ret_score_p1;
                                                    endcase
 output ret_score_p2;
                                                 end
 input [7:0]rm_in_bcd;
                                                else
 input [3:0]prob;
                                                 begin
 input toggle_beep;
                                                  ret score p1 = 1'b0;
```

```
ret_score_p2 = 1'b0;
                                                   begin
   end
                                                    anssel = 4;
 end
                                                    player = 2;
endmodule
                                                   end
                                                   8'b11111101:
module remote_chk_ans_ply(anssel,
                                                   begin
player, in_hex);
                                                    anssel = 3;
                                                    player = 2;
 check answer from remote both
                                                   end
 @retrun choice 1-4 [3:0] and player 1-2
                                                   8'b11111011:
[1:0]
                                                   begin
 @input [active low] raw bcd[7:0] from
                                                    anssel = 2;
remote
                                                    player = 2;
*/
                                                   end
 output [3:0]anssel;
                                                   8'b11110111:
 output [1:0]player;
                                                   begin
 input [7:0]in_hex;
                                                    anssel = 1;
                                                    player = 2;
 reg [3:0]anssel;
                                                   end
 reg [1:0]player;
                                                   8'b11101111:
                                                   begin
 always @(1)
                                                    anssel = 4;
  begin
                                                    player = 1;
   case (in_hex)
                                                   end
    8'b11111110:
                                                   8'b11011111:
```

```
begin
                                             anssel = 1;
 anssel = 3;
                                             player = 1;
 player = 1;
                                            end
                                            default:
end
8'b10111111:
                                             begin
begin
                                              anssel = 0;
 anssel = 2;
                                              player = 0;
 player = 1;
                                             end
end
                                           endcase
8'b01111111:
                                          end
```

begin

endmodule