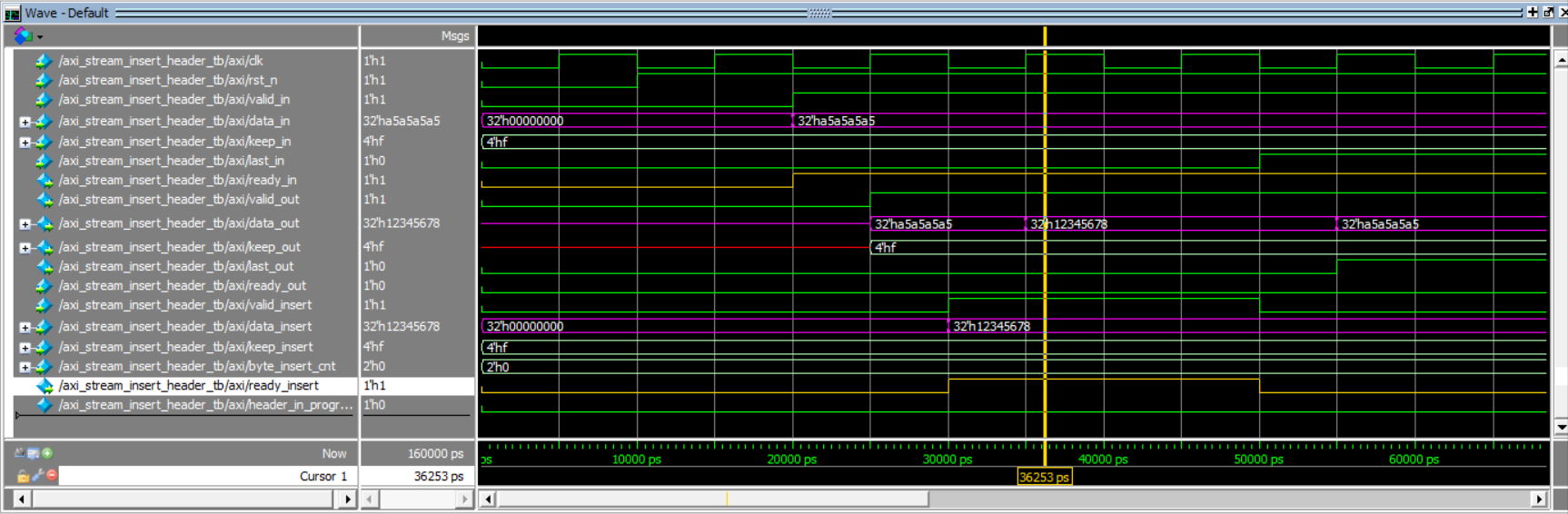
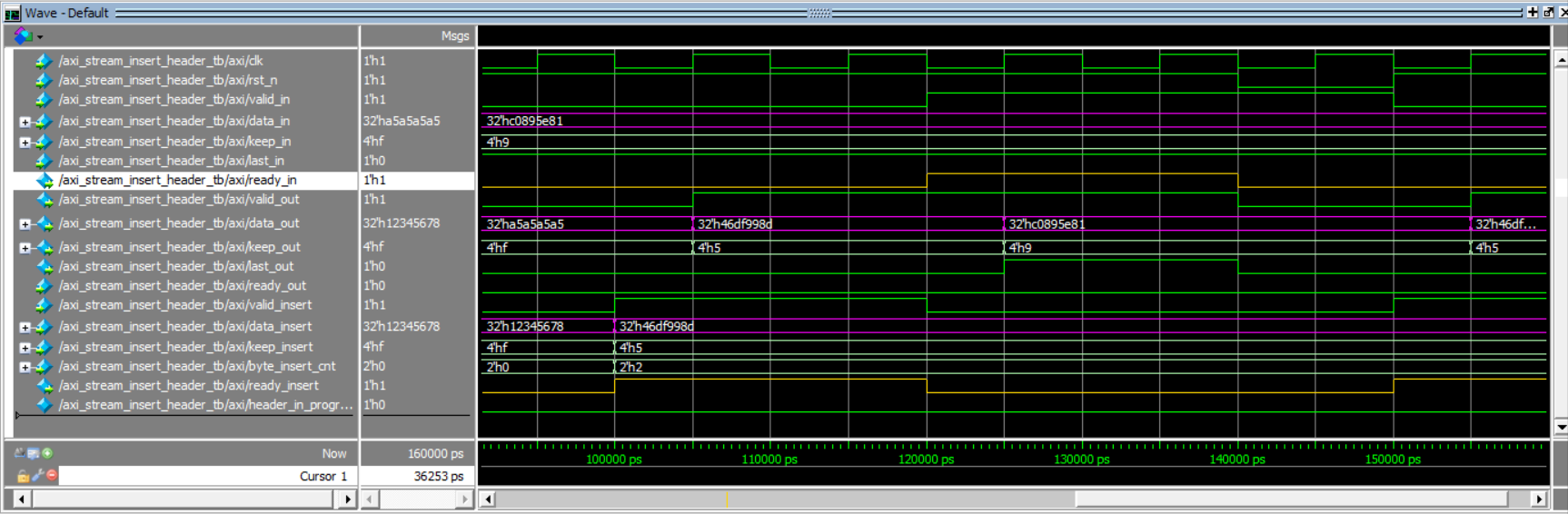
在黄线附近ready\_in变1，经过时钟上升沿信号data\_in接入data\_out



在黄线附近ready\_insert变1，经过时钟上升沿信号data\_insert接入data\_out



随机激励测试，符合要求