1. 可能带来阻塞 lw add $1 $1 $1

jr $1

1. 下一条没执行的指令是PC+8
2. 减短关键路径
3. 保证正确。读取判断写入和读入地址相同
4. Cmp1 cmp2 alu1 alu2 grf；eout mout wout.从后往前
5. 可能写入多个寄存器
6. 指令驱动，较为好写但放弃了一些合并的机会