



# FPGA Dot Catcher

keeping Fpga simple and interesting

# inhoud

- Opdracht
- Doel
- Opbouw
- Demo
- Vragen

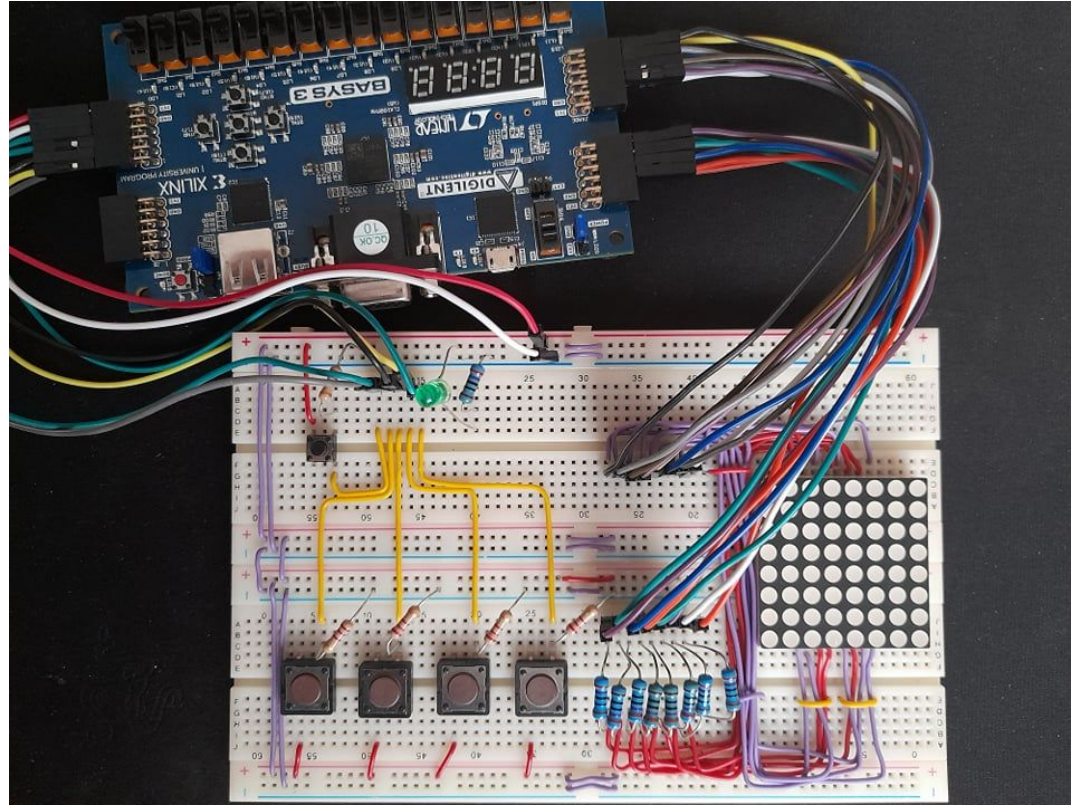
# Opdracht

- Maak een spelletje op de FPGA om het aantrekkelijker te maken bij beginners.
- Houdt het simpel, gebruik wat je voorhanden hebt.
- Leer gaandeweg bij.

# Doel

- Interesse in FPGA kweken
- Een leuk spelletje bouwen
- Onze kennis van VHDL opkrikken

opbouw



# planning

FPGA Dot Catcher



digital signal processing

Zichtbaar voor Workspace



Uitnodigen

Automatisering

Filter



...



oktober

...

github organiseren



BJ

Q

research timer



BJ

documentatie starten

Q

+ Een kaart toevoegen



november

...

Led matrix testen

Q

7segment research



BJ

Q

documentatie updaten



BJ

project in blokken opdelen

Q

Bedrading breadboard

Q

+ Een kaart toevoegen



december

...

documentatie schrijven



BJ

testbenches genereren via  
<https://vhdl.lapino.net/testbench/>

Q

Button invoer programmeren



BJ

Q

Timer in seconden laten tellen



BJ

Led matrix programmeren



BJ

Q

+ Een kaart toevoegen



januari

...

code samenvoegen



BJ

Q

powerpoint opstellen



BJ

Q

gameloop debuggen



BJ

Q

+ Een kaart toevoegen



+ Voeg een ander...

# Demonstratie

Video in geval de demo niet wil werken => [klik hier](#)

# conclusies

Eventuele vragen kunnen hier gesteld worden.