

对原理图中网络标号，区别信号是数字量/模拟量，A/D

芯片的引脚会进行标注

模拟量：电压信号的连续变化

布线：相互干扰，分开

制版工艺：SMT

贴片→都放在一面

反面只走线

元器件选型

由于SMT贴片：260-280度，选择耐高温器件

制板：需要给坐标点进行参考→不能对称

需要阻抗匹配的元器件

布线

先信号线 + 后电源线

SCH

Net网表

生成网表

原理图—D,E— protel —便可生成net网络标号

导入网表

即使原理图不见，通过net网标也能生成PCB

PCB—project—show_difference—advance_mode

左边NET网标，右边PCB面板

右键—Update to pcb

SCH_Library

SCH-PCB library 库连接

SCH_Library

右键

Module_manager

SCH_Library

将 A/D 信号进行分类

同时标注Pin的输入输出特性

引脚数很多—>Pin 分块放置：VCC/GND分别放在上下位置，对应位置引脚空出来

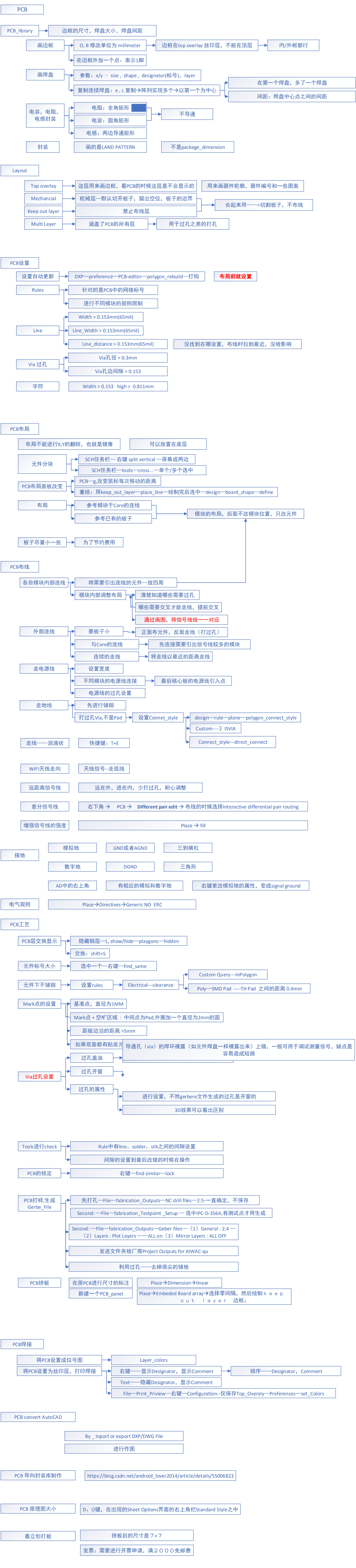
SCH原理图

纸张大小

在原理图中， D-O调整大小

原理图翻转

移动的时候，同时按下 X/Y ,实现左右和上下翻转



电容、电阻的描述

220 J 10V

表示：22 *10(0) 次方 PF

J—表示精度；10V—表示耐压值

AP6210

先绘制完原理图库和PCB库后，在进行信号线用途查询

外围器件

需要起振，才能使用

电压输入—去耦合

加上拉电阻

信号接口

Wifi interface —— SDIO接口

BT interface —— UART/PCM

SDIO--WIFI

是SDIO卡的设备，具备了Wifi的功能

设备注册 — 注册sdio卡设备

驱动注册 — 注册wifi驱动

性能优于--GPIO式的spi接口

电源信号

VBAT—电池电压

VCC—电路中电压， c=circuit

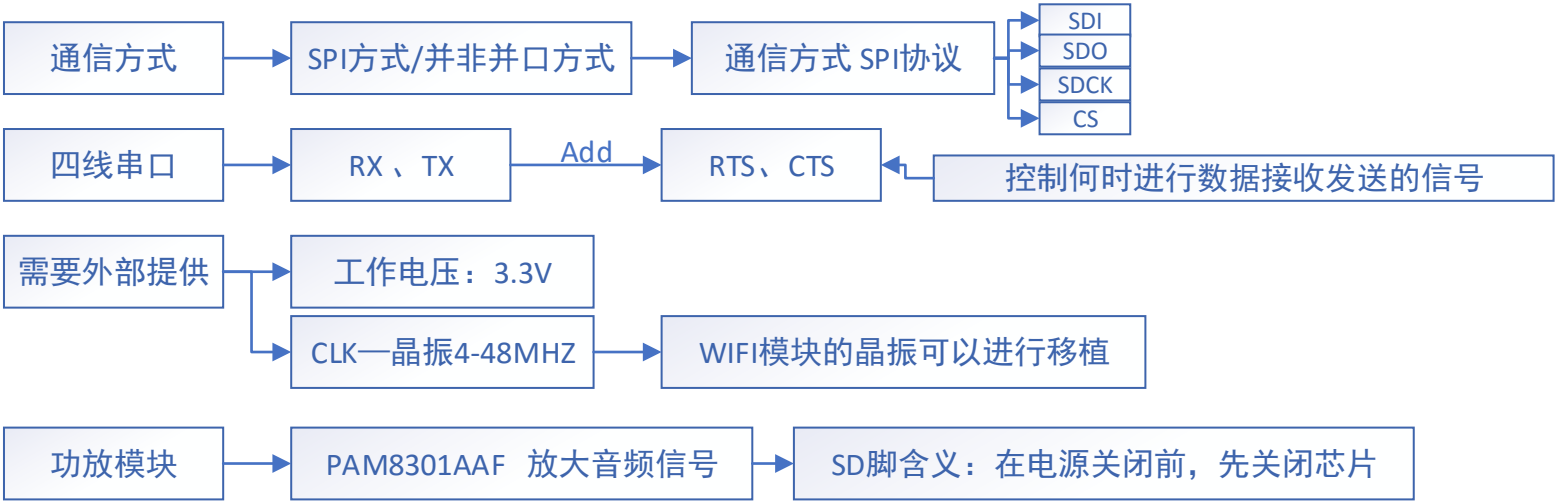
VDDIO—电压芯片

VDD—电源输入端

起振信号

起振模块——>可以移植

Audio_LD3320



迟滞比较器

