

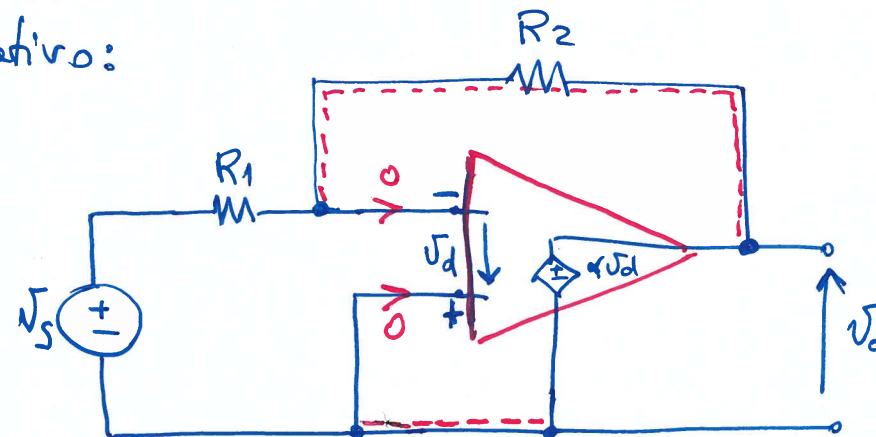
• CIRCUITI RETROAZIONATI PER AMP. OP.

2bis

L'amp. operazionale viene usato in circuiti che presentano una connessione dell'uscita con il polo invertente dell'ingresso, detta feedback (retroazione)

Come conseguenza della retroazione $v_d \rightarrow 0$ per $\alpha \rightarrow \infty$
e $v_o \neq \infty$

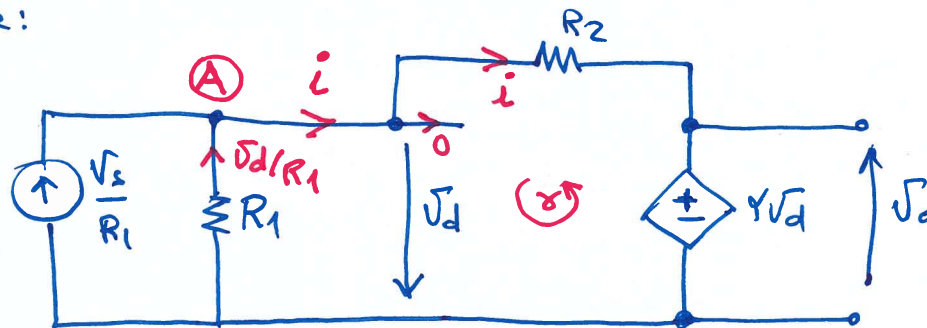
Esempio dimostrativo:



----- RETROAZIONE

Determinare v_d e v_o

Soluzione:



$$\begin{aligned} \text{KVL } \times: & \quad v_d + \alpha v_d + R_2 i = 0 \\ \text{KCL } (A): & \quad \frac{v_s}{R_1} + \frac{v_d}{R_1} - i = 0 \end{aligned}$$

Risolvo il sistema

$$\begin{cases} v_d(1 + \alpha) = -R_2 i \\ \frac{v_s}{R_1} + \frac{1}{R_1} \left(\frac{-R_2 i}{1 + \alpha} \right) - i = 0 \end{cases} \rightarrow v_d = \frac{-R_2 i}{1 + \alpha}$$

$$\rightarrow i \left(\frac{R_2}{R_1(1+\alpha)} + 1 \right) = \frac{V_s}{R_1} \rightarrow i \left[\frac{R_2 + R_1(1+\alpha)}{\cancel{R_1(1+\alpha)}} \right] = \frac{\cancel{V_s}}{\cancel{R_1}} \rightarrow i = \frac{V_s(1+\alpha)}{R_2 + R_1(1+\alpha)}$$

etris

quindi:

$$\boxed{V_d} = \frac{-R_2 V_s (1+\alpha)}{[R_2 + R_1(1+\alpha)](1+\alpha)} = \boxed{V_s \frac{-R_2}{R_2 + R_1(1+\alpha)}}$$

$$\boxed{V_o = \alpha V_d = V_s \frac{-\alpha R_2}{R_2 + R_1(1+\alpha)}}$$

$$\lim_{\alpha \rightarrow \infty} V_d = 0$$

$$\lim_{\alpha \rightarrow \infty} V_o = V_s \left(-\frac{R_2}{R_1} \right) \neq \infty$$

come l'esempio voleva mostrare

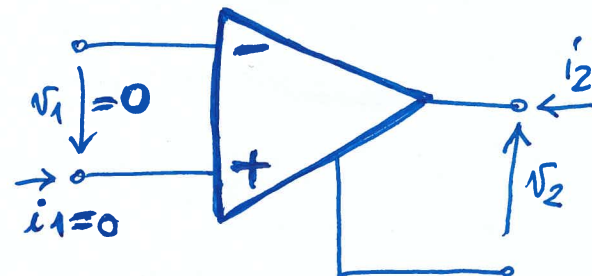
- la tensione differenziale di ingresso si annulla
- la tensione del gen. ideale di tensione dipende dal circuito in cui amp.op. è inserito

□ AMPLIFICATORE OPERAZIONALE IDEALE

3

- È UN DOPIO-BIPOLO INTRINSECO, ADINAMICO, LINEARE
- È UNA ESTREMA IDEALIZZAZIONE del dispositivo reale (da usarsi solo per l'analisi approssimata di circuiti con retroazione)
- LA RELAZIONE COSTITUTIVA DEGENERA IN DUE EQUAZIONI CHE DESCRIVONO CONDIZIONI PER LE GRANDEZZE ALLA PORTA DI INGRESSO (1):

$$\begin{cases} i_1 = 0 & \text{circuito aperto} \\ v_1 = 0 & \text{"cortocircuito virtuale"} \end{cases}$$



È NESSUNA CONDIZIONE ALLA PORTA DI USCITA (2)
(LE CUI GRANDEZZE v_2 e i_2 SONO DETERMINATE DALLA SOLUZIONE DEL CIRCUITO in cui viene inserito l'amp. op.)

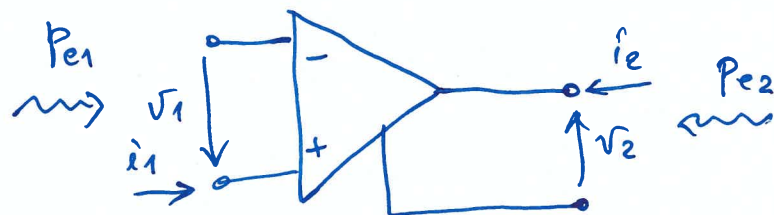
• ∃ SOLO $\underline{T} = \begin{bmatrix} 0 & 0 \\ 0 & 0 \end{bmatrix}$; ~~∄~~ $\underline{R}, \underline{G}, \underline{H}, \underline{H}', \underline{T}'$!

(matrice di trasmissione nulla)

È quindi un multipolo estremamente degenero in teoria dei circuiti, ma di grande interesse applicativo.

□ POTENZA ENTRANTE NELL' A.O. IDEALE

④



$$\begin{cases} i_1 = 0 \\ v_1 = 0 \end{cases}$$

$$P_e = P_{e1} + P_{e2} = \underset{\substack{\uparrow \\ \text{conv. ut.}}}{v_1 i_1} + v_2 i_2 = \overset{P_{e1}=0}{\underbrace{0 \cdot 0}} + v_2 i_2 = v_2 i_2$$

\uparrow
rel. cost.

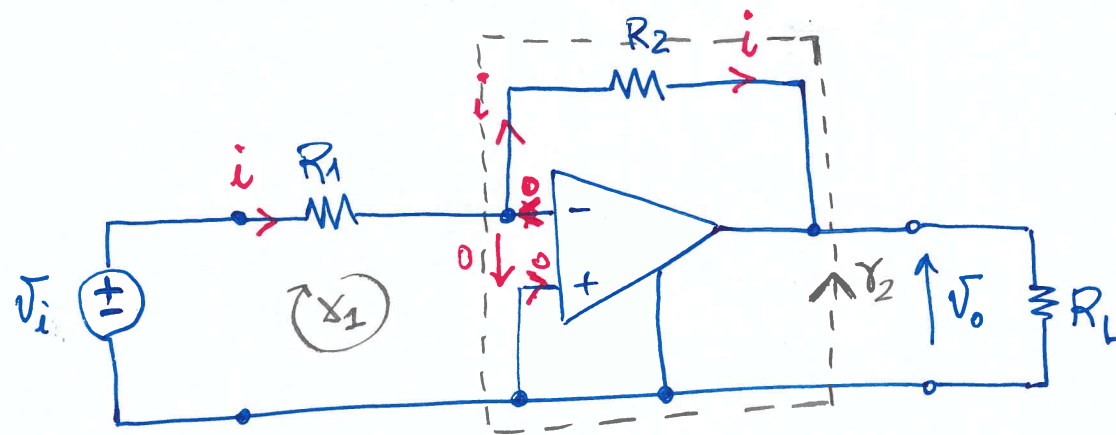
$$P_e = v_2 i_2 \geq \leq 0$$

DOPPIO BIPOLIO ATTIVO

(ricordare che v_2 e i_2 non sono stabilite dalla rel. costitutiva, ma dal circuito, e in generale possono avere segni positivi e negativi)

□ ALCUNE CONFIGURAZIONI TIPICHE di circuiti retroazionati per A.O. analizzate con il modello ideale di A.O. (5)

■ "AMPLIFICATORE INVERTENTE"



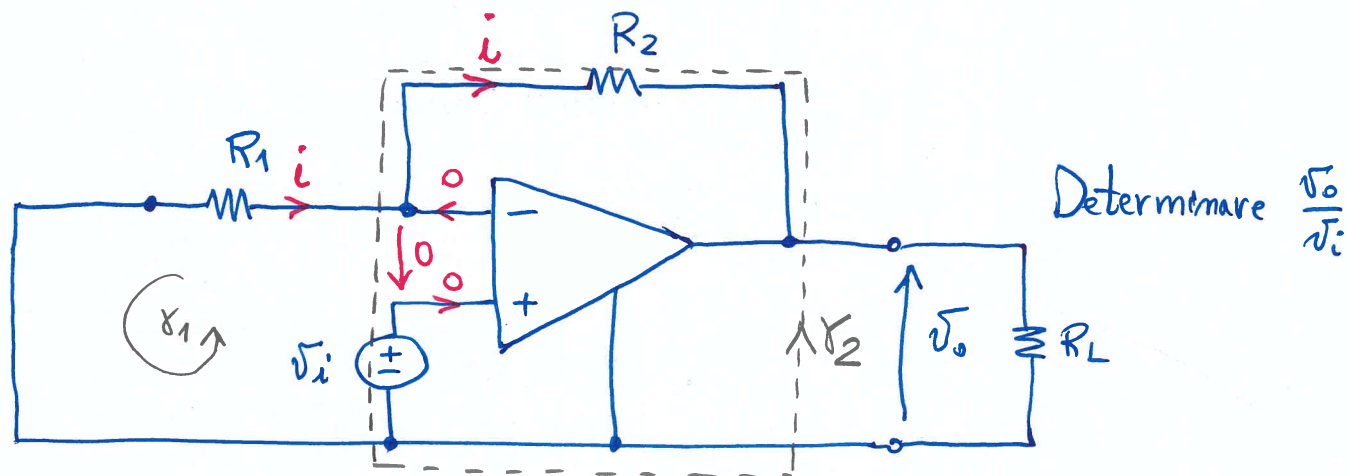
$$\text{KVL } \gamma_1: V_i - R_1 i + 0 = 0 \rightarrow i = \frac{V_i}{R_1}$$

$$\text{KVL } \gamma_2: V_o + R_2 i + 0 = 0 \rightarrow V_o = -R_2 i = -\frac{R_2}{R_1} V_i$$

$$\boxed{\frac{V_o}{V_i} = -\frac{R_2}{R_1}}$$

- $R_2 > R_1 \rightarrow \left| \frac{V_o}{V_i} \right| > 1$ amplificazione (progettabile a piacere selezionando i resistori)
- indipendenza dal carico R_L

"AMPLIFICATORE NON-INVERTENTE"



$$\text{KVL } \gamma_1: \quad v_i - 0 + R_1 i = 0 \quad \rightarrow \quad i = -\frac{v_i}{R_1}$$

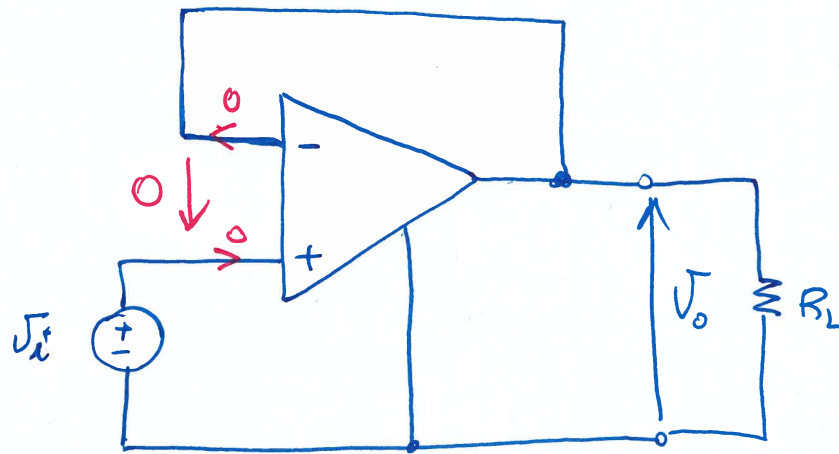
$$\text{KVL } \gamma_2: \quad v_o + R_2 i + 0 - v_i = 0 \quad \rightarrow \quad v_o = -R_2 \left(-\frac{v_i}{R_1} \right) + v_i$$

$$\boxed{\frac{v_o}{v_i} = 1 + \frac{R_2}{R_1}}$$

- amplificazione (indipendente dal carico R_L)
- la sorgente del segnale v_i non eroga potenza

■ "INSEGUITORE DI TENSIONE" (voltage follower)

5tris

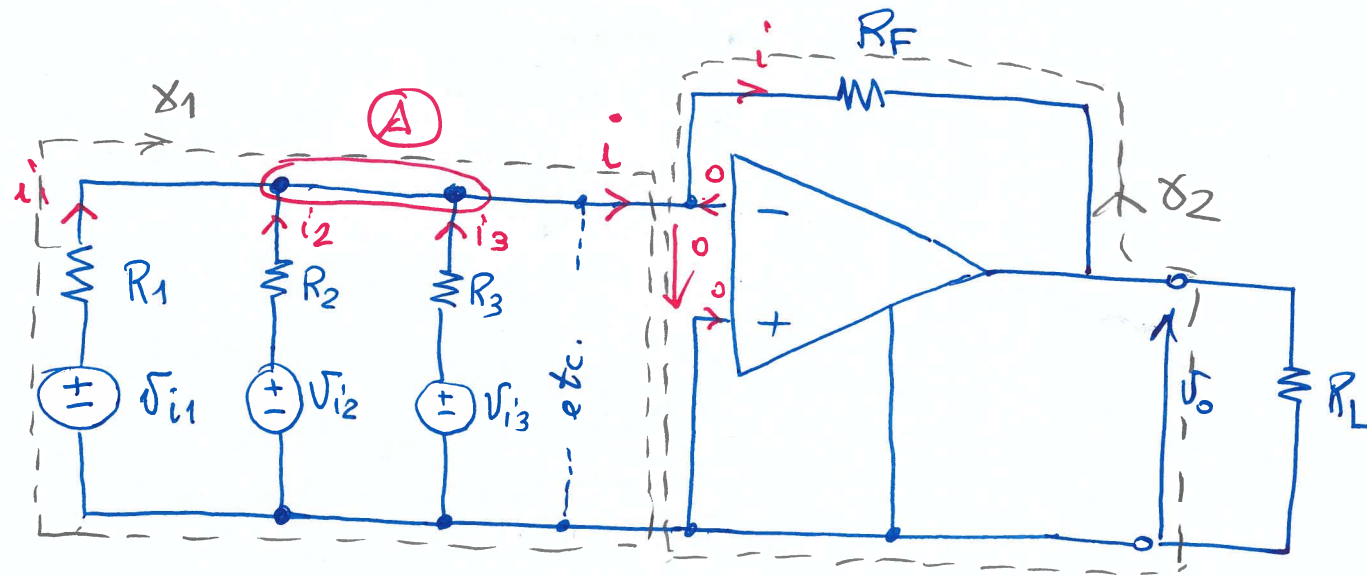


Determinare $\frac{v_o}{v_i}$

KVL test: $v_i - 0 - v_o = 0 \rightarrow v_o = v_i$

$$\frac{v_o}{v_i} = 1$$

- La sorgente del segnale v_i non eroga potenza
- il segnale è riprodotto in uscita dall'A.O. ed è indipendente da R_L
- L'A.O. fornisce potenza al carico R_L



KVL X_1 : $V_{i1} - R_1 i_1 + 0 = 0 \quad i_1 = \frac{V_{i1}}{R_1}$

allo stesso modo $i_2 = \frac{V_{i2}}{R_2} ; i_3 = \frac{V_{i3}}{R_3} ; (\text{etc} \dots)$

KCL (A): $i = i_1 + i_2 + i_3 = \frac{V_{i1}}{R_1} + \frac{V_{i2}}{R_2} + \frac{V_{i3}}{R_3}$

KVL X_2 : $V_o + R_F i + 0 = 0 \rightarrow V_o = -R_F \left(\frac{V_{i1}}{R_1} + \frac{V_{i2}}{R_2} + \frac{V_{i3}}{R_3} \right)$

• Somma pesata, amplificata (e invertita)

• Se $R_F = R_1 = R_2 = R_3 \rightarrow V_o = -\frac{R_F}{R_3} (V_{i1} + V_{i2} + V_{i3})$ Somma amplificata (e invertita)

□ KCL e KVL indipendenti

①

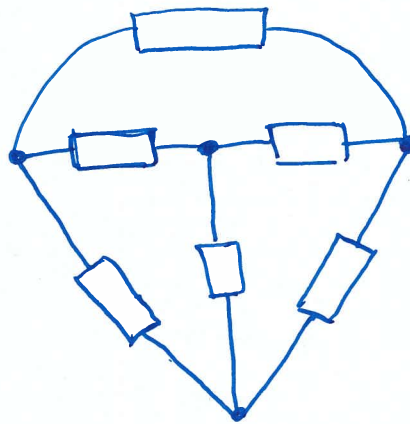
Dato un circuito i cui multipoli definiscono un numero p di porte, avente n nodi, si può dimostrare che

LE KCL LINEARMENTE INDIPENDENTI SONO $n-1$

LE KVL LINEARMENTE INDIPENDENTI SONO $p-n+1$

(Linearmente indipendenti significa che non si possono ottenere attraverso la combinazione lineare delle altre KCL/KVL già considerate)

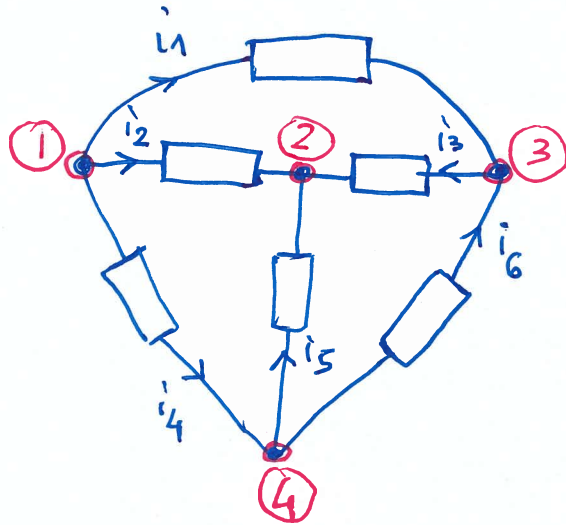
Esempio: $p=6$ $n=4$



$$n-1 = 3 \text{ KCL}$$

$$p-n+1 = 3 \text{ KVL}$$

- possiamo verificare le KCL:



$$\text{KCL } ① : i_1 + i_2 + i_4 = 0$$

$$\text{KCL } ② : -i_2 - i_5 - i_3 = 0$$

$$\text{KCL } ③ : -i_1 + i_3 - i_6 = 0$$

$$\text{KCL } ④ : -i_4 + i_5 + i_6 = 0$$

Se considero la combinazione lineare: $-1 \times \text{KCL } ① - 1 \times \text{KCL } ② - 1 \times \text{KCL } ③ :$

$$-\cancel{i_1} - \cancel{i_2} - i_4 + \cancel{i_2} + i_5 + \cancel{i_3} + \cancel{i_1} - \cancel{i_3} + i_6 = 0$$

$\Rightarrow -i_4 + i_5 + i_6 = 0$ È LA KCL ④! non è linearmente indipendente dalle precedenti KCL

- Con l'esempio si può fare una simile verifica per le KVL... (omettiamo)

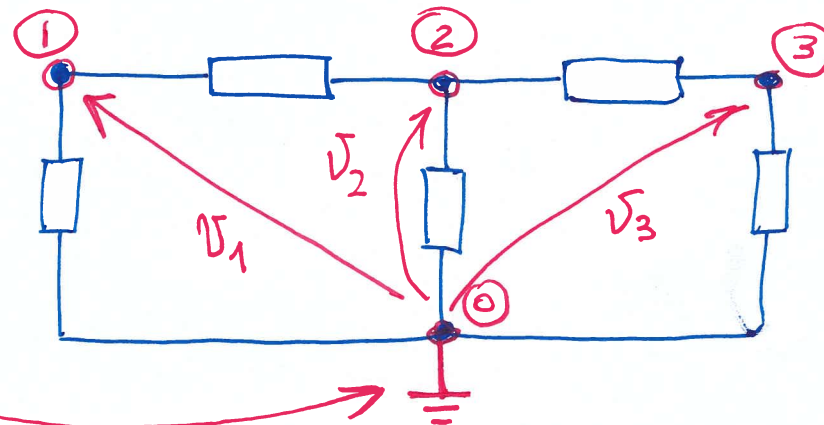
ANALISI NODALE

Metodo "sistematico" (*) per la soluzione di circuiti
 (*) basato sulla scrittura e soluzione di un sistema di equazioni

Le grandezze incognite si dicono

"TENSIONI NODALI"

Fisso un nodo di riferimento
ARBITRARIO
 (indicato con $\textcircled{0}$
 e/o \perp)

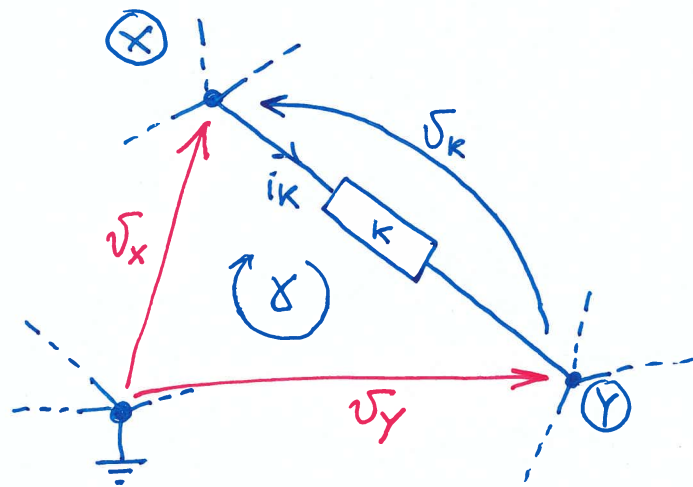


Numero i restanti
 nodi ①, ②, ③ ...

M NODI \Rightarrow $M-1$ TENSIONI NODALI V_1, V_2, V_3, \dots
 Tutte riferite con - sul nodo di riferimento

□ RELAZIONE FRA TENSIONI NODALI E TENSIONI/CORRENTI DI PORTA

③



Sia il bipolo k connesso fra i nodi x & y

$$\text{KVL } \chi: v_x - v_k - v_y = 0$$

$$\Rightarrow \boxed{v_k = v_x - v_y}$$

Dalle tensioni nodali sono determinate tutte le tensioni alle porte.

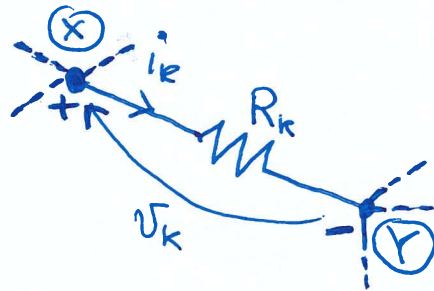
IPOTESI: tutte le porte sono COMANDABILI IN TENSIONE

Allora sono determinate anche tutte le correnti alle porte

$$\boxed{i_k = g(v_k) = g(v_x - v_y)}$$

|| Sotto questa ipotesi le tensioni nodali formano quindi un insieme di variabili completo e sufficiente per la descrizione del circuito ad dinamico

- Caso particolare: il resistore



$$v_k = v_x - v_y$$

$$i_k = \frac{v_k}{R_k} = \frac{v_x - v_y}{R_k}$$

NB // caso di grande importanza per gli esercizi di questo corso: imparare queste equazioni come un automatismo!