# Mikrocode Seite 1

|  |  |
| --- | --- |
| **Bitmuster** | **Befehl** |
| ●●●● | **STA: Speichere Register A in Speicherzelle**   * «Speicherwerk: Schreibe» * «Adressierer: Lade Adresse» * «Rechenwerk: Schreibe Register A» * «Speicherwerk: Lese» * «Adressierer: Zähle» |
| ●●●○ | **STB: Speichere Register B in Speicherzelle**   * «Speicherwerk: Schreibe» * «Adressierer: Lade Adresse» * «Rechenwerk: Schreibe Register B» * «Speicherwerk: Lese» * «Adressierer: Zähle» |
| ●●○● | **LDA: Lade Speicherzelle in Register A**   * «Speicherwerk: Schreibe» * «Adressierer: Lade Adresse» * «Speicherwerk: Schreibe» * «Rechenwerk: Lade Register A» * «Adressierer: Zähle» |
| ●●○○ | **LDB: Lade Speicherzelle in Register B**   * «Speicherwerk: Schreibe» * «Adressierer: Lade Adresse» * «Speicherwerk: Schreibe» * «Rechenwerk: Lade Register B» * «Adressierer: Zähle» |
| ●○●● | **LIA: Lade Wert in Register A**   * «Speicherwerk: Schreibe» * «Rechenwerk: Lade Register A» * «Adressierer: Zähle» |
| ●○●○ | **LIB: Lade Wert in Register B**   * «Speicherwerk: Schreibe» * «Rechenwerk: Lade Register B» * «Adressierer: Zähle» |

# Mikrocode Seite 2

|  |  |
| --- | --- |
| **Bitmuster** | **Befehl** |
| ●○○● | **IN: Lade Input in Register A**   * «Benutzer: Eingabe» * «Rechenwerk: Lade Register A» |
| ●○○○ | **OUT: Schreibe Register A nach Output**   * «Rechenwerk: Schreibe Register B» * «Benutzer: Ausgabe» |
| ○●●● | **JMP: Springe**   * «Speicherwerk: Schreibe» * «Adressierer: Lade Programmzähler» |
| ○●●○ | **JE: Springe falls Equal-Flag gesetzt ist**  Sag die folgenden Anweisungen nur, falls das Equal-Flag gesetzt ist (d.h. weiss/gelb)   * «Speicherwerk: Schreibe» * «Adressierer: Lade Programmzähler» |
| ○●○● | **JL: Springe falls Less-Flag gesetzt ist**  Sag die folgenden Anweisungen nur, falls das Less-Flag gesetzt ist (d.h. weiss/gelb)   * «Speicherwerk: Schreibe» * «Adressierer: Lade Programmzähler» |
| ○●○○ | **HCF: Halte Programm an**   * «Alle: Programm beenden» |
| ○○●● | **ADD: Addiere Register A und B**   * «Rechenwerk: Addiere» |
| ○○●○ | **NOT: Invertiere Register A**   * «Rechenwerk: Invertiere» |
| ○○○● | **AND: Logisches UND von Register A und B**   * «Rechenwerk: Logisches UND» |
| ○○○○ | **CMP: Vergleiche**   * «Rechenwerk: Vergleiche» |