Bilgi Güvenliği ve Kriptografi

 Kriptografi uzmanları olan Joan Daemen ve Vincent Rijmen tarafından geliştirilmiş

128-bitlik,

192-bitlik,

256-bitlik

anahtar uzunluğu seçeneklerine sahip olan Rijndael algoritması,

Gelişmiş Şifreleme Standardı (AES) ismiyle elektronik ortamda veri güvenliğini sağlanması amacıyla veri şifreleme standardı olarak kabul edilmiştir.

- AES günümüzde hala güvenirliliğini korumakta ve bilişim dünyasında güvenlik için kullanılmaktadır.
- Günümüz teknolojisinde ürün boyutunun küçük olması aynı zamanda hızlı olması tercih edilen özelliklerdendir.
- Bundan dolayı AES'in en az sayıda bellek kullanması ve yeterli hızda olması gerekmektedir.

- Rijndael algoritması, sahip olduğu anahtarlara göre farklı sayıda döngüsel işlemler yapar.
- Her döngü sonunda anahtar yenilenir ve veriye uygulanır.
- Veri öncelikle diziler şeklinde ifade edilir.
- AES 128-bitlik düz metni şifrelerken ve 128bitlik şifrelenmiş metni çözerken de aynı anahtarı kullanır.

- 128 bit uzunluğunda olan veri, (4x4) 'lük matrislere bölünerek algoritmaya dahil olur.
- Bu matrisin her bir elemanı 8 bit boyutunda olup her bir satır veya sütun 32 bite sahiptir. Bu matrise "durum" denilir ve her bir satırı kelime olarak adlandırılır.
- AES şifrelerken kullanacağı algoritmada anahtarın uzunluğuna göre döngü sayısının atamasını yapar. Bu döngüsel işlemin artmasıyla veri daha güvenilir hale gelir.
- Fakat yapılacak olan döngüsel işlemlerin artmasıyla hem işlem sayısı artar hem de bellek alanı artar.

- Şifrelemeyi oluşturacak anahtar da aynı zamanda durum dediğimiz matris formuna çevrilir.
- AES şifreleme algoritması, bu durum matrislerinin üzerinde işlemlerini gerçekleştireceğinden veri en elverişli şekilde çevrilmelidir.
- Şifreleme başlangıcı düz metne ait durum matrisi ile anahtara ait durum matrisinin toplanmasıyla yapılır.

Veri Blokları	Kelime Uzunluğu	Tur Sayısı
AES-128	4	10
AES-192	6	12
AES-256	8	14

- AES algoritmasının en küçük parçası, durum matrisinin elemanı 8-bitlik diziden oluşan bayttır.
- Şifrelenecek metin, şifreleme anahtarı ve şifrelenmiş metin, baytlar haline dönüştürülür ve bunların birleşiminden bayt dizileri oluşur.
- Bu bayt dizilerinin uzunluğu, şifreleme anahtarının uzunluğuna göre doğrusal olarak değişir. Böylece matris boyutu da değişmiş olur.
- Matris eleman sayısı n ile tanımlanırsa, n sayısı anahtarın uzunluğuna göre değişiklik gösterir.

Anahtar uzunluğu = 128 bit, 0< n< 16; Anahtar uzunluğu = 192 bit, 0< n<24; Anahtar uzunluğu = 256 bit, 0< n<32;

AES algoritmasında aşağıdaki polinom temsili ile sonlu alan elemanı: {b7, b6, b5, b4, b3, b2, b1, b0} şeklindeki bayt değerleri ile tanımlanır.

$$b_7x^7 + b_6x^6 + b_5x^5 + b_4x^4 + b_3x^3 + b_2x^2 + b_1x + b_0 = \sum_{i=0}^7 b_ix^i$$

Örneğin : {10100011} baytı sonlu alan elemanı $x^7 + x^5 + x + 1$ 'i {01100011} baytı sonlu alan elemanı $x^6 + x^5 + x + 1$ 'i belirtir.

Ayrıca bayt değerlerini onaltılık tabanda göstermek mümkündür. İlk dört bit ve son dört bit birer hexadecimal karakterle gösterilir. Karakterlerin ikilik düzendeki karşılıkları aşağıdaki gibi olur.

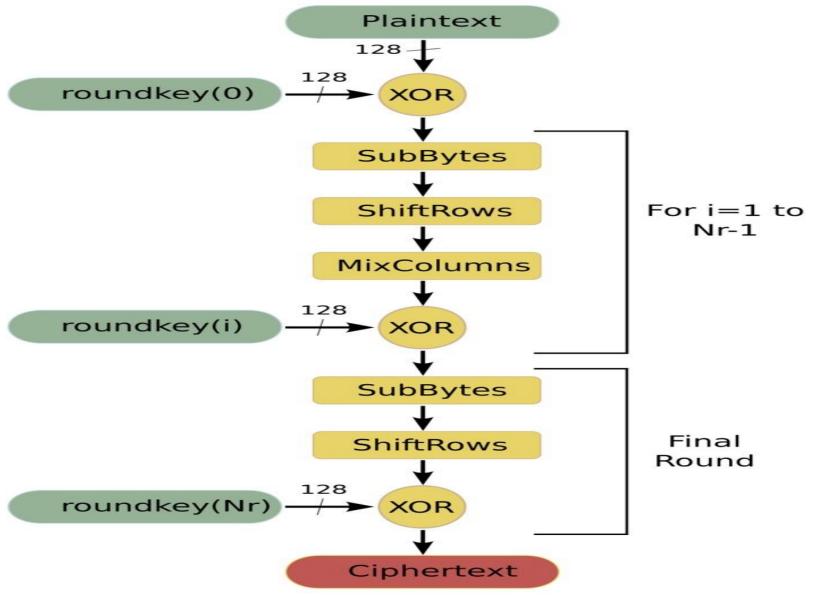
$$(0000)_2 = (0)_{16}$$
 $(1000)_2 = (8)_{16}$
 $(0001)_2 = (1)_{16}$ $(1001)_2 = (9)_{16}$
 $(0010)_2 = (2)_{16}$ $(1010)_2 = (A)_{16}$
 $(0011)_2 = (3)_{16}$ $(1011)_2 = (B)_{16}$
 $(0100)_2 = (4)_{16}$ $(1100)_2 = (C)_{16}$
 $(0101)_2 = (5)_{16}$ $(1101)_2 = (D)_{16}$
 $(0110)_2 = (6)_{16}$ $(1110)_2 = (E)_{16}$
 $(0111)_2 = (7)_{16}$ $(1111)_2 = (F)_{16}$

- Bayt değerlerini onaltılık tabanda göstermek mümkündür. İlk dört bit ve son dört bit birer hexadecimal karakterle gösterilir
- "19 A0 9A E9 3D F4 C6 F8 E3 E2 8D 48 B3 2B 2A 08" bu şekilde yani onaltılık tabanda ifade edilmiş 16 tane 8'er bitlik diziyi şifrelemek için, verinin durum matrisi haline getirilmesi gerekir.
- İlk dört eleman, matrisin ilk sütunundan başlanarak yerleştirilir. Oluşan matris aşağıdaki gibidir.

19	3D	E 3	B 3
A0	F4	E2	2B
9A	C6	8D	2A
E9	F8	48	08

- Durum matrisinin oluşumuyla algoritma yürürlüğe girer.
- AES algoritmasının döngü kullanarak işlem yapması algoritmayı güçlü yapan bir özelliktir.
- AES algoritması sırasıyla <u>bayt değiştirme, satır kaydırma, sütun karıştırma ve tur anahtarı ile toplama</u> işlemlerini gerçeklemesiyle şifrelenmiş veriyi elde eder ve <u>tekrar bayt değiştirme</u> adımına döner.
- Döngü sayısı anahtar uzunluğuna göre değişir.
- Sadece son döngüde sütun karıştırma işlemi yapılmaz, tur anahtarı ile toplama işlemi yapılır ve şifrelenmiş blok elde edilir.

- Döngüler durum matrislerinde 4 dönüşüm uygular.
 - BaytDeğiştir (SubBytes) Durum matrisindeki her bayt bir tabloya göre ve doğrusal olmayan bir dönüşümle güncellenir.
 - SatırKaydır (ShiftRows) Her satır belirli bir sayıda diresel olarak kaydırılır.
 - SütunKarıştır (MixColumn) Her bir sütundaki dört bayt, birbiriyle karıştırılır.
 - AnahtarEkle (AddRoundKey) Durum matrisi, ilk çevrim anahtarı ile XOR'lanır.
- Her döngüde işleme farklı anahtar sokulur. Bu farklı anahtarlar, başlangıçta belirlenen anahtardan üretilirler.



Bayt Değiştirme

- Döngünün ilk gerçekleştirilen işlemi ve algoritmanın tek doğrusal olmayan işlemidir.
- Bit dizilerinden elde edilen durum matrisi bu aşamada eleman değişikliğine uğrar.
- Değişiklik değerleri önceden hesaplanmış S-Kutusuna göre yapılır.
- S-Kutusu, durum matrisinin elemanları onaltılık tabana göre oluştuğu için 16x16 boyutunda bir matristir denebilir.
- Satır ve sütun göstergeleri onaltılık tabanda "0, 1, 2, 3, 4, 5, 6, 7, 8, 9, A, B, C, D, E, F" elemanları ile yapılır.



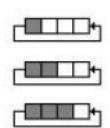
	0	1	2	3	4	5	6	7	8	9	A	В	С	D	E	F
0	63	7C	77	7B	F2	6B	6F	C5	30	01	67	2B	FE	D7	AB	76
1	CA	82	C9	7D	FA	59	47	F0	AD	D4	A2	AF	9C	A4	72	C0
2	B 7	FD	93	26	36	3F	F7	CC	34	A5	H5	F1	71	D8	31	15
3	04	C7	23	C3	18	96	05	9A	07	12	80	E2	EB	27	B2	75
4	09	83	2C	1A	1B	6E	5A.	A0	52	3B	D6	B3	29	E3	2F	84
5	53	D1	00	ED	20	FC	B 1	5B	бA	CB	BE	39	4A	4C	58	CF
6	D0	EF	ÁΑ	FB	43	4D	33	85	45	F9	02	7F	50	3C	9F	A8
7	51	A3	40	8F	92	9D	38	F5	BC	B6	DA	21	10	FF	F3	D2
8	CD	0C	13	EC	5F	97	44	17	C4	A7	7E	3D	64	5D	19	73
9	60	81	4F	DC	22	2A	90	88	46	EE	B8	14	DE-	5E	0 B	DB
A	E 0	32	3A	0A	49	06	24	5C	C2	D3	AC	62	91	95	E4	79
В	E7	C8	37	6D	8D	D5	4E	A9	6C	56	F4	EΑ	65	7.A	AE	08
C	BA	78	25	2E	1C	Α6	B 4	Сб	E8	DD	74	1F	4B	BD	8 B	δA
D	70	3E	B5	66	48	03	Fδ	0E	бl	35	57	B9	86	C 1	1D	9E
E	El	F8	98	11	69	D9	8E	94	9 B	1E	87	E9	CE	55	28	DF
F	8C	A1	89	0D	BF	E6	42	68	41	99	2D	0F	B0	54	BB	16

- Örneğin solda yer alan durum matrisinin ilk elemanı 19'u S-Kutusuna bakarak değiştiririz.
- Bu bayt değiştirme işleminde, S-Kutusunun satırları gösteren I. indeksine ve sütunları gösteren 9. indeksine bakılır oradaki değer 19'un yer aldığı yere yazılır. Bu değer S-Kutusunda D4'tür.
- Bu işlem matrisin tüm elemanlarına uygulanır ve yeni bir durum matrisi elde edilir.

Satır Kaydırma

- Satır kaydırma işlemi yeni durum matrisi üzerinde yapılır.
- Bu işlemde matrisin ilk satırı aynı kalırken, ikinci satır I bayt, üçüncü satır 2 bayt, dördüncü satır ise 3 bayt sola ötelenir.
- Bunun sonunda ikinci satırda ilk bayt, üçüncü satırda ilk 2 bayt, dördüncü satırda ilk 3 bayt taşar ve bu baytlar da satır sonuna eklenir ve tekrar yeni bir durum matrisi elde edilir.

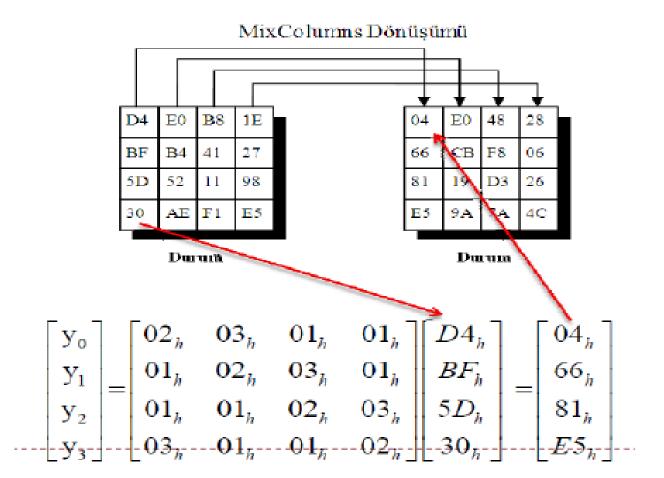
S ₀	S ₄	S ₈	S ₁₂
S_1	Ss	S ₉	S ₁₃
S ₂	S ₆	S ₁₀	S ₁₄
S ₃	S ₇	S ₁₁	S ₁₅



S_0	S ₄	S ₈	S ₁₂
S_5	S ₉	S ₁₃	S_1
S ₁₀	S ₁₄	S ₂	S ₆
S ₁₅	S ₃	S ₇	S ₁₁

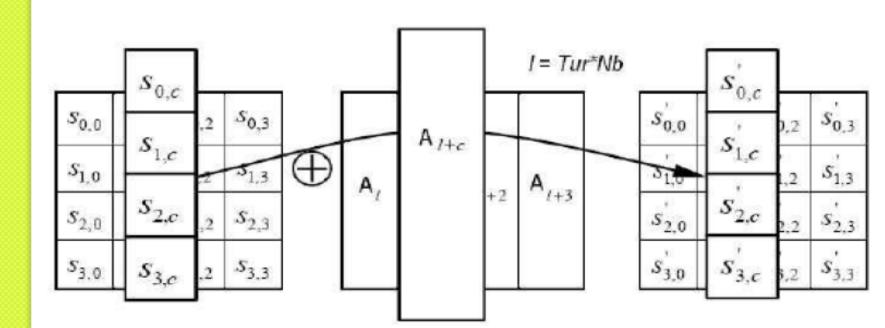
Sütün Karıştırma

 Sütunları Karıştırma işlemi, satır kaydırmadan elde edilen durum matrisinin her bir sütununu birbirinden bağımsız matris çarpımına tabi tutar. Eski sütunun yerine elde edilen sütun yazılır.



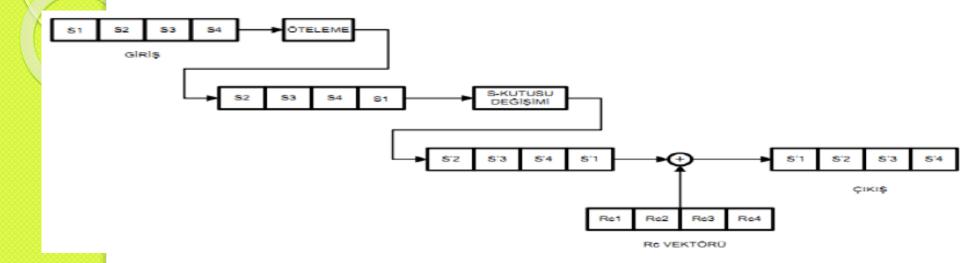
Anahtar Ekleme

 AES algoritmasında her döngünün sonunda anahtar eklenir. Bu anahtar, başlangıçta anahtar üretim bloğu tarafından üretilen anahtar dizisidir. Tur anahtarının uzunluğu blok anahtarının uzunluğuna eşittir(=16bayt). Bu toplama işlemi her bit için XOR işlemine karşılık düşer.



AES (Advanced Encryption Standard) Anahtar Üretimi

- AES algoritmasında anahtar üretme işleminin şifreleme işleminden önce yapılması gerekir.
- Her döngüde farklı bir anahtarın girişi sağlanır. Dolayısıyla anahtar üretme işlemi de döngü sayısı kadar tur içermektedir ve bütün anahtarlar bir önceki turda hesaplanan anahtarların kullanılmasıyla elde edilir.
- Anahtar üretim bloğu öncelikle anahtar uzunluğunu bit dizilerinin uzunluğuna göre uygun matrislere çevirir. Tur sayısına: N, matrisin boyutuna: 4xK dersek, daha sonra yapılacak işlemlerle genişlemiş matrisin boyutu 4x(K*(N+1)) olur.



 Öncelikle anahtar bitlerinden oluşan matristeki son sütunun(M4) ilk elemanının sona kaydırılmasıyla başka sütun oluşturulur ve S-Kutusundan bayt değiştirme işlemiyle sütun elemanları değiştirilir.

$$\mathbf{M}_{4}\{K1, K2, K3, K4\} = \mathbf{M}_{4}\{K2, K3, K4, K1\}$$

 $\{\overrightarrow{K2}, \overrightarrow{K3}, \overrightarrow{K4}, \overrightarrow{K1}\} = S - Kutusu(\{K2, K3, K4, K1\})$

 Bu sütun ile ilk sütun(MI) ve RCON vektör matrisinin I. sütunun XOR'lanması işlemi sonucu oluşan yeni sütun, matrise 5. sütun olarak eklenir.

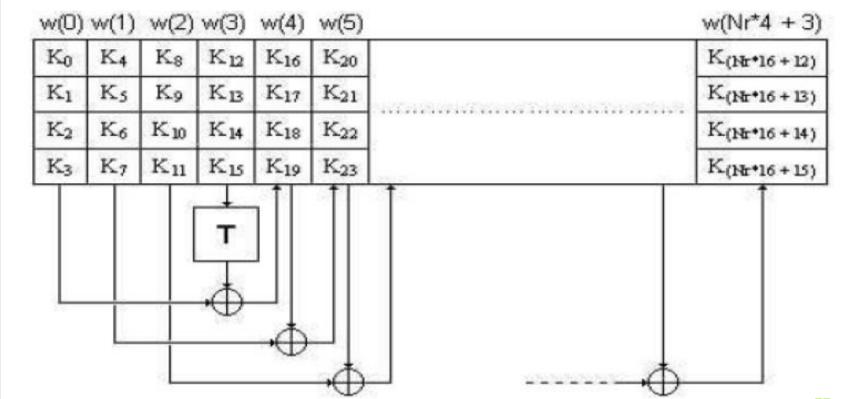
$$\{A1, A2, A3, A4\} = \mathbf{M}_1\{k1, k2, k3, k4\} \oplus \{\overrightarrow{K2}, \overrightarrow{K3}, \overrightarrow{K4}, \overrightarrow{K1}\} \oplus \{Rcon, 00, 00, 00\}$$

 Daha sonra 5. sütun ile 2.sütun XOR'lanır ve bu yeni sütunda matrise 6. Sütun olarak eklenir. Matrisin her K'nın katı olan sütununa gelince başlangıçtaki XOR'lanma işlemi yapılır.

$$\mathbf{M}_6 = \mathbf{M}_5 \{ A1, A2, A3, A4 \} \oplus \mathbf{M}_2 (k1, k2, k3, k4)$$

 Bu işlemler tur sayısı kadar devam eder ve matrisin genişlemiş hali elde edilir. Rcon vektörünün hangi sütunun ekleneceği hangi turda olduğuna göre değişiklik gösterir.

Tur Sayısı	Rcon Değeri	Tur Sayısı	Rcon Değeri
1	01 00 00 00	6	20 00 00 00
2	02 00 00 00	7	40 00 00 00
3	04 00 00 00	8	80 00 00 00
4	08 00 00 00	9	1B 00 00 00
5	10 00 00 00	10	36 00 00 00



- Şekil 128 bitlik anahtar bloğu örneğini gösteriyor. Burada da görüldüğü üzere, anahtar üretimi işleminde oluşan yeni matrisin ilk sütunu hesaplanırken" T işlemi" olarak gösterilen blok ile ayrı bir işlem uygulanır. Diğer sütunlar hesaplanırken, o sütundan bir önceki ve dört önceki sütunlar XOR işlemine tabi tutulur. Bu işlemler ile 4x4'lük durum matrisi, genişleme sonucu 4x44 boyutunda bir matrise dönüşür.
- T dediğimiz işlem, öteleme, S kutusundan geçirme ve tablo da verilen Rcon(i) vektörü ile toplama işleminden oluşan bir işlemler zincirini içermektedir.

