

CPU_PIN_DESCRIPTION	CPU_PIN_NAME	FPGA_PIN_NAME	FPGA_PIN_DESCRIPTION
PA0	CPU: 22	P10	IO_D0_DIN_MISO_2
PA1	CPU: 21	N12	IO_TE4P_ADC_CH5_D1_2
PA2	CPU: 20	P12	IO_TE4N_ADC_CH6_D2_2
PA3	CPU: 19	N5	IO_TE15P_D3_2
PA4	CPU: 17	P5	IO_TE15N_D4_2
PA5	CPU: 15	L8	IO_TE16P_D5_2
PA6	CPU: 14	L7	IO_TE16N_D6_2
PA7	CPU: 13	R5	IO_TE14P_D7_2
PA9	CPU: 54	C9	IO_BE9P_GCLKIOB_7_0
PA10	CPU: 55	C8	IO_BE13N_VREF_0
PA11	CPU: 56	E8	IO_BE11N_GCLKIOB_2_0
PA17	CPU: 28	C6	IO_BE7N_0
PA18	CPU: 11	T5	IO_TE14N_VREF_2
PA19	CPU: 10	R7	IO_TE12P_GCLKIOT_5_2
PA20	CPU: 35	R11	IO_CCLK_2
PA21	CPU: 52	C12	IO_TDI_0
PA22	CPU: 53	C10	IO_BE12N_GCLKIOB_0_0
PA23	CPU: 18	T4	IO_TE17N_2
PB0	CPU: 32	P13	IO_DONE_1
PB1	CPU: 33	T2	IO_PROGRAM_B_2
PB2	CPU: 34	R3	IO_INIT_B_2
PB3	CPU: 36	C7	IO_BE6P_0
PB4	CPU: 37	A4	IO_BE1N_VREF_0
PB5	CPU: 38	B5	IO_BE2P_0
PB13	CPU: 51	T10	IO_MOSI_CSI_B_2
PB14	CPU: 31	A7	IO_BE6N_0
PB15	CPU: 30	E7	IO_BE11P_GCLKIOB_3_0
PB16	CPU: 29	E6	IO_BE5N_0
PB17	CPU: 27	D6	IO_BE7P_0
PB18	CPU: 26	C5	IO_BE3N_GPLL3_OUTN_0
PB19	CPU: 25	D5	IO_BE3P_GPLL3_OUTP_0
PB20	CPU: 24	D8	IO_BE13P_0
PB21	CPU: 23	M9	IO_TE9P_GCLKIOT_3_2