

MCU (CH569W)

FPGA (EG4X20BG256)

22	PA0	IO_D0_DIN_MISO_2	P10
21	PA1	IO_TE4P_ADC_CH5_D1_2	N12
20	PA2	IO_TE4N_ADC_CH6_D2_2	P12
19	PA3	IO_TE15P_D3_2	N5
17	PA4	IO_TE15N_D4_2	P5
15	PA5	IO_TE16P_D5_2	L8
14	PA6	IO_TE16N_D6_2	L7
13	PA7	IO_TE14P_D7_2	R5
54	PA9	IO_BE9P_GCLKIOB_7_0	C9
55	PA10	IO_BE13N_VREF_0	C8
56	PA11	IO_BE11N_GCLKIOB_2_0	E8
28	PA17	IO_BE7N_0	C6
11	PA18	IO_TE14N_VREF_2	T5
10	PA19	IO_TE12P_GCLKIOT_5_2	R7
35	PA20	IO_CCLK_2	R11
52	PA21	IO_TDI_0	C12
53	PA22	IO_BE12N_GCLKIOB_0_0	C10
18	PA23	IO_TE17N_2	T4
32	PB0	IO_DONE_1	P13
33	PB1	IO_PROGRAM_B_2	T2
34	PB2	IO_INIT_B_2	R3
36	PB3	IO_BE6P_0	C7
37	PB4	IO_BE1N_VREF_0	A4
38	PB5	IO_BE2P_0	B5
51	PB13	IO_MOSI_CSI_B_2	T10
31	PB14	IO_BE6N_0	A7
30	PB15	IO_BE11P_GCLKIOB_3_0	E7
29	PB16	IO_BE5N_0	E6
27	PB17	IO_BE7P_0	D6
26	PB18	IO_BE3N_GPLL3_OUTN_0	C5
25	PB19	IO_BE3P_GPLL3_OUTP_0	D5
24	PB20	IO_BE13P_0	D8
23	PB21	IO_TE9P_GCLKIOT_3_2	M9