

UV5R, UVK5, BF888 itp. interfejs do svxlink

Opublikowano 2023-09-17

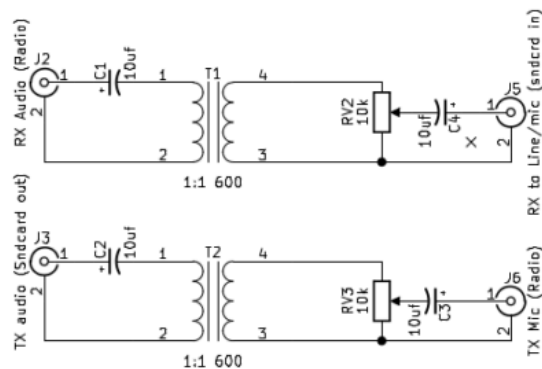
Schemat jak wykorzystać Baofeng UV-5R, Quansheng UV-K5 itp. bez modyfikacji do budowy hotspota (ale można go użyć do innych ręcznych TRX'ów). Schemat pokazuje jak wykorzystać audio z głośnika do detekcji sygnału SQL. Układ audio IN/OUT można ograniczyć do kondensatorów np. 1 mikroF elektrolityczny (bez stosowania transformatorów i potencjometrów). Ważne przy tym rozwiązaniu to zastosowanie jakiejś blokady gałki głośności w radiach, aby raz ustawiony poziom był zawsze ten sam (np. zdjąć gałkę. lub zastosować blokady typu https://www.youtube.com/watch?v=R0yv_Sj9Cwl)

Warto też pamiętać o zastosowaniu zapinanych na klips ferrytach (małych rozmiarów) na kablu podłączanym do radia poprzez wejście typu „jack” w celu eliminacji RFI.

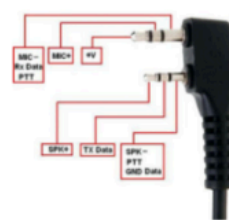
Opis oryginału:

*Here is the interface that was built which works fine. It expects the PTT control signal from the GPIO pin to go high (3v) to trigger the ptt output which grounds the PTT line from the UV5R. And the COS signal to go hi (3v) from the RX when a signal is received. The output will also go hi when is connected to one of the GPIO pins on the Raspberry PI. The main take-away here is NO NEED to MODIFY the UV5R. This circuit can also be used to interface with a PC serial port *however* you might want to add a diode on the PTT input to prevent rs-232 negative voltages. And you don't have to use 3.3v unless you are interfacing with logic that requires 3.3v.*

Interface schematic Courtesy WB5HUP



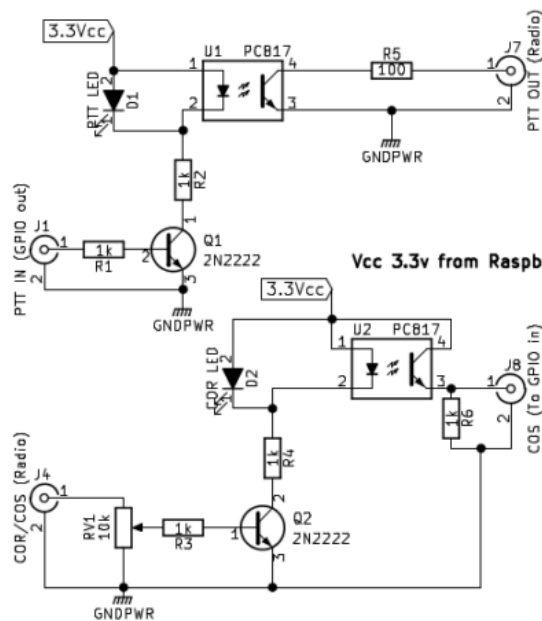
Primarily designed to Interface a Raspberry PI 3 with a Baofeng UV5R. Note that the RX Audio line from the UV5R carries speaker audio AND the COS signal. There is no need to modify the UV5R internally. So connect RX Audio And COS In to the Speaker output from the Baofeng. The COS signal goes HIGH (+3v) when a signal is received. The PTT IN control signal should assert HIGH (3.3v).



MIC+ to J6
MIC- / PTT to J7

SPK+ goes to J2 AND J4.
GND is the common RADIO Ground.

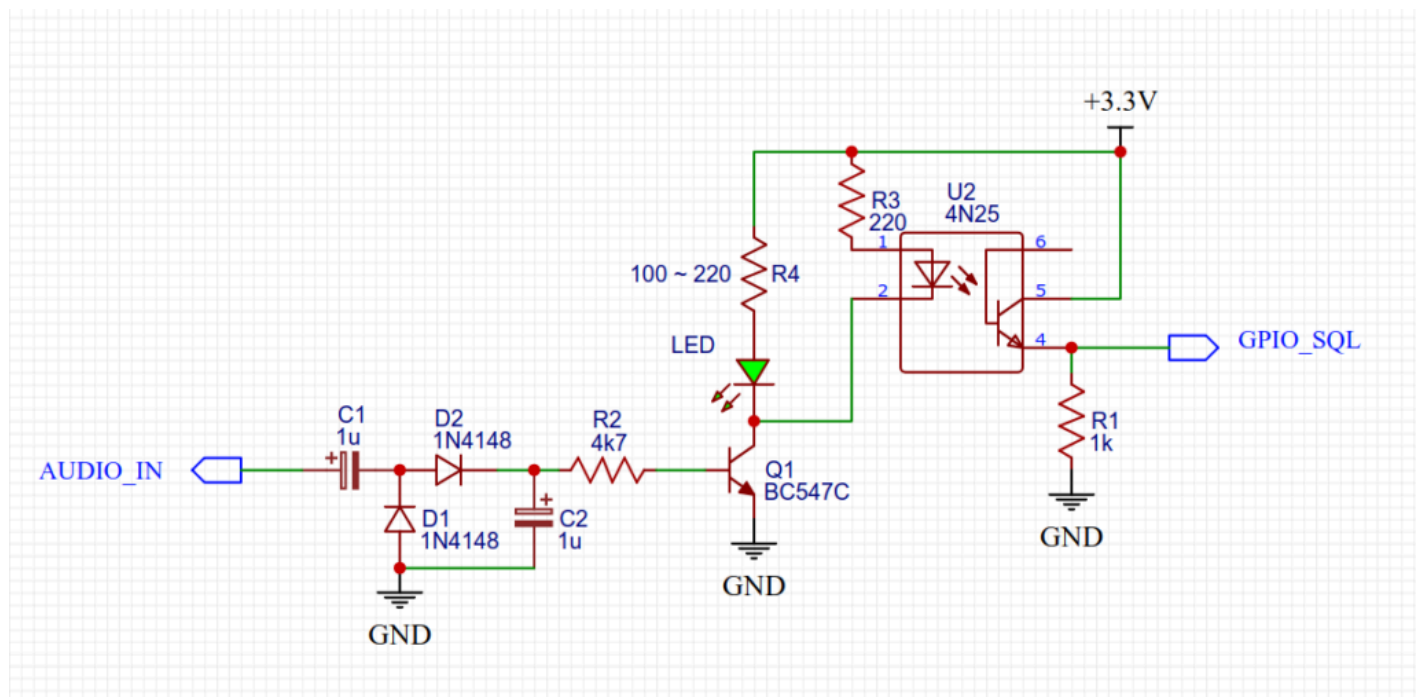
+V and TX Data are NOT used.



Vcc 3.3v from Raspberry PI. Be very careful not to exceed 3.3 v on GPIO pins.

J8 COS to GPIO pin on PI. Asserts a HIGH 3v when a signal is received.

Przykład układu kontroli otwarcia blokady z głośnika z dodatkowymi diodami na wejściu



Układ dla BF888 i zmodyfikowanej karty CM108

