# Sprawozdanie 1. Optymalizacja w kierunku

Łukasz Radzio

Wtorek 8.00 8.03.2016

#### **PODSTAWY**

Wikibook - Latex mcode.sty sharelatex

### RÓWNANIA

Znaleźć wszystkie rzeczywiste pierwiastki wielomianu:

$$w(x) = x^3 - 91.11x^4 - 899.989x^3 + 1100.009x^2 - 11.091x + 1$$

Poprzez minimalizację

This is an english text.<sup>1</sup>

Z wcięciem  $E = mc^2$  w tekście.

$$E = mc^2$$

$$E = mc^2 + 1 \tag{1}$$

#### **KOD**

clear all

tic

global a %zmienna globalna wykorzystywana w funkcji koszt a = [1 -91.11 -899.989 1100.009 -110.91 1]; %wsp.

<sup>&</sup>lt;sup>1</sup>An example footnote.

```
\begin{array}{ll} \textbf{function} & [\,zw\,,qw\,,z\,\,,q] \!=\! apropa\,(\,x0\,,d\,,zw\,,qw\,,\,maxit\,,z\,,q\,) \end{array}
1
   % APROPA Wielokrotna aproksymacja (interpolacja) ...
          paraboliczna II stopnia.
    if nargin==6, maxit=1; end
    for i=1:maxit
6
         a{=}(qw\left(3\right){\,}{-}qw\left(2\right)\left){\,}{\star}\left(zw\left(1\right){\,}{-}zw\left(2\right)\right);
         b{=}(qw\left(2\right){\,}\text{-}qw\left(1\right)\left){\,}\star\left(zw\left(3\right){\,}\text{-}zw\left(2\right)\right);
         if abs(a+b)<1e-10, break, end %10
         zz = .5 * (zw(2) + (a*zw(1)+b*zw(3))/(a+b));
10
         qq = koszt(x0, zz, d);
11
         if abs(zz-zw(2))<1e-15, break, end %10
12
13
         if qq < qw(2)
              if zz>zw(2)
                  zw(1:2) = [zw(2) zz];
15
                  qw(1:2) = [qw(2) qq];
16
              else
^{17}
                  zw(2:3) = [zz zw(2)];
18
                  qw(2:3) = [qq qw(2)];
19
              end
20
         else
21
              if zz>zw(2)
22
                  zw(3)=zz;
23
                  qw(3)=qq;
25
26
                  zw(1)=zz;
27
                  qw(1)=qq;
              \quad \text{end} \quad
28
         end
29
    z = [z \ zz];
30
    q=[q qq];
31
32
    end
```

#### WYLICZENIA

prosta1 prosta1:

```
1. x_0 = 0 - punkt startowy.
```

- 2. d = 0.01 kierunek..
- $x_0 = 0$  punkt startowy.

• d = 0.01 - kierunek..

## **TABELA**

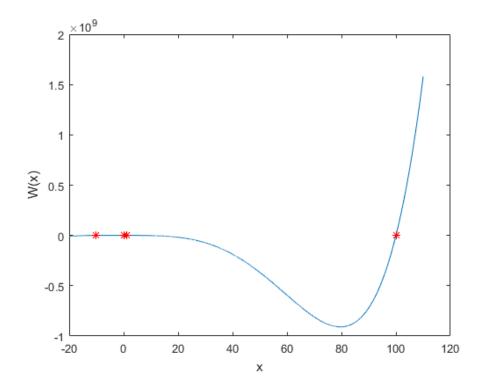
Tabela 1: Porównanie wyników

Rozwiązanie rzeczywiste	Rozwiązanie numeryczne	Różnica
0.01	0.01	0
0.1	0.100000000274571	$2.70 \cdot 10^{-10}$
1	0.999999998950029	$1.05 \cdot 10^{-9}$
-10	-9.999999989840209	$1.02 \cdot 10^{-8}$
100	99.99999990615620	$9.38 \cdot 10^{-9}$

#### **KOLORY**

some black text, followed by a red fragment, going black again. sss jdjsklkd white(biały), black(czarny), red(czerwony), green(zielony), blue(niebieski), cyan(cyjan), magenta(magenta), yellow(żółty)

## **OBRAZ**



Rysunek 1: Wykres funkcji:  $w(x)=x^3-91.11x^4-899.989x^3+1100.009x^2-11.091x+1$ . Z zaznaczonymi na czerwono wyliczonymi miejscami zerowymi

## **IFFALSE**

This we want to keep Here it begins again

## **INPUT**

To jest zawartość pliku filename.tex

## 0.1 Podsekcja w filename

Zawartość

## **INCLUDEPDF**



1	Wprowadzenie	. 7
1.1	Słowo wstępne	7
1.2	Od lampy elektronowej do układu FPGA – rys historyczny	9
1.3	Budowa układów FPGA serii Spartan 6 firmy Xilinx	9
1.3.1	Blok CLB	
1.3.2	Pozostałe zasoby	10
2	Układy FPGA – pierwsze kroki	13
2.1	Wstęp	13
2.2	Język opisu sprzętu Verilog	13
2.3	ISE Design Suite – środowisko programistyczne	14
2.3.1	ISE WebPACK	16
2.4	Atlys – platforma sprzętowa	16
2.4.1	Podłączanie i odłączanie kart FPGA Atlys	17
2.5	Zadania do wykonania na laboratorium	17
2.6	Zadania do wykonania w domu	21
2.7	Podsumowanie	21
3	Wstęp do projektowania struktury FPGA	23
3.1	Język Verilog – wprowadzenie	23
3.1.1	Moduł	
3.1.2	Opis połączeń	
3.1.3	Zapis liczby	
3.1.4	Łączenie modułów	
3.1.5	Opis struktury a opis zachowania	27

Pisanie a generowanie	60
Latencja	57
Zmienna długość słowa	57
Format zapisu liczb	<b>53</b> 54
Operacje arytmetyczne	53
Zadania dodatkowe	51
Zadania do realizacji w domu	51
Zadania do realizacji na laboratorium	49
Maszyny stanowe i zaawansowane testowanie	49
Zadania do wykonania w domu         Linia opóźniająca	
Złożony moduł logiczny	46
Zadania do realizacji na zajęciach  Kaskada bramek AND	
	43
Dostęp do plików na dysku komputera	<b>40</b>
Weryfikacja uzyskanych wyników	39
Środowisko testowe	
Język Verilog – konstrukcje symulacyjne	36
Weryfikacja i testowanie projektu	35
Maszyna stanów	
Rejestr	
Multiplekser	
Dekoder	
Bramka NOT	
Bramka AND	
	Bramka OR . Bramka NOT . Dekoder . Koder . Demultiplekser . Multiplekser . Rejestr . Licznik . Instrukcja generate . Maszyna stanów .  Weryfikacja i testowanie projektu .  Język Verilog – konstrukcje symulacyjne . Środowisko testowe . Generacja sekwencji testowych . Weryfikacja uzyskanych wyników . Model programowy . Dostęp do plików na dysku komputera .  Verilog i weryfikacja – praktyka .  Zadania do realizacji na zajęciach . Kaskada bramek AND . Licznik dzielący modulo N . Złożony moduł logiczny . Zadania do wykonania w domu . Linia opóźniająca . Tajemniczy moduł .  Maszyny stanowe i zaawansowane testowanie . Zadania do realizacji na laboratorium . Zadania do realizacji w domu . Zadania dostkowe .  Operacje arytmetyczne . Format zapisu liczb . Całkowitoliczbowy bez znaku . Całkowitoliczbowy bez znaku . Statoprzecinkowy bez znaku . Statoprzecinkowy bez znaku . Statoprzecinkowy bez znaku . Statoprzecinkowy bez znaku . Zmienna długość słowa . Latencja

7.5	Pierwiastkowanie, funkcje trygonometryczne, logarytmy	61
7.5.1	Tablicowanie wartości funkcji	61
7.6	Zadania do wykonania na laboratorium	62
7.7	Zadania do wykonania w domu	66
7.8	Zadania dodatkowe	68
8	Potokowe przetwarzanie i analiza obrazów	69
8.1	Wstęp teoretyczny	69
8.2	Typowy cyfrowy interfejs wizyjny	70
8.3	Model programowy przetwarzania obrazów	72
8.4	Uruchomienie toru wizyjnego na karcie Altys	73
8.5	Realizacja operacji LUT	73
8.6	Zadania do wykonania w domu	75

Tekst po ${\rm skr.pdf}$