From: Ronnie Gran <ragran@uci.edu> Date: Wed, Mar 30, 2011 at 9:46 AM

**Subject: UC Irvine Graduate Application** 

To: leonardo.ecco@gmail.com

**Dear Leonardo Luiz Ecco,** 

Congratulations! We are pleased to inform you that the members of the Electrical Engineering and Computer Science admissions committee have recommended that you be admitted for graduate degree study at the University of California, Irvine beginning in the Fall 2011 academic term.

This is a very competitive application process, with over 1400 applicants this year, and less than 15% will be admitted. You should be proud of your academic accomplishments so far! We are proud of you, and we hope you choose to join us to continue your graduate studies.

. . .

Once again, warm congratulations on a promising career! We hope to see you in the fall!

Sincerely,
Admissions Committee
Electrical Engineering and Computer Science
University of California, Irvine
Luiz C. V. dos Santos, INE/CTC/UFSC

From: Ronnie Gran <ragran@uci.edu> Date: Wed, Mar 30, 2011 at 9:46 AM Subject: UC Irvine Graduate Application

To: leonardo.ecco@gmail.com

Aceito também na École Polytechnique Fédérale de Lausanne, Suíça

E também na Technische Universität Braunschweig, Alemanha

(Aluno desta disciplina em 2005.2 P1=8,0; P2=7,0; P3=8,0; NF = 7,5)

Congratulations! We are pleased to inform you that the members of the Electrical Engineering and Computer Science admissions committee have recommended that you be admitted for graduate degree study at the University of California, Irvine beginning in the Fall 2011 academic term.

This is a very competitive application process, with over 1400 applicants this year, and less than 15% will be admitted. You should be proud of your academic accomplishments so far! We are proud of you, and we hope you choose to join us to continue your graduate studies.

. . .

Once again, warm congratulations on a promising career! We hope to see you in the fall!

Sincerely,
Admissions Committee
Electrical Engineering and Computer Science
University of California, Irvine
Luiz C. V. dos Santos, INE/CTC/UFSC

#### Montador e uso da memória

### Montador: fundamentos

- Processa um arquivo <u>isoladamente</u> por vez
- Desvios e load/store:
  - Podem referenciar endereços simbólicos (labels)
- Labels:
  - Possível uso antes da declaração
- Consequência:
  - Nem todas as instruções podem ser montadas numa única passada

## Montador: referências a endereços simbólicos

- Label local
  - -Só referenciado no arquivo onde é definido
- Label global
  - Pode ser referenciado fora do arquivo onde definido
- Label externo
  - Referência a endereço simbólico definido (globalmente) em outro arquivo

## Montador: exemplos de referências

```
.text
       .align
       .globl
                  main
main:
                  $sp, $sp, 32
       subu
       SW
                  $ra, 20($sp)
       sd
                  $a0, 32($sp)
                  $0. 24($sp)
       SW
                       28($sp)
       SW
loop:
                  $t6, 28($sp)
                  $t7, $t6, $t6
       mul
                  $t8, 24($sp)
       1 W
       addu
                  $t9, $t8, $t7
                  $t9, 24($sp)
       SW
                  $t0, $t6, 1
       addu
                  $t0, 28($sp)
       SW
       ble
                  $t0, 100, loop
       1a
                  $a0, str
                  $a1, 24($sp)
       1 W
       jal
                  printf
       move
                  $v0, $0
       1 W
                  $ra, 20($sp)
                  $sp, $sp, 32
       addu
       jr
                  $ra
       .data
       .align
str:
                  "The sum from 0 \dots 100 is %d\n"
       .asciiz
```

## Montador: princípio de funcionamento

- Passo 1: resolução de referências
  - Extração de componentes
  - Mapeamento de referências para endereços
- Passo 2: tradução das instruções
  - Codificação binária dos elementos nos campos do formato da instrução

## Montador: passo 1 - resolução de referências

- Lê cada linha do arquivo e extrai seus componentes
- Se componente contém referência
  - -É armazenada em uma tabela de símbolos
- Ao final
  - Todas as referências locais resolvidas
  - Referências externas não resolvidas

. Text 0x400000

add \$s5, \$s1, \$s2

Loop: sll \$t1, \$s3, 2

add \$t1, \$t1, \$s6

Iw \$t0, 0(\$t1)

bne \$t0, \$s5, Exit

addi \$s3, \$s3, 1

j Loop

Exit: sub \$s3, \$s4, \$s5

jal printf

Código assembly

```
PLC = ?????? \rightarrow . Text 0x400000
```

add \$s5, \$s1, \$s2

Loop: sll \$t1, \$s3, 2

add \$t1, \$t1, \$s6

lw \$t0, 0(\$t1)

bne \$t0, \$s5, Exit

addi \$s3, \$s3, 1

j Loop

Exit: sub \$s3, \$s4, \$s5

jal printf

Código assembly

. Text 0x400000

PLC = 400000 →

add \$s5, \$s1, \$s2

Loop: sll \$t1, \$s3, 2

add \$t1, \$t1, \$s6

lw \$t0, 0(\$t1)

bne \$t0, \$s5, Exit

addi \$s3, \$s3, 1

j Loop

Exit: sub \$s3, \$s4, \$s5

jal printf

Código assembly

. Text 0x400000

add \$s5, \$s1, \$s2

PLC =  $400004 \rightarrow \text{Loop: sll $t1, $s3, 2}$ 

add \$t1, \$t1, \$s6

lw \$t0, 0(\$t1)

bne \$t0, \$s5, Exit

addi \$s3, \$s3, 1

j Loop

Exit: sub \$s3, \$s4, \$s5

jal printf

Código assembly

. Text 0x400000

add \$s5, \$s1, \$s2

PLC =  $400004 \rightarrow \text{Loop: sll $t1, $s3, 2}$ 

add \$t1, \$t1, \$s6

Iw \$t0, 0(\$t1)

bne \$t0, \$s5, Exit

addi \$s3, \$s3, 1

j Loop

Exit: sub \$s3, \$s4, \$s5

jal printf

Código assembly

Loop 0x400004

. Text 0x400000

add \$s5, \$s1, \$s2

Loop: sll \$t1, \$s3, 2

add \$t1, \$t1, \$s6

Iw \$t0, 0(\$t1)

bne \$t0, \$s5, Exit

addi \$s3, \$s3, 1

j Loop

Exit: sub \$s3, \$s4, \$s5

jal printf

Código assembly

Loop 0x400004

Tabela de símbolos

PLC = 400008 →

. Text 0x400000

add \$s5, \$s1, \$s2

Loop: sll \$t1, \$s3, 2

add \$t1, \$t1, \$s6

lw \$t0, 0(\$t1)

bne \$t0, \$s5, Exit

addi \$s3, \$s3, 1

j Loop

Exit: sub \$s3, \$s4, \$s5

jal printf

Código assembly

Loop 0x400004

Tabela de símbolos

PLC = 40000c →

. Text 0x400000

add \$s5, \$s1, \$s2

Loop: sll \$t1, \$s3, 2

add \$t1, \$t1, \$s6

lw \$t0, 0(\$t1)

bne \$t0, \$s5, Exit

addi \$s3, \$s3, 1

j Loop

Exit: sub \$s3, \$s4, \$s5

jal printf

Código assembly

Loop 0x400004

Tabela de símbolos

 $PLC = 400010 \rightarrow$ 

. Text 0x400000

add \$s5, \$s1, \$s2

Loop: sll \$t1, \$s3, 2

add \$t1, \$t1, \$s6

lw \$t0, 0(\$t1)

bne \$t0, \$s5, Exit

addi \$s3, \$s3, 1

j Loop

Exit: sub \$s3, \$s4, \$s5

jal printf

Código assembly

Loop	0x400004
Exit	

Tabela de símbolos

PLC = 400010 →

. Text 0x400000

add \$s5, \$s1, \$s2

Loop: sll \$t1, \$s3, 2

add \$t1, \$t1, \$s6

lw \$t0, 0(\$t1)

bne \$t0, \$s5, Exit

addi \$s3, \$s3, 1

j Loop

Exit: sub \$s3, \$s4, \$s5

jal printf

Código assembly

Loop	0x400004
Exit	

Tabela de símbolos

PLC = 400014 →

. Text 0x400000

add \$s5, \$s1, \$s2

Loop: sll \$t1, \$s3, 2

add \$t1, \$t1, \$s6

lw \$t0, 0(\$t1)

bne \$t0, \$s5, Exit

addi \$s3, \$s3, 1

 $PLC = 400018 \longrightarrow j Loop$ 

Exit: sub \$s3, \$s4, \$s5

jal printf

Código assembly

Loop	0x400004
Exit	

. Text 0x400000

add \$s5, \$s1, \$s2

Loop: sll \$t1, \$s3, 2

add \$t1, \$t1, \$s6

Iw \$t0, 0(\$t1)

bne \$t0, \$s5, Exit

addi \$s3, \$s3, 1

j Loop

PLC =  $40001c \rightarrow Exit$ :

sub \$s3, \$s4, \$s5

jal printf

Código assembly

Loop	0x400004
Exit	

. Text 0x400000

add \$s5, \$s1, \$s2

Loop: sll \$t1, \$s3, 2

add \$t1, \$t1, \$s6

Iw \$t0, 0(\$t1)

bne \$t0, \$s5, Exit

addi \$s3, \$s3, 1

j Loop

 $PLC = 40001c \rightarrow Exit$ :

sub \$s3, \$s4, \$s5

jal printf

Código assembly

Loop	0x400004
Exit	0x 40001c

Text 0x400000

add \$s5, \$s1, \$s2

Loop: sll \$t1, \$s3, 2

add \$t1, \$t1, \$s6

Iw \$t0, 0(\$t1)

bne \$t0, \$s5, Exit

addi \$s3, \$s3, 1

j Loop

Exit: sub \$s3, \$s4, \$s5

jal printf

PLC = 400100 →

Código assembly

Loop	0x400004
Exit	0x 40001c

. Text 0x400000

add \$s5, \$s1, \$s2

Loop: sll \$t1, \$s3, 2

add \$t1, \$t1, \$s6

Iw \$t0, 0(\$t1)

bne \$t0, \$s5, Exit

addi \$s3, \$s3, 1

j Loop

Exit: sub \$s3, \$s4, \$s5

jal printf

PLC = 400100 →

**Código assembly** 

Loop	0x400004
Exit	0x 40001c
printf	?

## Montador: passo 2 - tradução de instruções

- Percorre cada linha do arquivo
  - Para cada elemento, procura sua codificação binária
    - » Tabela de opcodes
    - » Tabela de registradores
    - » Tabela de símbolos
- Insere a codificação do elemento
  - No campo próprio do formato de instrução
- Referências não resolvidas anotadas
  - Para serem resolvidas pelo ligador

Diretivas de organização da memória

.data

Itens subsequentes armazenados no segmento de dados

.text

Itens subsequentes armazenados no segmento de texto

. byte b1, ..., bn

Armazena n valores em bytes sucessivos da memória

. word w1, ..., wn

Armazena n valores em palavras sucessivas da memória

.asciiz str

Armazena o string str em memória (terminando-o com caracter nulo)

- Diretivas de organização da memória
  - Torna mais amigável a inspeção de código
  - Exemplo:
    - .asciiz "The quick brown fox jumps over the lazy dog"
  - Contra-exemplo:

```
.byte 84, 104, 101, 32, 113, 117, 105, 99
```

.byte 107, 32, 98, 114, 111, 119, 110, 32

.byte 102, 111, 120, 32, 106, 117, 109, 112

.byte 115, 32, 111, 118, 101, 114, 32, 116

.byte 104, 101, 32, 108, 97, 122, 121, 32

.byte 100, 111, 103, 0

#### Macros

- Utilitário para encapsular
  - » Uma sequência frequente de instruções
- Princípio:
  - » Detecção de padrão e substituição
- Requisito:
  - » Montador precisa embutir processador de macros
- Exemplo: Imprimir vários números inteiros
  - » Armazenados em registradores
  - » Usando uma rotina da biblioteca: printf
    - String formatador e valor(es) a imprimir

```
.data
                                                  .data
                                         int str:.asciiz "%d"
int str:.asciiz "%d"
         .text
                                                  .text
         la $a0, int_str
                                                  .macro print_int($arg)
                                                  la $a0, int_str
         mov $a1, $7
         jal printf
                                                  mov $a1, $arg
                                                  jal printf
                                                  .end macro
                                         print_int($7)
                                         print_int($t0)
                                         print_int($a0)
```

la \$a0, int\_str mov \$a1, \$7 jal printf

```
.data
int str:.asciiz "%d"
         .text
         .macro print_int($arg)
         la $a0, int_str
         mov $a1, $arg
        jal printf
         .end macro
print_int($7)
print_int($t0)
print_int($a0)
```

```
la $a0, int_str
mov $a1, $7
jal printf
```

la \$a0, int\_str mov \$a1, \$t0 jal printf

```
.data
int str:.asciiz "%d"
         .text
         .macro print_int($arg)
         la $a0, int_str
         mov $a1, $arg
        jal printf
         .end macro
print_int($7)
print_int($t0)
print_int($a0)
```

```
.data
la $a0, int_str
                               int str:.asciiz "%d"
mov $a1, $7
                                         .text
jal printf
                                         .macro print_int($arg)
                                         la $a0, int_str
la $a0, int_str
                                         mov $a1, $arg
mov $a1, $t0
                                         jal printf
jal printf
                                         .end macro
                                print_int($7)
la $a0, int_str
                                print_int($t0)
                 ??
mov $a1, $a0
                                print_int($a0)
jal printf
```

Limitação: Não pode ser usada para imprimir um número armazenado num registrador arbitrário

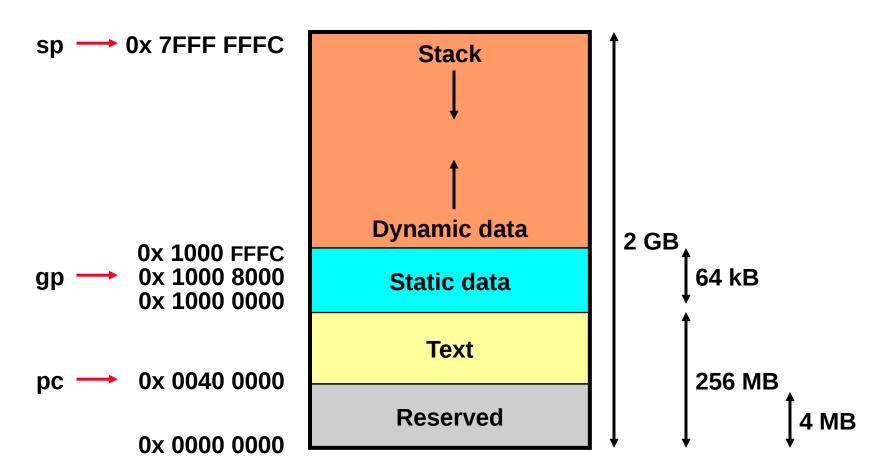
(pois a macro usa um dos registradores)

la \$a0, int\_str mov \$a1, \$a0 jal printf

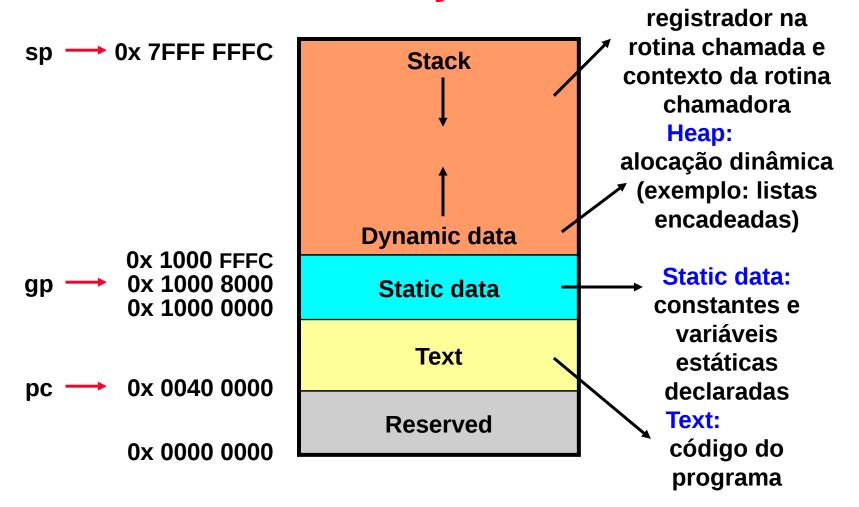
```
.data
int str:.asciiz "%d"
         .text
         .macro print_int($arg)
         la $a0, int_str
        mov $a1, $arg
        jal printf
         .end macro
print_int($7)
print_int($t0)
print_int($a0)
```

- Pseudo-instruções
  - Abstração de detalhes de instruções nativas
  - Tabela de pseudo-instruções
  - Exemplos:
    - » la \$t0, label
    - » bge \$t0, \$t1, exit
  - Mais seguras e poderosas que macros
    - » Registrador reservado (\$at no MIPS)

#### Uso da memória: layout



## Uso da memória: alocação



Pilha:

dados locais não

alocáveis em

### Uso da memória: interface HW/SW

- Segmento de dados começa em 0x10000000
- Exemplo: lw \$v0, 0x10008020
- Alternativa 1
  - Degenerando modo de endereçamento:
    - » lw \$v0, 0x10008020(\$zero)
  - Somente com o deslocamento de 16 bits
    - » Impossível

### Uso da memória: interface HW/SW

- Segmento de dados começa em 0x10000000
- Exemplo: lw \$v0, 0x10008020
- Alternativa 2
  - Harmonizando restrição de formato e layout

```
Iui $at, 0x1000
ori $at, $at, 0x8020 ?
Iw $v0, 0($at)
```

- Acesso com três instruções
  - » Ineficiente

### Uso da memória: interface HW/SW

- Segmento de dados começa em 0x10000000
- Exemplo: lw \$v0, 0x10008020
- Alternativa 3
  - Acelerando o acesso a dados estáticos
  - -\$gp apontando para o meio da faixa (0x10008000) lw \$v0, 0x0020(\$gp)
  - Acesso em uma única instrução
    - » Eficiente

## Uso da memória: exemplos

```
main() {
                                             Dados estáticos
  static int counter = 1;
  void F ( int i ) {
        int x;
        int A1[ 10 ];
        int *A2 = new int [ 10 ];
                                                   Pilha
       delete [ ] A2;
  F(4)
  return(0);
                                                  Heap
```

## Uso da memória: exemplos

```
main() {
  static int counter = 1;
  void F ( int i ) {
       int x;
        int A1[ 10 ];
        int *A2 = new int [ 10 ];
  F(4)
  return(0);
```

**Memory leak** 

## Uso da memória: exemplos

```
class CLASS_A {
                                                                 Dados estáticos
public: int CLASS A() {
                       number_of_objects++;
                       instance_number = number_of_objects;
                       int *A2 = new int [ 10 ];
       int ~CLASS_A() {
                        number of objects --;
                        delete [] A2;
                                                                       Pilha
        };
private: int static number_of_objects = 0;
       int instance number;
CLASS_A first_instance_of_A;
CLASS A second instance of A;
                                                                       Heap
main() {
```

#### Juntando tudo: Formato de arquivo objeto (unix)

- Object file header
  - » Tamanho e posição das outras seções do arquivo
- Text segment
  - » Código em linguagem de máquina
- Static data segment
  - » Dados alocados durante todo o programa
- Relocation information
  - » Instruções e dados que dependem de endereços absolutos
- Symbol table
  - » Lista de referências externas não resolvidas
- Debugging information
  - » Sumário de como módulos foram compilados