

QUESTIONÁRIO 1 (Matrículas ímpares)

Questão 1: Considere o diagrama de estados da figura 1. Projete o circuito associado usando apenas um registrador de três bits sem set/reset, e portas lógicas de duas entradas. A FSM deve evitar situações de bloqueio para os estados **não definidos** (não pode usar Multiplexadores para evitar os bloqueios). Apresente o diagrama de estados final, sem bloqueios mostrando as transições entre os **8 estados**. [1 ponto]

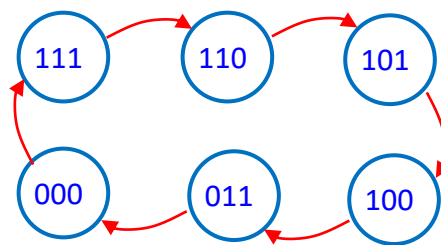


Figura1

Questão 2: Obtenha o diagrama de estados do circuito sequencial da figura 2 usando a abordagem de engenharia reversa:

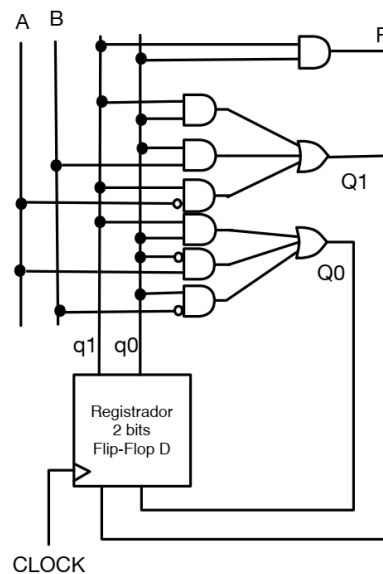


Figura 2

Universidade Federal de Santa Catarina
EEL5105: Circuitos e Técnicas Digitais
Semestre: 2020-2 Exercícios-extra aula 8

QUESTIONÁRIO 2 (Matrículas pares)

Questão 1: Considere o diagrama de estados da figura 1. Projete o circuito associado usando apenas um registrador de três bits sem set/reset, e portas lógicas de duas entradas. A FSM deve evitar situações de bloqueio para os estados **não definidos** (não pode usar Multiplexadores para evitar os bloqueios). Apresente o diagrama de estados final, sem bloqueios mostrando as transições entre os **8 estados**. [1 ponto]

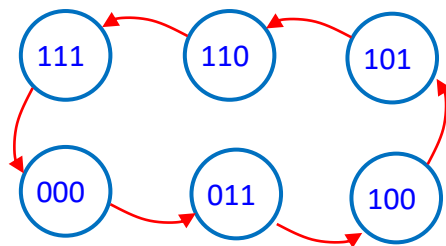


Figura1

Questão 2: Obtenha o diagrama de estados do circuito sequencial da figura 2 usando a abordagem de engenharia reversa:

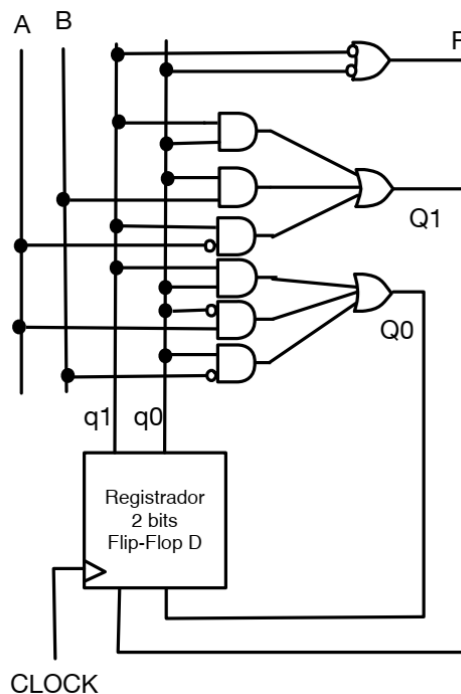


Figura 2