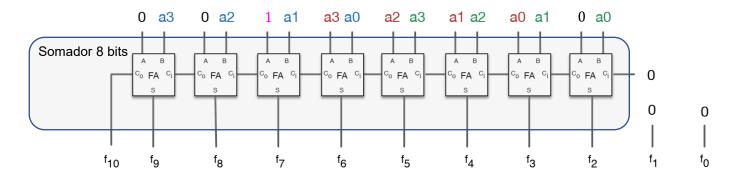
QUESTIONÁRIO 1 (Matrículas impares)

Questão 1: Pretende-se implementar uma unidade aritmética com uma única entrada de 4 bits A(3:0) sem sinal, e que realize o cálculo de operações aritméticas de multiplicação e soma com constantes. Desenhe o diagrama lógico dos circuitos utilizando apenas um circuito somador de 8 bits com entrada e saída de carga (*carry-in* e *carry-out*): [1 ponto]

1.
$$f_0(8:0) = 76 \times A + 131 = 64A + 8A + 4A + 128 + 2 + 1$$



Questão 2: Para duas entradas (X, Y) com sinal em complemento de 2 com 5 bits. Indique se existe overflow quando são somados os valores X e Y. Indique qual é o valor em decimal correspondente das entradas X e Y. Caso não exista overflow, indique qual é o valor em decimal correspondente à soma S=X+Y: [1 ponto]

$$X = 11111_{C2}, Y = 01111_{C2};$$

$$1 \oplus 1 = 0$$

$$1 1 1 1 1$$

$$1 1 1 1 1_{(C2)} = -1_{(10)}$$

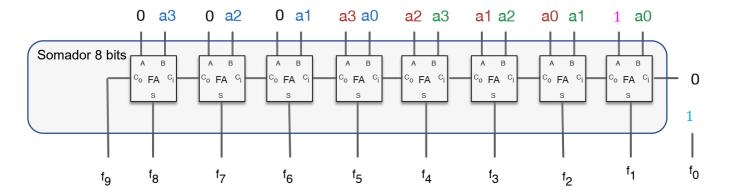
$$+ 0 1 1 1 1_{(C2)} = 15_{(10)}$$

$$1 0 1 1 1 0 = 14_{(10)}$$

QUESTIONÁRIO 2 (Matrículas pares)

Questão 1: Pretende-se implementar uma unidade aritmética com uma única entrada de 4 bits A(3:0) sem sinal, e que realize o cálculo de operações aritméticas de multiplicação e soma com constantes. Desenhe o diagrama lógico dos circuitos utilizando apenas um circuito somador de 8 bits com entrada e saída de carga (*carry-in* e *carry-out*): [1 ponto]

$$f_0(8:0) = 38 \times A + 3 = 32A + 4A + 2A + 2 + 1$$



Questão 2: Para duas entradas (X, Y) com sinal em complemento de 2 com 5 bits. Indique se existe overflow quando são somados os valores X e Y. Indique qual é o valor em decimal correspondente das entradas X e Y. Caso não exista overflow, indique qual é o valor em decimal correspondente da soma S=X+Y: [1 ponto]

$$X = 01011_{C2}, Y = 01111_{C2};$$

$$1 \oplus 1 = 0 \rightarrow \text{Overflow}$$

$$0 \ 1 \ 1 \ 1 \ 1$$

$$0 \ 1 \ 0 \ 1 \ 1_{(C2)} = 11_{(10)}$$

$$+ 0 \ 1 \ 1 \ 1_{(C2)} = 15_{(10)}$$

$$1 \ 1 \ 0 \ 1 \ 0 = -6_{(10)}$$
?