

PLANO DE ENSINO

Disciplina: Arquitetura de Computadores

Professor(a): Dr. Joseffe Barroso de Oliveira

Carga Horária: 40 horas

Ano Letivo: 2025/1

OBJETIVOS

- Fornecer ao aluno uma visão geral sobre arquitetura básica, sistemas de numeração, unidade central de processamento - CPU, memórias, barramentos e entrada e saída (E/S).

EMENTA

O Computador - Arquitetura básica. Sistemas de numeração. Unidade central de processamento - CPU. Memórias. Barramentos. Entrada e saída (E/S).

PLANO DETALHADO DE ENSINO

1. O COMPUTADOR - ARQUITETURA BÁSICA
2. SISTEMAS DE NUMERAÇÃO
3. UNIDADE CENTRAL DE PROCESSAMENTO - CPU
4. MEMÓRIAS
5. BARRAMENTOS
6. ENTRADA E SAÍDA (E/S)

METODOLOGIA

A metodologia utilizada pela Universidade é composta por videoaulas, leituras, exercícios e fóruns.

Dessa forma as disciplinas são estruturadas pedagogicamente de acordo com os cronogramas dos cursos para garantir um aprendizado efetivo dos alunos.

A consulta frequente ao ambiente virtual de aprendizagem é uma premissa para um aprendizado de qualidade.

A cada semana serão postadas novas aulas e tarefas.

Existe ainda um suporte técnico para utilização do ambiente virtual de aprendizagem, através do e-mail da Diretoria de Educação a Distância (EAD) - ead@unisanta.br

FORMA DE AVALIAÇÃO

O sistema de avaliação dos cursos ofertados pela Universidade Santa Cecília na modalidade à distância, compreende:

- a. Provas por disciplina, aplicadas presencialmente, para avaliar o conjunto de competências e habilidades, com valor de 55% da nota final;
- b. Avaliação das atividades disciplinares realizadas no decorrer da disciplina via Web no ambiente virtual de aprendizagem, com valor de 45% da nota final;

O aluno que não realizar a prova presencial prevista fará o exame. O aluno que não fizer o exame é automaticamente reprovado na disciplina, devendo cumpri-la novamente e integralmente, nos termos da legislação vigente. Provas presenciais e exames estão previstos no cronograma do curso. Veja no AVA.

BIBLIOGRAFIA BÁSICA

CORRÊA, A. G. D. (org.). **Organização e arquitetura de computadores**. 1ª ed. São Paulo, SP: Pearson, 2017. (BV)

TANENBAUM A. S. **Organização Estruturada de Computadores**. 6ª ed. São Paulo: ed. Pearson, 2013. (BV)

STALLINGS, W. **Arquitetura e organização de computadores: projeto para o desempenho 10ª ed.** São Paulo: ed. Pearson, 2017. (BV)

BIBLIOGRAFIA COMPLEMENTAR

DEMARDOM. G W. BARRIQUELLO, C. H. **Sistemas operacionais de tempo real e sua aplicação em sistemas embarcados**. São Paulo. Blucher. 2019. (BV)

GUIMARÃES. C. H. C. **SISTEMAS DE NUMERAÇÃO - Aplicação em Computadores Digitais 1ª ed.** Rio de Janeiro: Interciência, 2014. (BV)

FELIX, R. SILVA, E L. **Arquitetura para computação móvel 2ª ed.** São Paulo: Pearson, 2019. (BV)

GALLOTTI, G. M. A. **Arquitetura de software**. São Paulo: Pearson, 2016. (BV)

ZANETTI, M. **Arquitetura de TI e modelos de negócios**. Curitiba. Contentus: 2020. (BV)