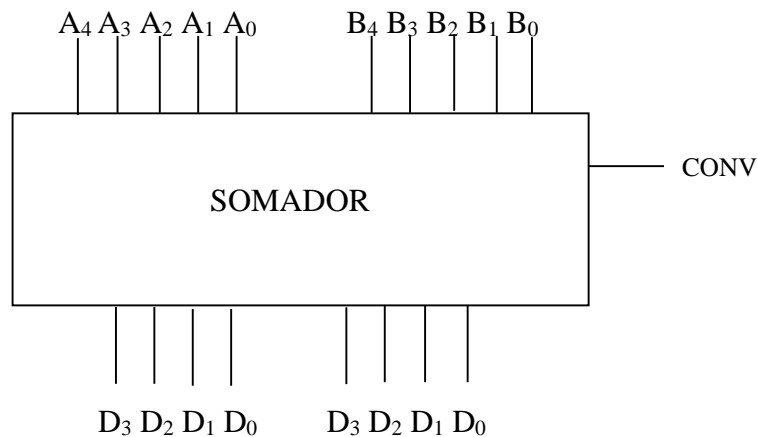


1. Projete um multiplexador 8x1 utilizando multiplexadores 2x1 (74157),
2. Projete um decodificador 4x16 utilizando decodificadores 2x4 (74139),
3. Projete um circuito capaz de somar dois números binários de 5 bits. Se o resultado for menor do que 19 (na base 10) ele deve ser convertido e visualizado em BCD e a saída CONV será ativada indicando a operação (acione um LED). Caso contrário a soma deve ser visualizada em binário e o sinal CONV será desativado (LED apagado). Os números de entrada podem variar de 0 a 31 e o resultado visualizado em dois “displays” de 7 segmentos.

Utilize somadores TTL do tipo 74283 para implementar este circuito.



Sugestão: Some 6 para converter o resultado da soma para BCD.

Todos os projetos devem ser simulados. Apenas o item 3 precisa ser testado na protoboard.