### Pontifícia Universidade Católica de Minas Gerais Instituto de Ciências Exatas e Informática Curso de Ciência da Computação

## ARQUITETURA DE COMPUTADORES I

## PROPOSTA INICIAL PARA O CRONOGRAMA

Mês	Dia	Т	Dia	Р	Descrição	OBS
02						
			02	G00	Preparação para o início de atividades	
	04	A01			Apresentação da disciplina - Introdução	
	06	A02			Modelo de computador - Representação de dados	
			09	G01	Guia 01	
	11	A03			Sistemas de numeração	
	13	A04			Representação inteira	
			16	G02	Guia 02	
	18	A05			Representação fracionária	
	20	A06			Complementos	
			23	G03	Guia 03	
	25	A07			Álgebra de proposições	
	27	A08			Circuitos lógicos combinacionais	
03						
			02		Recesso (Carnaval)	
	04				Recesso (Carnaval)	
	06	A09			Simplificações de circuitos (VK-Maps)	
			09	G04	Guia 04	
	11	A10			Simplificações de circuitos (QM)	
	13	A11			Arquitetura de microprocessadores - LU	
			19	G05	Guia 05	
	18	A12			Arquitetura de microprocessadores - AU	
	20	A13			Arquitetura de microprocessadores - ALU	
		7110	23	G06	Guia 06	
	25	A14			Circuitos lógicos sequenciais	
	27	A15			Máquinas de estados finitos - FSM	
		7110	27	G07	Guia 07	
04						
<u> </u>	01	A16			Máquinas de estados finitos - Mealy e Moore	
	03	A17			Verificação 01 - Circuitos Combinacionais	25
			06	G08	Guia 08	
	08	A18		000	Máquinas de estados finitos - Autômato de pilha	
	10	A19			Máquinas de estados finitos - Máquina de Turing	
		7.10	11	T01	Artigo	(*)
		<u> </u>	13		Recesso (Semana Santa)	<del>  \                                   </del>
	15				Recesso (Semana Santa)	<u> </u>
	17				Recesso (Semana Santa)	<u> </u>
		<u> </u>	20		A programar	<u> </u>
	22	A20			Latches e flip-flops	<u> </u>
	24	A21			Contadores síncronos	
		741	23	R01	Recuperação 01	(*)
		-	27	G09	Guia 09	\ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \
	29	A22	<u> </u>	909	Contadores assíncronos	
	29	722	30	G10	Guia 10	(*)
		-	30	910	Guia 10	()
		-				$\vdash$
		-				-

## ARQUITETURA DE COMPUTADORES I

# PROPOSTA INICIAL PARA O CRONOGRAMA

Mês	Dia	Т	Dia	Р	Descrição	OBS.
05				-		
	01				Feriado (Dia do Trabalho)	
			04	G11	Guia 11	
	06	A23			Registradores (RTL)	
	08	A24			Registradores (Deslocamento)	
			11	G12	Guia 12	
	13	A25			Arquitetura de microprocessadores - Modelo	
	15	A26			Verificação 02 - Circuitos Sequenciais	
			18	G13	Guia 13	
	20	A27			Arquitetura de microprocessadores - Memória	
	22	A28			Arquitetura de microprocessadores - Controle	
			25	G14	Guia 14	
	27	A29			Arquitetura de microprocessadores - Endereçamento	
	29	A30			Arquitetura de microprocessadores - Desvios	
			29	R02	Recuperação/Refação 02a	(*)
06						
			01	G15	Guia 15	
	03	A31			Arquitetura de microprocessadores - Pilha	
	05	A32			Arquitetura de microprocessadores - Funções	
			4.0	ADA	A programar	(*)
	40	400	10	G16	Guia 16	0.5
	10	A33			Verificação 02 - Circuitos sequenciais	25
	12	A34	47	047	Arquitetura de microprocessadores - Evolução	
	47	A 2.E	17	G17	Guia 17	
	17	A35			Software básico	
	19		24	D04	Feriado (Corpus Christi)	
	24	A26	24	P01	Projeto 01 Software básico	
	24 26	A36 A37			Verificação 03 - Todos os assuntos	25
	20	ASI	27		Divulgação de notas de atividades práticas + ADA	25 25
			21		Divulgação de flotas de atividades praticas + ADA	23
		<del>                                     </del>				
07						
- 01	01	A38			Revisão	<u> </u>
	03	A39			Verificação 04 - Reavaliação - Todos os assuntos	25
	00	7.00	04		Divulgação de notas finais	23
			06		Encerramento	
					Enternamente	
		04			Práticas investigativas (extra-classes)	1
Т		80		40	Totais	100

### OBS.:

(\*) - Entrega especial. (ADA\*) - A Avaliação de Desempenho Acadêmico será agendada para todas as disciplinas.

# ARQUITETURA DE COMPUTADORES I

# PROPOSTA INICIAL PARA O CRONOGRAMA

AULA	DATA	DISTRIBUIÇÃO DE AULAS DE TEORIA
01	04/02	Apresentação da disciplina - Introdução
02	06/02	Modelo de computador - Representações de dados
03	11/02	Sistemas de numeração
04	13/02	Representação inteira
05	18/02	Representação fracionária
06	20/02	Complementos
07	25/02	Álgebra de proposições
08	27/02	Circuitos lógicos combinacionais
- 00	04/03	Recesso
09	06/03	Simplificações de circuitos (VK-Maps)
10	11/03	Simplificações de circuitos (QM)
11	13/03	Arquitetura de microprocessadores - LU
12	18/03	Arquitetura de microprocessadores - AU
13	20/03	Arquitetura de microprocessadores - ALU
14	25/03	Circuitos lógicos sequenciais
15	27/03	Máquinas de Estados Finitos (FSM)
16	01/04	Máquinas de Estados Finitos (13M)  Máquinas de Estados Finitos - Mealy e Moore
17	03/04	
18	08/04	Verificação de aprendizagem 01 Máquinas de Estados Finitos - Autômato de pilha
19		
19	10/04	Máquinas de Estados Finitos - Máquina de Turing
	15/04	Recesso
- 00	17/04	Recesso
20	22/04	Latches e Flip-flops
21	24/04	Contadores síncronos
22	29/04	Contadores assíncronos
	01/05	Feriado
23	06/05	Registradores (RTL)
24	08/05	Registradores (Deslocamento)
25	13/05	Verificação de aprendizagem 02
26	15/05	Arquitetura de microprocessadores - Modelo
27	20/05	Arquitetura de microprocessadores - Memória
28	22/05	Arquitetura de microprocessadores - Controle
29	27/05	Arquitetura de microprocessadores - Endereçamento
30	29/05	Arquitetura de microprocessadores - Desvios
31	03/06	Arquitetura de microprocessadores - Pilha
32	10/06	Arquitetura de microprocessadores - Funções
33	12/06	Arquitetura de microprocessadores - Evolução
34	17/06	Software básico
35	24/06	Software básico
36	26/06	Verificação de aprendizagem 03
37	01/07	Revisão
38	04/07	Reavaliação - Verificação de aprendizagem 04
39	06/07	Encerramento
	04h	Práticas investigativas (extra-classes)
40	80 h-a	Aulas teóricas previstas e prática investigativa

#### Observações:

A proposta a seguir é passível de modificações, dependentes do aceite e sugestões do Colegiado do Curso e eventualidades. Lançamentos no SGA poderão ser alterados.

As avaliações e atividades práticas acompanharão o desenvolvimento da teoria.

As datas previstas para as avaliações <u>são provisórias</u>. <u>Não haverá qualquer</u> avaliação, sem prévio anúncio em sala de aula e posterior confirmação.

Exercícios entregues fora do prazo serão penalizados por um fator de depreciação mínimo de 0.50 semana em atraso, até o limite de 03 semanas, após o que NÃO mais serão aceitos para fins de avaliação somativa. No último mês letivo, o fator de depreciação será de 0.90, para qualquer entrega fora do prazo, independente do atraso.

Ao final de cada mês será providenciada a publicação de valores provisórios acumulados até então, para acompanhamento das atividades já avaliadas.

Proposta <b>provisória</b> para verificações de aprendizagem					
Teoria				pontos	
	01	P1	avaliação somativa individual acumulativa	25	
		P2	avaliação somativa individual acumulativa	25	
		P3	avaliação somativa individual acumulativa	25	
Subtotal			P1(25) + P2(25) + P3(25)	75	
Prática					
	15	P4	atividades práticas semanais (15 no mínimo) e	20	
			outras atividades semanais, projetos e artigo		
			Avaliação de Desempenho Acadêmico (ADA=05)	05	
Subtotal			(P1+P2+P3)+(P4+P5)	100	
		P5	reavaliação (repositiva/substitutiva, se necessária)	25	
Subtotal		P6	P6=substituir( P5, menor(P1,P2,P3,P4) )	100	
Total			(P6   P7)	100 pontos	

As avaliações somativas e individuais serão aplicadas de forma incremental: parte menor do conteúdo já avaliado será revista, e a maior parte será do conteúdo mais recente.

A Avaliação de Desempenho Acadêmica (ADA) será aplicada em data e na forma indicada a ser definida, oportunamente, pela Coordenação de Curso. Os valores obtidos nessas avaliações serão incorporados em até 05 pontos.

A reavaliação poderá incluir o reaproveitamento parcial de valores obtidos anteriormente. Todos os pontos reunidos nessa etapa terão caráter substitutivo, independentemente do valor final ser superior ou inferior ao já obtido. O reaproveitamento de avaliações sobre atividades práticas, terão prioridade sobre outras formas de avaliação.

Em caso de perda de alguma avaliação (<u>e apenas nas condições previstas no Manual do Aluno</u>), comunicar imediatamente ao professor, e apresentar petição justificada; se aprovada, agendar a reposição (no prazo de uma semana, se possível). <u>Em qualquer outra situação</u>, a <u>avaliação correspondente terá valor igual a zero</u> e a reposição de pontos somente poderá ser obtida mediante o processo de reavaliação descrito acima.