

# Relatório de verificação

Tabela indicando as inconsistências encontradas no modelo testado com um test bench:

Entrada (Hex)	Entrada (Dec)	Resultado Esperado (Hex)	Resultado Obtido (Hex)
10	16	FF	66
15	21	51	49
16	22	31	54
20	32	FF	44
21	33	43	56
26	38	33	41
2A	42	56	31
2B	43	46	4C
2C	44	54	32
30	48	FF	22
3D	61	37	43
40	64	FF	11
4B	75	4C	53
50	80	FF	22
60	96	FF	00

## Test Bench

Para realização do test bench é usado um sinal para ser utilizado como entrada e que será utilizada nos dois circuitos. O circuito denominado Golden é a implementação que foi descrita através das especificações o qual terá sua saída comparada com o circuito que se deseja testar. Ao longo do teste foi identificado algumas inconsistências na saída do circuito CUV dando a entender que ele não foi implementado corretamente da maneira que foi proposto.

Também foi gerado um arquivo de relatório da simulação, chamado de *transcript* que mostra quando os valores foram diferentes e quais são esses valores dando também a entrada injetada nos dois circuitos.