（1）设有8页的逻辑地址空间，每页有1024字节，它们被映射到32块的物理存储区中。那么，逻辑地址的有效位是多少？物理地址至少是多少位。

**8\*1024=8192=2^13 逻辑地址有效位为13位**

**32\*1024=32768=2^15 物理地址至少15位**

（2）在请求分页管理系统中，一个作业要依次访问如下页面：3、4、2、1、4、3、1、4、3、1、4、5，并采用LRU页面置换算法。设分给该作业的存储块数为3，试求出在访问过程中发生缺页中断的次数及缺页率。

|  |  |  |  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| **访问** | **3** | **4** | **2** | **1** | **4** | **3** | **1** | **4** | **3** | **1** | **4** | **5** |
| **块1** | **3** | **3** | **3** | **1** | **1** | **1** | **1** | **1** | **1** | **1** | **1** | **1** |
| **块2** |  | **4** | **4** | **4** | **4** | **4** | **4** | **4** | **4** | **4** | **4** | **4** |
| **块3** |  |  | **2** | **2** | **2** | **3** | **3** | **3** | **3** | **3** | **3** | **5** |
| **命中** | **M** | **M** | **M** | **M** | **H** | **M** | **H** | **H** | **H** | **H** | **H** | **M** |

**缺页中断次数：6**

**缺页率：6/12=50%**

（3）假定某页式管理系统的内存容量为64KB，分成16块，块号为0，1，2，3，4，…，15。设某作业有4页，其页号为0，1，2，3，被分别装入内存的2、4、1、6块。试：

1）写出该作业每一页在内存中的起始地址。

**物理块大小：64KB/16=4KB=4096B**

**页0：2\*4096=8192B**

**页1：4\*4096=16384B**

**页2：1\*4096=4096B**

**页3：6\*4096=24576B**

2）有多个逻辑地址[0，100]、[1，50]、[2，0]、[3，60]，试计算出相应的内存地址。（方括号内的第一个元素为页号，第二个元素为页内位移）

**[0，100]：8192+100=8292B**

**[1，50]：16384+50=16434B**

**[2，0]：4096+0=4096B**

**[3，60]：24576+60=24636B**

（4）在某段式存储管理系统中，有一作业的段表如表1所示，求逻辑地址[0，65]，[1，55]，[2，90]，[3，20]对应的内存地址（按十进制）。（其中方括号中的第一个元素为段号，第二个元素为段内位移）

**[0，65]：65<200 地址600+65=665**

**[1，55]：55>50 分段越界**

**[2，90]：90<100 地址1000+90=1090**

**[3，20]：状态为1 不在内存 缺段中断**