

- Si se solapan cuatro campos de las microinstrucciones de una unidad de control se necesita un campo adicional de dos bits y un multiplexor de 4 a 1 para separar las señales.

F

- Las instrucciones JB y JNAE del 8086 provocan un salto si CF = 1.

V

- En el RISC-I, una ventana de registros contiene, entre otros registros,...

registros para recibir parámetros del procedimiento llamador

- En la codificación por extensión de campo, el campo de código de operación aumenta su tamaño a medida que disminuye el número o la longitud de campos de dirección de operandos.

V

- La operación aritmética calculada por el programa

```
mov $5, %eax
mov $3, %ebx
mov $7, %ecx
mov $8, %edx
mul %ebx, %ecx
add %ecx, %eax
sub %edx, %eax
```

es:

$5 + (3 \times 7) - 8$

- ¿Qué tipo de instrucciones se emplean más en una arquitectura de acumulador?

de transferencia de datos con memoria

- En las instrucciones aritméticas con dos operandos de un procesador con arquitectura de pila, los dos operandos, implícitos, son la cima de la pila y el elemento siguiente de la cima de la pila.

V

- ¿Cuál de las siguientes afirmaciones es incorrecta?

En lenguaje ensamblador las instrucciones se escriben en binario.

- ¿Qué tipo de direccionamiento se usa para el registro destino en la instrucción `mov bx, 5h`?

Direccionamiento directo a registro

- Respecto a registros salva-invocante y salva-invocado en GCC/Linux IA32, ¿cuál de éstos es de distinto tipo que el resto?

EAX

- ¿Cuál es el contenido de una pila al terminar de ejecutarse la siguiente secuencia de operaciones push y pop:

```
push #1
push #2
push #3
pop a
push #4
pop a
pop a
```

1

- Si  $d$  es un desplazamiento,  $r$  un registro índice e  $i$  una constante apropiada, el modo de direccionamiento indexado con postautodecremento realiza...

dirección efectiva =  $r + d$ ;  $r = r - i$

- Un procesador emplea codificación en bloque del código de operación. Existen 120 instrucciones que tienen una longitud de 16 bits. ¿A cuántas direcciones de memoria pueden acceder como máximo si todas emplean una estructura "código de operación + dirección de memoria"?

V

- Si declaramos `int val[5]={1,5,2,1,3};` entonces

`&val[2]` es de tipo `int*` y vale lo mismo que `(void*)val+8`

- En las instrucciones de salto condicional se suele usar direccionamiento relativo.

V

- Para compilar un programa escrito en C en el entorno GNU/Linux se usa el programa:

gcc