

# Conceptos de Sistemas Operativos

## Modulo 1

### Ramiro Cabral

## Contents

<b>1</b>	<b>Conceptos Basicos</b>	<b>3</b>
1.1	Objetivos de un SO . . . . .	3
1.2	Perspectiva desde el usuario . . . . .	3
1.3	Perspectiva desde la administracion de recursos . . . . .	3
1.4	Componentes de un SO . . . . .	3
1.4.1	Kernel . . . . .	4
1.5	Servicios de un SO . . . . .	4
1.6	Errores que un SO debe evitar . . . . .	4
<b>2</b>	<b>Apoyo del Hardware</b>	<b>5</b>
2.1	Modos de Ejecucion . . . . .	5
2.1.1	Modo Kernel . . . . .	5
2.1.2	Modo Usuario . . . . .	6
2.2	Proteccion de la E/S . . . . .	6
2.3	Proteccion de la CPU . . . . .	6
2.4	System Calls . . . . .	6
<b>3</b>	<b>Procesos</b>	<b>7</b>
3.1	Atributos de un proceso . . . . .	7
3.2	Componentes de un proceso . . . . .	7
3.3	Process Control Block (PCB) . . . . .	7
3.3.1	Stacks . . . . .	8
3.4	Espacio de direcciones de un proceso . . . . .	8
3.5	Contexto de un proceso . . . . .	9
3.5.1	Context Switch . . . . .	9
3.6	Ejecucion del Kernel . . . . .	10
3.6.1	El kernel como entidad independiente . . . . .	10
3.6.2	El kernel "dentro" del proceso . . . . .	11
3.7	Estados de un Proceso . . . . .	12

3.8	Colas en la planificacion de procesos . . . . .	13
3.8.1	Modulos de la planificacion . . . . .	13
3.8.2	Schedulers . . . . .	14
3.9	Estados de los procesos . . . . .	15
3.10	Comportamiento de los procesos . . . . .	16
3.11	Algoritmos de Planificacion . . . . .	16
3.12	Algoritmos segun el tipo de proceso . . . . .	16
3.12.1	Procesos Batch . . . . .	16
3.12.2	Procesos Interactivos . . . . .	17
3.13	Creacion de procesos . . . . .	17
3.13.1	Relacion entre procesos padre e hijo . . . . .	17
<b>4</b>	<b>Memoria</b>	<b>18</b>
4.1	Rol del Sistema Operativo . . . . .	18
4.2	Requisitos . . . . .	18
4.3	Direcciones . . . . .	19
4.3.1	Espacio de direcciones . . . . .	19
4.4	Tipos de direcciones . . . . .	19
4.4.1	Conversion de Direcciones . . . . .	19
4.5	Memory Management Unit (MMU) . . . . .	20
4.6	Mecanismos de asignacion de memoria . . . . .	21
4.7	Fragmentacion . . . . .	21
4.8	Paginacion . . . . .	21
4.9	Segmentacion . . . . .	23
4.9.1	Segmentacion Paginada . . . . .	24

# 1 Conceptos Basicos

- **Sistema Operativo:** Software que actua como intermediario entre el usuario de una computadora y su hardware.

## 1.1 Objetivos de un SO

- **Comodidad:** Hacer mas facil el uso del hardware.
- **Eficiencia:** Hacer un uso mas eficiente de los recursos del sistema.
- **Evolucion:** Permitira la introduccion de nuevas funciones al sistema sin interferir con funciones anteriores.

## 1.2 Perspectiva desde el usuario

- Abstraccion con respecto a la arquitectura.
- El SO "oculta" el hardware y presenta a los programas abstracciones mas simples de manejar.
- Los programas de aplicacion son los clientes del SO.

## 1.3 Perspectiva desde la administracion de recursos

- Administra los recursos de HW de uno o mas procesos.
- Provee un conjunto de servicios a los usuarios del sistema.
- Maneja la memoria secundaria y los dispositivos de I/O.
- Ejecucion simultanea de procesos.
- Multiplexacion en tiempo (CPU) y en espacio (memoria).

## 1.4 Componentes de un SO

- Kernel
- Shell
- Herramientas

#### **1.4.1 Kernel**

- Porcion de codigo que se encuentra en memoria principal y se encarga de la administracion de los recursos.
- Implementa servicios esenciales:
  - Manejode la memoria y la entrada/salida.
  - Manejo de la CPU.
  - Administracion de procesos.

### **1.5 Servicios de un SO**

- Administracion y planificacion del procesador.
- Administracion de la memoria.
- Administracion del almacenamiento/sistema de archivos.
- Administracion de dispositivos.
- Deteccion de errores y respuestas.
  - Errores de HW internos y externos.
  - Errores de SW.
  - Incapacidad del SO para conceder una solicitud de una aplicacion.
- Interaccion con el usuario (Shell).
- Telemetria.

### **1.6 Errores que un SO debe evitar**

- Que un proceso se apropie de la CPU.
- Que un proceso intente ejecutar instrucciones de E/s por ejemplo.
- Que un proceso intente acceder a una direccion de memoria que no le corresponde.

## 2 Apoyo del Hardware

- **Modos de Ejecucion:** Limitaciones en el conjunto de instrucciones que se puede ejecutar en cada modo.
- **Interrupcion de Clock:** Se debe evitar que un proceso se apropie de la CPU.
- **Proteccion de la Memoria:** Se deben definir limites de memoria a los que puede acceder cada proceso.

### 2.1 Modos de Ejecucion

- Un bit en la CPU indica el modo actual.
- Las intrucciones privilegiadas solo pueden ejecutarse en modo **supervisor/Kernel**.
- En modo **Usuario**, el proceso puede acceder solo a su espacio de direcciones, es decir, a las direcciones "propias".
- El kernel del SO se ejecuta en modo supervisor.
- El resto del SO y los programas de usuario se ejecutan en modo usuario.

#### 2.1.1 Modo Kernel

- **Gestion de procesos:** Creacion y terminacion, planificacion, intercambio, sincronizacion y soporte para la comunicacion entre procesos.
- **Gestion de memoria:** Reserva de espacio de direcciones para los procesos, Swapping, Gestion de Paginas.
- **Gestion E/S:** Gestion de buffers, reserva de canales de E/S y de dispositivos de los procesos.
- **Funciones de soporte:** Gestion de interrupciones, auditoria, monitoreo.
- Cada vez que comienza a ejecutarse un proceso de usuario, el bit de modo se debe poner en modo usuario.
- Cuando hay una trap, el bit de modo se pone en modo Kernel. Esta es la unica forma de pasar a modo Kernel.

### **2.1.2 Modo Usuario**

- Debug de procesos, defginicion de protocolos de comunicacion, gestion de aplicaciones.
- Tareas que no requieran accesos privilegiados.
- No se puede interactuar con el hardware.
- Cada proceso trabaja en su propio espacio de direcciones.

## **2.2 Proteccion de la E/S**

- Las instruccines de E/S se definen como privilegiadas.
- Deben ejecutarse en Modo Kernel.
- Los procesos de usuario realizan E/S a traves de System Calls.

## **2.3 Proteccion de la CPU**

- Uso de interrupcion por clock para evitar que un proceso se apropie de la CPU.
- las instrucciones que modifican el funcionamiento del reloj son privilegiadas.

## **2.4 System Calls**

- Forma en que los programas de usuario acceden a los servicios del SO.
- Los parametros asociados a las llamadas pueden pasarse de varias maneras: por registros, bloques, tablas en memoria o la pila.
- Se ejecutan en modo kernel.

## 3 Procesos

- Programa en ejecucion.
- **Programa:**
  - Es estatico.
  - No tiene program counter.
  - Existe desde que se edita hasta que se borra.
- **Proceso:**
  - Es dinamico.
  - Tiene program counter.
  - Su ciclo de vida comprende desde que se solicita ejecutar hasta que termina.

### 3.1 Atributos de un proceso

- Identificación del proceso y del proceso padre.
- Identificación del usuario que lo disparó.
- Si hay estructura de grupos, grupo que lo disparó.
- En ambientes multiusuario, desde que terminal y quien lo ejecuto.

### 3.2 Componentes de un proceso

- Sección de código.
- Sección de Datos.
- Stack(s): Datos temporarios.

### 3.3 Process Control Block (PCB)

- Estructura de datos asociada al proceso (abstracción).
- Existe una por proceso.
- Es lo primero que se crea cuando se crea un proceso y lo último que se borra cuando termina.
- Contiene la información asociada con cada proceso:
  - PID, PPID, etc.

- Valores de los registros de la CPU.
- Planificación.
- Ubicación en memoria.
- Accounting.
- Entrada/Salida.

### **3.3.1 Stacks**

- Un proceso cuenta con 1 o mas stacks.
- Se crean automaticamente y su medida se ajusta en run-time.
- Esta formado por stack frames que son pushed (al llamar una rutina) y popped (cuando se retorna de ella).
- el stack frame tiene los parametros de la rutina y los datos necesarios para recuperar el stack frame anteriores.

## **3.4 Espacio de direcciones de un proceso**

- Conjunto de direcciones de memoria que ocupa el proceso.
- No incluye su PCB o tablas asociadas.
- Un proceso en modo usuario solo puede acceder a su espacio de direcciones.
- En modo Kernel, se puede acceder a estructuras internas (PCB del proceso) o a espacio de direcciones de otros procesos.



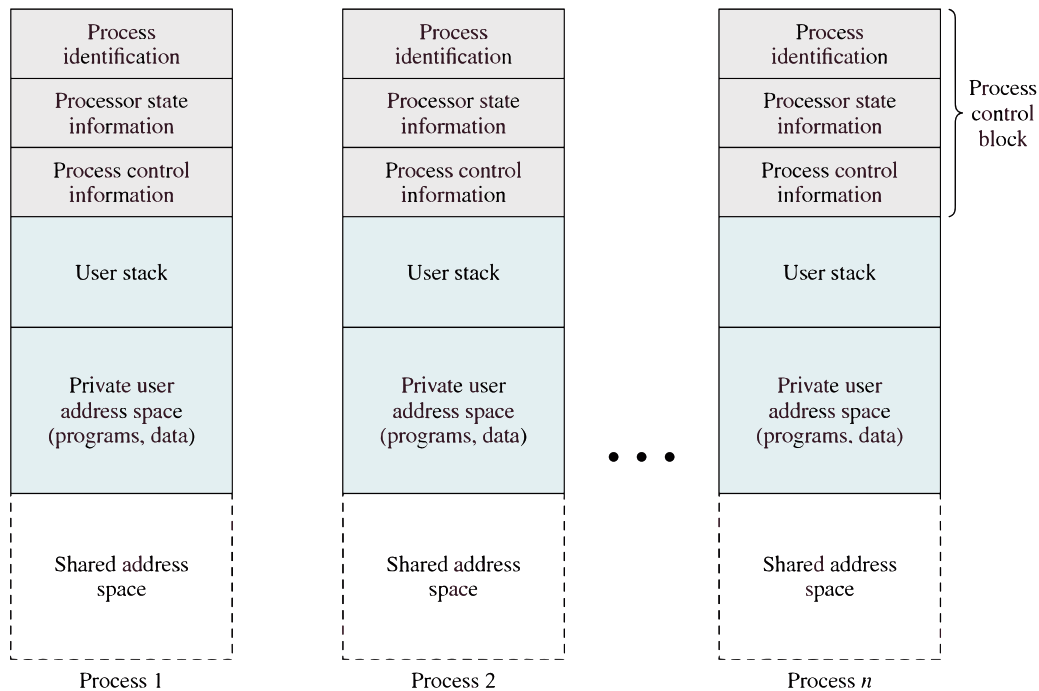


Figure 1: Procesos en Memoria Virtual

### 3.5 Contexto de un proceso

- Incluye toda la información que el So necesita para administrar el proceso, y la CPU para ejecutarlo correctamente.
- Son parte del contexto, los registros de cpu, inclusive el contador del programa, prioridad, etc.

#### 3.5.1 Context Switch

- Se produce cuando la cpu cambia de un proceso a otro.
- Se debe resguardar el contexto del proceso saliente, que pasa a espera y retornara despues a la CPU.
- Se debe cargar el contexto del nuevo proceso y comenzar desde la instruccion siguiente a la ultima ejecutada en dicho contexto.
- Es tiempo no productivo de la CPU.
- El tiempo que consume depende del soporte de HW.

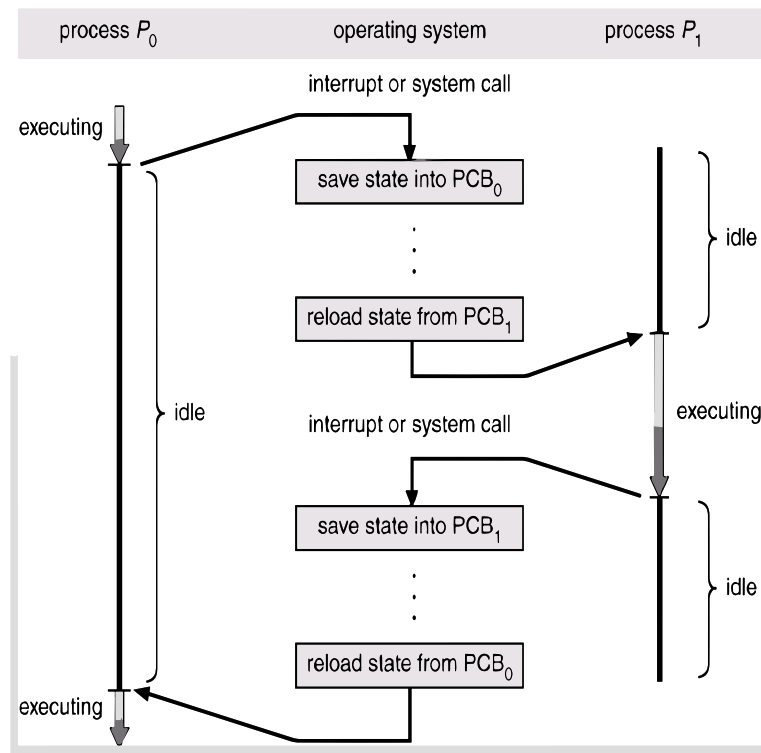


Figure 2: Context Switch

### 3.6 Ejecucion del Kernel

- El kernel es un conjunto de modulos de software.
- Se ejecuta en el procesdor como cualquier otro proceso.
- Existen diferentes enfoques de diseño:

#### 3.6.1 El kernel como entidad independiente

- El kernel se ejecuta fuera de todo proceso.
- El kernel se ejecuta fuera de todo proceso.
- Cuando un proceso es interrumpido o realiza una System Call, el contexto del proceso se salva y el control se pasa al Kernel del SO.
- el Kernel posee su propia region de memoria y su propio Stack.
- Finalizada su actividad, le devuelve el control al proceso.
- El kernel NO es un proceso.

- Se ejecuta como una entidad independiente en modo privilegiado.

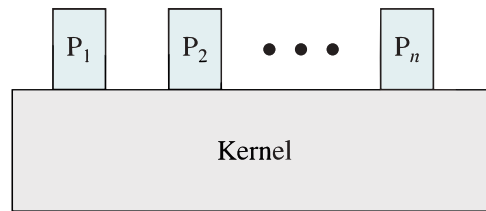


Figure 3: Kernel como identidad independiente

### 3.6.2 El kernel "dentro" del proceso

- El código del Kernel se encuentra dentro del espacio de direcciones de cada proceso.
- El Kernel se ejecuta en el mismo contexto que algún proceso de usuario.
- El Kernel se puede ver como una colección de rutinas que el proceso utiliza.
- Dentro de un proceso se encuentra el código del programa y el código de los módulos SW del SO (kernel).
- Cada proceso tiene un stack en modo usuario y otro en modo Kernel.
- Cada interrupción es atendida en el contexto del proceso que se encontraba en ejecución (en modo kernel).
- Si el SO determina que el proceso debe seguir ejecutándose luego de atender la interrupción, cambia a modo usuario y devuelve el control.

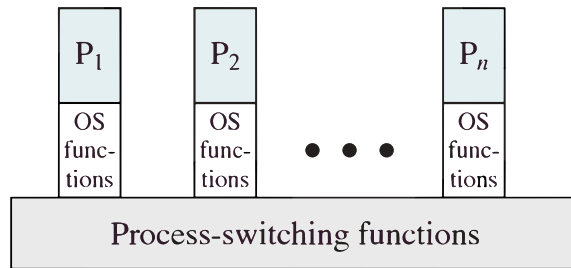


Figure 4: Kernel dentro del proceso

### 3.7 Estados de un Proceso

En su estado de vida, un proceso pasa por diferentes estados:

- Nuevo (new).
- Listo (ready).
- Ejecucion (running).
- En espera/bloqueado (waiting/blocked).
- Terminado (terminated).

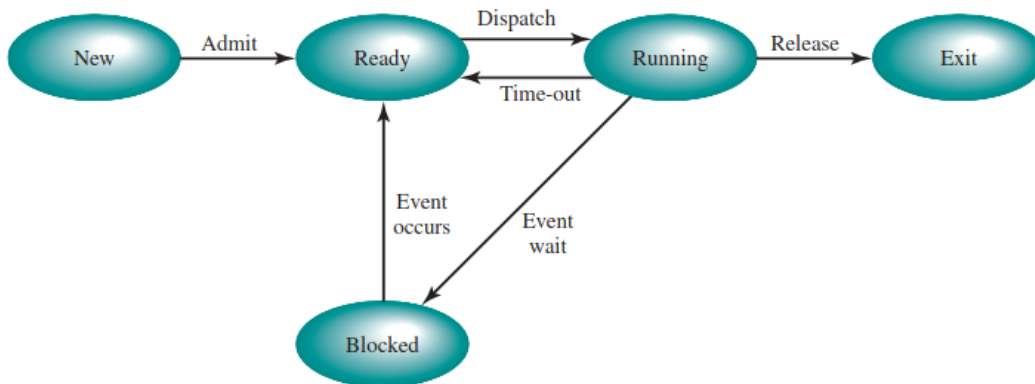


Figure 5: Estados de un proceso

### 3.8 Colas en la planificacion de procesos

- Para realizar al planificacion, el SO utiliza la PCB de cada proceso como una abstraccion del mismo.
- Las PCB se enlazan en colas siguiendo un orden determinado.

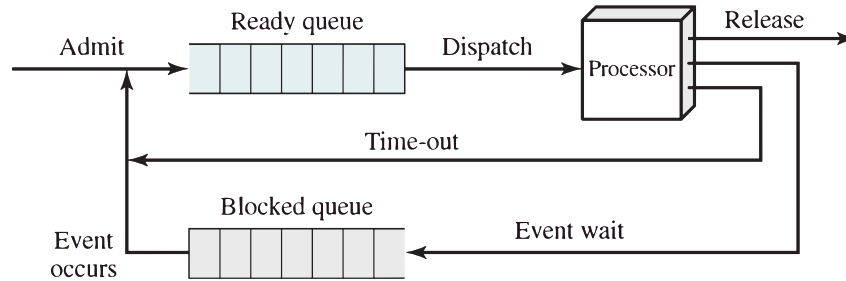


Figure 6: Colas de Planificacion

#### 3.8.1 Modulos de la planificacion

- Son modulos de SW del Kernel que realizan distiintas tareas asociadas a la planificacion.
- Se ejecutan ante determinados eventos:
  - Creacion/Terminacion de procesos.
  - Eventos de sincronizacion.
  - Finalizacion de lapso de tiempo.
  - Etc.
- Existen 3 schedulers:
  - **Long Term Scheduler**
  - **Short Term Scheduler**
  - **Medium Term Scheduler**
- **Dispatcher:** realiza el cambio de contexto, cambio de modo ejecucion y despacha el proceso elegido por el Short Term.
- **Loader** carga en memoria el proceso elegido por el long term.

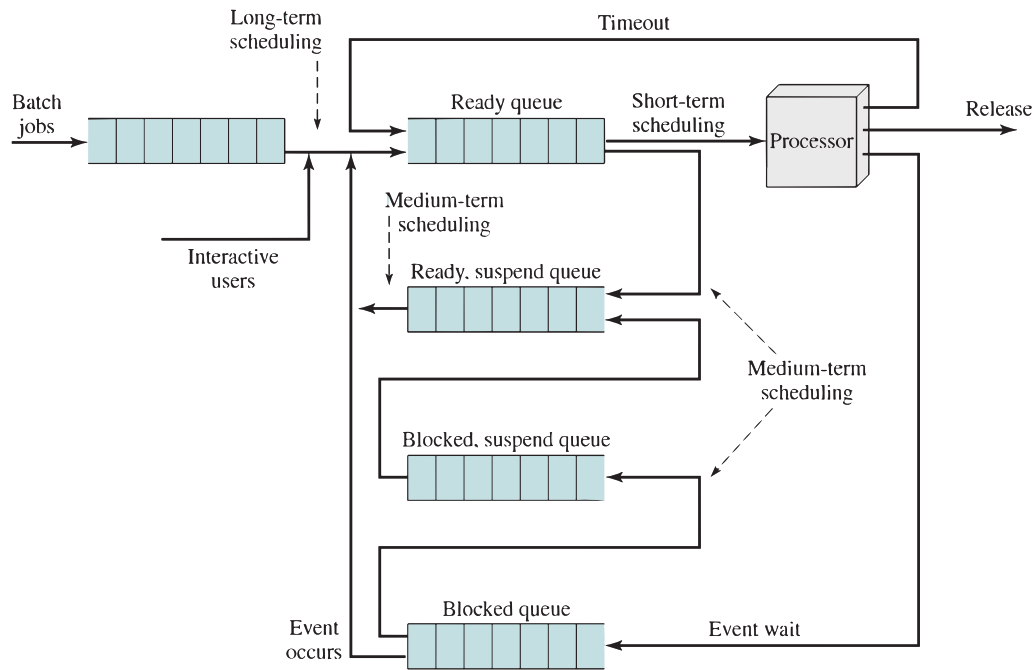


Figure 7: Schedulers

### 3.8.2 Schedulers

- **Long Term Scheduler**

- Controla el grado de multiprogramacion.
- Puede no existir este scheduler y absorber esta tarea el de short term.

- **Medium Term Scheduler**

- Si es necesario, reduce el grado de multiprogramacion.
- Saca temporalmente de memoria los procesos que sea necesario para mantener el equilibrio del sistema.

- **Short Term Scheduler**

- Decide a cual de los procesos en la cola de listos se elige para que use la CPU.
- Terminos asociados: apropiativo, no apropiativo, algoritmo de scheduling.

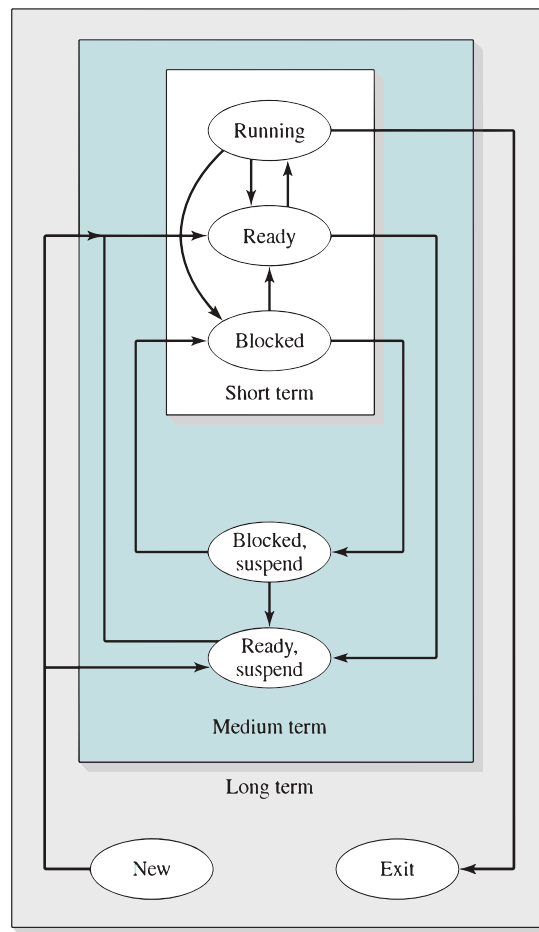


Figure 8: Schedulers

### 3.9 Estados de los procesos

- **Nuevo (new):**

- Un usuario "dispara" el proceso. Un proceso es creado por otro proceso: su proceso padre.
- En este estado, se crean las estructuras asociadas, y el proceso queda en la cola de procesos, normalmente en espera de ser cargado en memoria.

- **Listo (ready):**

- Luego que el Long Term Scheduler elige al proceso para cargarlo en memoria, el proceso queda en estado listo.
- El proceso solo necesita que se le asigne CPU.

- Esta en la cola de procesos listos (ready queue).
- **Ejecucion (running):**
  - El Long Term Scheduler lo eligio para asignarle CPU.
  - Tendra la CPU hasta que se termine el periodo de tiempo asignado, termine o hasta que necesite realizar alguna operacion de E/S.
- **En espera/bloqueado (waiting/blocked):**
  - El proceso necesita que se cumpla el evento esperado para continuar.
  - El evento puede ser la terminacion de una E/S solicitada, o la llegada de una senal por parte de otro proceso.
  - Sigue en memoria, pero no tiene la CPU.
  - Sigue en memoria, pero no tiene la CPU.

### 3.10 Comportamiento de los procesos

- **CPU-bound:** mayor parte del tiempo utilizando la CPU.
- **I/O bound:** mayor parte del tiempo esperando por I/O.

### 3.11 Algoritmos de Planificacion

- **Planificacion:** necesidad de determinar cual de todos los procesos que estan listos para ejecutarse, sera el proximo en ejecutarse.
- **Algoritmos Preemptive:** existen situaciones que hacen que el proceso en ejecucion sea expulsado de la CPU.
- **Algoritmos No Preemptive:** los procesos se ejecutan hasta que el mismo (por su propia cuenta) abandone la CPU.

### 3.12 Algoritmos segun el tipo de proceso

#### 3.12.1 Procesos Batch

- No existen usuarios que esperen una respuesta en la termina.
- Se pueden utilizar algoritmos no apropiativos.
- Metas propias de este tipo de algoritmos:
  - Rendimiento: Maximizar numero de trabajos por hora.



- Tiempo de Retorno: Minimizar los tiempos entre el comienzo y la finalización.
- El tiempo de espera se puede ver afectado.
- Uso de la CPU: Mantener la CPU ocupada la mayor cantidad de tiempo posible.

### **3.12.2 Procesos Interactivos**

- No solo interacción con los usuarios.
- Son necesarios algoritmos apropiativos para evitar que un proceso acapare la CPU.
- Metas propias de este tipo de algoritmos:
  - Tempo de respuesta: Responder a peticiones con rapidez.
  - Proporcionalidad: Cumplir con expectativas de los usuarios. Por ej: al poner STOP al reproductor de musica, debe dejar de ser reproducida en un tiempo corto.

## **3.13 Creación de procesos**

- Un proceso es creado por otro proceso.
- Un proceso padre tiene uno o mas procesos hijos.
- Se forma un árbol de procesos.
- Actividades en la creación:
  - Crear la PCB.
  - Asignar PID unico.
  - Asignarle memoria para regiones.
  - Crear estructuras de datos asociadas.

### **3.13.1 Relación entre procesos padre e hijo**

- El padre puede continuar ejecutandose concurrentemente con su hijo.
- El padre puede esperar a que el/los procesos hijos terminen para continuar la ejecución.

## 4 Memoria

### 4.1 Rol del Sistema Operativo

El SO debe:

- Llevar un registro de las partes de memoria que se estan utilizando y de aquellas que no.
- Asignar espacio en memoria principal a los procesos cuando estos la necesitan.
- Liberar espacio de memoria asignada a procesos que han terminado.
- Lograr que el programador se abstraiga de la alocacion de los programas.
- Brindar seguridad entre los procesos para que unos no accedan a secciones privadas de otros.
- Brindar la posibilidad de acceso compartido a determinadas secciones de la memoria.
- Garantizar la performance.

### 4.2 Requisitos

- **Reubicacion**

- El programador no debe ocuparse de conocer donde sera colocado en la memoria RAM.
- Mientras un proceso se ejecuta, puede ser sacado y traído a la memoria (swap) y, posiblemente colocarse en diferentes direcciones.
- Las referencias a la memoria se deben "traducir" segun ubicacion actual del proceso.

- **Proteccion**

- Los procesos NO deben referenciar/acceder a direcciones de memoria de otros procesos (salvo que tengan permiso).
- El chequeo se debe realizar durante la ejecucion.

- **Comparticion**

- Permitir que varios procesos accedan a la misma porcion de memoria.
- Permitir un mejor uso de la memoria principal, evitando copias innecesarias (repetidas) de instrucciones.

## 4.3 Direcciones

### 4.3.1 Espacio de direcciones

- Rango de direcciones (a memoria) posibles que un proceso puede utilizar para direccionar sus instrucciones y datos.
- Es independiente de la ubicacion "real" del proceso en la memoria RAM.

## 4.4 Tipos de direcciones

- **Logicas/Virtuales**

- Referencia a una localidad de memoria.
- Representa una direccion en el "Espacio de Direcciones del Proceso".

**Fisicas**

- Referencia una localidad en la memoria principal.

Es necesario algun tipo de conversion a de direcciones logicas a fisicas y viceversa.

### 4.4.1 Conversion de Direcciones

Una forma simple de realizar la conversion es utilizando registros auxiliares.

- **Registro Base:** direccion de comienzo del Espacio de Direcciones del proceso en la memoria principal.
- **Registro Limite** direccion final del proceso o medida del proceso.
- Ambos valores se fijan cuando el espacio de direcciones del proceso es cargado a memoria.
- Varian entre procesos.

Si la conversion se realiza en tiempo de ejecucion, las direcciones logicas se denominan **direcciones virtuales**, y son diferentes a las fisicas. En este caso, el mapeo entre ambos tipos de direcciones se realiza por hardware, mediante la **Memory Management Unit (MMU)**.

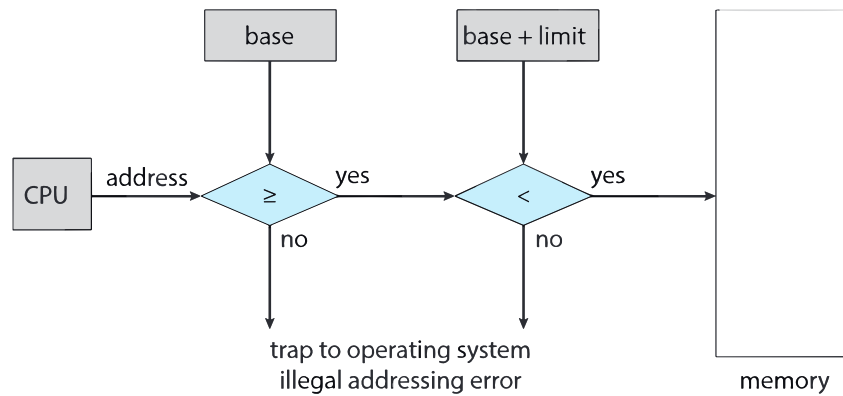


Figure 9: Protección de direcciones mediante registros base y límite.

## 4.5 Memory Management Unit (MMU)

- Es un dispositivo de hardware que mapea direcciones virtuales a físicas.
- Es parte de la CPU.
- Reprogramarla es una operación privilegiada.
- El valor en el "registro de realocación" es sumado a cada dirección generada por el proceso de usuario al momento de acceder a la memoria.
- Los procesos solo utilizan direcciones virtuales.

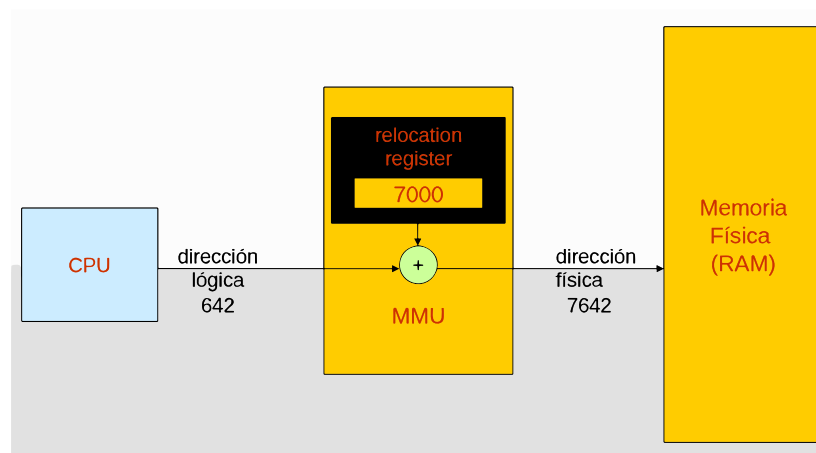


Figure 10: Funcionamiento de la MMU

## 4.6 Mecanismos de asignacion de memoria

- **Parcitiones Fijas**

- La memoria se divide en particiones o regiones de tamaño fijo (de mismo tamaño o no).
- Alojan un proceso cada una.
- Cada proceso se coloca de acuerdo a algun criterio (worst-fit, best-fit ,etc).

- **Parciciones Dinamicas**

- Las parcitiones varian en tamaño y numero.
- Alojan un proceso cada una.
- Cada particion se genera en forma dinamica, del tamaño exacto que necesita el proceso.

## 4.7 Fragmentacion

La **fragmentacion** se produce cuando un alocalidad de memoria no puede ser utilizada por no encontrarse en forma continua. Existen dos tipos:

- **Fragmentacion Interna**

- Se produce en el esquema de particiones fijas.
- Es la porcion de la particion que queda sin utilizar.

- **Fragmentacion Externa**

- Se produce en el esquema de particiones dinamicas.
- Son huecos que van quedando en la memoria a medida que los procesos finalizan.
- Al no encontrarse en forma contigua, puede darse el caso de que tengamos memoria libre para aloacar un proceso, pero que no la podamos utilizar.
- Puede soucionarse utilizando la **compactacion**

## 4.8 Paginacion

- La memoria fisica es dividida logicamente en pequeños trozos de igual tamaño llamados **Marcos**.
- La memoria logica (espacio de direcciones) es dividida en trozos de igual tamaño que los marcos, llamados **Paginas**.

- El SO debe mantener una tabla de paginas por cada proceso, donde cada entrada contiene (entre otras), el Marco en el que se coloca cada pagina.
- La direccion logica se interpreta como un numero de pagina y un desplazamiento dentro de la misma.

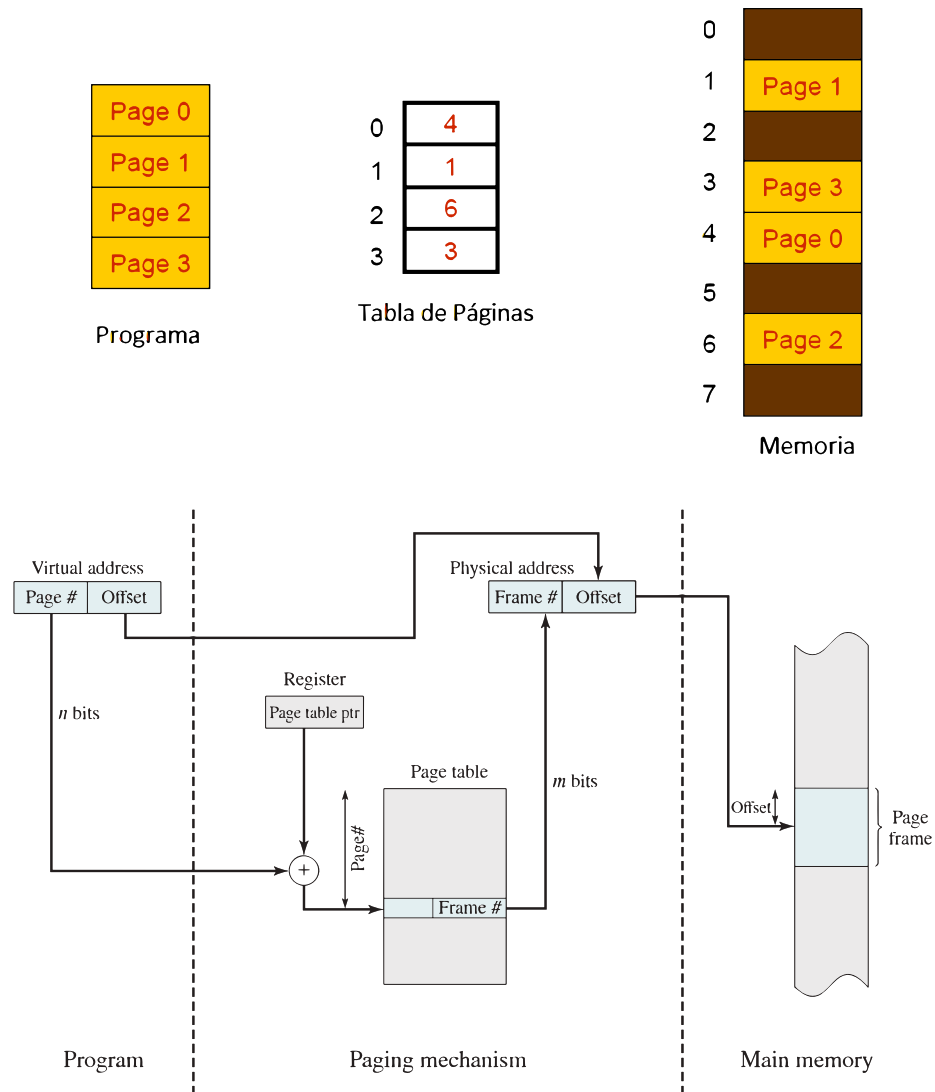


Figure 11: Ejemplo de Paginacion

## 4.9 Segmentacion

- Esquema que se asemeja a la "vision del usuario". El programa se divide en partes/secciones.
- Un programa es una coleccion de segmentos. Un segmento es una unidad logica, como Programa Ppal, Procedimientos y Funciones, variables locales/globales,etc.
- Puede causar fragmentacion.
- Todos los segmentos de un programa pueden no tener el mismo tamaño.
- Las direcciones logicas consisten en 2 partes:
  - Selector de Segmento.
  - Desplazamiento dentro del segmento.
- **Tabla de Segmentos:** permite mapear la direccion logica a fisica. Cada entrada contiene:
  - Base: Direccion fisica del comienzo del segmento.
  - Limit: Tamaño del segmento.
- Segment-Table base resister (STBR): contiene la direccion de la tabla de segmentos.
- Segment-Table length register (STLR): contiene la cantidad de segmentos de un programa.

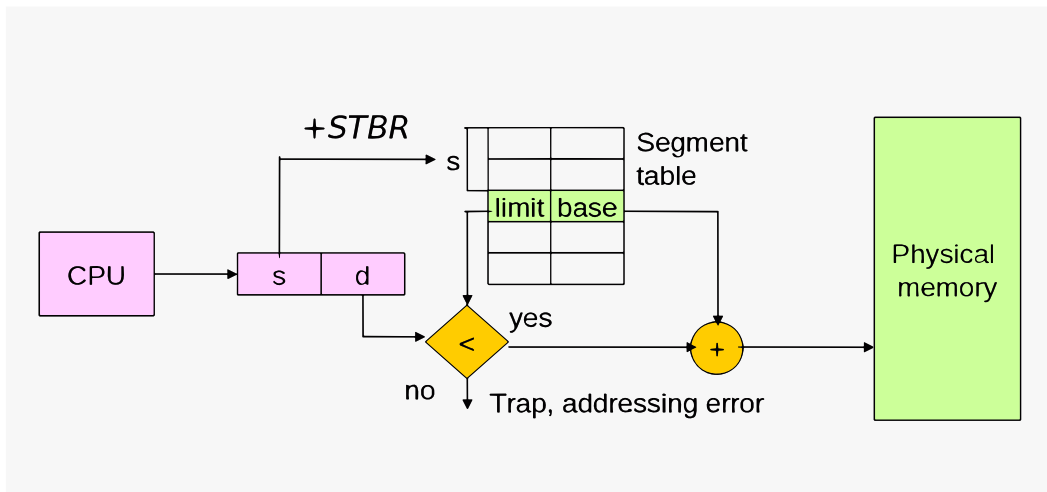


Figure 12: Traducción de direcciones en un sistema con Segmentacion

#### 4.9.1 Segmentacion Paginada

- La paginacion:
  - Transparente al programador.
  - Elimina Fragmentacion Externa.
- La segmentacion:
  - Es visible al programador.
  - Facilita modularidad, estructuras de datos grandes y da mejor soporte a la comparticion y proteccion.
- **Segmentacion Paginada:** cada segmento es dividido en paginas de tamaño fijo.

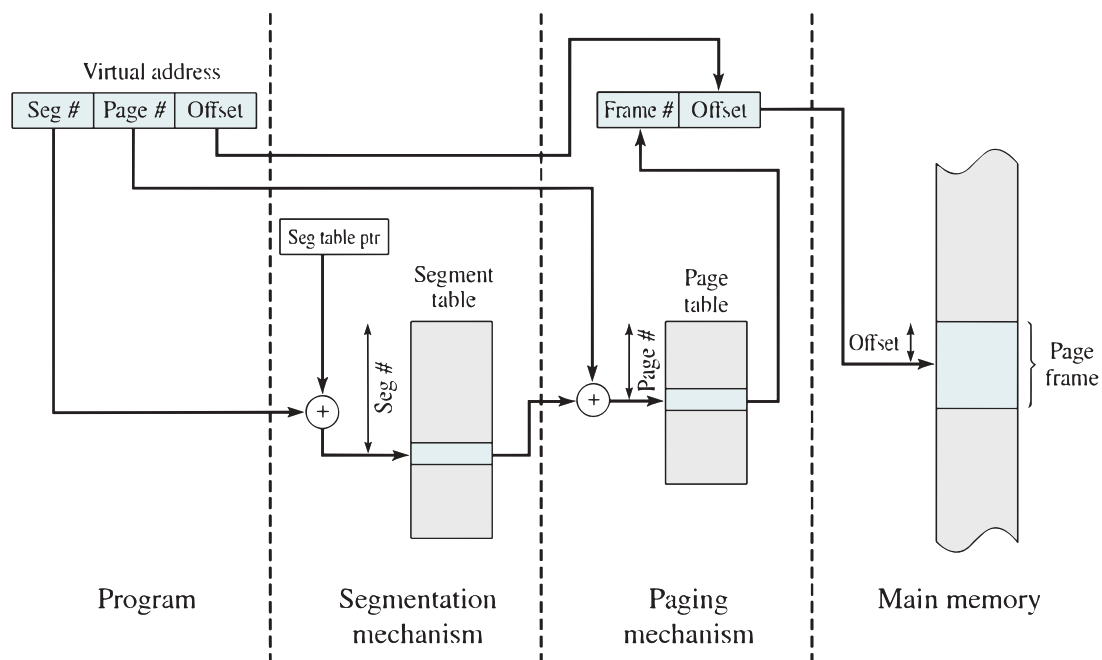


Figure 13: Traduccion de direcciones en un sistema con Paginacion Segmentada