



Universidade Federal de Roraima
Departamento de Ciência da Computação
Arquitetura e Organização de Computadores

DISCIPLINA: ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES

ATIVIDADE 2

Observação: As repostas para esta atividade devem ser publicadas em um repositório no site github.com com o nome no seguinte modelo nomeAlunos_AOC_UFRR_2019

[QUESTÃO 01]. Apresente: o conjunto de instruções de 8 bits (incluindo a separação de bits) para o seu projeto final; e o número de registradores disponíveis. Adicionalmente, apresente um exemplo de instrução (like MIPS) para cada instrução proposta, conforme tabela abaixo:

Opcode	Nome	Formato	Breve Descrição	Exemplo
1111	LI	I	Load Immediately	li \$S0, 31
0010	ADD	R	Soma	add \$S0, \$S1 ,ou seja, $\$S0 := \$S0 + \$S1$
0011	SUB	R	Subtração	sub \$S0, \$S1 ,ou seja, $\$S0 := \$S0 - \$S1$
0100	DIV_INT	R	Divisão	div \$S0, \$S1 ,ou seja, $\$S0 := \$S0 / \$S1$

[QUESTÃO 02]. Apresente o barramento (datapath) para o seu projeto final, usando a divisão de bits proposto no seu conjunto de instruções de 8 bits.