



GOBIERNO DEL  
ESTADO DE  
**MÉXICO**

UNIVERSIDAD TECNOLÓGICA FIDEL VELÁZQUEZ  
DIVISIÓN ACADEMICA DE PROCESOS DE PRODUCCIÓN



Carrera en Tecnologías de la Información Área Infraestructura de Redes Digitales e Ingeniería en Redes Inteligentes y Ciberseguridad

Horario de Aula

Cuatrimestre: SEPTIEMBRE- DICIEMBRE	Aula: M205
Período: 2025-2	

Hora	Lunes	Martes	Miércoles	Jueves	Viernes	Sábado
07:00 08:00						
08:00 09:00		Proyecto Integrador I*_ DAD303		Proyecto Integrador I*_ DAD303		
09:00 10:00		Proyecto Integrador I*_ DAD303		Proyecto Integrador I*_ DAD303		
10:00 11:00						
11:00 12:00		Proceso de Diseño DDA401	Proceso de Diseño DDA401			
12:00 13:00	Desarrollo del Pensamiento y Toma de Decisiones** DAD308	Proceso de Diseño DDA401	Proceso de Diseño DDA401		Desarrollo del Pensamiento y Toma de Decisiones** DAD308	
13:00 14:00			Desarrollo del Pensamiento y Toma de Decisiones** DAD308	Tutoría II DAD201		
14:00 15:00			Desarrollo del Pensamiento y Toma de Decisiones** DAD308		Tutoría III DAD305	
15:00 16:00				Tutoría II DAD301		
16:00 17:00						
17:00 18:00						
18:00 19:00						
19:00 20:00						
20:00 21:00						
21:00 22:00						

Director de la División Académica  
Mtro. Oliver Raúl Velázquez Torres