Ejercicio 5: (Considerando para Lectura/Escritura 2 ciclos de reloj)

Formato de la instrucción	A0002h					SP ×	
Formato de	C.Op.CALL	C.Op.RET					2555
Instrucción (en ensamblador)	CALL A0002h	RET					
Dirección de memoria (en hexadecimal)	A0000	A0002		DEC + I	DIREC		3

Ejercicio 5:

Formato de la instrucción		C.Op. CALL A0002h	C.Op.RET			SP	× Eig	
Instrucción	(en ensamblador)	CALL A0002h	RET C.Op					
Dirección de	memoria (en hexadecimal)	A0000	A0002	SP-1 → SP y RD	DEC + D	OIREC		- 5 - 5 -

Ejercicio 5:

instrucción	A0002h		SP × Bia	°
Formato de la instrucción	C.Op.CALL	C.Op.RET		
Instrucción (en ensamblador)	CALL A0002h	RET		
Dirección de memoria (en hexadecimal)	A0000	A0002	SP-1 PC + SP RM A SP RM	

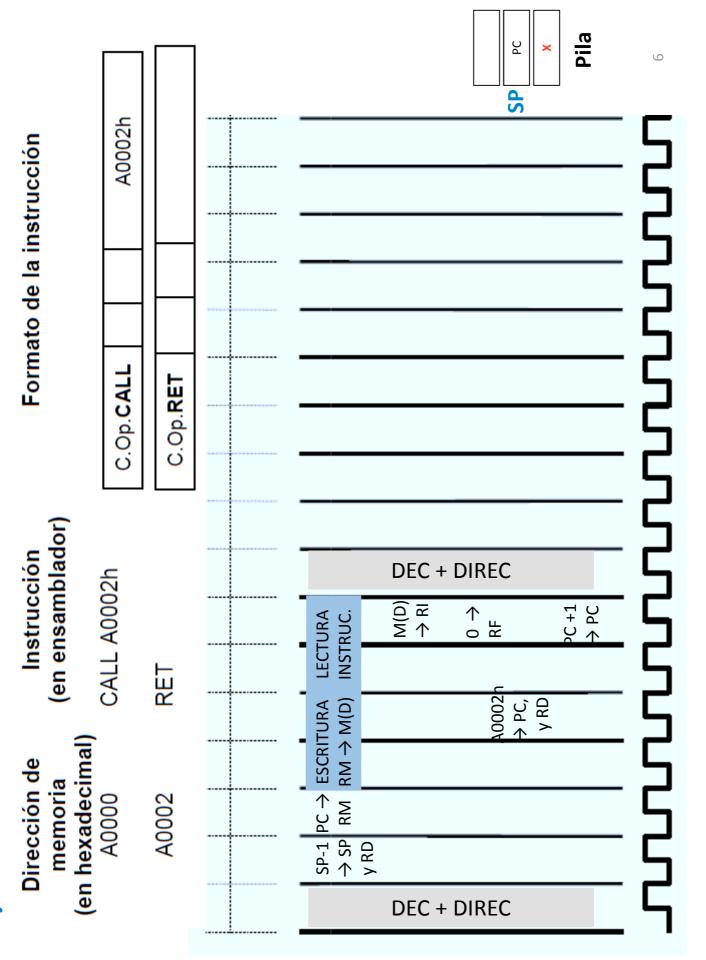
Ejercicio 5:

instrucción	A0002h			
Formato de la instrucción	C.Op.CALL	C.Op.RET		
Instrucción (en ensamblador)	CALL A0002h	RET	TURA M(D) Λ0002 → PC, y RD	
Dirección de memoria (en hexadecimal)	, A0000	A0002	PC → ESCRI	

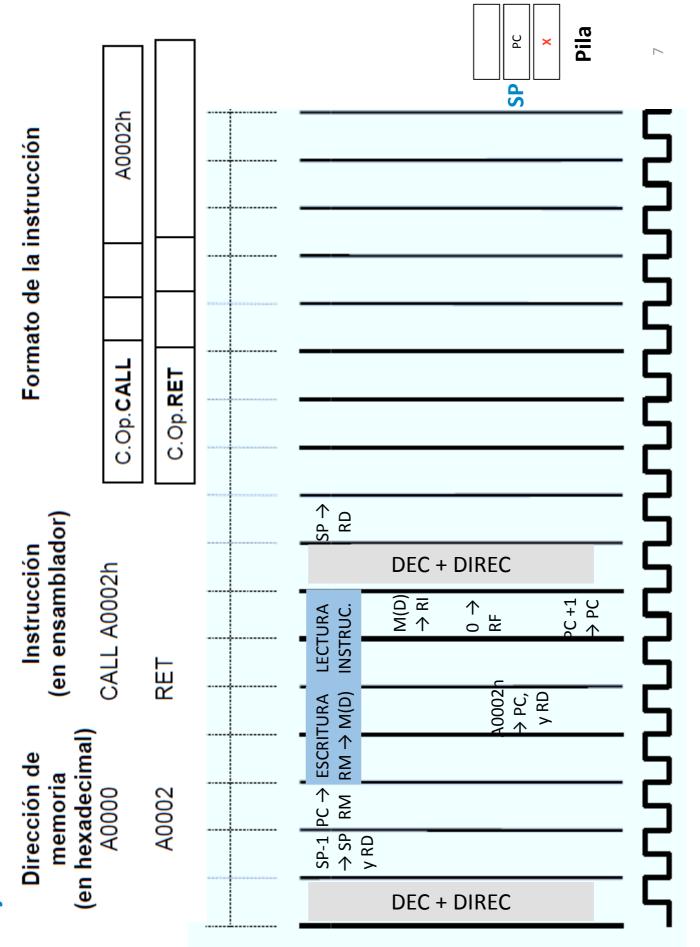
Ejercicio 5:

Formato de la instrucción	A0002h					SP PC	× Bila	
Formato de	C.Op.CALL	C.Op.RET						2
Instrucción (en ensamblador)	CALL A0002h	RET		RA LECTURA (D) INSTRUC.	M(D) → RI	0 → A0002n PC,	y RD PC +1 → PC	5
Dirección de memoria (en hexadecimal)	A0000	A0002		SP-1 PC → ESCRITURA → SP RM RM → M(D)	DEC +	- DIREC	>	7

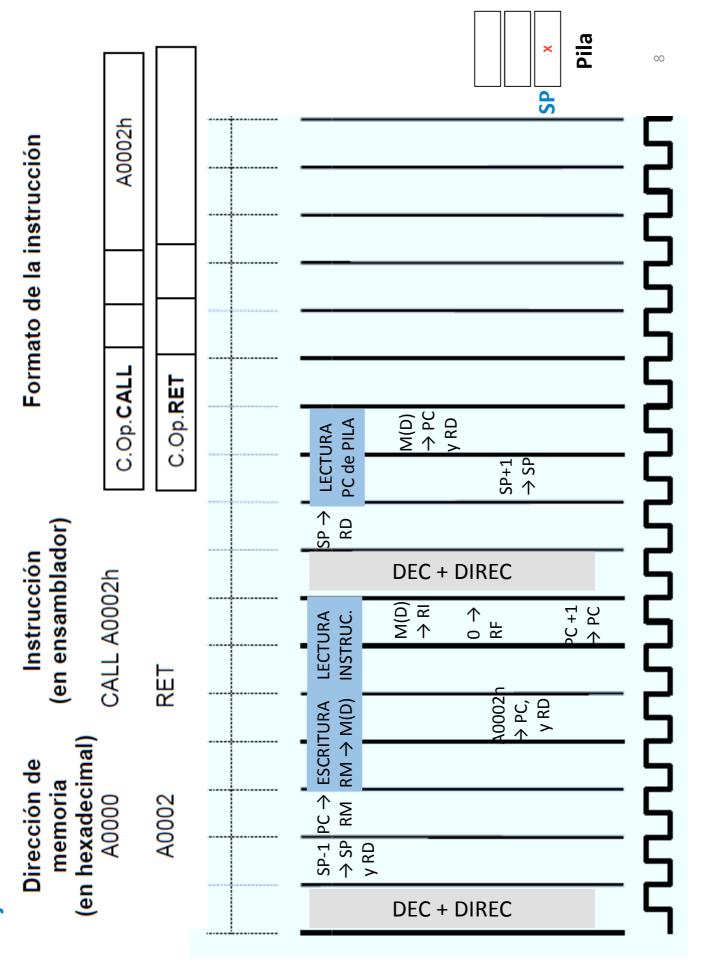
Ejercicio 5:



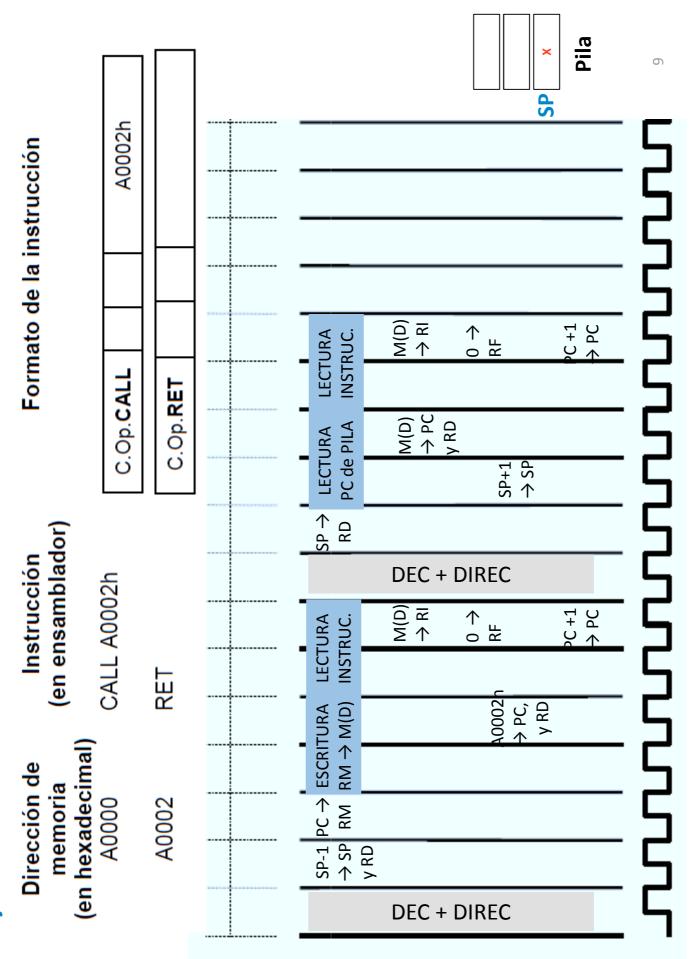
Ejercicio 5:



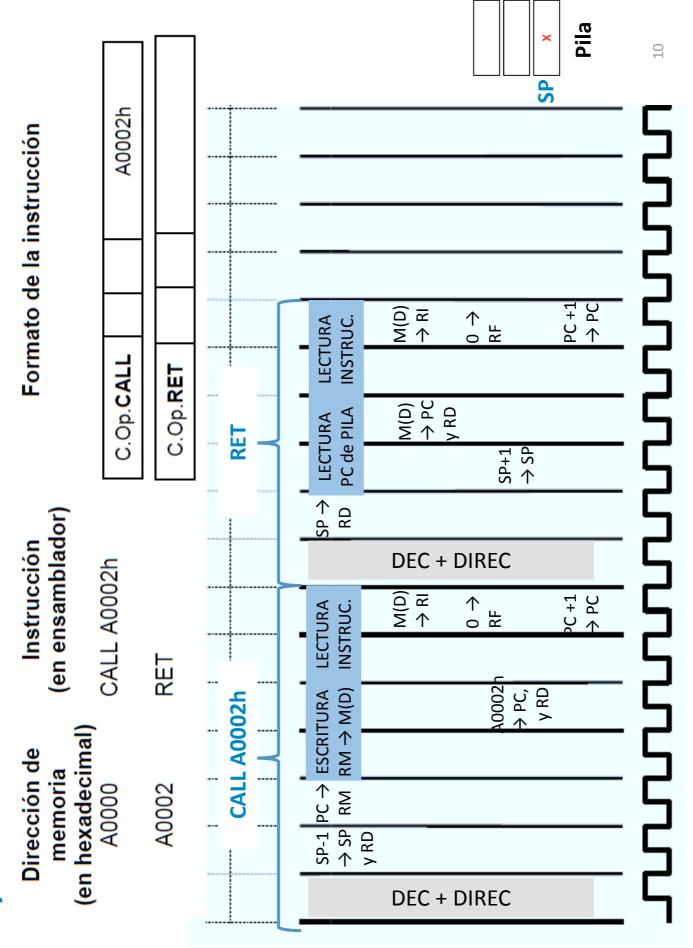
Ejercicio 5:



Ejercicio 5:



Ejercicio 5:



Ejercicio 10: (Considerando para Lectura/Escritura 2 ciclos de reloj)

1214

MOV

Instrucción (en ensamblador)

MOVE 1214, .4

memoria (en hexadecimal) A0000

Dirección de

DIV .8, 212[.1]

A0001

212

∞i

<u>≥</u>

	×	\vdash
		_ 5
		_ 록
		_ 록
		_ 록
***************************************		- 겉
		_ ८
		_ 겉
		_ 건
		_ 2
		_ 2
		- 2
		- 2
		_ 구
		_ 구
		_ 구
		_ 7
		_ 누
	DEC ODIFICACIÓN	_ ㄱ

	× × Eight	2
		5
212		5
Li Li		5
4. 8		5
MOV		2
		5
lador) .4 .1]		5
(en ensamblado MOVE 1214, .4 DIV .8, 212[.1]		5
		3
memoria (en hexadecimal) A0000	 1214 → RD	5
ue)	DEC ODIFICACIÓN	5

	× with the second seco	М
		5
1214		乡
		3
VOM VIG 8:		5
Σ		5
or)		3
Instrucción (en ensamblado MOVE 1214, .4 DIV .8, 212[.1]		ረ
		5
Dirección de memoria (en hexadecimal) A0000	1214 R4 → A BD RM	5
Dire m(en he: A	DEC ODIFICACIÓN	ζ

						×	Pila	5
	1214	212						Ę
		1:	***************************************					٠ ح
	4.	κi						۲,
	MOV	DIV						5.
					_			- 2
								. 록
ón ador)	4.							. 록
Instrucción ensamblad	1214,	212[.1						٠ ح
Instrucción (en ensamblado	MOVE 1214, .4	DIV .8, 212[.1]		ESCRITURA RM → M(D)		PC→ RD		5
de a	imal)			→ ESCI				一
Dirección de memoria	(en hexadecimal) A0000	A0001		1214 R4 > + RD RM				. 2
Dir	(en he			12	DEC ODIFI	CACIÓN		3

	Pila ×	ιΛ
		5
212		5
Li		\leq
4.		ζ
MOV		Ş
		5
Instruccion (en ensamblador) MOVE 1214, .4 DIV .8, 212[.1]	LECTURA INSTRUC. M(D) \Rightarrow RI RF PC +1	ξ
_	ESCRITURA RM → M(D) PC→ RD	ξ
Direccion de memoria hexadecima A0000 A0001	1214 R4 > E	5
<u>e</u>	DEC ODIFICACIÓN	5
Direccion de memoria (en hexadecimal) A0000	1214 R4 → RD RM	

						×	Pila	9
						<u> </u>		5
	1214	212						5
		t.	***************************************					۲,
	4.	ωi						΄ς
	MOV	DIV						: 5
_					DEC ODI	FICACIÓN		΄ς
Instrucción (en ensamblador)	MOVE 1214, 4	DIV .8, 212[.1]		LECTURA INSTRUC.	M(D) → RI	0 ↓ RF	² C +1 → PC	5
(eu	_	BIV .8		ESCRITURA RM → M(D)		PC→ RD		5
Dirección de memoria	(en hexadecimal) A0000	A0001		1214 R4 > E				5
_	(eu				DEC ODI	FICACIÓN		5

						×	Pila	7
						<u> </u>		5
	1214	212						5
		Ĺi	***************************************					. 록
	4.	ωί σύ						٠ ح
	MOV	VIQ						:5
				212+ R1	⊋ ↑ DEC ODI	FICACIÓN		2
Instruccion (en ensamblador)	MOVE 12144	DIV .8, 212[.1]		LECTURA INSTRUC.	M(D)	0 RF	2C +1 → PC	: \
ing (en el		DIV .8		■ ESCRITURA RM → M(D)		PC→ RD		5
Direccion de memoria	(en hexadecimal) A0000	A0001		1214 R4 + B + RD RM R				555
_	(e				DEC ODI	FICACIÓN		5

1214

M0 V

(en ensamblador)

MOVE 1214, .4

(en hexadecimal)

A0000

A0001

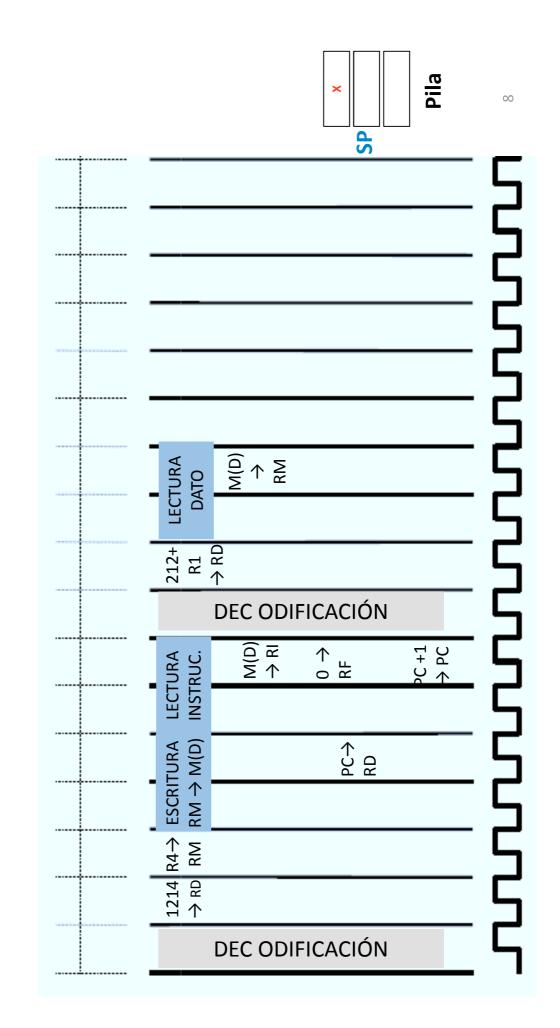
DIV .8, 212[.1]

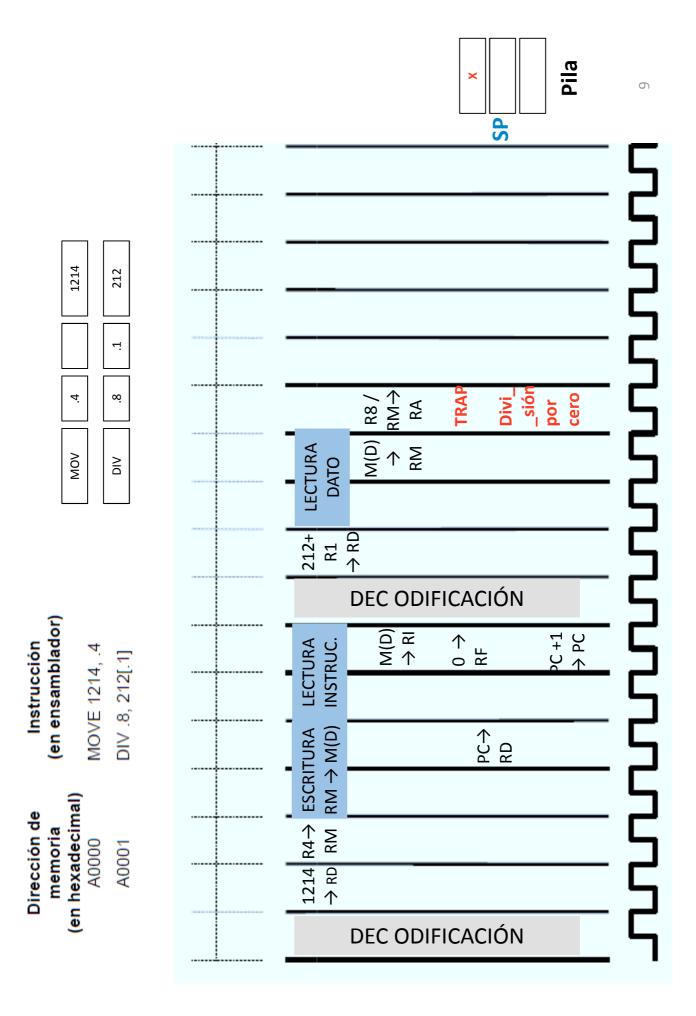
Instrucción

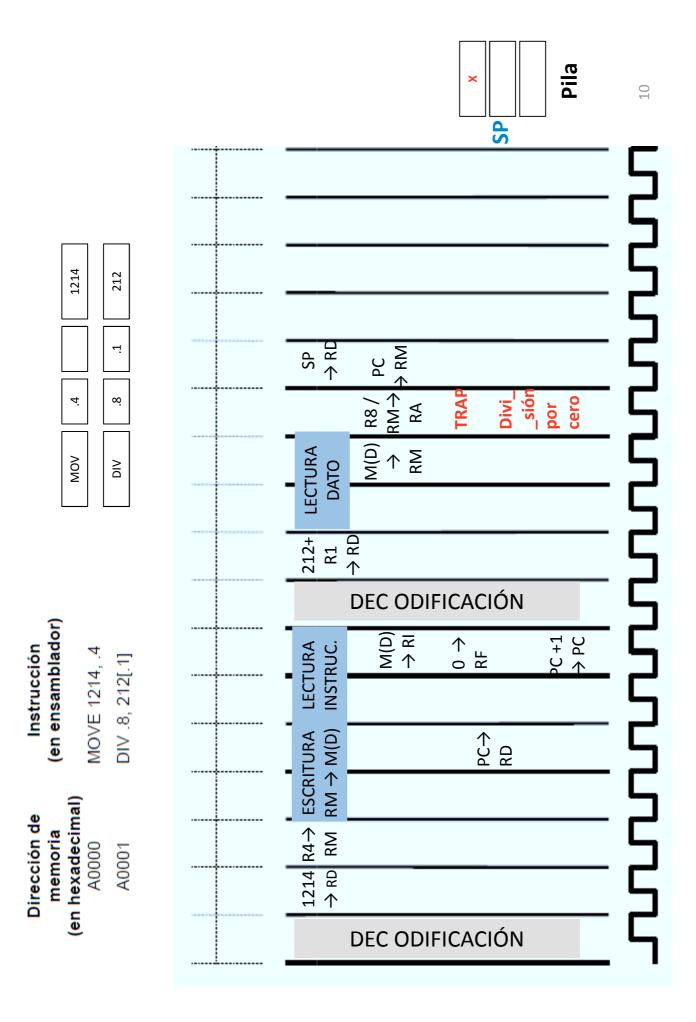
Dirección de memoria 212

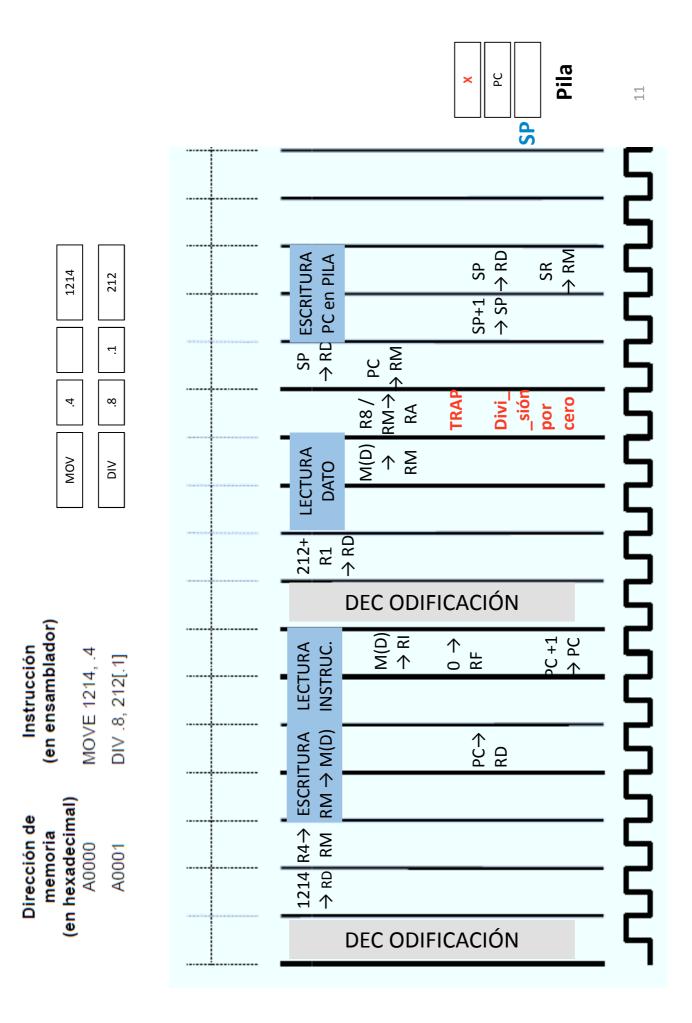
ω

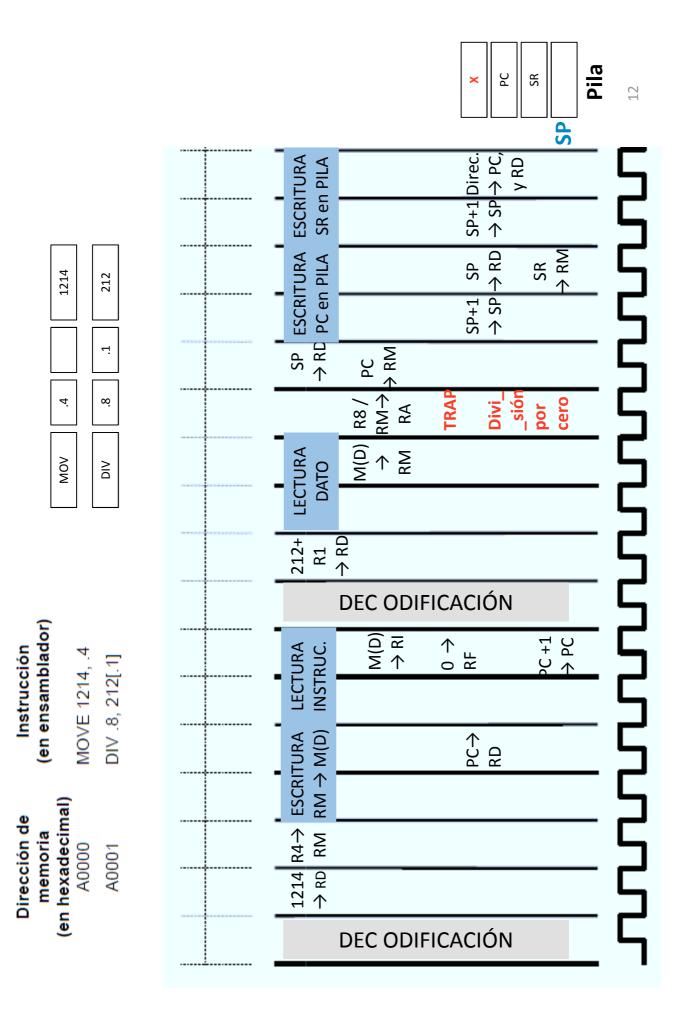
2











Ejercicio 10:

