FALLUTO 2.0

MODEL CHECKER PARA LA VERIFICACIÓN DE SISTEMAS TOLERANTES A FALLAS

Organización de la charla

- 1. Introducción y motivación
- 2. Model Checking y Estructuras de Kripke
- 3. NuSMV
- 4. Falluto 2.0
 - a. Comportamiento
 - b. Compilación
 - c. Propiedades
- 5. Ejemplo

Introducción

Surge como revisión y extensión de Falluto, trabajo final de grado de Edgardo Hames, dirigido por Pedro D'Argenio.

Al igual que su antecesor, es un front-end para el model checker NuSMV.

Busca presentar un lenguaje intuitivo y ágil para la descripción de sistemas tolerantes a fallas y la especificación de propiedades sobre el mismo.

Introducción

Para ello presenta un lenguaje declarativo para la inyección de fallas en el sistema, ocultando los detalles funcionales de las mismas.

Motivación

```
int y1 = 0;
int y2 = 0;
short in critical = 0;
active proctype process_1() {
                                             active proctype process_2() {
     do
                                                  do
     :: true ->
                                                  :: true ->
         y1 = y2+1;
                                                       y2 = y1+1;
         ((y2==0) || (y1<=y2));
                                                       ((y1==0) || (y2 < y1));
         in_critical++;
                                                       in_critical++;
         in_critical--;
                                                       in_critical--;
         y1 = 0;
                                                       y2 = 0;
     od
                                                  od
```

Introducción

Falluto busca ofrecer además una batería de propiedades predefinidas para experimentar sobre el comportamiento del sistema bajo el efecto de las fallas con simplemente nombrarlas.

Model Checking

Es un método formal para la verificación de sistemas.

Mediante el mismo se explora <u>exhaustivamente</u> todos los escenarios de un sistema.

NuSMV en un Model Checker basado en BDD.

Estructuras de Kripke

Estructuras De Kripke:

Una estructura de Kripke sobre AP se define como la 4-upla M = (S, I, R, L) donde

S es un conjunto finito de estados

I ⊆ S estados iniciales

 $R \subseteq S \times S$ relación de transición left-total.

L: S → P(AP) función de etiquetado o interpretación.

Estructuras de Kripke

En model checking usualmente sucede que:

- S es un conjunto de valuaciones sobre las variables del sistema.
- AP es un conjunto de expresiones booleanas sobre las variables.
- L(v) = { a en AP | v(a) es verdadero} con v en S
- R explica la relación entre la valuación actual y la próxima

Lenguaje de NuSMV

```
MODULE main()
                                 Propiedades
   VAR
                                 LTLSPEC G var1 = FALSE
       var1:boolean;
       var2:{1,2,a,b};
                                 CTLSPEC AG TRUE
   INIT
       var1 & var2 = a
                                 Fairness
   TRANS
       ( var1 -> next(var2) in {a,b}
                                 FAIRNESS var2 in {1,a}
       & !var1 -> next(var2) in
   {1,2}
                                 COMPASSION (var2 = 1, !var1)
       ) | next(var1) = !var1
```

El Lenguaje de Falluto2.0: definición del comportamiento del sistema

```
PROCTYPE

proc(cxtv1, ctxv2; sync1, sync2)

VAR

var1: bool

INIT

{formula}

TRANS

[name]: enable => changes

[sync1] ...

[]: ...

INSTANCE inst1 = proc(inst2.v, TRUE,s1,s1)

TRUE,s1,s1)

INSTANCE inst2 = proc2(s1)

FAIRNESS ...

FAIRNESS ...

COMPASSION( ... )
```

ENDPROCTYPE

...

Descripción de transiciones en Falluto2.0

[nombre]: cond_habilitación => post_condición

La condición de habilitación es una fórmula booleana sobre el estado actual del sistema.

Las post condiciones son listas de nextvalores.

Ejemplo de descripción de un sistema:

```
PROCTYPE machine(; transfer)
   VAR
      on: bool
      file: 0..9
   INIT
       !on & file = 0
   TRANS
       [transfer]: on \Rightarrow file' = (file + 1) % 10
       [OnOff]: => on' = !on
```

ENDPROCTYPE

Ejemplo de descripción de un sistema:

InstanciaciónINSTANCE pc1 = machine(sync)INSTANCE pc2 = machine(sync)

-- Restricciones FAIRNESS just(sync)

Inyección de fallas en Falluto

En la sección introducida por la palabra reservada FAULT de cada proctype:

```
nombre_de_falla : cond_habilitación => post_condición is TYPE
```

donde TYPE puede ser:

STOP[(trans1, trans2, ...)]

BYZ([var1, var2, ...])

TRANSIENT

Inyección de fallas en Falluto

```
PROCTYPE machine(; transfer)
    VAR
         on : bool
         file: 0..9
     FAULT
         f1: is STOP(OnOff)
         f2: file = 9 => is BYZ(file)
         f3: => file' = 0 is TRANSIENT
    INIT
         !on & file = 0
     TRANS
          [transfer]: on \Rightarrow file' \Rightarrow (file \Rightarrow 1) % 10
         [OnOff]: => on' = !on
ENDPROCTYPE
```

Fairness en Falluto2.0

FAULT_FAIR_DISABLE:

deshabilita la condición de fairness de fallas con respecto al sistema.

G F transicion_buena

INST_WEAK_FAIR_DISABLE:

deshabilita la condición de fairness del sistema con respecto a las instancias del mismo.

G habilitada -> G F atendida

Transiciones comunes:

act#var' = trans & !stop & pre & pos1 & pos2 & ... & unchanged

unchanged = &(var_i' = var_i) con var_i en Vars - POS - act#var

Transiciones sincronizadas:

```
act#var' = syncname & !STOP & pre1 & pre2 & ... & POS1 & POS2 & ... & unchanged
```

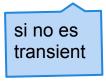
unchanged = $\&(var_i' = var_i)$ con var_i en Vars - U (POS_j) - act#var

Transiciones de falla:

fault: pre => pos1, pos2, ... is Type

si no es transient

act#var' = fault & !fault_active & pre & fault_active' & pos1 & pos2 & ... & unchanged



Transición de deadlock:

act#var' = dk#trans & neg_pre & nada_cambia

```
neg_pre = &{i in instance} &{t in transN}
(! pre<sub>i,t</sub> | Stop<sub>i,t</sub>)
&{s in sincro} (! pre<sub>s</sub> | Stop<sub>s</sub>)
```

nada_cambia = &(var_i' = var_i) con var_i in Var - act#var

Compilación: TRANS

La fórmula booleana que define R en el sistema compilado:

$$V_{t \text{ in Trans}} t$$

donde:

Trans = transiciones_normales U transiciones_de_falla U transicion_de_deadlock U ...

Compilación: fairness

Tanto:

FAIRNESS q

como:

COMPASSION(p, q)

se traducen de manera directa a NuSMV

Compilación: fairness

Instance weak fairness:

FAIRNESS (V_{transN} act#var = trans_i) | instanceDK

Compilación: fairness

Fault-System Fairness:

FAIRNESS (V_{transN} act#var = trans_i) | act#var = dk#trans

Para que las fallas no se pongan de acuerdo para no dejar actuar a las transiciones buenas.

Especificación de propiedades en Falluto

Propiedades como en NuSMV:

LTLSPEC q CTLSPEC q

Propiedades sobre escenarios comunes

NORMAL_BEHAVIOUR -> q
Si solo hago buenas transiciones entonces q es verdadera

FINITELY_MANY_FAULTS -> q

Si eventualmente las fallas dejan de ocurrir entonces q es verdadera.

Especificación de propiedades en Falluto

CHECK_DEADLOCK

compila a:

CTLSPEC AG act#var != dk#trans

Trazas de contraejemplo

```
-> State: 1 1 <-
 action# = dk#action
 Ivar#inst#var1 = FALSF
 lvar#inst#var2 = 0
 ipc#inst = 0
-> State: 1 2 <-
 action# = trans#inst#trans1
 lvar#inst#var2 = 1
-> State: 1.3 <-
 lvar#inst#var2 = 2
-> State: 1.4 <-
 action# = trans#inst#trans2
 Ivar#inst#var1 = TRUF
 ipc#inst = 1
```

```
---> State: 0 <---
 inst var1 = FALSE
 inst var2 = 0
@ [action] inst / trans1
---> State: 1 <---
 inst var2 = 1
@ [action] inst / trans1
---> State: 2 <---
 inst var2 = 2
@ [action] inst / trans2
---> State: 3 <---
 inst var1 = TRUE
```

ESO ES TODO