Repàs Solució del Parcial 2017-18 Q2

Curs 2019-20 Primavera
Grup 30
Joan Manuel Parcerisa





Donada la següent funció foo en llenguatge C:

```
void foo(short M[][64], unsigned int k) {
    int i;
    short aux = M[k][8];
    for (i=5; i<45; i+=5) {
         M[45-i][i] = aux;
    }
}</pre>
```

Completa el següent codi MIPS omplint les caselles en blanc perquè sigui equivalent a l'anterior codi en alt nivell, tenint en compte que els elements de la matriu M s'accedeixen utilitzant la tècnica d'accés seqüencial sempre que es pot, usant el registre \$t1 com a punter. Aquest punter \$t1 s'inicialitza amb l'adreça de l'element M[40][5]. Al codi se li ha aplicat l'optimització de conversió d'un bucle for en un do_while i l'eliminació de la variable d'inducció.

```
sll
                 $t0, $a1,
         addu
                 $t0, $t0, $a0
                 $t2,
         1h
                                  ($t0)
                                                   \# aux = M[k][8];
         addiu
                 $t1, $a0,
                                                   # @M[40][5]
         addiu
                 $t3, $a0,
                                                   # adreça final del punter $t1
         b
                 cond
bucle:
         sh
                 $t2,
                                  ($t1)
         addiu
                 $t1, $t1,
cond:
         bgtu
                 $t1, $t3, bucle
                 $ra
         jr
```

```
void foo(short M[][64], unsigned int k) {
                                                   $t0, $a1,
       int i;
                                                   $t0, $t0, $a0
                                             addu
       short aux = M[k][8];
                                                          16
       for (i=5; i<45; i+=5) {
                                                                 ($t0)
                                                                              # aux = M[k][8];
              M[45-i][i] = aux;
                                                   $t1, $a0,
                                             addiu
                                                                               # @M[40][5]
       }
                                                  $t3, $a0,
                                                                              # adreça final del punter $t1
      @M[k][8] = @M + k*64*2 + 8*2
```

= \$a0 + \$a1*128 + 16

```
void foo(short M[][64], unsigned int k) {
                                           $t0, $a1,
      int i;
                                            $t0, $t0, $a0
                                      addu
      short aux = M[k][8];
                                                  16
      for (i=5; i<45; i+=5) {
                                                        ($t0)
            M[45-i][i] = aux;
                                                     5130
                                            $t1, $a0,
      }
                                      addiu $t3, $a0,
     @M[k][8] = @M + k*64*2 + 8*2
               = $a0 + $a1*128 + 16
     @M[40[5] = @M + 40*64*2 + 5*2
               = $a0 + 5130
```

```
# aux = M[k][8];
# @M[40][5]
# adreça final del punter $t1
```

```
void foo(short M[][64], unsigned int k) {
                                         $t0, $a1,
      int i;
                                     addu $t0, $t0, $a0
      short aux = M[k][8];
                                               16
      for (i=5; i<45; i+=5) {
                                                      ($t0)
                                                                 \# aux = M[k][8];
            M[45-i][i] = aux;
                                                   5130
                                          $t1, $a0,
                                                                 # @M[40][5]
      }
                                                   90
                                     addiu $t3, $a0,
                                                                 # adreça final del punter $t1
     @M[k][8] = @M + k*64*2 + 8*2
              = $a0 + $a1*128 + 16
     @M[40[5] = @M + 40*64*2 + 5*2
              = $a0 + 5130
     Adreça final del punter (per a i=45) = @M[0][45]
              = @M + 45*2
              = $a0 + 90
```

```
void foo(short M[][64], unsigned int k)
                                                      b
                                                             cond
       int i;
                                                                      0
       short aux = M[k][8];
                                                                             ($t1)
                                             bucle:
                                                      sh
                                                             $t2,
       for (i=5; i<45; i+=5){
                                                      addiu $t1, $t1,
              M[45-i][i] = aux;
       }
                                             cond:
                                                      bgtu
                                                             $t1, $t3, bucle
                                                      jr
                                                             $ra
```

```
Emmagatzemar aux en M[45-i][i] (és on apunta $t1) sh $t2, 0 ($t1)
```

```
void foo(short M[][64], unsigned int k) {
                                                      b
                                                             cond
       int i;
       short aux = M[k][8];
                                                                             ($t1)
                                             bucle:
                                                      sh
                                                             $t2,
       for (i=5; i<45; i+=5) {
                                                      addiu $t1, $t1, | -630
       }
                                             cond:
                                                      bgtu $t1, $t3, bucle
                                                      jr
                                                             $ra
```

```
Emmagatzemar aux en M[45-i][i] (és on apunta $t1) sh $t2, 0 ($t1)
```

Incrementar punter pel valor del stride és decrementar 5 files i incrementar 5 columnes

```
stride = -5*64*2 + 5*2
= -630
```

Donades les següents declaracions en C:

```
unsigned int func2(int x, char M[][4], int *y);
unsigned int *pglob;
int func1(int par1, char par2[][4], int par3, int *par4) {
    int loc1;
    loc1 = par1 + par3;
    *pglob = func2 (*par4, &par2[3][0], par4);
    return *par4 - loc1;
}
```

- Guardem les variables locals a la pila o en registres?
 - o loc1: és escalar, i no apareix enlloc darrera l'operador & → en registre

```
Donades les següents declaracions en C:
    unsigned int func2(int x, char M[][4], int *y);
    unsigned int *pglob;
    int func1(int par1, char par2[][4], int par3, int *par4) {
        int loc1;
        loc1 = par1 + par3;
        *pglob = func2 (*par4, &par2[3][0], par4);
        return *par4 - loc1
}
```

- Guardem les variables locals a la pila o en registres?
 - o loc1: és escalar, i no apareix enlloc darrera l'operador & → en registre
- Quines variables locals, paràmetres i resultats intermedis van en registres segurs \$s?
 - o loc1: en registre segur

```
Donades les següents declaracions en C:
    unsigned int func2(int x, char M[][4], int *y);
    unsigned int *pglob;
    int func1(int par1, char par2[][4], int par3, int *par4) {
        int loc1;
        loc1 = par1 + par3;
        *pglob = func2 (*par4, &par2[3][0], par4);
        return *par4 - loc1;
}
```

- Guardem les variables locals a la pila o en registres?
 - o loc1: és escalar, i no apareix enlloc darrera l'operador & → en registre
- Quines variables locals, paràmetres i resultats intermedis van en registres segurs \$s?
 - loc1: en registre segurpar4: en registre segur

```
Donades les següents declaracions en C:
    unsigned int func2(int x, char M[][4], int *y);
    unsigned int *pglob;
    int func1(int par1, char par2[][4], int par3, int *par4) {
        int loc1;
        loc1 = par1 + par3;
        *pglob = func2 (*par4, &par2[3][0], par4);
        return *par4 - loc1;
}
```

- Guardem les variables locals a la pila o en registres?
 - o loc1: és escalar, i no apareix enlloc darrera l'operador & → en registre
- Quines variables locals, paràmetres i resultats intermedis van en registres segurs \$s?
 - loc1: en registre segurpar4: en registre segur
 - pglob: variable global → resideix a la memòria

```
Donades les següents declaracions en C:
    unsigned int func2(int x, char M[][4], int *y);
    unsigned int *pglob;
    int func1(int par1, char par2[][4], int par3, int *par4) {
        int loc1;
        loc1 = par1 + par3;
        *pglob = func2 (*par4, &par2[3][0], par4);
        return *par4 - loc1;
}
```

- Guardem les variables locals a la pila o en registres?
 - o loc1: és escalar, i no apareix enlloc darrera l'operador & → en registre
- Quines variables locals, paràmetres i resultats intermedis van en registres segurs \$s?

```
    loc1: en registre segur → $s0
    par4: en registre segur → $s1
    pglob: variable global → resideix a la memòria
```

- Bloc d'activació: sols conté còpies de registres
 - \$s0, \$s1, \$ra (12 bytes en total)

A continuació es mostra una traducció de la funció func1 a llenguatge MIPS que està incompleta. Llegiu-la amb atenció, a fi de contestar correctament a les preguntes de més avall. func1:

```
addiu $sp, $sp, -12
       $ra, 8($sp)
SW
      $s0, 4($sp)
SW
   $s1, 0($sp)
SW
     $s1, $a3
                                       # copia del punter par4
move
# loc1 = par1 + par3
      $s0, $a0, $a2
addu
# *pglob = func2 (*par4, &par2[3][0], par4);
  # CAIXA 1
  # (pas de paràmetres a func2)
jal func2
  # CAIXA 2
  # (emmagatzema resultat de func2)
# return *par4 - loc1;
  # CAIXA 3
  # (sentència return)
lw
       $ra, 8($sp)
      $s0, 4($sp)
lw
     $s1, 0($sp)
lw
addiu $sp, $sp, 12
jr
       $ra
```

A continuació es mostra una traducció de la funció func1 a llenguatge MIPS que està incompleta. Llegiu-la amb atenció, a fi de contestar correctament a les preguntes de més avall.

func1:

```
$sp, $sp, -12
addiu
       $ra, 8($sp)
       $s0, 4($sp)
      $s1, 0($sp)
       $s1, $a3
                                         # copia del punter par4
# loc1 = par1 + par3
       $s0, $a0, $a2
addu
                                                             Pròleg:
# *pglob = func2 (*par4, &par2[3][0], par4);
                                                               Salvar $s0, $s1, $ra a la pila,
                                                               Copiar par4 a $s1
  # CAIXA 1
  # (pas de paràmetres a func2)
jal func2
  # CAIXA 2
  # (emmagatzema resultat de func2)
# return *par4 - loc1;
                                                             Epíleg:
  # CAIXA 3
                                                               Restaurar registres i tornar
  # (sentència return)
        $ra, 8($sp)
       $s0, 4($sp)
       $s1, 0($sp)
       $sp, $sp, 12
        $ra
jr
```

```
int func1(int par1, char par2[][4], int par3, int *par4) {
```

a) Completa la CAIXA 1, en llenguatge assemblador de MIPS, amb el pas de paràmetres per a la crida a la funció func2 corresponent a la següent sentència del cos de la subrutina func1.

```
... = func2 (*par4, &par2[3][0], par4);
```

• 1er paràmetre: *par4 (desreferenciar punter)

```
int func1(int par1, char par2[][4], int par3, int *par4) {
```

a) Completa la CAIXA 1, en llenguatge assemblador de MIPS, amb el pas de paràmetres per a la crida a la funció func2 corresponent a la següent sentència del cos de la subrutina func1.

```
... = func2 (*par4, &par2[3][0], par4);
```

- 1er paràmetre: *par4 (desreferenciar punter)

 lw \$a0, 0(\$a3)
- 2on paràmetre: &par2[3][0] (calcular adreça) addiu \$a1, \$a1, 12

```
int func1(int par1, char par2[][4], int par3, int *par4) {
```

a) Completa la CAIXA 1, en llenguatge assemblador de MIPS, amb el pas de paràmetres per a la crida a la funció func2 corresponent a la següent sentència del cos de la subrutina func1.

```
... = func2 (*par4, &par2[3][0], par4);

jal func2
```

- 1er paràmetre: *par4 (desreferenciar punter)

 lw \$a0, 0(\$a3)
- 2on paràmetre: &par2[3][0] (calcular adreça) addiu \$a1, \$a1, 12
- 3er paràmetre: par4 (copiar tal qual)

move \$a2, \$a3

```
int func1(int par1, char par2[][4], int par3, int *par4) {
```

a) Completa la CAIXA 1, en llenguatge assemblador de MIPS, amb el pas de paràmetres per a la crida a la funció func2 corresponent a la següent sentència del cos de la subrutina func1.

- 1er paràmetre: *par4 (desreferenciar punter)

 lw \$a0, 0(\$a3)
- 2on paràmetre: &par2[3][0] (calcular adreça) addiu \$a1, \$a1, 12
- 3er paràmetre: par4 (copiar tal qual)

```
move $a2, $a3
```

```
int func1(int par1, char par2[][4], int par3, int *par4) {
```

b) Completa la CAIXA 2, en llenguatge assemblador de MIPS, amb la recollida del resultat de la crida i el seu emmagatzematge a l'adreça apuntada per la variable pglob, corresponent al següent fragment de sentència del cos de la subrutina func1: *pglob = func2(...

```
jal func2
```

1. Carreguem el punter de la memòria en el registre \$t1:

```
la $t0, pglob
lw $t1, 0($t0)
```

```
int func1(int par1, char par2[][4], int par3, int *par4) {
```

b) Completa la CAIXA 2, en llenguatge assemblador de MIPS, amb la recollida del resultat de la crida i el seu emmagatzematge a l'adreça apuntada per la variable pglob, corresponent al següent fragment de sentència del cos de la subrutina func1: *pglob = func2 (...

```
jal func2
```

1. Carreguem el punter de la memòria en el registre \$t1:

```
la $t0, pglob
lw $t1, 0($t0)
```

2. Desreferenciem el punter \$t1 (escrivint el resultat de func2 a memòria)

```
int func1(int par1, char par2[][4], int par3, int *par4) {
```

b) Completa la CAIXA 2, en llenguatge assemblador de MIPS, amb la recollida del resultat de la crida i el seu emmagatzematge a l'adreça apuntada per la variable pglob, corresponent al següent fragment de sentència del cos de la subrutina func1: *pglob = func2 (. . .

```
jal func2

la $t0, pglob
lw $t1, 0($t0)
sw $v0, 0($t1)
```

1. Carreguem el punter de la memòria en el registre \$t1:

```
la $t0, pglob
lw $t1, 0($t0)
```

2. Desreferenciem el punter \$t1 (escrivint el resultat de func2 a memòria)

```
$v0, 0($t1)
```

int func1(int par1, char par2[][4], int par3, int *par4) {
c) Completa la CAIXA 3, en llenguatge assemblador de MIPS, amb la traducció de la darrera sentència: return *par4 - loc1;

• Desreferenciem par4 (que el tenim en \$s1)

lw \$v0, 0(\$s1)

```
int func1(int par1, char par2[][4], int par3, int *par4) {
```

 c) Completa la CAIXA 3, en llenguatge assemblador de MIPS, amb la traducció de la darrera sentència: return *par4 - loc1;

```
lw $v0, 0($s1)
subu $v0, $v0, $s0
```

• Desreferenciem par4 (que el tenim en \$s1)

```
lw $v0, 0($s1)
```

• I li restem loc1 (que el tenim en \$s0)

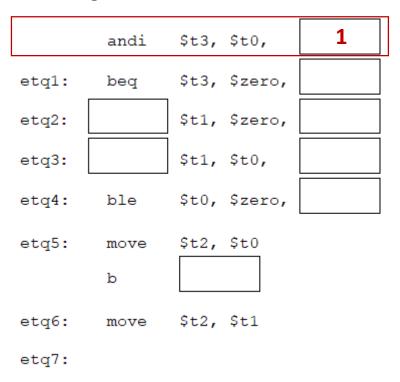
```
subu $v0, $v0, $s0
```

Donada la següent sentència escrita en alt nivell en C:

```
if (((a%2==0)||(b!=0)) && ((b<=a)||(a>0)))
    z=a;
else
   z=b;
```

Completa el següent fragment de codi MIPS, que tradueix l'anterior sentència, escrivint en cada calaix un mnemònic d'instrucció o macro, etiqueta, registre o immediat. Les variables a, b i z són de tipus int i estan inicialitzades i guardades als registres \$t0, \$t1 i \$t2, respectivament.

 Calcular a%2 equival a seleccionar el bit 0 amb una and bit a bit:



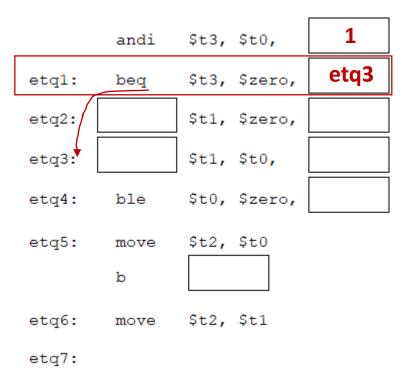
Donada la següent sentència escrita en alt nivell en C:

```
if ((a%2==0) ||(b!=0)) && ((b<=a)||(a>0)))
z=a;
else
z=b;
```

Completa el següent fragment de codi MIPS, que tradueix l'anterior sentència, escrivint en cada calaix un mnemònic d'instrucció o macro, etiqueta, registre o immediat. Les variables a, b i z són de tipus int i estan inicialitzades i guardades als registres \$t0, \$t1 i \$t2, respectivament.

 Calcular a%2 equival a seleccionar el bit 0 amb una and bit a bit:

 En cas de ser a%2=0, ja no s'avalua b!=0, però sí que cal avaluar la part dreta de la AND: b<=a → saltem a etq3



Donada la següent sentència escrita en alt nivell en C:

```
if (((a%2==0)||(b!=0)) && ((b<=a)||(a>0)))

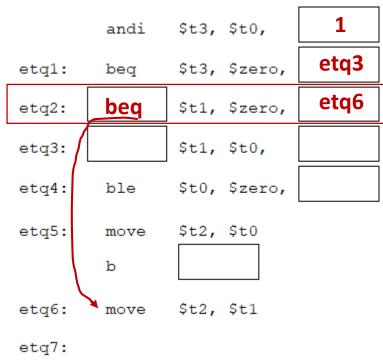
z=a;
else
z=b:
```

Completa el següent fragment de codi MIPS, que tradueix l'anterior sentència, escrivint en cada calaix un mnemònic d'instrucció o macro, etiqueta, registre o immediat. Les variables a, b i z són de tipus int i estan inicialitzades i guardades als registres \$t0, \$t1 i \$t2, respectivament.

 Calcular a%2 equival a seleccionar el bit 0 amb una and bit a bit:

- En cas de ser a%2=0, ja no s'avalua b!=0, però sí que cal avaluar la part dreta de la AND: b<=a → saltem a etq3
- En cas contrari avaluem b!=0, i en cas de ser fals, ja no s'avaluarà la part dreta de la AND, sinó que saltarem a else:

```
beq $t1,$zero,etq6
```



Donada la següent sentència escrita en alt nivell en C:

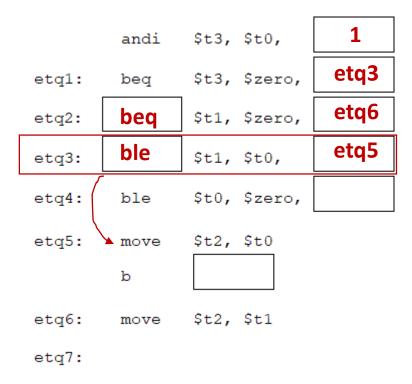
```
if (((a%2==0)||(b!=0)) && ((b<=a)||(a>0)))
z=a;
else
z=b;
```

Completa el següent fragment de codi MIPS, que tradueix l'anterior sentència, escrivint en cada calaix un mnemònic d'instrucció o macro, etiqueta, registre o immediat. Les variables a, b i z són de tipus int i estan inicialitzades i guardades als registres \$t0, \$t1 i \$t2, respectivament.

 Avaluem b<=a, i en cas de ser cert ja no s'avalua a>0 sinó que se salta al "then":

ble \$t1,\$t0,**etq5**

z=a:

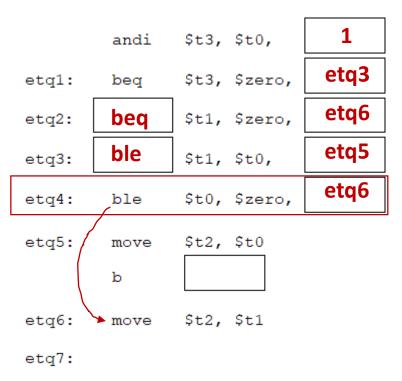


Donada la següent sentència escrita en alt nivell en C:

Completa el següent fragment de codi MIPS, que tradueix l'anterior sentència, escrivint en cada calaix un mnemònic d'instrucció o macro, etiqueta, registre o immediat. Les variables a, b i z són de tipus int i estan inicialitzades i guardades als registres \$t0, \$t1 i \$t2, respectivament.

 Avaluem b<=a, i en cas de ser cert ja no s'avalua a>0 sinó que se salta al "then": z=a

 En cas contrari, avaluem a>0, i en cas de ser fals, és a dir que a<=0, salta a "else": etq6



Donada la següent sentència escrita en alt nivell en C:

```
if (((a%2==0)||(b!=0)) && ((b<=a)| (a>0))

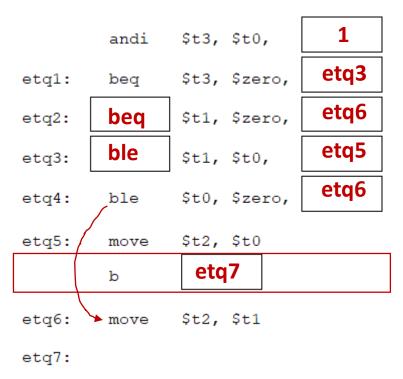
z=a;

else
z=b:
```

Completa el següent fragment de codi MIPS, que tradueix l'anterior sentència, escrivint en cada calaix un mnemònic d'instrucció o macro, etiqueta, registre o immediat. Les variables a, b i z són de tipus int i estan inicialitzades i guardades als registres \$t0, \$t1 i \$t2, respectivament.

 Avaluem b<=a, i en cas de ser cert ja no s'avalua a>0 sinó que se salta al "then": z=a

- En cas contrari, avaluem a>0, i en cas de ser fals, és a dir que a<=0, salta a "else": etq6
- Un cop executat el "then" cal saltar al final: etq7



Suposem un programa que s'executa sobre un processador funcionant a una freqüència de 2GHz, el qual dissipa una potència de 40W. La següent taula mostra, per a cada tipus d'instrucció, el nombre d'instruccions executades i el CPI, referents a l'execució d'aquest programa:

Tipus d'instr.	Nombre. d'instr.	CPI
Memòria	1,5 x 10 ⁹	3
Salts	1,0 x 10 ⁹	4
Resta	2,5 x 10 ⁹	1

a) Calcula el CPI promig de tot el programa

Suposem un programa que s'executa sobre un processador funcionant a una freqüència de 2GHz, el qual dissipa una potència de 40W. La següent taula mostra, per a cada tipus d'instrucció, el nombre d'instruccions executades i el CPI, referents a l'execució d'aquest programa:

Tipus d'instr.	Nombre. d'instr.	CPI
Memòria	1,5 x 10 ⁹	3
Salts	1,0 x 10 ⁹	4
Resta	2,5 x 10 ⁹	1

a) Calcula el CPI promig de tot el programa

- CPI promig = nombre_total_de_cicles / nombre_total_instruccions
 - o n_{cicles} = $(1.5 \times 10^9) \times 3 + (1.0 \times 10^9) \times 4 + (2.5 \times 10^9) \times 1$ = $(1.5 \times 3 + 1.0 \times 4 + 2.5 \times 1) \times 10^9$ = 11.0×10^9

Suposem un programa que s'executa sobre un processador funcionant a una freqüència de 2GHz, el qual dissipa una potència de 40W. La següent taula mostra, per a cada tipus d'instrucció, el nombre d'instruccions executades i el CPI, referents a l'execució d'aquest programa:

Tipus d'instr.	Nombre. d'instr.	CPI
Memòria	1,5 x 10 ⁹	3
Salts	1,0 x 10 ⁹	4
Resta	2,5 x 10 ⁹	1

a) Calcula el CPI promig de tot el programa

- CPI promig = nombre_total_de_cicles / nombre_total_instruccions
 - o n_{cicles} = 1,5 × 10⁹ × 3 + 1,0 × 10⁹ × 4 + 2,5 × 10⁹ × 1 = (1,5 × 3 + 1,0 × 4 + 2,5 × 1) × 10⁹ = 11,0 × 10⁹
 - o $n_{\text{instruccions}}$ = $(1,5 + 1,0 + 2,5) \times 10^9$ = $5,0 \times 10^9$
- CPI = $(11.0 \times 10^9) / (5.0 \times 10^9) = 2.2$

Suposem un programa que s'executa sobre un processador funcionant a una freqüència de 2GHz, el qual dissipa una potència de 40W. La següent taula mostra, per a cada tipus d'instrucció, el nombre d'instruccions executades i el CPI, referents a l'execució d'aquest programa:

Tipus d'instr.	Nombre. d'instr.	CPI
Memòria	1,5 x 10 ⁹	3
Salts	1,0 x 10 ⁹	4
Resta	2,5 x 10 ⁹	1

b) Calcula el temps d'execució del programa, en segons

- $t_{exe} = n_{cicles} / f_{clock}$
 - $_{\circ}$ n_{cicles} l'hem calculat a l'apartat (a) = 11,0 × 10⁹
 - \circ f_{clock} = 2GHz

Suposem un programa que s'executa sobre un processador funcionant a una freqüència de 2GHz, el qual dissipa una potència de 40W. La següent taula mostra, per a cada tipus d'instrucció, el nombre d'instruccions executades i el CPI, referents a l'execució d'aquest programa:

Tipus d'instr.	Nombre. d'instr.	CPI
Memòria	1,5 x 10 ⁹	3
Salts	1,0 x 10 ⁹	4
Resta	2,5 x 10 ⁹	1

b) Calcula el temps d'execució del programa, en segons

- $t_{exe} = n_{cicles} / f_{clock}$
 - \circ n_{cicles} l'hem calculat a l'apartat (a) = 11,0 x 10⁹
 - \circ f_{clock} = 2 GHz
- $t_{exe} = (11.0 \times 10^9) / (2 \times 10^9) = 5.5 s$

Suposem un programa que s'executa sobre un processador funcionant a una freqüència de 2GHz, el qual dissipa una potència de 40W. La següent taula mostra, per a cada tipus d'instrucció, el nombre d'instruccions executades i el CPI, referents a l'execució d'aquest programa:

Tipus d'instr.	Nombre. d'instr.	CPI
Memòria	1,5 x 10 ⁹	3
Salts	1,0 x 10 ⁹	4
Resta	2,5 x 10 ⁹	1

c) Calcula el consum d'energia del programa, en Joules

•
$$E = P \times t_{exe}$$

Suposem un programa que s'executa sobre un processador funcionant a una freqüència de 2GHz, el qual dissipa una potència de 40W. La següent taula mostra, per a cada tipus d'instrucció, el nombre d'instruccions executades i el CPI, referents a l'execució d'aquest programa:

Tipus d'instr.	Nombre. d'instr.	CPI
Memòria	1,5 x 10 ⁹	3
Salts	1,0 x 10 ⁹	4
Resta	2,5 x 10 ⁹	1

c) Calcula el consum d'energia del programa, en Joules

- $E = P \times t_{exe}$
- $E = 40 \times 5,5 = 220 J$

Pregunta 4. Rendiment i Consum

Suposem un programa que s'executa sobre un processador funcionant a una freqüència de 2GHz, el qual dissipa una potència de 40W. La següent taula mostra, per a cada tipus d'instrucció, el nombre d'instruccions executades i el CPI, referents a l'execució d'aquest programa:

Tipus d'instr.	Nombre. d'instr.	CPI
Memòria	1,5 x 10 ⁹	3
Salts	1,0 x 10 ⁹	4
Resta	2,5 x 10 ⁹	1

d) Suposem una nova versió del programa en què reduïm el nombre de Salts a la meitat, però és a costa d'augmentar el seu CPI de 4 a 6. Quin guany de rendiment (speed-up) s'ha produït?

• Guany =
$$t_{exe_original} / t_{exe_millorat}$$

= $n_{cicles_original} / n_{cicles_millorat}$ (a igual f_{clock})

Pregunta 4. Rendiment i Consum

Suposem un programa que s'executa sobre un processador funcionant a una freqüència de 2GHz, el qual dissipa una potència de 40W. La següent taula mostra, per a cada tipus d'instrucció, el nombre d'instruccions executades i el CPI, referents a l'execució d'aquest programa:

Tipus d'instr.	Nombre. d'instr.	CPI
Memòria	1,5 x 10 ⁹	3
Salts	1,0 x 10 ⁹	4
Resta	2,5 x 10 ⁹	1

d) Suposem una nova versió del programa en què reduïm el nombre de Salts a la meitat, però és a costa d'augmentar el seu CPI de 4 a 6. Quin guany de rendiment (speed-up) s'ha produït?

- Guany = $t_{exe_original} / t_{exe_millorat}$ = $n_{cicles_original} / n_{cicles_millorat}$ (a igual f_{clock})
- $n_{cicles_millorat}$ = $(1.5 \times 10^9) \times 3 + (0.5 \times 10^9) \times 6 + (2.5 \times 10^9) \times 1$ = $(1.5 \times 3 + 0.5 \times 6 + 2.5 \times 1) \times 10^9$ = 10.0×10^9
- Guany = $(11.0 \times 10^9) / (10.0 \times 10^9) = 1.1$

Donada la següent declaració de variables globals d'un programa escrit en llenguatge C:

```
char a[5] = "DADA";
char *b = &a[2];
long long c = -4;
char d[2] = {14,16};
unsigned int e[100];
```

a) Tradueix-la al llenguatge assemblador del MIPS

```
.data
```

Donada la següent declaració de variables globals d'un programa escrit en llenguatge C:

```
char a[5] = "DADA";
char *b = &a[2];
long long c = -4;
char d[2] = {14,16};
unsigned int e[100];
```

a) Tradueix-la al llenguatge assemblador del MIPS

```
.data
a: .asciiz "DADA"
```

Donada la següent declaració de variables globals d'un programa escrit en llenguatge C:

```
char a[5] = "DADA";
char *b = &a[2];
long long c = -4;
char d[2] = {14,16};
unsigned int e[100];
```

a) Tradueix-la al llenguatge assemblador del MIPS

```
a: .asciiz "DADA"
b: .word a+2
```

Donada la següent declaració de variables globals d'un programa escrit en llenguatge C:

```
char a[5] = "DADA";
char *b = &a[2];
long long c = -4;
char d[2] = {14,16};
unsigned int e[100];
```

a) Tradueix-la al llenguatge assemblador del MIPS

```
a: .asciiz "DADA"
b: .word a+2
c: .dword -4
```

Donada la següent declaració de variables globals d'un programa escrit en llenguatge C:

```
char a[5] = "DADA";
char *b = &a[2];
long long c = -4;
char d[2] = {14,16};
unsigned int e[100];
```

a) Tradueix-la al llenguatge assemblador del MIPS

```
a: .asciiz "DADA"
b: .word a+2
c: .dword -4
d: .byte 14, 16
```

Donada la següent declaració de variables globals d'un programa escrit en llenguatge C:

```
char a[5] = "DADA";
char *b = &a[2];
long long c = -4;
char d[2] = {14,16};
unsigned int e[100];
```

a) Tradueix-la al llenguatge assemblador del MIPS

```
.data
a: .asciiz "DADA"
b: .word a+2
c: .dword -4
d: .byte 14, 16
.align 2
e: .space 400
```

b) Completa la següent taula amb el contingut de les 48 posicions de memòria representades, en hexadecimal (sense el prefix "0x"). Les variables globals s'emmagatzemen a partir de l'adreça 0x10010000. Recorda que el codi ASCII de la 'A' és el 0x41, i que les variables globals no inicialitzades valen 0x00. Les posicions de memòria no ocupades <u>es deixen en blanc</u>.

a: .asciiz "DADA"

@Memòria	Dada
0x10010000	44
0x10010001	41
0x10010002	44
0x10010003	41
0x10010004	00
0x10010005	
0x10010006	
0x10010007	
0x10010008	
0x10010009	
0x1001000A	
0x1001000B	
0x1001000C	
0x1001000D	
0x1001000E	
0x1001000F	

@Memòria	Dada
0x10010010	
0x10010011	
0x10010012	
0x10010013	
0x10010014	
0x10010015	
0x10010016	
0x10010017	
0x10010018	
0x10010019	
0x1001001A	
0x1001001B	
0x1001001C	
0x1001001D	
0x1001001E	
0x1001001F	

ies <u>es deixei</u>	i en bia
@Memòria	Dada
0x10010020	
0x10010021	
0x10010022	
0x10010023	
0x10010024	
0x10010025	
0x10010026	
0x10010027	
0x10010028	
0x10010029	
0x1001002A	
0x1001002B	
0x1001002C	
0x1001002D	
0x1001002E	
0x1001002F	

b) Completa la següent taula amb el contingut de les 48 posicions de memòria representades, en hexadecimal (sense el prefix "0x"). Les variables globals s'emmagatzemen a partir de l'adreça 0x10010000. Recorda que el codi ASCII de la 'A' és el 0x41, i que les variables globals no inicialitzades valen 0x00. Les posicions de memòria no ocupades es deixen en blanc.

a: .asciiz "DADA"

b: .word a+2

@Memòria	Dada
0x10010000	44
0x10010001	41
0x10010002	44
0x10010003	41
0x10010004	00
0x10010005	
0x10010006	
0x10010007	
0x10010008	02
0x10010009	00
0x1001000A	01
0x1001000B	10
0x1001000C	
0x1001000D	
0x1001000E	
0x1001000F	

@Memòria	Dada
0x10010010	
0x10010011	
0x10010012	
0x10010013	
0x10010014	
0x10010015	
0x10010016	
0x10010017	
0x10010018	
0x10010019	
0x1001001A	
0x1001001B	
0x1001001C	
0x1001001D	
0x1001001E	
0x1001001F	

ies <u>es deixei</u>	i cii biai
@Memòria	Dada
0x10010020	
0x10010021	
0x10010022	
0x10010023	
0x10010024	
0x10010025	
0x10010026	
0x10010027	
0x10010028	
0x10010029	
0x1001002A	
0x1001002B	
0x1001002C	
0x1001002D	
0x1001002E	
0x1001002F	

b) Completa la següent taula amb el contingut de les 48 posicions de memòria representades, en hexadecimal (sense el prefix "0x"). Les variables globals s'emmagatzemen a partir de l'adreça 0x10010000. Recorda que el codi ASCII de la 'A' és el 0x41, i que les variables globals no inicialitzades valen 0x00. Les posicions de memòria no ocupades es deixen en blanc.

a: .asciiz "DADA"

b: .word a+2

c: .dword -4

@Memòria	Dada
0x10010000	44
0x10010001	41
0x10010002	44
0x10010003	41
0x10010004	00
0x10010005	
0x10010006	
0x10010007	
0x10010008	02
0x10010009	00
0x1001000A	01
0x1001000B	10
0x1001000C	
0x1001000D	
0x1001000E	
0x1001000F	

	@Memòria	Dada
→	0x10010010	FC
	0x10010011	FF
	0x10010012	FF
	0x10010013	FF
	0x10010014	FF
	0x10010015	FF
	0x10010016	FF
	0x10010017	FF
	0x10010018	
	0x10010019	
	0x1001001A	
	0x1001001B	
	0x1001001C	
	0x1001001D	
	0x1001001E	
	0x1001001F	
	0210010011	

cs delaci	i en ola
@Memòria	Dada
0x10010020	
0x10010021	
0x10010022	
0x10010023	
0x10010024	
0x10010025	
0x10010026	
0x10010027	
0x10010028	
0x10010029	
0x1001002A	
0x1001002B	
0x1001002C	
0x1001002D	
0x1001002E	
0x1001002F	

b) Completa la següent taula amb el contingut de les 48 posicions de memòria representades, en hexadecimal (sense el prefix "0x"). Les variables globals s'emmagatzemen a partir de l'adreça 0x10010000. Recorda que el codi ASCII de la 'A' és el 0x41, i que les variables globals no inicialitzades valen 0x00. Les posicions de memòria no ocupades es deixen en blanc.

a: .asciiz "DADA"

b: .word a+2

c: .dword -4

d: .byte 14, 16

@Memòria	Dada
0x10010000	44
0x10010001	41
0x10010002	44
0x10010003	41
0x10010004	00
0x10010005	
0x10010006	
0x10010007	
0x10010008	02
0x10010009	00
0x1001000A	01
0x1001000B	10
0x1001000C	
0x1001000D	
0x1001000E	
0x1001000F	

Dada
FC
FF
0E
10

@Memòria	Dada	
0x10010020		
0x10010021		
0x10010022		
0x10010023		
0x10010024		
0x10010025		
0x10010026		
0x10010027		
0x10010028		
0x10010029		
0x1001002A		
0x1001002B		
0x1001002C		
0x1001002D		
0x1001002E		
0x1001002F		

b) Completa la següent taula amb el contingut de les 48 posicions de memòria representades, en hexadecimal (sense el prefix "0x"). Les variables globals s'emmagatzemen a partir de l'adreça 0x10010000. Recorda que el codi ASCII de la 'A' és el 0x41, i que les variables globals no inicialitzades valen 0x00. Les posicions de memòria no ocupades es deixen en blanc.

a: .asciiz "DADA"

b: .word a+2

c: .dword -4

d: .byte 14, 16

.align 2

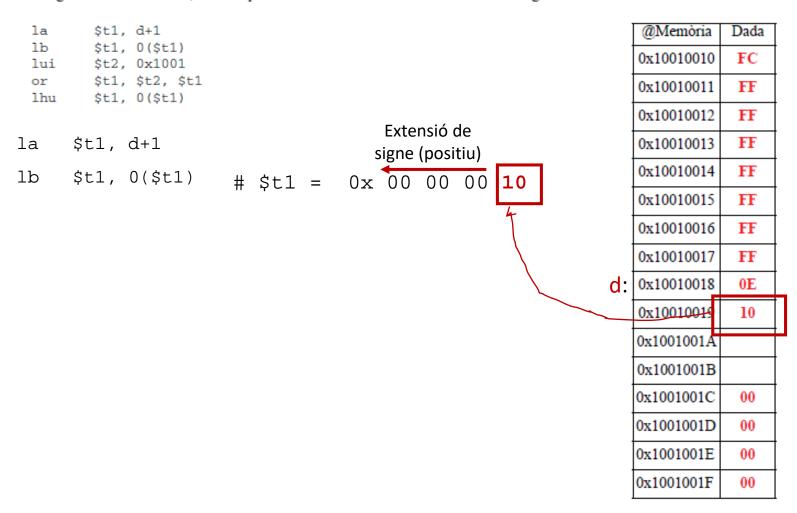
e: .space 400

@Memòria	Dada
0x10010000	44
0x10010001	41
0x10010002	44
0x10010003	41
0x10010004	00
0x10010005	
0x10010006	
0x10010007	
0x10010008	02
0x10010009	00
0x1001000A	01
0x1001000B	10
0x1001000C	
0x1001000D	
0x1001000E	
0x1001000F	

Dada
FC
FF
0E
10
00
00
00
00

@Memòria	Dada
x10010020	00
x10010021	00
x10010022	00
x10010023	00
x10010024	00
x10010025	00
x10010026	00
x10010027	00
x10010028	00
x10010029	00
x1001002A	00
x1001002B	00
x1001002C	00
x1001002D	00
x1001002E	00
x1001002F	00

```
$t1, d+1
                                                                            @Memòria
 la
                                                                                       Dada
 lb
         $t1, 0($t1)
                                                                           0x10010010
                                                                                       FC
         $t2, 0x1001
 lui
         $t1, $t2, $t1
 or
                                                                           0x10010011
                                                                                       FF
 lhu
         $t1, 0($t1)
                                                                           0x10010012
                                                                                       FF
                                                                                       FF
la
      $t1, d+1
                                                                           0x10010013
                         # $t1 = 0x 10010019
                                                                           0x10010014
                                                                                       FF
                                                                           0x10010015
                                                                                       FF
                                                                           0x10010016
                                                                                       FF
                                                                           0x10010017
                                                                                       FF
                                                                        0x10010018
                                                                                       0E
                                                                           0x10010019
                                                                                       10
                                                                           0x1001001A
                                                                           0x1001001B
                                                                           0x1001001C
                                                                                       00
                                                                           0x1001001D
                                                                                       00
                                                                           0x1001001E
                                                                                       00
                                                                           0x1001001F
                                                                                       00
```



```
$t1, d+1
 la
 1b
       $t1, 0($t1)
       $t2, 0x1001
 lui
       $t1, $t2, $t1
 or
 lhu
       $t1, 0($t1)
la
     $t1, d+1
lb
     $t1, 0($t1)
                      # $t1 = 0x 00 00 00 10
                     # $t2 = 0x 10 01 00 00
lui
     $t2, 0x1001
                                             Zeros a la
                                             part baixa
```

	@Memòria	Dada
	0x10010010	FC
	0x10010011	FF
	0x10010012	FF
	0x10010013	FF
	0x10010014	FF
	0x10010015	FF
	0x10010016	FF
	0x10010017	FF
d:	0x10010018	0E
	0x10010019	10
	0x1001001A	
	0x1001001B	
	0x1001001C	00
	0x1001001D	00
	0x1001001E	00
	0x1001001F	00

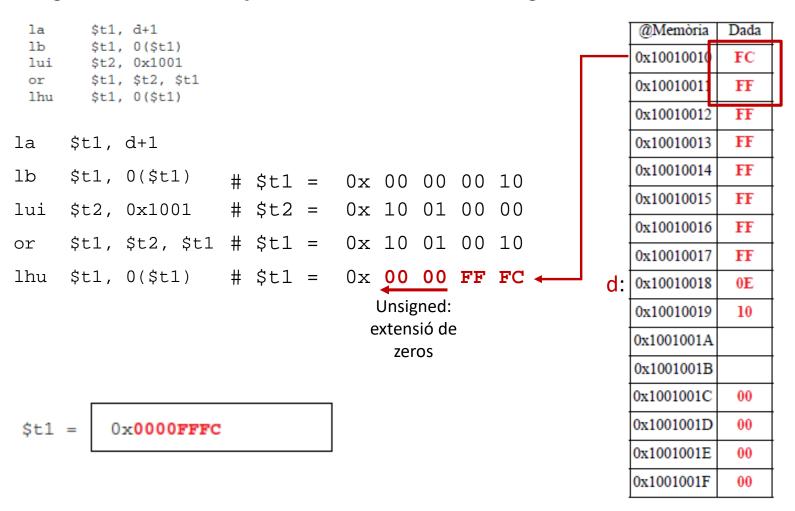
c) Donat el següent codi en MIPS, indica quin és el valor final en hexadecimal del registre \$\pmu1:

```
$t1, d+1
 la
 1b
       $t1, 0($t1)
 lui
       $t2, 0x1001
       $t1, $t2, $t1
 or
       $t1, 0($t1)
 lhu
la
     $t1, d+1
lb
     $t1, 0($t1)
                    # $t1 = 0x 00 00 00 10
     $t2, 0x1001 # $t2 = 0x 10 01 00 00
lui
     $t1, $t2, $t1 # $t1 = 0x 10 01 00 10
or
```

	@Memòria	Dada
	0x10010010	FC
	0x10010011	FF
	0x10010012	FF
	0x10010013	FF
	0x10010014	FF
	0x10010015	FF
	0x10010016	FF
	0x10010017	FF
:	0x10010018	0E
	0x10010019	10
	0x1001001A	
	0x1001001B	
	0x1001001C	00
	0x1001001D	00
	0x1001001E	00
	0x1001001F	00

d

```
la
        $t1, d+1
                                                                    @Memòria
                                                                              Dada
 lb
        $t1, 0($t1)
                                                                    0x10010010
                                                                               FC
        $t2, 0x1001
 lui
        $t1, $t2, $t1
 or
                                                                    0x10010011
                                                                               FF
        $t1, 0($t1)
 lhu
                                                                    0x10010012
                                                                               FF
la
      $t1, d+1
                                                                    0x10010013
                                                                               FF
                                                                    0x10010014
                                                                               FF
      $t1, 0($t1)
lb
                       # $t1 = 0x 00 00 00 10
                                                                    0x10010015
                                                                               FF
      $t2, 0x1001 # $t2 = 0x 10 01 00 00
lui
                                                                    0x10010016
                                                                               FF
      $t1, $t2, $t1 # $t1 = 0x 10 01 00 10
or
                                                                    0x10010017
                                                                               FF
      $t1, 0($t1)
lhu
                                                                    0x10010018
                                                                               0E
                                                                    0x10010019
                                                                               10
                                                                    0x1001001A
                                                                    0x1001001B
                                                                    0x1001001C
                                                                               00
                                                                    0x1001001D
                                                                               00
                                                                    0x1001001E
                                                                               00
                                                                    0x1001001F
                                                                               00
```



d) Tradueix a llenguatge assemblador del MIPS la següent sentència en C:

$$*b = *(b-2);$$

Carreguem la variable b al registre \$t1

la \$t0, b

Adreça de b:

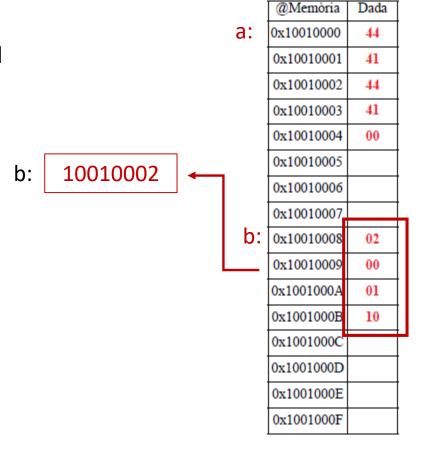
	@Memòria	Dada
a:	0x10010000	44
	0x10010001	41
	0x10010002	44
	0x10010003	41
	0x10010004	00
	0x10010005	
	0x10010006	
	0x10010007	1
b:	0x10010008	02
	0x10010009	00
	0x1001000A	01
	0x1001000B	10
	0x1001000C	
	0x1001000D	
	0x1001000E	
,	0x1001000F	

d) Tradueix a llenguatge assemblador del MIPS la següent sentència en C:

$$*b = *(b-2);$$

Carreguem la variable b al registre \$t1

la \$t0, b
lw \$t1, 0(\$t0)



d) Tradueix a llenguatge assemblador del MIPS la següent sentència en C:

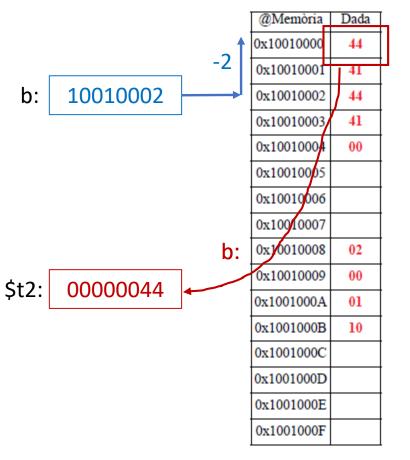
$$*b = *(b-2);$$

Carreguem la variable b al registre \$t1

```
la $t0, b
lw $t1, 0($t0)
```

Carreguem la dada apuntada per b-2
 (b està declarat punter a char)

```
1b $t2, -2($t1)
```



d) Tradueix a llenguatge assemblador del MIPS la següent sentència en C:

```
*b = *(b-2);
```

Carreguem la variable b al registre \$t1

```
la $t0, b
lw $t1, 0($t0)
```

Carreguem la dada apuntada per b-2

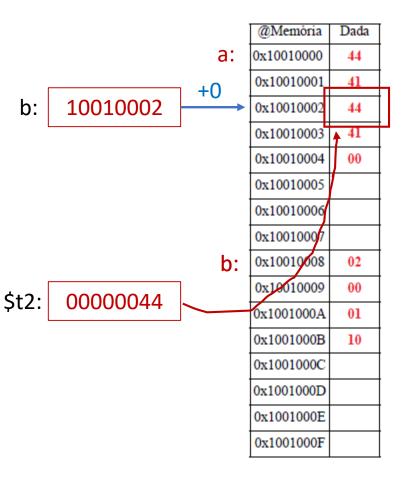
(b està declarat punter a char)

```
1b $t2, -2($t1)
```

La guardem en memòria a on apunti b

```
sb $t2, 0($t1)
```

```
la $t0, b
lw $t1, 0($t0)
lb $t2, -2($t1)
sb $t2, 0($t1)
```



Suposem que definim un format de coma flotant de 16 bits, similar a l'estàndard de simple precisió, excepte que té 7 bits de fracció en comptes de 23. La resta de camps es codifiquen igual.

a) Codifica el número x = -27,16 en el nou format de 16 bits aplicant l'arrodoniment al més pròxim, i expressa el resultat en hexadecimal:

$$\mathbf{x} = \begin{bmatrix} 0\mathbf{x} \end{bmatrix}$$

Desglossament dels bits:

_1	8	7
S	exponent	fracció

• Part entera: 27 = 11011 (ja tenim 5 dels 8 bits de mantissa)

Suposem que definim un format de coma flotant de 16 bits, similar a l'estàndard de simple precisió, excepte que té 7 bits de fracció en comptes de 23. La resta de camps es codifiquen igual.

a) Codifica el número x = -27,16 en el nou format de 16 bits aplicant l'arrodoniment al més pròxim, i expressa el resultat en hexadecimal:

$$\mathbf{x} = \begin{bmatrix} 0\mathbf{x} \end{bmatrix}$$

1	8	7
S	exponent	fracció

- Part entera: 27 = 11011 (ja tenim 5 dels 8 bits de mantissa)
- Fracció: 0,16 =

$$0.16 \times 2 = 0.32$$
 $0.32 \times 2 = 0.64$ $0.64 \times 2 = 1.28$ (ja tenim 5+3 = 8 bits de mantissa)

Suposem que definim un format de coma flotant de 16 bits, similar a l'estàndard de simple precisió, excepte que té 7 bits de fracció en comptes de 23. La resta de camps es codifiquen igual.

a) Codifica el número x = -27,16 en el nou format de 16 bits aplicant l'arrodoniment al més pròxim, i expressa el resultat en hexadecimal:

$$\mathbf{x} = \begin{bmatrix} 0\mathbf{x} \end{bmatrix}$$

Desglossament dels bits:

_1	8	7
S	exponent	fracció

- Part entera: 27 = 11011 (ja tenim 5 dels 8 bits de mantissa)
- Fracció: 0,16 =

$$0,16 \times 2 = \mathbf{0},32$$
 $0,32 \times 2 = \mathbf{0}$

$$0.16 \times 2 = 0.32$$
 $0.32 \times 2 = 0.64$ $0.64 \times 2 = 1.28$ (ja tenim 5+3 = 8 bits de mantissa)

Afegim alguns bits extra per a l'arrodoniment:

$$0.28 \times 2 = 0.56$$
 0.56

$$0.56 \times 2 = 1.12$$

(bits 01 → suficients per arrodonir avall)

Número en binari: -11011,001 01

Suposem que definim un format de coma flotant de 16 bits, similar a l'estàndard de simple precisió, excepte que té 7 bits de fracció en comptes de 23. La resta de camps es codifiquen igual.

a) Codifica el número x = -27,16 en el nou format de 16 bits aplicant l'arrodoniment al més pròxim, i expressa el resultat en hexadecimal:

$$\mathbf{x} = \begin{bmatrix} 0\mathbf{x} \end{bmatrix}$$

1	8	7
S	exponent	fracció

- Número en binari: -11011,001 01
- Normalitzem: -1,1011001 01 x 24

Suposem que definim un format de coma flotant de 16 bits, similar a l'estàndard de simple precisió, excepte que té 7 bits de fracció en comptes de 23. La resta de camps es codifiquen igual.

a) Codifica el número x = -27,16 en el nou format de 16 bits aplicant l'arrodoniment al més pròxim, i expressa el resultat en hexadecimal:

$$\mathbf{x} = \begin{bmatrix} 0\mathbf{x} \end{bmatrix}$$

_1	8	7
S	exponent	fracció

- Número en binari: -11011,001 01
- Normalitzem: -1,1011001 01 x 24
- Arrodonim (truncant): -1,1011001 × 2⁴

Suposem que definim un format de coma flotant de 16 bits, similar a l'estàndard de simple precisió, excepte que té 7 bits de fracció en comptes de 23. La resta de camps es codifiquen igual.

a) Codifica el número x = -27,16 en el nou format de 16 bits aplicant l'arrodoniment al més pròxim, i expressa el resultat en hexadecimal:

$$\mathbf{x} = \begin{bmatrix} 0\mathbf{x} \end{bmatrix}$$

_1	8	7
S	exponent	fracció

- Número en binari: -11011,001 01
- Normalitzem: -1,1011001 01 × 24
- Arrodonim (truncant): -1,1011001 × 2⁴
- Exponent (en excés a 127): 4+127 = 131 = 10000011

Suposem que definim un format de coma flotant de 16 bits, similar a l'estàndard de simple precisió, excepte que té 7 bits de fracció en comptes de 23. La resta de camps es codifiquen igual.

a) Codifica el número x = -27,16 en el nou format de 16 bits aplicant l'arrodoniment al més pròxim, i expressa el resultat en hexadecimal:

$$\mathbf{x} = \begin{bmatrix} 0\mathbf{x} \end{bmatrix}$$

Desglossament dels bits:

_1	8	7
S	exponent	fracció

- Número en binari: -11011,001 01
- Normalitzem: -1,1011001 01 x 24
- Arrodonim (truncant): -1,1011001 × 2⁴
- Exponent (en excés a 127): 4+127 = 131 = 10000011
- Signe: 1
- Ajuntem signe, exponent i fracció codificats, eliminant el bit ocult

1 10000011 1011001

Suposem que definim un format de coma flotant de 16 bits, similar a l'estàndard de simple precisió, excepte que té 7 bits de fracció en comptes de 23. La resta de camps es codifiquen igual.

a) Codifica el número x = -27,16 en el nou format de 16 bits aplicant l'arrodoniment al més pròxim, i expressa el resultat en hexadecimal:

$$\mathbf{x} = \begin{bmatrix} 0\mathbf{x} & \mathbf{0}\mathbf{x}\mathbf{C}\mathbf{1}\mathbf{D}\mathbf{9} \end{bmatrix}$$

Desglossament dels bits:

1	8	7
S	exponent	fracció

- Número en binari: -11011,001 01
- Normalitzem: -1,1011001 01 x 24
- Arrodonim (truncant): -1,1011001 x 2⁴
- Exponent (en excés a 127): 4+127 = 131 = 10000011
- Signe: 1
- Ajuntem signe, exponent i fracció codificats, eliminant el bit ocult

1 10000011 1011001

Hexadecimal: 0xC1D9

Suposem que definim un format de coma flotant de 16 bits, similar a l'estàndard de simple precisió, excepte que té 7 bits de fracció en comptes de 23. La resta de camps es codifiquen igual.

b) Calcula l'error de precisió comès en l'anterior apartat, expressant-lo en base 10, amb 2 dígits significatius (per exemple: error = 0,000XX, o bé: 0,0XX, etc.):

- Valor exacte inicial: $v = -27,16_{10}$
- Resultat arrodonit: $v_0 = -1,1011001_2 \times 2^4$ = -11011,001_2 = -27,125_10 (en decimal)

Suposem que definim un format de coma flotant de 16 bits, similar a l'estàndard de simple precisió, excepte que té 7 bits de fracció en comptes de 23. La resta de camps es codifiquen igual.

b) Calcula l'error de precisió comès en l'anterior apartat, expressant-lo en base 10, amb 2 dígits significatius (per exemple: error = 0,000XX, o bé: 0,0XX, etc.):

- Valor exacte inicial: $v = -27,16_{10}$
- Resultat arrodonit: $v_0 = -1,1011001_2 \times 2^4$ = $-11011,001_2 = -27,125_{10}$ (en decimal)
- Error de precisió: $\epsilon = |v v_0|$ = |-27,16 - (-27,125)|= **0,035**

Les següents afirmacions fan referència al format de simple precisió IEEE-754 (32 bits). Posa una X per a cada una d'elles (a la columna V si és Verdadera o a la columna F si és Falsa). Cada resposta correcta suma 0,1 punts; les respostes no contestades no es tenen en compte; cada resposta incorrecta resta 0,1 punts; i la puntuació total mínima és 0.

	Afirmació	V	F
1	Es produeix underflow quan els bits fraccionaris de la mantissa són tots zeros		X
2	Es produeix <i>overflow</i> quan l'exponent del resultat d'una operació és major que +126		
3	La codificació 0x7FFFFFFF representa el major número positiu no-nul		
4	La codificació 0x00800000 representa un número normalitzat		
5	La codificació 0x00000001 representa un número denormal		

1. FALS. Contraexemple: $1,000....0 \times 2^3$

L'underflow es produeix quan la magnitud d'un resultat és menor que el mínim dels valors normalitzats (que és 1,000...00 \times 2^{Emin}), i s'identifica fàcilment perquè si el normalitzem, el seu exponent és E < -126 = E_{min}

Les següents afirmacions fan referència al format de simple precisió IEEE-754 (32 bits). Posa una X per a cada una d'elles (a la columna V si és Verdadera o a la columna F si és Falsa). Cada resposta correcta suma 0,1 punts; les respostes no contestades no es tenen en compte; cada resposta incorrecta resta 0,1 punts; i la puntuació total mínima és 0.

	Afirmació	V	F
1	Es produeix underflow quan els bits fraccionaris de la mantissa són tots zeros		X
2	Es produeix <i>overflow</i> quan l'exponent del resultat d'una operació és major que +126		X
3	La codificació 0x7FFFFFFF representa el major número positiu no-nul		
4	La codificació 0x00800000 representa un número normalitzat		
5	La codificació 0x00000001 representa un número denormal		

2. FALS. Contraexemple: $1,000....0 \times 2^{127}$ és representable

El major exponent és E_{max} i es codifica en excés com 11111110₂, que representa l'enter 254 – 127 = 127

Les següents afirmacions fan referència al format de simple precisió IEEE-754 (32 bits). Posa una X per a cada una d'elles (a la columna V si és Verdadera o a la columna F si és Falsa). Cada resposta correcta suma 0,1 punts; les respostes no contestades no es tenen en compte; cada resposta incorrecta resta 0,1 punts; i la puntuació total mínima és 0.

	Afirmació	V	F
1	Es produeix underflow quan els bits fraccionaris de la mantissa són tots zeros		X
2	Es produeix <i>overflow</i> quan l'exponent del resultat d'una operació és major que +126		X
3	La codificació 0x7FFFFFFF representa el major número positiu no-nul		X
4	La codificació 0x00800000 representa un número normalitzat		
5	La codificació 0x00000001 representa un número denormal		

3. FALS. Aquest valor conté l'exponent i la fracció amb tots els bits a 1, i no representa un "número", sinó el valor Infinit.

El "major número positiu no-nul" és 1,1111...1 $_2$ × 2¹²⁷ i es codifica com: 0-11111110-11111111111111111111 = 0x7F7FFFF

Les següents afirmacions fan referència al format de simple precisió IEEE-754 (32 bits). Posa una X per a cada una d'elles (a la columna V si és Verdadera o a la columna F si és Falsa). Cada resposta correcta suma 0,1 punts; les respostes no contestades no es tenen en compte; cada resposta incorrecta resta 0,1 punts; i la puntuació total mínima és 0.

	Afirmació	V	F
1	Es produeix underflow quan els bits fraccionaris de la mantissa són tots zeros		X
2	Es produeix <i>overflow</i> quan l'exponent del resultat d'una operació és major que +126		X
3	La codificació 0x7FFFFFFF representa el major número positiu no-nul		X
4	La codificació 0x00800000 representa un número normalitzat	X	
5	La codificació 0x00000001 representa un número denormal		

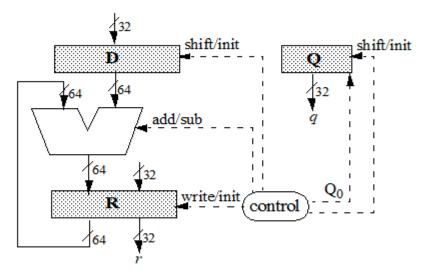
En concret, és el número 1.0×2^{-126}

Les següents afirmacions fan referència al format de simple precisió IEEE-754 (32 bits). Posa una X per a cada una d'elles (a la columna V si és Verdadera o a la columna F si és Falsa). Cada resposta correcta suma 0,1 punts; les respostes no contestades no es tenen en compte; cada resposta incorrecta resta 0,1 punts; i la puntuació total mínima és 0.

	Afirmació	V	F
1	Es produeix underflow quan els bits fraccionaris de la mantissa són tots zeros		X
2	Es produeix <i>overflow</i> quan l'exponent del resultat d'una operació és major que +126		X
3	La codificació 0x7FFFFFFF representa el major número positiu no-nul		X
4	La codificació 0x00800000 representa un número normalitzat	X	
5	La codificació 0x00000001 representa un número denormal	X	

Pregunta 8. Divisió d'enters

Sigui el següent circuit seqüencial per a la divisió de números naturals de 32 bits, que calcula el quocient q = x/y, i el residu r = x%y (els senyals d'entrada x, i y s'hi han omès expressament):



Completa el següent algorisme en pseudocodi, que expressa la seqüència d'operacions que realitza l'anterior circuit divisor:

• Solució: La teniu als apunts del Tema 5, secció 3.3 (pàgina 11) !!