Tema 5. Aritmètica de coma flotant

Curs 2019-2020Q2 – Grup 30

Joan Manuel Parcerisa

Facultat d'Informàtica de Barcelona

Universitat Politècnica de Catalunya



Números "amb decimals"

- Com representar números no enters amb un número finit de bits? (renunciant a representar tots els racionals)
 - Coma fixa.
 - Coma flotant



Coma fixa

Coma fixa

- Alguns bits per a la part entera, i alguns per a la part fraccionària
- Exemple amb 8 bits:

```
eeeeefff \rightarrow part entera i part fraccionària

10101,110

= 1 \times 2^4 + 0 \times 2^3 + 1 \times 2^2 + 0 \times 2^1 + 1 \times 2^0 + 1 \times 2^{-1} + 1 \times 2^{-2} + 0 \times 2^{-3}

= 21,75<sub>10</sub>
```

- El rang és bastant limitat
- Els números representables són equidistants

Coma flotant

- Rang molt més gran
 - però números representables no equidistants
- Notació científica normalitzada (base 10):

```
v = \pm m \times 10^e tal que 1 \le m < 10
2.34 × 10<sup>6</sup> \rightarrow Normalitzt (1 \le m < 10)
0.0234 × 10<sup>8</sup> \rightarrow No normalitzat!
(la part entera de m ha de tenir 1 sol dígit, i ha de ser no-nul)
```

Coma flotant en base 2

$$v = \pm 1, \underbrace{\text{fff...} f}_{\text{signe (S)}} \times 2 \overset{\text{eee ... e}}{\text{mantissa}} \times 2 \overset{\text{eee ... e}}{\text{base exponent (E)}}$$

- Components:
 - **Signe**: o=positiu, 1=negatiu
 - Mantissa: conté la magnitud del número
 - Normalitzada: part entera = 1!
 - Part entera implícita ("bit ocult") → estalviem 1 bit
 - **Exponent**: enter representat "en excés"
 - Base: 2, implícita
- Codificació (32 bits): signe, exponent, fracció

• Interpretació (S=s, E=eee...e - excés, F=0,fff...f): $v = (-1)^s \times (1 + F) \times 2^E$



Estàndard IEEE-754 (1985-2008)

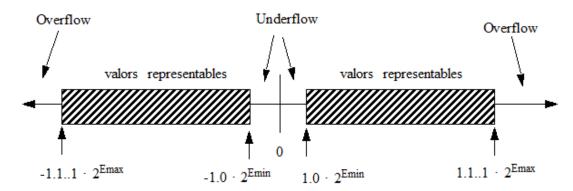
	1	8	23	
simple precisió	S	E	F	
	1	11		52
doble precisió	S	E		F

- Compromís rang vs. precisió
 - A més bits d'exponent: +rang, -precisió (i viceversa)
- Part entera = 1 (implícita, no es representa)
- Exponent
 - situat entre signe i fracció
 - en excés a 127 (simple precisió) o a 1023 (doble precisió)
 - Permet comparar magnituds amb un comparador de naturals
- En C, es representen amb els tipus float i double

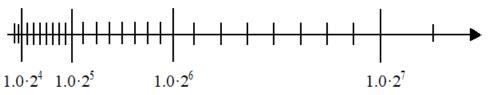


IEE-754: Valors representables

- Mantissa: $1,000...0 \le \text{mantissa} \le 1,111...1$
- Exponent: $Emin \le E \le Emax$
- Valors for de rang: Overflow
- Valors amb magnitud $< 1.0 \cdot 2^{\text{Emin}}$: Underflow (resultats "no fiables")

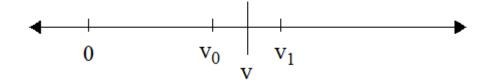


• Amb 32 bits es poden representar 2³² números, igual que amb coma fixa, però no són equidistants:





Error de precisió per arrodoniment



- Resultat exacte v està entre 2 valors representables: v_0 i v_1
- Si l'arrodonim a v_0 l'error de precisió és $\varepsilon = |v-v_0|$
- Exemple: representar el número racional $\frac{1}{10}$ en simple precisió
 - És el número amb fracció periòdica:

- Si l'arrodonim a v_0 (eliminant bits)

- Error de precisió ($\varepsilon = |v-v_0|$)



IEE-754: 4 modes d'arrodoniment

En l'exemple anterior...

- 1.- **Truncament** ("cap al zero"): v=v₀
 - El més simple d'implementar: eliminant els bits extra
 - Cota superior d'error (quan v està pròxim a v_1):

- 2.- Cap al + ∞ : $v=\max(v_0, v_1)$
- 3.- Cap al ∞ : $v=min(v_0, v_1)$
 - Usats en "aritmètica d'intervals"

IEE-754: 4 modes d'arrodoniment

En l'exemple anterior...

4.- Cap al més pròxim (o al valor "parell" en el cas equidistant)

- Mètode usat per defecte
 - \rightarrow En l'exemple, arrodonim a v_1 , que és més pròxim que v_0
- Màxim error: quan v és equidistant de v_0 i v_1

$$\varepsilon_{\text{max}} = |\mathbf{v}_1 - \mathbf{v}_0| / 2 = 0,5 \text{ ULP}$$

- **Regla pràctica**: examinem el primer bit extra en 3 exemples



IEE-754: Codificacions especials

- Exponents en valors normalitzats: Emin= 0..001, Emax = 1..110
- Exponents reservats: 000..0i111..1
- $\pm Zero (E=000..0, F=000..0)$

No es pot representar en format normalitzat...

Pega: tenim un zero positiu i un negatiu!

- Denormals (E=000...0, F≠000...0)
 - Bit ocult implícit = 0 (en lloc de 1). Exponent implícit = Emin

Representen números en la "regió d'underflow": 0, $xxx..x \times 2^{Emin}$

- $\pm Inf(E=111..1, F=000..0)$
 - Evitar *overflows* en càlculs intermedis: 1/(1+100/x)=0 per a $x\to 0$
 - Definim algunes regles: 1÷0=Inf, 1/Inf=0, x±Inf=Inf, etc.
- NaN (*Not-a-Number*) (E=111..1, F≠000..0)
 - Resultat d'operacions *invàlides*: $\infty \pm \infty$, $0 \times \infty$, $\infty \div \infty$, \sqrt{x} (x<0), etc.
 - Definim algunes regles: x operat NaN = NaN

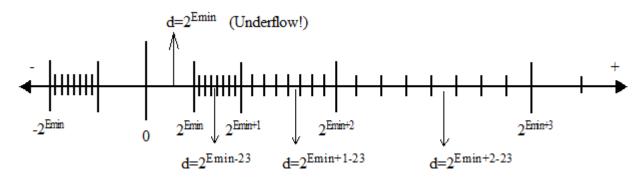


IEE-754: resum dels formats

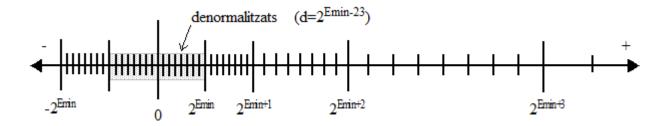
Tot 0 Altres Tot 1 Tot 0 Zero Infinit Normalitzat NaN



Underflow i nombres denormals



- L'error de precisió depèn de la distància (d) entre números consecutius
- No és uniforme: decreix geomètricament amb l'exponent...
- Excepte prop del zero!
- Prop del zero, l'error és del mateix ordre que la magnitud (l'error relatiu pot arribar a ser = 1). Els resultats no són fiables: Excepció d'Underflow
- Alternativa: números denormals: $0, xxxx...xx \times 2^{\text{Emin}}$





Exemple. Representar v=-1029, 68

1. Convertir la part entera, per divisions successives

```
1029 = 10000000101 (té 11 bits)
```

2. Convertir la fracció, per multiplicacions successives

```
0,68 \times 2 = 1,36 \rightarrow 1 (primer bit de fracció) 0,36 \times 2 = 0,72 \rightarrow 0 (segon bit de fracció) ... etc.
```

- Seguim fins tenir 24 bits entre part entera i fracció: 24-11=13 bits
- Però calen alguns bits extra, suficients per discernir si arrodonir amunt o al cas equidistant (al parell). En aquest cas ens calen 5 bits extra: **10001**...

```
0,68 = 0,101011100001010001... (18 bits)
```

3. Ajuntar part entera i fracció (11+18=29 bits)

```
1029,68 = 10000000101,101011100001010001...
```



- 4. Normalitzar (moure la coma 10 llocs i ajustar l'exponent)

 1029,68 = 1,0000000101101011100001010001... × 2¹⁰
- 5. Arrodonir (al més pròxim), examinant els "bits extra" \rightarrow amunt 1029,68 = 1,00000001011010111000010 $\mathbf{10001}... \times 2^{10}$ 1029,68 = 1,0000000101101011100001 $\mathbf{1} \times 2^{10}$
- 6. Codificar l'exponent en excés a 12710 + 127 = 137 = 10001001
- 7. Ajuntar Signe, Exponent i Fracció (el bit implícit 1 no s'escriu!)
 -1029,68 = 1 10001001 00000001011010111000011
- 8. Expressar en hexadecimal -1029,68 = **0xC480B5C3**



- Calcular l'error de precisió ($\varepsilon = |v-v_0|$)
 - Restant el valor arrodonit i el valor "exacte"

$$\varepsilon = \begin{pmatrix} 1,000000010110101111000011 & \times 2^{10} \\ -\frac{1,0000000101101011100001010001... & 2^{10}}{0,00000000000000000000001111} & \times 2^{10} \end{pmatrix}$$

- Normalitzem: movem la coma 25 posicions a la dreta ...

$$\varepsilon = 1,111 \times 2^{10-25} = 1,111 \times 2^{-15}$$

- Convertim a decimal (no es demanarà sense calculadora) ...

$$\varepsilon = 1,875 \times 2^{-15}$$
= 1,875 / 2¹⁵
= 1,875/32768
= 5,722 × 10⁻⁵



Exemple: convertir v=0x45814140 a base 10

- 1. L'escrivim en binari
 - $v = 0100 \ 0101 \ 1000 \ 0001 \ 0100 \ 0001 \ 0100 \ 0000$
- 3. Convertim l'exponent a decimal i li restem l'excés 127 10001011 = 139 E = 139 - 127 = 12
- 5. Moure la coma 12 posicions a la dreta i eliminar zeros finals v = +1000000101000, 00101000000
- 6. Convertir la part entera a decimal (suma ponderada) $1000000101000 = 1 \cdot 2^{12} + 1 \cdot 2^5 + 1 \cdot 2^3 = 4136$
- 7. Convertir la fracció a decimal (movent la coma a la dreta) $0,00101 = 101 \times 2^{-5} = 5/32 = 0,15625$
- 8. Ajuntar part entera i fracció: v = 4136,15625



Segona part

- Operacions amb números de coma flotant
 - Bits de guarda
 - Suma (resta)
 - Multiplicació i divisió
- Coma flotant en MIPS
 - Registres
 - Instruccions
 - Subrutines i declaracions
- Associativitat



Bits de guarda

- L'estàndard IEEE-754 especifica que *el resultat de una operació aritmètica* ha de ser el mateix que el que s'obtindria si es realitzés amb una precisió absoluta i al final s'arrodonís el resultat (al més pròxim $\rightarrow \varepsilon_{max} = 0,5$ ULP)
- - Operar amb tots ells per no perdre precisió requeriria un hardware monstruós!
 - Però es demostra que podem obtener el mateix resultat convertint el conjunt de bits extra en tan sols tres (anomenats bits de guarda): Guard, Round i Sticky
- Per convertir el conjunt de bits extra a 3 bits de guarda:
 - G i R són iguals als 2 primers bits extra
 - S (tercer bit) és la OR lógica de la resta de bits a la dreta
- Suposem el resultat intermedi

```
y = X,XXXXXXXXXXXXXXXXXXXXXXXXXXabcdefgh...
```



Suma (resta) en coma flotant

- Suposem un cas senzill que coneixem bé (base 10):
 - Format: mantissa normalitzada amb 4 dígits decimals: x, $xxx \times 10^{xx}$
 - Sumar: $9,999 \times 10^{1} + 1,680 \times 10^{-1}$
 - Així no:

Alinear mantisses:

$$9,999 \times 10^{1}$$
+ $0,01680 \times 10^{1}$
= $10,01580 \times 10^{1}$

- Normalitzar:

$$1,001580 \times 10^{2}$$

Arrodonir a 4 dígits:

$$1,001580 \times 10^{2}$$
$$1,002 \times 10^{2}$$

Suma (resta) en coma flotant

- 1. **Igualar els exponents** al major dels dos, desplaçant la coma de la mantissa del de menor exponent
- 2. Sumar les magnituds tenint en compte els signes: si són diferents cal restar-les (en aquest cas, posar al minuend la de major valor absolut!)
- 3. Normalitzar el resultat movent la coma per obtenir un 1 a la part entera
- 4. Arrodonir la mantissa
- **5. Codificar** signe, exponent (en excés) i mantissa (eliminant bit ocult)



Exemple: sumar z=x+y

Suposem x=0x3F40000D, y=0xC0800004

1. Els escrivim en binari

2. Separem els camps (S, E, F)

3. Convertim exponents a decimal, afegim bit ocult, i el signe

4. Igualem exponents al major (=2): desplacem \times tres bits a la dreta

```
x = +0,001100000000000000001101 \times 2^{2}
```

bits extra

5. Sumar magnituds: signes diferents \rightarrow restar (minuend, la major = |y|)

6. Normalitzar mantissa (desplaçant els bits 1 posició a l'esquerra)

$$z = 1,101000000000000000000100$$
1 × 2¹

7. Arrodonir mantissa (amunt)

8. Ajuntar signe, exponent (en excés) i mantissa (sense el bit ocult)



Multiplicació (divisió) en coma flotant

Observem que

```
m_1 \times 2^{e1} \times m_2 \times 2^{e2} = (m_1 \times m_2) \times 2^{(e1+e2)}

m_1 \times 2^{e1} / m_2 \times 2^{e2} = (m_1/m_2) \times 2^{(e1-e2)}
```

- Passos
 - Multiplicar (o dividir) les mantisses (igual que amb els naturals)
 - Sumar exponents (o restar-los)

Multiplicació en coma flotant

- Suposem un cas senzill que coneixem bé (base 10):
 - Format: mantissa normalitzada amb 4 dígits decimals: x, $xxx \times 10^{xx}$
 - Multiplicar: $(-1,110\times10^{10})\times 9,200\times10^{-5}$
 - Suma dels exponents: 10 + (-5) = 5
 - Producte de les mantisses:

- Ajuntar-ho tot:
- Normalitzar:
- Arrodonir a 4 dígits (avall):

$$-10,212000 \times 10^{5}$$

$$-1$$
 0212000 × 10⁶

$$-1,0212000 \times 10^{6}$$

$$-1,021 \times 10^{6}$$

Exemple: multiplicar $z=x\times y$

Suposem x=0x3F600000, y=0xBED00002

1. Els escrivim en binari

```
x = 0011 \ 1111 \ 0110 \ 0000 \ 0000 \ 0000 \ 0000 \ 0000
y = 1011 \ 1110 \ 1101 \ 0000 \ 0000 \ 0000 \ 0000 \ 0010
```

2. Separem els camps (S, E, F)

3. Convertim exponents a decimal, afegim bit ocult, i el signe

4. Multipliquem mantisses (sense zeros finals de x, parts enteres en negreta)



- 5. Sumem els exponents: -1+(-2) = -3
- 6. El producte queda $10,110110000000000000011100 \times 2^{-3}$
- 7. Normalitzem: desplacem tots els bits 1 posició a la dreta $|z| = 1,011011000000000000001110 \times 2^{-2}$
- 8. Arrodonim la mantissa (amunt)

- 9. Codifiquem l'exponent: -2+127 = 125 = 01111101
- 10. Ajuntem signe (negatiu), exponent i mantissa (sense el bit ocult!)

Coma flotant en el MIPS

- Coprocesador de coma flotant (o FP) CP1
 - Procesador adjunt que extén el ISA
 - 32 registres de simple precisió: \$f0, \$f1, ... \$f31
 - O bé 16 parells per a doble precisió: \$f0-\$f1, \$f2-\$f3,...
 - Les instruccions FP operen només sobre registres FP:

Accés a memòria

Aritmètiques

```
add.s fd,fs,ft add.d fd,fs,ft sub.s fd,fs,ft sub.d fd,fs,ft mul.s fd,fs,ft div.s fd,fs,ft div.d fd,fs,ft
```



Instruccions de coma flotant

Còpia entre registres

```
mfc1 rt,fs → copia de fs a rt
mtc1 rt,fs → copia de rt a fs
mov.s fd,fs → copia de fs a fd
```

Comparació

```
c.xx.s fs,ft c.xx.d fs,ft
```

- on xx és un de $\{eq, lt, le\}$
- escriu el resultat al bit de condició (registre implícit)

Salt

```
bc1t etiqueta → salta si el bit de condició = TRUE → salta si el bit de condició = FALSE
```

Subrutines i declaracions

- Pas de paràmetres i resultats a subrutines
 - Reglamentació molt complexa per al pas de floats, doubles i mescles de tipus enters amb flotants
 - Sols veurem el cas amb 1 o 2 paràmetres float: s'usen \$f12 i \$f14
 - El resultat es retorna en \$f0
- Registres "segurs": del \$f20 al \$f31
- Declaració de variables de coma flotant en MIPS

```
.data
var1: .float 3.1416, 3.5E2,...
var2: .double 3E350, 0.0038, ...
```

- Alineen a adreces múltiples de 4 i de 8, respectivament

Exemple: traduir la funció func ()

```
float func (float x)
                           .data
                    const1: .float 1.0
 if (x<1.0)
  return x*x;
                           .text
 else
  return 2.0-x;
                    func:
                           la $t0,const1
                           lwc1 $f16,0($t0) # $f16 = 1.0
                           c.lt.s $f12,$f16 # cond = (x<1.0)
                           bc1f else
                                       # branch if cond=false
                           mul.s $f0,$f12,$f12 # x*x
                           b fisi
                    else:
```

add.s \$f16,\$f16,\$f16 # 1.0+1.0

sub.s \$f0,\$f16,\$f12 # 2.0-x

jr \$ra

fisi:

Associativitat

Verifica la propietat associativa la suma de números en coma flotant?

$$x + (y + z) = (x + y) + z$$

• Suposem
$$x = -1.5 \times 10^{38}$$
, $y = 1.5 \times 10^{38}$, $z = 1.0$

$$x + (y + z)$$
 = -1,5 × 10³⁸ + (1,5 × 10³⁸ + 1,0)
= -1,5 × 10³⁸ + 1,5 × 10³⁸
= 0,0

$$(x + y) + z$$
 = $(-1.5 \times 10^{38} + 1.5 \times 10^{38}) + 1.0$
= $0.0 + 1.0$
= 1.0

NO!

Suposem x=3DC00046, y=0xC0800004

Suposem x=3DC00046, y=0xC0800004

1. Els escrivim en binari



Suposem x=3DC00046, y=0xC0800004

1. Els escrivim en binari

```
x = 0011 \ 1101 \ 1100 \ 0000 \ 0000 \ 0000 \ 0100 \ 0110
y = 1100 \ 0000 \ 1000 \ 0000 \ 0000 \ 0000 \ 0000 \ 0100
```

2. Separem els camps (S, E, F)



Suposem x=3DC00046, y=0xC0800004

1. Els escrivim en binari

2. Separem els camps (S, E, F)

3. Convertim exponents a decimal, afegim bit ocult, i el signe

Suposem x=3DC00046, y=0xC0800004

1. Els escrivim en binari

2. Separem els camps (S, E, F)

3. Convertim exponents a decimal, afegim bit ocult, i el signe

4. Igualem exponents al major (=2): desplacem x sis bits a la dreta

```
x = +0,000001100000000000001000110 \times 2^{2}
```

bits extra

Suposem x=3DC00046, y=0xC0800004

1. Els escrivim en binari

2. Separem els camps (S, E, F)

3. Convertim exponents a decimal, afegim bit ocult, i el signe

4. Igualem exponents al major (=2): desplacem x sis bits a la dreta

```
x = +0,000001100000000000001000110 \times 2^{2}
```

bits extra

5. Determinem els 3 bits de guarda GRS

```
x = +0,000001100000000000001001 \times 2^{2}
```



6. Sumar magnituds: signes diferents \rightarrow restar (minuend, la major = |y|)



6. Sumar magnituds: signes diferents \rightarrow restar (minuend, la major = |y|)

7. Normalitzar mantissa (desplaçant els bits 1 posició a l'esquerra)

```
|z| = 1,11111010000000000000010111 \times 2^{1}
```

6. Sumar magnituds: signes diferents \rightarrow restar (minuend, la major = |y|)

7. Normalitzar mantissa (desplaçant els bits 1 posició a l'esquerra)

$$|z| = 1,1111010000000000000101$$
11 × 2¹

8. Arrodonir mantissa (amunt)



6. Sumar magnituds: signes diferents \rightarrow restar (minuend, la major = |y|)

7. Normalitzar mantissa (desplaçant els bits 1 posició a l'esquerra)

$$|z| = 1,1111010000000000000010111 \times 2^{1}$$

8. Arrodonir mantissa (amunt)

9. Ajuntar signe, exponent (en excés) i mantissa (sense el bit ocult)

```
exponent = 1 + 127 = 128 = 10000000

signe = 1

z = 1 10000000 11110100000000000000110

= 1100 0000 0111 1010 0000 0000 0000 0110

= 0xC07A0006
```

