Tema 7. Memòria Virtual Problemes

Curs 2019-20 Primavera
Grup 30
Joan Manuel Parcerisa





- **7.1.** Es disposa d'un sistema amb memòria virtual paginada, amb les característiques següents:
 - Espai d'adreces dels programes (grandària de la memòria virtual)= 16 Mbytes = 2²⁴ bytes
 - Espai de memòria física= 16 Kbytes = 2¹⁴ bytes
 - Mida de les pàgines = 256 bytes = 28 bytes

Cada programa pot tenir a memòria física un màxim de 3 pàgines simultàniament. En cas que una d'aquestes 3 pàgines hagués de ser sacrificada per deixar lloc a una altra, es fa servir l'algorisme de reemplaçament LRU.

Es demana:

a) Indica les dimensions de la taula de pàgines de cada programa, tenint en compte que cada entrada de la taula té un bit de presència (indica si la pàgina corresponent està carregada a memòria física) i un bit de modificació (indica si la pàgina corresponent ha estat modificada durant la seva estada a la memòria física).

- **7.1.** Es disposa d'un sistema amb memòria virtual paginada, amb les característiques següents:
 - Espai d'adreces dels programes (grandària de la memòria virtual)= 16 Mbytes = 2²⁴ bytes
 - Espai de memòria física= 16 Kbytes $= 2^{14}$ bytes
 - Mida de les pàgines = 256 bytes = 28 bytes

Cada programa pot tenir a memòria física un màxim de 3 pàgines simultàniament. En cas que una d'aquestes 3 pàgines hagués de ser sacrificada per deixar lloc a una altra, es fa servir l'algorisme de reemplaçament LRU.

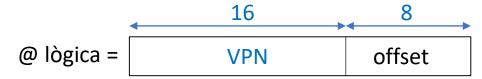
Es demana:

- a) Indica les dimensions de la taula de pàgines de cada programa, tenint en compte que cada entrada de la taula té un bit de presència (indica si la pàgina corresponent està carregada a memòria física) i un bit de modificació (indica si la pàgina corresponent ha estat modificada durant la seva estada a la memòria física).
- Quants marcs de păgina té l'espai físic?
 - 2¹⁴ bytes totals / 2⁸ bytes per pàgina = 2⁶ marcs → PPN té 6 bits
- Quantes págines té l'espai lògic (= entrades de la TP)?
 - 2²⁴ bytes totals / 2⁸ bytes per pàgina = 2¹⁶ pàgines
- Dimensions de la TP = 2^{16} entrades × (1 + 1 + 6) bits = 2^{16} bytes

b) A la taula següent apareix una llista d'adreces virtuals (en hexadecimal) que són generades pel processador. Omple la taula indicant, per a cadascuna de les adreces, el número de pàgina en hexadecimal corresponent (columna A), si l'accés produeix una fallada de pàgina o no (columna B), i, en cas que la fallada de pàgina hagi produït un reemplaçament, el número de pàgina reemplaçada (columna C). Considera que inicialment no hi ha cap pàgina carregada a memòria física.

Adreça (hex)	A Núm. pàgina (hex)	B Fallada de pàgina (SI o NO)	C Núm. pàgina reemplaçada (hex)
000023			
000101			
000102			
000200			
000010			
000111			
000416			
000520			
000101			

• A: Determinar els números de pàgina (VPN)



Adreça (hex)	A – VPN (hex)	B – Fallada de pàgina (S/N)	C – VPN pàg. Reemplaçada (hex)
0000 23	0		
0001 01	1		
0001 02	1		
0002 00	2		
0000 10	0		
0001 11	1		
0004 16	4		
0005 20	5		
0001 01	1		

- Afegim una columna amb els VPNs presents a MP (en ordre LRU)
- El programa pot usar 3 marcs i estan inicialment lliures

Cada programa pot tenir a memòria física un màxim de 3 pàgines simultàniament.

Considera que inicialment no hi ha cap pàgina carregada a memòria física.

Adreça (hex)	A – VPN (hex)	B – Fallada de	C – VPN pàg.	LRU: VPNs en
Aureça (nex)	A – VFN (HEX)	pàgina (S/N)	Reemplaçada (hex)	MP (,)
0000 23	0			
0001 01	1			
0001 02	1			
0002 00	2			
0000 10	0			
0001 11	1			
0004 16	4			
0005 20	5			
0001 01	1			

000023 → pàgina 0: fallada

• 000101 → pàgina 1: fallada

• 000102 → pàgina 1: encert

• 000200 → pàgina 2: fallada

Adreça (hex)	A – VPN (hex)	B – Fallada de	C – VPN pàg.	LRU: VPNs en
/tareça (nex)	ireça (irex) A – VFN (irex)		Reemplaçada (hex)	MP (,)
0000 23	0	S		0, ,
0001 01	1	S		0, 1,
0001 02	1	N		0, 1,
0002 00	2	S		0, 1, 2
0000 10	0			
0001 11	1			
0004 16	4			
0005 20	5			
0001 01	1			

- 000010 → pàgina 0: encert → passa a ser la més recent
- 000111 → pàgina 1: encert → passa a ser la més recent

Adreça (hex)	A – VPN (hex)	B – Fallada de pàgina (S/N)	C – VPN pàg. Reemplaçada (hex)	LRU: VPNs en MP (,)
0000 23	0	S		0, ,
0001 01	1	S		0, 1,
0001 02	1	N		0, 1,
0002 00	2	S		0, 1, 2
0000 10	0	N		1, 2, 0
0001 11	1	N		2, 0, 1
0004 16	4			
0005 20	5			
0001 01	1			

• 000416 → pàgina 4: fallada → reemplaça la 2

Adreça (hex)	A – VPN (hex)	B – Fallada de pàgina (S/N)	C – VPN pàg. Reemplaçada (hex)	LRU: VPNs en MP (,)
0000 23	0	S		0, ,
0001 01	1	S		0, 1,
0001 02	1	N		0, 1,
0002 00	2	S		0, 1, 2
0000 10	0	N		1, 2, 0
0001 11	1	N		X 0, 1
0004 16	4	S	2	0, 1, 4
0005 20	5			
0001 01	1			

- 000416 → pàgina 4: fallada → reemplaça la 2
- 000520 → pàgina 5: fallada → reemplaça la 0
- 000101 → pàgina 1: encert → passa a ser la més recent

Adreça (hex)	A – VPN (hex)	B – Fallada de	C – VPN pàg.	LRU: VPNs en
/ tarega (nex)	/ VIII (IIEX)	pàgina (S/N)	Reemplaçada (hex)	MP (,)
0000 23	0	S		0, ,
0001 01	1	S		0, 1,
0001 02	1	N		0, 1,
0002 00	2	S		0, 1, 2
0000 10	0	N		1, 2, 0
0001 11	1	N		2, 0, 1
0004 16	4	S	2	% 1, 4
0005 20	5	S	0	1, 4, 5
0001 01	1	N		4, 5, 1

7.2. Un sistema experimental es gestiona amb memòria virtual sota paginació amb algorisme de reemplaçament LRU. Aquest sistema té 64 KB de memòria virtual i 8 KB de memòria física. Les pàgines tenen 1 KB de mida. La taula de pàgines està carregada sempre a memòria física, ocupant l'últim marc de pàgina.

Suposem que una certa aplicació és ubicada dins l'espai lògic en les següents adreces:

- El codi del programa se situa en el rang d'adreces: 0x0000 0x03FF
- Les dades del programa se situen en el rang d'adreces: 0x0400 0x47FF

Dins les dades del programa hi ha una matriu que en alt nivell ha estat declarada com:

```
int MAT[32][256];
```

Aquesta matriu s'emmagatzema a memòria a partir de l'adreça base 0x0400. Tingues en compte que els enters es codifiquen en 16 bits. La resta de variables del programa, així com la pila, s'emmagatzemen a partir de l'adreça 0x4400.

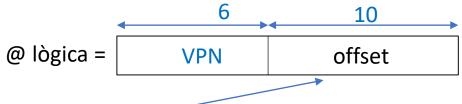
Considerem el següent fragment del codi de l'aplicació:

```
for (i=0; i<32; i++)
for (j=0; j<256; j++)
MAT[i][j] = i+j;
```

on:

- El compilador reserva dos registres del processador per a les variables i i j.
- La taula de pàgines abans de començar a executar l'anterior codi indica que a memòria física només tenim la pàgina corresponent al codi de l'aplicació.

a) Quins elements de MAT es porten a memòria física en la primera fallada de pàgina que es produeix?



- Pàgines de 1KB = 2¹⁰ bytes
- El primer element accedit és M[0][0]
- $@M[0][0] = 0x0400 = 0000 0100 0000 0000_2 \rightarrow pàgina VPN=1$
- Una pàgina = 2¹⁰ bytes / 2 bytes per element = 512 elements
 = 512 elem. / 256 elem. per fila = 2 files
- La primera fallada porta a MP les files 0 i 1 de MAT

- b) Indica, justificant-ho raonadament, el nombre total de fallades de pàgina que es produiran.
- Quines pàgines ocupa el codi?
 - Adreces 0x0000 0x3FFF: és un rang de 2¹⁰ bytes = 1 pàgina (VPN=0), però ja està carregada en memòria inicialment
 - La taula de pàgines abans de començar a executar l'anterior codi indica que a memòria física només tenim la pàgina corresponent al codi de l'aplicació.
- Quines pàgines ocupa la matriu?
 - A mitja pàgina per fila, ocupa 16 pàgines (pàgines VPN = 1 a 16)
- La matriu es recorre per files
 - Es visiten sequencialment totes els elements de cada pàgina abans de passar a la següent, i no es repeteix cap element
 - Hi haurà 1 fallada de pàgina en el primer element de cada pàgina
 - En total: 16 fallades

- c) En alguns llenguatges, com ara FORTRAN, els elements de les matrius es guarden en posicions consecutives però per columnes en lloc de per files. Considerant aquesta altra manera d'emmagatzemar les matrius, quins elements de MAT es portarien a memòria física en la primera fallada de pàgina?
 - La primera fallada succeeix amb MAT[0][0], pàgina VPN=1
 - Una pàgina = 512 elements
 - = 512 elem. / 32 elem. per columna = 16 columnes
 - La fallada porta a MP les columnes 0 a 15 de MAT

- d) Considerant l'emmagatzematge per columnes de l'apartat anterior, indica, justificant-ho raonadament, el nombre total de fallades de pàgina que es produirien.
 - Una pàgina ocupa 16 columnes, però recorrem MAT per files.
 - Fila 0
 - Visitarem una nova pàgina cada 16 columnes
 - En total, 256 columnes / 16 columnes per pàgina = 16 pàgines
 - La MP conté 2¹³ bytes / 2¹⁰ bytes per pàgina = 8 marcs de pàgina
 - Disposem de 6 dels 8 marcs de MP
 - El marc 0 conté el codi, accedit sempre → LRU no el reemplaçá mai
 - El marc 7 està reservat a la TP
 - Al final de la fila sols conservem en MP les 6 últimes pàgines: 11 a 16
 - Fila 1
 - MAT[1][0] pertany a la pàgina 1, però ja no està present en MP
 - Al llarg de la fila, tornem a visitar les 16 pàgines i fallem a totes
 - En total, 16 fallades per fila = 16 x 32 = **512 fallades**

- **7.4.** Tenim un processador amb memòria virtual basada en paginació. El sistema de memòria virtual té les següents característiques:
 - 16 bits d'adreça lògica, i 15 bits d'adreça física
 - mida de pàgines: 8 KB
 - reemplaçament LRU

El contingut inicial de la taula de pàgines es mostra a continuació, on P és el bit de presència, D és el bit de pàgina modificada i PPN el número de pàgina física.

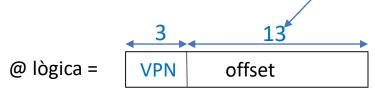
	P	D	PPN
0	0	0	-
1	0	0	-
2	1	0	0
3	1	0	1
4	1	0	2
5	0	0	-
6	0	0	-
7	0	0	-

A continuació també es mostra el contingut inicial de la memòria, en la qual la pàgina física 1 (lògica 3) és la que fa menys temps que ha estat accedida, la següent és la 0 (lògica 2) i la que fa més temps és la 2 (lògica 4).

pàgina física	pàgina lògica
0	2
1	3
2	4
3	-

Calculem els VPN:

- 16 bits d'adreça lògica,
- mida de pàgines: 8 KB



$$0xF458 = 1111 0100 0101 1000$$

 $VPN = 7$

La següent taula mostra una seqüència de referències a memòria (E: escriptura/ L: lectura). Emplena la taula indicant, per cada referència el número de pàgina lògica (VPN) i el número de pàgina física resultant de la traducció (PPN). Indica també amb una creu (X) si es produeix fallada de pàgina, si es llegeix del disc, i si s'escriu al disc. Indica també, en cas de reemplaçar una pàgina, el VPN i PPN de la pàgina reemplaçada. Per últim, indica també el contingut final de la taula de pàgines i de la memòria física.

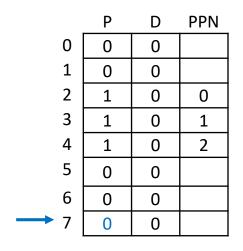
adr	. lògica	VPN PPN		fallada lectura	escrip	pàg. reemplaçada		
1	hex)	(hex)	(hex)	de pàgina	disc	tura disc	VPN (hex)	PPN (hex)
Е	F458							
E	8666							
L	1BBF							
Е	5C44							
L	6600							
L	4000							

- Omplim la columna dels VPNs
- Afegim 2 columnes més:
 - VPNs presents en MP (en ordre LRU): per saber quina pàgina reemplaçar (en negreta les pàgines Dirty)
 - VPNs presents en MP (en l'ordre dels marcs ocupats):
 per saber quin marc ocupava cada pàgina reemplaçada
- (amb les 2 columnes ja no caldria representar la TP) →

	Р	D	PPN
0	0	0	
1	0	0	
2	1	0	0
3	1	0	1
4 5	1	0	2
5	0	0	
6	0	0	
7	0	0	

@	lògica	VPN	PPN	fall. lect. escr. pàg.? disc? disc?		Pàg. reemplaçada		LRU de MP (VPN)	Estat de MP (VPN)	
	J			pag. :	aisc?	disc?	VPN	PPN	4, 2, 3,	2, 3, 4,
Е	F458	7		si	si					
Е	8666	4								
L	1BBF	0								
E	5C44	2								
L	6600	3								
L	4000	2								

- Escriptura a VPN 7, P==0 → fallada
- Llegim pàgina al disc



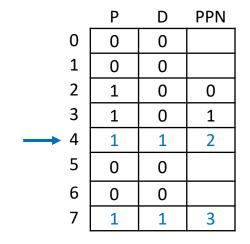
@	@ lògica	VPN	PPN	fall.	lect.	escr.		ıg. Iaçada	LRU de MP (VPN)	Estat de MP (VPN)
	J			pag. ?	disc?	disc?	VPN	PPN	4, 2, 3,	2, 3, 4,
E	F458	7		si	si					
Е	8666	4								
L	1BBF	0								
Е	5C44	2								
L	6600	3								
L	4000	2								

- Escriptura a VPN 7, P==0 → fallada
- Llegim pàgina al disc
- Ocupa el marc 3 que està lliure
- Actualitzem la TP: P=1, D=1, PPN=3

	Р	D	PPN
0	0	0	
1	0	0	
2	1	0	0
3	1	0	1
4	1	0	2
5	0	0	
6	0	0	
	1	1	3

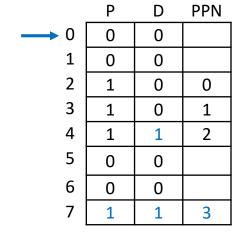
@	lògica	VPN	PPN	fall.		escr.		g. Iaçada	LRU de MP (VPN)	Estat de MP (VPN)
	30 33			pàg.?	disc?	disc?	VPN	PPN	4, 2, 3,	2, 3, 4,
Е	F458	7	3	si	si				4, 2, 3, 7	2, 3, 4, 7
Е	8666	4								
L	1BBF	0								
Е	5C44	2								
L	6600	3								
L	4000	2								

- Escriptura a VPN 4, P=1 → encert, PPN=2
- Passa a ser la més recent
- Posem el bit D=1



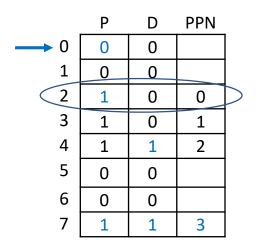
@	@ lògica	VPN	PPN	fall.	lect.	escr.		g. Iaçada	LRU de MP (VPN)	Estat de MP (VPN)
	70 77			pàg.?	disc?	disc?	VPN	PPN	4, 2, 3,	2, 3, 4,
Е	F458	7	3	si	si				4, 2, 3, 7	2, 3, 4, 7
Ε	8666	4	2						2, 3, 7 , 4	2, 3, 4 , 7
L	1BBF	0								
Ε	5C44	2								
L	6600	3								
L	4000	2								

- Lectura a VPN 0, P=0 → fallada
- Llegim pàgina del disc



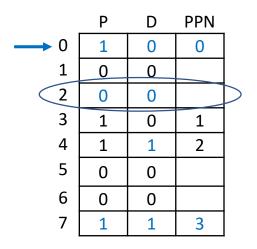
@	@ lògica	VPN	PPN	fall.	lect.	escr.	Pà reemp	g. Iaçada	LRU de MP (VPN)	Estat de MP (VPN)
	70 73			pàg.?	disc?	disc?	VPN	PPN	4, 2, 3,	2, 3, 4,
Ε	F458	7	3	si	si				4, 2, 3, 7	2, 3, 4, 7
Е	8666	4	2						2, 3, 7, 4	2, 3, 4, 7
L	1BBF	0		si	si					
Ε	5C44	2								
L	6600	3								
L	4000	2								

- Lectura a VPN 0, P=0 → fallada
- Llegim pàgina del disc
- Reemplacem pàgina 2
 - ocupava marc 0 i tenia D=0 → No cal escriure a disc



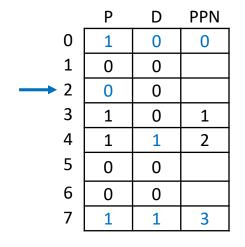
@	@ lògica VP	VPN	PPN	fall.	lect.	escr.		g. Iaçada	LRU de MP (VPN)	Estat de MP (VPN)
	J			pág.?	disc?	disc?	VPN	PPN	4, 2, 3,	2, 3, 4,
Е	F458	7	3	si	si				4, 2, 3, 7	2, 3, 4, 7
Е	8666	4	2						3 , 7 , 4	3 , 4 , 7
L	1BBF	0	0	si	si		2	0	3, 7 , 4 , 0	0 , 3, 4 , 7
E	5C44	2								
L	6600	3								
L	4000	2								

- Lectura a VPN 0, P=0 → fallada
- Llegim pàgina del disc
- Reemplacem pàgina 2
 - ocupava marc 0 i tenia D=0 → No cal escriure a disc
- Actualitzem entrades 0 i 2 de la TP



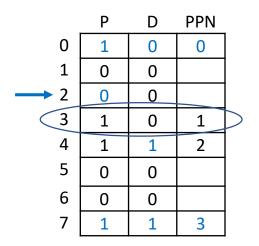
@	@ lògica V	VPN	PPN	fall.	lect.	escr.	Pà reemp	g. Iaçada	LRU de MP (VPN)	Estat de MP (VPN)
	J			pàg.?	disc?	disc?	VPN	PPN	4, 2, 3,	2, 3, 4,
Ε	F458	7	3	si	si				4, 2, 3, 7	2, 3, 4, 7
Ε	8666	4	2						2, 3, 7 , 4	2, 3, 4, 7
L	1BBF	0	0	si	si		2	0	3, 7, 4 , 0	0 , 3, 4, 7
Ε	5C44	2								
L	6600	3								
L	4000	2								

- Escriptura a VPN 2, P=0 → fallada
- Llegim pàgina del disc



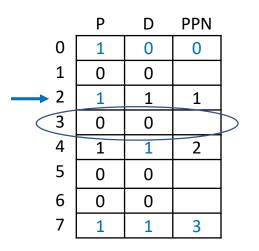
@	@ lògica	VPN	PPN	fall.	lect.	escr.	Pà reemp	g. Iaçada	LRU de MP (VPN)	Estat de MP (VPN)
	J			pág.?	disc?	disc?	VPN	PPN	4, 2, 3,	2, 3, 4,
Ε	F458	7	3	si	si				4, 2, 3, 7	2, 3, 4, 7
Е	8666	4	2						2, 3, 7, 4	2, 3, 4, 7
L	1BBF	0	0	si	si		2	0	3, 7, 4 , 0	0, 3, 4, 7
Ε	5C44	2		si	si					
L	6600	3								
L	4000	2								

- Escriptura a VPN 2, P=0 → fallada
- Llegim pàgina del disc
- Reemplacem pàgina 3
 - o ocupava marc 1 i tenia D=0 → No cal escriure a disc



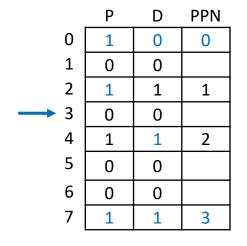
@	@ lògica	VPN	PPN	fall.	lect.	escr.		ıg. Iaçada	LRU de MP (VPN)	Estat de MP (VPN)
	70 73			pàg.?	disc?	disc?	VPN	PPN	4, 2, 3,	2, 3, 4,
Е	F458	7	3	si	si				4, 2, 3, 7	2, 3, 4, 7
Е	8666	4	2						2, 3, 7 , 4	2, 3, 4 , 7
L	1BBF	0	0	si	si		2	0	7, 4 , 0	0,3,4,7
Е	5C44	2	1	si	si		3	1	7, 4 , 0, 2	0, 2 , 4, 7
L	6600	3								
L	4000	2								

- Escriptura a VPN 2, P=0 → fallada
- Llegim pàgina del disc
- Reemplacem pàgina 3
 - ocupava marc 1 i tenia D=0 → No cal escriure a disc
- Actualitzem entrades 2 i 3 de la TP



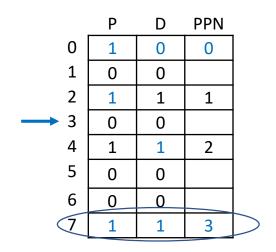
@	@ lògica	VPN	PPN	fall.	lect.	escr.	Pà reemp	g. Iaçada	LRU de MP (VPN)	Estat de MP (VPN)
	J			pág.?	disc?	disc?	VPN	PPN	4, 2, 3,	2, 3, 4,
Ε	F458	7	3	si	si				4, 2, 3, 7	2, 3, 4, 7
Е	8666	4	2						2, 3, 7 , 4	2, 3, 4 , 7
L	1BBF	0	0	si	si		2	0	3, 7, 4 , 0	0, 3, 4, 7
Ε	5C44	2	1	si	si		3	1	7, 4 , 0, 2	0, 2 , 4, 7
L	6600	3								
L	4000	2								

- Lectura a VPN 3, P=0 → fallada
- Llegim pàgina del disc



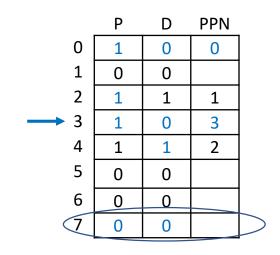
@	@ lògica	VPN	PPN	fall.	lect.	escr.	Pà reemp	g. Iaçada	LRU de MP (VPN)	Estat de MP (VPN)
	J			pág.?	disc?	disc?	VPN	PPN	4, 2, 3,	2, 3, 4,
Е	F458	7	3	si	si				4, 2, 3, 7	2, 3, 4, 7
Ε	8666	4	2						2, 3, 7, 4	2, 3, 4, 7
L	1BBF	0	0	si	si		2	0	3, 7, 4 , 0	0, 3, 4, 7
Ε	5C44	2	1	si	si		3	1	7, 4 , 0, 2	0, 2 , 4, 7
L	6600	3		Si	Si					
L	4000	2								

- Lectura a VPN 3, P=0 → fallada
- Llegim pàgina del disc
- Reemplacem pàgina 7
 - o ocupava marc 3 i tenia D=1 → Cal escriure-la a disc



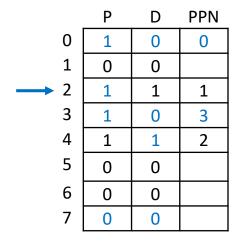
@	@ lògica	VPN	PPN	fall.	lect.	escr.	Pà reemp	g. Iaçada	LRU de MP (VPN)	Estat de MP (VPN)
	J			pàg.?	disc?	disc?	VPN	PPN	4, 2, 3,	2, 3, 4,
Ε	F458	7	3	si	si				4, 2, 3, 7	2, 3, 4, 7
Ε	8666	4	2						2, 3, 7 , 4	2, 3, 4 , 7
L	1BBF	0	0	si	si		2	0	3, 7, 4 , 0	0, 3, 4, 7
Ε	5C44	2	1	si	si		3	1	4 , 0, 2	0, 2, 4, 🔭
L	6600	3	3	Si	Si	si	7	3	4 , 0, 2 , 3	0, 2, 4 , 3
L	4000	2								

- Lectura a VPN 3, P=0 → fallada
- Llegim pàgina del disc
- Reemplacem pàgina 7
 - ocupava marc 3 i tenia D=1 → Cal escriure-la a disc
- Actualitzem entrades 3 i 7 de la TP



@ lògica		VPN	PPN	fall. pàg.?	lect. disc?	escr. disc?	Pàg. reemplaçada		LRU de MP (VPN)	Estat de MP (VPN)
							VPN	PPN	4, 2, 3,	2, 3, 4,
Ε	F458	7	3	si	si				4, 2, 3, 7	2, 3, 4, 7
Ε	8666	4	2						2, 3, 7 , 4	2, 3, 4 , 7
L	1BBF	0	0	si	si		2	0	3, 7, 4 , 0	0, 3, 4, 7
Ε	5C44	2	1	si	si		3	1	7, 4 , 0, 2	0, 2, 4, 7
L	6600	3	3	Si	Si	si	7	3	4 , 0, 2 , 3	0, 2, 4 , 3
L	4000	2								

- Lectura a VPN 2, P=1 → encert (PPN=1)
- Passa a ser la més recent



@ lògica		VPN	PPN	fall. pàg.?	lect. disc?	escr. disc?	Pàg. reemplaçada		LRU de MP (VPN)	Estat de MP (VPN)
							VPN	PPN	4, 2, 3,	2, 3, 4,
Ε	F458	7	3	si	si				4, 2, 3, 7	2, 3, 4, 7
Е	8666	4	2						2, 3, 7, 4	2, 3, 4 , 7
L	1BBF	0	0	si	si		2	0	3, 7, 4 , 0	0, 3, 4, 7
Ε	5C44	2	1	si	si		3	1	7, 4 , 0, 2	0, 2 , 4, 7
L	6600	3	3	Si	Si	si	7	3	4 , 0, 2 , 3	0, 2, 4 , 3
L	4000	2	1						4 , 0, 3, 2	0, 2 , 4 , 3

7.3. Considerem un computador amb processador MIPS com l'estudiat a classe, que té

una memòria cache de dades amb les següents característiques:

- associativa per conjunts de 4 vies (és a dir, de 4 blocs per conjunt)
- 64 conjunts
- 32 bytes per bloc
- algorisme de reemplaçament LRU

Considerem també que té un TLB de dades amb les següents característiques:

- completament associatiu
- 32 entrades
- mida de pàgina: 8 KB
- algorisme de reemplaçament LRU

Sobre aquest sistema s'executen 2 versions diferents d'una mateixa aplicació:

Prescindirem de la part de cache (idèntica al problema 6.11, ja resolt)

Considerem també que té un TLB de dades amb les següents característiques:

- completament associatiu
- 32 entrades
- mida de pàgina: 8 KB
- algorisme de reemplaçament LRU
- Quants elements conformen una pàgina?
 - o 1 pàgina = 2^{13} bytes = 2^{13} / 4 bytes per element = 2048 elements
- Quantes pàgines ocupa la matriu?
 - 1 pàgina = 2048 elements = 2 files
 - En total, ocupa 128 files / 2 files per pàgina = 64 pàgines

Considerem també que té un TLB de dades amb les següents característiques:

- completament associatiu
- 32 entrades
- mida de pàgina: 8 KB
- algorisme de reemplaçament LRU

Suposant que les variables i, j, i sum s'emmagatzemen en registres, indica quantes fallades hi ha al TLB,

- La versió A del bucle recorre la matriu per files
 - Recorre tots els elements de cada pàgina abans d'avançar a la següent, i després ja no accedeix més a la pàgina recorreguda
 - o El TLB falla en el 1er element de cada pàgina i porta la PTE al TLB
- En total, recorre 64 pàgines → fa 64 fallades de TLB

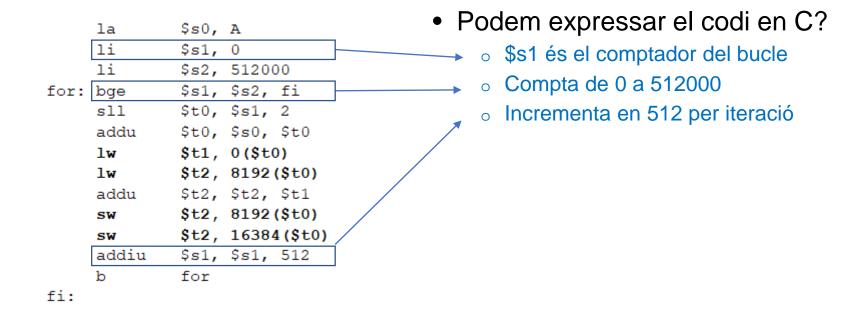
- La versió B del bucle recorre la matriu per columnes
- A la columna 0
 - El TLB falla a la fila 0, i encerta a la fila 1 (pàgines de 2 files)
 - Falla de nou a la fila 2 i encerta a la fila 3
 - o Etc.
 - o Un cop visitades 64 files ja ha omplert les 32 entrades del TLB
 - A partir de la fila 64 comença a reemplaçar les entrades del TLB
- A la columna 1
 - Repeteix pàgines ja visitades però les traduccions han estat reemplaçades
 - Falla 1 de cada 2 elements de la columna
 - o Etc.
- En total, falla en un de cada 2 accessos
 - \circ 1/2 x 128 x 1024 = **65536** fallades

7.5. Considerem el següent codi escrit en assemblador del MIPS, en què a l'etiqueta A li correspon l'adreça 0x10010000:

```
$s0, A
    la
    li.
            $s1, 0
                                                   @A és múltiple de la
    li.
            $s2, 512000
                                                    mida de pàgina → el
for: bge $s1, $s2, fi
                                                    primer element està
    sll $t0, $s1, 2
    addu $t0, $s0, $t0
                                                    a l'inici d'una pàgina
          $t1, 0($t0)
    lw
          $t2, 8192($t0)
    lw
    addu $t2, $t2, $t1
    sw $t2, 8192($t0)
          $t2, 16384($t0)
    SW
    addiu $s1, $s1, 512
    b
            for
fi:
```

Suposant que el sistema de memòria té les pàgines de mida 8 KB i que utilitza un TLB de 4 entrades (completament associatiu, i amb reemplaçament LRU), respon les següents preguntes:

- a) Per a cadascun dels accessos a dades de memòria (instruccions en negreta) i per a les primeres 5 iteracions del bucle, indica a quina pàgina de la memòria virtual s'està accedint.
- b) Indica la quantitat de fallades de TLB en tot el bucle.
- c) Respon a les mateixes preguntes anteriors, suposant ara que el sistema de memòria té les pàgines de mida 4 KB.



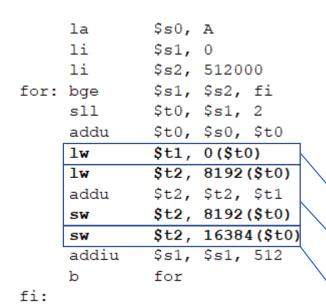
```
$s0, A
     la
     li
              $s1, 0
     li
              $s2, 512000
for: bge
              $s1, $s2, fi
     sll
              $t0, $s1, 2
     addu
              $t0, $s0, $t0
              $t1, 0($t0)
     lw
              $t2, 8192($t0)
     lw
              $t2, $t2, $t1
     addu
              $t2, 8192($t0)
     SW
              $t2, 16384($t0)
     SW
             $s1, $s1, 512
     addiu
              for
     b
fi:
```

- Podem expressar el codi en C?
 - \$s1 és el comptador del bucle
 - Compta de 0 a 512000
 - o Incrementa en 512 per iteració
 - \$s1 indexa l'estructura de dades A
 - Els elements són de 4 bytes

```
$s0, A
     la
     li
              $s1, 0
     li
              $s2, 512000
for: bge
              $s1, $s2, fi
              $t0, $s1, 2
     sll
              $t0, $s0, $t0
     addu
              $t1, 0($t0)
     lw
              $t2, 8192($t0)
     lw
              $t2, $t2, $t1
     addu
              $t2, 8192($t0)
     SW
              $t2, 16384($t0)
     SW
     addiu
              $s1, $s1, 512
              for
fi:
```

Podem expressar el codi en C?

- \$s1 és el comptador del bucle
- o Compta de 0 a 512000
- Incrementa en 512 per iteració
- \$s1 indexa l'estructura de dades A
- Els elements són de 4 bytes
- En cada iteració l'índex "s1" "avança"
 512 elements
- Podem imaginar que A és una matriu de 512 columnes, i que recorrem la columna 0, fila per fila!



- Podem expressar el codi en C?
 - \$s1 és el comptador del bucle
 - Compta de 0 a 512000
 - o Incrementa en 512 per iteració
 - \$s1 indexa l'estructura de dades A
 - o Els elements són de 4 bytes
 - En cada iteració l'índex "s1" "avança"
 512 elements
 - Podem imaginar que A és una matriu de 512 columnes, i que recorrem la columna 0, fila per fila!
 - El primer lw accedeix a A[s1][0]
 - El segon lw i el primer sw accedeixen 8192 bytes més endavant = 4 files → A[s1+4][0]
 - El segon sw accedeix 16384 bytes més endavant = 8 files → A[s1+8][0]

```
$s0, A
     la
     li
             $s1, 0
     li
             $s2, 512000
for: bge
             $s1, $s2, fi
             $t0, $s1, 2
     sll
             $t0, $s0, $t0
     addu
             $t1, 0($t0)
     lw
             $t2, 8192($t0)
     lw
             $t2, $t2, $t1
     addu
             $t2, 8192($t0)
     SW
             $t2, 16384($t0)
     SW
     addiu $s1, $s1, 512
             for
fi:
```

```
int A[2000][512], s1, t2;
for (s1=0; s1<1000; s1++)
{
    t2 = A[s1][0] + A[s1+4][0];
    A[s1+4] = t2;
    A[s1+8] = t2;
}</pre>
```

Podem expressar el codi en C?

- \$s1 és el comptador del bucle
- Compta de 0 a 512000
- Incrementa en 512 per iteració
- \$s1 indexa l'estructura de dades A
- Els elements són de 4 bytes
- En cada iteració l'índex "s1" "avança"
 512 elements
- Podem imaginar que A és una matriu de 512 columnes, i que recorrem la columna 0, fila per fila!
- El primer lw accedeix a A[s1][0]
- El segon lw i el primer sw accedeixen 8192 bytes més endavant = 4 files → A[s1+4][0]
- El segon sw accedeix 16384 bytes més endavant = 8 files → A[s1+8][0]
- Programa equivalent, en C

Suposant que el sistema de memòria té les pàgines de mida 8 KB i que utilitza un TLB de 4 entrades (completament associatiu, i amb reemplaçament LRU), respon les següents preguntes:

- a) Per a cadascun dels accessos a dades de memòria (instruccions en negreta) i per a les primeres 5 iteracions del bucle, indica a quina pàgina de la memòria virtual s'està accedint.
- Una pàgina conté
 - 8KB / 4 bytes per element = 2048 elements = 4 files
- A la iteració 0, accedim a les files 0, 4 i 8 → pàgines 0, 1 i 2

S1	lw A[s1][0]	lw A[s1+4][0]	sw A[s1+4][0]	sw A[s1+8][0]
0	0	1	1	2
1				
2				
3				
4				

Suposant que el sistema de memòria té les pàgines de mida 8 KB i que utilitza un TLB de 4 entrades (completament associatiu, i amb reemplaçament LRU), respon les següents preguntes:

- a) Per a cadascun dels accessos a dades de memòria (instruccions en negreta) i per a les primeres 5 iteracions del bucle, indica a quina pàgina de la memòria virtual s'està accedint.
- Per cada iteració avancem 1 fila de la matriu
 - Calen 4 iteracions per avançar 1 pàgina

S1	lw A[s1][0]	lw A[s1+4][0]	sw A[s1+4][0]	sw A[s1+8][0]
0	0	1	1	2
1	0	1	1	2
2	0	1	1	2
3	0	1	1	2
4	1	2	2	3

Suposant que el sistema de memòria té les pàgines de mida 8 KB i que utilitza un TLB de 4 entrades (completament associatiu, i amb reemplaçament LRU), respon les següents preguntes:

b) Indica la quantitat de fallades de TLB en tot el bucle.

s1	lw	lw/sw	SW
0	0	1	2
4	1	2	3
8	2	3	4
12	3	4	5
•••	•••	•••	•••

 Sabem d'entrada quines pàgines es visiten en cada iteració i en cada accés, i omplim la taula

Suposant que el sistema de memòria té les pàgines de mida 8 KB i que utilitza un TLB de 4 entrades (completament associatiu, i amb reemplaçament LRU), respon les següents preguntes:

s1	lw	lw/sw	SW
0	0	1	2
4	1	2	3
8	2	3	4
12	3	4	5
•••	•••	•••	•••

- Fem un recorregut de les pàgines, observant les fallades de TLB
- En les files 0 a 7: fallem les pàgines 0,
 1, 2 i 3 (TLB queda pla)
 - o LRU: 0, 1, 2, 3 en aquest ordre

Suposant que el sistema de memòria té les pàgines de mida 8 KB i que utilitza un TLB de 4 entrades (completament associatiu, i amb reemplaçament LRU), respon les següents preguntes:

s1	lw	lw/sw	SW
0	0	1	2
4	1	2	3
8	2	3	4
12	3	4	5
•••	•••	•••	

- Fem un recorregut de les pàgines, observant les fallades de TLB
- En les files 0 a 7: fallem les pàgines 0,
 1, 2 i 3 (TLB queda pla)
 - o LRU: 0, 1, 2, 3 en aquest ordre
- En les files 8 a 11: fallem a la pàgina 4, i reemplacem la pàgina 0
 - o LRU: 1, 2, 3, 4

Suposant que el sistema de memòria té les pàgines de mida 8 KB i que utilitza un TLB de 4 entrades (completament associatiu, i amb reemplaçament LRU), respon les següents preguntes:

s1	lw	lw/sw	SW
0	0	1	2
4	1	2	3
8	2	3	4
12	3	4	5
•••	•••	•••	

- Fem un recorregut de les pàgines, observant les fallades de TLB
- En les files 0 a 7: fallem les pàgines 0,
 1, 2 i 3 (TLB queda pla)
 - o LRU: 0, 1, 2, 3 en aquest ordre
- En les files 8 a 11: fallem a la pàgina 4, i reemplacem la pàgina 0
 - o LRU: 1, 2, 3, 4
- En les files 12 a 15: fallem a la pàgina
 5, i reemplacem la pàgina 1
 - o LRU: 2, 3, 4, 5

Suposant que el sistema de memòria té les pàgines de mida 8 KB i que utilitza un TLB de 4 entrades (completament associatiu, i amb reemplaçament LRU), respon les següents preguntes:

s1	lw	lw/sw	SW
0	0	1	2
4	1	2	3
8	2	3	4
12	3	4	5
16	4	5	6

- Fem un recorregut de les pàgines, observant les fallades de TLB
- En les files 0 a 7: fallem les pàgines 0,
 1, 2 i 3 (TLB queda pla)
 - o LRU: 0, 1, 2, 3 en aquest ordre
- En les files 8 a 11: fallem a la pàgina 4, i reemplacem la pàgina 0
 - o LRU: 1, 2, 3, 4
- En les files 12 a 15: fallem a la pàgina
 5, i reemplacem la pàgina 1
 - o LRU: 2, 3, 4, 5
- En resum: Fallem 1 cop per cada 4 iteracions + 2 cops addicionals a la fila 0
- En total: 2 + 1000 iteracions/4 = 252 fallades

- c) Respon a les mateixes preguntes anteriors, suposant ara que el sistema de memòria té les pàgines de mida 4 KB.
- Una pàgina conté
 - 4KB / 4 bytes per element = 1024 elements = 2 files
- A la iteració s1=0, accedim a les files 0, 4 i 8 → pàgines 0, 2 i 4

S1	lw A[s1][0]	lw A[s1+4][0]	sw A[s1+4][0]	sw A[s1+8][0]
0	0	2	2	4
1				
2				
3				
4				

- c) Respon a les mateixes preguntes anteriors, suposant ara que el sistema de memòria té les pàgines de mida 4 KB.
- Per cada iteració avancem 1 fila de la matriu
 - Calen 2 iteracions per avançar 1 pàgina

S1	lw A[s1][0]	lw A[s1+4][0]	sw A[s1+4][0]	sw A[s1+8][0]
0	0	2	2	4
1	0	2	2	4
2	1	3	3	5
3	1	3	3	5
4	2	4	4	6

s1	lw	lw/sw	SW
0	0	2	4
2	1	3	5
4	2	4	6
6	3	5	7
•••	•••	•••	

- Fem un recorregut de les pàgines, observant les fallades de TLB
- Fila 0: fallem les pàgines 0, 2, 4
- Fila 2: fallem la pàgina 1 (TLB ple)
 LRU: 0, 2, 4, 1 en aquest ordre

s1	lw	lw/sw	SW
0	0	2	4
2	1	3	5
4	2	4	6
6	3	5	7
•••	•••	•••	

- Fem un recorregut de les pàgines, observant les fallades de TLB
- Fila 0: fallem les pàgines 0, 2, 4
- Fila 2: fallem la pàgina 1 (TLB ple)
 - LRU: ¾ 2, 4, 1 en aquest ordre
 - o Fallem la pàgina 3, reemplaça la 0
 - o LRU: **2**, 4, 1, 3
 - Fallem la pàgina 5, reemplaça la 2
 - o LRU: 4, 1, 3, 5

s1	lw	lw/sw	SW
0	0	2	4
2	1	3	5
4	2	4	6
6	3	5	7
•••	•••		

- Fem un recorregut de les pàgines, observant les fallades de TLB
- Fila 0: fallem les pàgines 0, 2, 4
- Fila 2: fallem la pàgina 1 (TLB ple)
 - o LRU: 0, 2, 4, 1 en aquest ordre
 - Fallem la pàgina 3, reemplaça la 0
 - o LRU: 2, 4, 1, 3
 - Fallem la pàgina 5, reemplaça la 2
 - 。 LRU: ¾, ¾, ¾, 5
- Fila 4: fallem les pàgines 2, 4 i 6
 - I reemplacent les pàgines 4, 1, 3
 - o LRU: 5, 2, 4, 6
- etc.

b) Indica la quantitat de fallades de TLB en tot el bucle.

s1	lw	lw/sw	SW
0	0	2	4
2	1	3	5
4	2	4	6
6	3	5	7
•••			

- Fem un recorregut de les pàgines, observant les fallades de TLB
- Fila 0: fallem les pàgines 0, 2, 4
- Fila 2: fallem la pàgina 1 (TLB ple)
 - o LRU: 0, 2, 4, 1 en aquest ordre
 - Fallem la pàgina 3, reemplaça la 0
 - o LRU: 2, 4, 1, 3
 - Fallem la pàgina 5, reemplaça la 2
 - o LRU: 4, 1, 3, 5
- Fila 4: fallem les pàgines 2, 4 i 6
 - I reemplacem les pàgines 4, 1, 3
 - o LRU: 5, 2, 4, 6
- etc.

En resum:

Fallem 3 cops per cada 2 iteracions

En total: 3×1000 iteracions/2 = **1500** fallades

Considerem un sistema amb memòria virtual que té pàgines de 4 KB. A més, té un TLB de 4 entrades completament associatiu, on s'utilitza un reemplaçament LRU.

Considerem els següents continguts inicials del TLB (per al funcionament de l'algorisme LRU, considerem que les tres entrades vàlides han estat recentment accedides en el mateix ordre que ocupen dins el TLB):

TLB				
V	VPN	PPN		
1	11	12		
1	7	4		
1	3	6		
0	9	0		

Considerem també els següents continguts inicials de la taula de pàgines. Per a	9
noves pàgines assignades a MP, s'assignaran números de pàgina física (PPN) cor-	10
relatius, a partir del número major (és a dir, els números 13, 14, etc.).	11

a)	Per a cada una de les dues llistes de referències d'adreces virtuals que es
	mostren a continuació, indica quin serà l'estat final del TLB i de la taula de
	pàgines (TP). A més, per a cada referència, indica si es produeix una fallada
	al TLB, i si es produeix una fallada de pàgina.

Llista 1: 4095, 31272, 15789, 15000, 7193, 4096, 8912
Llista 2: 9452, 30964, 19136, 46502, 38110, 17653, 47480

	TP
P	PPN
1	5
0	-
0	-
1	6
1	9
1	11
0	-
1	4
0	-
0	-
1	3
1	12

- Llista 1: Calculem els VPN = adreça / mida_de_pàgina
 @ = 4095 → VPN = 4095 / 4096 = 0
- Columnes addicionals: VPNs del TLB (en ordre d'entrades i en ordre LRU)

			TLB			
@ (dec)	VPN	Fallada	VPNs	VPNs (LRU)	Fallada pàgina?	PPN
		TLB?	11,7,3,	11,7,3,	. 0	
4095	0					
31272	7					
15789	3					
15000	3					
7193	1					
4096	1					
8912	2					

- Podem omplir la columna TLB independentment de les 2 últimes
- VPN 0: falla al TLB → llegim PTE de la TP: ocupa l'entrada lliure

			TLB			
@ (dec)	VPN	Fallada	VPNs	VPNs (LRU)	Fallada pàgina?	PPN
		TLB?	11,7,3,	11,7,3,	. 0	
4095	0	si	11,7,3,0	11,7,3,0		
31272	7					
15789	3					
15000	3					
7193	1					
4096	1					
8912	2					

- VPN 7: encert al TLB → passa a ser la més recent
- VPN 3: encert al TLB → passa a ser la més recent
- VPN 3: encert al TLB

			TLB			
@ (dec)	VPN	Fallada	VPNs	VPNs (LRU)	Fallada pàgina?	PPN
		TLB?	11,7,3,	11,7,3,	1 0	
4095	0	si	11,7,3,0	11,7,3,0		
31272	7	no	11,7,3,0	11,3,0,7		
15789	3	no	11,7,3,0	11,0,7,3		
15000	3	no	11,7,3,0	11,0,7,3		
7193	1					
4096	1					
8912	2					

VPN 1: fallada al TLB → llegim PTE de la TP i reemplaça VPN 11

• VPN 1: encert

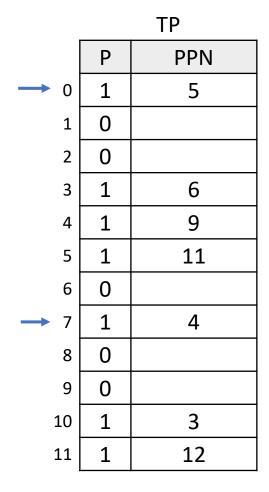
			TLB			
@ (dec)	VPN	Fallada	VPNs	VPNs (LRU)	Fallada pàgina?	PPN
		TLB?	11,7,3,	11,7,3,	. 0	
4095	0	si	11,7,3,0	11,7,3,0		
31272	7	no	11,7,3,0	11,3,0,7		
15789	3	no	11,7,3,0	11,0,7,3		
15000	3	no	14,7,3,0	14,0,7,3		
7193	1	si	1,7,3,0	0,7,3,1		
4096	1	no	1,7,3,0	0,7,3,1		
8912	2					

VPN 2: fallada al TLB → llegim PTE de la TP i reemplaça VPN 0

			TLB			
@ (dec)	VPN	Fallada	VPNs	VPNs (LRU)	Fallada pàgina?	PPN
		TLB?	11,7,3,	11,7,3,	. 0	
4095	0	si	11,7,3,0	11,7,3,0		
31272	7	no	11,7,3,0	11,3,0,7		
15789	3	no	11,7,3,0	11,0,7,3		
15000	3	no	11,7,3,0	11,0,7,3		
7193	1	si	1,7,3,0	0,7,3,1		
4096	1	no	1,7,3,	0,7,3,1		
8912	2	si	1,7,3,2	7,3,1,2		

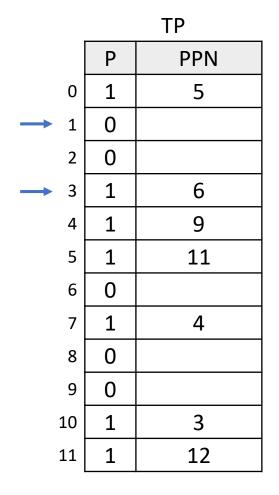
- Ara repassem les fallades de pàgina, comprovant la TP
- VPN $0 \rightarrow$ encert, PPN = 5
- VPN 7 \rightarrow encert, PPN = 4

@ (dec)	VPN	Fallada pàgina?	PPN
4095	0	no	5
31272	7	no	4
15789	3		
15000	3		
7193	1		
4096	1		
8912	2		



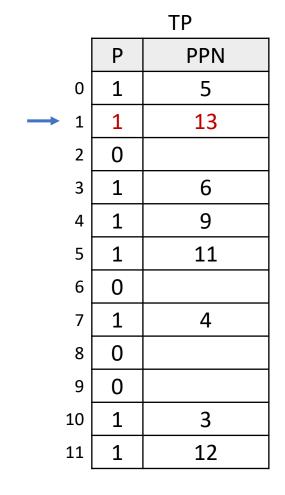
- VPN 3 → encert, PPN= 6
- VPN 1 → fallada!

@ (dec)	VPN	Fallada pàgina?	PPN
4095	0	no	5
31272	7	no	4
15789	3	no	6
15000	3	no	6
7193	1	si	
4096	1		
8912	2		



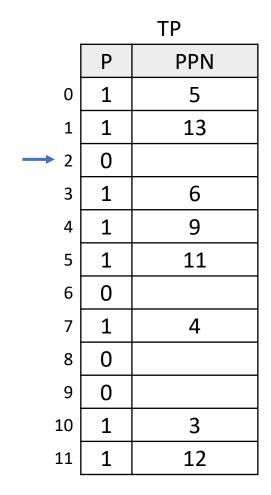
- VPN 1 → fallada, la copiem en un marc lliure de MP: PPN=13
- VPN 1 → encert

@ (dec)	VPN	Fallada pàgina?	PPN
4095	0	no	5
31272	7	no	4
15789	3	no	6
15000	3	no	6
7193	1	si	13
4096	1	no	13
8912	2		



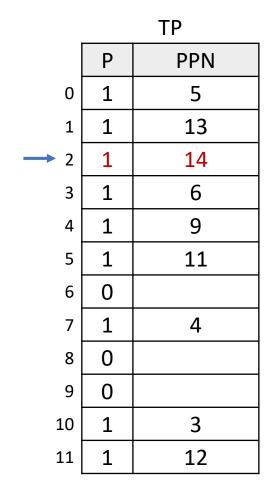
• VPN 2 → fallada!

@ (dec)	VPN	Fallada pàgina?	PPN
4095	0	no	5
31272	7	no	4
15789	3	no	6
15000	3	no	6
7193	1	si	13
4096	1	no	13
8912	2	si	



VPN 2 → fallada, la copiem en un marc lliure de MP: PPN=14

@ (dec)	VPN	Fallada pàgina?	PPN
4095	0	no	5
31272	7	no	4
15789	3	no	6
15000	3	no	6
7193	1	si	13
4096	1	no	13
8912	2	si	14



• Llista 1: Estat final de la TP i del TLB

	TP					
	Р	PPN				
0	1	5				
1	1	13				
2	1	14				
3	1	6				
4	1	9				
5	1	11				
6	0					
7	1	4				
8	0					
9	0					
10	1	3				
11	1	12				

TLB					
V	VPN	PPN			
1	1	13			
1	7	4			
1	3	6			
1	2	14			

- Llista 2: procedim com abans, calculant els VPN
- I a continuació comprovant el TLB pas a pas
- VPN 2 → fallada: copiem la PTE a l'entrada lliure

		TLB				
@ (dec)	VPN	Fallada	VPNs	VPNs (LRU)	Fallada pàgina?	PPN
		TLB?	11,7,3,	11,7,3,		
9452	2	si	11,7,3, <mark>2</mark>	11,7,3, <mark>2</mark>		
30964	7					
19136	4					
46502	11					
38110	9					
17653	4					
47480	11					

- VPN 7 → encert: passa a ser la més recent
- VPN 4 → fallada: copiem la PTE reemplaçant la VPN 11

			TLB			
@ (dec)	VPN	Fallada	VPNs	VPNs (LRU)	Fallada pàgina?	PPN
		TLB?	11,7,3,	11,7,3,	. 0	
9452	2	si	11,7,3,2	11,7,3,2		
30964	7	no	¾ ,7,3,2	11,3,2,7		
19136	4	si	4,7,3,2	3,2,7,4		
46502	11					
38110	9					
17653	4					
47480	11					

VPN 11 → fallada: reemplaça la VPN 3

			TLB			
@ (dec)	VPN	Fallada	VPNs	VPNs (LRU)	Fallada pàgina?	PPN
		TLB?	11,7,3,	11,7,3,	. 0	
9452	2	si	11,7,3,2	11,7,3,2		
30964	7	no	11,7,3,2	11,3,2,7		
19136	4	si	4,7,3,2	3,2,7,4		
46502	11	si	4,7,11,2	2,7,4,11		
38110	9					
17653	4					
47480	11					

VPN 9 → fallada: reemplaça la VPN 2

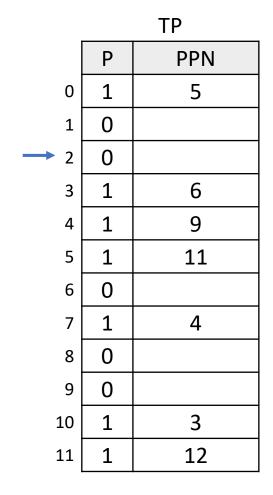
		TLB				
@ (dec)	VPN	Fallada	VPNs	VPNs (LRU)	Fallada pàgina?	PPN
		TLB?	11,7,3,	11,7,3,	. 0	
9452	2	si	11,7,3,2	11,7,3,2		
30964	7	no	11,7,3,2	11,3,2,7		
19136	4	si	4,7,3,2	3,2,7,4		
46502	11	si	4,7,11,2	2,7,4,11		
38110	9	si	4,7,11,9	7,4,11,9		
17653	4					
47480	11					

- VPN 4 → encert: passa a ser la més recent
- VPN 11→ encert: passa a ser la més recent

			TLB			
@ (dec)	VPN	Fallada	VPNs	VPNs (LRU)	Fallada pàgina?	PPN
		TLB?	11,7,3,	11,7,3,	1 0	
9452	2	si	11,7,3,2	11,7,3,2		
30964	7	no	11,7,3,2	11,3,2,7		
19136	4	si	4,7,3,2	3,2,7,4		
46502	11	si	4,7,11,2	2,7,4,11		
38110	9	si	4,7,11,9	7,4,11,9		
17653	4	no	4,7,11,9	7,11,9,4		
47480	11	no	4,7,11,9	7,9,4,11		

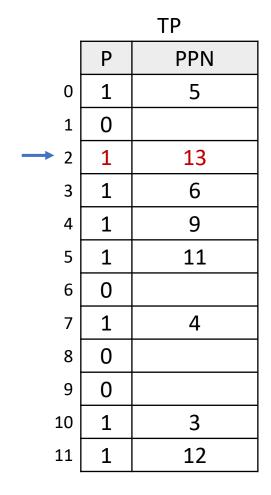
- Ara repassem les fallades de pàgina, comprovant la TP
- VPN 2 → fallada!

@ (dec)	VPN	Fallada pàgina?	PPN
9452	2	si	
30964	7		
19136	4		
46502	11		
38110	9		
17653	4		
47480	11		



- Ara repassem les fallades de pàgina, comprovant la TP
- VPN 2 → fallada, la copiem en un marc lliure de MP: PPN=13

@ (dec)	VPN	Fallada pàgina?	PPN
9452	2	si	13
30964	7		
19136	4		
46502	11		
38110	9		
17653	4		
47480	11		

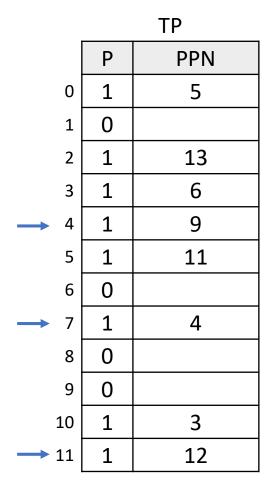


VPN 7 → encert: PPN=4

VPN 4 → encert: PPN=9

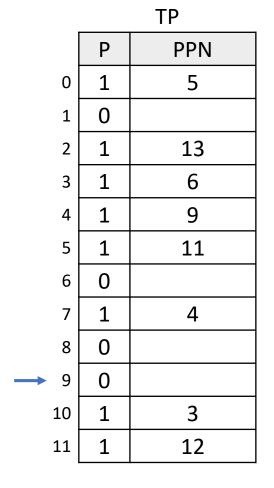
• VPN 11 → encert: PPN=12

@ (dec)	VPN	Fallada pàgina?	PPN
9452	2	si	13
30964	7	no	4
19136	4	no	9
46502	11	no	12
38110	9		
17653	4		
47480	11		



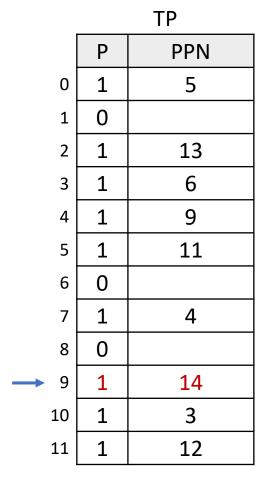
• VPN 9: fallada!

@ (dec)	VPN	Fallada pàgina?	PPN
9452	2	si	13
30964	7	no	4
19136	4	no	9
46502	11	no	12
38110	9	si	
17653	4		
47480	11		



• VPN 9: fallada, la copiem al següent marc lliure de MP: PPN=14

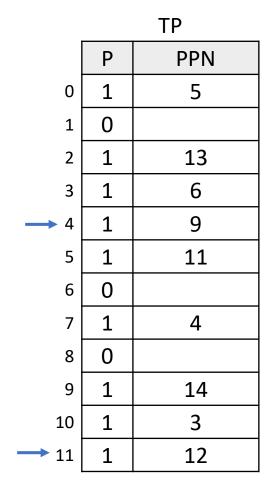
@ (dec)	VPN	Fallada pàgina?	PPN
9452	2	si	13
30964	7	no	4
19136	4	no	9
46502	11	no	12
38110	9	si	14
17653	4		
47480	11		



• VPN 4 → encert: PPN=9

• VPN 11 → encert: PPN=12

@ (dec)	VPN	Fallada pàgina?	PPN
9452	2	si	13
30964	7	no	4
19136	4	no	9
46502	11	no	12
38110	9	si	14
17653	4	no	9
47480	11	no	12



• Llista 2: Estat final de la TP i del TLB

		IP
	Р	PPN
0	1	5
1	0	
2	1	13
3	1	6
4	1	9
5	1	11
6 7	0	
7	1	4
8	0	
9	1	14
10	1	3
11	1	12

TD

	TLB											
V	VPN	PPN										
1	4	9										
1	7	4										
1	11	12										
1	9	14										

c) Considerant els paràmetres següents de dos sistemes que gestionen memòria virtual, indica quina serà la mida de la taula de pàgines en cada cas.

Mida adreces virtuals	Mida pàgina	Mida entrades TP
32 bits	4 KB	4 bytes
64 bits	16 KB	8 bytes

Adreces de 32 bits: Mida de pàgina = $4KB = 2^{12}$ bytes

- → calen 12 bits per a l'offset
- \rightarrow el VPN consta de 32 12 = 20 bits
- \rightarrow La TP té 2²⁰ entrades \rightarrow Mida total = 2²⁰ x 4 bytes = **2²⁴ bytes**

Adreces de 64 bits: Mida de pàgina = $16KB = 2^{14}$ bytes

- → calen 12 bits per a l'offset
- \rightarrow el VPN consta de 64 14 = 50 bits
- → La TP té 2^{50} entrades → Mida total = 2^{50} x 8 bytes = 2^{53} bytes

Donat el següent programa en C

S'ha compilat per a un processador de 32 bits amb memòria virtual paginada

- o Les variables i i tmp s'han guardat en registres
- o L'adreça lògica inicial de M és 0x00000000
- La mida de les pàgines és 4KB
- o El TLB té 4 entrades (associatiu, amb reemplaçament LRU)
- a) Per a cada un dels 4 accessos a la matriu M, indica a quina pàgina lògica (VPN) s'accedeix en cada una de les 16 primeres iteracions

i	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
M[i][0]																
M[i+4][0]																
M[i+16][0]																
M[i+16][0]																

- Quants elements conté una pàgina?
 - $_{\odot}$ 4KB = 2^{12} bytes = 2^{12} / 4 bytes per element = 2^{10} elements = 4 files
 - o A la fila 0 comença la pàgina 0
 - o A la fila 4 comença la pàgina 1
 - o A la fila 16 comença la pàgina 4

i	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
M[i][0]	0															
M[i+4][0]	1															
M[i+16][0]	4															
M[i+16][0]	4															

- Quants elements conté una pàgina?
 - $_{\odot}$ 4KB = 2^{12} bytes = 2^{12} / 4 bytes per element = 2^{10} elements = 4 files
 - o A la fila 0 comença la pàgina 0
 - o A la fila 4 comença la pàgina 1
 - A la fila 16 comença la pàgina 4
- Cal avançar 4 files per passar a la pàgina següent

i	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
M[i][0]	0	0	0	0	1	1	1	1	2	2	2	2	3	3	3	3
M[i+4][0]	1	1	1	1	2	2	2	2	3	3	3	3	4	4	4	4
M[i+16][0]	4	4	4	4	5	5	5	5	6	6	6	6	7	7	7	7
M[i+16][0]	4	4	4	4	5	5	5	5	6	6	6	6	7	7	7	7

- b) Calcula el nombre d'encerts i fallades del TLB, en tot el bucle, per a cada instrucció:
- Fem un seguiment de les VPN del TLB en ordre LRU

i		0		4			8					•••	
	A[i][0]	A[i+4][0]	A[i+16][0]										
VPN	0	1	4	1	2	5	2	3	6	3	4	7	•••
\	0	0	0	0	0	4	4	1	5	5	2	6	•••
LRU)	1	1	4	4	1	1	5	2	2	6	3	•••
LKU			4	1	1	2	5	2	3	6	3	4	• • •
					2	5	2	3	6	3	4	7	•••

- Observem que
 - A[i][0] sols falla a la 1a fila

→ 1 fallada

- b) Calcula el nombre d'encerts i fallades del TLB, en tot el bucle, per a cada instrucció:
- Fem un seguiment de les VPN del TLB en ordre LRU

i	0			4			8			12			•••
	A[i][0]	A[i+4][0]	A[i+16][0]	A[i][0]	A[i+4][0]	A[i+16][0]	A[i][0] /	A[i+4][0]	A[i+16][0]	A[i][0]	A[i+4][0]	A[i+16][0]	
VPN	0	1	4	1	2	5	2 (3	6	3	4	7	•••
LRU	0	0	0	0	0	4	4	1	5	5	2	6	•••
		1	1	4	4	1	1	5	2	2	6	3	•••
			4	1	1	2	5	2	3	6	3	4	•••
					2	5	2	3	6	3	4	7	•••

- Observem que
 - o A[i][0] sols falla a la 1a fila
 - A[i+4][0] falla 1 cop cada 4 files
- → 1 fallada
- → 32 fallades

- b) Calcula el nombre d'encerts i fallades del TLB, en tot el bucle, per a cada instrucció:
- Fem un seguiment de les VPN del TLB en ordre LRU

i	0			4			8			12			•••
	A[i][0]	A[i+4][0]	A[i+16][0]										
VPN	0	1 (4	1	2	5	2	3	6	3	4	7	
LRU	0	0	0	0	0	4	4	1	5	5	2	б	•••
		1	1	4	4	1	1	5	2	2	6	3	•••
			4	1	1	2	5	2	3	6	3	4	•••
					2	5	2	3	6	3	4	7	•••

- Observem que
 - o A[i][0] sols falla a la 1a fila
 - A[i+4][0] falla 1 cop cada 4 files
 - A[i+16][0] falla 1cop cada 4 files
- → 1 fallada
- → 32 fallades
- → 32 fallades

- c) Suposant que tinguéssim un TLB amb un nombre infinit d'entrades, ¿Quin seria el nombre total de fallades del TLB en aquest bucle?
- Al llarg de les iteracions i=0..127
 - A[i][0] visita les 32 pàgines 0..31
 - A[i+4][0] visita les 32 pàgines 1..32
 - A[i+16][0] visita les 32 pàgines 4..35
- Entre els tres accessos, es visiten totes les pàgines 0..35
- En total: 36 fallades