

Arhitectura sistemelor de calcul

Curs 11 - Instrucțiuni

MOV d, s $d \leftarrow s$

PUSH s depune s în stivă

POP d extrage d din stivă

XCHG $d \leftrightarrow s$ (swap), d și s L VALUES
(registrii)
(registru + memorie)

PUSHA depune în stivă toți registrii

POPA extrage din stivă toți registrii

PUSHF depune în stivă EFLAGS

POPF extrage din stivă EFLAGS

[registru segment] XLAT $AL \leftarrow DS:[EBX + AL]$

cum ajung de la 178 val '178'

x va lua val fiecărei cifre din 178

$x + '0'$

cum ajung de la 2ab7h la '2ab7'

x va lua val fiecărei cifre din 2ab7h

$x < 10 \Rightarrow x = x + '0'$

$x \geq 10 \Rightarrow x = x + 'a' - 10$

tabhex db '0123456789A B C D E F'

mov ebx tabhex

Vrem de exemplu cifra C

mov al, 12

xlat ; $AL \leftarrow [EBX + AL]$ adică 12

†
Instrucțiunea LEA

LEA REG, conținutul operand memoriei

lea transferă adresa operandului din memorie în reg

MOV eax, v = lea eax, [v]

lea eax, [ebx + v - 6] ✓

mov eax, ebx + v - 6 *syntax error*

†
Instrucțiuni de setare a flagurilor

C LC

S TC

C MC

C LD

S TD

C LI

S TI

} 7 instrucțiuni de setare a flagurilor

Intotdeauna Data segment incepe la offset-ul 00401000, linkerul ia deciziile de acest tip si aceasta a fost o conventie.

Exemple continut de memorie

a1	db	0, 1, 2, 'xyz'	00	01	02	'x'	'y'	'z'
	db	300, "F" + 3	2C	'1'				

300h = 12Ch

a2	times 3	db	44h	44	44	44	
a3	times 11	db	5, 1, 3	05	01	03	... 11 ori
a4	dw	a2 + 1, 'bc'	09	10	'b'	'c'	

$a2 + 1 = 00401008 + 1 = 00401009$

a5	dd	a2 + 1, 'bcd'	09	10	40	00	'b'	'c'	'd'
a6	times 4	db '13'	'1'	'3'	'1'	'3'	'1'	'3'	
		dw '13'	'1'	'3'	'1'	'3'	'1'	'3'	

a7	db	a2	Syntax error adresa pot sa o pun doar pe w/d					
a8	dw	a2						
a9	dd	a2	09	10	40	00		
a10	dq	a2	09	10	40	00	00	00 00 00

a11 db [a2]

~~syntax error~~ valoarea lui
a2 nu este cunoscută la
momentul asamblării

a12 dw [a2]

~~syntax error~~ ———||———
✓ offset pe 16 biți

mov ax, v

Asamblorul va determina la momentul asamblării
doar distanța variabilelor față de începutul segmentului.

Start:

Jump Real - Start (instrucțiunea jmp ocupă 2 octeți) 00402000

a db 17

00402002

b dw 1234h

00402003

c dd 12345678h

00402005

Real_start:

offset de a la asamblorul este 2

mov sax, c ✓ 00402005

mov idx, [c] ✓ dar se pune DS: [00402005]

mov dx, [CS : C] ✓ dx = 12345678

mov ax, '2345' ✓ ax = 5432

Valoarea asociată unui constant de tip string 'abcd' este de fapt 'dcb a', adică este de fapt fix invers.

Constante de tip string

Ordinea de umplere a unei zone de memorie cu constante de tip string este aceea în care acestea apar deoarece valoarea asociată unui constant este în little-endian și reprezentând în little-endian se anulează, direcțiile mai târziu generează spațiul

a7 dd '2345' '2' '3' '4' '5'

a7 dd '12345', 'abc' '1' '2' '3' '4' '5' 00

00 00 'a' 'b' 'c' 00

a7 dw '23', '45' '2' '3' '4' '5'

a7 dw '2345c' '2' '3' '4' '5' '6' 00

a8 db 'x' 'x'

a8 db 'x' 'x'

a9 dw '1', '2', '3' '1' 00 '2' 00 '3' 00

a9 dw '123' '1' '2' '3' 00

mov dword [a], '2345' va aprua in OLLYDBG

mov dword ptr [DS:401000], 35343332

a7 dd '2345' '2' '3' '4' '5'

mov eax, '2345' eax = '5432' = 35343332

mov eax, 2345h eax = 2345h

mov eax, '12345678' eax = '1234'

↓
in memorie este '8' '7' ... '1'

a times 4 db '13' '1' '3' '1' '3' '1' '3' '1' '3'

a times 4 dw '13' '1' '3' '1' '3' '1' '3' '1' '3'

a times 2 dw '1', '3' '1' 00 '3' 00 '1' 00 '3' 00

a times 2 dd '1', '3' '1' 00 00 00 00 '3' 00 00 00

'1' 00 00 00 '3' 00 00 00

Contorul de locații și aritmetica de pointeri

segment data

a db 1, 2, 3, 4

01 02 03 04

lg db \$ - a

04

lg db \$ - data

syntax error numele de seg ca val
de offset nu, relocalată ca
variabilele normale

lg db a - data

syntax error —||—

lg dw data - a

link error

db a - \$

FB 0 - 5

c equ a - \$

0 - 6 = -6 = FA în tabela de
constante

db lg - a

04

db a - lg

- 4 = FC

db [\$ - a]

syntax error

a dd eax

syntax error

a dd [eax]

syntax error

lg_1 igu lg_1 $lg_1 = 0$ $masm$ bug
 lg_1 igu $lg_1 - a$ $0 - 0 = 0$ $masm$ bug

a dw $C - 2$ -8 $\neq 8$

b dd $a - start$ **syntax error**

dd $start - a$ merge ruz , pointer ptc
 scăderea se face între adrese far

dd $start - start_1$ merge adrese sunt def în
 adrese segment scalar ptc
 corectă $mean$

segment code use 32
 start:

mov ah , lg_1 $AH = 0$

mov ah , C $ah = -6$

mov ch , lg **syntax error** offset nu încu

mov ch , $lg - a$ $ch = 4$

mov ch , $[lg - a]$ ✓ al mai prob memory access
 violation

mov CX , $lg - a$ $CX = 4$

mov CX , $[lg - a]$ ✓

mov CX , $\$ - a$ **syntax error** dolar este

contorul de locații a lui
code segment și a este
altundeva \$ generat aici
și a altundeva

mov cx, a - \$

mov ch, a - \$

merge

syntax error offset am
încăpu pe byte

mov cx, start - \$

mov cx, \$ - start

mov ch, \$ - start

mov ch, start - \$

mov cx, a - start

✓

✓

✓

✓

✓

ptc a definit altundeva
start aici

mov cx, start - a

syntax error

start1:

mov ah, a + b

✓

adunare de scalari

mov ax, b + a

✓

$a + b = (a - \$\$) + (b - \$\$)$ scalari

mov ax, [b + a]

syntax error formula de calc offset

Concluzii

$et_1 - et_2$ sunt acceptate dacă:

sunt definite în același segment

et_1 aparține unui segment diferit față de cel unde apare et_2 și este o scădere de adrese FAR \Rightarrow rezultatul este pointer

Numele unui segment este asociat cu adresa segmentului de memorie dar aceasta nu este validă în momentul asamblării

Dacă avem mai mulți operanzi pointeri

`mov bx, [V2 - V2 - V]` syntax error
└─┬─┘
scalen - pointer

`mov bx, V3 - V2 - V1 - V` \equiv `mov bx, (V3 - V2) - (V1 + V)`
└─┬─┘ └─┬─┘
scalen scalen

$$A[7] = *(A+7) = *(7+A) = 7[A]$$