

Universidad de Ingeniería y Tecnología Escuela Profesional de Ciencia de la Computación Silabo del curso – Periodo Académico 2017-II

- 1. Código del curso y nombre: CS3P1. Computación Paralela y Distribuída
- 2. Créditos: 4
- 3. Horas de Teoría y Laboratorio: 2 HT; 4 HP;
- 4. Docente(s)

Atención previa coordinación con el profesor

5. Bibliografía

- [KH13] David B. Kirk and Wen-mei W. Hwu. Programming Massively Parallel Processors: A Hands-on Approach. 2nd. Morgan Kaufmann, 2013. ISBN: 978-0-12-415992-1.
- [Mat14] Norm Matloff. Programming on Parallel Machines. University of California, Davis, 2014. URL: http://heather.cs.ucdavis.edu/~matloff/158/PLN/ParProcBook.pdf.
- [Pac11] Peter S. Pacheco. An Introduction to Parallel Programming. 1st. Morgan Kaufmann, 2011. ISBN: 978-0-12-374260-5
- [Qui03] Michael J. Quinn. Parallel Programming in C with MPI and OpenMP. 1st. McGraw-Hill Education Group, 2003. ISBN: 0071232656.
- [SK10] Jason Sanders and Edward Kandrot. CUDA by Example: An Introduction to General-Purpose GPU Programming. 1st. Addison-Wesley Professional, 2010. ISBN: 0131387685, 9780131387683.

6. Información del curso

- (a) Breve descripción del curso La última década ha traído un crecimiento explosivo en computación con multiprocesadores, incluyendo los procesadores de varios núcleos y centros de datos distribuidos. Como resultado, la computación paralela y distribuida se ha convertido de ser un tema ampliamente electivo para ser uno de los principales componentes en la malla estudios en ciencia de la computación de pregrado. Tanto la computación paralela como la distribuida implica la ejecución simultánea de múltiples procesos, cuyas operaciones tienen el potencial para intercalar de manera compleja. La computación paralela y distribuida construye sobre cimientos en muchas áreas, incluyendo la comprensión de los conceptos fundamentales de los sistemas, tales como: concurrencia y ejecución en paralelo, consistencia en el estado/manipulación de la memoria, y latencia. La comunicación y la coordinación entre los procesos tiene sus cimientos en el paso de mensajes y modelos de memoria compartida de la computación y conceptos algorítmicos como atomicidad, el consenso y espera condicional. El logro de aceleración en la práctica requiere una comprensión de algoritmos paralelos, estrategias para la descomposición problema, arquitectura de sistemas, estrategias de implementación y análisis de rendimiento. Los sistemas distribuidos destacan los problemas de la seguridad y tolerancia a fallos, hacen hincapié en el mantenimiento del estado replicado e introducen problemas adicionales en el campo de las redes de computadoras.
- (b) Prerrequisitos: CS212. Análisis y Diseño de Algoritmos. (5^{to} Sem), CS231. Redes y Comunicaciones. (7^{mo} Sem)
- (c) Tipo de Curso: Obligatorio

7. Competencias

- Que el alumno sea capaz de crear aplicaciones paralelas de mediana complejidad aprovechando eficientemente máquinas con múltiples núcleos.
- Que el alumno sea capaz de comparar aplicaciones secuenciales y paralelas.

Que el alumno sea capaz de convertir, cuando la situación lo amerite, aplicaciones secuenciales a paralelas de forma
eficiente.

8. Contribución a los resultados (Outcomes)

- a) Aplicar conocimientos de computación y de matemáticas apropiadas para la disciplina. (Usar)
- b) Analizar problemas e identificar y definir los requerimientos computacionales apropiados para su solución. (Usar)
- i) Utilizar técnicas y herramientas actuales necesarias para la práctica de la computación. (Usar)
- j) Aplicar la base matemática, principios de algoritmos y la teoría de la Ciencia de la Computación en el modelamiento y diseño de sistemas computacionales de tal manera que demuestre comprensión de los puntos de equilibrio involucrados en la opción escogida. (Usar)

9. Competencias (IEEE)

- C2. Capacidad para tener una perspectiva crítica y creativa para identificar y resolver problemas utilizando el pensamiento computacional.⇒ Outcome a
- C4. Una comprensión del hardware de la computadora desde la perspectiva del software, por ejemplo, el uso del procesador, memoria, unidades de disco, pantalla, etc.⇒ Outcome b
- C16. Capacidad para identificar temas avanzados de computación y de la comprensión de las fronteras de la disciplina.⇒
 Outcome i
- **CS2.** Identificar y analizar los criterios y especificaciones apropiadas a los problemas específicos, y planificar estrategias para su solución.⇒ **Outcome i**
- **CS3.** Analizar el grado en que un sistema basado en el ordenador cumple con los criterios definidos para su uso actual y futuro desarrollo.⇒ **Outcome** j
- **CS6.** Evaluar los sistemas en términos de atributos de calidad en general y las posibles ventajas y desventajas que se presentan en el problema dado.⇒ **Outcome j**

10. Lista de temas a estudiar en el curso

- 1. Fundamentos de paralelismo
- 2. Arquitecturas paralelas
- 3. Descomposición en paralelo
- 4. Comunicación y coordinación
- 5. Análisis y programación de algoritmos paralelos
- 6. Desempeño en paralelo

11. Metodologia y Evaluación

Metodología:

Sesiones Teóricas:

El desarrollo de las sesiones teóricas está focalizado en el estudiante, a través de su participación activa, resolviendo problemas relacionados al curso con los aportes individuales y discutiendo casos reales de la industria. Los alumnos desarrollarán a lo largo del curso un proyecto de aplicación de las herramientas recibidas en una empresa.

Sesiones de Laboratorio:

Las sesiones prácticas se desarrollan en laboratorio. Las prácticas de laboratorio se realizan en equipos para fortalecer su comunicación. Al inicio de cada laboratorio se explica el desarrollo de la práctica y al término se destaca las principales conclusiones de la actividad en forma grupal.

Exposiciones individuales o grupales:

Se fomenta la participación individual y en equipo para exponer sus ideas, motivándolos con puntos adicionales en las diferentes etapas de la evaluación del curso.

Lecturas:

A lo largo del curso se proporcionan diferentes lecturas, las cuales son evaluadas. El promedio de las notas de las lecturas es considerado como la nota de una práctica calificada. El uso del campus virtual UTEC Online permite a cada estudiante acceder a la información del curso, e interactuar fuera de aula con el profesor y con los otros estudiantes.

Sistema de Evaluación:

12. Contenido

Unidad 1: Fundamentos de paralelismo (18)		
Competences esperadas: C2		
Objetivos de Aprendizaje	Tópicos	
 Distinguir el uso de recursos computacionales para una respuesta mas rápida para administrar el acceso eficiente a un recurso compartido [Familiarizarse] Distinguir múltiples estructuras de programación suficientes para la sincronización que pueden ser interimplementables pero tienen ventajas complementarias [Familiarizarse] Distinguir datos de carrera (data races) a partir de carreras de mas alto nivel [Familiarizarse] Lecturas: [Pac11], [Mat14], [Qui03] 	 Procesamiento Simultáneo Múltiple. Metas del Paralelismo (ej. rendimineto) frente a Concurrencia (ej. control de acceso a recursos compartidos) Paralelismo, comunicación, y coordinación: Paralelismo, comunicación, y coordinación Necedidad de Sincronización Errores de Programación ausentes en programación secuencial: Tipos de Datos (lectura/escritura simultánea o escritura/escritura compartida) Tipos de Nivél más alto (interleavings violating program intention, no determinismo no deseado) Falta de vida/progreso (deadlock, starvation) 	
noordian · [ractri], [ractri], [watto]		

Unidad 2: Arquitecturas paralelas (12) Competences esperadas: C4 Objetivos de Aprendizaje Tópicos • Explicar las diferencias entre memoria distribuida y • Procesadores mutlinúcleo. memoria compartida [Evaluar] • Memoria compartida vs memoria distribuida. • Describir la arquitectura SMP y observar sus princi-• Multiprocesamiento simétrico. pales caracteristicas [Evaluar] • SIMD, procesamiento de vectores. • Distinguir los tipos de tareas que son adecuadas para máquinas SIMD [Usar] • GPU, coprocesamiento. • Describir las ventajas y limitaciones de GPUs vs • Taxonomia de Flynn. CPUs [Usar] • Soporte a nivel de instrucciones para programación • Explicar las caracteristicas de cada clasificación en paralela. la taxonomía de Flynn [Usar] - Instrucciones atómicas como Compare/Set • Describir los desafíos para mantener la coherencia de (Comparar / Establecer) la caché [Familiarizarse] • Problemas de Memoria: • Describir los desafíos clave del desempeño en diferentes memorias y topologías de sistemas distribui-- Caches multiprocesador y coherencia de cache dos [Familiarizarse] - Acceso a Memoria no uniforme (NUMA) • Topologías. - Interconecciones - Clusters - Compartir recursos (p.e., buses e interconexiones) **Lecturas**: [Pac11], [KH13], [SK10]

Unidad 3: Descomposición en paralelo (18)		
Competences esperadas: C16		
Objetivos de Aprendizaje	Tópicos	
 Explicar por qué la sincronización es necesaria en un programa paralelo especifico [Usar] Identificar oportunidades para particionar un programa serial en módulos paralelos independientes [Familiarizarse] Escribir un algoritmo paralelo correcto y escalable [Usar] Paralelizar un algoritmo mediante la aplicación de descomposición basada en tareas [Usar] Paralelizar un algoritmo mediante la aplicación de descomposición datos en paralelo [Usar] Escribir un programa usando actores y/o procesos reactivos [Usar] Lecturas: [Pac11], [Mat14], [Qui03] 	 Necesidad de Comunicación y coordinación/sincronización. Independencia y Particionamiento. Conocimiento Básico del Concepto de Descomposición Paralela. Decomposición basada en tareas: Implementación de estrategias como hebras Descomposición de Información Paralela Estrategias como SIMD y MapReduce Actores y Procesos Reactivos (solicitud de gestores) 	
Lecturas: [1 ac11], [Mat14], [Qui05]		

Unidad 4: Comunicación y coordinación (18)		
Competences esperadas: C16		
Objetivos de Aprendizaje	Tópicos	
 Objetivos de Aprendizaje Usar exclusión mútua para evitar una condición de carrera [Usar] Dar un ejemplo de una ordenación de accesos entre actividades concurrentes (por ejemplo, un programa con condición de carrera) que no son secuencialmente consistentes [Familiarizarse] Dar un ejemplo de un escenario en el que el bloqueo de mensajes enviados pueden dar deadlock [Usar] Explicar cuándo y por qué mensajes de multidifusión (multicast) o basado en eventos puede ser preferible a otras alternativas [Familiarizarse] Escribir un programa que termine correctamente cuando todo el conjunto de procesos concurrentes hayan sido completados [Usar] Dar un ejemplo de un escenario en el que un intento optimista de actualización puede nunca completarse [Familiarizarse] Usar semaforos o variables de condición para bloquear hebras hasta una necesaria precondición de mantenga [Usar] 	 Memoria Compartida. La consistencia, y su papel en los lenguaje de programación garantias para los programas de carrera libre. Pasos de Mensaje: - Mensajes Punto a Punto versus multicast (o basados en eventos) - Estilos para enviar y recibir mensajes Blocking vs non-blocking - Buffering de mensajes Atomicidad: - Especificar y probar atomicidad y requerimientos de seguridad - Granularidad de accesos atómicos y actualizaciones, y uso de estructuras como secciones críticas o transacciones para describirlas - Exclusión mutua usando bloques, semáforos, monitores o estructuras relacionadas * Potencial para fallas y bloqueos (deadlock) (causas, condiciones, prevención) - Composición * Componiendo acciones atómicas granulares más grandes usando sincronización * Transacciones, incluyendo enfoques optimistas y conservadores Consensos: - (Ciclicos) barerras, contadores y estructuras relacionadas Acciones condicionales: 	
	 Espera condicional (p.e., empleando variables de condición) 	

Lecturas : [Pac11], [Mat14], [Qui03]

Lecturas : [Mat14], [Qui03]

Unidad 6: Desempeño en paralelo (18)		
Competences esperadas: CS3		
Objetivos de Aprendizaje	Tópicos	
 Detectar y corregir un desbalanceo de carga [Usar] Calcular las implicaciones de la ley de Amdahl para un algoritmo paralelo particular [Usar] Describir como la distribuición/disposición de datos puede afectar a los costos de comunicación de un algoritmo [Familiarizarse] Detectar y corregir una instancia de uso compartido falso (false sharing) [Usar] Explicar el impacto de la planificación en el desempeño paralelo [Familiarizarse] Explicar el impacto en el desempeño de la localidad de datos [Familiarizarse] Explicar el impacto y los puntos de equilibrio relacionados al uso de energía en el desempeño paralelo [Familiarizarse] Lecturas : [Pac11], [Mat14], [KH13], [SK10] 	 Equilibrio de carga. La medición del desempeño. Programación y contención. Evaluación de la comunicación de arriba. Gestión de datos: Costos de comunicación no uniforme debidos a proximidad Efectos de Cache (p.e., false sharing) Manteniendo localidad espacial Consumo de energía y gestión. 	
Lecturas . [1 actr], [Matr4], [Mitr5], [Mitr5]		



Universidad de Ingeniería y Tecnología Escuela Profesional de Ciencia de la Computación Silabo del curso – Periodo Académico 2017-II

- 1. Código del curso y nombre: CS2H1. Interacción Humano Computador
- 2. Créditos: 3
- 3. Horas de Teoría y Laboratorio: 1 HT; 4 HP;
- 4. Docente(s)

Atención previa coordinación con el profesor

5. Bibliografía

- [Bux07] Bill Buxton. Sketching User Experiences: Getting the Design Right and the Right Design. Morgan Kaufmann Publishers Inc., 2007.
- [Dix+04] Alan Dix et al. Human-computer Interaction. 3 ed. Prentice-Hall, Inc, 2004.
- [Joh10] Jeff Johnson. Designing with the Mind in Mind: Simple Guide to Understanding User Interface Design Rules. 3 ed. Morgan Kaufmann Publishers Inc., 2010.
- [LS06] M. Leavitt and B. Shneiderman. Research-Based Web Design & Usability Guidelines. Health and Human Services Dept, 2006.
- [Mat11] Lukas Mathis. Designed for Use: Create Usable Interfaces for Applications and the Web. Pragmatic Bookshelf, 2011.
- [Nor04] Donald A. Norman. Emotional Design: Why We Love (or Hate) Everyday Things. Basic Book, 2004.
- [RS11] Y. Rogers and J Sharp H. & Preece. Interaction Design: Beyond Human-Computer Interaction. 3 ed. John Wiley and Sons Ltd, 2011.
- [Sto+05] D. Stone et al. *User Interface Design and Evaluation*. Morgan Kaufmann Series in Interactive Technologies, 2005
- [WW11] D. Wigdor and D. Wixon. Brave NUI World: Designing Natural User Interfaces for Touch and Gesture. Morgan Kaufmann Publishers Inc, 2011.

6. Información del curso

- (a) Breve descripción del curso El lenguaje ha sido una de las creaciones más significativas de la humanidad. Desde el lenguaje corporal y gestual, pasando por la comunicación verbal y escrita, hasta códigos simbólicos icónicos y otros, ha posibilitado interacciones complejas entre los seres humanos y facilitado considerablemente la comunicación de información. Con la invención de dispositivos automáticos y semiautomáticos, entre los que se cuentan las computadoras, la necesidad de lenguajes o interfaces para poder interactuar con ellos, ha cobrado gran importancia. La usabilidad del software, aunada a la satisfacción del usuario y su incremento de productividad, depende de la eficacia de la Interfaz Usuario-Computador. Tanto es así, que a menudo la interfaz es el factor más importante en el éxito o el fracaso de cualquier sistema computacional. El diseño e implementación de adecuadas Interfaces Humano-Computador, que además de cumplir los requisitos técnicos y la lógica transaccional de la aplicación, considere las sutiles implicaciones psicológicas, culturales y estéticas de los usuarios, consume buena parte del ciclo de vida de un proyecto software, y requiere habilidades especializadas, tanto para la construcción de las mismas, como para la realización de pruebas de usabilidad.
- (b) **Prerrequisitos:** CS393. Sistemas de Infomación. (6^{to} Sem)
- (c) Tipo de Curso: Obligatorio

7. Competencias