

ST77903_A2170

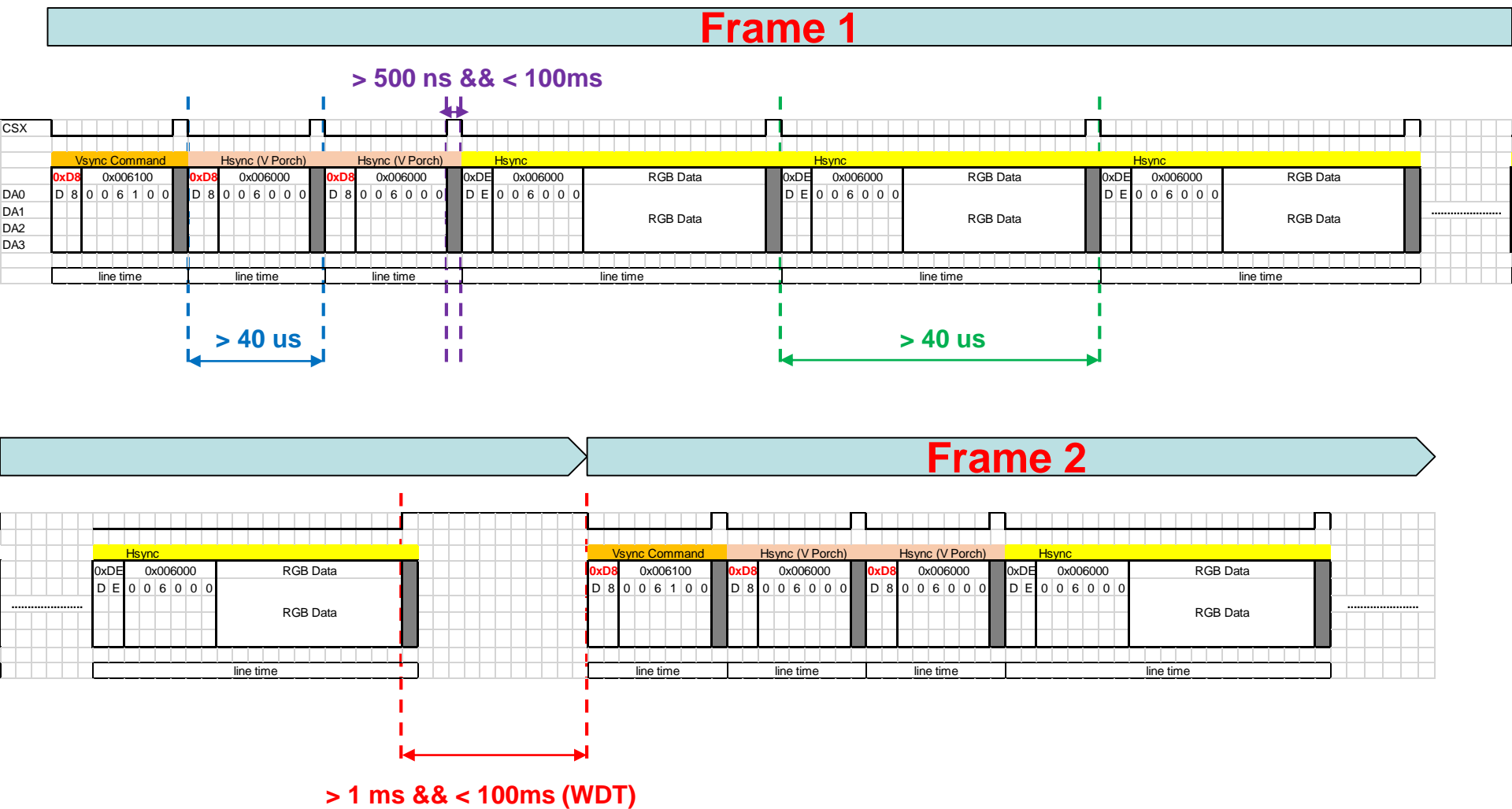
QSPI 客戶應用注意事項

Darren_Chuang

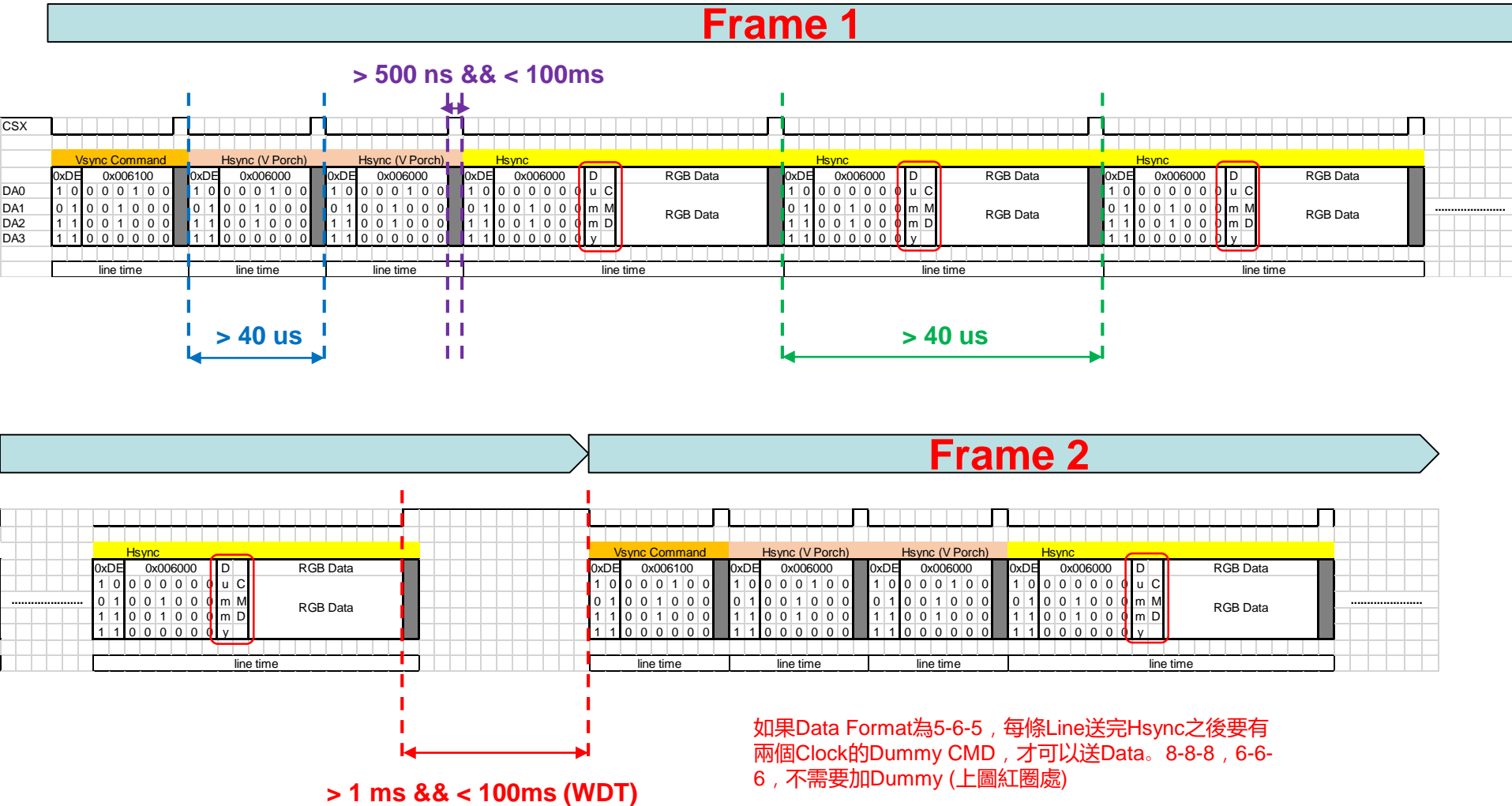
2020/11/20



QSPI應用注意事項 _ Single Lane Command



QSPI應用注意事項 _ Quad Lane Command



客戶應用注意事項統整

1. Vsync、Hsync(Porch)、Hsync(Data)的Minimum Linetime，**最小不能低於40us**。
2. Line與Line之間的Delay，**不能小於500ns且不能大於IC的WDT Setting**。
3. Frame與Frame之間的Delay，**不能小於1ms且不能大於IC的WDT Setting**。
4. 用Single Lane Command的方式傳輸時，**除了Hsync(Data)，其餘皆用0xD8**。
5. 用Quad Lane Command的方式傳輸時，**如果Data Format為5-6-5，每條Line送完Hsync之後要有兩個Clock的Dummy CMD，才可以送Data**。

Thank You



Sitronix Confidential The information contained herein is the exclusive property of Sitronix and shall not to be distributed, reproduced, or disclosed in whole or in part without prior written permission of Sitronix.

© 2013 Sitronix Technology Corporation. All rights reserved.

Sitronix Confidential. Do Not Copy or Distribute.