

# A20 系统配置手册

**V1.0** 

2013-05-21



# **Revision History**

Version	Date	Changes compared to previous issue
v1.0	2013-03-15	初建版本
		• • •



### 目录

1. 系统(System)	
1.1. [platform]	6
1.2. [target]	6
1.3. [pm_para]	7
1.4. [card_boot]	7
1.5. [card0_boot_para]	7
1.6. [card2_boot_para]	
1.7. [twi para]	
1 8 [uart_nara]	
1.9. [uart_force_debug]	9
1.10. [jtag_para]	10
1.11. [clock]	
2. DRAM	11
2.1. [dram_para]	11
3. EMAC	13
4. GMAC	15
4.1. [gmac_para]	
5. I2C 总线	17
5.1. [twi0 para]	17
5.2. [twi1 para]	17
5.3. [twi2_para]	17
5.4. [twi3_para]	
6. UART 总线	
6.1. [uart_para0]	
6.2. [uart_para1]	
6.3 [uart_para2]	20
6.4. [uart_para3] 6.5. [uart_para4]	20
6.5. [uart para4]	21
6.6. [uart para5]	
6.7. [uart para6]	
6.8. [uart_para7]	
7. SPI 总线	
7.1. [spi0 para]	24
7.2. [spi1 para]	
7.3. [spi2 para]	
7.4. [spi3 para]	
7.5. [spi devices]	
7.6. [spi_board0]	
L1 _ J	_ •



8.	电阻屏(rtp)	27
	8.1. [rtp_para]	27
9.	电容屏(ctp)	28
	9.1. [ctp para]	28
10		
	10.1. [tkey para]	
11	. 马达(motor)	
	11.1. [motor_para]	
12		32
	12.1. [nand_para]	32
13	. 显示初始化(disp init)	34
	. 显示初始化(disp init)	34
14	. LCD 屏 0	37
	14.1. [lcd0 para]	37
15	. LCD 屏 1	41
	15.1. [lcd1_para]	41
16	. sata	42
17	. TV	43
	17.1. [tv_out_dac_para]	43
18	. [tvout_para]	44
	18.1. [tvin para]	44
19	. HDMI	45
	19.1. [hdmi para]	45
20	. 摄像头(CSI)	
	20.1. [camera list para]	
	20.2. [csi0_para]	
	20.3. [csi1_para]	
21	SD/MMC	52
	21.1. [mmc0_para]	52
	21.2. [mmc1 para]	
	21.3. [mmc2 para]	54
	21.4. [mmc3 para]	54
22	. SIM 卡	56
	22.1. [smc para]	56
23	. USB 控制标志	
	23.1. [usbc0]	
	23.2. [usbc1]	
	23.3. [usbc2]	
24	. USB Device	
	24.1. [usb_feature]	61



	24.2. [msc_feature]	61
25.	重力感应(G-Sensor)	62
	25.1. [gsensor_para]	62
26.	WIFI	63
	26.1. [wifi para]	63
	26.2. sdio 接口 wifi rtl8723as demo	63
	26.3. usb 接口 wifi rtl8188eu demo	
27.	3G	
	27.1. [3g_para]	65
28.	gyroscope	
	28.1. [gy_para]	66
29.	光感(light sensor)	67
	29.1. [ls_para]	67
30.	罗盘(Compass)	68
	20.1 [compage para]	60
31.	蓝牙(blueteeth)	69
	蓝牙(blueteeth)	69
32.	数字音频总线(I2S)	70
	32.1.   12s para	70
33.	数字音频总线(S/PDIF)	71
	33.1. [spdif_para]	71
34.	内置音频(codec)	72
	34.1. [audio_para]	
35.	红外(ir)	73
	35.1. [ir para]	73
36.	PMU 电源	
	36.1. [pmu_para]	
37.		
- · •	37.1. [dvfs_table]	79
38.	Declaration	81



# 1. 系统(System)

### 1.1. [platform]

配置项	配置项含义
eraseflag	量产时是否擦除。0:不擦,1:擦除(仅
	仅对量产工具,升级工具无效)

配置举例:

[platform]

eraseflag = 1

### **1.2.** [target]

配置项	配置项含义
boot_clock=xx	启动频率, xx 表示多少 MHZ
dcdc2_vol=1400	Dcdc2(CPU)的输出电压,mV
dcdc3_vol=1400	Dcdc3(GPU)的输出电压,mV
Ldo2_vol = 3000	Ldo2的输出电压, mV
Ldo3_vol = 3000	Ldo3的输出电压, mV
Ldo4_vol = 3000	Ldo4的输出电压, mV
Power_start = 0	火牛开机选择
	0: 不允许插火牛直接开机,必须通过
	判断: 满足以下条件可以直接开机: 长
	按 power 按键,前次是系统状态,如果
	电池电量过低,则不允许开机
	1: 任意状态下,允许插火牛直接开
	机,同时要求电池电量足够高
	2: 不允许插火牛直接开机,必须通过
	判断:满足以下条件可以直接开机:长
	按 power 按键,前次是系统状态,不要
	求电池电量
	3: 任意状态下,允许插火牛直接开
	机,不要求电池电量
storage_type = -1	启动介质选择
	0: nand
	1: card0
	2: card2
	-1: (defualt) 自动扫描启动介质:



[target]

boot clock = 912dcdc2\_vol = 1400dcdc3 vol = 1200 $ldo2\_vol$ = 3000ldo3 vol = 2800ldo4 vol =2800power start =0storage\_type = -1

### 1.3. [pm\_para]

配置项	配置项含义
standby_mode = 1	<ol> <li>super standby</li> <li>normal standby</li> </ol>

配置举例:

[pm\_para]

standby mode = 1

### 1.4. [card\_boot]

配置项	配置项含义
logical_start=40960	启动卡逻辑起始扇区
sprite_gpio0=	卡量产 gpio led 灯配置

配置举例:

[card boot]

logical\_start = 40960

sprite\_gpio0 =

### 1.5. [card0\_boot\_para]

配置项	配置项含义
card_ctrl=0	卡量产相关的控制器选择 0
card_high_speed=1	速度模式 0 为低速, 1 为高速
card_line=4	代表 4 线卡
sdc_d1=	sdc 卡数据 1 线信号的 GPIO 配置
port:PF0<2><1> <default><default></default></default>	



sdc d0=	sdc 卡数据 0 线信号的 GPIO 配置
port:PF1<2><1> <default><default></default></default>	Sac 1 Sacra c sacra de la constanta de la cons
sdc_clk=	sdc 卡时钟信号的 GPIO 配置
port:PF2<2><1> <default><default></default></default>	
sdc_cmd=	sdc 命令信号的 GPIO 配置
port:PF3<2><1> <default><default></default></default>	
sdc_d3=	sdc 卡数据 3 线信号的 GPIO 配置
port:PF4<2><1> <default><default></default></default>	• •   7
sdc_d2=	sdc 卡数据 2 线信号的 GPIO 配置
port:PF5<2><1> <default><default></default></default>	

card\_ctrl = 0 card\_high\_speed = 1 card\_line = 4

sdc\_d1 = port:PF0<2><1><default><default>
sdc\_d0 = port:PF1<2><1><default><default><
default>
sdc\_elk = port:PF2<2><1><default><default><default>
sdc\_end = port:PF3<2><1><default><default><
default><
default><
default><
default><default><
default><
default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default

### 1.6. [card2\_boot\_para]

配置项	配置项含义
card_ctrl=2	卡启动控制器选择 2
card_high_speed=xx	速度模式 0 为低速, 1 为高速
card_line=4	4线卡
sdc_ cmd = port:PC6<3><1>	sdc 命令信号的 GPIO 配置
sdc_clk = port:PC7<3><1>	sdc 卡时钟信号的 GPIO 配置
sdc_ d0 = port:PC8<3><1>	sdc 卡数据 0 线信号的 GPIO 配置
sdc_d1 = port:PC9<3><1>	sdc 卡数据 1 线信号的 GPIO 配置
sdc_d3= port:PC10<3><1>	sdc 卡数据 3 线信号的 GPIO 配置
sdc_d2= port:PC11<3><1>	sdc 卡数据 2 线信号的 GPIO 配置

配置举例:

card\_ctrl = 2 card\_high\_speed = 1 card\_line = 4

 $sdc\_cmd = port:PC6<3><1>$ 



sdc_clk	= port:PC7<3><1>
sdc_d0	= port:PC8<3><1>
sdc_d1	= port:PC9<3><1>
sdc_d2	= port:PC10<3><1>
sdc_d3	= port:PC11<3><1>

### 1.7. [twi\_para]

配置项	配置项含义
twi_port	Boot 的 twi 控制器编号
twi_scl	Boot 的 twi 的时钟的 GPIO 配置
twi_sda	Boot 的 twi 的数据的 GPIO 配置

#### 配置举例:

twi port = 0

twi\_scl = port:PB0<2><default><default><default> twi\_sda = port:PB1<2><default><default><default>

### 1.8. [uart\_para]

配置项	配置项含义
uart_debug_port=	Boot 串口控制器编号
uart_debug_tx=	Boot 串口发送的 GPIO 配置
uart_debug_rx=	Boot 串口接收的 GPIO 配置

#### 配置举例:

uart\_debug\_port = 0

uart\_debug\_tx = port:PB22<2>
uart\_debug\_rx = port:PB23<2>

### 1.9. [uart\_force\_debug]

配置项	配置项含义
uart_debug_port	
uart_debug_tx	
uart_debug_rx	

#### 配置举例:

[uart\_force\_debug]



uart debug port = 0

uart\_debug\_tx = port:PF2<4><1><default><default>
uart\_debug\_rx = port:PF4<4><1><default><default>

### 1.10. [jtag\_para]

配置项	配置项含义
jtag_enable=	JTAG 使能
jtag_ms	测试模式选择输入(TMS) 的 GPIO 配置
jtag_ck	测试时钟输入(TMS)的 GPIO 配置
jtag_do	测试数据输出(TDO)的 GPIO 配置
jtag_di	测试数据输入(TDI)的 GPIO 配置

配置举例:

[jtag\_para]

jtag\_enable = 1

jtag\_ms = port:PB14<3> jtag\_ck = port:PB15<3> jtag\_do = port:PB16<3> jtag\_di = port:PB17<3>

### 1.11. [clock]

配置项	配置项含义
Pl13 =297	Video0 时钟频率
Pl14 =300	Ve 时钟频率
Pl16 =600	Peripherals 时钟频率
Pll7 =297	Video1 时钟频率
Pl18 =360	GPU(通信)时钟频率

配置举例:

[clock]

pll3 = 297 pll4 = 300 pll6 = 600 pll7 = 297 pll8 = 360



### 2. DRAM

### 2.1. [dram\_para]

配置项	配置项含义
dram_baseaddr =xx	DRAM 的基地址
dram_clk =xx	DRAM 的时钟频率,单位为 MHz;它为
	24 的整数倍,最低不得低于 120,
dram_type =xx	DRAM 类型:
	2 为 DDR2
	3 为 DDR3
dram_rank_num =xx	DRAM 控制器内部参数,由原厂来进
	行调节,请勿修改
dram_chip_density =xx	DRAM 控制器内部参数,由原厂来进
	行调节,请勿修改
dram_io_width =xx	DRAM 控制器内部参数,由原厂来进
	行调节,请勿修改
dram_bus_width =xx	DRAM 控制器内部参数,由原厂来进
	行调节,请勿修改
dram_cas =xx	DRAM 控制器内部参数,由原厂来进
	行调节,请勿修改
dram_zq=xx	DRAM 控制器内部参数,由原厂来进
	行调节,请勿修改
dram_odt_en=xx	DRAM 控制器内部参数,由原厂来进
	行调节,请勿修改
dram_size =xx	DRAM 控制器内部参数,由原厂来进
	行调节,请勿修改
dram_tpr0=xx	DRAM 控制器内部参数,由原厂来进
	行调节,请勿修改
dram_tpr1=xx	DRAM 控制器内部参数,由原厂来进
	行调节,请勿修改
dram_tpr2=xx	DRAM 控制器内部参数,由原厂来进
1 2	行调节,请勿修改
dram_tpr3=xx	DRAM 控制器内部参数,由原厂来进
1 4	行调节,请勿修改
dram_tpr4=xx	DRAM 控制器内部参数,由原厂来进
	行调节,请勿修改



dram_tpr5=xx	DRAM 控制器内部参数,由原厂来进 行调节,请勿修改
	1. 7. 1. 1. 1. 1. 1. 1. 1. 1. 1. 1. 1. 1. 1.
dram_emr1 =xx	DRAM 控制器内部参数,由原厂来进
	行调节,请勿修改
dram_emr2 =xx	DRAM 控制器内部参数,由原厂来进
	行调节,请勿修改
dram_emr3 =xx	DRAM 控制器内部参数,由原厂来进
	行调节,请勿修改

[dram\_para]

dram baseaddr = 0x40000000

 $\begin{array}{ll} dram\_rank\_num & = 0xffffffff \\ dram\_chip\_density & = 0xffffffff \\ dram\_io\_width & = 0xffffffff \\ dram\_bus\_width & = 0xffffffff \end{array}$ 

 dram\_tpr0
 = 0x42d899b7

 dram\_tpr1
 = 0xa090

 dram\_tpr2
 = 0x22a00

 dram\_tpr3
 = 0x0

 dram\_tpr4
 = 0x0

 dram\_tpr5
 = 0x0

 $dram_emr1 = 0x4$  $dram_emr2 = 0x10$  $dram_emr3 = 0x0$ 



### 3. EMAC

配置项	配置项含义
emac_used	
emac_rxd3	
emac_rxd2	
emac_rxd1	
emac_rxd0	
emac_txd3	
emac_txd2	
emac_txd1	
emac_txd0	
emac_rxclk	
emac_rxerr	
emac_rxdV	
emac_mdc	
emac_mdio	
emac_txen	
emac_txclk	
emac_crs	
emac_col	
emac_reset	

#### 配置举例:

= 0
= port:PA00<2> <default><default></default></default>
= port:PA01<2> <default><default></default></default>
= port:PA02<2> <default><default></default></default>
= port:PA03<2> <default><default><default></default></default></default>
= port:PA04<2> <default><default><default></default></default></default>
= port:PA05<2> <default><default><default></default></default></default>
= port:PA06<2> <default><default></default></default>
= port:PA07<2> <default><default></default></default>
= port:PA08<2> <default><default></default></default>
= port:PA09<2> <default><default></default></default>
= port:PA10<2> <default><default><default></default></default></default>
= port:PA11<2> <default><default></default></default>



emac\_mdio = port:PA12<2><default><default><default><emac\_txen = port:PA13<2><default><default><default><default><emac\_txclk = port:PA14<2><default><default><default><default><emac\_crs = port:PA15<2><default><default><default><emac\_col = port:PA16<2><default><default><default><default><emac\_col = port:PA17<1><default><default><default><default>



### 4. GMAC

### 4.1. [gmac\_para]

配置项	配置项含义
gmac_used=0	Gmac 模块是否使能: 1: enable0: disable
gmac_txd0=xx	Gmac tx0 的 GPIO 配置
gmac_txd1=xx	Gmac tx1 的 GPIO 配置
gmac_txd2=xx	Gmac tx2 的 GPIO 配置
gmac_txd3=xx	Gmac tx3 的 GPIO 配置
gmac_txd4=xx	Gmac tx4 的 GPIO 配置
gmac_txd5=xx	Gmac tx5 的 GPIO 配置
gmac_txd6=xx	Gmac tx6 的 GPIO 配置
gmac_txd7=xx	Gmac tx7 的 GPIO 配置
gmac_txclk=xx	Gmac MII 接口发送时钟
gmac_txen=xx	Gmac 发送使能 GPIO 配置
gmac_gtxclk=xx	Gmac GMII 接口发送时钟
gmac_rxd0=xx	Gmac rx0 的 GPIO 配置
gmac_rxd1=xx	Gmac rx1 的 GPIO 配置
gmac_rxd2=xx	Gmac rx2 的 GPIO 配置
gmac_rxd3=xx	Gmac rx3 的 GPIO 配置
gmac_rxd4=xx	Gmac rx4 的 GPIO 配置
gmac_rxd5=xx	Gmac rx5 的 GPIO 配置
gmac_rxd6=xx	Gmac rx6 的 GPIO 配置
gmac_rxd7=xx	Gmac rx7 的 GPIO 配置
gmac_rxdv=xx	Gmac 接收数有效使能
gmac_rxclk=xx	Gmac 接收时钟
gmac_txerr=xx	Gmac 发送错误使能
gmac_rxerr=xx	Gmac 接收错误使能
gmac_col=xx	Gmac 冲突检测(仅用于半双工)
gmac_crs=xx	Gmac 载波监测(仅用于半双工)
gmac_clkin=xx	Gmac GMII 外部时钟
gmac_mdc=xx	Gmac 配置接口时钟
gmac_mdio=xx	Gmac 配置接口数据 I/O

配置举例:

[gmac\_para]



gmac_used	=0
gmac_txd0	= port:PA00<2> <default><default><default></default></default></default>
gmac_txd1	= port:PA01<2> <default><default></default></default>
gmac_txd2	= port:PA02<2> <default><default></default></default>
gmac_txd3	= port:PA03<2> <default><default><default></default></default></default>
gmac_txd4	= port:PA04<2> <default><default><default></default></default></default>
gmac_txd5	= port:PA05<2> <default><default><default></default></default></default>
gmac_txd6	= port:PA06<2> <default><default><default></default></default></default>
gmac_txd7	= port:PA07<2> <default><default></default></default>
gmac_txclk	= port:PA08<2> <default><default></default></default>
gmac_txen	= port:PA09<2> <default><default><default></default></default></default>
gmac_gtxclk	= port:PA10<2> <default><default></default></default>
gmac_rxd0	= port:PA11<2> <default><default><default></default></default></default>
gmac_rxd1	= port:PA12<2> <default><default><default></default></default></default>
gmac_rxd2	= port:PA13<2> <default><default><default></default></default></default>
gmac_rxd3	= port:PA14<2> <default><default></default></default>
gmac_rxd4	= port:PA15<2> <default><default><default></default></default></default>
gmac_rxd5	= port:PA16<2> <default><default></default></default>
gmac_rxd6	= port:PA17<2> <default><default><default></default></default></default>
gmac_rxd7	= port:PA18<2> <default><default><default></default></default></default>
gmac_rxdv	= port:PA19<2> <default><default><default></default></default></default>
gmac_rxclk	= port:PA20<2> <default><default><default></default></default></default>
gmac_txerr	= port:PA21<2> <default><default><default></default></default></default>
gmac_rxerr	= port:PA22<2> <default><default><default></default></default></default>
gmac_col	= port:PA23<2> <default><default><default></default></default></default>
gmac_crs	= port:PA24<2> <default><default><default></default></default></default>
gmac_clkin	= port:PA25<2> <default><default><default></default></default></default>
gmac_mdc	= port:PA26<2> <default><default><default></default></default></default>
gmac_mdio	= port:PA27<2> <default><default><default></default></default></default>



### 5. I2C 总线

主控有 4 个 I2C (twi) 控制器

### 5.1. [twi0\_para]

配置项	配置项含义
twi0_used =xx	TWI 使用控制: 1 使用, 0 不用
twi0_scl =xx	TWI SCK 的 GPIO 配置
twi0_sda=xx	TWI SDA 的 GPIO 配置

配置举例:

twi0 used = 1

twi0\_scl = port:PH14<2><default><default><default> twi0\_sda = port:PH15<2><default><default>

配置项	配置项含义
twi1_used =xx	TWI 使用控制: 1 使用, 0 不用
twi1_scl =xx	TWI SCK 的 GPIO 配置
twi1_sda=xx	TWI SDA 的 GPIO 配置

### 5.2. [twi1\_para]

配置举例:

[tw1 para]

twi1\_used =

twi1\_scl = port:PH16<2><default><default><default> twi1\_sda = port:PH17<2><default><default>

### 5.3. [twi2\_para]

配置项	配置项含义
twi2_used =xx	TWI 使用控制: 1 使用, 0 不用
twi2_scl =xx	TWI SCK 的 GPIO 配置
twi2_sda=xx	TWI SDA 的 GPIO 配置



[twi2\_para]

 $twi2\_used = 1$ 

twi2\_scl = port:PH18<2><default><default><default> twi2\_sda = port:PH19<2><default><default><default>

### 5.4. [twi3\_para]

配置项	配置项含义
twi3_used =xx	TWI 使用控制: 1 使用, 0 不用
$twi3\_scl = xx$	TWI SCK 的 GPIO 配置
twi3_sda=xx	TWI SDA 的 GPIO 配置

配置举例:

[twi2\_para]

 $twi2\_used = 1$ 

twi2\_scl = port:PB05<4><default><default><default> twi2\_sda = port:PB06<4><default><default><default>



### 6. UART 总线

主控有 8 路 uart 总线,其中 uart1 支持完整的 8 线通讯,而其他 7 路支持 4 线或者 2 线通讯 (但十分不建议用 uart0 作为控制台以外的用途),实例中,有些路仅仅写出 2 路的配置形式,但实际使用时只要将其按照 4 路的格式补全,也能支持 4 线通讯。

### 6.1. [uart\_para0]

配置项	配置项含义
uart_used =xx	UART 使用控制: 1 使用, 0 不用
uart_port =xx	UART 端口号
uart_type =xx	UART 类型
uart_tx =xx	UART TX 的 GPIO 配置
uart_rx=xx	UART RX 的 GPIO 配置

配置举例:

[uart para0]

uart\_used = 1 uart\_port = 0 uart\_type = 2

uart\_tx = port:PB22<2> <1><default><default> uart\_rx = port:PB23<2> <1><default><default>

### 6.2. [uart\_para1]

配置项	配置项含义
uart_used =xx	UART 使用控制: 1 使用, 0 不用
uart_port =xx	UART 端口号
uart_type =xx	UART 类型
uart_tx =xx	UART TX 的 GPIO 配置
uart_rx=xx	UART RX 的 GPIO 配置
uart_rts=xx	UART RTS 的 GPIO 配置
uart_cts=xx	UART CTS 的 GPIO 配置
uart_dtr=xx	UART DTR 的 GPIO 配置
uart_dsr=xx	UART DSR 的 GPIO 配置
uart_dcd=xx	UART DCD 的 GPIO 配置
uart_ring=xx	UART RING 的 GPIO 配置



[uart\_para1]

uart\_used= 0uart\_port= 1uart\_type= 8

= port:PA10<4><1><default><default> uart tx uart rx = port:PA11<4><1><default><default> = port:PA12<4><1><default><default> uart rts = port:PA13<4><1><default><default> uart cts = port:PA14<4><1><default><default> uart\_dtr = port:PA15<4><1><default><default> uart dsr = port:PA16<4><1><default><default> uart dcd uart ring = port:PA17<4><1><default><default>

### **6.3.** [uart\_para2]

配置项	配置项含义
uart_used =xx	UART 使用控制: 1 使用, 0 不用
uart_port =xx	UART 端口号
uart_type =xx	UART 类型
uart_tx =xx	UART TX 的 GPIO 配置
uart_rx=xx	UART RX 的 GPIO 配置
uart_rts=xx	UART RTS 的 GPIO 配置
uart_cts=xx	UART CTS 的 GPIO 配置

#### 配置举例:

[uart para2]

uart\_used = 0 uart\_port = 2 uart\_type = 4

uart\_tx= port:PI18<3><1><default><default>uart\_rx= port:PI19<3><1><default><default>uart\_rts= port:PI16<3><1><default><default>uart\_cts= port:PI17<3><1><default><default>

### 6.4. [uart\_para3]

配置项	配置项含义



uart_used =xx	UART 使用控制: 1 使用, 0 不用
uart_port =xx	UART 端口号
uart_type =xx	UART 类型
uart_tx =xx	UART TX 的 GPIO 配置
uart_rx=xx	UART RX 的 GPIO 配置
uart_rts=xx	UART RTS 的 GPIO 配置
uart_cts=xx	UART CTS 的 GPIO 配置

[uart\_para3]

uart\_used= 0uart\_port= 3uart\_type= 4

uart\_tx = port:PH00<4><1><default><default>
uart\_rx = port:PH01<4><1><default><default>
uart\_rts = port:PH02<4><1><default><default><default>
uart\_cts = port:PH03<4><1><default><default>

### 6.5. [uart\_para4]

配置项	配置项含义
uart_used =xx	UART 使用控制: 1 使用, 0 不用
uart_port =xx	UART 端口号
uart_type =xx	UART 类型
uart_tx =xx	UART TX 的 GPIO 配置
uart_rx=xx	UART RX 的 GPIO 配置

#### 配置举例:

[uart para4]

uart\_used = 0 uart\_port = 4 uart\_type = 2

uart\_tx = port:PH04<4><1><default><default> uart\_rx = port:PH05<4><1><default><default>

### 6.6. [uart\_para5]

配置项	配置项含义
uart_used =xx	UART 使用控制: 1 使用, 0 不用



uart_port =xx	UART 端口号
uart_type =xx	UART 类型
uart_tx =xx	UART TX 的 GPIO 配置
uart_rx=xx	UART RX 的 GPIO 配置

[uart\_para5]

uart\_used= 0uart\_port= 5uart\_type= 2

uart\_tx = port:PH06<4><1><default><default> uart\_rx = port:PH07<4><1><default><default>

### 6.7. [uart\_para6]

配置项	配置项含义
uart_used =xx	UART 使用控制: 1 使用, 0 不用
uart_port =xx	UART 端口号
uart_type =xx	UART 类型
uart_tx =xx	UART TX 的 GPIO 配置
uart_rx=xx	UART RX 的 GPIO 配置

#### 配置举例:

[uart para6]

uart\_used = 0 uart\_port = 6 uart\_type = 2

uart\_tx = port:PA12<4><1><default><default> uart\_rx = port:PA13<4><1><default><default>

### 6.8. [uart\_para7]

配置项	配置项含义
uart_used =xx	UART 使用控制: 1 使用, 0 不用
uart_port =xx	UART 端口号
uart_type =xx	UART 类型
uart_tx =xx	UART TX 的 GPIO 配置
uart_rx=xx	UART RX 的 GPIO 配置



[uart\_para7]

uart\_used= 0uart\_port= 7uart\_type= 2

uart\_tx = port:PA14<4><default><default><default><
uart\_rx = port:PA15<4><default><default><default>



### 7. SPI 总线

### 7.1. [spi0\_para]

配置项	配置项含义
spi_used =xx	SPI 使用控制: 1 使用, 0 不用
spi_cs_bitmap =xx	启用哪路 cs, bit 位表示
spi_cs0 =xx	SPI CS0 的 GPIO 配置
spi_cs1 =xx	SPI CS1 的 GPIO 配置
spi_sclk =xx	SPI CLK 的 GPIO 配置
spi_mosi=xx	SPI MOSI 的 GPIO 配置
spi_miso=xx	SPI MISO 的 GPIO 配置

配置举例:

[spi0 para]

spi\_used = 0 spi\_cs\_bitmap = 1

spi\_cs0 = port:PI10<2><default><default><default><spi\_cs1 = port:PI14<2><default><default><default><default><spi\_sclk = port:PI11<2><default><default><default><default><spi\_mosi = port:PI12<2><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default><default>

### 7.2. [spi1\_para]

配置项	配置项含义
spi_used =xx	SPI 使用控制: 1 使用, 0 不用
spi_cs_bitmap =xx	启用哪路 cs, bit 位表示
spi_cs0 =xx	SPI CS0 的 GPIO 配置
spi_cs1 =xx	SPI CS1 的 GPIO 配置
spi_sclk =xx	SPI CLK 的 GPIO 配置
spi_mosi=xx	SPI MOSI 的 GPIO 配置
spi_miso=xx	SPI MISO 的 GPIO 配置

配置举例:

[spi1\_para]

spi\_used = 0 spi\_cs\_bitmap = 1



spi\_cs0= port:PA00<4><default><default><default><default>spi\_sclk= port:PA01<4><default><default><default><default>spi\_mosi= port:PA02<4><default><default><default><default>spi\_miso= port:PA03<4><default><default><default>

### 7.3. [spi2\_para]

配置项	配置项含义
spi_used =xx	SPI 使用控制: 1 使用, 0 不用
spi_cs_bitmap =xx	启用哪路 cs, bit 位表示
spi_cs0 =xx	SPI CS0 的 GPIO 配置
$spi_cs1 = xx$	SPI CS1 的 GPIO 配置
spi_sclk =xx	SPI CLK 的 GPIO 配置
spi_mosi=xx	SPI MOSI 的 GPIO 配置
spi_miso=xx	SPI MISO 的 GPIO 配置

配置举例:

spi\_used = 0 spi\_cs\_bitmap = 1

spi\_cs0 = port:PB14<2><default><default><default> spi\_sclk = port:PB15<2><default><default><default> spi\_mosi = port:PB16<2><default><default><default><default> spi\_miso = port:PB17<2><default><default><default><

### 7.4. [spi3\_para]

配置项	配置项含义
spi_used =xx	SPI 使用控制: 1 使用, 0 不用
spi_cs_bitmap =xx	启用哪路 cs, bit 位表示
spi_cs0 =xx	SPI CS0 的 GPIO 配置
spi_cs1 =xx	SPI CS1 的 GPIO 配置
spi_sclk =xx	SPI CLK 的 GPIO 配置
spi_mosi=xx	SPI MOSI 的 GPIO 配置
spi_miso=xx	SPI MISO 的 GPIO 配置

配置举例:

[spi3\_para]

 $spi\_used = 0$ 



spi\_cs\_bitmap = 1

spi\_cs0= port:PA05<3><default><default><default>spi\_sclk= port:PI06<3><default><default><default><default>spi\_mosi= port:PI07<3><default><default><default><default>spi\_miso= port:PI08<3><default><default><default><default>spi\_cs1= port:PA09<3><default><default><default>

### 7.5. [spi\_devices]

配置项	配置项含义
spi_dev_num=xx	该项目直接和下面的[spi_board0]相关,
	它指定主板连接 spi 设备的数目,假如
	有 N 个 SPI 设备那么[spi_devices]中就
	要有 N 个([spi_board0]到[spi_board
	(N-1)])配置

### 7.6. [spi\_board0]

配置项	配置项含义
modalias=xx	Spi 设备名字
max_speed_hz =xx	最大传输速度 (HZ)
bus_num =xx	Spi 设备控制器序号
chip_select=xx	理论上可以选 0, 1, 2, 3, 目前只支持
	1,2(芯片没引出接口)
mode=xx	SPI MOSI 的 GPIO 配置可选值 0-3



# 8. 电阻屏(rtp)

### 8.1. [rtp\_para]

配置项	配置项含义
rtp_used=xx	该模块在方案中是否启用,
rtp_screen_size =xx	屏幕尺寸设置,以斜对角方向长度为
	准,以寸为单位
rtp_regidity_level=xx	表屏幕的硬度,以指覆按压,抬起时开
	始计时, 多少个 10ms 时间单位之后,
	硬件采集不到数据为准; 通常, 我们建
	议的屏,5寸屏设为5,7寸屏设为7,对
	于某些供应商提供的屏, 硬度可能不合
	要求,需要适度调整
rtp_press_threshold_enable=xx	是否开启压力的们门限制,建议选0不
	开启
rtp_press_threshold=xx	这配置项当 rtp_press_threshold_enable
	为1时才有效,其数值可以是0到
	0xFFFFFF 的任意数值,数值越小越敏
	感,推荐值为 0xF
rtp_sensitive_level=xx	敏感等级,数值可以是0到0xF之间的
	任意数值,数值越大越敏感,0xF为推
*	<b>荐值</b>
rtp_exchange_x_y_flag=xx	当屏的 x,y 轴需要转换的时候,这个项
	目该置1,一般情况下则该置0



## 9. 电容屏(ctp)

### 9.1. [ctp\_para]

配置项	配置项含义
ctp_used=xx	该选项为是否开启电容触摸, 支持的话
	置 1, 反之置 0
ctp_name	ctp 的名字,gslX680 用于区分使用 IC 型
	号
ctp_twi_id=xx	用于选择 i2c adapter, 可选 1, 2
ctp_twi_addr =xx	指明 i2c 设备地址,与具体硬件相关
ctp_screen_max_x=xx	触摸板的 x 轴最大坐标
ctp_screen_max_y=xx	触摸板的y轴最大坐标
ctp_revert_x_flag=xx	是否需要翻转 x 坐标, 需要则置 1, 反
	之置0
ctp_revert_y_flag=xx	是否需要翻转 y 坐标, 需要则置 1, 反
	之置0
ctp_exchange_x_y_flag	是否需要x轴y轴坐标对换
ctp_int_port=xx	电容屏中断信号的 GPIO 配置
ctp_wakeup=xx	电容屏唤醒信号的 GPIO 配置

#### 配置举例:

[ctp\_para]

ctp\_used = 1

ctp\_twi\_id = 1

ctp\_twi\_addr = 0x5d ctp\_screen\_max\_x = 1280 ctp\_screen\_max\_y = 800

ctp\_revert\_x\_flag = 1 ctp\_revert\_y\_flag = 1

ctp exchange x y flag = 1

ctp\_int\_port = port:PH21<6><default><default>

ctp\_wakeup = port:PH13<1><default><1>

#### 注意事项:

若要支持新的电容触控 ic, 在原有电容触控 ic 的代码基础上, 须结合 A31 bsp 层的配置情况, 作相应修改。具体说来,

1. 在 sys config 中: ctp twi id 应与硬件连接一致;



2. 在驱动部分代码中: sysconfig 中的其他子健也要正确配置,在程序中,要对这些配置进行相应的处理;





# 10. 触摸按键(touch key)

### 10.1. [tkey\_para]

配置项	配置项含义
tkey_used =xx	支持触摸按键的置 1, 反之置 0
tkey_twi_id=xx	用于选择 i2c adapter, 可选 1, 2
tkey_twi_addr=xx	指明 i2c 设备地址,与具体硬件相关
tkey_int=xx	触摸按键中断信号的 GPIO 配置

#### 配置举例:

tkey used =0tkey\_twi\_id =2

tkey\_twi\_addr = 0x62

= port:PI13<6><default><default> tkey\_int

#### 注意事项:

若支持,则将 tkey\_used 置 1 并配置相应子键值; 否则, tkey\_used 置 0;

A20 系统配置手册 Copyright © 2013Allwinner Technology. All Rights Reserved.



# 11. 马达(motor)

### 11.1. [motor\_para]

配置项	配置项含义
motor_used =xx	是否启用马达,启用置1,反之置0
motor_shake=xx	马达使用的 GPIO 配置

#### 配置举例:

 $motor\_used = 1$ 

motor\_shake = port:power3<1><default><1>

#### 注意事项:

motor\_shake = port:power3<1><default><default><1> 默认 io 口的输出应该为 1,这样就不会初始化之后就开始震动了。



# 12. 闪存(nand flash)

### 12.1. [nand\_para]

配置项	配置项含义
nand used =xx	nand 模块使能标志
_	nand 写时钟信号的 GPIO 配置
nand_we =xx	
nand_ale =xx	nand 地址使能信号的 GPIO 配置
nand_cle =xx	nand 命令使能信号的 GPIO 配置
nand_ce1 =xx	nand 片选 1 信号的 GPIO 配置
nand_ce0 =xx	nand 片选 0 信号的 GPIO 配置
nand_nre =xx	nand 读时钟信号的 GPIO 配置
nand_rb0=xx	nand Read/Busy 1 信号的 GPIO 配置
nand_rb1 =xx	nand Read/Busy 0 信号的 GPIO 配置
nand_d0=xx	nand 数据总线信号的 GPIO 配置
nand_d1=xx	
nand_d2=xx	1
nand_d3=xx	/
nand_d4=xx	1
nand_d5=xx	1
nand_d6=xx	
nand_d7=xx	//
nand_wp	/
nand_ce2=xx	nand 片选 2 信号的 GPIO 配置
nand_ce3=xx	nand 片选 3 信号的 GPIO 配置
nand_ce4=xx	
nand_ce5=xx	
nand_ce6=xx	
nand_ce7=xx	
nand_spi=xx	
nand_ndqs=xx	nand ddr 时钟信号的 GPIO 配置
good_block_ratio=xx	

#### 配置举例:

[nand\_para]

nand\_used = 1

nand\_we = port:PC00<2><default><default>



```
= port:PC01<2><default><default>
nand ale
nand cle
                  = port:PC02<2><default><default>
nand ce1
                   = port:PC03<2><default><default>
                   = port:PC04<2><default><default>
nand ce0
nand nre
                  = port:PC05<2><default><default><default>
nand rb0
                  = port:PC06<2><default><default>
nand rb1
                  = port:PC07<2><default><default>
nand d0
                   = port:PC08<2><default><default><default>
                   = port:PC09<2><default><default>
nand d1
nand d2
                   = port:PC10<2><default><default>
nand d3
                   = port:PC11<2><default><default>
nand d4
                   = port:PC12<2><default><default>
nand d5
                   = port:PC13<2><default><default><default>
nand d6
                   = port:PC14<2><default><default>
nand d7
                   = port:PC15<2><default><default>
nand wp
                   = port:PC16<2><default><default>
nand ce2
                   = port:PC17<2><default><default>
                   = port:PC18<2><default><default>
nand ce3
nand ce4
nand ce5
nand ce6
nand ce7
                  = port:PC23<3><default><default>
nand spi
nand ndqs
                   = port:PC24<2><default><default>
good block ratio
                 = 0
```



# 13. 显示初始化(disp init)

### 13.1. [disp\_init]

配置项	配置项含义	
disp_init_enable=xx	是否进行显示的初始化设置	
disp_mode =xx	显示模式:	
	0:screen0 <screen0,fb0></screen0,fb0>	
screen0_output_type=xx	屏 0 输 出 类 型 (0:none; 1:lcd; 2:tv;	
	3:hdmi; 4:vga)	
screen0_output_mode =xx	屏 0 输出模式(used for tv/hdmi output,	
	0:480i 1:576i 2:480p 3:576p 4:720p50	
	5:720p60 6:1080i50 7:1080i60	
	8:1080p24 9:1080p50 10:1080p60 11:pal	
	14:ntsc)	
screen1_output_type=xx	屏 1 输 出 类 型 (0:none; 1:lcd; 2:tv;	
	3:hdmi; 4:vga)	
screen1_output_mode=xx	屏 1 输出模式(used for tv/hdmi output,	
	0:480i 1:576i 2:480p 3:576p 4:720p50	
	5:720p60 6:1080i50 7:1080i60	
	8:1080p24 9:1080p50 10:1080p60 11:pal	
	14:ntsc)	
fb0_format=xx	fb0 的格式 (4:RGB655 5:RGB565	
	6:RGB556 7:ARGB1555 8:RGBA5551	
	9:RGB888 10:ARGB8888	
	12:ARGB4444)	
fb0_pixel_sequence=xx	fb0 的 pixel sequence(0:ARGB 1:BGRA	
	2:ABGR 3:RGBA)	
fb0_scaler_mode_enable=xx	fb0 是否使用 scaler mode,即使用 FE	
fb0_width=xx	fb0的宽度,为0时将按照输出设备的分	
	辨率	
fb0_height=xx	fb0的高度,为0时将按照输出设备的	
	分辨率	
fb1_format=xx	fb1 的格式 (4:RGB655 5:RGB565	
	6:RGB556 7:ARGB1555 8:RGBA5551	
	9:RGB888 10:ARGB8888	
	12:ARGB4444)	
fb1_pixel_sequence=xx	fb1 的 pixel sequence(0:ARGB 1:BGRA	



	2:ABGR 3:RGBA)
fb1_scaler_mode_enable=xx	fb1 是否使用 scaler mode,即使用 FE
fb1_width=xx	Fb1 的宽度,为0时将按照输出设备的分
	辨率
fb1_height=xx	Fb1 的高度,为0时将按照输出设备的
	分辨率
lcd0_backlight	Lcd0 的背光初始值, 0~255
lcd1_backlight	Lcd1 的背光初始值, 0~255
lcd0_bright	Lcd0 的亮度值,0~100
lcd0_contrast	Lcd0 的对比度,0~100
lcd0_saturation	Lcd0 的饱和度,0~100
lcd0_hue	Lcd0 的色度,0~100
lcd1_bright	Lcd1 的亮度值,0~100
lcd1_contrast	Lcd1 的对比度,0~100
lcd1_saturation	Lcd1 的饱和度,0~100
lcd1_hue	Lcd1 的色度,0~100

[disp\_init] disp\_init\_enable = 1=0disp mode = 1 screen0 output type screen0 output mode =4screen1\_output\_type screen1 output mode =4fb0 format = 10fb0 pixel sequence =0fb0\_scaler\_mode\_enable =0fb0 width =0=0fb0 height **=** 10 fb1 format fb1 pixel sequence =0fb1 scaler mode enable =0fb1\_width =0fb1 height = 0lcd0 backlight = 197lcd1 backlight = 197lcd0\_bright = 50 $lcd0\_contrast$ = 50



lcd0_saturation	= 57
lcd0_hue	= 50
lcd1_bright	= 50
lcd1_contrast	= 50
lcd1_saturation	= 57
lcd1_hue	= 50



# 14. LCD 屏 0

# 14.1. [lcd0\_para]

配置项	配置项含义	
lcd_used=xx	是否使用 lcd0	
lcd_if =xx	lcd interface(0:hv(sync+de); 1:8080; 2:ttl;	
	3:lvds, 4:dsi; 5:edp)	
lcd_x=xx	lcd active width	
$lcd_y = xx$	lcd active height	
lcd_dclk_freq=xx	pixel clock, in MHZ unit	
lcd_pwm_freq=xx	pwm freq, in HZ unit	
lcd_pwm_pol =xx	pwm polarity, 0:positive; 1:negative	
lcd_pwm_max_limit=xx	Lcd pwm max limit(<=255)	
lcd_hbp=xx	hsync back porch	
lcd_ht=xx	hsync total cycle	
lcd_vbp=xx	vsync back porch	
lcd_vt=xx	vysnc total cycle	
lcd_hv_vspw=xx	vysnc plus width	
lcd_hv_hspw=xx	hsync plus width	
lcd_hv_if =xx	hv interface(0:parallel;	
	8:serial(8bit/3cycle);	
	10:dummyrgb(8bit/4cycle);11:rgbdummy	
	(8bit/4cycle); 12: ccir656)	
lcd_hv_srgb_seq=xx	serial RGB output sequence	
lcd_hv_syuv_seq=xx	serial YUV output sequence	
lcd_hv_syuv_fdly	serial YUV output F line delay(0: no	
	delay;1: delay 2line[CCIR NTSC]; 2:	
	delay 3line[CCIR PAL])	
lcd_lvds_if=xx	0:single channel; 1:dual channel	
lcd_lvds_colordepth=xx	0:8bit; 1:6bit	
lcd_lvds_mode=xx	0:NS mode; 1:JEIDA mode	
lcd_lvds_io_polarity=xx	0:normal; 1:pn cross	
lcd_dsi_if=xx	0:video mode; 1:command mode	
lcd_dsi_lane=xx	1/2/3/4lane	
lcd_dsi_format=xx	0:RGB888; 1:RGB666; 2:RGB666P;	
	3:RGB565	



All Williams Teet Intolog	
lcd_dsi_eotp=xx	0:no ending symbol 1:insert ending
	symbol;
lcd_dsi_te=xx	0:disable te mode; 1:rising te mode;
	2:falling te mode
lcd_cpu_if=xx	cpu i/f mode(0:18bit; 1:16bit mode0;
	2:16bit mode1; 3:16bit mode2;4:16bit
	mode3; 5:9bit; 6:8bit 256K; 7:8bit 65K;)
lcd_cpu_te=xx	0:disable te mode; 1:enable rising te
	mode; 2:enable falling te mode
lcd frm=xx	0:disable; 1:enable rgb666 dither;
_	2:enable rgb656 dither
lcd_edp_tx_ic=xx	0:anx9804; 1:anx6345
lcd_edp_tx_rate=xx	1:1.62G; 2:2.7G; 3:5.4G
lcd_edp_tx_lane=xx	1/2/4lane
lcd_io_phase=xx	0:noraml; 1:intert phase(0~3bit: vsync
	phase; 4~7bit:hsync phase;8~11bit:dclk
	phase; 12~15bit:de phase)
deu_mode=xx	Parameter for deu. 0:smoll lcd screen;
	1:large lcd screen(larger than 10inch)
lcdgamma4iep=xx	Smart Backlight parameter, lcd gamma
	vale * 10;
smart_color=xx	90:normal lcd screen 65:retina lcd
	screen(9.7inch) (0~100)
lcd_bl_en=xx	LCD_BL_EN 的 GPIO 配置
lcd_power=xx	LCD_VCC control 的 GPIO 配置
lcd_pwm=xx	lcd PWM 的 GPIO 配置 (PWM0 固定
	使用 PB02, PWM1 固定使用 PI03,用
	户无需修改该项)
lcd_gpio_scl	iic SCL
lcd_gpio_sda	iic SDA
lcd_gpio_0/1/2/3=xx	LCD 额外需要使用的 GPIO 配置
lcdd0~23=xx	lcd 数据的 GPIO 配置
lcdelk=xx	lcd 信号的 GPIO 配置(具体信号与实
	际电路相关)
lcdde=xx	lcd 信号的 GPIO 配置(具体信号与实
	际电路相关)
lcdhsync=xx	lcd 信号的 GPIO 配置(具体信号与实
	际电路相关)
lcdvsync=xx	lcd 信号的 GPIO 配置(具体信号与实



### 际电路相关)

```
配置举例:
[lcd0 para]
lcd used
                       = 1
                   = 0
lcd if
                   = 1280
lcd x
lcd y
                   = 800
lcd dclk freq
                       = 70
lcd pwm freq
                       =50000
lcd pwm pol
                       = 0
lcd pwm max limit = 150
lcd hbp
                   = 20
lcd ht
                   = 1418
                       = 10
lcd hspw
                   = 10
lcd vbp
lcd vt
                   = 814
lcd vspw
                       =5
lcd hv if
                       =0
lcd hv srgb seq
                   = 0
lcd hv syuv seq
                   = 0
lcd hv syuv fdly
                        =0
lcd lvds if
                   =0
lcd_lvds_colordepth = 1
lcd lvds mode
                   =0
lcd lvds io polarity = 0
                       =0
lcd dsi if
lcd dsi lane
                   =0
lcd dsi format
                   =0
lcd dsi eotp
                   =0
lcd dsi te
                   = 0
lcd cpu if
                   =0
lcd cpu te
                   =0
lcd frm
                   = 1
lcd edp tx ic
                       =0
lcd edp tx rate
                   =0
lcd edp tx lane
                   =0
lcd io phase
                       = 0x00
deu mode
                   = 0
                       = 22
lcdgamma4iep
```



```
= 90
Smart color
lcd bl en
                       = port:PA25<1><0><default><1>
lcd power
                   = port:power2<1><0><default><1>
lcd pwm
                       = port:PH13<2><0><default><default>
lcd gpio scl
lcd gpio sda
                       =
lcd gpio 0
lcd gpio 1
lcd gpio 2
lcd gpio 3
lcdd0
                   = port:PD00<2><0><default><default>
lcdd1
                   = port:PD01<2><0><default><default>
lcdd2
                   = port:PD02<2><0><default><default>
lcdd3
                   = port:PD03<2><0><default><default>
lcdd4
                   = port:PD04<2><0><default><default>
lcdd5
                   = port:PD05<2><0><default><default>
lcdd6
                   = port:PD06<2><0><default><default>
lcdd7
                   = port:PD07<2><0><default><default>
lcdd8
                   = port:PD08<2><0><default><default>
lcdd9
                   = port:PD09<2><0><default><default>
lcdd10
                   = port:PD10<2><0><default><default>
lcdd11
                   = port:PD11<2><0><default><default>
lcdd12
                   = port:PD12<2><0><default><default>
lcdd13
                   = port:PD13<2><0><default><default>
lcdd14
                   = port:PD14<2><0><default><default>
lcdd15
                   = port:PD15<2><0><default><default>
lcdd16
                   = port:PD16<2><0><default><default>
lcdd17
                   = port:PD17<2><0><default><default>
lcdd18
                   = port:PD18<2><0><default><default>
lcdd19
                   = port:PD19<2><0><default><default>
lcdd20
                   = port:PD20<2><0><default><default>
lcdd21
                   = port:PD21<2><0><default><default>
lcdd22
                   = port:PD22<2><0><default><default>
lcdd23
                   = port:PD23<2><0><default><default>
lcdclk
                   = port:PD24<2><0><default><default>
lcdde
                   = port:PD25<2><0><default><default>
lcdhsync
                       = port:PD26<2><0><default><default>
lcdvsync
                       = port:PD27<2><0><default><default>
```



# 15. LCD 屏 1

# 15.1. [lcd1\_para]

所有配置跟 lcd0 一样



# 16. sata

配置项	配置项含义
sata_used	
sata_ power_en	

配置举例:

[sata\_para]

sata\_used = 1 sata\_power\_en =



# 17. TV

# 17.1. [tv\_out\_dac\_para]

配置项	配置项含义
dac_used	
dac0_src	
dac1_src	
dac2_src	
dac3_src	

### 配置举例:

_		_	_	
Γtv	out	dac	para	l

dac_used	= 1
dac0_src	= 4
dac1_src	= 5
dac2_src	= 6
dac3_src	=0



# 18. [tvout\_para]

配置项	配置项含义
tvout_used=xx	
tvout_channel_num=xx	

配置举例:

[tvout\_para]

tvout\_used = 1 tvout\_channel\_num = 1

# 18.1. [tvin\_para]

配置项	配置项含义
tvin_used	
tvin_channel_num	

配置举例:

[tvin\_para]

tvin used = 0

tvin\_channel\_num = 4



# **19. HDMI**

# 19.1. [hdmi\_para]

配置项	配置项含义	
para_used =xx	是否使用 hdmi	5



# 20. 摄像头(CSI)

## 20.1. [camera\_list\_para]

配置项	配置项含义
camera_list_para_used	Camera 自适应功能: 1 打开 0: 关闭
xxx(比如 gc0308) = 1	选择需要自适应的 sensor

比如下面举例的意思: 打开 camera 自适应功能, 支持自适应的 sensor 为 gc0308, ov5640。

配置举例:

[camera\_list\_para]

camera_list_para_used =	1
ov7670	=0
gc0308	= 1
gt2005	= 0
hi704	= 0
sp0838	= 0
mt9m112	= 0
mt9m113	= 0
ov2655	= 0
hi253	= 0
gc0307	=0
mt9d112	=0
ov5640	= 1
gc2015	=0
ov2643	=0
gc0329	=0
gc0309	=0
tvp5150	=0
s5k4ec	=0
ov5650_mv9335	=0
siv121d	=0



### 20.2. [csi0\_para]

留空,不要填写,如下: [csi0\_para] csi\_used = 0

### 20.3. [csi1\_para]

#### 特别注意事项:

在A31 以及后续项目中(因为内核对 GPIO 资源的管理有修改),如果两个 sensor制作 2 合 1 模组的时候请注意将两个模组的 reset 控制脚分开(包括), stby 控制脚也分开,仅有电源,数据线、clock 线、地可以复用。如果是使用 RAW 格式的 sensor,硬件上需要 CSI\_D[11:2]共 10 条数据线,请不要将 CSI\_D3 和 CSI D2 用做 GPIO 功能,模组上的 D[3:2]也要注意从 sensor 端引出来。

配置项	配置项含义
csi_used =xx	是否使用 csi1
csi_twi_id =xx	csi 使用的 IIC 通道序号, 查看具体方案
	原理图,使用 twi0 填 0
csi_mname=xx	csi 使用的模组名称,需要与驱动匹配,
	可以查看驱动目录里面的 readme 目前
	有 gc0307, gc0308, gc2035, gt2005,
	hi253, ov5640, s5k4ec 可选
csi_twi_addr=xx	csi 使用的模组的 IIC 地址 (8bit 地址),
	可以查看驱动目录里面的 readme
csi_if	配置目前使用模组的接口时序:
	0:8bit 数据线,带 Hsync,Vsync
	1:16bit 数据线,带 Hsync,Vsync
	2:24bit 数据线,带 Hsync,Vsync
	3:8bit 数据线,BT656 内嵌同步,单通道
	4:8bit 数据线,BT656 内嵌同步,双通道
	5:8bit 数据线,BT656 内嵌同步,四通道
csi_mode	配置 csi 接收 buffer 的模式:
	0: 一个 CSI 接收对应一个 buffer
	1: 两个 CSI 接收内容拼接成一个 buffer
csi_dev_qty	配置 csi 目前连接的器件数量,目前只能
	配置为1或2
csi_vflip	配置 csi 接收图像默认情况下,上下颠

	ALITA VI
	倒情况:
	0: 正常
	1: 上下颠倒
csi_hflip	配置 csi 接收图像默认情况下,左右颠
	倒情况:
	0: 正常
	1: 左右颠倒
csi_stby_mode	配置 csi 在进入 standby 时的处理:
	0:不关闭电源,只拉 standby io
	1: 关闭电源,同时拉 standy io
csi_iovdd	配置 csi iovdd 电源来源:
	请查看对应方案原理图,一般填写的名
	字为"axp22_XldoN"等(注意带英文字
	符的双引号,不使用 axp 电源供电时候
	请务必留空引号"")
	如 EVB 上,配置成"axp22_eldo3"
csi_avdd	配置 csi avdd 电源来源:
	请查看对应方案原理图,一般填写的名
	字为"axp22_XldoN"等(注意带英文字
	符的双引号,不使用 axp 电源供电时候
	请务必留空引号""),这个地方请特别
	注意,因为此电源对于 sensor 图像质量
	关系较大,对于高像素 sensor 建议使用
	axp22_ldoio0 或 axp22_ldoio1 这两组电
	源或者采用外挂带 EN 控制的 LDO
csi_dvdd	配置 csi dvdd 电源来源:
	请查看对应方案原理图,一般填写的名
	字为"axp22_XldoN"等(注意带英文字
	符的双引号,不使用 axp 电源供电时候
	请务必留空引号"")
csi vol iovdd	配置 csi iovdd 电源电压
\	如果 csi_iovdd 配置不为空时会配置对
	应的 axp 电源为相应电压
	配置为 2800 表示 2.8V,范围不要超过
	1800~2800, 请查看具体 sensor 的
	datasheet 填写此电压
csi vol avdd	配置 csi avdd 电源电压
	如果 csi_avdd 配置不为空时会配置对应
	的 axp 电源为相应电压



	配置为 2800 表示 2.8V, 一般不要修改
	此数值
csi_vol_dvdd	配置 csi dvdd 电源电压
	如果 csi_dvdd 配置不为空时会配置对
	应的 axp 电源为相应电压
	配置为 1500 表示 1.5V, 范围不要超过
	1200~1800, 请查看具体 sensor 的
	datasheet 填写此电压
csi_pck=xx	模组送给 csi 的 clock 的 GPIO 配置
csi_ck=xx	csi 送给模组的 clock 的 GPIO 配置
csi_hsync=xx	模组送给 csi 的行同步信号 GPIO 配置
csi_vsync=xx	模组送给 csi 的帧同步信号 GPIO 配置
csi_d0=xx	模组送给 csi 的 8bit/16bit/24bit 数据的
	GPIO 配置,使用 YUV 格式的 sensor
csi_d23=xx	方案中, csi_d0/d1/d2/d3 会被配置成普
	通 GPIO,用来控制 sensor 的 pwdn/reset
	信号,使用 RAW 格式的 sensor 只能用
	csi_d0/d1 作 GPIO 用途。
csi_reset=xx	控制模组的 reset 的 GPIO 配置, 默认值
	为 reset 有效(高或低有效需要取决于
	模组)
csi_power_en=xx	控制模组的电源的 GPIO 配置,若
	csi_stby_mode 配置成 0,则
	csi_power_en 的默认值一般配置成 1;
	若 csi_stby_mode 配置成1,则
	csi_power_en 的默认值一般配置成 0。
csi_stby=xx	控制模组的 standby 的 GPIO 配置,默
	认值为 standby 有效(高或低有效需要
	取决于模组)
csi_reset_b=xx	如果有两个模组同时连接到一个 CSI,
	需要额外的 IO 控制;控制模组的 reset
	的 GPIO 配置,默认值为 reset 有效(高
	或低有效需要取决于模组)
csi_power_en_b=xx	如果有两个模组同时连接到一个 CSI,
	需要额外的 IO 控制;控制模组的电源
	的 GPIO 配置,若 csi_stby_mode 配置成
	0,则 csi_power_en 的默认值一般配置
	成 1;若 csi_stby_mode 配置成 1,则
	csi_power_en 的默认值一般配置成 0。



csi\_stby\_b=xx 如果有两个模组同时连接到一个 CSI, 需要额外的 IO 控制; 控制模组的

standby 的 GPIO 配置,默认值为 standby 有效(高或低有效需要取决于模组)

#### 配置举例:

[csi1 para]

 $csi\_used$  = 1  $csi\_mode$  = 0  $csi\_dev\_qty$  = 2  $csi\_stby\_mode$  = 0

csi\_mname = "ov5640"

 $\begin{array}{lll} csi\_twi\_id & = 0 \\ csi\_twi\_addr & = 0x78 \\ csi\_if & = 0 \\ csi\_vflip & = 0 \\ csi\_hflip & = 1 \end{array}$ 

csi\_iovdd = "axp22\_eldo3" csi\_avdd = "axp22\_dldo4" csi\_dvdd = "axp22\_eldo2"

csi\_vol\_iovdd = 2800 csi\_vol\_avdd = 2800 csi\_vol\_dvdd = 1800

csi\_flash\_pol = 1

csi\_mname\_b = "gc0307"

csi\_twi\_id\_b = 0 csi\_twi\_addr\_b = 0x42 csi\_if\_b = 0 csi\_vflip\_b = 1 csi\_hflip\_b = 1

csi\_iovdd\_b = "axp22\_eldo3" csi\_avdd\_b = "axp22\_dldo4" csi\_dvdd\_b = "axp22\_eldo2"

 csi\_vol\_iovdd\_b
 = 2800

 csi\_vol\_avdd\_b
 = 2800

 csi\_vol\_dvdd\_b
 = 1800

 csi\_flash\_pol\_b
 = 1



```
csi pck
                   = port:PE00<2><default><default>
                   = port:PE01<2><default><default>
csi mck
                   = port:PE02<2><default><default>
csi hsync
csi_vsync
                   = port:PE03<2><default><default>
csi d0
csi d1
csi d2
csi d3
csi d4
                   = port:PE08<2><default><default>
csi d5
                   = port:PE09<2><default><default>
                   = port:PE10<2><default><default>
csi d6
                   = port:PE11<2><default><default>
csi d7
csi d8
                   = port:PE12<2><default><default>
csi d9
                   = port:PE13<2><default><default>
                   = port:PE14<2><default><default>
csi d10
                   = port:PE15<2><default><default>
csi d11
                  = port:PE04<1><default><default><0>
csi reset
csi_power_en
                  = port:PE05<1><default><default><1>
csi stby
csi flash
csi af en
                  = port:PE06<1><default><default><0>
csi reset b
csi power en b
csi stby b
                  = port:PE07<1><default><default><1>
csi_flash_b
csi af en b
```



## **21. SD/MMC**

配置项	配置项含义
sdc_used=xx	SDC 使用控制: 1 使用, 0 不用
sdc_detmode=xx	检测模式: 1-gpio 检测, 2-data3 检测,
	3-无检测,卡常在(不卡拔插),4 - manual
	mode(from proc file system node)
bus_width=xx	位宽: 1-1bit, 4-4bit
sdc_d1=xx	SDC DATA1 的 GPIO 配置
sdc_d0=xx	SDC DATA0 的 GPIO 配置
sdc_clk=xx	SDC CLK 的 GPIO 配置
sdc_cmd=xx	SDC CMD 的 GPIO 配置
sdc_d3=xx	SDC DATA3 的 GPIO 配置
sdc_d2=xx	SDC DATA2 的 GPIO 配置
sdc_det=xx	SDC DET 的 GPIO 配置
sdc_use_wp=xx	SDC 写保护配置: 1 使用, 0 不用
sdc_wp=xx	SDC WP 的 GPIO 配置
sdc_isio=xx	是否是 sdio card,0:不是, 1: 是
sdc_regulator=xx	假如过卡支持 SD3.0 或者 emmc4.5 的
	UHS-I/DDR、HS200,这里就要写成
	sdc_regulator = "axp22_eldo2"

## 21.1. [mmc0\_para]

配置举例: [mmc0\_para]

sdc\_used = 1
sdc\_detmode = 1
bus width = 4

sdc\_d1= port:PF0<2><1><default><default>sdc\_d0= port:PF1<2><1><default><default>sdc\_clk= port:PF2<2><1><default><default>sdc\_cmd= port:PF3<2><1><default><default>sdc\_d3= port:PF4<2><1><default><default>sdc\_d2= port:PF5<2><1><default><default>



sdc det = port:PH1<0><1><default><default>

sdc\_use\_wp = 0 sdc\_wp =

## 21.2. [mmc1\_para]

配置项	配置项含义
sdc_used=xx	SDC 使用控制: 1 使用, 0 不用
sdc_detmode=xx	检测模式: 1-gpio 检测, 2-data3 检测,
	3-无检测,卡常在(不卡拔插),4 - manual
	mode(from proc file system node)
bus_width=xx	位宽: 1-1bit, 4-4bit
sdc_d1=xx	SDC DATA1 GPIO 配置
sdc_d0=xx	SDC DATA0 GPIO 配置
sdc_clk=xx	SDC CLK GPIO 配置
sdc_cmd=xx	SDC CMD GPIO 配置
sdc_d3=xx	SDC DATA3 GPIO 配置
sdc_d2=xx	SDC DATA2 GPIO 配置
sdc_det=xx	SDC DET GPIO 配置
sdc_use_wp=xx	SDC 写保护配置: 1 使用, 0 不用
sdc_wp=xx	SDC WP GPIO 配置

#### 配置举例:

[mmc1\_para]

sdc\_used = 1 sdc\_detmode = 1

bus width = 4

sdc\_cmd = port:PH22<5><1><default><default>

sdc\_clk = port:PH23<5><1><default><default> sdc\_d0 = port:PH24<5><1><default><default>

sdc\_d1 = port:PH25<5><1><default><default> sdc\_d2 = port:PH26<5><1><default><default>

sdc\_d3 = port:PH27<5><1><default><default>

sdc\_det = port:PH2<0><1><default><default>

sdc\_use\_wp = 0 sdc\_wp =



## 21.3. [mmc2\_para]

配置项	配置项含义
sdc_used=xx	SDC 使用控制: 1 使用, 0 不用
sdc_detmode=xx	检测模式: 1-gpio 检测, 2-data3 检测,
	3-无检测,卡常在(不卡拔插),4 - manual
	mode(from proc file system node)
bus_width=xx	位宽: 1-1bit, 4-4bit
sdc_d1=xx	SDC DATA1 GPIO 配置
sdc_d0=xx	SDC DATA0 GPIO 配置
sdc_clk=xx	SDC CLK GPIO 配置
sdc_cmd=xx	SDC CMD GPIO 配置
sdc_d3=xx	SDC DATA3 GPIO 配置
sdc_d2=xx	SDC DATA2 GPIO 配置
sdc_det=xx	SDC DET GPIO 配置
sdc_use_wp=xx	SDC 写保护配置: 1 使用, 0 不用
sdc_wp=xx	SDC WP GPIO 配置

#### 配置举例: [mmc2\_para] $sdc\_used$ sdc detmode bus\_width $sdc\_cmd$ = port:PH22<5><1><default><default> sdc\_clk = port:PH23<5><1><default><default> = port:PH24<5><1><default><default> sdc d0 = port:PH25<5><1><default><default> sdc\_d1 sdc\_d2 = port:PH26<5><1><default><default> = port:PH27<5><1><default><default> sdc d3 = port:PH2<0><1><default><default> sdc det sdc\_use\_wp =0sdc\_wp

## 21.4. [mmc3\_para]

配置项	配置项含义
sdc_used=xx	SDC 使用控制: 1 使用, 0 不用
sdc_detmode=xx	检测模式: 1-gpio 检测, 2-data3 检测,
	3-无检测,卡常在(不卡拔插),4 - manual



	mode(from proc file system node)
bus_width=xx	位宽: 1-1bit, 4-4bit
sdc_d1=xx	SDC DATA1 GPIO 配置
sdc_d0=xx	SDC DATA0 GPIO 配置
sdc_clk=xx	SDC CLK GPIO 配置
sdc_cmd=xx	SDC CMD GPIO 配置
sdc_d3=xx	SDC DATA3 GPIO 配置
sdc_d2=xx	SDC DATA2 GPIO 配置
sdc_det=xx	SDC DET GPIO 配置
sdc_use_wp=xx	SDC 写保护配置: 1 使用, 0 不用
sdc_wp=xx	SDC WP GPIO 配置

#### 配置举例:

[mmc3 para]

sdc\_used = 1 sdc\_detmode = 1

bus width = 4

sdc\_cmd = port:PH22<5><1><default><default>

sdc\_clk= port:PH23<5><1><default><default>sdc\_d0= port:PH24<5><1><default><default>sdc\_d1= port:PH25<5><1><default><default>sdc\_d2= port:PH26<5><1><default><default>sdc\_d3= port:PH27<5><1><default><default>sdc\_d4= port:PH27<5><1><default><default>

sdc\_det = port sdc\_use\_wp = 0

sdc\_wp =



# 22. SIM 卡

## 22.1. [smc\_para]

配置项	配置项含义
smc_used =xx	
smc_rst=xx	
smc_vppen=xx	
smc_vppp=xx	
smc_det=xx	
smc_vccen=xx	
smc_sck=xx	
smc_sda=xx	

#### 配置举例:

[smc\_para]

 $smc\_used = 0$ 

smc\_rst = port:PH13<5><default><default><default><smc\_vppen = port:PH14<5><default><default><default><default><smc\_vppp = port:PH15<5><default><default><default><default><default><smc\_det = port:PH16<5><default><default><default><default><smc\_vcen = port:PH17<5><default><default><default><default><smc\_sck = port:PH18<5><default><default><default><default><default><default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default></default><



# 23. USB 控制标志

# 23.1. [usbc0]

配置项	配置项含义
usb_used =xx	USB 使能标志(xx=1 or 0)。置 1,表示
	系统中 USB 模块可用,置 0,则表示系
	统 USB 禁用。此标志只对具体的 USB
	控制器模块有效。
usb_port_type =xx	USB 端口的使用情况。(xx=0/1/2)
	0: device only 1: host only 2: OTG
usb_detect_type=xx	USB 端口的检查方式。
	0: 无检查方式 1: vbus/id 检查
usb_id_gpio=xx	USB ID pin 脚配置。具体请参考 gpio
	配置说明。《配置与 GPIO 管理.doc》
usb_det_vbus_gpio=xx	USB DET_VBUS pin 脚配置。如果
	GPIO 提供 pin, 请参考 gpio 配置说明
	《配置与 GPIO 管理.doc》。如果的 AXP
	提供 pin,则配置为: "axp_ctrl"。
usb_drv_vbus_gpio=xx	USB DRY_VBUS pin 脚配置。具体请参
	考 gpio 配置说明。《配置与 GPIO 管
1	理.doc》
usb_restrict_gpio=xx	USB 限流控制 pin 脚
	USB RESTRICT_GPIO pin 脚配置。具
	体请参考 gpio 配置说明。《配置与 GPIO 管理.doc》
wah hogt init state—ww	host only 模式下,Host 端口初始化状
usb_host_init_state=xx	上 态。
	恋。   0:初始化后 USB 不工作   1:初始化
	后 USB 工作
usb restric flag=xx	Usb 限流标志位
	0: 不使能限流功能 1: 使能限流功能
usb_restric_voltage=xx	限流开启的条件
	电压值小于设置值,则开启限流
usb_restric_capacity=xx	限流开启的条件
	电量值小于设置值,则开启限流

### 配置举例:



[usbc0]

usb\_used = 1 usb\_port\_type = 2

usb\_detect\_type = 1

usb\_id\_gpio = port:PH4<0><1><default><default>

usb\_det\_vbus\_gpio = port:PH5<0><0><default><default>

usb\_drv\_vbus\_gpio = port:PB9<1><0><default><0> usb restrict gpio = port:PH26<1><0><default><0>

usb\_host\_init\_state = 0 usb\_restric\_flag = 0

usb\_restric\_voltage = 3550000

usb\_restric\_capacity = 5

### 23.2. [usbc1]

配置项	配置项含义
usb_used =xx	USB 使能标志(xx=1 or 0)。置 1,表示
	系统中 USB 模块可用,置 0,则表示系
	统 USB 禁用。此标志只对具体的 USB
	控制器模块有效。
usb_port_type =xx	USB 端口的使用情况。(xx=0/1/2)
	0: device only 1: host only 2: OTG
usb_detect_type=xx	USB 端口的检查方式。
	0: 无检查方式 1: vbus/id 检查
usb_id_gpio=xx	USB ID pin 脚配置。具体请参考 gpio
	配置说明。《配置与 GPIO 管理.doc》
usb_det_vbus_gpio=xx	USB DET_VBUS pin 脚配置。具体请参
	考 gpio 配置说明。《配置与 GPIO 管
	理.doc》
usb_restrict_gpio=xx	USB 限流控制 pin 脚
	USB RESTRICT_GPIO pin 脚配置。具
	体请参考 gpio 配置说明。《配置与 GPIO
	管理.doc》
usb_drv_vbus_gpio=xx	USB DRY_VBUS pin 脚配置。具体请参
	考 gpio 配置说明。《配置与 GPIO 管
	理.doc》
usb_host_init_state=xx	host only 模式下,Host 端口初始化状
	态。
	0: 初始化后 USB 不工作 1: 初始化



	后 USB 工作
usb_restric_flag=xx	Usb 限流标志位
	0: 表不设限流,1开启限流

### 配置举例:

[usbc1]

usb\_used = 1 usb\_port\_type = 1

usb\_detect\_type = 0 usb\_id\_gpio =

usb\_det\_vbus\_gpio =

usb\_drv\_vbus\_gpio = port:PH6<1><0><default><0> usb\_restrict\_gpio = port:PH26<1><0><default><0>

usb\_host\_init\_state= 1usb\_restric\_flag= 0

## 23.3. [usbc2]

配置项	配置项含义
usb_used =xx	USB 使能标志(xx=1 or 0)。置 1,表示
	系统中 USB 模块可用,置 0,则表示系
	统 USB 禁用。此标志只对具体的 USB
	控制器模块有效。
usb_port_type =xx	USB 端口的使用情况。(xx=0/1/2)
	0: device only 1: host only 2: OTG
usb_detect_type=xx	USB 端口的检查方式。
	0: 无检查方式 1: vbus/id 检查
usb_id_gpio=xx	USB 限流控制 pin 脚
	USB ID pin 脚配置。具体请参考 gpio
	配置说明。《配置与 GPIO 管理.doc》
usb_det_vbus_gpio=xx	USB DET_VBUS pin 脚配置。具体请参
	考 gpio 配置说明。《配置与 GPIO 管
	理.doc》
usb_drv_vbus_gpio=xx	USB DRY_VBUS pin 脚配置。具体请参
	考 gpio 配置说明。《配置与 GPIO 管
	理.doc》
usb_restrict_gpio=xx	USB RESTRICT_GPIO pin 脚配置。具
	体请参考 gpio 配置说明。《配置与 GPIO
	管理.doc》



usb_host_init_state=xx	host only 模式下,Host 端口初始化状
	态。
	0:初始化后 USB 不工作 1:初始化
	后 USB 工作
usb_restric_flag=xx	Usb 限流标志位
	0: 表不设限流,1开启限流

### 配置举例:

[usbc2]

usb\_used = 1 usb\_port\_type = 1

usb\_detect\_type = 0 usb\_id\_gpio =

usb\_det\_vbus\_gpio =

usb\_drv\_vbus\_gpio = port:PH3<1><0><default><0> usb\_restrict\_gpio = port:PH26<1><0><default><0>

usb\_host\_init\_state = 1

usb\_restric\_flag = 0



### 24. USB Device

## 24.1. [usb\_feature]

配置项	配置项含义
vendor_id=xx	USB 厂商 ID
mass_storage_id =xx	U盘ID
adb_id =xx	USB 调试桥 ID
manufacturer_name=xx	USB 厂商名
product_name=xx	USB 产品名
serial_number=xx	USB 序列号

配置举例:

[usb\_feature]

 $\begin{array}{ll} vendor\_id & = 0x18D1 \\ mass\_storage\_id & = 0x0001 \\ adb\_id & = 0x0002 \end{array}$ 

manufacturer\_name = "USB Developer"

product\_name = "Android" serial number = "20080411"

## 24.2. [msc\_feature]

配置项	配置项含义
vendor_name=xx	U 盘 厂商名
product_name=xx	U 盘产品名
release=xx	发布版本
luns=xx	U 盘逻辑单元的个数(PC 可以看到的 U
	盘盘符的个数)

配置举例:

[msc feature]

vendor name = "USB 2.0"

product name = "USB Flash Driver"

release = 100 luns = 2



# 25. 重力感应(G-Sensor)

## 25.1. [gsensor\_para]

配置项	配置项含义
gsensor_used=xx	是否支持 gsensor
gsensor_twi_id =xx	I2C 的 BUS 控制选择, 0:
	TWI0;1:TWI1;2:TWI2
gsensor_twi_addr=xx	芯片的 I2C 地址
gsensor_int1=xx	中断 1 的 GPIO 配置
gsensor_int2=xx	中断 2 的 GPIO 配置

### 配置举例:

[gsensor\_para]

gsensor\_used = 1

gsensor\_twi\_id = 2

 $gsensor_twi_addr = 0x18$ 

gsensor\_int1 = port:PA09<6><1><default><default>

gsensor\_int2 =



### **26. WIFI**

### **26.1.** [wifi\_para]

配置项	配置项含义
wifi_used =xx	是否要使用 wifi
wifi_sdc_id =xx	sdio wifi 选用的是哪个 sdc 作为接口
wifi_usbc_id =xx	usb wifi 选用的是哪个 usb 作为接口
wifi_usbc_type=xx	usb 接口类型,1 为 ehci,0 为 ohci
wifi_mod_sel =xx	具体选择哪一款模组
	1-bcm40181; 2-bcm40183;
	3-rt18723as; 4-rt 18189es;
	5 - rtl8192cu; 6 - rtl8188eu;
	7 – rtl8723au;
wifi_power=xx	给模组供电的 axp 引脚名

说明: [wifi para]下的配置项是 usb 和 sdio 接口 wifi 共用的。

### 26.2. sdio 接口 wifi rtl8723as demo

```
[wifi_para]
wifi used
wifi sdc id
                   = 1
wifi usbc id
                   = 1
wifi_usbc_type
                   = 1
wifi mod sel
                   = "axp22 aldo1"
wifi power
rtk_rtl8723as_wl_dis
                      = port:PG10<1><default><default><0>
rtk rtl8723as bt dis
                       = port:PG11<1><default><default><0>
rtk rtl8723as wl host wake = port:PG12<0><default><default><0>
rtk rtl8723as bt host wake = port:PG17<0><default><0>
```

以上配置意思是要使用序号为 3 的 SDIO 接口 rtl8723as 模组,选用 SDC1 接口。 SDC1 对应是 mmc1,需要确定 $[mmc1\_para]$ 配置项如下:

[mmc1\_para] sdc\_used

= 1



sdc detmode =4sdc buswidth =4= port:PG00<2><1><2><default> sdc clk sdc cmd = port:PG01<2><1><2><default> sdc d0 = port:PG02<2><1><2><default> = port:PG03<2><1><2><default> sdc d1 = port:PG04<2><1><2><default> sdc d2 sdc d3 = port:PG05<2><1><2><default> sdc det sdc use wp =0sdc\_wp sdc isio = 1sdc regulator = "none"

### 26.3. usb 接口 wifi rtl8188eu demo

[wifi\_para]
wifi\_used = 1
wifi\_sdc\_id = 1
wifi\_usbc\_id = 1
wifi\_usbc\_type = 1
wifi\_mod\_sel = 6
wifi\_power = "axp22 aldo1"

以上配置意思是要使用序号为 6 的 ehci USB 接口 rtl8188eu 模组,选用 usb1 接口。需要确定[usbc1]配置项如下:

[usbc1]
usb\_used = 1
usb\_port\_type = 0
usb\_id\_gpio =
usb\_det\_vbus\_gpio =
usb\_drv\_vbus\_gpio =
usb\_restrict\_gpio =
usb\_host\_init\_state = 0
usb\_restrict\_flag = 0



## 27. 3G

## 27.1. [3g\_para]

配置项	配置项含义
3g_used	3G 使能标志位。
	0: 禁用; 1: 使能
3g_usbc_num	3G 使用到的 USB 控制器编号。
	0: USB0; 1: USB1; 2: USB2; 3: USB3 等
3g_uart_num	3G 使用到的 UART 控制器编号。
	0: UART0; 1: UART1; 2: UART2; 3: UART3 等
3g_pwr	
3g_wakeup	
3g_int	

### 配置举例:

[3g\_para]

 $3g_used = 1$ 

 $3g\_usbc\_num = 2$ 

3g uart num = 0

3g pwr

3g\_wakeup =

3g\_int =



# 28. gyroscope

## 28.1. [gy\_para]

配置项	配置项含义
gy_used=xx	是否支持 gyr
gy_twi_id=xx	I2C 的 BUS 控制选择, 0:
	TWI0;1:TWI1;2:TWI2
gy_twi_addr=xx	芯片的 I2C 地址
gy_int1=xx	中断 1 的 GPIO 配置
gy_int2=xx	中断 2 的 GPIO 配置

### 配置举例:

[gy\_para]

 $gy\_used$  = 1  $gy\_twi\_id$  = 2  $gy\_twi\_addr$  = 0x6a

gy\_int1 = port:PA10<6><1><default><default>

gy\_int2 =



# 29. 光感(light sensor)

## 29.1. [ls\_para]

配置项	配置项含义
ls_used =xx	是否支持 ls
ls_twi_id=xx	I2C 的 BUS 控制选择, 0:
	TWI0;1:TWI1;2:TWI2
ls_twi_addr =xx	芯片的 I2C 地址
ls_int=xx	中断的 GPIO 配置

### 配置举例:

[ls\_para]

 $ls\_used = 1$ 

ls\_twi\_id = 2

 $ls_twi_addr = 0x23$ 

ls\_int = port:PA12<6><1><default><default>



# 30. 罗盘(Compass)

## 30.1. [compass\_para]

配置项	配置项含义
compass_used=xx	是否支持 compass
compass_twi_id=xx	I2C 的 BUS 控制选择, 0:
	TWI0;1:TWI1;2:TWI2
compass_twi_addr =xx	芯片的 I2C 地址
compass_int =xx	中断的 GPIO 配置

#### 配置举例:

[compass\_para]

compass\_used = 1

compass twi id = 2

 $compass_twi_addr = 0x0d$ 

compass\_int = port:PA11<6><1><default><default>



# 31. 蓝牙(blueteeth)

## 31.1. [bt\_para]

配置项	配置项含义
bt_used=xx	BLUETOOTH 使用控制: 1 使用, 0 不
	用
bt_uart_id=xx	BLUETOOTH 使用的 UART 控制器号
bt_wakeup =xx	BT WAKEUP GPIO 配置
bt_gpio=xx	BT 可选 GPIO 配置
bt_rst=xx	BT RESET GPIO 配置

#### 配置举例:

[bt\_para]

 $bt\_used = 0$  $bt\_uart\_id = 2$ 

bt\_wakeup = port:PI20<1><default><default><default> bt\_gpio = port:PI21<1><default><default><default> bt\_rst = port:PB05<1><default><default><default>



# 32. 数字音频总线(I2S)

## 32.1. [i2s\_para]

配置项	配置项含义
i2s_used=xx	xx 为 0 时加载该模块,为 0 是不加载
i2s_channel=xx	声道控制
i2s_mclk =xx	I2sMCLK 信号的 GPIO 配置
i2s_bclk=xx	I2sBCLK 信号的 GPIO 配置
i2s_lrclk =xx	I2sLRCK 信号的 GPIO 配置
i2s_dout0	I2S out0 的 GPIO 配置
i2s_dout1	暂不使用
i2s_dout2	暂不使用
i2s_dout3	暂不使用
i2s_din	I2sIN 信号的 GPIO 配置

#### 配置举例:

i2s used = 0

i2s channel = 2

i2s mclk = port:PB5<2><1><default><default>

i2s\_bclk = port:PB6<2><1><default><default>

i2s lrclk = port:PB7<2><1><default><default>

i2s\_dout0 = port:PB8<2><1><default><default>

i2s\_dout1 =

i2s\_dout2 =

i2s dout3 =

i2s\_din = port:PB12<2><1><default><default>

A20 系统配置手册 Copyright © 2013Allwinner Technology. All Rights Reserved.



# 33. 数字音频总线(S/PDIF)

## 33.1. [spdif\_para]

配置项	配置项含义
spdif_used=xx	xx 为 0 时加载该模块,为 0 是不加载
spdif_dout =xx	Spdif out 的 gpio 控制
spdif_din=xx	

配置举例:

[spdif\_para]

spdif\_used = 1

spdif mclk =

spdif\_dout = port:PH28<3><1><default><default>

spdif\_din =



# 34. 内置音频(codec)

## 34.1. [audio\_para]

配置项	配置项含义
audio_used =xx	Audiocodec 是否使用,
	1: 打开(默认) 0: 关闭
audio_pa_ctrl=xx	喇叭的 gpio 口控制。

配置举例:

[audio\_para]

audio\_used = 1

audio\_pa\_ctrl = port:PA18<1><default><default><0>



# 35. 红外(ir)

## 35.1. [ir\_para]

配置项	配置项含义
ir_used=xx	是否支持 ir
ir0_rx =xx	ir 的接收管脚 GPIO 配置

配置举例:

[ir\_para]

ir\_used = 1

ir\_rx = port:PL04<2><1><default><default>



# 36. PMU 电源

## **36.1.** [pmu\_para]

配置项	配置项含义
pmu_used=xx	Pmu 使能标志(xx=1 or 0),
	0: 不使用, 1: 使用
pmu_twi_addr=xx	Pmu 设备地址
pmu_twi_id=xx	Pmu 挂载的 i2c 控制器号,
	0: twi0, 1: twi1, 2: twi2
pmu_irq_id=xx	Pmu 中断号, 0: NMI,
	1: 1 号中断 2: 2 号中断
pmu_battery_rdc=xx	电池内阻,mΩ,根据实际测试填写
pmu_battery_cap=xx	电池容量,mAh,根据实际测试填写
pmu_batdeten	PMU 电池检测功能使能, 0: 不自动检测
	1: 自动检测
pmu_init_chgcur=xx	设置开机充电电流,mA,
	300/400/500/600/700/800/900/1000/1100
	/1200/1300/1400/15000/1600/1700/1800
pmu_earlysuspend_chgcur=xx	设置关屏充电电流,mA,
	300/400/500/600/700/800/900/1000/1100
	/1200/1300/1400/15000/1600/1700/1800
pmu_suspend_chgcur=xx	设置休眠充电电流,mA,
7	300/400/500/600/700/800/900/1000/1100
	/1200/1300/1400/15000/1600/1700/1800
pmu_shutdown_chgcur=xx	设置关机充电电流,mA
	300/400/500/600/700/800/900/1000/1100
	/1200/1300/1400/15000/1600/1700/1800
pmu_init_chgvol=xx	设置充电目标电压, mV,
	4100/4150/4200/4360
pmu_init_chgend_rate=xx	设置结束充电电流的比率,%,10,15
pmu_init_chg_enabled=xx	设置充电功能,0:关闭,1:打开
pmu_init_adc_freq=xx	设置 adc 采样率,Hz,25/50/100/200
pmu_init_adc_freqc=xx	设置库伦计采样率, Hz, 25/50/100/200
pmu_init_chg_pretime=xx	设置预充电超时时间, min, 40/50/60/70
pmu_init_chg_csttime=xx	设置恒流充电超时时间, min,
	360/480/600/720



pmu_bat_para1=xx	设置空载电池电压为 3.13V 对应的百分比, %
pmu_bat_para2=xx	设置空载电池电压为 3.27V 对应的百分比,%
pmu_bat_para3=xx	设置空载电池电压为 3.41V 对应的百分 比,%
pmu_bat_para4=xx	设置空载电池电压为 3.56V 对应的百分 比,%
pmu_bat_para5=xx	设置空载电池电压为 3.63V 对应的百分比, %
pmu_bat_para6=xx	设置空载电池电压为 3.66V 对应的百分 比, %
pmu_bat_para7=xx	设置空载电池电压为 3.69V 对应的百分比,%
pmu_bat_para8=xx	设置空载电池电压为 3.73V 对应的百分比,%
pmu_bat_para9=xx	设置空载电池电压为 3.76V 对应的百分比,%
pmu_bat_para10=xx	设置空载电池电压为 3.80V 对应的百分比,%
pmu_bat_para11=xx	设置空载电池电压为 3.83V 对应的百分比,%
pmu_bat_para12=xx	设置空载电池电压为 3.87V 对应的百分比, %
pmu_bat_para13=xx	设置空载电池电压为 3.94V 对应的百分比,%
pmu_bat_para14=xx	设置空载电池电压为 4.01V 对应的百分比,%
pmu_bat_para15=xx	设置空载电池电压为 4.08V 对应的百分比,%
pmu_bat_para16=xx	设置空载电池电压为 4.15V 对应的百分比,%
pmu usbvol limit=xx	设置 usb 限压功能, 0: 关闭, 1: 打开
pmu_usbvol=xx	设置 usb 限压电压, mV,
	4000/4100/4200/4300/4400/4500/4600/4700
pmu_usbvol_pc =xx	设置连接至 PC 时 USB 限压值, mV,
F000 . 01_P0	4000/4100/4200/4300/4400/4500/4600/4700
pmu usbcur limit=xx	设置 usb 限流功能, 0: 关闭, 1: 打开
pmu usbcur=xx	设置 usb 限流电流, mA, 500/900, 若设置
	,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,



	为 0,则不限流
pmu_usbcur_pc =xx	设置连接至 PC 时 USB 限流值, mA。
	500/900,若设置为 0,则不限流
pmu_pwroff_vol=xx	设置启动过程中硬件保护电压, mV,
	2600/2700/2800/2900/3000/3100/3200/3300
pmu_pwron_vol=xx	设置开机状态下的硬件保护电压,mV,
	2600/2700/2800/2900/3000/3100/3200/3300
pmu_pekoff_time=xx	设置硬件关机时长, ms,
	4000/6000/8000/10000
pmu_pekoff_func=xx	设置长按键强制关机后是否自动启动功
	能,0:不自动启动1:自动启动
pmu_pekoff_en=xx	设置长按键硬件关机功能, 0: 关闭, 1:
	打开
pmu_pekoff_time=xx	设置长按硬件关机时间, ms,
	4000/6000/8000/10000
pmu_peklong_time=xx	设置长按键中断时间, ms,
	1000/1500/2000/2500
pmu_pekon_time=xx	设置开机时间,ms, 128/1000/2000/3000
pmu_pwrok_time=xx	设置电源启动完成后 pwrok 信号延时,
	ms, 8/64
pmu _pwrnoe_time=xx	设置 n_oe 关 机 延 时 , ms,
	128/1000/2000/3000
pmu_intotp_en	设置过温保护中断使能,0:关闭,1:打
	开

### 配置举例:

[pmu para] pmu\_used = 0x34pmu\_twi\_addr pmu\_twi\_id =0pmu\_irq\_id = 32pmu\_battery\_rdc = 100pmu\_battery\_cap = 3200pmu\_batdet\_en = 1pmu suspendpwroff vol = 3500= 300pmu\_init\_chgcur pmu earlysuspend chgcur = 600 pmu\_suspend\_chgcur = 1000pmu\_resume\_chgcur = 300



pmu_shutdown_chgcur	= 1000	
pmu_init_chgvol	= 4200	
pmu_init_chgend_rate	= 15	
pmu_init_chg_enabled	= 1	
pmu_init_adc_freq	= 100	
pmu_init_adc_freqc	= 100	
pmu_init_chg_pretime	= 50	
pmu_init_chg_csttime	= 720	
pmu_bat_para1	=0	
pmu_bat_para2	=0	
pmu_bat_para3	=0	
pmu_bat_para4	=0	
pmu_bat_para5	= 5	
pmu_bat_para6	= 8	
pmu_bat_para7	= 11	
pmu_bat_para8	= 22	
pmu_bat_para9	= 33	
pmu_bat_para10	= 43	
pmu_bat_para11	= 50	
pmu_bat_para12	= 59	
pmu_bat_para13	= 71	
pmu_bat_para14	= 83	<u> </u>
pmu_bat_para15	= 92	
pmu_bat_para16	= 100	
	7	
pmu_usbvol_limit	= 1	
pmu_usbcur_limit	= 0	
pmu_usbvol	= 4000	
pmu_usbcur	=0	
pmu_usbvol_pc	= 4400	
pmu_usbcur_pc	= 500	
pmu_pwroff_vol	= 3300	
pmu_pwron_vol	= 2900	
pmu_pekoff_time	= 6000	
pmu_pekoff_en	= 1	
pmu_peklong_time	= 1500	
pmu_pekon_time	= 1000	
pmu_pwrok_time	= 64	

pmu\_pwrnoe\_time = 2000 pmu\_intotp\_en = 1



# 37. 动态电压频率(dvfs)

## 37.1. [dvfs\_table]

配置项	配置项含义
max_freq	系统最高运行频率
min_freq	系统最低运行频率
LV_count	动态电压频率等级
LVx_freq	x: 从1到LV_count; 当前等级最高可
	运行频率
LVx_volt	x: 从1到LV_count; 当前等级最高可
	运行电压

#### 说明:

一般的方案不要随便修改这组参数。

#### 配置举例:

[dvfs\_table]

max\_freq = 912000000 min\_freq = 60000000

LV\_count = 7

LV1 freq = 1008000000

LV1 volt = 1450

LV2 freq = 912000000

LV2 volt = 1400

LV3 freq = 864000000

 $LV3\_volt = 1300$ 

LV4 freq = 720000000

LV4 volt = 1200

LV5 freq = 528000000

 $LV5_volt = 1100$ 



LV6\_freq = 312000000 LV6\_volt = 1000

LV7\_freq = 144000000

 $LV7\_volt = 1000$ 



### 38. Declaration

This(A20 系统配置手册) is the original work and copyrighted property of Allwinner Technology ("Allwinner"). Reproduction in whole or in part must obtain the written approval of Allwinner and give clear acknowledgement to the copyright owner.

The information furnished by Allwinner is believed to be accurate and reliable. Allwinner reserves the right to make changes in circuit design and/or specifications at any time without notice. Allwinner does not assume any responsibility and liability for its use. Nor for any infringements of patents or other rights of the third parties which may result from its use. No license is granted by implication or otherwise under any patent or patent rights of Allwinner. This datasheet neither states nor implies warranty of any kind, including fitness for any particular application.