第一章: BCD码补码,逻辑电路与或非,地址总线(了解)

1数和数制

◆ 十进制: 逢十进一 0,1,...,9 例: (892)₁₀ 或 892D

◆二进制: 逢二进一 0,1 例: (10010)₂ 或 10010B

◆八进制: 逢八进一 0,1,...,7 例: (71)₈ 或 71Q

◆十六进制: 逢十六进一 0,1,...,9,A,B,C,D,E,F 例: (3A)₁₆ 或 3AH

十进制数: D(Decimal)来表示;

二进制数: B(Binary)来表示;

八进制数: 0(0ctal)或Q来表示;

十六进制数: H(Hexadecimal)来表示。

1. 进位计数法与数制

2 3 4 . 1 3 10² 10¹ 10⁰ 10⁻¹ 10⁻² 位权是指某个固定位置上的计数单位

图1.1 十进制数的位权

■ 二进制: (110.11)₂=1×2²+1×2¹+0×2⁰+1×2⁻¹+1×2⁻²

$$N_2 = \pm \sum_{i=-m}^{n-1} x_i 2^i = \pm \left(\sum_{i=0}^{n-1} x_i 2^i + \sum_{i=-1}^{-m} x_i 2^i \right)$$

- 八进制: (123.45)₈=1×8²+2×8¹+3×8⁰+4×8⁻¹+5×8⁻²
- 十六进制: (1B. E5)₁₆=1×16¹+B×16⁰+E×16⁻¹+5×16⁻²

n位整数、m位小数的任意r进制数N的通式:

$$N = \pm \sum_{i=-m}^{n-1} x_i r^i = \pm \left(\sum_{i=0}^{n-1} x_i r^i + \sum_{i=-1}^{-m} x_i r^i \right)$$

一 十进制	二进制	八进制	十六进制
0	0000	0	0
1	0001	1	1
2	0010	2	2
3	0011	3	3
4	0100	4	4
5	0101	5	5
6	0110	6	6
7	0111	7	7
8	1000	10	8
9	1001	11	9
10	1010	12	A
11	1011	13	В
12	1100	14	C
13	1101	15	D
14	1110	16	E
15	1111	17	F

十进制转换为r进制

整数部分

- 十进制数转换为r进制数
 - 整数部分: 除以 2 (8,16) 取余
 - 小数部分: 乘以 2 (8,16) 取整
 - 例1.3 将十进制数25转换成二进制数。

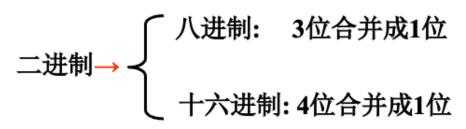
■ 例1.4 将十进制数97转换成十六进制数。

小数部分

■ 例1.5 将十进制小数0.8125转换成二进制小数。 解 (0.8125)₁₀=(0.1101)₂

数制转换

2. 数制转换





■ 例1.7 将二进制数(11010110.11)₂转换为八进制数。
解 (11010110.11)₂=(326.6)₈

$$\frac{011}{3}$$
 $\frac{010}{2}$ $\frac{110}{6}$. $\frac{110}{6}$

2数据格式

- 机器码: 一个数在机器(计算机)中的表示形式。
- 真值: 一般书写的实际数值数据。
 - 表示的数的范围受计算机字长的限制;

例: 计算机字长为8位时, 无符号数的范围是 0000 0000——1111 1111 (0~255)

• 符号位被数字化 (正号: 0 负号: 1)

例: 计算机字长为8位时,有符号数的范围是 1 111 1111——0 111 1111 (-127~+127)

3 二进制编码和运算

原码

原码的形式为:

$$[x]_{\mathbb{R}} = \begin{cases} \mathbf{0}x_{n-2}x_{n-3}\cdots x_1x_0 & x \geqslant 0\\ \mathbf{1}x_{n-2}x_{n-3}\cdots x_1x_0 & x \leqslant 0 \end{cases}$$

■ 例如, 当机器字长n=8时,

+1=+0000001B, 则 [+1] _原=0 0000001B

+127=+1111111B, 则 [+127] _原=0 1111111B

-1=-000001B, 则 [-1] _原=1 0000001B

-127=-1111111B, 则 [-127] _原=1 1111111B

对于二进制数,正数的原码就是它本身,负数的原码符号 位取1,数值部分是真值的绝对值。

对于二进制数,正数的原码就是本身,负数的原码符号位取。

重点: 0有两种原码表示方式, +0和-0。

[+0]原 = 0000 0000B [-0]原 = 1000 0000B

反码

X>0时, [X]反 = [X]原

X<0时,[X]反 = [X]原除符号位外,各位取反。

例如:

+1=+0000001B, 则 [+1] _反=0 0000001B

+127=+1111111B, 则 [+127] _反=0 1111111B

-1=-0000001B, 则 [-1] _反=1 1111110B

-127=-1111111B, 则 [-127] _反=1 0000000B

在反码表示中,+0和-0的反码不同,即0有两种反码表示形式:

+0=+0000000B, 则 [+0] 辰=0 0000000B

-0=-000000B, 则 [-0] 辰=1 1111111B

结论: 二进制正数的反码和原码相同, 负数的反码是原码除符号位外各位取反。

补码

X>0时, [X]补 = [X]原

X<0时, [X]补 = [X]原除符号位外,各位取反,最后加1。也就是反码加1。

例如:

钟表的形式为:

 $-3=+9 \pmod{12}$

用补码表示时,可以把负数转化为正数,减法转化为加法。

在补码表示中,+0和-0的补码形式相同,即0只有一种补码表示形式:

+0=+0000000B, 则[+0]_补=0 0000000B

-0=-0000000B, 贝J[-0]_补=1 1111111+1=0 0000000B

结论:二进制正数的补码和原码相同,负数的补码是原码除符号位外各位取反,最后加1。

- +1的补码是0000 0001B
- -1的补码是1111 1111B
- +127的补码是0111 1111B
- -127的补码是1000 0001B
- -128的补码是1000 0000B

机器字长为n位,那么最大的正数是2^(n-1)-1,最小的负数是-2^(n-1)。

补码运算

机器数最高位是1的时候,表示负数,求真值的时候,其余n-1位取反加1。 比如:-1的补码是1111 1111B,求真值的时候,减1取反,得到1000 0001B,也就是-1。

二进制补码运算

 $[X+Y]\hat{\lambda} = [X]\hat{\lambda} + [Y]\hat{\lambda}$ $[X-Y]\hat{\lambda} = [X]\hat{\lambda} + [-Y]\hat{\lambda}$

例1.15 补码进行下列运算:

计算结果不能超过补码表示范围,否则溢出

正溢出!

十进制数编码运算

BCD码:二进制编码的十进制数,每个十进制数用4位二进制数表示。

• BCD码(Binary Coded Decimal): 是二进制编码的十进制数。

十进制数	8421码	十进制数	8421码
0	0000	5	0101
1	0001	6	0110
2	0010	7	0111
3	0011	8	1000
4	0100	9	1001

BCD码的两种格式:

- 压缩BCD码(组合BCD码): 1个字节中存放2位十进制数的BCD码;
- 非压缩BCD码(非组合BCD码): 1个字节中仅存放1位十进制数的BCD码;

例1.18 求十进制数57.3的BCD码。

5 7 . 3

0101 0111 . 0011

所以, (57.3)₁₀=(01010111.0011)_{BCD}

例1.19 求BCD码10000011.0111所对应的十进制数。

10000011 . 0111

8 3 . 7

所以, (10000011.0111)_{BCD}=(83.7)₁₀

- 十进制数43用**压缩的BCD码**表示为01000011。
- 十进制数43用非压缩的BCD码表示为××××0100××××0011。

BCD码计算的时候,如果结果大于9,需要加6修正

$$(2)(5)_{10}=(0101)_{BCD}$$
, $(7)_{10}=(0111)_{BCD}$

4 逻辑电路

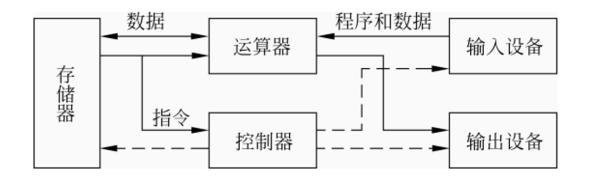
序	名称	国标图	常用图	逻辑表达式	真	值	表
号	一个小	形符号	号 形符号 とはない	之种状态以	A	В	F
1 与门		A & Y A	A .	$Y = A \cdot B$	0	0	0
	に出				0	1	0
	-311		B Y		1	0	0
					1	1	1
2 或门			Y A Y	Y = A + B	0	0	0
	र्म की	<u>A</u> _≥1			0	1	1
	- 5X1 1	81.1 B			1	0	1
					1	1	1
3	非门	A N	A N Y	v <u> </u>	()	1
	⊣F1 1		~	$Y = \overline{A}$	1		0
4	与非门	≜	A Y	$Y = \overline{A \cdot B}$	0	0	1
					0	1	1
					1	0	1
					1	1	0

				 	_		
5	或非门	A 51	A	$Y = \overline{A + B}$	0	0	1
					0	1	0
О	致非[]	A ≥1 - Y	B > Y	I - A + D	1	0	0
					1	1	0
6	异或门	A = 1 Y	<u>А</u>	$Y = A \oplus B$	0	0	0
					0	1	1
					1	0	1
					1	1	0
	日金田			$Y = A \odot B$	0	0	1
	同或门	Α	A Y	$I - A \cup D$	0	1	0
7	(异或	B	BHOT	$Y = \overline{A \oplus B}$	1	0	0
	非门)			$I = II \cup D$	1	1	1
	与或非	å ≥1 U					
8		\$ <u></u> —\		$Y = \overline{AB + CD}$		略	
	11						

计算机系统组成

冯·诺伊曼计算机

• **存储程序控制**的基本思想:将编好的**程序和原始数据**事先**存入存储器**中,然后再启动计算机工作,使计算机在不需要人工干预的情况下,**自动**、高速地从存储器中**取出指令加以执行**。



冯·诺依曼结构的计算机是以运算器为中心的。

此时是以运算器为中心、存储器和控制器分开的。

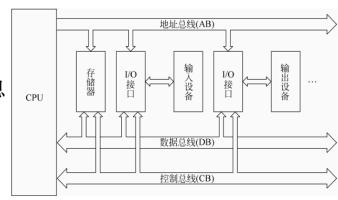
之后的现代计算机是以存储器为中心、运算器和控制器合并在一起。

- ① 以存储器为中心的计算机系统
 - 提高了批量数据交换效率

输入设备 存储器 输出设备 输出设备 运算器 ◆ - - - - 控制器

② 总线

- 连接CPU与I / O, 提供外设访问内存和CPU资源的通道
- 数据总线(DB): 传送程序或数据
- 地址总线(AB): 传送内存地址
- 控制总线(CB): 传送各种控制信息



总线

总线就是一组共享的通信线路,用于连接计算机各个部件,传送数据和控制信息。

I/O系统

又称作适配器,存在于CPU和外设之间,是信息交换的中转站。用于解决CPU和外设之间的速度不匹配问题。

主要性能指标

字长

位 bit,是计算机进行数据处理的最小单位。字长是CPU一次能处理的二进制数据位数,也是CPU内部寄存器的位数。

字节 byte, 是计算机存储数据的基本单位, 1字节=8位。