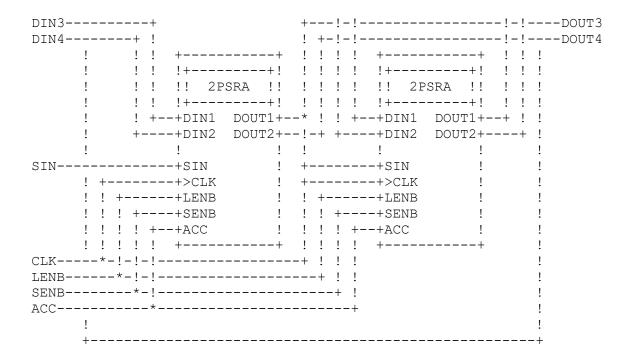
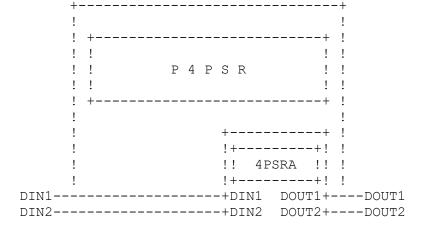
SCH.TXT - PENNY SCHEMATICS

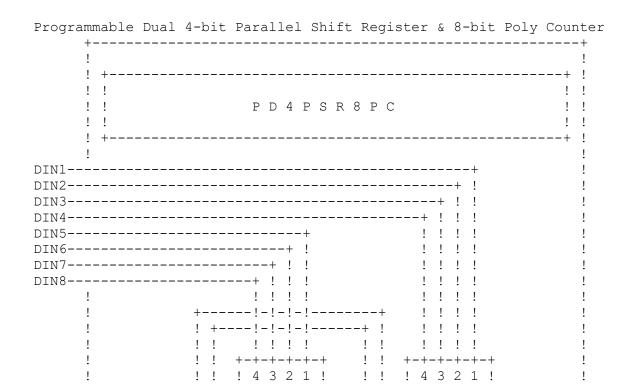
```
1-bit Multiplexor Register & Accumulator
   !! 1 M R A
   ACC----I !
   ! +--I !! DFF !! !!
DINA----I I
   ! IA>----IV>---+D Q+--*--DOUT
LENBA----I I !!!
! +--I +--+>CLK ! !
DINB-----I ! ! R ! !
! IA>--+
LENBB----I
2-bit Parallel Shift Register & Accumulator
```

```
2 P S R A
                                          +---DOUT1
DIN2---+
            !! 1MRA !! !!
                               !! 1MRA
                  ! ! ! +--+ACC
SIN----!--+DINA DOUT+--!-*---!--+DINA
       +-!--+LENBA
    ! +---!-!--+DINB
                     ! +---!-!--+DINB
       +-!-!--+LENBB
    ! +-!-!-!--+>CLK ! +-!-!--+>CLK
CLK----+! !!!
LENB----+!!! !
4-bit Parallel Shift Register & Accumulator
                     4 P S R A
                                         +----DOUT1
                                         ! +----DOUT2
```



Programmable 4-bit Parallel Shift Register





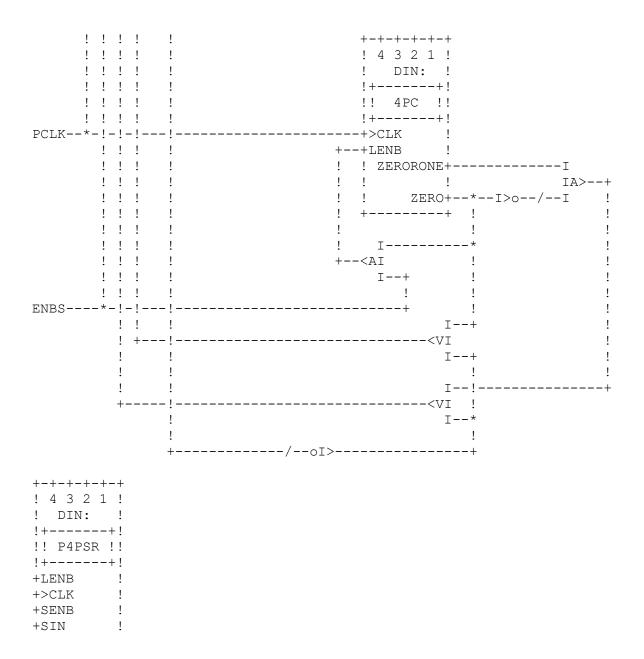
! ! ! ! ! ! ! ! ! ! ! ! ! ! ! ! ! ! !	*+>CLK ! !+SENB+SIN ! ! DOUT: ! ! 4 3 2 1 ! +-+-+-+-! !	+! ! ! ! ! ! ! ! ! ! ! ! ! ! ! ! ! ! !		-+! !! -+! ! ! ! ! ! ! ! ! ! ! ! ! ! ! !	! ! ! ! ! -OR28
!	i i		: ! ! !		!
SIN	<i*< td=""><td>I></td><td>*<i*< td=""><td>•</td><td>!</td></i*<></td></i*<>	I>	* <i*< td=""><td>•</td><td>!</td></i*<>	•	!

!!!	!	!	!	!!	
GT8BIT+ !	*/oI>	+	!	!!!	
!!!	!		!	!!	
4BITSR!	*		H	!!!	
!!!				!!!	
! +		- <i< td=""><td></td><td>· !</td><td></td></i<>		· !	
!		!		!	
8BITSR		-+		!	
!				!	
+				+	
			+		
			+!		
_			!!		
2		+ !	!!		
1:A+		!!	!!		
B !		!!	!!		
C+!!		!!	!!		
D+!!!		!!	!!		
+!-!-!-!-		-+ !!	!!		
! +!-!-!-!-	+	!!!	!!		
	:	!!!	!!		
!! +-+-+-+-+ !! ! 4 3 2 1 !		! +-+-+-) 1 I		
!! ! ! DIN: !	:	! ! 4 3 <i>i</i>			
: : : : : : : : : : : : : : : : : : :	·	! !+			
!! P4PSR!!		! !! P4P			
• • •		1 1+	+!		
*-!+T.ENB !	•	! !+	+!		
*-!+>CLK	!	++LENB	+! !		
; *+>CTK ;	! +	++LENB +>CLK	+! ! !		
! *+>CLK ! ! ! +I !	! +I	++LENB +>CLK !	+! ! !		
! *!>CLK ! ! ! +I ! ! ! ! ! IA>+SENB !	! +I ! IA>-	++LENB +>CLK ! +SENB	+! ! ! !		
! *+>CLK ! ! ! +	! +I ! IA>- ! +I	++LENB +>CLK ! +SENB !	+! ! ! ! !		
! *+>CLK ! ! ! +I ! ! ! ! ! IA>+SENB ! ! ! ! +I !	! +I ! IA>- ! +I ! !	++LENB +>CLK ! +SENB	! ! ! ! !		
! * ! ! ! ! ! +I ! ! ! ! ! IA>+SENB ! ! ! ! +I ! ! ! ! ! ! ++SIN !	! +I ! IA>- ! +I ! !	++LENB +>CLK ! +SENB ! ++SIN	! ! ! ! ! !		

```
1 1 1 1
                 1 1 1 1
                                             1 1 1 1
1 1 1 1
1 1 1 1
!!!!!!!!
                                  ! 8 7 6 5 4 3 2 1 !
                                         DIN:
                                       PD4PSR8PC
1 1 1 1 1 1 1
```

```
!!!!!!!!
1 1 1 1 1 1 1 1 1
1 1 1 1 1 1 1 1 1
                              ! 8 7 6 5 4 3 2 1 !
!!!!!!!!!!
                                    DIN:
1 1 1 1 1 1 1 1 1
                                  PD4PSR8PC
                                              ! *-/--oI
                                                      IA>--*--LRMZERO
                                          OR28+--!-/--oI
                              ! DOUT5
!!!!!!!!!!
!!!!!!!!!!
!!!!!!!!!!!
                                  V
```

```
1 1 1 1 1 1 1 1 1
    1 1 1 1 1 1 1 1 1
       1 1 1 1 1 1 1
                                                     ! +-/--oI
                                                              IA>----LRMDONE
FORMAT=LRM-----!--*----!--!---+8BITPC
                                                 OR28+---/--oI
     1 1 1 1
     1 ! ! !
     !!!!
                                       ! V V V
     1 ! ! !
                                       1 1 1 1
```



```
! DOUT: !
! 4 3 2 1 !
+-+-+-+-+
                                                  +---DOUT1
      DIN2---+
                               ! +----!--DOUT2
          !!
                   +----+ !!
           1 1
                   !+-----!
                   !! 1MRA
                                      !! 1MRA
           1 1
           1 1
                +--+ACC
                            !!!
                                  +--+ACC
      SIN----!----!--+DINA
                         DOUT+--!-*---!--+DINA
           ! ! +-!--+LENBA
                             ! ! +-!--+LENBA
           ! +---!-!--+DINB
                            ! +---!-!--+DINB
            +-!-!--+LENBB
                                +-!-!--+LENBB
           ! +-!-!-!--+>CLK
           !!!!! +----+ !!!!
      SENB-----+ !
+-+-+-+-+
! 4 3 2 1 !
! DIN:
!+----!
!! P4PSR !!
!+----+!
+LENB
+>CLK
+SENB
+SIN
! DOUT: !
! 4 3 2 1 !
+-+-+-+-+
      DATA SHIFT REG IN
      BIT HRP LRP HRM LRM
```

00 7:D 8:D 1:D 8:A 01 5:D 6:D 1:C 8:B 02 3:D 4:D 1:B 8:C 03 1:D 2:D 1:A 8:D 7:C 1:D 2:D 7:A 04 05 5:C 3:D 2:C 7:B 06 3:C 5:D 2:B 7:C 07 1:C 7:D 2:A 7:D 7:B 8:C 3:D 6:A 08 5:B 6:C 3:C 6:B 09 0A 3:B 4:C 3:B 6:C 1:B 2:C 3:A 6:D 0B 0C 7:A 1:C 4:D 5:A 0 D 5:A 3:C 4:C 5:B 3:A 5:C 4:B 5:C OΕ 1:A 7:C 4:A 5:D ΟF 10 8:D 8:B 5:D 4:A 11 6:D 6:B 5:C 4:B 12 4:D 4:B 5:B 4:C 13 2:D 2:B 5:A 4:D 8:C 1:B 6:D 3:A 14 15 6:C 3:B 6:C 3:B 16 4:C 5:B 6:B 3:C 17 2:C 7:B 6:A 3:D 18 8:B 8:A 7:D 2:A 19 6:B 6:A 7:C 2:B 4:B 4:A 7:B 2:C 1A 1B 2:B 2:A 7:A 2:D 1C 8:A 1:A 8:D 1:A 6:A 3:A 8:C 1:B 1D 1E4:A 5:A 8:B 1:C 1F2:A 7:A 8:A 1:D