- □ 為了不要讓同學誤會此波型圖是in_valid拉下來後要從mode 1變成做mode 0的意思(上圖), 助教這邊會把PATTERN.v做修正, 使in_valid是low的時候其他的input signals(除了rst_n和in_valid)都會是unknown的狀態(下圖).
- Circle and line relationships:

■ Input signal:





