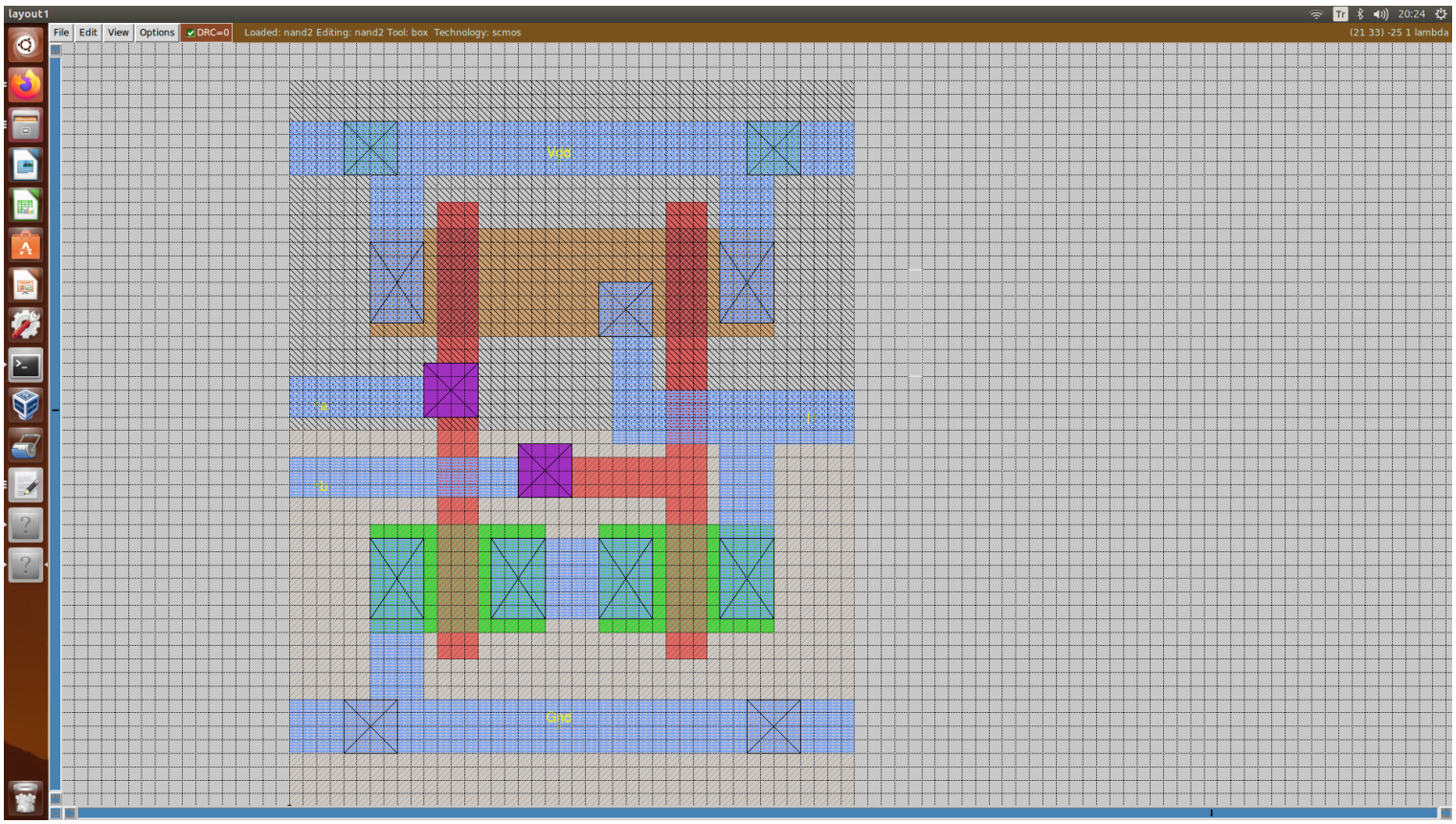

Nand2 Layout

PROVE

İrsim tool using

h →high voltage(1)
l→low voltage (0)
h ->vdd
l->gnd

1) h a
h b a ve b ye 1 verdik sonuç 0 çıktı

2) l a
h b a ve b ye 1 verdik sonuç 1 çıktı

3) h a
l b a ve b ye 1 verdik sonuç 1 çıktı

4) l a
l b a ve b ye 1 verdik sonuç 1 çıktı

nand ın doğruluk tablosu sağlanmuş oldu.(nand2.sim)