3. (20 puntos) La consola Steam Peck corre Diablo IV en $\alpha$ segundos a $\beta$ GHz. Usted quiere diseñar su							
propia consola (Consola B) para que corra el mismo juego en $\gamma$ segundos. Sin embargo, el aumentar la frecuencia de reloj afectará el resto del diseño del CPU, requiriendo $\lambda$ veces más ciclos de reloj que							
Steam Peck para ejecutar el juego.  Los valores de $\alpha, \beta, \gamma$ y $\lambda$ codificados en IEEE 754 con precisión simple 32-bit son los siguientes:							
5 exp ma.ntisQ.  α. 0[1000001 00100000 00000000]							
■ β. <u>0</u> 1000000 00000000 00000000							
<ul> <li>γ. 01000000 11000000 00000000 00000000</li> <li>λ. 00111111 10011001 10011010</li> </ul>							
(a) (10 puntos) Convierta los valores desde el estándar IEEE 754 con precisión simple a decimal.  (b) (10 puntos) ¿Qué frecuencia de reloj (clock_rate) tendrá la consola B que usted creó?							
× .							
Signo: positivo exponente: 10000010 3	3 3 - 433 - 433						
exponente: 10000010 ?	2 + 2 = 130 - 12+ =	3					
mant:sa: 1+2-2=1,25							
1,25·2³=10 ∴ α=10							
β: 5:gno:posit:wo							
5:gno: posit:up exponente: 1000000 23	= 128 - 127 = 1						
montise: 1+0=1							
1 x 2 = 2 : B = 2							
Υ							
signo = positivo exp = <u>1</u> 0000001 2 + 2	0 429 - 422 =	7					
$mant:sa = 1 + 2^{-1} = 1.5$	- 121 127						
1,25 2 = 6 Y = 6							
2,25 2 3							
$\lambda$							
signo: positivo							
exponente: 011111111 -	2"+2"+2"+23+2"+2	+2" = 127 -	127 = 0				
mantisa : 00120012001200110011	10011010 8 11 - 2 - 12 + 2 - 15	2-16 2-19	2-20 - 22	1,2			
$1 + 2^{-3} + 2^{-1} + 2^{-1} + 2$ $1, 2 \cdot 2^{\circ} = 1, 2 \cdot 1 = 1, 2 \cdot \lambda$							
1,2 · 2 = 1,2 · 1 = 1,2 :. \	-1.2						