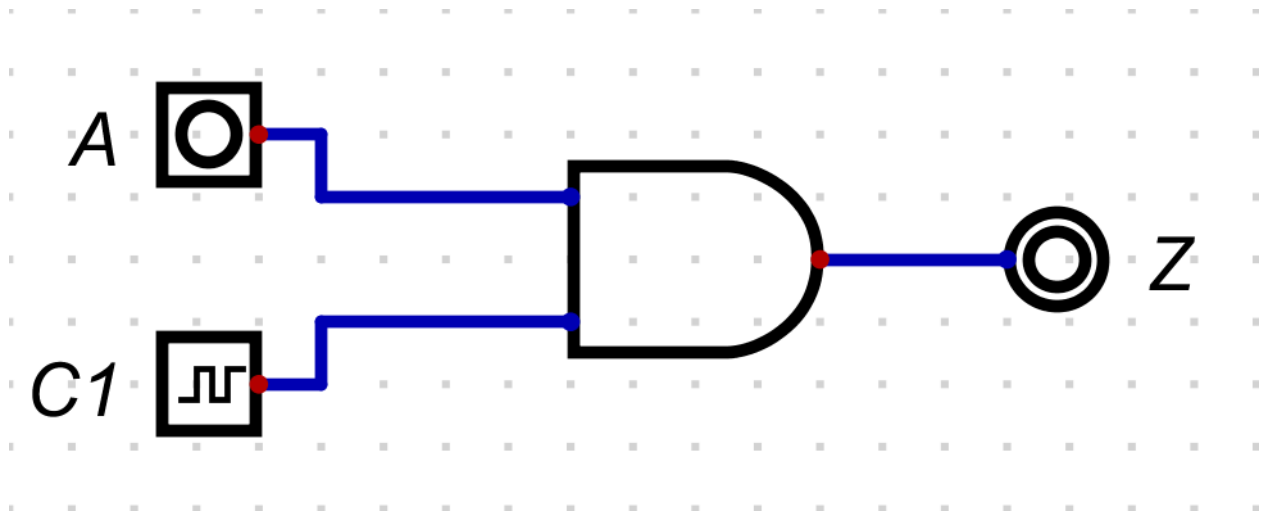


Clock Gate

ให้นักศึกษาสร้างวงจรที่มี Input คือ A ขนาด 1 Bit, C1 เป็น Clock และ Output คือ Z ขนาด 1 บิต โดยให้นำ A และ C1 มา And กันแล้วส่งผลลัพธ์ไปออกที่ Z และให้นักศึกษาสังเกตกราฟของผลลัพธ์ที่เกิดขึ้น



รูปที่ 1 ตัวอย่างวงจร

ข้อมูลนำเข้า

- A ขนาด 1 Bit
- C1 ขนาด 1 Bit

ข้อมูลส่งออก

- Z ขนาด 1 Bit

ชุดข้อมูลทดสอบ

- 100% โปรแกรมทำงานถูกต้องตาม Input ทุกรูปแบบ