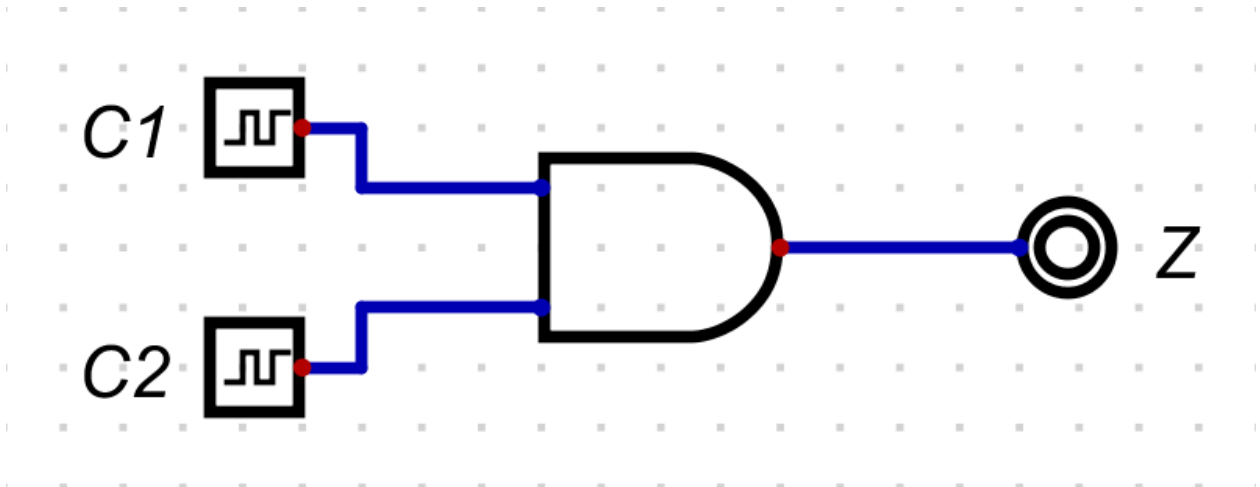


Dual Clock

ให้นักศึกษาวงจรที่มี Input คือ C1,C2 เป็น Clock และ Output คือ Z ขนาด 1 บิต โดยให้นำ C1 และ C2 มา And กันแล้วส่งผลลัพธ์ออกไปที่ Z และให้นักศึกษาทดลองปรับความถี่ของ C1 และ C2 และสังเกตกราฟของผลลัพธ์ที่เกิดขึ้น



รูปที่ 1 ตัวอย่างวงจร

ข้อมูลนำเข้า

- C1 ขนาด 1 Bit
- C2 ขนาด 1 Bit

ข้อมูลส่งออก

- Z ขนาด 1 Bit

ชุดข้อมูลทดสอบ

- 100% โปรแกรมทำงานถูกต้องตาม Input ทุกรูปแบบ