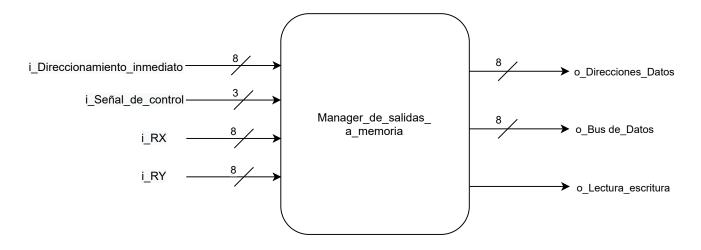
Manager_de_salidas_a_memoria



Entradas y salidas

Señal	Núm. de Bits	Descripción
i_Dirccionamiento _inmediato	8 bits	Entrada que contiene la información para el direccionamiento inmediato de los datos de la memoria de datos a través del bus de direcciones.
i_Señal_de_control	3 bits	Señal de control de entrada que le indica al Manager_de_salidas_a_memoria los datos que debe pasa al bus de datos de salida o al bus de direcciones.
i_RX	8 bits	Entrada que contiene la dirección de memoria en la que se escribirán los datos.
i_RY	8 bits	Entrada que contiene los datos ya procesados y preparados para su salida a memoria a través del bus de datos de salida. También puede contener la dirección de memoria de donde se cargarán los datos en caso de tener la segunda instrucción LOAD.
o_Direcciones_Datos	8 bits	Salida que se encarga de movilizar las direcciones de memoria según la operación que se realice, ya sea la función de store o load.
o_Bus de_Datos	8 bits	Bus de datos de salida que moviliza los datos ya procesados para su carga o almacenaje en memoria.
o_Lectura_escritura	1 bit	Le señala a la memoria de datos si se va a leer un dato o se va a escribir sobre ella.

Descripción funcional

Se encarga de manejar el direccionamiento directo, indirecto o inmediato en el bus de direcciones de salida o_Direcciones_Datos, se guía de la señal de control para pasar datos desde una salida de registros al bus de datos de salida o_Bus_Datos o establecer un estado de alta impedancia.

```
°Pseudocódigo

Algoritmo Manager_de_salidas_a_memoria

//Entradas y salidas

Dimension i_Direccionamiento_inmediato[8]

Dimension i_Señal_de_control[3]

Dimension i_RX[8]
```

```
Dimension i_RY[8]
Dimension o_Direcciones_Datos[8]
Dimension o Bus de Datos[8]
Definir o Lectura Escritura Como Entero
//Señales internas
//Bloque always
Si i_Señal_de_control[2]=1 Entonces
Si i_Señal_de_control[1]=0 Entonces
//Lectura de memoria//
o Lectura Escritura<-0
o_Direcciones_Datos[]<-i_RY[]
SiNo
//Escritura de memoria//
o_Lectura_Escritura<-1
Si i Señal de control[0]=0 Entonces
o Direcciones Datos[]<-i RX[]
o_Bus_de_Datos[]<-i_RY[]
SiNo
o_Direcciones_Datos[]<-i_RX[]
o_Bus_de_Datos[]<-i_Direccionamiento_inmediato[]
Fin Si
Fin Si
Fin Si
FinAlgoritmo
```