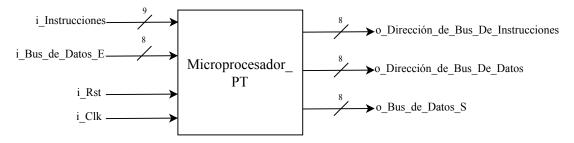
Diagrama de Caja Negra



ENTRADAS

Señal	Número de Bits	Descripción
i_Instrucciones	9	Señal de entrada la cual se encarga de obtener los datos de las instrucciones desde la memoria ROM hasta el microprocesador
i_Bus_de_Datos_E	8	Señal de entrada que transmite los datos desde la memoria de datos al microprocesador.
i_Rst	1	Entrada de referencia en el tiempo, debe se una señal periódica con una frecuencia de 100MHz
i_Clk	1	Señal de Entrada que restaura el sistema a una configuración inicial de los registros, memoria, etc.

SALIDAS

Señal	Número de Bits	Descripción
o_Dirección_de_Bus_ De_Instrucciones	8	Salida que comunica las instrucciones desde el microprocesador a la memoria ROM.
o_Dirección_de_Bus_ De_Datos	8	Salida que transmite los datos requeridos por el microprocesador hacia la memoria de datos.
o_Bus_de_Datos_S	8	Salida que se encarga de transmitir los datos que el microprocesador desea implementar en la memoria de datos.

SET DE INSTRUCCIONES

Instrucción	Argumento	Descripción	Comentarios
LOAD	RX,#NUM	Load #Num to register X	#Num is 3 bits [0,7]
LOAD	RX,[RY]	Load data at address [RY] from memory	RY and RX are 3 bits[0,7]
STORE	#NUM	Store #Num to [RX] address memory	#Num is 3 bits [0,7]
STORE	[RX],RY	Stores data at Register RY in [RX]memory address	RY and RX are 3 bits [0,7]
MOVE	RX,RY	Move data form register RY to RX	RY and RX are 3 bits [0,7]
МАТН	RX,OP	DO MATH OPERATION WITH RX,AND STORES RESULT IN R0	OP: 0: R0=R0+RX 1: R0=R0-RX 2: R0= R0< <rx 3: R0= R0>>RY 4: R0=~RX 5: R0=R0&RX 6: R0=R0 RX</rx
JUMP	[RX],COND	JUMP PC TO [RX] ADDRESS IFCOND IS TRUE	COND: 0:NO CONDITION 1: NO CONDITION SAVE PC IN R7 2:Z FLAG IS TRUE 3:Z FLAG IS FALSE 4: C FLAG IS TRUE 5: C FLAG IS FALSE
NOP		NO OPERATION	