

fpganedir.com'da ara



Anasayfa | FPGA | VHDL | VHDL Sözlüğü | Embedded Sistem | Android | Sayısal Tasarım | Simülasyon | PCB | Örnekler | Forum |

## PWM- RC SERVO MOTOR

- \* Proje Hakkında
- \* VHDL Kodu

ILK VHDL PROJEM

**ILK QUARTUS PROJEM** 

**ILK NIOS PROJEM** 

**ILK ISE PROJEM** 

İLK MICROBLAZE PROJEM

CHIPSCOPE ANALYZER

MULTIPLEXER

CLOCK-GENERIC

EDGE DETECTOR-RTL

EDGE DETECTOR-FSM

HALF ADDER

FULL ADDER

4 TO 2 ENCODER

DECODER

FLIP-FLOP#1

FLIP-FLOP#2

FONKSIYON

PROCEDURE

KÜTÜPHANE

SAYI KAYDIRMA

PARITY

ÇEVİRİCİ

RAM

SAYICI 1

SAYICI 2

SEVEN SEGMENT

FPGA TEXT

PERIYOT BULMA

RS232

KARAKTER LCD

GRAFIK LCD

VGA-PONG OYUNU

PWM-RC SERVO MOTOR

FIR FİLTRE(LOW-PASS)

ETHERNET/UDP

## Proje Tanımı:

Bu projemizde 1 adet PWM modul tasarlayacağız. PWM modülümüzü, RC Servo motor sürmek için kullanacağız.

## Servo Motor

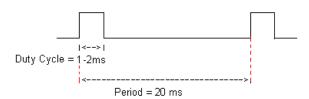
RC Servo motorlar, pozisyonları dışarıdan kontrol edilebilen motorlardır. Bu yönüyle robot projelerinde çok kullanılır. RC Servo motor bir tam dönüşü yaklaşık 270 derecedir.



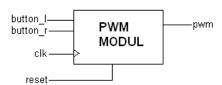
RC Servo motorda üç bağlantı bulunur.

- SİYAH Toprak
- KIRMIZI Güç (5 VDC)
- BEYAZ Kontrol girişi (PWM)

RC Motor pozisyon kontrolü için PWM kullanılır. PWM sinyalinin peryodunun 20 ms, Duty Cycle'ının ise 1 ile 2 ms arasında değişmesi gerekir. 1 ve 2 ms motorun en son pozisyonlarını, 1,5 ms ise merkez pozisyonunu gösterir.



PWM modulumuz 4 giriş ve 1 çıkıştan oluşacak.



- Clk= Clock sinyali
- Reset=Programı resetleyecek
- Button\_l= PWM duty cycle (genişliğni) azaltmak için kullanacağız. Bu sinyali 1 adet anahtara bağlıyacağız ve anahtar basıldığı zaman sinyal aktif olacak.
- button\_r= PWM duty cycle (genişliğni) artırmak için kullanacağız. Bu sinyali 1 adet anahtara bağlıyacağız ve anahtar basıldığı zaman sinyal aktif olacak.

Sonraki Sayfa >>

Anasayfa | Fpga | VHDL | VHDL Sözlüğü | Embedded Sistem | Android | Sayısal Tasarım | Simulasyon | PCB | Örnekler | Forum | İletişim Copyright © 2010-2013 FPGAnedir. All Rights Reserved.