## Universidade Federal de Santa Maria

## CENTRO DE TECNOLOGIA

DEPARTAMENTO DE ELETRÔNICA E COMPUTAÇÃO

DISCIPLINA: PRINCÍPIOS DE TELECOMUNICAÇÕES

# Estudo sobre Modulação de Sinais

Autores: Caio S. Guedes <caio\_ee@hotmail.com>
Marcelo Brum <marcelobrum.rs@gmail.com>
Renan Pinheiro <renan.ee.ufsm@gmail.com>.

Santa Maria, 3 de Julho de 2012.

# Conteúdo

1	Intr	rodução	2					
2	Aula prática 1: Modulação AM a diodo         2.1       Fundamentação Teórica							
3	Aula	a prática 2: Modulação AM a transistor	11					
4	4.1 4.2 4.3 4.4 4.5	Modulação FM						
5	<b>Item</b> 5.1	Introdução	16 16 16 16 17					
6	Con	ıclusão	20					

# Introdução

Em telecomunicações, modulação é a modificação de uma onda eletromagnética, para que informação seja transportada por meio de uma onda portadora. Normalmente seu objetivo é facilitar a comunicação através da redução do tamanho das antenas de receptor e transmissor, ou permitir a transmissão de dados por meio de diferentes canais.

Neste trabalho serão abordadas as práticas feitas em laboratório, na disciplina de Princípios de Telecomunicações, visando estudar o funcionamento das modulações em amplitude (AM) e em frequência (FM). Também será abordada, de forma teórica, a modulação por códigos de pulso (PCM).

# Aula prática 1: Modulação AM a diodo

## 2.1 Fundamentação Teórica

Para ambas as modulações, sejam:

• um sinal senoidal modulante dado por

$$v_s = A_s \cos(\omega_s t) \tag{2.1}$$

• uma portadora dada por

$$v_c = A_c \cos(\omega_c t) \tag{2.2}$$

tal que  $\omega_c > \omega_s$ . A fase dos sinais é fixa em 0, assim eliminando-se  $\phi$ .

## 2.1.1 Modulação em Amplitude com Portadora Suprimida (AM-DSB-SC)

Nos domínios do tempo e da frequência ela é dada por

$$v_m = v_s v_c = A_s A_c \cos(\omega_s t) \cos(\omega_c t)$$
(2.3)

o que no domínio da frequência dá

$$\mathcal{F}(V_m) = \frac{A_s A_c \delta(\omega_s - \omega_c) + \delta(\omega_s + \omega_c)}{2}$$
 (2.4)

representado no gráfico

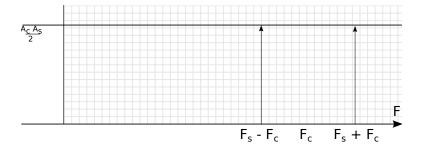


Figura 2.1: O sinal AM-DSB-SC no domínio da frequência.

O principal problema dessa modulação é que o receptor precisa gerar sua própria portadora para demodulação do sinal. Se ela não estiver sintonizada na exata frequência da portadora original, tem-se a distorção do sinal demodulado.

### 2.1.2 Modulação em Amplitude com Portadora (AM-DSB)

Nesta modulação, transmite-se a portadora juntamente ao sinal, simplificando a demodulação. Então a modulação pode ser escrita como

$$v_m = \underbrace{v_s v_c}_{AM-DSB-SC} + \underbrace{v_c}_{portadora\ adicional} = v_c [1 + v_s]$$
 (2.5)

e assim no domínio da frequência tem-se que o espectro deste sinal é dado por

$$\mathcal{F}(V_m) = \frac{A_s A_c \delta(\omega_s - \omega_c) + \delta(\omega_s + \omega_c) + A_c \delta(\omega_c)}{2}$$
(2.6)

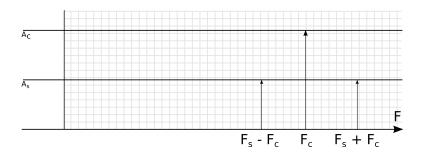


Figura 2.2: O sinal AM-DSB no domínio da frequência.

Dessa forma, perde-se eficiência mas a demodulação se torna mais simples, como será visto no decorrer deste capítulo.

## 2.2 Procedimento experimental

Problema proposto:

Implemente o circuito da Figura 1 e calcule a frequência de ressonância do filtro passa faixa. Ajuste a frequência de  $E_o(t)$  para o valor calculado. Ajuste a frequência de a(t) para 1KHz. Faça a amplitude de  $E_0(t)$  igual a 10V pico a pico e a de a(t) 3V pico a pico. Apresente suas conclusões a respeito do uso do filtro e da frequência de ressonância obtida.

O circuito da figura 2.3 foi montado em uma protoboard:

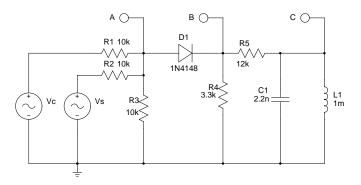


Figura 2.3: Modulador AM a diodo.

Para sintonizar a portadora, calcula-se a frequência de ressonância do filtro LC da saída:

$$f_0 = \frac{1}{2\pi\sqrt{LC}}\tag{2.7}$$

Para os valores fornecidos (C=2,2nF e  $L=1000\mu F$ ) ter-se-á que essa frequência será de cerca de 107 KHz.

Após sintonizados os sinais de portadora e da modulante, na saída (ponto C) constata-se a modulação do sinal. Neste contexto, o indutor e o capacitor agem no sentido de limitar a faixa de frequência do sinal modulado.

## 2.3 Resultados

Disto se determinam:

- Frequências dos sinais portador e modulante: 107 KHz e 1 KHz, respectivamente.
- Forma de onda:

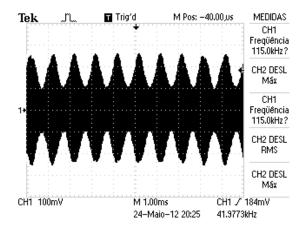


Figura 2.4: Sinal à saída do modulador (ponto *C* no esquemático).

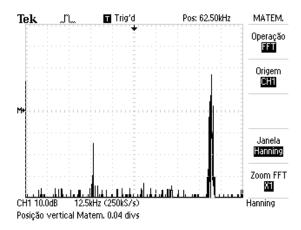


Figura 2.5: Espectro de frequência deste sinal.

Pelo espectro verifica-se que a modulação é do tipo AM-DSB.

• Índice de modulação: O índice de modulação (IM), para um sinal puramente senoidal, é calculado

por

$$I_m = \frac{M_{max} - M_{min}}{M_{max} + M_{min}} \tag{2.8}$$

Do gráfico 2.4 mede-se aproximadamente  $M_{min} = 100~mV$  e  $M_{max} = 240~mV$ ; colocando-se esses valores na equação 2.8 tem-se que  $I_m \approx 41,17\%$ .

#### · Potência média do sinal:

A potência média do sinal, assumido que ele esteja ligado à uma carga de 1 $\Omega$ , pode ser calculada por

$$P = \frac{V_m^2}{R} = \frac{1}{T} \int_0^T V_m^2 dt$$
 (2.9)

Pode-se demonstrar que no nosso caso isso resulta em

$$P = \frac{V_p^2}{2} \tag{2.10}$$

Considerando as bandas laterais teremos que

$$P_t = \frac{E_p^2}{2} + \frac{I_m^2 E_p^2}{4} \tag{2.11}$$

O valor de pico do nosso sinal é de cerca de 240 mV; isso equivale a 28,8 mW.

#### 2.3.1 Perdas no espaço livre

Pergunta:

Considerando a potência média do sinal e um receptor AM com sensibilidade de -10 dBm, determine a que distância, no espaço livre, o transmissor poderia estar do receptor?

Desconsiderando os obstáculos e o ganho da antena, pode-se determinar as perdas no espaço livre (FSPL - *Free Space Path Loss*) através da equação

$$FSPL = \left(\frac{4\pi df}{c}\right)^2 \tag{2.12}$$

onde:

- c é a velocidade da luz no vácuo
- d é a distância do transmissor (em metros)
- f é a frequência do sinal (em Hz)

A sensibilidade mínima do nosso receptor é -10 dBm, o que equivale a 100  $\mu$ W. Assim, para determinarmos a máxima distância que o nosso receptor pode estar, escrevemos  $100\mu$ W = FSPL\*28,8mW.

Substituindo-se a equação para a FSPL na expressão anterior e resolvendo-se em função de d tem-se que a máxima distância possível é de **cerca de 14 m**.

## 2.3.2 Amplificador de saída

Pergunta:

Projete, para obter um ganho de transmissão acima de 3 dB, um amplificador para o transmissor do experimento. Mostre os cálculos e apresente uma simulação do circuito.

A forma mais simples de projetarmos um amplificador de saída, tendo em vista a baixa frequência do sinal de saída, é utilizando um amplificador operacional (op-amp). Foi empregado um op-amp TL072, cujo produto ganho-banda ( $G_{BW}$ ) é 3 MHz - adequado aos propósitos deste trabalho.

Na configuração de op-amp inversor, vista na figura, o ganho é dado por  $\frac{-R_f}{R_{in}}$ :

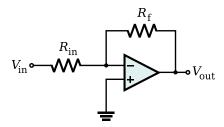


Figura 2.6: Amplificador inversor usando op-amp

Para obtermos o ganho de 3 dB (que equivale aproximadamente a um ganho de 2), emprega-se  $R_f$  de  $20 k\Omega$  e  $R_{in}$  de  $10 k\Omega$ , e para inverter a fase do sinal emprega-se um posterior estágio com ganho 1. Assim obtém-se a saída:

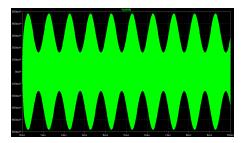


Figura 2.7: Sinal amplificado em 3 dB.

## 2.3.3 Modulação por diodo

Pergunta:

Explique como o diodo possibilita a modulação do sinal  $E_o(t)$  no circuito implementado na matriz de contatos e apresente o equacionamento que demonstra tal método de modulação.

Suponhamos o diodo como uma chave que permite apenas a passagem da região positiva da onda da portadora. Esse diodo pode ser considerado como um dispositivo não linear, expresso por

$$e_1(t) = A \times e_0(t) + bB \times e_0^2(t)$$
 (2.13)

Ao diodo chega a soma dos sinais da portadora e da modulante:

$$e_0(t) = v_s + v_c \tag{2.14}$$

Substituindo 2.14 em 2.13 temos que

$$e_1(t) = k(A(v_c + v_s) + B(v_c + v_s)^2)$$
(2.15)

onde k é uma constante, e substituindo 2.1 e 2.2 nessa expressão, ter-se-á que

$$e_1(t) = k(A(A_s\cos(\omega_s t) + A_c\cos(\omega_c t)) + B(A_s\cos(\omega_s t) + A_c\cos(\omega_c t))^2)$$
(2.16)

$$e_1(t) = k\left(A\left(A_c\cos(\omega_c t) + A_s\cos(\omega_s t) + \frac{bA_c^2\cos^2(\omega_c t)}{2} + bA_cA_s\cos(\omega_c t - \omega_s t) + \frac{bA_s^2\cos^2(\omega_s t)}{2}\right)\right) \quad (2.17)$$

Porém o termo quadrático cria um sinal indesejável na saída, para removê-lo se usa o filtro LC. Então, temos que:

$$e_{1}(t) = k \left\{ aAcos(\omega_{c}t) + 2bA\cos(\omega_{s}t)\cos(\omega_{c}t) + \underbrace{a\cos(\omega_{c}t) + b\cos^{2}(\omega_{c}t) + bA^{2}\left[\frac{1}{2} + \frac{cos(2\omega_{c}t)}{2}\right]}_{Filtrado\ pelo\ filtro\ LC} \right\} (2.18)$$

permanecendo o termo

$$k\{\underbrace{aAcos(\omega_c t)}_{1} + \underbrace{2bA\cos(\omega_s t)\cos(\omega_c t)}_{2}\}$$
(2.19)

constituído pela portadora (1) e pelo sinal modulado (2).

#### 2.3.4 Demodulação do sinal

Pergunta:

Simule, considerando os sinais envolvidos no experimento realizado, a demodulação do sinal modulado.

Um demodulador simples, para a transmissão AM-DSB, pode ser implementado através de um circuito detector de envoltória constituído por um diodo e um circuito RC, ajustado para a frequência da modulante. A frequência de corte pode ser calculada através da resposta em frequência do circuito RC, e será de

$$f_c = \frac{1}{2\pi RC} \tag{2.20}$$

Para a nossa modulante, temos que  $R = 5.895k\Omega$  e C = 27nF fornecerão uma frequência de corte de 1 KHz. Assim, monta-se o circuito:

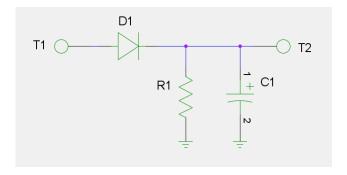


Figura 2.8: Demodulador AM.  $T_1$  é a entrada do sinal, que sairá demodulado de  $T_2$ 

## obtém-se o gráfico:

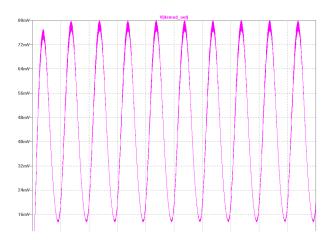


Figura 2.9: Sinal demodulado através do circuito da figura 2.3.4

# Aula prática 2: Modulação AM a transistor

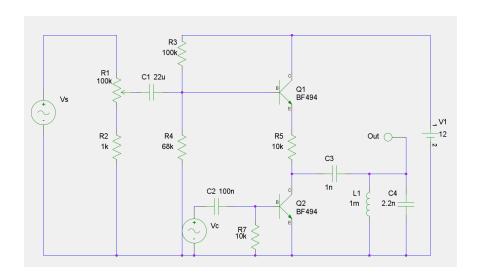


Figura 3.1: Modulador AM a transistor.

O sinal modulado é gerado utilizando-se os transistores BF494 [3], de alta frequência (até 120 MHz, conforme sua *datasheet*). O sinal de áudio oscila pelo transistor  $Q_1$ , e a portadora pelo transistor  $Q_2$ . Tal circuito age como um multiplicador para os sinais. A junção desses sinais é feita no capacitor  $C_3$ , que já remove o nível DC que existe na saída dos transistores como consequência da polarização, e o filtro LC formado por  $L_1$  e  $C_4$  tratará de permitir apenas o sinal de frequência desejada.

Variando-se o potenciômetro  $R_1$ , varia-se a amplitude do sinal modulante e, portanto, o índice de modulação.

# Aula prática 3: Transmissão e recepção de FM; modulação em fase

## 4.1 Fundamentação Teórica

A modulação em frequência (FM – *frequency modulation*) mantém a amplitude da onda constante enquanto modifica sua frequência em torno de uma frequência central.

Quando o sinal for analógico a frequência instantânea da onda modulada sera proporcional ao valor instantâneo do sinal modulante. No caso de um sinal digital o número de valores para os quais a frequência poderá ir será discreto. A modulação FM apresenta uma boa qualidade sonora para transmissões a curta distancia de rádio (na média de 100 quilômetros de raio), devido a isso passou a ser utilizada também nas transmissões dos áudios dos canais de TV aberta hoje em dia.

A modulação de fase (PM – *phase modulation*) não é amplamente utilizada em transmissões de rádio, devido principalmente a tendência desse tipo de modulação necessitar de um equipamento mais complexo no recebimento do sinal, e também pela possibilidade de ocorrerem alguns problemas de ambiguidade na mudança do sinal (por exemplo, uma mudança de +180° ou -180° seria a mesma).

## 4.2 Modulação FM

Seja uma portadora dada por

$$v_p = A_p \cos(2\pi f_p t) \Leftrightarrow A_p \cos(\theta(t)) \tag{4.1}$$

onde

$$\theta(t) \Leftrightarrow \frac{d\theta(t)}{dt} \tag{4.2}$$

e uma modulante dada por

$$v_m = A_m \cos(2\pi f_m t) \tag{4.3}$$

Assim

$$f_i = f_c + k_f v_m(t) = f_c + k_f (B\cos(2\pi f_m t))$$
 (4.4)

vemos que a frequência instantânea da onda modulada varia de acordo com o sinal  $v_m$ , e o ângulo passa a ser

$$\theta(t) = 2\pi \int_{0}^{t} f_i(t)dt = 2\pi f_c t + \frac{k_f B}{f_m} \sin(2\pi f_m t)$$
 (4.5)

o que por consequência resulta em

$$s(t) = A_c \cos(2\pi f_c t + \frac{k_f b}{f_m} \sin(2\pi f_m t))$$
(4.6)

É importante ressaltar que não se pode modular uma onda em frequência sem provocar alterações na sua fase e vice-versa, já que a frequência é proporcional à derivada da fase:

$$f = \frac{1}{2\pi} \frac{d\theta}{dt} \tag{4.7}$$

## 4.3 Modulação em fase

Sejam as mesmas considerações da seção anterior para uma portadora, e uma modulante dada por uma função  $v_s$  qualquer. Assim, por simples substituição da fase da portadora por  $v_s$ , teremos que o sinal modulado ficará

$$v_m = A_p \sin(\omega_p t + v_s + \phi_p) \tag{4.8}$$

No receptor haverá um circuito que medirá essa variação de fase, decodificando-na em um sinal.

## 4.4 Procedimento experimental

Tomaremos neste caso, como exemplo, o circuito transmissor FM básico, do caderno de operação e manutenção do modulo 8801, mostrado abaixo:

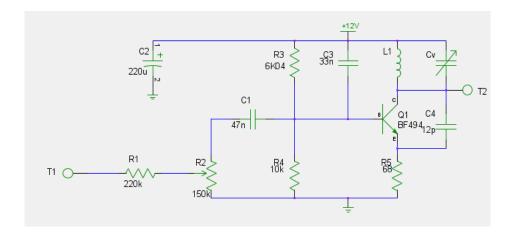


Figura 4.1: Modulador FM.

O sinal modulante é aplicado através do potenciômetro, que ajusta a potência do sinal entregue ao transistor  $Q_1$ , polarizado no ponto de operação por meio dos resistores  $R_3$  e  $R_4$ . O tanque ressonante tem o papel de gerar a onda portadora, e sua frequência será determinada por  $L_1$  e  $C_v$ .

Com o transistor polarizado, o sinal modulante já estabilizado será entregue à base do transistor, o sinal aparecerá novamente no coletor do mesmo, agora já modulado em frequência, pronto para ser transmitido pela antena ligada no ponto  $T_2$ .

## 4.5 Demodulação de FM

Para uma demodulação em frequência ser realizada é necessário um dispositivo que, a partir de uma onda modulada em frequência, produza um sinal de saída com amplitude diretamente proporcional à sua frequência instantânea.

A demodulação deste tipo de sinal é muito mais complexa do que a demodulação feita para os sinais em amplitude modulada. As principais estratégias para a demodulação são:

#### 4.5.1 Detector de Quadratura

O detector de quadratura divide o sinal modulado em dois. Um os sinais passa através de um capacitor de alta reatância, assim deslocando a fase do sinal em 90 graus. Esse sinal é aplicado então a um circuito LC, cuja frequência natural de ressonância é a mesma da portadora. Se a frequência do sinal modulado em frequência for igual à da portadora, os dois sinais então terão um defasamento de 90 graus entre eles, ou seja, estarão em *quadratura de fase*.

Os dois sinais são então multiplicados juntos em um dispositivo analógico ou digital que funciona como um detector de fase, isto é, um dispositivo o qual sua saída é proporcional a diferença de fase dos dois sinais. No caso de um sinal recebido que não tenha sido modulado, a saída do detector de fase será, em média, zero. No caso de um sinal modulado, então haverá uma diferença na frequência deste sinal em relação a frequência central (frequência da portadora), neste caso o circuito LC ressonante vai deslocar a fase do sinal recebido do capacitor, sendo assim a variação total da fase do sinal serão os 90 graus impostos pelo

defasamento do capacitor e mais uma variação (positiva ou negativa) imposta pelo circuito LC. A saída do detector de fase agora difere de zero, e dessa forma o sinal original usado para modular a onda da portadora pode ser recuperado.

#### 4.5.2 Phase-Locked Loop (PLL)

O laço de bloqueio de fase (*Phase-Locked Loop*) não necessita de um circuito LC ressonante para realizar a demodulação. Ele é composto de um bloco detector ou comparador de fase, um filtro passa-baixa e um oscilador controlado por tensão (VCO - *voltage controlled oscillator*). Neste sistema, o oscilador controlado por tensão tem sua fase bloqueada por um laço de realimentação negativa, forçando o VCO a seguir as variações do sinal modulado de entrada. A tensão resultante de baixa frequência que sai do filtro passabaixa e faz com que o VCO siga a frequência do sinal de entrada é o sinal demodulado.

### 4.5.3 Detector de Foster-Seeley

Este circuito foi criado em 1936 por Dudley E. Foster e Stuart William Seeley visando a construção de um controle de frequência automática de receptores, porém encontrou utilidade também como demodulador de frequência. Ele utiliza um transformador de radiofrequência que converte variações em frequência para variações em amplitude. O transformador, sintonizado na frequência da portadora, é ligado a dois diodos retificadores, semelhante a um retificador de onda completa em ponte. Se a frequência de entrada for a mesma da portadora, as duas metades do circuito do transformador de radiofrequência produzem a mesma queda de tensão e a saída é igual a zero. A medida que ocorrem diferenças o equilíbrio entre as duas metades do secundário do transformador varia e o resultado vem a ser uma tensão proporcional ao desvio de frequência da portadora. Note que esse circuito é sensível a variações na amplitude, diferente de alguns detectores. Isso implica na necessidade do uso de uma etapa com um amplificador limitador antes do detector, removendo assim as variações indesejadas na amplitude as quais seriam adicionadas como ruídos.

# Item 4: Modulação por codificação de pulso (PCM)

## 5.1 Introdução

### 5.1.1 O que é modulação por codificação de pulso (PCM)?

PCM (*Pulse Code Modulation*) é um método para a representação de sinais analógicos convertidos para formato digital, visando transmissão ou posterior processamento. Uma codificação em PCM transforma uma amostra quantizada em um número codificado. [1]

A técnica consiste na quantização dos dados através de um conversor A/D. No lado do receptor existirá um conversor D/A que irá fazer o processo oposto (demodulação). Temos como vantagem o fato da qualidade do sinal recebido depender principalmente da origem, não do caminho.

#### 5.1.2 Operações executadas na modulação PCM

#### Amostragem da onda

O sinal originalmente analógico é amostrado a intervalos periódicos regulares o qual captura pontos do sinal para a quantização. Neste passo se extraem amostras representativas do sinal; portanto, quanto mais amostras melhor o resultado.

É necessário que essa amostragem seja feita em uma frequência maior do que o dobro do sinal sendo amostrado (critério de Nyquist). Caso contrário a recuperação do sinal amostrado torna-se impossível.

### Quantização

Neste passo cada nível é associado a um valor de bits. Aqui, devido à natureza do processo e às características dos conversores analógico/digitais, ocorrem os erros de quantização.

### Codificação

Aqui gera-se o código binário propriamente dito, aplicando-se posteriores processamentos (codificações de linha, compressão digital) etc...

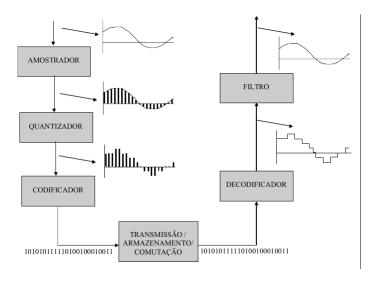


Figura 5.1: Etapas do processo de codificação PCM. [7]

## 5.1.3 Questão prática

Considere que a sequência de amostras [-0,15;3;1;1,8;-2;4;-3,8;4;6,5;-7;5,2] foi extraída de um sinal analógico senoidal confinado à faixa de -8 a 8 V.

Determine:

• A distância entre níveis de quantização Para N níveis =  $2^n$  bits, temos que a distância entre níveis pode ser dada por

$$\Delta = \frac{2A}{N} \tag{5.1}$$

Assim, para 3 bits teremos que  $\Delta = \frac{2*8}{2^3} = 2$  volts.

• Os níveis de quantização

Amostra	Mín. intervalo	Max. intervalo	Nível	Código	Erro	$Erro^2$
6,5	6	8	7	111	-0,5	0,25
5,2	4	6	5	110	0,2	0,04
4	4	6	5	110	-1	1
4	4	6	5	110	-1	1
3	2	4	3	101	0	0
1	0	2	1	100	0	0
1,8	0	2	1	100	0,8	0,64
-0,15	-2	0	-1	011	0,85	0,7225
-2	-4	-2	-3	010	1	1
-3,8	-4	-2	-3	010	-0,8	0,64
-7	-8	-6	-7	000	0	0

Níveis: -7, -5, -3, -1, 1, 3, 5, 7.

### • O erro médio quadrático de quantização

Sendo o erro calculado tirando-se a amostra menos o nível em que ela se encontra. O erro médio quadrático será o somatório dos erros elevados ao quadrado e divididos pelo número de amostras.

Obtém-se um valor de e = 0,481136.

#### • Relação sinal/ruído considerando uma carga de 1 $\Omega$

A relação sinal-ruído é de  $SNR = S/e^2$ , sendo que S é a potência média deste sinal, dado pela resistência de 1  $\Omega$ .

O erro médio e de quantização é dado por [1]

$$\varepsilon = \frac{1}{\Delta} \int_{-\Delta/2}^{\Delta/2} \varepsilon^2 d\varepsilon = \frac{\Delta^2}{12}$$
 (5.2)

Como  $\Delta = \frac{2A}{N}$ , substituindo-se em 5.2 tem-se que

$$\varepsilon = \frac{A^2}{3N^2} \tag{5.3}$$

Para o SNR temos a expressão

$$SNR_{db} = 10\log\frac{S}{\varepsilon^2} \tag{5.4}$$

substituindo-se 5.3 temos

$$SNR_{db} = 10\log(\frac{3N^2}{2})$$

$$SNR_{db} = 10\log(\frac{3}{2}) + 20\log(N)$$

 $\mathbf{W}$ 

$$SNR_{db} = 1,76 + 20\log(2^b)$$

por fim chegando-se a:

$$SNR_{db} = 1,76 + 6,02b (5.5)$$

Para 3 bits (b = 3) obtém-se que esse valor será de **19,82 dB**.

• A sequência PCM a ser transmitida

A sequência a ser transmitida será de [011 101 100 100 010 110 010 110 111 000 110].

# Conclusão

Modulações analógicas, como as vistas neste trabalho, continuam sendo importantes devido à sua simplicidade e baixo custo de implementação; assim, é provável que sejam usadas por muito tempo. Já a codificação PCM, abordada de forma teórica, é amplamente empregada em sistemas computacionais e de transmissão digital de dados.

Os experimentos realizados em laboratório foram relevantes, possibilitando-nos a visualização e interpretação do comportamento dos circuitos de modulação.

# Bibliografia

- [1] MACHADO, R. Notas de aula da disciplina de Comunicação de Dados. Disponível em http://www.ufsm.br/gpscom/professores/Renato%20Machado/comunicacaodedados.html. Acessado em 12/06/2012.
- [2] LAMAR, V. M. Modulação em Amplitude. Disponível em http://www.cic.unb.br/~lamar/te060/Apostila/Capitulo2.pdf. Acesso em 23/06/2012.
- [3] **BF494, BF495 NPN Medium-Frequency Transistors.** Disponível em http://www.datasheetcatalog.org/datasheet/philips/BF494B.pdf. Acesso em 23/06/2012.
- [4] O Início da Digitalização Telefonia Fixa. Disponível em http://www.teleco.com.br/tutorials/tutorialciclos/pagina\_4.asp. Acesso em 27/06/2012.
- [5] Modulação e Demodulação de Sinal. Disponível em http://www.del.ufms.br/PCI\_T1/G6/ Modulação.htm. Acesso em 28/06/2012.
- [6] MEDEIROS, M. C.. Comunicações Digitais. Disponível em http://intranet.deei.fct.ualg.pt/archive/SCom\_2005\_2006/. Acesso em 01/07/2012.
- [7] MOECKE, M. Modulação por Código de Pulso. Disponível em http://manoel.pesqueira.ifpe.edu.br/fmn/anterior/2008.1/Telefonia/Mod\_PCM.pdf. Acesso em 03/07/2012.