

RXファミリ

イーサネットモジュール

Firmware Integration Technology

R01AN2009JJ0112 Rev.1.12 2016.11.11

要旨

本アプリケーションノートは、Firmware Integration Technology(FIT)を使用したイーサネットモジュールについて説明します。本モジュールはイーサネットコントローラ、イーサネットコントローラ用 DMA コントローラを使用して、イーサネットフレームの送受信を行います。以降、本モジュールをイーサネット FIT モジュールと称します。

Rev1.11 からイーサネット FIT モジュール内の端子設定処理を削除しました。イーサネット FIT モジュールを使用するためにはユーザプログラムでイーサネットコントローラの入出力信号を I/O ポートに割り当ててください。詳細は、4.3節を参照してください。

対象デバイス

以下は、この API によってサポートできるデバイスの一覧です。

- RX64M
- RX71M
- RX63N
- RX65N

本アプリケーションノートを他のマイコンへ適用する場合、そのマイコンの仕様にあわせて変更し、十分評価してください。

関連ドキュメント

- Firmware Integration Technology ユーザーズマニュアル(R01AN1833)
- ボードサポートパッケージモジュール Firmware Integration Technology (R01AN1685)
- e²studio に組み込む方法 Firmware Integration Technology (R01AN1723)
- CS+に組み込む方法 Firmware Integration Technology (R01AN1826)

目次

	概要	
1.1	イーサネット FIT モジュールとは	4
1.2	API の概要	4
2.	API 情報	5
	ハードウェアの要求	
2.2		
	動作確認環境	
2.4		
	使用する割り込みベクタ	
	ヘッダファイル	
	整数型	
	コンパイル時の設定	
	コードサイズ	
)引数	
	1 戻り値	
	2 コールバック関数	
	-	
	・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	
	2 PAUSE フレームのフレーム形式	
	3 マジックパケットのフレーム形式	
3.	API 関数	16
	R ETHER Initial()	
	R_ETHER_Open_ZC2()	
	R_ETHER_Close_ZC2()	
	R_ETHER_Read_ZC2()	
	R ETHER Read ZC2 BufRelease()	
	R_ETHER_Write_ZC2_GetBuf()	
	R_ETHER_Write_ZC2_SetBuf()	
	R ETHER CheckLink ZC()	
	R_ETHER_LinkProcess()	
	R ETHER WakeOnLAN()	
	1 R ETHER CheckWrite()	
	2 R ETHER Read()	
	3 R ETHER Write()	
	4 R_ETHER_Control()	
	5 R ETHER GetVersion()	
5.10	7 N_L 11 ILN_Getveloidi()	40
1	使用方法	47
4.	使用万法セクション配置	
4.1.1	セクション配置の注意点	47
	イーサネット FIT モジュールの初期設定方法の注意点	
4.3	イーサネット FIT モジュールの端子設定方法 RSK+RX64M/RSK+RX71M を使用する場合の端子設定例	49
4.4	マジックパケット検出動作	51
4.4.1	マジックパケット検出動作の注意点	51
_	41.67	_
5.	付録	
	EPTPC Light FIT モジュール	
5.1.1	使用上の注意点	52
6.	提供するモジュール	53

7.	イーサネット FIT モジュール使用時の注意事項	53
0	★老じたっくいト	52

1. 概要

イーサネット FIT モジュールは、イーサネットコントローラ(以降、ETHERC と呼称)とイーサネットコントローラ用 DMA コントローラ(以降、EDMAC と呼称)を使用し、イーサネットフレームの送受信行うための手段を提供します。以下にイーサネット FIT モジュールがサポートしている機能を列挙します。

- MII (Media Independent Interface) および RMII (Reduced Media Independent Interface) に対応しています。
- イーサネット PHY-LSI のリンクには、自動交渉機能を用います。
- イーサネット PHY-LSI から出力されるリンク信号を用いて、リンク状態を検出します。
- イーサネット PHY-LSI からの自動交渉結果を取得し、接続モード(全二重モードまたは半二重モード、 転送速度 10Mbps または 100Mbps)を ETHERC に設定します。

1.1 イーサネット FIT モジュールとは

イーサネット FIT モジュールは API として、プロジェクトに組み込んで使用します。イーサネット FIT モジュールの組み込み方については、「2.13 FIT モジュールの追加方法」を参照してください。

1.2 API の概要

表 1.1にイーサネット FIT モジュールに含まれる API 関数を示します。

えます。

関数	関数説明
R_ETHER_Initial()	イーサネットドライバの初期化を行います。
R_ETHER_Open_ZC2()	ETHERC と EDMAC および PHY-LSI をソフトウェアリセットした後、PHY-LSI のオートネゴシエーションを開始してリンク信号変化割り込みを許可します。
R_ETHER_Close_ZC2()	ETHERC の送信、受信機能をディゼーブル状態とします。ETHERC、EDMACをモジュールストップにしません。
R_ETHER_Read()	指定した受信バッファヘデータを受信します。
R_ETHER_Read_ZC2()	受信データが格納されたバッファの先頭アドレスへのポインタを返します。
R_ETHER_Read_ZC2_BufRelease()	R_ETHER_Read_ZC2 関数で読み出したバッファを開放します。
R_ETHER_Write()	指定した送信バッファからデータを送信します。
R_ETHER_Write_ZC2_GetBuf()	送信データの書き込み先の先頭アドレスへのポインタが返されます。
R_ETHER_Write_ZC2_SetBuf()	EDMAC に送信バッファのデータの送信を許可します。
R_ETHER_CheckLink_ZC()	物理的なイーサネットのリンク状態を、PHY 管理インタフェースを使用して チェックします。PHY が適切に初期化されている相手デバイスとケーブルが接続されていれば、イーサネットのリンク状態がリンクアップとなります。
R_ETHER_LinkProcess()	リンク信号変化割り込み処理およびマジックパケット検出割り込み処理を行います。

データ送信が完了したことを確認します。

コントロールコードに対応した処理を行います。

イーサネット FIT モジュールのバージョン番号を返します。

ETHERC の設定を通常の送受信動作からマジックパケット検出動作に切り替

表1.1 API 関数一覧

R_ETHER_WakeOnLAN()

R_ETHER_CheckWrite()

R_ETHER_GetVersion()

R_ETHER_Control()

2. API 情報

イーサネット FIT モジュールの API はルネサスの API の命名基準に従っています。

2.1 ハードウェアの要求

ご使用になる MCU が以下の機能をサポートしている必要があります。

- ETHERC
- EDMAC

2.2 ソフトウェアの要求

イーサネット FIT モジュールは以下のパッケージに依存しています。

• Renesas Board Support Package (r_bsp) v3.40

2.3 動作確認環境

表 2.1にイーサネット FIT モジュールの動作確認環境を示します。

表 2.1 動作確認環境

項目	内容
Cコンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler for RX Family V2.05.00
エンディアン	ビッグエンディアン/リトルエンディアン
使用ボード	Renesas Starter Kit for RX63N(型名: R0K50563NSxxxBE)
	Renesas Starter Kit for RX64M(型名:R0K50564MSxxxBE)
	Renesas Starter Kit for RX71M(型名:R0K50571MSxxxBE)
	Renesas Starter Kit for RX65N(型名:RTK500565NSxxxxxBE)

2.4 サポートされているツールチェーン

イーサネット FIT モジュールは、「2.3 動作確認環境」に示すツールチェーンで動作確認を行っています。

2.5 使用する割り込みベクタ

引数にチャネル番号を指定して、 $R_ETHER_Control$ 関数を実行するとチャネルに対応した EINT 割り込み、 EINTO 割り込み、 EINT1 割り込みが有効になります。表 2.2にイーサネット FIT モジュールが使用する割り込みベクタを示します。

表 2.2 使用する割り込みベクター覧

デバイス	割り込みべクタ	
RX63N	EINT 割り込み[チャネル 0](ベクタ番号: 32)	
RX64M	GROUPAL1 割り込み(ベクタ番号: 113)	
RX71M	● EINTO 割り込み[チャネル 0](グループ割り込み要因番号:4) *1	
	● EINT1 割り込み[チャネル 1](グループ割り込み要因番号:5) *1	
RX65N	GROUPAL1 割り込み(ベクタ番号: 113)	
	● EINTO 割り込み[チャネル 0](グループ割り込み要因番号:4)	

【注】*1 マクロ定義 ETHER_CFG_CH0_PHY_ACCESS/ETHER_CFG_CH1_PHY_ACCESS の値が引数に指定した チャネル番号と異なる場合は、EINT0 割り込み/EINT1 割り込み両方が有効になります。

2.6 ヘッダファイル

すべてのAPI呼び出しと使用されるインタフェース定義はr_ether_rx_if.h に記載しています。

2.7 整数型

このプロジェクトは ANSI C99 を使用しています。これらの型は stdint.h で定義されています。

2.8 コンパイル時の設定

イーサネット FIT モジュールのコンフィギュレーションオプションの設定は、r_ether_rx_config.h で行います。オプション名および設定値に関する説明を、下表に示します。

Configuration options in r_ether _rx_config.h		
#define ETHER_CFG_MODE_SEL	ETHERC とイーサネット PHY-LSI 間のインタフェースを設定	
【注】デフォルト値は"0"	してください。	
	"0" の場合、MII(Media Independent Interface)を選択します。 "1" の場合、RMII(Reduced Media Independent Interface)を	
	この場合、Rivin(Reduced Media Independent Interface)を	
#define	ETHERC チャネル 0 が使用する PHY-LSI に割り当てられた	
ETHER CFG CH0 PHY ADDRESS	PHY アドレスを設定してください。	
	"0" ~ "31" の範囲で設定しください。	
#define	ETHERC チャネル 1 が使用する PHY-LSI に割り当てられた	
ETHER_CFG_CH1_PHY_ADDRESS	PHY アドレスを設定してください。	
【注】デフォルト値は"1"	"0"~"31"の範囲で設定しください。	
#define	受信ディスクリプタの数を設定してください。	
ETHER_CFG_EMAC_RX_DESCRIPTORS	"1"以上の値を設定してください。	
【注】デフォルト値は"1"		
#define	送信ディスクリプタの数を設定してください。	
ETHER_CFG_EMAC_TX_DESCRIPTORS	"1"以上の値を設定してください。	
【注】デフォルト値は "1"		
#define ETHER_CFG_BUFSIZE	送信バッファ、受信バッファのサイズを設定してください。	
【注】デフォルト値は"1536"	バッファは 32 バイト境界で配置しますので、32 バイト単位の はたか ロースノギャン	
#define	値を設定してください。 EINT割り込みの優先レベルを設定してください。	
ETHER_CFG_EINT_INT_PRIORITY	EINT 割り込みの優先レベルを設定してください。 "1" ~ "15" の範囲で設定してください。*4	
【注】デフォルト値は"2"	15 の範囲で設定してください。**	
#define ETHER_CFG_AL1_INT_PRIORTY	グループ AL1 割り込みの優先レベルを設定してください。	
	"1"~"15"の範囲で設定してください。* ⁵	
#define ETHER_CFG_CH0_PHY_ACCESS	ETHERC チャネル 0 が使用する PHY のアクセスチャネルを設	
【注】デフォルト値は"1"*1*8	定してください。	
	"0" の場合、PHY のレジスタアクセスは ETHERC0 を使用しま	
	す。*2	
	"1" の場合、PHY のレジスタアクセスは ETHERC1 を使用しま	
	す。* ³	
#define ETHER_CFG_CH1_PHY_ACCESS	ETHERC チャネル 1 が使用する PHY のアクセスチャネルを設	
【注】デフォルト値は"1"*1	定してください。	
	"0" の場合、PHY のレジスタアクセスは ETHERC0 を使用しま	
	す。* ² "4"の想会、DUVのL ジスクスタトスは FTUFDC4 <i>t 佳</i> 田しま	
	"1" の場合、PHY のレジスタアクセスは ETHERC1 を使用しま す。* ³	
#define ETHER_CFG_PHY_MII_WAIT	MII/RMII レジスタのアクセスタイミングを設定してください。	
【注】デフォルト値は"8"	"8"以上の値を設定してください。	
#define	PHY-LSI のリセット完了のウェイト時間を設定してください。	
ETHER_CFG_PHY_DELAY_RESET		
【注】デフォルト値は "0x00020000"		
#define ETHER_CFG_LINK_PRESENT	PHY-LSI から出力されるリンク信号の極性を設定してくださ	
【注】デフォルト値は"0"	い。	

	"0" の場合、LINKSTA 信号の立ち下がり/立ち上がりで、リン
	クアップ/リンクダウンとなります。
	"1"の場合、LINKSTA 信号の立ち上がり/立ち下がりで、リン
	クアップ/リンクダウンとなります。
#define ETHER_CFG_USE_LINKSTA	リンク状態変化の検出において、LINKSTA 信号の代わりに
【注】デフォルト値は"1"	PHY-LSIのステータスレジスタを使用するかを設定してくださ
	[, *6
	"0" の場合、PHY-LSI のステータスレジスタを使用します。
	"1" の場合、LINKSTA 信号を使用します。
#define	Micrel 社の PHY-LSI KSZ8041NL を使用するかしないかを設定
ETHER_CFG_USE_PHY_KSZ8041NL	してください。
【注】デフォルト値は"0"	"0" の場合、KSZ8041 を使用しません。
	"1" の場合、KSZ8041 を使用します。

【注】 *1 Renesas Starter Kit+ for RX64M(製品型名: R0K50564MSxxxBE) 上でイーサネット FIT モジュールを動かす場合の設定は表 2.3を参照ください。 また Renesas Starter Kit+ for RX71M(製品型名: R0K50571MSxxxBE) 上でイーサネット FIT モジュールを動かす場合の設定は表 2.4 を参照ください。

表2.3 ETHER_CFG_CH0_PHY_ACCESS/ETHER_CFG_CH1_PHY_ACCESS 設定 その1

ショートピン J3	ショートピン J4	ETHER_CFG_CH0_PHY_ACCESS ETHER_CFG_CH1_PHY_ACCESS の設定値
1-2 間ショート	1-2 間ショート	0
		0
2-3 間ショート	2-3 間ショート	1
		1

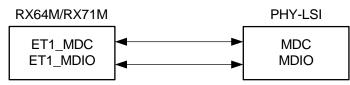
表2.4 ETHER_CFG_CH0_PHY_ACCESS/ETHER_CFG_CH1_PHY_ACCESS 設定 その2

ショートピン J13	ショートピン J9	ETHER_CFG_CH0_PHY_ACCESS ETHER_CFG_CH1_PHY_ACCESS の設定値
1-2 間ショート	1-2 間ショート	0
		0
2-3 間ショート	2-3 間ショート	1
		1

*2 ETHERC と PHY-LSI の接続が下記の場合の設定です。



*3 ETHERC と PHY-LSI の接続が下記の場合の設定です。



- *4 本設定はターゲット MCU が RX63N の時のみ有効です。
- *5 本設定はターゲット MCU が RX64M/RX71M/RX65N の時のみ有効です。
- *6 ターゲット MCU が RX64M/RX71M の場合は、全てのチャネルで本設定が有効になります。
- *7 デフォルト値は Renesas Starter Kit+ for RX64M および Renesas Starter Kit+ for RX71M の初期設定に従った数値です。Renesas Starter Kit+ for RX63N(製品型名: R0K50563NSxxxBE)を使用する場合は、値を 31 に設定してください。Renesas Starter Kit+ for RX65N(製品型名: RTK500565NSxxxxxBE)を使用する場合は、値を 30 に設定してください。
- *8 デフォルト値は Renesas Starter Kit+ for RX64M および Renesas Starter Kit+ for RX71M の初期設定に従った数値です。Renesas Starter Kit+ for RX63N および Renesas Starter Kit+ for RX65N を使用する場合は、値を 0 に設定してください。

2.9 コードサイズ

ツールチェーン (セクション2.4記載) でのコードサイズは、最適化レベル 2、およびコードサイズ重視の最適化を前提としたサイズです。ROM (コードおよび定数) と RAM (グローバルデータ) のサイズは、本モジュールのコンフィギュレーションヘッダファイルで設定される、ビルド時のコンフィギュレーションオプションによって決まります。

ROM および RAM のコードサイズ		
RX64M	ETHER_CFG_EMAC_RX_DESCRIPTORS = 1,	ROM: 4202 バイト
	ETHER_CFG_EMAC_TX_DESCRIPTORS = 1, ETHER_CFG_BUFSIZE = 1536 の場合	RAM: 6273 バイト
RX65N	ETHER_CFG_EMAC_RX_DESCRIPTORS = 1,	ROM: 3917 バイト
	ETHER_CFG_EMAC_TX_DESCRIPTORS = 1, ETHER_CFG_BUFSIZE = 1536 の場合	RAM: 3140 バイト

2.10 引数

API 関数の引数である列挙体、共用体、構造体を示します。これらは API 関数のプロトタイプ宣言とともに r_ether_rx_if.h で記載されています。

```
typedef enum
                                 /* コールバック関数の登録 */
 CONTROL SET CALLBACK,
 CONTROL SET PROMISCUOUS MODE,
                                 /* プロミスキャスモード設定 */
                                /* 割り込みハンドラ関数の登録 */
 CONTROL SET INT HANDLER,
                                 /* ETHERC/EDMAC モジュールストップ解除 */
 CONTROL POWER ON,
                                /* ETHERC/EDMAC モジュールストップ遷移 */
 CONTROL POWER OFF,
                                /* マルチキャストフレームフィルタ設定 */
 CONTROL MULTICASTFRAME FILTER,
 CONTROL BROADCASTFRAME_FILTER
                                /* ブロードキャストフレームフィルタ連続
                                                                * /
                                 /* 受信回数設定 */
} ether cmd t;
typedef union
                    ether callback;
                                        /* コールバック関数ポインタ */
  ether cb t
  ether_promiscuous_t * p_ether_promiscuous; /* プロミスキャスモード設定 */
             ether_int hnd;
                                        /* 割り込みハンドラ関数ポインタ */
  ether cb t
                                         /* ETHERC のチャネル番号*/
  uint32 t
                    channel;
  ether_multicast_t
                    * p_ether_multicast;
                                     /* マルチキャストフレームフィルタ設定*/
  ether broadcast t          * p ether broadcast;
                                     /*ブロードキャストフレームフィルタ設定 */
} ether param t;
typedef struct
                                /* コールバック関数ポインタ */
       (*pcb func)(void *);
 void
       (*pcb int hnd)(void *);
                                /* 割り込みハンドラ関数ポインタ */
void
} ether cb t;
typedef enum
 ETHER PROMISCUOUS OFF,
                                /* ETHERC は標準モード */
                                 /* ETHERC はプロミスキャスモード */
 ETHER PROMISCUOUS ON
} ether promiscuous bit t;
typedef enum
                                /* マルチキャストフレームフィルタは無効 */
  ETHER MC FILTER OFF,
                                /* マルチキャストフレームフィルタは有効 */
  ETHER MC FILTER ON
} ether_mc_filter_t;
typedef struct
                                /* ETHERC チャネル */
uint32 t
                       channel;
ether promiscuous bit t bit;
                                /* プロミスキャスモード */
} ether promiscuous t;
```

```
typedef struct
                           channel; /* ETHERC チャネル */
  uint32_t
                                      /* マルチキャストフレームフィルタ設定 */
   ether mc filter t
                            flag;
} ether multicast t;
typedef struct
                           channel; /* ETHERC チャネル */
  uint32 t
  uint32 t
                           counter; /* ブロードキャストフレーム連続受信回数 */
} ether broadcast t;
typedef enum
ETHER_CB_EVENT_ID_WAKEON_LAN, /* マジックパケット検出 */
ETHER_CB_EVENT_ID_LINK_ON, /* Link up 検出 */
ETHER_CB_EVENT_ID_LINK_OFF /* Link down 検出 */
} ether_cb_event_t;
typedef struct
 uint32 t channel; /* ETHERC チャネル */
 ether_cb_event_t event_id; /* コールバック関数用イベントコード */
 uint32_tstatus_ecsr; /* 割り込みハンドラ関数用 ETHERC ステータスレジスタ */uint32_tstatus_eesr; /* 割り込みハンドラ関数用 */
                                 /* ETHERC/EDMAC ステータスレジスタ */
} ether cb arg t;
```

2.11 戻り値

API 関数の戻り値を示します。この列挙型は API 関数のプロトタイプ宣言とともに r_ether_rx_if.h で記載されています。

```
/* Ether API のエラーコード*/
typedef enum
                    /* 問題なく処理が終了した場合 */
ETHER SUCCESS,
ETHER_ERR_INVALID_PTR, /* ポインタの値が、NULLもしくはFIT_NO_PTRの場合 */
                    /* 引数のとり得る値が、範囲外の場合 */
ETHER ERR INVALID DATA,
                    /* 存在しないチャネルの場合 */
ETHER ERR INVALID CHAN,
ETHER ERR_INVALID_ARG,
                    /* 不正な引数の場合 */
                     /* オートネゴシエーション処理が完了しておらず受信が */
ETHER ERR LINK,
                    /* 許可されていない場合 */
                     /* マジックパケットの検出状態のため、*/
ETHER ERR MPDE,
                     /* 送信と受信が許可されていない場合*/
                    /* 送信バッファに空きがない場合 */
ETHER ERR TACT,
ETHER ERR CHAN OPEN,
                    /* 他のアプリケーションが使用しているため */
                     /* Ether を Open できない場合 */
ETHER ERR MC FRAME,
                    /* マルチキャストフレームフィルタ有効時に、マルチキャスト
                     /* フレームを検出した場合 */
ETHER ERR RECV_ENABLE,
                    /* 受信機能有効のため設定が変更できない場合 */
                     /* その他エラー */
ETHER ERR OTHER
} ether return t;
```

2.12 コールバック関数

(1) API 関数 R_ETHER_LinkProcess から呼び出すコールバック関数

イーサネット FIT モジュールでは、マジックパケットの検出、または、リンク信号変化の検出があったとき、コールバック関数を呼び出します。

コールバック関数の設定は、後述の関数 R_ETHER_Control を用いて、「2.10 引数」に記載の列挙体(第 1 引数)には、コントロールコード "CONTROL_SET_CALLBACK" を、構造体(第 2 引数)には、コールバック関数として登録したい関数のアドレスを設定してください。

コールバック関数が呼び出されるとき、検出があったチャネル番号と表 2.5に示す定数を格納した変数を、引数として渡します。引数の値をコールバック関数外で使用する場合は、グローバル変数などの変数にコピーしてください。

定数定義	意味
ETHER_CB_EVENT_ID_WAKEON_LAN	マジックパケットを検出した
ETHER_CB_EVENT_ID_LINK_ON	リンク信号変化(リンクアップ)を検出した
ETHER_CB_EVENT_ID_LINK_OFF	リンク信号変化(リンクダウン)を検出した

(2) EINTO/EINT1 ステータス割り込みから呼び出す割り込みハンドラ関数

イーサネット FIT モジュールでは、以下に示した内容の割り込みがあったとき、割り込みハンドラ関数を呼び出します。

- イーサネット FIT モジュールがマジックパケット検出動作の場合
 - ― リンク信号変化の検出*1
 - 一 マジックパケットの検出
- イーサネット FIT モジュールが通常動作の場合
 - ― リンク信号変化の検出*1
 - ― フレーム受信の検出、フレーム送信完了の検出

割り込みハンドラ関数の設定は、後述の関数 R_ETHER_Control を用いて、「2.10 引数」に記載の列挙体(第 1 引数)には、コントロールコード "CONTROL_SET_INT_HANDLER" を、構造体(第 2 引数)には、割り込みハンドラ関数として登録したい関数のアドレスを設定してください。

割り込みハンドラ関数が呼び出されるとき、割り込みがあったチャネル番号と ETHERC ステータスレジスタの値、ETHERC/EDMAC ステータスレジスタの値を格納した変数を、引数として渡します。引数の値をコールバック関数以外で使用する場合は、グローバル変数などの変数にコピーしてください。

【注】 *1 #define ETHER_CFG_USE_LINKSTA を値 0 に設定している場合には、リンク信号変化の検出による割り込みハンドラ関数の呼び出しは発生しません。

2.13 FIT モジュールの追加方法

本モジュールは、e2 studio で、使用するプロジェクトごとに追加する必要があります。

プロジェクトへの追加方法は、FIT プラグインを使用する方法と、手動で追加する方法があります。

FIT プラグインを使用すると、簡単にプロジェクトに FIT モジュールを追加でき、またインクルードファイルパスも自動的に更新できます。このため、プロジェクトへ FIT モジュールを追加する際は、FIT プラグインの使用を推奨します。

FIT プラグインを使用して FIT モジュールを追加する方法は、アプリケーションノート「e2studio に組み込む方法(R01AN1723)」の「3. FIT プラグインを使用して FIT モジュールをプロジェクトに追加する方法」を参照してください。

FIT プラグインを使用せず手動で FIT モジュールを追加する方法は、「4. 手作業で FIT モジュールをプロジェクトに追加する方法」を参照してください。

FIT モジュールを使用する場合、ボードサポートパッケージ FIT モジュール(BSP モジュール)もプロジェクトに追加する必要があります。BSP モジュールの追加方法は、アプリケーションノート「ボードサポートパッケージモジュール(R01AN1685)」を参照してください。

2.14 イーサネットフレームのフレーム形式

イーサネット FIT モジュールは、Ethernet II/IEEE802.3 のフレーム形式をサポートしています。

2.14.1 データ送受信時のフレーム形式

図 2.1に Ethernet II/IEEE802.3 のフレーム形式を示します。

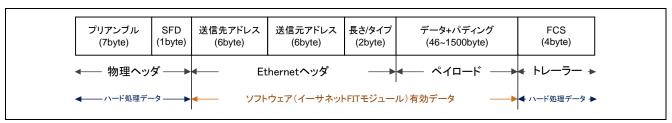


図 2.1 Ethernet II /IEEE802.3 のフレーム形式

- プリアンブルおよび SFD は、イーサネットフレームの始まりを合図するための信号です。また FCS は、 送信側で計算したイーサネットフレームの CRC 値は格納されており、ハードウェアがデータ受信時に同様に CRC 値を計算して一致しない場合のイーサネットフレームは破棄されます。
- ハードウェアが正常データと判断した場合における受信データの有効範囲は、(送信先アドレス) + (送信元アドレス) + (長さ/タイプ) + (データ) となります。

2.14.2 PAUSE フレームのフレーム形式

図 2.2に PAUSE フレームのフレーム形式を示します。



図 2.2 PAUSE フレームのフレーム形式

- 送信先アドレスには「01:80:C2:00:00:01」(PAUSE フレーム用に予約されているマルチキャストアドレス)が指定されます。また、長さ/タイプには「0x8808」、ペイロードの先頭に操作コードとして「0x0001」が指定されます。
- ペイロードの中断時間は「自動 PAUSE フレーム設定レジスタ(APR)」の「自動 PAUSE ビット(AP)」 もしくは「手動 PAUSE フレーム設定レジスタ(MPR)」の「手動 PAUSE ビット(MP)」の値が指定 されます。

2.14.3 マジックパケットのフレーム形式

図 2.3にマジックパケットのフレーム形式を示します。



図 2.3 マジックパケットのフレーム形式

● マジックパケットはイーサフレームのデータのどこかに、「FF:FF:FF:FF:FF:FF:FF」の後に「送信先アドレス を 16 回繰り返した値」を挿入します。

3. API 関数

3.1 R_ETHER_Initial()

イーサネット FIT モジュールの初期設定を行う関数です。

Format

void R_ETHER_Initial(void);

Parameters

なし

Return Values

なし

Properties

r_ether_rx_if.h にプロトタイプ宣言されています。

Description

イーサネット通信を開始するため、使用するメモリの初期化を行います。

Reentrant

不可

Example

```
#include "platform.h"
#include "r_ether_rx_if.h"
void callback_sample(void*);
void int_handler_sample(void*);
ether return
                  ret;
ether_param_t
                   param;
ether_cb_t
                   cb_func;
/* Ethernet channel number
 * ETHER CHANNEL 0 = Ethernet channel number is 0
 * ETHER CHANNEL 1 = Ethernet channel number is 1
uint32_t
                   channel;
/* Initialize memory which ETHERC/EDMAC is used */
R_ETHER_Initial();
channel
                   = ETHER_CHANNEL_0
param.channel
                   = channel;
/* Set the callback function */
cb func.pcb func = &callback sample;
param.ether_callback = cb_func;
ret = R_ETHER_Control(CONTROL_SET_CALLBACK, param);
/* Set the interrupt handler */
cb func.pcb int hnd = &int handler sample;
param.ether_int_hnd = cb_func;
ret = R_ETHER_Control(CONTROL_SET_INT_HANDLER, param);
```

```
/* Release ETHERC and EDMAC module stop, port settings using ETHERC */
ret = R_ETHER_Control(CONTROL_POWER_ON, param);
if(ETHER_SUCCESS == ret)
{
          /* Initialized successfully completed without ETHERC, EDMAC*/
}
```

Special Notes:

R_ETHER_Open_ZC2 関数よりも前で呼び出してください。

3.2 R_ETHER_Open_ZC2()

ETHER の API を使用する際に、最初に使用する関数です。

Format

Parameters

channel

ETHERC/EDMAC のチャネル番号 (0, 1) を指定します。ETHERC/EDMAC を 1 チャネルのみ搭載する製品の場合は必ずチャネル番号 0 を指定してください。

mac_addr

ETHERC の MAC アドレスを指定します。

pause

PHY-LSI のレジスタ 4 (Auto-Negotiation Advertisement) のビット 10 (Pasuse) に設定する値を指定します。ユーザが使用する PHY-LSI が Pause 機能に対応している場合のみ ETHER_FLAG_ON の指定が可能です。この値はオートネゴシエーション時に相手側の PHY-LSI に引き渡されます。オートネゴシエーションの結果、自分の PHY-LSI と相手側の PHY-LSI の両方が Pasuse 機能に対応している場合はフロー制御が有効となります。

Pasuse 機能に対応していることをオートネゴシエーション時に相手側の PHY-LSI に伝達したい場合は、ETHER_FLAG_ON を、Pause 機能対応していない場合または対応していても使わない場合は、ETHER_FLAG_OFF を指定してください。

Return Values

Properties

r_ether_rx_if.h にプロトタイプ宣言されています。

Description

R_ETHER_Open_ZC2 関数は ETHERC と EDMAC および PHY-LSI をソフトウェアリセットした後、PHY-LSI のオートネゴシエーションを開始し、リンク信号変化割り込みを許可します。

MAC アドレスは ETHERC の MAC アドレスレジスタを初期化するために使用されます。

Reentrant

異なるチャネルからリエントラントは可能です。

Example

• サンプルコードに含まれる MAC アドレスはルネサスエレクトロニクス株式会社のベンダ ID から割り当てられたアドレスを使用しています。お客様が製品化する際には必ず IEEE に申請した MAC アドレスを使用するようにしてください。

```
#include "platform.h"
#include "r_ether_rx_if.h"
ether_return
               ret;
/* Source MAC Address */
static uint8_t
                 mac_addr_src[6] = \{0x74,0x90,0x50,0x00,0x79,0x01\};
/* Flow control function
 * ETHER FLAG ON = Use flow control function
 * ETHER_FLAG_OFF = No use flow control function
static volatile uint8_t pause_enable = ETHER_FLAG_OFF;
/* Ethernet channel number
 * ETHER CHANNEL 0 = Ethernet channel number is 0
 * ETHER CHANNEL 1 = Ethernet channel number is 1
*/
uint32_t
                 channel;
channel = ETHER CHANNEL 0;
/* Initialize ETHERC, EDMAC */
ret = R_ETHER_Open_ZC2(channel, mac_addr_src, pause_enable);
if(ETHER_SUCCESS == ret)
{
      while(1)
      {
             /* Check Link status when Initialized successfully completed */
             R_ETHER_LinkProcess(channel);
      }
}
```

Special Notes:

• パワーオンリセット後に R_ETHER_Initial 関数を実行した後、および R_ETHER_Close_ZC2 関数を実行した後は、必ず本関数を実行して戻り値が ETHER_SUCCESS であることを確認した後、他の API をご使用ください。

3.3 R_ETHER_Close_ZC2()

R_ETHER_Close_ZC2 関数はETHERC の送信、受信機能をディゼーブル状態にします。この関数はETHERC、EDMAC をモジュールストップにしません。

Format

Parameters

channel

ETHERC/EDMAC のチャネル番号 (0,1) を指定します。ETHERC/EDMAC を 1 チャネルのみ搭載する製品の場合は必ずチャネル番号 0 を指定してください。

Return Values

```
### ETHER_SUCCESS /* 問題なく処理が完了した場合 */
ETHER_ERR_INVALID_CHAN /* 存在しないチャネルの場合 */
```

Properties

r_ether_rx_if.h にプロトタイプ宣言されています。

Description

R_ETHER_Close_ZC2 関数は ETHERC の送信、受信機能およびイーサネット割り込みをディゼーブル状態 にします。ETHERC、EDMAC をモジュールストップにしません。 本関数はイーサネット通信を終了する場合に実行してください。

Reentrant

異なるチャネルからリエントラントは可能です。

```
Example
```

```
#include "platform.h"
#include "r_ether_rx_if.h"
ether return
                ret;
/* Ethernet channel number
 * ETHER CHANNEL 0 = Ethernet channel number is 0
 * ETHER_CHANNEL_1 = Ethernet channel number is 1
uint32_t
                 channel;
channel = ETHER CHANNEL 0;
/* Disable transmission and receive function */
ret = R_ETHER_Close_ZC2(channel);
if(ETHER_SUCCESS == ret)
{
  goto end;
}
```

Special Notes:

なし

3.4 R_ETHER_Read_ZC2()

R ETHER Read ZC2 関数は受信データが格納されたバッファの先頭アドレスへのポインタを返します。

Format

Parameters

channel

ETHERC/EDMAC のチャネル番号 (0, 1) を指定します。ETHERC/EDMAC を 1 チャネルのみ搭載する製品の場合は必ずチャネル番号 0 を指定してください。

** pbuf

受信データが格納されたバッファの先頭アドレスへのポインタを返します。

Return Values

```
/* 受信したバイト数 */
1以上の値
                        /* ゼロが返されたときは、データが受信されていません */
ETHER NO DATA
                        /* 存在しないチャネルの場合 */
ETHER_ERR_INVALID_CHAN
                        /* ポインタの値が、NULL もしくはFIT_NO_PTR の場合 */
ETHER_ERR_INVALID_PTR
                        /* オートネゴシエーション処理が完了しておらず受信が */
ETHER ERR LINK
                        /* 許可されていない場合 */
ETHER_ERR_MPDE
                        /* マジックパケットの検出状態のため、 */
                        /* 送信と受信が許可されていない場合 */
ETHER_ERR_MC_FRAME
                        /* マルチキャストフレームフィルタ有効時に、
                        /* マルチキャストフレームを受信した場合 */
```

Properties

r_ether_rx_if.h にプロトタイプ宣言されています。

Description

受信データが格納されたバッファの先頭アドレスへのポインタはパラメータ pbuf に格納して返されます。返されたポインタを利用して、ゼロコピーで操作が行えます。

戻り値は受信されたバイト数を示しています。呼び出し時に、データが存在しないときには値 ETHER_NO_DATA が返されます。オートネゴシエーション処理が完了しておらず受信が許可されていない ときには値 ETHER_ERR_LINK が返されます。マジックパケット検出状態となっているときには値 ETHER_ERR_MPDE が返されます。

EDMAC は R_ETHER_Read_ZC2 関数とは独立して動作します。EDMAC は受信ディスクリプタで指定されたバッファにデータを読み込みます。EDMAC の受信ディスクリプタが指しているバッファはイーサネットドライバによって静的に割り当てられます。

R_ETHER_Control 関数で指定チャネルのマルチキャストフレームフィルタを有効にしている場合、マルチキャストフレームを検出すると直ちにバッファを開放します。また値 ETHER_ERR_MC_FRAME が返されます。なお、RX64M/RX71M でハードウェアによるマルチキャストフレームフィルタを有効にした場合、マルチキャストフレームはハードウェアにより破棄され検出はできなくなります。詳細は5.1節を参照ください。

受信 FIFO オーバフロー、端数ビットフレーム受信エラー、ロングフレーム受信エラー、ショートフレーム 受信エラー、PHY-LSI 受信エラー、受信フレーム CRC エラーが発生したフレームは受信フレームエラーと なります。受信フレームエラーが発生したディスクリプタのデータは破棄され、ステータスをクリアして 読み込みを継続します。

Reentrant

異なるチャネルからリエントラントは可能です。

```
Example
#include <string.h>
#include "platform.h"
#include "r_ether_rx_if.h"
ether_return
              ret;
uint8_t
             * pread_buffer_address;
uint8_t
             * pbuf;
/* Ethernet channel number
 * ETHER CHANNEL 0 = Ethernet channel number is 0
* ETHER CHANNEL_1 = Ethernet channel number is 1
*/
uint32_t
                 channel;
channel = ETHER_CHANNEL_0;
ret = R_ETHER_Read_ZC2(channel, (void **)&pread_buffer_address);
/* When there is data to receive */
if(ETHER_NO_DATA < ret)</pre>
 memcpy(pbuf, pread buffer address, (uint32 t)ret);
 /* Release the receive buffer after reading the receive data. */
 R_ETHER_Read_ZC2_BufRelease(channel);
}
```

Special Notes:

• 本関数は R_ETHER_Read_ZC2_BufRelease 関数とセットで使用されますので、必ず R_ETHER_Read_ZC2 関数、R_ETHER_Read_ZC2_BufRelease 関数の順序で呼び出してください。また、本関数を呼び出して値 ETHER_ERR_LINK が返却された場合は、イーサネット FIT モジュールを初期化してください。

3.5 R_ETHER_Read_ZC2_BufRelease()

R_ETHER_Read_ZC2_BufRelease 関数は R_ETHER_Read_ZC2 関数で読み出したバッファを開放します。

Format

Parameters

channel

ETHERC/EDMAC のチャネル番号 (0,1) を指定します。ETHERC/EDMAC を 1 チャネルのみ搭載する製品の場合は必ずチャネル番号 0 を指定してください。

Return Values

Properties

r ether rx if.h にプロトタイプ宣言されています。

Description

R_ETHER_Read_ZC2_BufRelease 関数は R_ETHER_Read_ZC2 関数で読み出したバッファを開放します。

Reentrant

異なるチャネルからリエントラントは可能です。

Example

```
#include <string.h>
#include "platform.h"
#include "r_ether_rx_if.h"
ether_return
               ret;
             * pread_buffer_address;
uint8_t
uint8_t
             * pbuf;
/* Ethernet channel number
 * ETHER CHANNEL 0 = Ethernet channel number is 0
 * ETHER_CHANNEL_1 = Ethernet channel number is 1
 */
uint32_t
                 channel;
channel = ETHER_CHANNEL_0;
ret = R_ETHER_Read_ZC2(channel, (void **)&pread_buffer_address);
/* When there is data to receive */
if(ETHER_NO_DATA < ret)</pre>
 memcpy(pbuf, pread_buffer_address, (uint32_t)ret);
 /* Release the receive buffer after reading the receive data. */
 R_ETHER_Read_ZC2_BufRelease(channel);
}
```

Special Notes:

- 本関数は R_ETHER_Read_ZC2 関数でデータを読み出し、1 以上の値が返却された後に呼び出してください。
- 本関数は R_ETHER_Read_ZC2 関数とセットで使用されますので、必ず R_ETHER_Read_ZC2 関数、 R_ETHER_Read_ZC2_BufRelease 関数の順序で呼び出してください。また、本関数を呼び出して値 ETHER_ERR_LINK が返却された場合は、イーサネット FIT モジュールを初期化してください。

3.6 R_ETHER_Write_ZC2_GetBuf()

R_ETHER_Write_ZC2_GetBuf 関数は送信データの書き込み先の先頭アドレスへのポインタが返されます。

Format

ether_return_t R_ETHER_Write_ZC2_GetBuf(

```
uint32 t
                  channel
                                 /* ETHERC のチャネル番号 */
                ** pbuf
                                 /* 送信データの書き込み先の先頭アドレスへのポインタ*/
     void
                * pbuf size
                                /* バッファに書き込み可能な上限サイズ */
     uint16 t
);
```

Parameters

channel

ETHERC/EDMAC のチャネル番号 (0、1) を指定します。ETHERC/EDMAC を 1 チャネルのみ搭載す る製品の場合は必ずチャネル番号0を指定してください。

** pbuf

送信データの書き込み先の先頭アドレスへのポインタが返されます。

* pbuf_size

バッファに書き込み可能な上限サイズが返されます。

Return Values

/* 問題なく処理が完了した場合 */ ETHER_SUCCESS ETHER_ERR_INVALID_CHAN /* 存在しないチャネルの場合 */ /* ポインタの値が、NULL もしくはFIT NO PTR の場合 */ ETHER_ERR_INVALID_PTR /* オートネゴシエーション処理が完了しておらず受信が */ ETHER_ERR_LINK /* 許可されていない場合 */ /* マジックパケットの検出状態のため、 */ ETHER ERR MPDE /* 送信と受信が許可されていない場合 */ /* 送信バッファに空きがない場合 */ ETHER_ERR_TACT

Properties

r_ether_rx_if.h にプロトタイプ宣言されています。

Description

送信データの書き込み先の先頭アドレスへのポインタはパラメータ pbuf に格納して返されます。またバッ ファに書き込み可能な上限サイズはパラメータ pbuf_size に返されます。返されたポインタを利用して、ゼ ロコピーで操作が行えます。

戻り値は送信バッファ (pbuf) へ書き込みが可能であるか示しています。呼び出し時に、書き込みが可能 なときには ETHER_SUCCESS が返されます。オートネゴシエーション処理が完了しておらず送信が許可さ れていないときには値 ETHER ERR LINK が返されます。マジックパケット検出状態となっているときに は値 ETHER_ERR_MPDE が返されます。送信バッファに空きがないときには値 ETHER_ERR_TACT が返さ れます。

EDMAC は R ETHER Write ZC2 GetBuf 関数とは独立して動作します。EDMAC は送信ディスクリプタで 指定されたバッファのデータを書き出します。EDMACの送信ディスクリプタが指しているバッファはイー サネットドライバによって静的に割り当てられます。

Reentrant

• 異なるチャネルからリエントラントは可能です。

Example

• サンプルコードに含まれる MAC アドレスはルネサスエレクトロニクス株式会社のベンダ ID から割り当てられたアドレスを使用しています。お客様が製品化する際には必ず IEEE に申請した MAC アドレスを使用するようにしてください。

```
#include <string.h>
#include "platform.h"
#include "r_ether_rx_if.h"
 ether_return
uint8 t
                                                                                                * pwrite buffer address;
                                                                                                                       * pbuf;
 uint8_t
uint16_t
                                                                                                                                      buf_size;
 /* Transmit data */
static uint8_t send_data[60] =
                                0x74,0x90,0x50,0x00,0x79,0x02,
                                                                                                                                                                                                                                                                                                                                                                                                                      /* Destination MAC address
                                                                                                                                                                                                                                                                                                                                                                                                                       /* Source MAC address
                                0x74,0x90,0x50,0x00,0x79,0x01,
                                                                                                                                                                                                                                                                                                                                                                                                                        /* The type field is not used
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                 */
                                  0x00,0x00,
                                  0 \times 00, 0 \times 
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                         /* Data field
                                0 \times 00, 0 \times 
                                0 \times 00, 0 \times 
                                0x00,0x00,0x00,0x00,0x00,0x00
};
/* Ethernet channel number
          * ETHER CHANNEL 0 = Ethernet channel number is 0
        * ETHER CHANNEL 1 = Ethernet channel number is 1
         */
uint32_t
                                                                                                                                                         channel;
 channel = ETHER CHANNEL 0;
 ret = R_ETHER_Write_ZC2_GetBuf(channel, (void **)&pwrite_buffer_address, &buf_size);
 /* When transmission buffer is empty */
 if(ETHER_SUCCESS == ret)
                 /* Write the transmit data to the transmission buffer. */
               memcpy(pwrite_buffer_address, send_data, sizeof(send_data));
                 R_ETHER_Write_ZC2_SetBuf(channel, sizeof(send_data));
                 /* Verifying that the transmission is completed */
                 ret = R ETHER CheckWrite(channel);
                 if(ETHER_SUCCESS == ret)
                              /* Transmission is completed */
               }
}
```

Special Notes:

 本関数は R_ETHER_Write_ZC2_SetBuf 関数とセットで使用されますので、必ず R_ETHER_Write_ZC2_GetBuf 関数、R_ETHER_Write_ZC2_SetBuf 関数の順序で呼び出してください。また、 本関数を呼び出して値 ETHER_ERR_LINK が返却された場合は、イーサネット FIT モジュールを初期化してください。

3.7 R_ETHER_Write_ZC2_SetBuf()

R_ETHER_Write_ZC2_SetBuf 関数は EDMAC に送信バッファのデータの送信を許可します。

Format

);

Parameters

channel

ETHERC/EDMAC のチャネル番号 (0,1) を指定します。ETHERC/EDMAC を 1 チャネルのみ搭載する製品の場合は必ずチャネル番号 0 を指定してください。

len

イーサネットフレーム長から CRC の4バイトを除いたサイズ (60~1514) を指定します。

Return Values

/* 許可されていない場合 */

 ETHER_ERR_MPDE
 /* マジックパケットの検出状態のため、*/

 /* 送信と受信が許可されていない場合 */

Properties

r_ether_rx_if.h にプロトタイプ宣言されています。

Description

本関数は1フレームの送信データの書き込みが完了した後、呼び出してください。

バッファ長に指定する値は、イーサネットフレームの最小値 64 バイトから CRC の 4 バイトを除いた 60 バイト以上かつイーサネットフレームの最大値 1518 バイトから CRC の 4 バイトを除いた 1514 バイト以下までの範囲としてください。

60 バイト未満のデータを送信する場合は、データを 0 パディングで埋めて 60 バイトとなるようにしてください。

戻り値は送信バッファに書き込んだデータの送信許可状態を示しています。呼び出し時に、送信バッファのデータの送信が許可されたときには ETHER_SUCCESS が返されます。オートネゴシエーション処理が完了しておらず送信が許可されていないときには値 ETHER_ERR_LINK が返されます。マジックパケット検出状態となっているときには値 ETHER_ERR_MPDE が返されます。

Reentrant

異なるチャネルからリエントラントは可能です。

Example

• サンプルコードに含まれる MAC アドレスはルネサスエレクトロニクス株式会社のベンダ ID から割り当てられたアドレスを使用しています。お客様が製品化する際には必ず IEEE に申請した MAC アドレスを使用するようにしてください。

```
#include <string.h>
#include "platform.h"
#include "r_ether_rx_if.h"
ether_return ret;
```

```
uint8 t
                                                                                          * pwrite buffer address;
uint8_t
                                                                                           * pbuf;
uint16 t
                                                                                                     buf size;
/* Transmit data */
static uint8 t send data[60] =
                                                                                                                                                                                                                                                                                                               /* Destination MAC address
                        0x74,0x90,0x50,0x00,0x79,0x02,
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                          */
                                                                                                                                                                                                                                                                                                               /* Source MAC address
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                           */
                        0x74,0x90,0x50,0x00,0x79,0x01,
                                                                                                                                                                                                                                                                                                               /* The type field is not used
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                          */
                         0x00,0x00,
                        0 \times 00, 0 \times 
                                                                                                                                                                                                                                                                                                                                                                                                    /* Data field
                        0 \times 00, 0 \times 
                        0x00,0x00,0x00,0x00,0x00,0x00
};
/* Ethernet channel number
        * ETHER CHANNEL 0 = Ethernet channel number is 0
       * ETHER_CHANNEL_1 = Ethernet channel number is 1
       */
uint32_t
                                                                                                                 channel;
channel = ETHER_CHANNEL_0;
ret = R_ETHER_Write_ZC2_GetBuf(channel, (void **)&pwrite_buffer_address, &buf_size);
/* When transmission buffer is empty */
if(ETHER_SUCCESS == ret)
            /* Write the transmit data to the transmission buffer. */
           memcpy(pwrite_buffer_address, send_data, sizeof(send_data));
            R_ETHER_Write_ZC2_SetBuf(channel, sizeof(send_data));
            /* Verifying that the transmission is completed */
            ret = R ETHER CheckWrite(channel);
            if(ETHER_SUCCESS == ret)
                       /* Transmission is completed */
}
```

Special Notes:

- 本関数は1フレームの送信データの書き込みが完了した後、呼び出してください。
- 60 バイト未満のデータを送信する場合は、データを 0 パディングで埋めて 60 バイトとなるようにしてください。
- 本関数は R_ETHER_Write_ZC2_GetBuf 関数でデータを読み出し、値 ETHER_SUCCESS が返却された後に、 呼び出してください。
- 本関数は R_ETHER_Write_ZC2_GetBuf 関数とセットで使用されますので、必ず R_ETHER_Write_ZC2_GetBuf 関数、R_ETHER_Write_ZC2_SetBuf 関数の順序で呼び出してください。また、 本関数を呼び出して値 ETHER_ERR_LINK が返却された場合は、イーサネット FIT モジュールを初期化してください。

3.8 R_ETHER_CheckLink_ZC()

R_ETHER_CheckLink_ZC は物理的なイーサネットのリンク状態を、PHY 管理インタフェースを使用してチェックします。PHY が適切に初期化されている相手デバイスとケーブルが接続されていれば、イーサネットのリンク状態がリンクアップとなります。

Format

Parameters

channel

ETHERC/EDMAC のチャネル番号 (0, 1) を指定します。ETHERC/EDMAC を 1 チャネルのみ搭載する製品の場合は必ずチャネル番号 0 を指定してください。

Return Values

Properties

r_ether_rx_if.h にプロトタイプ宣言されています。

Description

R_ETHER_CheckLink_ZC 関数はイーサネットのリンク状態を知るために PHY 管理インタフェースを使用します。この情報は PHY-LSI の Basic Status レジスタ (レジスタ 1) から読み出されます。リンク状態がリンクアップのときには ETHER_SUCCESS が返され、リンク状態がリンクダウンのときには ETHER ERR OTHER が返されます。

Reentrant

異なるチャネルからリエントラントは可能です。

```
Example
#include "platform.h"
#include "r_ether_rx_if.h"
ether_return
/* Ethernet channel number
 * ETHER_CHANNEL_0 = Ethernet channel number is 0
* ETHER_CHANNEL_1 = Ethernet channel number is 1
*/
uint32_t
                 channel;
channel = ETHER_CHANNEL_0;
ret = R_ETHER_CheckLink_ZC(channel);
if(ETHER_SUCCESS == ret)
 /* Link is up */
 LED1 = LED_ON;
}
else
 /* Link is down */
 LED1 = LED_OFF;
```

Special Notes:

なし

3.9 R_ETHER_LinkProcess()

R_ETHER_LinkProcess 関数はリンク信号変化割り込み処理およびマジックパケット検出割り込み処理を行います。

Format

void R_ETHER_LinkProcess(uint32_t channel

/* ETHERC のチャネル番号 */

);

Parameters

channel

ETHERC/EDMAC のチャネル番号 (0, 1) を指定します。ETHERC/EDMAC を 1 チャネルのみ搭載する製品の場合は必ずチャネル番号 0 を指定してください。

Return Values

なし

Properties

r_ether_rx_if.h にプロトタイプ宣言されています。

Description

R_ETHER_LinkProcess 関数はリンク信号変化割り込み処理およびマジックパケット検出割り込み処理を行います。ただし ETHER_CFG_USE_LINKSTA を値 0 に設定している場合はリンク信号変化割り込み処理は発生せずに、リンク状態変化検出処理を行います。

- マジックパケット検出割り込みが発生していた場合
 - R_ETHER_Control 関数で登録したコールバック関数により、マジックパケットを検出したことを通知します。
- リンク信号変化(リンク状態がリンクアップ)割り込みが発生していた場合
 - ディスクリプタと送受信バッファの内容を削除します。
 - ETHERC および EDMAC を初期化した後、オートネゴシエーション結果から全二重/半二重、リンク 速度、フロー制御に関して適切なコンフィグレーションを決定して送受信機能を有効にします。
 - EDMAC のディスクリプタを初期状態にセットアップします。
 - R_ETHER_Control 関数で登録したコールバック関数により、リンク信号変化(リンクアップ)を検出したことを通知します。
- リンク信号変化(リンク状態がリンクダウン)割り込みが発生していた場合
 - 送受信機能を無効にした後、R_ETHER_Control 関数で登録したコールバック関数により、リンク信号 変化(リンクダウン)を検出したことを通知します。
- ETHER_CFG_USE_LINKSTA を値 0 に設定している場合
 - イーサネットのリンク状態を PHY-LSI の Basic Status レジスタ (レジスタ 1)を読みだして確認します。 リンク状態変化を検出した場合に以下の処理を行います。
 - ― リンク状態変化(リンク状態がリンクアップ)の場合
 - ✓ディスクリプタと送受信バッファの内容を削除します。
 - ✓ ETHERC および EDMAC を初期化した後、オートネゴシエーション結果から全二重/半二重、リンク 速度、フロー制御に関して適切なコンフィグレーションを決定して送受信機能を有効にします。
 - ✓ EDMAC のディスクリプタを初期状態にセットアップします。
 - ✓ R_ETHER_Control 関数で登録したコールバック関数により、リンク状態変化(リンクアップ)を検出したことを通知します。
 - ― リンク状態変化(リンク状態がリンクダウン)の場合
 - ✓ 送受信機能を無効にした後、R_ETHER_Control 関数で登録したコールバック関数により、リンク状態変化(リンクダウン)を検出したことを通知します。

Reentrant

異なるチャネルからリエントラントは可能です。

Special Notes:

- ETHER_CFG_USE_LINKSTA を値1に設定している場合は、本関数は通常処理ルーチンで定期的に呼び出すか、EINT0/EINT1ステータス割り込みから呼び出す割り込みハンドラ関数として本関数のアドレスを登録してください。本関数がコールされない場合、送受信およびマジックパケット検出モードへの変更が正常に動作致しませんのでご注意ください。
- ETHER_CFG_USE_LINKSTA を値 0 に設定している場合は、本関数は必ず通常処理ルーチンで定期的に呼び出すか、定期的に発生する割り込み要因で処理される割り込み関数から呼び出してください。本関数がコールされない場合、送受信およびマジックパケット検出モードへの変更が正常に動作致しませんのでご注意ください。
- R_ETHER_Control 関数を用いて、コールバック関数を登録していない場合は、コールバック関数による通知はありません。

3.10 R_ETHER_WakeOnLAN()

R_ETHER_WakeOnLAN 関数は ETHERC の設定を通常の送受信動作からマジックパケット検出動作に切り替えます。

Format

Parameters

channel

ETHERC/EDMAC のチャネル番号 (0, 1) を指定します。ETHERC/EDMAC を 1 チャネルのみ搭載する製品の場合は必ずチャネル番号 0 を指定してください。

Return Values

Properties

r_ether_rx_if.h にプロトタイプ宣言されています。

Description

R_ETHER_WakeOnLAN 関数は ETHERC と EDMAC を初期化した後、ETHERC の設定をマジックパケット検出動作に切り替えます。

戻り値は ETHERC がマジックパケット検出動作への切り替えが成功したか否かを示しています。呼び出し時に、オートネゴシエーション処理が完了しておらず送受信が許可されていないときには値

ETHER_ERR_LINK が返されます。設定をマジックパケット検出動作に切り替えた後、リンク状態がリンクダウンとなっていたときには値 ETHER_ERR_OTHER が返されます。

Reentrant

異なるチャネルからリエントラントは可能です。

Example

```
*/
R_ETHER_LinkProcess(channel);

/* Enter Magic Packet detection mode. */
ret = R_ETHER_WakeOnLAN(channel);
if(ETHER_SUCCESS == ret)
{
    R_BSP_RegisterProtectDisable(BSP_REG_PROTECT_LPC_CGC_SWR);
    /*
    * Set the MCU in sleep mode as low power consumption mode when the MCU is
    * awaiting a Magic Packet detection.
    */
    SYSTEM.SBYCR.BIT.SSBY = 0;
    R_BSP_RegisterProtectEnable(BSP_REG_PROTECT_LPC_CGC_SWR);

wait();
}
```

Special Notes:

なし

3.11 R_ETHER_CheckWrite()

データ送信が完了したことを確認する関数です。

Format

Parameters

channel

ETHERC/EDMAC のチャネル番号 (0,1) を指定します。ETHERC/EDMAC を 1 チャネルのみ搭載する製品の場合は必ずチャネル番号 0 を指定してください。

Return Values

```
# 問題なく処理が完了した場合 */
ETHER_ERR_INVALID_CHAN /* 存在しないチャネルの場合 */
```

Properties

r_ether_rx_if.h にプロトタイプ宣言されています。

Description

R_ETHER_CheckWrite 関数は、データが送信されたことを確認します。 送信が完了した場合には、戻り値 ETHER_SUCCESS を返します。

Reentrant

異なるチャネルからリエントラントは可能です。

Example

• サンプルコードに含まれる MAC アドレスはルネサスエレクトロニクス株式会社のベンダ ID から割り当 てられたアドレスを使用しています。お客様が製品化する際には必ず IEEE に申請した MAC アドレスを使用するようにしてください。

```
#include <string.h>
#include "platform.h"
#include "r_ether_rx_if.h"
 ether return
                                                                                                                                                                  ret;
                                                                                                                                                  * pwrite_buffer_address;
uint8_t
 uint8_t
                                                                                                                                                  * pbuf;
uint16_t
                                                                                                                                                               buf_size;
/* Transmit data */
static uint8_t send_data[60] =
                                       0x74,0x90,0x50,0x00,0x79,0x02,
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                /* Destination MAC address
                                       0x74,0x90,0x50,0x00,0x79,0x01,
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                /* Source MAC address
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                /* The type field is not used
                                       0x00,0x00,
                                       0 \times 00,0 \times 00,
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                      /* Data field
                                       0 \times 00, 0 \times 
                                       0 \times 00, 0 \times 00, 0 \times 00, 0 \times 00, 0 \times 00
};
    /* Ethernet channel number
              * ETHER CHANNEL 0 = Ethernet channel number is 0
```

Special Notes:

- 本関数は、R_ETHER_Write_ZC2_SetBuf 関数で送信するデータを書き込みした後、呼び出してください。
- R_ETHER_Write_ZC2_SetBuf 関数を呼び出した後、実際のデータ送信が完了するまでには数十 μsec 必要になります。そのため、データ送信後に R_ETHER_Close_ZC2 関数にて、イーサネットモジュールを終了する場合は、R_ETHER_Write_ZC2_SetBuf 関数を呼び出した後、本関数を呼び出し、データ送信が完了したことを待ってから R_ETHER_Close_ZC2 関数を呼び出してください。本関数を呼び出さずに R ETHER Close ZC2 関数を呼び出した場合、データ送信が中断されるときがあります。

3.12 R_ETHER_Read()

R_ETHER_Read 関数は指定した受信バッファヘデータを受信します。

Format

Parameters

channel

ETHERC/EDMAC のチャネル番号 (0, 1) を指定します。ETHERC/EDMAC を 1 チャネルのみ搭載する製品の場合は必ずチャネル番号 0 を指定してください。

* pbuf

受信バッファの(受信データの保存先)を指定します。

最大 1514 バイトの書き込みがあります。本関数を呼び出す際には、1514 バイト確保した配列の先頭アドレスを指定してください。

Return Values

Return Values	
1 以上の値	/* 受信したバイト数 */
ETHER_NO_DATA	/* ゼロが返されたときは、データが受信されていません */
ETHER_ERR_INVALID_CHAN	/* 存在しないチャネルの場合 */
ETHER_ERR_INVALID_PTR	/* ポインタの値が、NULL もしくはFIT_NO_PTR の場合 */
ETHER_ERR_LINK	/* オートネゴシエーション処理が完了しておらず受信が */
	/* 許可されていない場合 */
ETHER_ERR_MPDE	/* マジックパケットの検出状態のため、 */
	/* 送信と受信が許可されていない場合 */
ETHER_ERR_MC_FRAME	/* マルチキャストフレームフィルタ有効時に */
	/* マルチキャストフレームを検出した場合 */

Properties

r_ether_rx_if.h にプロトタイプ宣言されています。

Description

指定した受信バッファに受信データを保存します。

戻り値は受信されたバイト数を示しています。呼び出し時に、データが存在しないときには値 ETHER_NO_DATA が返されます。オートネゴシエーション処理が完了しておらず受信が許可されていない ときには値 ETHER_ERR_LINK が返されます。マジックパケット検出状態となっているときには値 ETHER_ERR_MPDE が返されます。

R_ETHER_Control 関数で指定チャネルのマルチキャストフレームフィルタを有効にしている場合、マルチキャストフレームを検出すると直ちにバッファを開放します。また値 ETHER_ERR_MC_FRAME が返されます。なお、RX64M/RX71M でハードウェアによるマルチキャストフレームフィルタを有効にした場合、マルチキャストフレームはハードウェアにより破棄され検出はできなくなります。詳細は5.1節を参照ください。

受信 FIFO オーバフロー、端数ビットフレーム受信エラー、ロングフレーム受信エラー、ショートフレーム 受信エラー、PHY-LSI 受信エラー、受信フレーム CRC エラーが発生したフレームは受信フレームエラーと なります。受信フレームエラーが発生したディスクリプタのデータは破棄され、ステータスをクリアして 読み込みを継続します。

Reentrant

異なるチャネルからリエントラントは可能です。

```
Example
#include "platform.h"
#include "r_ether_rx_if.h"
#include "r_ether_rx_config.h"
ether_return
               ret;
uint8_t
               read_buffer[ETHER_BUFSIZE];
/* Ethernet channel number
 * ETHER CHANNEL 0 = Ethernet channel number is 0
* ETHER_CHANNEL_1 = Ethernet channel number is 1
uint32_t
                 channel;
channel = ETHER_CHANNEL_0;
ret = R_ETHER_Read(channel, (void *)read_buffer);
if(ETHER NO DATA < ret)
 /* Reading the receive data is completed */
```

Special Notes:

- 本関数は内部で R_ETHER_Read_ZC2 関数および、R_ETHER_Read_ZC2_BufRelease 関数を呼び出しております。このため、EDMAC の受信ディスクリプタが指しているバッファと R_ETHER_Read 関数経由で指定した受信バッファの間でデータのコピーが行われます。(最大 1514 バイトの書き込みがありますので、指定する受信バッファは 1514 バイト確保してください。)
- R_ETHER_Read 関数を使用する場合は R_ETHER_Read_ZC2 関数および、R_ETHER_Read_ZC2_BufRelease 関数は使わないようにお願いいたします。
- 本関数では、標準関数 memcpy を使用するため、string.h をインクルードしています。
- 本関数を呼び出して値 ETHER_ERR_LINK が返却された場合は、イーサネット FIT モジュールを初期化してください。

3.13 R_ETHER_Write()

R_ETHER_Write 関数は指定した送信バッファからデータを送信します。

Format

Parameters

channel

ETHERC/EDMAC のチャネル番号 (0, 1) を指定します。ETHERC/EDMAC を 1 チャネルのみ搭載する製品の場合は必ずチャネル番号 0 を指定してください。

*pbuf

送信バッファ(送信データの書き込み先)を指定します。

len

イーサネットフレーム長から CRC の4バイトを除いたサイズ (60~1514) を指定します。

Return Values

```
/* 問題なく処理が完了した場合 */
ETHER_SUCCESS
                           /* 存在しないチャネルの場合 */
ETHER_ERR_INVALID_CHAN
                           /* 引数のとり得る値が、範囲外の場合 */
ETHER_ERR_INVALID_DATA
                           /* ポインタの値が、NULL もしくはFIT_NO_PTR の場合 */
ETHER_ERR_INVALID_PTR
                           /* オートネゴシエーション処理が完了しておらず受信が */
ETHER ERR LINK
                           /* 許可されていない場合 */
                           /* マジックパケットの検出状態のため、 */
ETHER_ERR_MPDE
                           /* 送信と受信が許可されていない場合 */
ETHER_ERR_TACT
                           /* 送信バッファに空きがない場合 */
```

Properties

r_ether_rx_if.h にプロトタイプ宣言されています。

Description

指定した送信バッファからデータを送信します。

バッファ長に指定する値は、イーサネットフレームの最小値 64 バイトから CRC の 4 バイトを除いた 60 バイト以上かつイーサネットフレームの最大値 1518 バイトから CRC の 4 バイトを除いた 1514 バイト以下までの範囲としてください。

60 バイト未満のデータを送信する場合は、データを 0 パディングで埋めて 60 バイトとなるようにしてください。

戻り値は送信バッファに書き込んだデータの送信許可状態を示しています。呼び出し時に、送信バッファのデータの送信が許可されたときには ETHER_SUCCESS が返されます。オートネゴシエーション処理が完了しておらず送信が許可されていないときには値 ETHER_ERR_LINK が返されます。マジックパケット検出状態となっているときには値 ETHER_ERR_MPDE が返されます。送信バッファに空きがないときには値 ETHER_ERR_TACT が返されます。

Reentrant

異なるチャネルからリエントラントは可能です。

Example

• サンプルコードに含まれる MAC アドレスはルネサスエレクトロニクス株式会社のベンダ ID から割り当てられたアドレスを使用しています。お客様が製品化する際には必ず IEEE に申請した MAC アドレスを使用するようにしてください。

```
#include "platform.h"
#include "r_ether_rx_if.h"
ether return
                                                                             ret;
/* Transmit data */
static uint8 t send data[60] =
                 0x74,0x90,0x50,0x00,0x79,0x02,
                                                                                                                                                                                                                               /* Destination MAC address
                                                                                                                                                                                                                                                                                                                                                                                                 */
                 0x74,0x90,0x50,0x00,0x79,0x01,
                                                                                                                                                                                                                               /* Source MAC address
                                                                                                                                                                                                                                                                                                                                                                                                 */
                                                                                                                                                                                                                               /* The type field is not used
                 0x00,0x00,
                                                                                                                                                                                                                                                                                                                                                                                                 */
                 /* Data field
                 0 \times 00, 0 \times 
                 0x00,0x00,0x00,0x00,0x00,0x00
};
/* Ethernet channel number
     * ETHER CHANNEL 0 = Ethernet channel number is 0
     * ETHER CHANNEL 1 = Ethernet channel number is 1
uint32 t
                                                                                   channel;
channel = ETHER CHANNEL 0;
ret = R_ETHER_Write(channel, (void *)send_data, sizeof(send_data));
if (ETHER SUCCESS == ret)
         /* Transmission is completed */
```

Special Notes:

- 60 バイト未満のデータを送信する場合は、データを 0 パディングで埋めて 60 バイトとなるようにしてく ださい。
- 本関数は内部で R_ETHER_Write_ZC2_GetBuf 関数および、R_ETHER_Write_ZC2_SetBuf 関数を呼び出しております。このため、EDMAC の送信ディスクリプタが指しているバッファと R_ETHER_Write 関数経由で指定した送信バッファの間でデータのコピーが行われます。
- R_ETHER_Write 関数を使用する場合は R_ETHER_Write_ZC2_GetBuf 関数および、R_ETHER_Write_ZC2_SetBuf 関数は使わないようにお願いいたします。
- 本関数では、標準関数 memset、memcpy を使用するため、string.h をインクルードしています。
- 本関数を呼び出して値 ETHER_ERR_LINK が返却された場合は、イーサネット FIT モジュールを初期化してください。

3.14 R_ETHER_Control()

コントロールコードに対応した処理を行う関数です。

```
Format
```

Parameters

cmd

コントロールコードを指定します。

control

コントロールコードに応じたパラメータを指定します。

Return Values

問題なく処理が完了した場合 */
ETHER_ERR_INVALID_CHAN /* 存在しないチャネルの場合 */

ETHER_ERR_CHAN_OPEN /* 他のアプリケーションが使用しているため */

/* Ether を Open できない場合 */

ETHER_ERR_INVALID_ARG /* 不正な引数の場合 */

ETHER_ERR_RECV_ENABLE /* ETHERC の受信機能が有効の場合 */

Properties

r_ether_rx_if.h にプロトタイプ宣言されています。

Description

コントロールコードに対応した処理を行います。対応していないコントロールコードの場合、戻り値 ETHER_ERR_INVALID_ARG を返します。

以下に、対応するコントロールコードを示します。

コントロールコード	概要
CONTROL_SET_CALLBACK	リンク信号変化割り込みがあったとき、もしくはマジックパ
	ケット検出割り込みがあったときにコールバックされる関数
	を登録します。
	第2引数で指定した関数を登録します。
CONTROL_SET_PROMISCUOUS_MODE	ETHERC モードレジスタ(ECMR)のプロミスキャスモード
	ビット(PRM)を設定します。
	第2引数には、PRM を設定する側の ETHERC のチャネル番
	号および、PRM の値を格納している変数のアドレスを設定し
	ます。
CONTROL_SET_INT_HANDLER	EINTO/1 ステータス割り込みがあったときにコールバックさ
	れる関数を登録します。
CONTROL BOWER ON	第2引数で指定した関数を登録します。
CONTROL_POWER_ON	ETHERC/EDMAC のモジュールストップを解除します。
	第2引数にモジュールストップを解除する ETHERC のチャネ
CONTROL_POWER_OFF	│ ルを指定します。 │ ETHERC/EDMAC のモジュールストップに遷移させます。
CONTROL_POWER_OFF	ETHERO/EDMAC のモシュールストップに遷移させまり。 第2引数にモジュールストップに遷移させる ETHERC のチャ
	ネルを指定します。
CONTROL MULTICASTFRAME FILTER	ディスクリプタの情報を読み込んでマルチキャストフレーム
	を検出してフレームを破棄する機能(マルチキャストフレー
	ムフィルタ)を設定します。
	第2引数にマルチキャストフレームフィルタ機能の設定値を
	指定してください。
CONTROL_BROADCASTFRAME_FILTER	ETHERC が連続で受信できるブロードキャストフレーム数を
	設定します。設定値以上のブロードキャストフレームを
	ETHERC が受信した場合はそれ以降のブロードキャストフ
	レームは破棄されます。
	第2引数に使用する ETHERC のチャネル番号および、
	ETHERCが連続で受信可能なブロードキャストフレーム数を
	指定してください。ブロードキャストフレーム数に0が指定
	された場合に本設定は無効になります。

Reentrant

異なるチャネルからリエントラントは可能です。

Example

```
コールバック関数を登録する場合)
```

```
void callback(void*);
ether_return_t ret;
ether_param_t param;
ether_cb_t cb_func;

cb_func.pcb_func = &callback;
param.ether_callback = cb_func;

ret = R_ETHER_Contorl(CONTROL_SET_CALBACK, param);
```

プロミスキャスモードモードを設定する場合)

割り込みハンドラ関数を登録する場合)

```
void int_handler(void*);
ether_return_t ret;
ether_param_t param;
ether_cb_t cb_func;
cb_func. pcb_int_hnd = &int_handler;
param.ether_callback = cb_func;
ret = R_ETHER_Contorl(CONTROL_SET_INT_HANDLER, param);
```

割り込みハンドラ関数)

```
static uint32_t status_ecsr[2];
static uint32_t status_eesr[2];

void int_handler(void * p_param)
{
  ether_cb_arg_t *p_arg;

  p_arg = (ether_cb_arg_t *)p_param;

  if (ETHER_CANNEL_MAX > p_arg->channel)
  {
    status_ecsr[p_arg->channel] = p_arg->status_ecsr;
    status_eesr[p_arg->channel] = p_arg->status_eesr;
  }
}
```

ETHERC/EDMAC モジュールストップの解除)

```
ether return t ret;
ether_param_t
               param;
param.channel = channel;
ret = R_ETHER_Control(CONTROL_POWER_ON, param);
 ETHERC/EDMAC モジュールストップへの遷移)
ether_return_t ret;
ether_param_t
param.channel = channel;
ret = R_ETHER_Control(CONTROL_POWER_OFF, param);
```

マルチキャストフレームフィルタの有効/無効設定)

```
ether return t
                  ret;
                   param;
ether_param_t
ether_multicast_t multicast;
multicast.channel
                         = channel;
multicast.flag
                        = ETHER MC FILTER ON;
param.p_ether_multicast = &multicast;
ret = R_ETHER_Contorl(CONTROL_MULTICASTFRAME_FILTER, param);
```

ブロードキャストフレームフィルタの連続受信回数の設定)

```
ether_return_t
                   ret;
ether param t
                   param;
ether broadcast t broadcast;
broadcast.channel
                         = channel;
broadcast.counter
                          = 10:
param.p_ether_broadcast = &broadcast;
ret = R_ETHER_Contorl(CONTROL_BROADCASTFRAME_FILTER, param);
```

Special Notes:

コールバック関数の登録や割り込みハンドラ関数の登録は、R_ETHER_Open_ZC2 関数を呼び出す前に登録 してください。R_ETHER_Open_ZC2 関数を呼び出してから登録した場合は、最初の割り込みを検出できな い場合があります。

プロミスキャスモードを設定する場合、コントロールコードに CONTROL_POWER_ON を設定し、本関数 を呼び出してから、設定してください。コントロールコードに CONTROL_POWER_ON を設定し、本関数 を呼び出しせず、プロミスキャスモードを設定した場合は、意図した値が ETHERC モードレジスタに設定

マルチキャストフレームフィルタおよびブロードキャストフレームフィルタは ETHERC の受信機能が有効 のときは設定できません。設定する場合は R_ETHER_LinkProcess 関数を呼び出す前に設定してください。 R_ETHER_LinkProcess 関数を呼び出してイーサネット FIT モジュールがリンクアップ状態になると受信機 能が有効になるため、コントロールコードに CONTROL MULTICASTFRAME FILTER および CONTROL BROADCASTFRAME FILTER を設定して本関数を呼び出しても、設定されずに値 「ETHER_ERR_RECV_ENABLE」が返却されます。

3.15 R_ETHER_GetVersion()

API のバージョンを返す関数です。

Format

uint32_t R_ETHER_GetVersion(void);

Parameters

なし

Return Values

バージョン番号

Properties

r_ether_rx_if.h にプロトタイプ宣言されています。

Description

本 API のバージョン番号を返します。

Reentrant

• 異なるチャネルからリエントラントは可能です。

Example

```
#include "platform.h"
#include "r_ether_rx_if.h"

uint32_t version;

version = R_ETHER_GetVersion();
```

Special Notes:

この関数は"#pragma inline"を使用してインライン化されています。

4. 使用方法

4.1 セクション配置

表 4.1にイーサネット FIT モジュールのセクション配置例を示します。

表4.1 プログラムのセクション配置例

アドレス	デバイス	セクション	説明
0x00000000	内蔵 RAM	B_ETHERNET_BUFFERS_1	送信バッファおよび受信バッファ領域
		B_RX_DESC_1	受信ディスクリプタ領域
		B_TX_DESC_1	送信ディスクリプタ領域
		SI	割り込みスタック領域
		SU	ユーザスタック領域
		B_1	1byte 境界の未初期化データ領域
		R_1	1byte 境界の初期化データ領域(変数)
		B_2	2byte 境界の未初期化データ領域
		R_2	2byte 境界の初期化データ領域(変数)
		В	4byte 境界の未初期化データ領域
		R	4byte 境界の初期化データ領域(変数)
0xFFFF8000	内蔵 ROM	C_1	1byte 境界の定数領域
		C_2	2byte 境界の定数領域
		С	4byte 境界の定数領域
		C\$*	C\$*セクション(C\$DEC、C\$BSEC、
			C\$VECT)の定数領域
		D*	初期化データ領域
		P*	プログラム領域
		W*	switch 文分岐テーブル領域
		L	文字列リテラル領域
0xFFFFF80]	EXCEPTVECT	割り込みベクタ領域
0xFFFFFFC]	RESETVECT	リセットベクタ領域

4.1.1 セクション配置の注意点

- 受信ディスクリプタ領域および送信ディスクリプタ領域は、EDMAC モードレジスタ (EDMR) の送受信 ディスクリプタ長指定ビット (DL) を、16byte 設定にしているため、16byte 境界になるよう配置してく ださい。
- 送信バッファおよび受信バッファ領域は 32byte 境界になるよう配置してください。

4.2 イーサネット FIT モジュールの初期設定方法

図 4.1にイーサネット FIT モジュールの初期設定方法のフローチャートを示します。

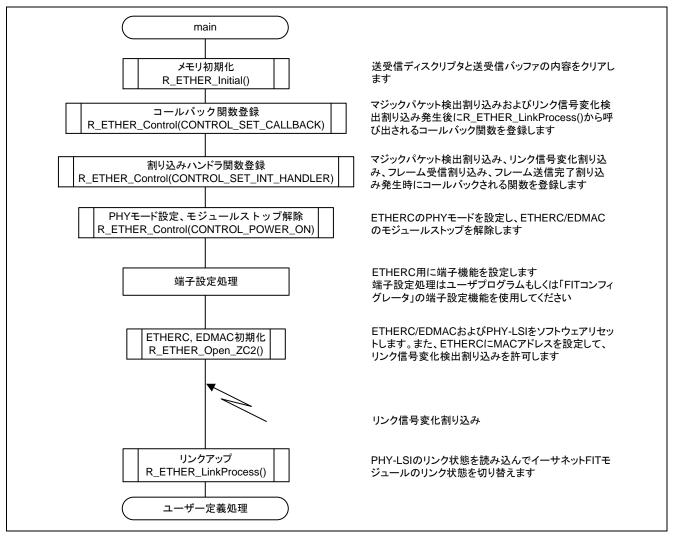


図 4.1 イーサネット FIT モジュールの初期設定方法のフローチャート

4.2.1 イーサネット FIT モジュールの初期設定方法の注意点

• R_ETHER_Initial 関数を呼び出すことで、全てのチャネルのメモリの内容がクリアされます。

4.3 イーサネット FIT モジュールの端子設定方法

イーサネット FIT モジュールを使用するためには、ユーザプログラムで ETHERC の入出力信号を I/O ポートに割り当てる必要があります。端子設定処理を実行するタイミングは「4.2 イーサネット FIT モジュールの初期設定方法」を参照してください。なお、e2 studio の場合は「FIT コンフィグレータ」の端子設定機能を使用することができます。

4.3.1 RSK+RX64M/RSK+RX71M を使用する場合の端子設定例

RSK+RX64M および RSK+RX71M を使用する場合は表 4.3、表 4.4に従い、ETHERC の入出力信号を I/O ポートに割り当ててください。使用するチャネルとイーサネット FIT モジュールのコンフィギュレーションオプションの設定によって端子設定するチャネルが決まります。詳細は表 4.2を参照してください。また、記載してある設定値以外では使用しないでください。

表 4.2 使用チャネルとコンフィギュレーションオプションによる必要な端子設定の組み合わせ

使用するチャネル	コンフィグレーションオプションの設定	端子設定するチャネル
チャネル 0	ETHER_CFG_CH0_PHY_ACCESS (0)	チャネル 0
	ETHER_CFG_CH1_PHY_ACCESS (0)	
チャネル 0	ETHER_CFG_CH0_PHY_ACCESS (1)	チャネル 0
	ETHER_CFG_CH1_PHY_ACCESS (1)	チャネル 1
チャネル 1	ETHER_CFG_CH0_PHY_ACCESS (0)	チャネル 0
	ETHER_CFG_CH1_PHY_ACCESS (0)	チャネル 1
チャネル 1	ETHER_CFG_CH0_PHY_ACCESS (1)	チャネル 1
	ETHER_CFG_CH1_PHY_ACCESS (1)	
チャネル 0	Don't Care	チャネル 0
チャネル 1		チャネル 1

表 4.3 チャネル0の端子設定例

MII モードを使用する場合	RMII モードを使用する場合	
ET0_TX_CLK		
ET0_RX_CLK	REF50CK0	
ET0_TX_EN	RMII0_TXD_EN	
ET0_ETXD3		
ET0_ETXD2		
ET0_ETXD1	RMII0_TXD1	
ET0_ETXD0	RMII0_TXD0	
ET0_TX_ER		
ET0_RX_DV		
ET0_ERXD3		
ET0_ERXD2		
ET0_ERXD1	RMII0_RXD1	
ET0_ERXD0	RMII0_RXD0	
ET0_RX_ER	RMII0_RX_ER	
ET0_CRS	RMII0_CRS_DV	
ET0_COL		
ET0_MDC		
ET0_MDIO		
ET0_LINKSTA *1		
ET0_EXOUT *2		
ET0_WOL *2		

- 【注】 *1 ETHER_CFG_USE_LINKSTA を値 0 に設定している場合は設定不要です。
- 【注】 *2 イーサネット FIT モジュールでは使用しない端子なので設定不要です。

表 4.4 チャネル1の端子設定例

MII モードを使用する場合	RMII モードを使用する場合	
ET1_TX_CLK		
ET1_RX_CLK	REF50CK1	
ET1_TX_EN	RMII1_TXD_EN	
ET1_ETXD3		
ET1_ETXD2		
ET1_ETXD1	RMII1_TXD1	
ET1_ETXD0	RMII1_TXD0	
ET1_TX_ER		
ET1_RX_DV		
ET1_ERXD3		
ET1_ERXD2		
ET1_ERXD1	RMII1_RXD1	
ET1_ERXD0	RMII1_RXD0	
ET1_RX_ER	RMII1_RX_ER	
ET1_CRS	RMII1_CRS_DV	
ET1_COL		
ET1_MDC		
ET1_MDIO		
ET1_LINKSTA *1		
ET1_EXOUT *2		
ET1_WOL *2		

- 【注】 *1 ETHER_CFG_USE_LINKSTA を値 0 に設定している場合は設定不要です。
- 【注】 *2 イーサネット FIT モジュールでは使用しない端子なので設定不要です。

4.4 マジックパケット検出動作

図 4.2にマジックパケット検出動作モードに遷移後、マジックパケットを検出して ETHERC,EDMAC を初期化するまでのフローチャートを示します。

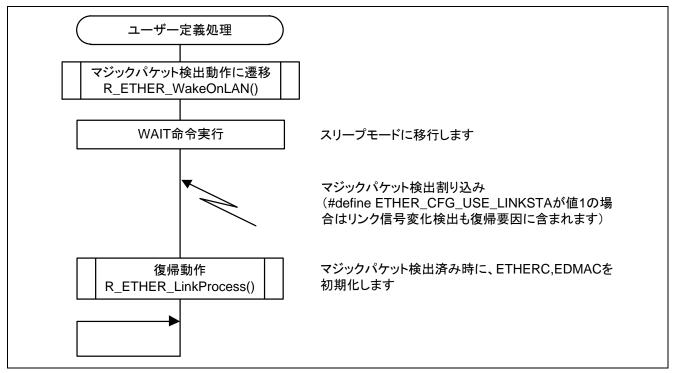


図 4.2 マジックパケット検出動作のフローチャート

4.4.1 マジックパケット検出動作の注意点

- マジックパケット検出動作に切り替えた後に ETHERC、EDMAC をモジュールストップ状態に遷移させないでください。ETHERC がマジックパケットを検出できなくなるため WAIT 命令後に CPU がスリープモードから復帰できなくなる場合があります。
- マジックパケットを検出したときには、それ以前に受信していたブロードキャストフレーム等によって受信 FIFO にはデータが蓄積され、ETHERC には受信ステータスなどが報告されています。そのため R_ETHER_LinkProcess 関数を呼び出して ETHERC、EDMAC を初期化します。
- #define ETHER_CFG_USE_LINKSTA を値1に設定している場合は、リンク信号の変化検出時に割り込み ハンドラ関数の呼び出しが発生します。そのためリンク信号の変化検出時に CPU がスリープモードに遷移していた場合は、マジックパケット検出の有無に関係なく CPU は通常動作に復帰します。

5. 付録

5.1 EPTPC Light FIT モジュール

RX64M/RX71M では、イーサネット FIT モジュールを EPTPC Light FIT モジュールと組み合わせることで、以下に示すハードウェアによる簡易スイッチ機能とマルチキャストフレームフィルタ機能が使用できます。

(1) 簡易スイッチ

2 チャネルの ETHERC を使用時、チャネル間のフレーム転送をハードウェアで行います。

転送方向は、チャネル0からチャネル1、チャネル1からチャネル0、双方向を選択でき、転送方式はストア&フォワードとカットスルーを選択できます。

(2) マルチキャストフレームフィルタ

マルチキャストフレームを ETHERC が受信した場合、受信または破棄の処理をハードウェアで行います。 全て受信する、全て受信しない、または、特定の宛先アドレス (2 種まで登録可能) を持つフレームのみ受信することができます。

詳細は EPTPC Light FIT モジュールのアプリケーションノート「RX ファミリ EPTPC Light モジュール Firmware Integration Technology, ドキュメント No.R01AN3035」を参照ください。

5.1.1 使用上の注意点

イーサネット FIT モジュールを EPTPC Light FIT モジュールと組み合わせて使用する場合、IEEE1588 準拠の時刻同期機能を持つ EPTPC FIT モジュール(完全版)*¹ との同時使用はできません。

RX64M/RX71M の簡易スイッチとマルチキャストフレームフィルタを使用する場合、下記のどちらかを選択してください。

- IEEE1588 時刻同期機能を使用しない
 EPTPC Light FIT モジュールを選択(モジュール名: r ptp light rx)
- IEEE1588 時刻同期機能を使用する
 EPTPC FIT モジュール (完全版) を選択 (モジュール名:r_ptp_rx)
- 【注】 *1RX ファミリ EPTPC モジュール Firmware Integration Technology, ドキュメント No.R01AN1943

6. 提供するモジュール

提供するモジュールは、ルネサス エレクトロニクスホームページから入手してください。

7. イーサネット FIT モジュール使用時の注意事項

イーサネット FIT モジュールを使用する際には、以下の注意事項があります。

- RX64M/RX71M において外部回線上の破損フレームおよびノイズにより、ETHERC および EPTPC が受信中に異常フレームを検出すると、それ以降に正常フレームを受信しても正しく受信できない場合があります。詳細は以下のテクニカルアップデートおよびアプリケーションノートを参照してください。
- イーサネットコントローラの使用上の注意事項(テクニカルアップデート No. TN-RX*-A125A/J)
- RX ファミリ イーサネットコントローラ INFABT 発生時の推奨復帰処理(ドキュメントNo.R01AN2604)

8. 参考ドキュメント

ユーザーズマニュアル:ハードウェア

RX64M グループ ユーザーズマニュアル ハードウェア編 (ドキュメント No.R01UH0377)

RX71M グループ ユーザーズマニュアル ハードウェア編 (ドキュメント No.R01UH0493)

RX63N グループ、RX631 グループ ユーザーズマニュアル ハードウェア編(ドキュメントNo. R01UH0041) (最新版をルネサス エレクトロニクスホームページから入手してください。)

テクニカルアップデート/テクニカルニュース

(最新の情報をルネサス エレクトロニクスホームページから入手してください。)

ユーザーズマニュアル: 開発環境

RX ファミリ C/C++コンパイラ、アセンブラ、最適化リンケージエディタ コンパイラパッケージ (R20UT0570)

(最新版をルネサス エレクトロニクスホームページから入手してください。)

ホームページとサポート窓口

ルネサス エレクトロニクスホームページ

http://japan.renesas.com/

お問合せ先

http://japan.renesas.com/contact/

すべての商標および登録商標は、それぞれの所有者に帰属します。

改訂記録

RXファミリ イーサネットモジュール Firmware Integration Technology

			発行日	
	ポイント	ページ	701111	Rev.
	初版発行	_	2014.07.29	1.00
	「対象デバイス」 RX71M を追加	1	2015.01.27	1.01
	「2.6 コンパイル時の設定」	5		
	注*1~*3 を修正。表 2.2 を追加			
	「2.10.1 イーサネット FIT モジュールの追加手順」	9		
	手順7、8を変更			
	「3.1 R_ETHER_Initial()」 「Special Notes:」を修正	10		
	「3.11 R_ETHER_CheckWrite()」 「Special Notes:」を修正	22		
	「3.14 R_ETHER_Control()」 「Special Notes:」を修正	29		
	「表 4.1 プログラムのセクション配置例」	31		
	アドレス 0x00120064 を削除			
	「6. 参考ドキュメント」	52		
	RX71M のユーザーズマニュアルを追加			
	開発環境のユーザーズマニュアルを変更			
	,,		2015.3.27	1.02
		1	2016.3.31	1.10
		3		
		5		
		6		
	<u> </u>	7		
		9		
		40		
		10		
		4.4		
7:		11		
ガハント				
		12		
	1 1 2 1 2 1 2	13		
	· · · · · · · · · · · · · · · · · · ·	14		
		14		
		47		
	1 1111 1 2 2 2 2	48		
		49		
		-		
		50		
		-	2016 10 01	1 11
75 6 307	端子設定処理を削除		2010.10.01	
	「対象デバイス」 RX65N を追加	1		
	「2.6 コンパイル時の設定」の注*5、*7、*8 の内容を変更	7		
	「3.14 R_ETHER_Control()」の Description の内容を変更	40		
	 "r_ether_rx.c"内の R_ETHER_LinkProcess()を変更 「対象デバイス」 RX63N を追加 「概要」 制限事項の記述を削除 「2.6 コンパイル時の設定」 #define ETHER_CFG_EINT_INT_PRIORITY を追加 「2.6 コンパイル時の設定」 #define ETHER_CFG_USE_LINKSTA を追加 注*4~*8 を追加 「2.7 コードサイズを追加」 「2.8 引数」 ether_cmd_t の内容を変更 「2.9 戻り値」 ether_return_t の内容を変更 「2.10 コールバック関数」 「(2) EINTO/EINT1 ステータス割り込みから呼び出す割り込みラ関数」の内容を変更。注*1 を追加 「2.11 FIT モジュールの追加方法」の内容を変更 「2.12 イーサネットフレームのフレーム形式」を追加 「3. API 関数」 各 API 関数の内容を変更 「4.2 イーサネット FIT モジュールの初期設定方法」を追加 「4.3 EPTPC Light FIT モジュール」を追加 「4.4 マジックパケット検出動作」を追加 「4.2 サンプルコード」を削除 「6. イーサネット FIT モジュール使用時の注意事項」を追加 e2 studio の端子設定機能対応に伴い、イーサネット FIT モジュー端子設定処理を削除 「対象デバイス」 RX65N を追加 		2016.10.01	1.11

		47	「4.2 イーサネット FIT モジュールの初期設定方法」
			図 4.1 初期設定方法のフローチャートを一部変更
		48	「4.3 イーサネット FIT モジュールの端子設定方法」を追加
		51	5. 付録を追加
1.12	2016.11.11	プログラム	ソフトウェア不具合のため、イーサネット FIT モジュールを改修
			■内容
			R_ETHER_LinkProcess 関数が呼び出されたとき、リンクアップ/リンクダウンが正常に処理されない場合がある。
			■発生条件
			ETHER_CFG_USE_LINKSTA を値 0 に設定している。
			■対策
			イーサネット FIT モジュール Rev1.12 を使用してください。

すべての商標および登録商標は、それぞれの所有者に帰属します。

製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意 事項については、本ドキュメントおよびテクニカルアップデートを参照してください。

1. 未使用端子の処理

【注意】未使用端子は、本文の「未使用端子の処理」に従って処理してください。

CMOS製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI周辺のノイズが印加され、LSI内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。未使用端子は、本文「未使用端子の処理」で説明する指示に従い処理してください。

2. 電源投入時の処置

【注意】電源投入時は、製品の状態は不定です。

電源投入時には、LSIの内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。 外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の 状態は保証できません。

同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。

3. リザーブアドレスのアクセス禁止

【注意】リザーブアドレスのアクセスを禁止します。

アドレス領域には、将来の機能拡張用に割り付けられているリザーブアドレスがあります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。

4. クロックについて

【注意】リセット時は、クロックが安定した後、リセットを解除してください。

プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後に切り替えてください。 リセット時、外部発振子(または外部発振回路)を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子(または外部発振回路)を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。

5. 製品間の相違について

【注意】型名の異なる製品に変更する場合は、事前に問題ないことをご確認下さい。

同じグループのマイコンでも型名が違うと、内部メモリ、レイアウトパターンの相違などにより、特性 が異なる場合があります。型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実 施してください。

ご注意書き

- 1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器・システムの設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因して、お客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
- 2. 本資料に記載されている情報は、正確を期すため慎重に作成したものですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報 の誤りに起因する掃害がお客様に生じた場合においても、当社は、一切その責任を負いません。
- 3. 本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権 に対する侵害に関し、当社は、何らの責任を負うものではありません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許 詳するものではありません。
- 4. 当社製品を改造、改変、複製等しないでください。かかる改造、改変、複製等により生じた損害に関し、当社は、一切その責任を負いません。
- 5. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、

各品質水準は、以下に示す用途に製品が使用されることを意図しております。

標準水準: コンピュータ、OA機器、通信機器、計測機器、AV機器、

家電、工作機械、パーソナル機器、産業用ロボット等

高品質水準:輸送機器(自動車、電車、船舶等)、交通用信号機器、

防災・防犯装置、各種安全装置等

当社製品は、直接生命・身体に危害を及ぼす可能性のある機器・システム(生命維持装置、人体に埋め込み使用するもの等)、もしくは多大な物的損害を発生させるおそれのある機器・システム(原子力制御システム、軍事機器等)に使用されることを意図しておらず、使用することはできません。 たとえ、意図しない用途に当社製品を使用したことによりお客様または第三者に損害が生じても、当社は一切その責任を負いません。 なお、ご不明点がある場合は、当社営業にお問い合わせください。

- 6. 当社製品をご使用の際は、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他の保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
- 7. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
- 8. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に 関して、当社は、一切その責任を負いません。
- 9. 本資料に記載されている当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。また、当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途に使用しないでください。当社製品または技術を輸出する場合は、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。
- 10. お客様の転売等により、本ご注意書き記載の諸条件に抵触して当社製品が使用され、その使用から損害が生じた場合、当社は何らの責任も負わず、お客様にてご負担して頂きますのでご了承ください。
- 11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。
 - 注1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社がその総株主の議決権の過半数 を直接または間接に保有する会社をいいます。
 - 注2. 本資料において使用されている「当社製品」とは、注1において定義された当社の開発、製造製品をいいます。



■営業お問合せ窓口

http://www.renesas.com

※営業お問合せ窓口の住所は変更になることがあります。最新情報につきましては、弊社ホームページをご覧ください。

ルネサス エレクトロニクス株式会社 〒135-0061 東京都江東区豊洲3-2-24 (豊洲フォレシア)

■技術的なお問合せおよび資料のご請求は下記へどうぞ。 総合お問合せ窓口: http://japan.renesas.com/contact/