

郑凤仙 Principal Customer Engagement Engineer 2020.03.05 演示工具: Allegro® PCB Designer



#### 郑凤仙

#### Principal Customer Engagement Engineer

- ·从事PCB行业17年;加入 Cadence之前,先后受聘于 Mitac、华为
- 熟悉PCB全流程设计,拥有丰富的PCB设计经验
- ·设计产品包括电脑主板、服务器、路由器等,擅长于 PCB精细化设计及质量管控



#### 目录

- 总览: 定制最佳视窗
- 定制工具栏
- 开关浮动视窗
- 设置布线时option面板 显示内容
- 设定常用层
- 设置设计元素透明度
- 设置鼠线颜色
- •设定"数据提示"

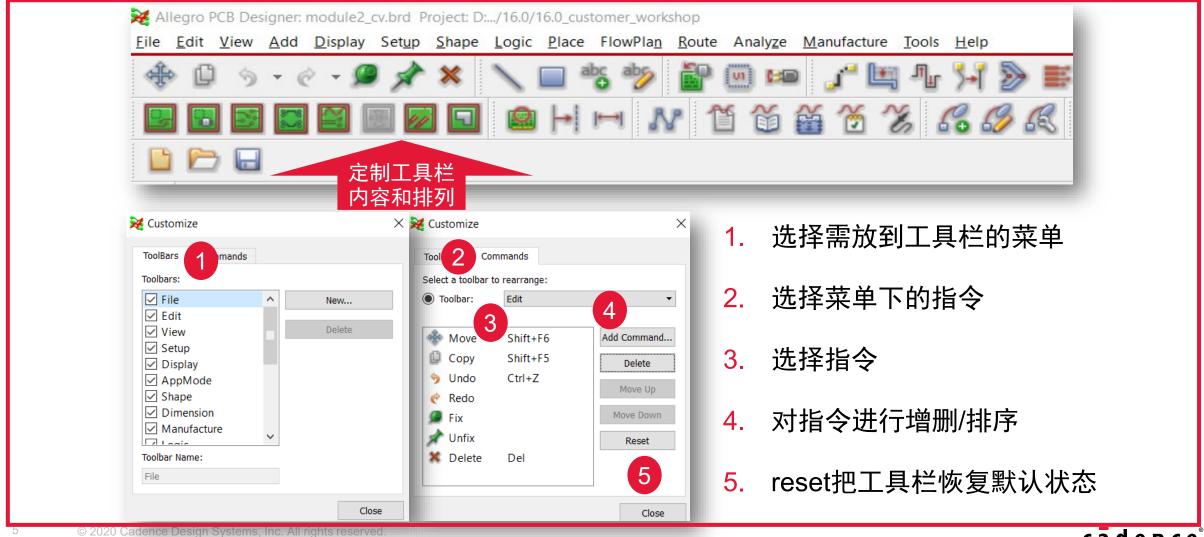


# 总览: 定制最佳视窗



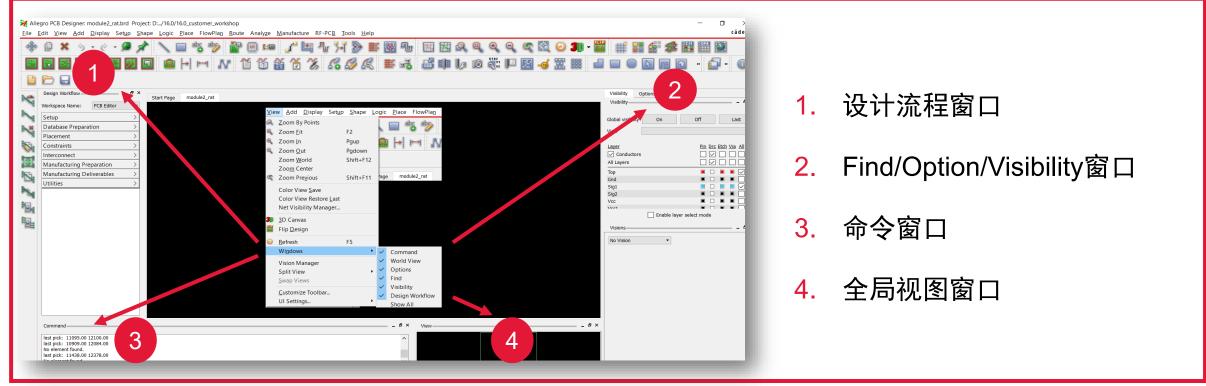
#### 定制工具栏

• 菜单路径: View – Customize Toolbars



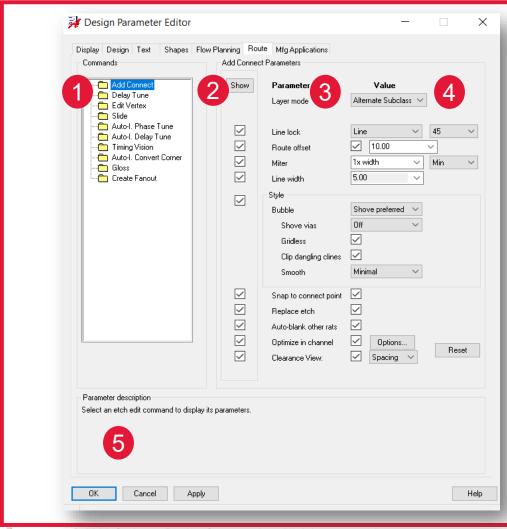
#### 开关折叠"浮动视窗"

- 菜单路径: View Windows
- 该指令控制Workflow/Find/Option/Visibility/Command/World View等浮动窗口的开关,可根据需求保留常用选项,以扩大设计窗口
- 点击各个浮动视窗的最小化按钮, 可将其折叠



# 设置布线时 Option面板显示内容

• 菜单路径: Set up – Design Parameter Editor-Route

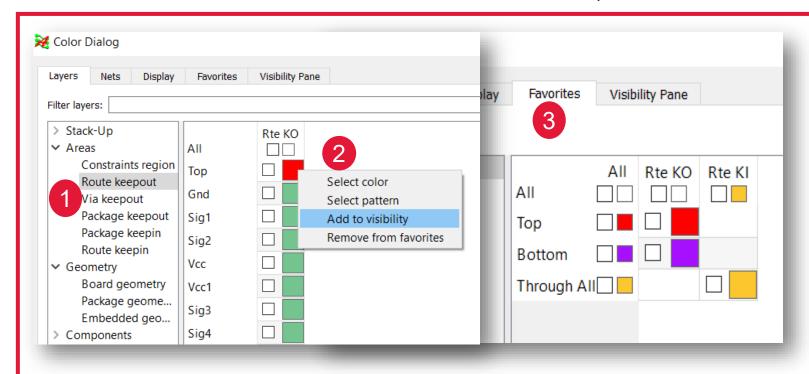


指令中各选项释义:

- 1. 选定想要设置的命令
- 2. 设定哪些选项需要在option面版显示:建议只选择经常用的设置,这样可以提升应用中选择的准确度和效率
- 3. 参数名称
- 4. 参数数值设定
- 5. 各参数的详细说明

#### 设定常用层

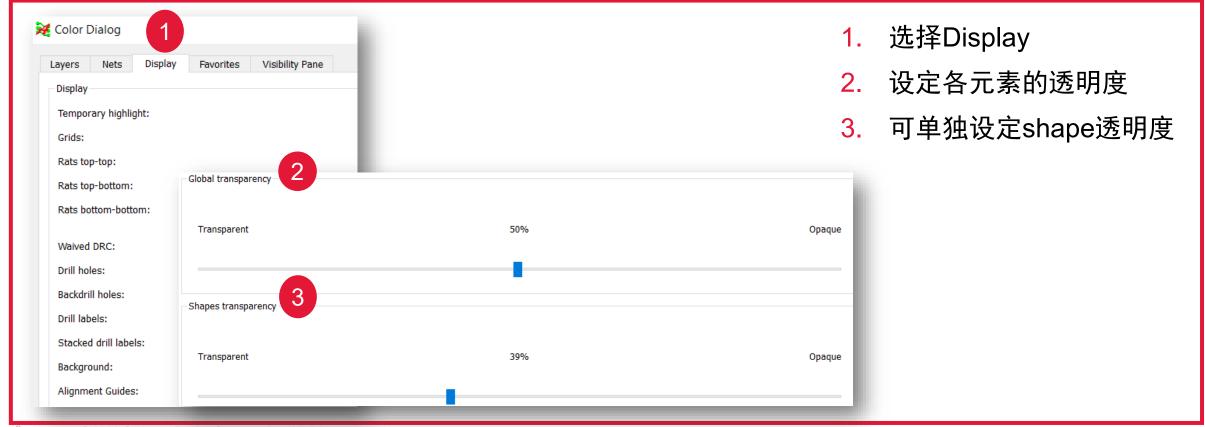
- 菜单路径: Display- Color/Visibility-Favorites
- Color Dialog中包含非常多的层数,但是PCB设计中并不会全部用到,这与PCB类型及设计复杂度有关
- 为了快速定位和选择所需层面,可定制常用层面,便于选择



- 1. 选定所需层面
- 2. 选定子层面并将其加入到 常用类
- 3. 在常用类中即可快捷定位 到所选层

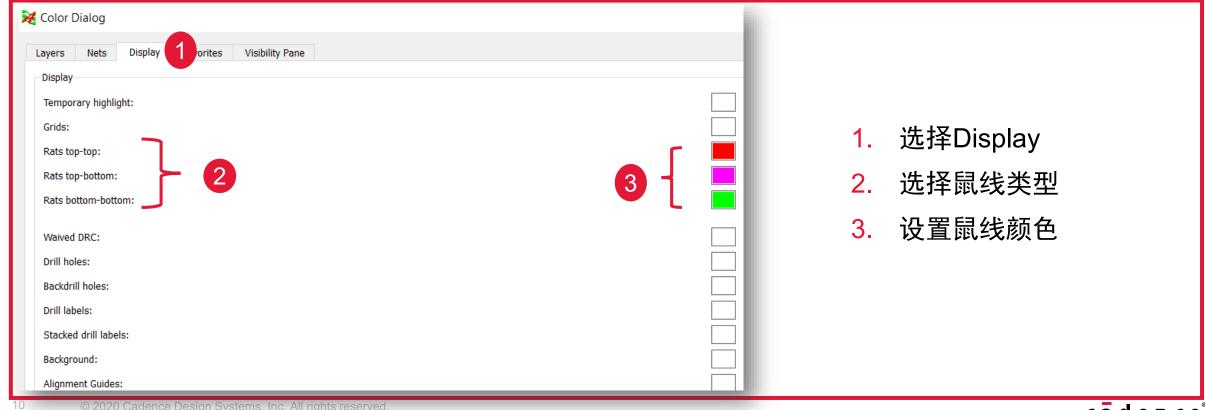
### 设置设计元素的透明度

- 菜单路径: Display- Color/Visibility-Display
- 在某些设计场景下,需要提高整个设计的可视性,将设计元素透明化显示,便于实时调整设计



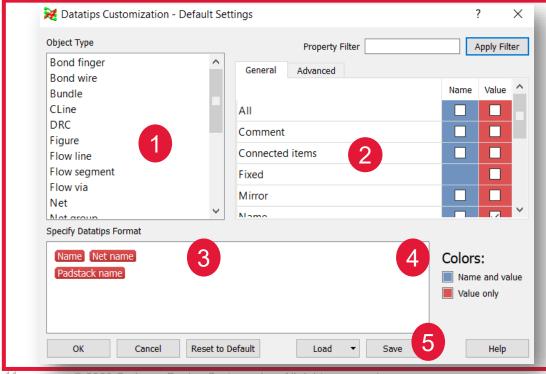
#### 设置鼠线颜色

- 菜单路径: Display- Color/Visibility-Display
- 调整布局、规划布线方案、考虑走线顺序时,如果鼠线都是一个颜色, 完全没法区分器件层面,设计者整体感知不理想。这时,可以考虑将鼠 线根据器件所在层面进行区分



#### 设置"数据提示"

- 菜单路径: Set up Datatips Customization
- custdatatips.cdt文件是调用文件,默认文件存储路径为: <installation directory>/share/pcb/text
- 用户自定义的文件,文件名与默认的相同,保存于pcbenv路径



#### 设置步骤及说明:

- 1. 选定想要设置的对象
- 2. 设定该对象所包含的元素
- 3. 确定"数据提示"的格式
- 4. 设定名称和数值的颜色
- 5. 保存所选择的设置并点击ok

# cādence®

© 2020 Cadence Design Systems, Inc. All rights reserved worldwide. Cadence, the Cadence logo, and the other Cadence marks found at <a href="www.cadence.com/go/trademarks">www.cadence.com/go/trademarks</a> are trademarks or registered trademarks or Cadence Design Systems, Inc. Accellera and SystemC are trademarks of Accellera Systems Initiative Inc. All Arm products are registered trademarks or trademarks or trademarks or service marks owned by MIPI Alliance. All PCI-SIG specifications are registered trademarks or trademarks are the property of their respective owners.