TECNOLOGIAS DE LA INFORMACION Ε Z R X T В Ы 0 ٧ Z T 0 Ε C E T K Н C A 0 Α n D R 0 Т D Ν 0 С Ι М S Ι G Q S Ε S С J Ń Z Ι Α C U E 0 R Ε T R Ι F Н Т n Ν М E Т S T S 9 Т М E P D В Ε E 0 D T Р U U F R C S F C G Ν T D Α F Т F D Α Ń S R 0 S Ι S A R C 0 Ε Н С 0 Ι T 0 S В A G М

TECNOLOGIAS DE LA INFORMACION R М В G М Ν 0 T 0 Ε T C C Z K E Α A 0 n D O С U D Ν O C Ι М Ε S Т G A Ι S C C T 7 A C U Ε N Ε K T Р F T n T Т Δ Ш P М S Ι S S O E 0 Ε М С Ε S Т Ε 0 Р S D F F C G Ν Т F Т D A 0 T S Ι S T Н A G 0 T M 0 S В Ι

TECNOLOGIAS DE LA INFORMACION U Ε 0 М S R B Z R X T X O G Ы М Ν 0 Z T 0 K Ε Н С A 0 0 D 0 T 0 C Ι S Ι S G A G S F L Ι T Q J T R Ń Z S Υ Α C F O R E T K Н Ι 0 Ι N T S S T P D D R A D C F Т Т Н В F S Т F 0 D J U U F T C 5 Ε C Ι D A Ε T R Ε D S S R 0 Н Ν X М R 0 C Ε S 0 X Ν Т U A G 0 R Ι 0 S В

TECNOLOGIAS DE LA INFORMACION Ε T 0 М R S Ń B 7 O М R G Ы Ν Т 0 0 Ε Т K Ε Н С C A 0 0 D C U D S Ι A S Ι С С T S Τ Н Κ Υ Z М A Ń C E R Т F K Р Ι 0 Ι T U S S P O R Ε М A D C T S Т 0 D F 0 F D F F E S Ε C Ι Ε R Н T D A S Ι S Н X 0 Н Ν Х M P R 0 C Ε S 0 0 Ν Т A G 0 R Ι 0

TECNOLOGIAS DE LA INFORMACION U R Ń T D R В R F Н Т 0 М Α Α 0 X 7 Т O R R X 5 М Α В G Ы 0 ٧ Z T Ε Н C 0 C S T Q S Ε S C G A G Ι L C Ń T R T Т O J R 7 М S Ш Α C U F 0 R Ε T Ι М Ε T S M Н 0 D D R R D R М Ε D D C Н В F F Т Т S Т Ε 0 D J U U F Ε T С S Ε G D E Ń S R 0 Ι S A R T Н Н Р R C 0 N 0 Н Ν X М R 0 F S 0 X Н C G 0 R Ι T М 0 S В

TECNOLOGIAS DE INFORMACION Α R Ń D R Α 0 В F н Т 0 М T S O В U R X М R G Ы Ν 0 0 Ε T K С C 0 D F S Ι S S C C G Α Ι Ν Ń Т R K 7 S Т н Ш Α Ń C U Ε N C R E K Т Р Ι 0 U Ι S S Ε P 0 R Ε R D М Н A Н n C F n Т S Т Ε 0 D Р Ε С S Ε С T G A Ń 0 T S Ι S R S T М Н Н Р R C Ε S 0 R X 0 Н Ν X М 0 0 Ν S Н J U A G 0 Ι T М 0 В

- ALGORITMO, CACHE, COMPUTACION, COMPUTADORA, CORE, CPU, FALSE, HARDWARE
- HYPERTHREADING, INPUT, LOGICA, MOTHERBOARD, OUTPUT, PERIFERICOS, PROCESO
- RAM, SEMICONDUCTOR, SISTEMA, SOC, SOFTWARE, SSD, TRANSISTOR, TRUE