1/0控制方式(1/3)

(1) 可编程I/O (轮询/查询)

由CPU代表进程给I/O模块发I/O命令,进程进入忙等待,直到操作完成才继续执行

(2) 中断驱动I/O

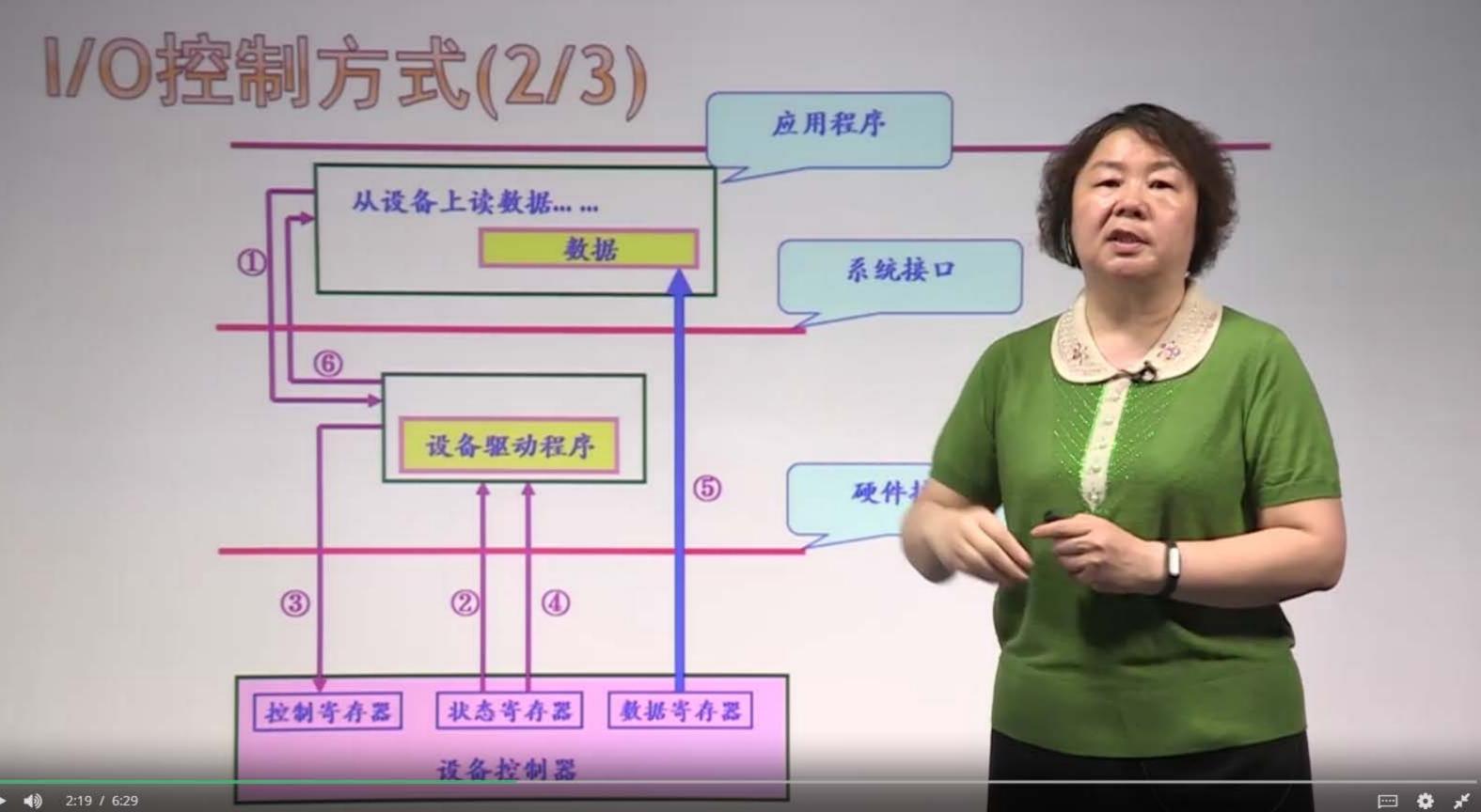
为了减少设备驱动程序不断地询问控制器状态寄存器的开销

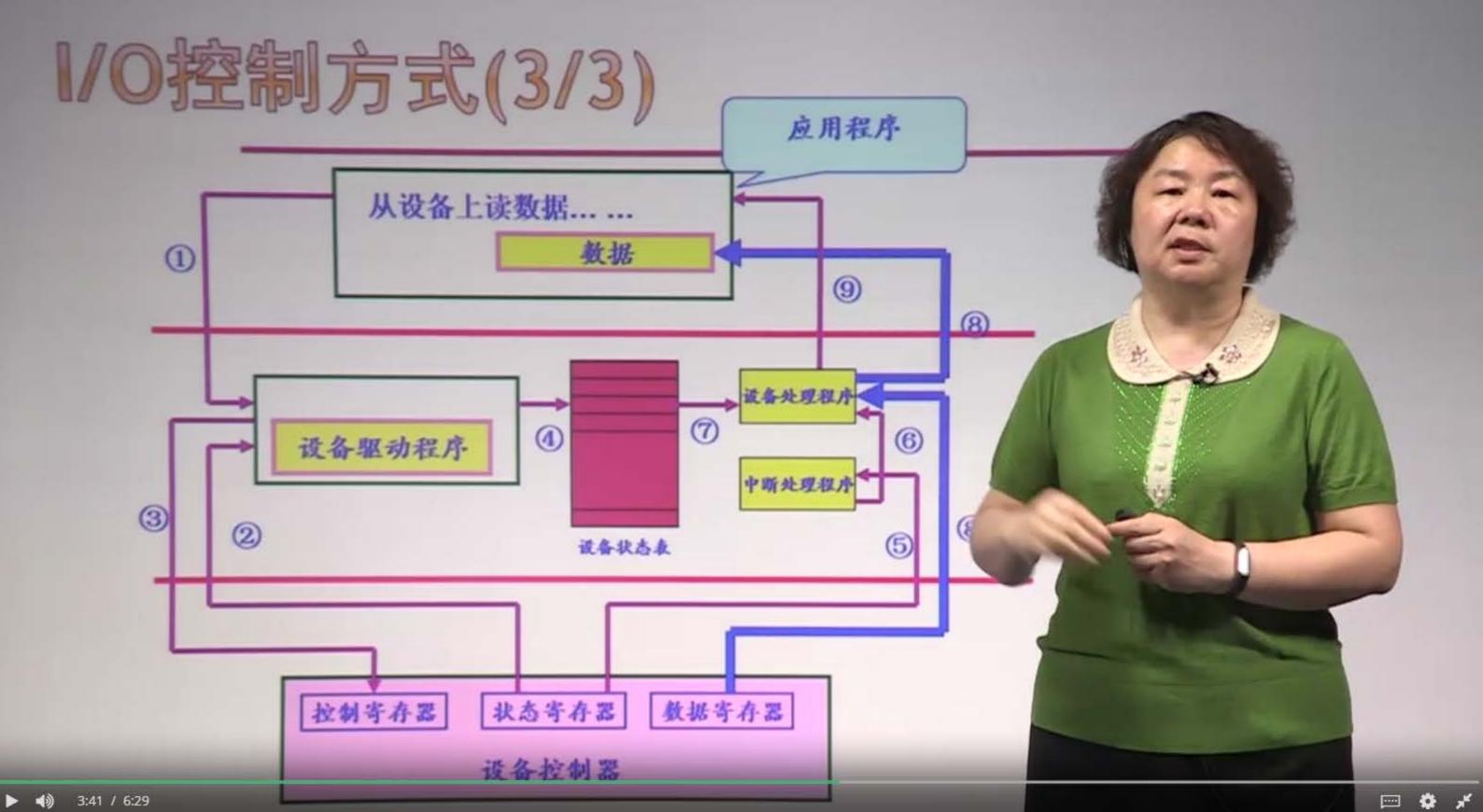
I/O操作结束后,由设备控制器主动通知设备驱动程序

(3) DMA

	无中断	使用中断
通过处理器实现 1/0-内存间的传送	可编程I/O	中斯
1/0-内存间直接传		直接存储器访问 (DMA)







1/0部件的演化

1. CPU直接控制外围设备

2. 增加了控制器或I/O部件, CPU使用非中断的可编程I/O CPU开始从外部设备接口的具体细节中分离出来

3. 与2相同,但采用了中断方式 CPU无需花费等待执行一次I/O操作所需的时间,效率提高

性能/CPU与

4. I/O部件通过DMA直接控制存储器 可以在没有CPU参与的情况下,从内存中移出或者往内存中 移入一块数据,仅仅在传送开始和结束时需要CPU干预

5. I/O部件增强为一个单独的处理器,有专门为I/O设计的指令集; CPU指导I/O处理器执行内存中的一个I/O程序。I/O处理器不没有CPU干涉的情况下取指令并执行这些指令

6. I/O部件有自己的局部存储器(其本身就是一台计算机) 使用这种体系结构可以控制许多I/O设备,并且使需要CPU参与程度降到最小(通常用于控制与交互终端的通信,I/O处理器负责大多数控制终端的任务)



· 么再演化I/O部件就增强了一个单独的处理器, 有专门为I/O设计的指令, 那么,CPU实际上就是指导这 个I/O处理器来执行内存的一个I/O程序,所以I/O处理器在没有CPU干预的情况下,可以去取指令然后执 行这些指令。最后,I/O部件具有了自己的存储器,那么它实际上就是一台计算机了。那么,通过这样 一个体系结构 通过这样的计算机,就可以控制各种各样的外部设备, 并且使得对CPU的需要越来越少, 那么它的功能就变得越来越强大,那么这就是I/O部件的演化过程。 当然啦,在不同的计算机系统当中, 可以采用不同的I/O部件。 主要的,这种演化过程就体现了 性能这上面的考虑,使得CPU与I/O的操作分 离, CPU做它要做的一些运算的事情,而I/O这部分通过 不同的I/O部件来控制I/O的传输过程。