

Trabajo Final de Graduación

Bitácora de Trabajo - Entrega 2

David F. Duarte Sánchez
II Semestre 2024

1. Semana 7

1.1. Corrección de anteproyecto

Fecha de trabajo: 23/08/2024.

Objetivo: Corrección de observaciones realizadas a la Tesis.

Reporte de actividades
<ul style="list-style-type: none">- Restructuración de la sección de marco teórico, se acuerda que el mismo será compuesto por no mas de 10 páginas, en las cuales se hablara de temas como lo son ¿Que es la estimación?, ¿Que es el control?, ¿Que son los procesadores embebidos? ¿Que es un marco de trabajo?, ¿Que es el model to model transformation? y ¿Que es el código embebido?, además de esto se estructura una revisión literaria no mayor a 4 años de antigüedad y el estado del arte.- Se trata de evitar mencionar mucho el tema de control automático en la tesis, esto con el fin de evitar que el lector crea que es una tesis que se basara en realizar control automático, si no que más bien quede claro desde el inicio que se trabajara en sistemas embebidos que deberán de correr los modelos de control que ya nos den desarrollados- Finalmente se revisa la presentación que se presentara a los profesores asesores, a los cuales se les presentara la propuesta de anteproyecto con el fin de obtener realimentación por parte de ellos y asi mejorar la propuesta antes de la evaluación de la misma.- Se establece como marco de trabajo a utilizar Yocto Project y se comienza a buscar la forma de encontrar una distribucion de linux la cual pueda soportar el modelo de board support package con el cual se debiera de generar la solucion.
Productos obtenidos
<p>Se comienza a trabajar en la reestructuracion del marco teorico usando las preguntas mencionadas anteriormente como generadores, esto con el fin de aclarar al lector algunos de los conceptos basicos que va a requerir para poder comprender el hilo condustor del trabajo escrito.</p> <p>El tema de control electrico se menciona de forma muy superficial en la tesis, solamente se explica que es el control automatico y por que es de relevancia en el desarrollo de esta tesis, pero se explica de forma explicita que el conjunto de flujos de trabajo a desarrollar en esta tesis se encontraran ubicados en el medio mas no seran parte fisica del control electrico realizado.</p> <p>Ademas por otro lado se comienza a trabajar en el primer capitulo de la tesis en donde se debe de seleccionar el numero de parte de la tarjeta de desarrollo con la cual se plantea el desarrollo del proyecto, se establece el uso de la tarjeta de desarrollo Zeadbord, la cual debiera de trabajar bajo el marco de trabajo de Yocto, para esto se debiera de seguir el manual que se adjunta en ??</p>

Como se menciono anteriormente se logro encontrar un BSP disponible para la Zead-Board, el mismo se encuentra actualmente disponible para la distribucion de Yocto Zeus la cual tuvo el lanzamiento en el anno de 2019, por tanto es necesario instalar

Ubuntu 18.04 para poder llevar a cabo la elaboracion del conjunto de flujos de trabajo. Los mismos se realizan siguiendo esta serie de pasos.

Tabla con las versiones de Yocto

Cuadro 1

Codename	Yocto Project Version	Release Date	Current Version	Support Level	Poky Version	BitBake branch
Zeus	3.0	October 2019	3.0.4 (August 2020)	EOL	22.0.3	1.44
Dunfell	3.1	April 2020	3.1.33 (May 2024)	EOL - LTS ¹	23.0	1.46

Tabla con las versiones de bsp segun el repo de xilinx

Indicar que se sigue bajo la investigacion si hay algunas version lts que soporte el zedboard

```

1 sudo apt-get install gawk wget git-core diffstat unzip texinfo
2 gcc-multilib build-essential chrpath socat cpio python python3
3 python3-pip python3-pexpect xz-utils debianutils iputils-ping
4 python3-git python3-jinja2 libegl1-mesa libsdl1.2-dev pylint3
5 xterm
6
7 git clone -b zeus https://git.yoctoproject.org/git/poky
8 cd poky
9
10 git clone -b zeus https://github.com/Xilinx/meta-xilinx
11 git clone -b zeus https://github.com/openembedded/meta-openembedded.git
12
13 source oe-init-build-env
14
15 echo "MACHINE??=\"zedboard-zynq7\" >> conf/local.conf
16 echo "IMAGE_FEATURES += \"package-management\" >> conf/local.conf
17 echo "DISTRO_HOSTNAME = \"zynq\" >> conf/local.conf
18
19 bitbake-layers add-layer ../meta-xilinx/meta-xilinx-bsp/
20 bitbake-layers add-layer ../meta-openembedded/meta-oe/
21
22 bitbake core-image-minimal

```

- Zynq:
 - [Zynq \(QEMU\)](#) - `qemu-zynq7` (QEMU Support)
 - [Xilinx ZC702](#) - `zc702-zynq7` (with QEMU support)
 - [Xilinx ZC706](#) - `zc706-zynq7` (with QEMU support)
 - [Avnet MicroZed](#) - `microzed-zynq7`
 - [Avnet PicoZed](#) - `picozed-zynq7`
 - [Avnet/Digilent ZedBoard](#) - `zedboard-zynq7`
 - [Digilent Zybo](#) - `zybo-zynq7`
 - [Digilent Zybo Linux BD](#) - `zybo-linux-bd-zynq7`

Figura 1: BSP Xilinx