

Tecnológico de Costa Rica
Escuela de Ingeniería Electrónica
Programa de Licenciatura en Ingeniería Electrónica



**Desarrollo de un conjunto de flujos de trabajo
para la implementación de software a bordo de
computadoras de guía, navegación y control espacial**

Informe de Trabajo Final de Graduación para optar por el título de
Ingeniero en Electrónica con el grado académico de Licenciatura

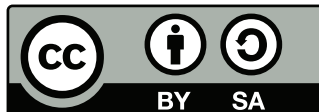
David Duarte Sánchez

Borrador de 26 de agosto de 2024

El documento **Requisitos para la entrega de Trabajos Finales de Graduación** a las bibliotecas del TEC indica que usted debe incluir la licencia de Creative Commons en la página siguiente de la portada.

Asegúrese entonces de **elegir la licencia correcta**, y ajustar el texto abajo a su selección.

Es necesario que **descargue el ícono** correcto en formato vectorial, y lo coloque en el directorio **fig/**.



Este trabajo titulado *Desarrollo de un conjunto de flujos de trabajo para la implementación de software a bordo de computadoras de guía, navegación y control espacial* por David Duarte Sánchez, se encuentra bajo la Licencia Creative Commons **Atribución-ShareAlike 4.0 International**.

Para ver una copia de esta Licencia, visite <http://creativecommons.org/licenses/by-sa/4.0/>.

Declaro que el presente documento de tesis ha sido realizado enteramente por mi persona, utilizando y aplicando literatura referente al tema e introduciendo conocimientos y resultados experimentales propios.

En los casos en que he utilizado bibliografía he procedido a indicar las fuentes mediante las respectivas citas bibliográficas. En consecuencia, asumo la responsabilidad total por el trabajo de tesis realizado y por el contenido del presente documento.

David Duarte Sánchez

Cartago, 26 de agosto de 2024

Céd: 1-0123-0456

Instituto Tecnológico de Costa Rica
Escuela de Ingeniería Electrónica
Trabajo Final de Graduación
Acta de Aprobación

Defensa de Trabajo Final de Graduación
Requisito para optar por el título de Ingeniero en Electrónica
Grado Académico de Licenciatura

El Tribunal Evaluador aprueba la defensa del trabajo final de graduación denominado *Desarrollo de un conjunto de flujos de trabajo para la implementación de software a bordo de computadoras de guía, navegación y control espacial*, realizado por el señor David Duarte Sánchez y, hace constar que cumple con las normas establecidas por la Escuela de Ingeniería Electrónica del Instituto Tecnológico de Costa Rica.

Miembros del Tribunal Evaluador

Dr. Alfonso Chaves Jiménez
Profesor Lector

Ing. William Marín Moreno
Profesor Lector

Dr. Johan Carvajal Godínez
Profesor Asesor

Cartago, 26 de agosto de 2024

Instituto Tecnológico de Costa Rica
Escuela de Ingeniería Electrónica
Trabajo Final de Graduación
Tribunal Evaluador
Acta de Evaluación

Defensa del Trabajo Final de Graduación
Requisito para optar por el título de Ingeniero en Electrónica
Grado Académico de Licenciatura

Estudiante: **David Duarte Sánchez** Carné: 2017239606

Nombre del proyecto: *Desarrollo de un conjunto de flujos de trabajo para la implementación de software a bordo de computadoras de guía, navegación y control espacial*

Los miembros de este Tribunal hacen constar que este trabajo final de graduación ha sido aprobado y cumple con las normas establecidas por la Escuela de Ingeniería Electrónica del Instituto Tecnológico de Costa Rica y es merecedor de la siguiente calificación:

Nota del Trabajo Final de Graduación: _____

Miembros del Tribunal Evaluador

Dr. Alfonso Chaves Jiménez
Profesor Lector

Ing. William Marín Moreno
Profesor Lector

Dr. Johan Carvajal Godínez
Profesor Asesor

Cartago, 26 de agosto de 2024

Resumen

El resumen es la síntesis de lo que aparece en el resto del documento. Tiene que ser lo suficientemente conciso y claro para que alguien que lo lea sepa qué esperar del resto del trabajo, y se motive para leerla completamente. Usualmente resume lo más relevante de la introducción y contiene la conclusión más importante del trabajo.

Es usual agregar palabras clave, que son los temas principales tratados en el documento. El resumen queda fuera de la numeración del resto de secciones.

Evite utilizar referencias bibliográficas, tablas, o figuras en el resumen.

Palabras clave: GNC, Sistemas, procesadores embebidos, marcos de trabajo, model to model transformation, código embebido

Abstract

Same content as the Spanish version, just in English. Check [this site](#) for some help with the translation. For instance, the following is the automatic translation from a previous version of the “Resumen”.

The abstract is the synthesis of what appears in the rest of the document. It has to be concise and clear enough so that someone reading it knows what to expect from the rest of the text, and is motivated to read it in full. It usually summarizes the most relevant parts of the introduction and contains the most important conclusion of the work.

It is usual to add keywords, which are the main topics covered in the document. The abstract is left out of the numbering of the rest of the sections.

Avoid using bibliographical references, tables, or figures in the abstract.

Keywords: word 1, word 2,

a mis queridos padres

Agradecimientos

El resultado de este trabajo no hubiese sido posible sin el apoyo de Thevenin, Norton, Einstein y mi querido amigo Ohm.

Usualmente se agradece aquí a la empresa o investigador que dio la oportunidad de realizar el trabajo final de graduación.

No debe confundir el agradecimiento con la dedicatoria. La dedicatoria es usualmente una sola línea, con la persona a quien se dedica el trabajo.

El agradecimiento es un texto más elaborado, de carácter personal, en donde se expresa la gratitud por la oportunidad, el apoyo brindado, la inspiración ofrecida, el acompañamiento moral, etc.

David Duarte Sánchez

Cartago, 26 de agosto de 2024

Índice general

Índice de figuras	III
Índice de tablas	IV
Revisar	V
1. Introducción	1
1.1. El cambio climático y la electrónica	1
1.2. Antecedentes	2
1.3. La disipación de energía en el reactor 42	2
1.4. Sistema de almacenamiento energético	2
1.5. Objetivos y estructura del documento	3
2. Marco teórico	4
2.1. Estimación	4
2.2. Control	5
2.3. Procesadores embebidos	5
2.3.1. Cortex-A9	5
2.3.2. Tarjeta de desarrollo ZedBoard	6
2.4. Marcos de trabajo	7
2.4.1. YOCTO	7
2.5. Transformación de modelo a modelo	7
2.5.1. MATLAB Embedded Coder	8
2.6. Código embebido	8
2.7. Revisión literaria	8
2.8. Estado del arte	8
3. Solución propuesta	9
4. Resultados y análisis	10
5. Conclusiones	11
Bibliografía	12
A. Demostración del teorema de Nyquist	13

Índice alfabético

14

Índice de figuras

1.1. Diagrama de bloques.	3
-----------------------------------	---

Índice de tablas

2.1. Especificaciones generales de la tarjeta de desarrollo ZeadBoard	6
---	---

Revisar

Capítulo 1

Introducción

En la *introducción* deben quedar completamente claros los siguientes aspectos, cuyo significado depende del tipo concreto de tesis:

- Contexto
- Antecedentes
- Problema concreto
- Esbozo de solución
- Objetivos y estructura

Una buena introducción debe lograr que el lector tenga interés de leer el resto del tesis.

Es recomendable dividir la tesis en secciones, nombradas cada una de acuerdo a su contenido. **Jamás**, utilice los nombres de la guía como “*Problema existente e importancia de su solución*”, sino algo como “La deforestación en Costa Rica” o lo que se adecúe a su problema en particular.

Recuerde que en español solo la primera letra del título va en mayúscula (exceptuando nombres propios, por supuesto). Algunos recursos adicionales a esta guía los encuentra en.

1.1. El cambio climático y la electrónica

El contexto corresponde al entorno donde se desarrolla el proyecto de tesis, que puede ser el área general de aplicación, un dominio de problemas, etc.

De nuevo, no use un título genérico como “Contexto”, sino algo asociado directamente a su trabajo.

1.2. Antecedentes

Si su proyecto se circunscribe en otro proyecto mayor, en el que han participado otros estudiantes de grado y postgrados, y ya existen tesis o artículos publicados, en esta sección se hace una breve reseña de esos trabajos previos, con el objetivo de contextualizar en dónde calza concretamente el trabajo actual dentro de ese otro proyecto mayor. Por ejemplo, Fulano en exploró si un diodo puede funcionar como fuente de energía infinita, hipótesis que no logró comprobar.

En proyectos relativamente aislados, no es necesaria esta sección.

Dependiendo de cada trabajo concreto, esta sección puede desplazarse a otro lugar dentro de la introducción donde tenga más sentido, pero usualmente se encuentra aquí justo antes de presentar el problema técnico concreto tratado en su proyecto.

1.3. La disipación de energía en el reactor 42

En esta sección usted debe exponer su problema concreto. Debe enlazar el contexto general, expuesto en las secciones anteriores, con el problema concreto que este trabajo resuelve.

Al final de esta sección, el problema concreto se sintetiza usualmente en una frase de planteamiento del problema de ingeniería o pregunta generadora de la investigación de ingeniería. Esta frase o pregunta debería ser una consecuencia a la que se llega después de realizar el desarrollo del contexto. Si el problema es de carácter científico, aquí puede plantearse la hipótesis de la investigación científica.

Del planteamiento del problema se deriva cuál es el objetivo del trabajo en particular, que a su vez debe conducir al lector de forma natural al esbozo de la solución del problema a tratar en este informe.

1.4. Sistema de almacenamiento energético

Después de las secciones anteriores ya ha guiado al lector hasta este punto en donde solo resta presentar una propuesta general de solución del problema técnico concreto.

Para aclarar la solución se hace uso de un diagrama de bloques (ver [figura 1.1](#)) o diagrama de flujo general, es decir, desde un nivel de abstracción muy alto, donde no sea necesario entrar en detalles técnicos, porque aun no han sido expuestos.

Nótese que un diagrama de bloques es distinto a un diagrama de etapas. En general para este informe se prefiere el diagrama de bloques, pues el diagrama de etapas tiene una connotación de documentación de bitácora, que no es el objetivo de este informe. Aquí se debe explicar cómo reproducir los resultados a que finalmente se llegó, en vez de explicar

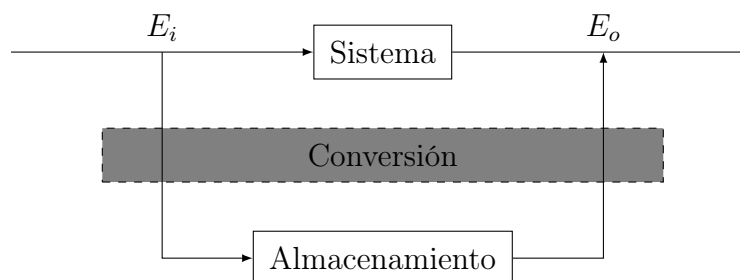


Figura 1.1: Diagrama de bloques del sistema propuesto de almacenamiento energético, como ejemplo de código TikZ insertado directamente en el texto (ver archivo `intro.tex`, línea 132).

el proceso circunstancial y particular que usted siguió para hacerlo; es decir, el proceso que usted siguió posiblemente requirió pruebas fallidas y otras exploraciones que no viene al caso explicar aquí (pero que usted sí documenta en su bitácora, que es otro documento aparte), sino que aquí lleva al lector por la ruta de éxito directamente.

Usualmente este diagrama y su breve explicación dictan cuál será la estructura del resto del documento, pues usted en el **capítulo 2** deberá explicar los fundamentos teóricos que cada bloque en esa solución requiere, y en el **capítulo 3** presentará una versión con mayor detalle de esa solución, en donde ya considera lo expuesto en el marco teórico.

1.5. Objetivos y estructura del documento

Esta plantilla LaTeX tiene como objetivo simplificar la construcción del documento de tesis, presentando ejemplo de figuras y tablas, así como otorgar una plataforma de compilación en GNU/Linux que simplifique la administración de todo el documento.

La última sección de la introducción usualmente sí tiene un título estandar que es “Objetivos y estructura del documento”, donde se presentan *en prosa* los objetivos general y específicos que ha tenido el proyecto de tesis, así como la estructura de la tesis (por ejemplo, “en el siguiente capítulo se esbozan los fundamentos teóricos necesarios para explicar en el **capítulo 3** la propuesta realizada. . .”

Capítulo 2

Marco teórico

En este capítulo se presentan los conceptos teóricos que subyacen la propuesta de desarrollo de un conjunto de flujos de trabajo para la implementación de software a bordo de computadoras de guía, navegación y control espacial. La información expuesta se deriva tanto de conocimientos propios como información bibliográfica.

2.1. Estimación

La estimación implica el uso de modelos matemáticos y algoritmos para calcular las variables de estado del sistema. Estas variables son esenciales para comprender el comportamiento del sistema y para tomar decisiones informadas sobre su control. La estimación puede realizarse de dos maneras:

- Lazo abierto: En este enfoque, se utilizan modelos de estimación predefinidos sin retroalimentación, lo que significa que las estimaciones no se ajustan en función de las mediciones reales.
- Lazo cerrado: Este método ajusta las estimaciones en función de las mediciones reales y las salidas del sistema, lo que permite una mayor precisión y adaptabilidad.

Esta es crucial en aplicaciones donde las mediciones directas son difíciles o costosas de obtener, por ejemplo en los sistemas hidráulicos, la estimación de variables de estado permite optimizar el rendimiento y la eficiencia del sistema, asegurando que se mantengan las condiciones deseadas a pesar de las perturbaciones externas o errores en las mediciones [1]. La estimación es un componente clave en los sistemas de control, ya que facilita la comprensión y el manejo de sistemas complejos. Su implementación permite una operación más eficiente y efectiva, mejorando su capacidad de respuesta ante diversas condiciones operativas [2].

2.2. Control

Como se mencionó anteriormente la estimación es un componente clave en los sistemas de control, ya que este se enfoca en el desarrollo y diseño de sistemas capaces de regular y controlar variables de un proceso de manera autónoma. Estos sistemas utilizan sensores, actuadores y algoritmos de control para mantener las variables de interés dentro de los rangos permitidos, mejorando de esta forma la eficiencia, precisión y confiabilidad de los procesos. Su aplicación abarca desde sistemas espaciales hasta biorreactores y sistemas de iluminación.

2.3. Procesadores embebidos

Los procesadores embebidos son microprocesadores especializados en tareas dentro de un sistema más complejo. A diferencia de los procesadores de propósito general, estos están optimizados para ofrecer eficiencia energética, un tamaño compacto y costo reducido. Algunas de las características de los procesadores embebidos se presentan a continuación:

- Integración de periféricos: Incorporan periféricos específicos de la aplicación en un único chip, incluyendo temporizadores, puertos de entrada/salida y controladores de memoria.
- Arquitecturas de bajo Consumo: Diseñados para maximizar la duración de la batería en dispositivos portátiles, lo que es esencial para la operatividad de dispositivos móviles.
- Tamaño compacto: Su diseño permite reducir costos y facilitar la integración en espacios limitados, lo que los hace ideales para aplicaciones donde el espacio es crítico.
- Capacidad de respuesta en tiempo real: Pueden responder a eventos externos de manera predecible y determinista, lo que es crucial en aplicaciones que requieren una respuesta rápida y precisa.

2.3.1. Cortex-A9

Los procesadores embebidos basados en la arquitectura ARM Cortex-A9 se utilizan en aplicaciones de alto rendimiento y capacidades avanzadas de procesamiento. Aunque esta arquitectura no es un procesador embebido, sino más bien una familia de núcleos de procesador diseñado por ARM Holdings, los SoC que incorporan estos núcleos han demostrado ser una solución popular para aplicaciones embebidas [3]. Algunas de sus características son :

- Arquitectura de 32 bits basada en ARMv7-A.
- Alto rendimiento adecuado para aplicaciones exigentes como sistemas operativos embebidos, procesamiento multimedia y gráficos.
- Características avanzadas como unidades de coma flotante, unidades de procesamiento NEON para procesamiento multimedia y soporte para virtualización.

Algunos SoC que incorporan núcleos Cortex-A9 son:

- Nvidia Tegra 3: Combina cuatro núcleos Cortex-A9 y una GPU.
- Texas Instruments OMAP 4: Familia de SoC que combina núcleos Cortex-A9 y DSP.
- Xilinx Zynq-7000: Integra núcleos Cortex-A9 con lógica programable FPGA.

2.3.2. Tarjeta de desarrollo ZedBoard

La ZedBoard es una tarjeta de desarrollo basada en el Xilinx Zynq-7000 que como se menciono anteriormente integra núcleos Cortex-A9 con la lógica programable para Field Programmable Gate Array (FPGA). Esta plataforma es ideal para prototipar aplicaciones en el ámbito de sistemas embebidos. La tabla 2.1 resume las especificaciones que posee la tarjeta de desarrollo ZedBoard.

Tabla 2.1: Especificaciones generales de la tarjeta de desarrollo ZeadBoard

Especificación	Detalles
Procesador	Xilinx Zynq-7000 (XC7Z020)
Núcleos de Procesador	ARM Cortex-A9 de doble núcleo
Memoria DDR3	512 MB
Memoria Flash	256 MB QSPI
Almacenamiento	Tarjeta SD de 4 GB
Conectividad	Ethernet (10/100/1000 Mbps), USB OTG 2.0, USB-UART
Salidas de Video	HDMI (1080p), VGA de 8 bits, OLED 128x32
Audio	Códec de audio I2S
Puertos GPIO	54 pines GPIO
Interfaz de JTAG	Soporte para programación y depuración
Dimensiones	10.2 cm x 6.4 cm
Fuente de Alimentación	5V a través de conector de alimentación
Sistema Operativo	Soporte para Linux y otros sistemas embebidos
Expansión	Conectores Pmod y FMC para módulos adicionales

2.4. Marcos de trabajo

Los marcos de trabajo en sistemas embebidos son conjuntos de herramientas y bibliotecas que facilitan el desarrollo de aplicaciones en estos sistemas. Estos proporcionan una estructura que permite abordar los desafíos específicos que presentan los sistemas embebidos.

Los sistemas embebidos interactúan con su entorno físico, lo que requiere un diseño que no solo considere los resultados de las operaciones, sino también el cumplimiento de plazos y restricciones específicas. En este contexto, las propiedades no funcionales, como el consumo energético, la latencia, la fiabilidad y el manejo de recursos, son críticas para el diseño y optimización del rendimiento general del sistema [4]. Los frameworks juegan un papel fundamental al proporcionar herramientas y bibliotecas predefinidas, permitiendo a los desarrolladores centrarse en la lógica de la aplicación en lugar de lidiar con los detalles de bajo nivel del hardware, lo que acelera el proceso de desarrollo y reduce la posibilidad de errores. Ejemplos de frameworks populares en sistemas embebidos incluyen Robot Operating System (ROS), utilizado en aplicaciones de robótica, y FreeRTOS, un sistema operativo de tiempo real diseñado para microcontroladores y sistemas embebidos [5].

2.4.1. YOCTO

Yocto es un marco de trabajo (framework) popular utilizado en el desarrollo de sistemas embebidos, especialmente en la creación de distribuciones de Linux personalizadas para hardware específico. Yocto utiliza un proceso de construcción cruzada, lo que significa que el código se compila en una plataforma diferente a la que se ejecutará, permitiendo que el código se optimice para el hardware específico del sistema embebido [6].

Una de las principales ventajas de Yocto es su flexibilidad en la configuración del sistema, permitiendo a los desarrolladores seleccionar paquetes específicos, configurar opciones de compilación y personalizar el sistema operativo según sus necesidades. Además, Yocto fomenta la reutilización de código a través de capas, que son colecciones de recetas, configuraciones y parches que se pueden agregar o eliminar fácilmente del flujo de trabajo de construcción [6].

2.5. Transformación de modelo a modelo

La transformación de modelo a modelo se refiere a un proceso en el que un modelo se convierte en otro, manteniendo la esencia de su estructura y funcionalidad, pero adaptándose a nuevas necesidades o contextos. Este concepto es fundamental en la Ingeniería de Software, especialmente dentro de la Arquitectura Dirigida por Modelos (MDA), donde se busca facilitar la interoperabilidad y la portabilidad de sistemas a través de la transformación de modelos independientes de la computación (CIM) a modelos independientes

de la plataforma (PIM) y viceversa.

- Modelos de Datos a Modelos de Aplicación:
- Modelos de Negocio a Modelos de Implementación
- Modelos UML a Código Fuente

Para efectos de este trabajo el area de interes seran la transformación de UML a Código Fuente.

2.5.1. MATLAB Embedded Coder

El MATLAB Embedded Coder se adapta a esta definición de transformación de modelo a modelo, ya que permite a los usuarios generar código C y C++ a partir de modelos Simulink y Stateflow. Esto es especialmente útil en el desarrollo de sistemas embebidos, donde se requiere que los modelos de alto nivel se transformen en código que pueda ser ejecutado en hardware específico. Esta herramienta facilita la implementación de algoritmos y sistemas de control, asegurando que el modelo original se traduzca eficazmente en un formato que pueda ser utilizado en entornos de producción

2.6. Código embebido

El código embebido se refiere a un tipo de software diseñado para operar en dispositivos con recursos limitados, como microcontroladores y sistemas embebidos. Este código es fundamental en la programación de dispositivos electrónicos, permitiendo que estos realicen tareas específicas, como gestionar un sistema de automatización industrial o incluso operar en dispositivos móviles. Se caracteriza por su ejecución en dispositivos con recursos limitados, su capacidad para controlar dispositivos electrónicos, el uso de lenguajes de bajo nivel, la optimización de recursos y la necesidad de garantizar tiempos de respuesta determinísticos.

2.7. Revisión literaria

2.8. Estado del arte

Capítulo 3

Solución propuesta

Primero que todo, jamás utilice el título indicado arriba, sino algo relacionado con su solución: “Sistema de corrección de distorsión” o lo que competa a su tesis en particular.

Este capítulo puede separarse en varias secciones, dependiendo del problema concreto. Aquí los algoritmos o el diseño del sistema deben quedar lo suficientemente claros para que otra persona pueda re-implementar al sistema propuesto. Sin embargo, el enfoque no debe nunca concentrarse en los detalles de la implementación particular realizada, sino del diseño conceptual como tal.

Recuerdese que toda tabla y figura debe estar referenciada en el texto.

Capítulo 4

Resultados y análisis

En este capítulo se exponen los diseños experimentales realizados para comprobar el funcionamiento correcto del sistema. Por ejemplo, si se realiza algún sistema con reconocimiento de patrones, usualmente esta sección involucra las llamadas *matrices de confusión* donde se compactan las estadísticas de reconocimiento alcanzadas. En circuitos de hardware, experimentos para determinar variaciones contra ruido, etc. También pueden ilustrarse algunos resultados concretos como ejemplo del funcionamiento de los algoritmos. Puede mostrar por medio de experimentos ventajas, desventajas, desempeño de su algoritmo, o comparaciones con otros algoritmos.

Recuerde que debe minimizar los “saltos” que el lector deba hacer en su documento. Por tanto, usualmente el análisis se coloca junto a tablas y figuras presentadas, y debe tener un orden de tal modo que se observe cómo los objetivos específicos y el objetivo general del proyecto de tesis se han cumplido.

Capítulo 5

Conclusiones

Las conclusiones no son un resumen de lo realizado sino a lo que ha llevado el desarrollo de la tesis, no perdiendo de vista los objetivos planteados desde el principio y los resultados obtenidos. En otras palabras, qué se concluye o a qué se ha llegado después de realizado la tesis de maestría. Un error común es “concluir” aspectos que no se desarrollaron en la tesis, como observaciones o afirmaciones derivadas de la teoría directamente. Esto último debe evitarse.

Es fundamental en este capítulo hacer énfasis y puntualizar los aportes específicos del trabajo.

Es usual concluir con lo que queda por hacer, o sugerencias para mejorar los resultados.

Bibliografía

- [1] J. S. G. Merchán, M. F. Rodríguez, G. J. C. Méndez y M. F. H. Morales, «Evaluación de modelos aproximados para el diseño de control automático en sistemas de riego a canal abierto,» 2019. dirección: <https://api.semanticscholar.org/CorpusID:230388188>.
- [2] F. Mesa, R. Ospina-Ospina y G. Correa-Vélez, «Estimación de variables de estado (LA y LC) en sistemas de control,» *Revista UIS Ingenierías*, 2020. dirección: <https://api.semanticscholar.org/CorpusID:228853996>.
- [3] F. Schwiegelshohn y M. Hübner, «Design of an attention detection system on the Zynq-7000 SoC,» *2014 International Conference on ReConFigurable Computing and FPGAs (ReConFig14)*, págs. 1-6, 2014. dirección: <https://api.semanticscholar.org/CorpusID:18920120>.
- [4] P. G. de Aledo Marugán, «Simulación y verificación de propiedades no-funcionales para sistemas embebidos,» 2017. dirección: <https://api.semanticscholar.org/CorpusID:67290306>.
- [5] J. M. Herrera-López, Á. Galán-Cuenca, I. García-Morales, M. Rollón, I. Rivas-Blanco y V. F. Muñoz, «Entorno de trabajo ciber-físico para cirugía laparoscópica,» *Revista Iberoamericana de Automática e Informática industrial*, 2023. dirección: <https://api.semanticscholar.org/CorpusID:265202759>.
- [6] A. Leppakoski, E. Salminen y T. D. Hämmäläinen, «Framework for industrial embedded system product development and management,» *2013 International Symposium on System on Chip (SoC)*, págs. 1-6, 2013. dirección: <https://api.semanticscholar.org/CorpusID:21473510>.

Apéndice A

Demostración del teorema de Nyquist

El título anterior es solo un ejemplo ilustrativo. Éste teorema no ameritaría un apéndice pues es parte normal del currículum de Electrónica, pero apéndices usualmente involucran aspectos de esta índole, que se salen de la línea de la tesis, pero que es conveniente incluir por completitud.

Los anexos contienen toda información adicional que se considere pertinente agregar, como manuales de usuario, demostraciones matemáticas que se salen de la línea principal de la tesis, pero que pueden considerarse parte de los resultados del trabajo.

Índice alfabético

introducción, 1

objetivos, 3