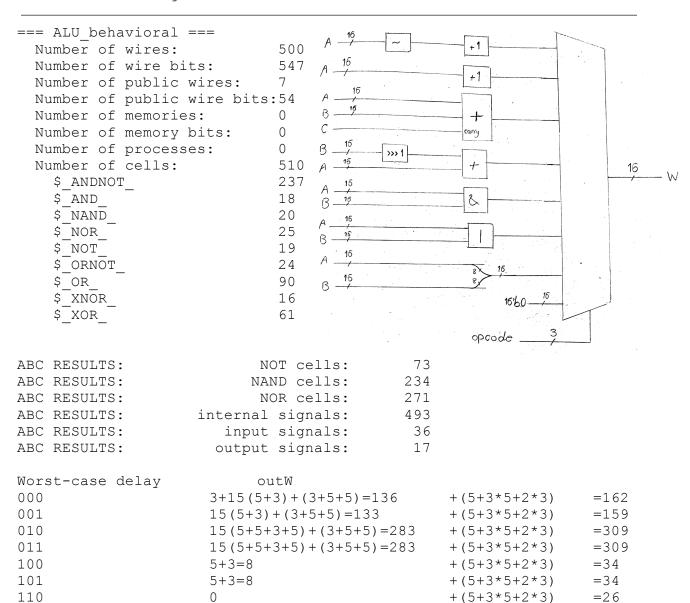
Computer Assignment 3 Digital Logic Design, ECE 367

Name: Reza Chehreghani Username: 810101401

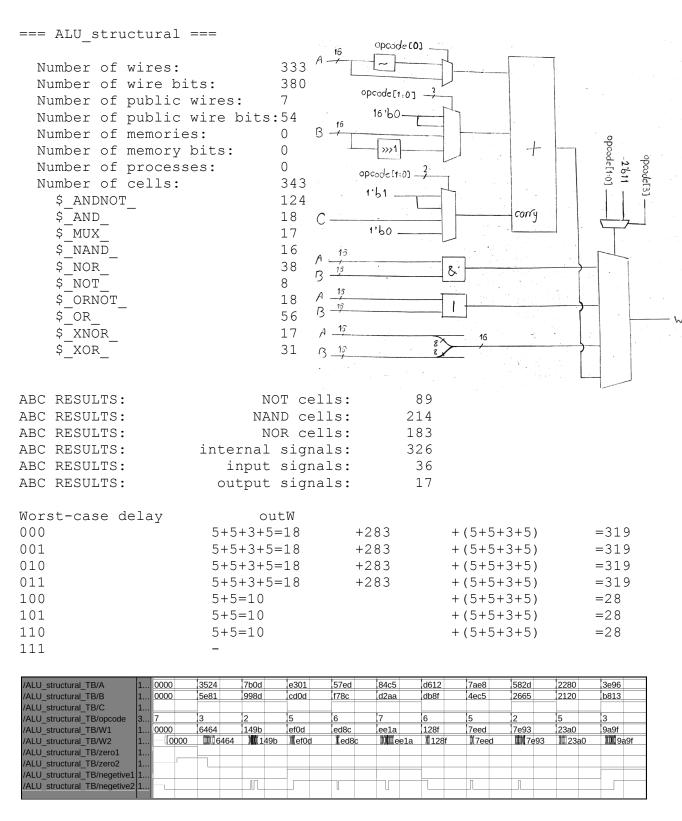


out zer: 4*5+3=23

out neg: 0

111

/ALU_behavioral_TB/A	1	0000	3524	7b0d	e301	57ed	84c5	d612	7ae8	582d	2280	3e96
/ALU_behavioral_TB/B	1	0000	5e81	998d	cd0d	f78c	d2aa	db8f	4ec5	2665	2120	b813
/ALU_behavioral_TB/C	1											
/ALU_behavioral_TB/opcode	3	7	3	2	5	6	7	6	5	2	5	3
/ALU_behavioral_TB/W1	1	0000	6464	149b	ef0d	ed8c	0000	128f	7eed	7e93	23a0	9a9f
/ALU_behavioral_TB/W2	1	0000	6464	149b	iii ef0d	∭ed8c	0000	[[128f	∭7eed	7e93	23a0	∭∭9a9f
/ALU_behavioral_TB/zero1	1											
/ALU_behavioral_TB/zero2	1											
/ALU_behavioral_TB/negetive:	١											
/ALU behavioral TB/negetive2	2 1								$\sqcup \sqcup$			



۳. همان طور که از شکل موجها پیداست؛ در بعضی نقاط ALU_structural سریعتر است و در دیگر نقاط ALU_behavioral سریعتر میباشد. اما به طور میانگین ALU_behavioral سریعتر عمل میکند؛ زیرا تعداد level کمتری دارد. پس از synthesis متوجه خواهیم شد که ALU_structural به شکل قابل توجهی از تعداد سختافزار کمتری استفاده میکند. زیرا از بعضی component ها به صورت مشترک استفاده کرده است.