

آزمایشگاه مدارهای تکنیک پالس

نيمسال دوم ۲۰-۰۱

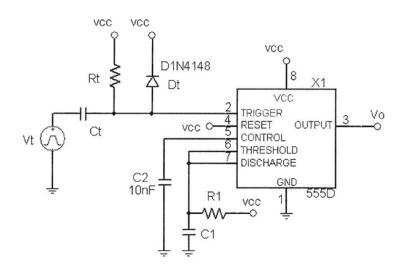
دانشکده مهندسی برق

پیش گزارش آزمایش شماره ۵ – برسی آی سی تایمر ۵۵۵

تهیه و تنظیم: رضا آدینه پور – ۹۸۱۴۳۰۳

بخش اول:

الف) مقادیر المان های مدار زیر را چنان انتخاب کنید تا زمان تاخیر منواستابل 1ms باشد. مقادیر مقاومت و خازن مشتق گیر بر اساس ماکزیمم فرکانس تریگر که 5KHz درنظر میگیرید، طرح نمایید. حداقل دامنه پالس های تریگر چقدر باید باشد؟



$$if \ Vcc = 9 \ V \rightarrow V_C(t) = V_C(t = \infty) + (V_C(t = 0^+) - V_C(t = \infty))e^{\frac{-t}{\tau}}$$

$$\rightarrow \frac{2}{3}Vcc = Vcc + (V_C(t = 0^+) - V_C(t = \infty))e^{\frac{-t}{\tau}}$$

$$\rightarrow 6 = 9 + (0 - 9)e^{\frac{-t}{\tau}} \xrightarrow{\tau = R_1C_1} t = R_1C_1 \ln(3) \rightarrow R_1C_1 = 0.91 \ ms \rightarrow$$

$$\boxed{R_1 = 130 \ Kohm}$$

$$\boxed{C_1 = 7 \ nF}$$

حداقل دامنه پالس های تریگر باید ۳ ولت باشد. (چون سطح مقایسه کننده کمتر از ۱/۳ ولت است)

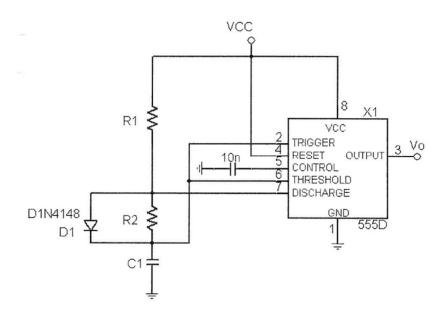
نقش دیود در مدار مشتق گیر چیست؟ حذف پالس های سوزنی مثبت.

if
$$f = 5 \ KHz \rightarrow T = 0.2 \ ms \rightarrow \omega = \frac{2\pi}{T} \rightarrow R_t C_t = \frac{0.2}{2\pi} = 32 \ \mu s$$

 $\rightarrow R_t = 3.2 \ Kohm$, $C_t = 10 \ nF$

بخش دوم:

الف) مدار زیر را به نحوی طرح نمایید تا فرکانس مربعی خروجی 10 KHz و Duty Cycle آن ۲۵٪ باشد.



$$if \ Vcc = 9 \ V \rightarrow V_C(T_1) = V_C(t = \infty) + (V_C(t = 0^+) - V_C(t = \infty))e^{\frac{-T_1}{\tau}}$$

$$\rightarrow \frac{2}{3} Vcc = (Vcc - 0.7) + \left(\frac{1}{3} Vcc - (Vcc - 0.7)\right)e^{\frac{-t}{\tau}} \rightarrow 6$$

$$= 8.3 + (3 - 8.3)e^{\frac{-t}{\tau}} \rightarrow T_1 = R_1C_1 \ln(2.3)$$

$$\rightarrow V_C(T_1 + T_2) = V_C(t = \infty) + \left(V_C(t = 0^+) - V_C(t = \infty)\right)e^{\frac{-t}{\tau}} \rightarrow$$

$$\frac{1}{3} Vcc = 0 + \left(\frac{2}{3} Vcc - 0\right)e^{\frac{-t}{\tau}} \rightarrow 3 = 0 + 6e^{\frac{-t}{\tau}} \rightarrow T_2 = R_2C_1 \ln(2)$$

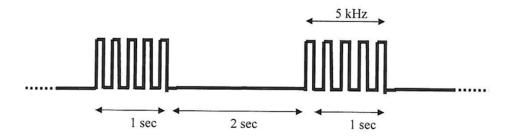
$$if \ f = 10 \ KHz \rightarrow T_1 + T_2 = 0.1 \ ms \rightarrow Duty \ Cycle = 0.25 \rightarrow \frac{T_1}{T_1 + T_2}$$

$$= 0.25 \rightarrow \left[T_1 = 25 \ \mu s\right], T_2 = 75 \ \mu s$$

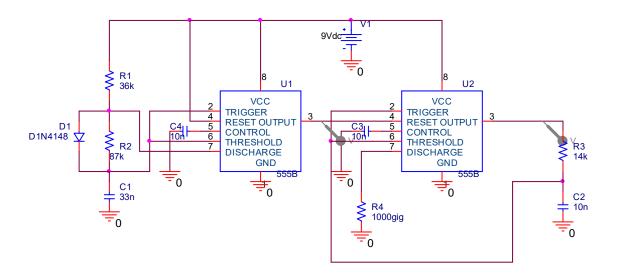
$$\left[C_1 = 10 \ nF\right], R_1 = 3 \ Kohm\right], R_2 = 10.82 \ Kohm$$

بخش سوم:

الف) به کمک دو عدد آیسی ۵۵۵ مداری طرح نمایید تا شکل موج زیر حاصل شود.



مدار به صورت زیر طراحی شده است:



Duty Cycle =
$$\frac{T_1}{T_1 + T_2} = \frac{1}{3} \rightarrow f = \frac{1}{3^m} = \frac{1}{T_1 + T_2} = 0.33 \text{ KHz}$$

in I_{C1} :

$$V_C(T_1) = V_C(t = \infty) + (V_C(t = 0^+) - V_C(t = \infty))e^{\frac{-T_1}{\tau}} \to 6$$

= 8.3 + (3 - 8.3) $e^{\frac{-t}{\tau}} \to T_1 = R_1C_1\ln(2.5)$

$$V_C(T_1 + T_2) = V_C(t = \infty) + (V_C(t = 0^+) - V_C(t = \infty))e^{\frac{-T_2}{\tau}} \rightarrow 3 = 6e^{\frac{-t}{\tau}}$$

 $\rightarrow T_2 = R_2C_1\ln(2)$

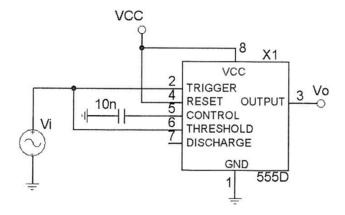
$$T_1=1~ms$$
 , $T_2=2~ms$ \rightarrow $C_1=33~nF$, $R_1=36~Kohm$, $R_2=87~Kohm$

in I_{C2} :

$$T'_1 = R_3 C_2 \ln(2)$$
, $T'_2 = R_3 C_2 \ln(2)$
 $f = 5 \ KHz \rightarrow T'_1 + T'_2 = 0.2 \ ms \rightarrow R_3 C_2 = 144 \ \mu s$
 $\rightarrow C_2 = 10 \ nF$, $R_3 = 14.4 \ Kohm$

بخش چهارم:

الف) مدار زیر به عنوان یک اشمیت تریگر مورد استفاده قرار می گیرد. با بستن مدار و اعمال یک سینوسی با فرکانس KHz و با تغییراتی بین صفر تا Vo-Vi مشخصه Vo-Vi مدار را رسم کنید.



سطوح مقایسه کننده مقادیر $\frac{1}{3}Vcc$ و $\frac{1}{3}Vcc$ درون آیسی با تقسیم مقاومتی درنظر گرفته شده است. Vcc تا زمانی که Vcc و خروجی Vcc است، در این صورت Vcc در حالت Vcc قرار دارد و خروجی Vcc است.

هنگامی که
$$\frac{1}{3}Vcc < V_2 < \frac{2}{3}Vcc$$
 در حالت قبل می ماند.

است. Rest در حالت F.F است، $V_2 > \frac{2}{3} Vcc$ هنگامی که

$$LTP = \frac{1}{3}Vcc$$
, $UTP = \frac{2}{3}Vcc$, $V_{OH} = Vcc$, $V_{OL} = 0$

ب) چگونه میتوان UTP و LTP اشمیت تریگر فوق را تغییر داد؟ توضیح دهید.

می توان پایه شماره ۵ آیسی را به ولتاژ وصل کرد تا به V_{in} و تغییر کند.