

## آزمایشگاه مدارهای تکنیک پالس

نيمسال دوم ۲۰-۰۱

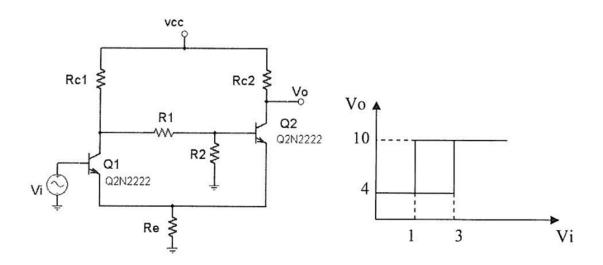
دانشكده مهندسي برق

پیش گزارش آزمایش شماره ۳ – بررسی انواع اشمیت تریگر

تهیه و تنظیم: رضا آدینه پور – ۹۸۱۴۳۰۳

## بخش اول:

الف) طرز کار مدار را توضیح داده و آن را به نحوی طرح کنید که مشحصه ورودی خروجی آن بصورت زیر باشد. همچنین در طراحی در نظر داشته باشید که چنانچه طبقه بعدی با مقاومت ورودی ۱۰ کیلو اهم به خروجی آن متصل گردد، اثر بار گذاری قابل صرف نظر باشد.



UTP مدار بالا اشمیت تریگر نام دارد و نحوه عملکرد آن بدین صورت است که اگر ورودی مدار بیشتر از باشد، سیگنال بر روی  $V_{OH}$  و اگر کمتر از  $V_{OH}$  باشد، روی  $V_{OL}$  فیکس میشود.

$$UTP = 3 V$$

$$LTP = 1 V$$

$$V_{OH} = 10 V$$

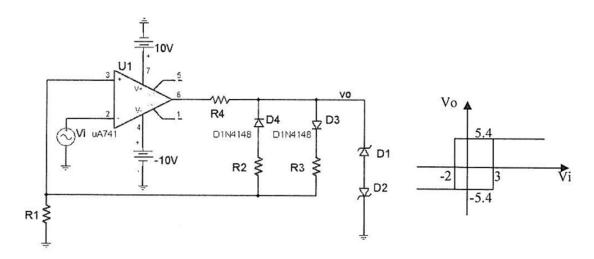
$$V_{OL} = 4 V$$

$$V_{OL}$$
:  $10 - R_{C2}I_C = 4 V \rightarrow R_{C2}I_C = 6 \rightarrow Assume$ :  $\boxed{R_{C2} = 2.2 \, K\Omega} \rightarrow I_C$   
= 2.72 mA  
 $UTP = R_E I_E + V_{\rm g} \times 3 \rightarrow \boxed{R_E = 910 \, \Omega}$ 

$$\begin{split} V_{B2} &= \frac{-i_{c1} \times R_{c1}}{R_{c1} + R_1 + R_2} \times R_{c2} + \frac{Vcc}{R_{c1} + R_1 + R_2} \times R_{c2} \\ V_{B2} &= V_{\pi} + LTP - 0.7 = 0.5 + 1 - 0.7 = 0.8 = \frac{-0.33 \times R_{c1} \times R_{c2} + 10R_2}{R_{c1} + R_1 + R_2} \\ V_{B2} &= UTP - V_{\pi} + V_{BE} = 3.2 \ V = \frac{R_2}{R_2 + R_1 + R_{c1}} \times 10 \ \rightarrow \ \boxed{R_2 = 20 \ K\Omega} \\ &\rightarrow \begin{cases} 0.8R_1 + 7.4R_{c1} = 184 \\ R_1 + R_{c1} = 42.5 \end{cases} \ \rightarrow \ \boxed{R_1 = 22.75 \ K\Omega}, \boxed{R_{c1} = 19.77 \ K\Omega} \end{split}$$

## بخش دوم:

الف) مدار زیر را به نحوی طراحی کنید تا مشخصه  $V_0-V_I$  آن مطابق مشخصه داده شده باشد. چه ملاحظاتی در تعیین مقادیر المانها در نظر میگیرید؟

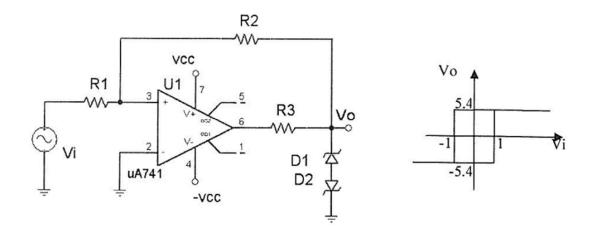


$$\begin{split} V_{OH} &= 5.4 \ V \\ V_O &= V_{OH} \rightarrow V^+ > V^- \rightarrow V^+ > V_i \\ V^+ &= \frac{V_{OH} - 0.7}{R_1 + R_3} \times R_1 = UTP \rightarrow 3 = \frac{4.7}{R_1 + R_3} \times R_1 \end{split}$$

$$\begin{split} V_{O} &= V_{OL} \quad \rightarrow \quad V^{+} < V^{-} \quad \rightarrow \quad V^{+} < V_{i} \\ \frac{V_{OL} + 0.7}{R_{1} + R_{2}} &= R_{1} = LTP \quad \rightarrow \quad -2 = \frac{-4.7}{R_{1} + R_{2}} \times R_{1} \\ if \quad R_{1} &= 10 \; K\Omega \quad \rightarrow \quad R_{3} = 5.6 \; K\Omega \quad \rightarrow \quad R_{2} = 13.53 \; K\Omega \\ \left\{ \frac{10 - 5.4}{R_{4}} < 20 \; mA \quad \rightarrow \quad R_{4} > 220 \; \Omega \right. \\ \left\{ \frac{10 - 5.4}{R_{4}} > 5 + 0.3 \quad \rightarrow \quad R_{4} < 0.867 \; K\Omega \right. \end{split}$$

## بخش سوم:

الف) مدار زیر را به نحوی طراحی کنید تا مشخصه  $V_0 - V_I$  آن به صورت نمایش داده شده باشد.



$$\begin{split} V_{O} &= V_{OH} \rightarrow V^{+} > V^{-} \\ V^{+} &= \frac{V_{i} - V_{OH}}{R_{1} + R_{2}} \times R_{2} + V_{OH} \rightarrow LTP = -V_{OH} \times \frac{R_{1}}{R_{2}} \rightarrow -1 = -5.4 \times \frac{R_{1}}{R_{2}} \\ UTP &= -V_{OL} \times \frac{R_{1}}{R_{2}} \rightarrow 1 = 5.4 \times \frac{R_{1}}{R_{2}} \rightarrow \boxed{R_{1} = 1 \ K\Omega}, \boxed{R_{2} = 5.4 \ K\Omega} \end{split}$$

$$\begin{cases} \frac{10 - 5.4}{R_3} < 20 \, mA \rightarrow R_3 > 230 \, \Omega \\ \frac{10 - 5.4}{R_3} < 5 + 1 \, mA \rightarrow R_3 < 0.76 \, K\Omega \end{cases} \rightarrow \begin{bmatrix} R_3 = 560 \, \Omega \end{bmatrix}$$

ج) چنان چه بخواهیم مشخصه فوق را در جهت افقی به اندازه ۲ ولت به سمت راست شیفت دهیم، چه باید کرد؟

برای شیفت نمودار می توان پلاریته منفی OpAmp را به ولتاژ ۲ ولت متصل کرد.