به نام خدا

آز تکنیک پالس

آزمایش دوم : تبدیل موج مثلثی به سینوسی

حسین شریفی

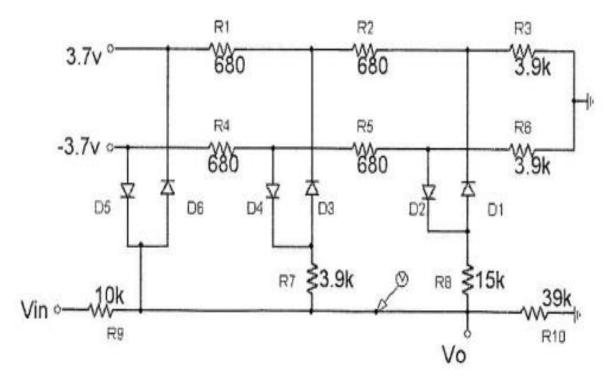
تاريخ ارسال:

14 - - / 17/19

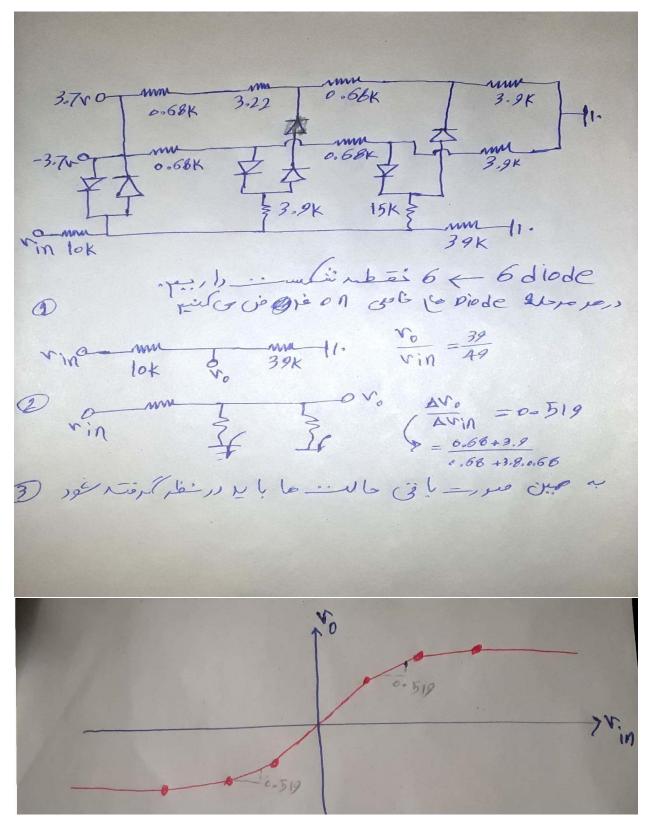
یکی از روش های تبدیل شکل موج مثلثی به سینوسی ، از طریق شکست های دیودی می باشد .

## الف )

مداز شکل (۱) را تحلیل نموده و مشخصه خروجی / ورودی بدست می آوریم .



شكل ١: مدار صورت آزمايش

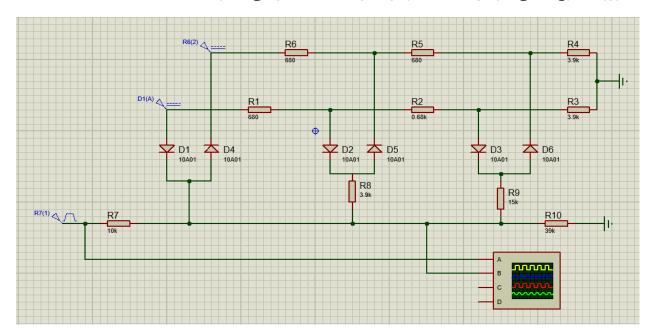


شکل ۲: تحلیل تئوری و رسم مشخصه خروجی ورودی

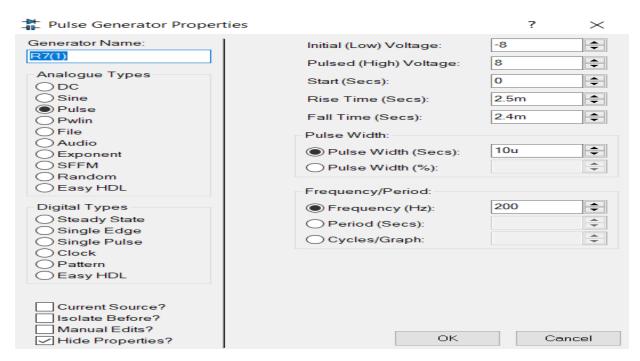
<u>(</u>ب

مدار شکل (۱) را شبیه سازی می کنیم.

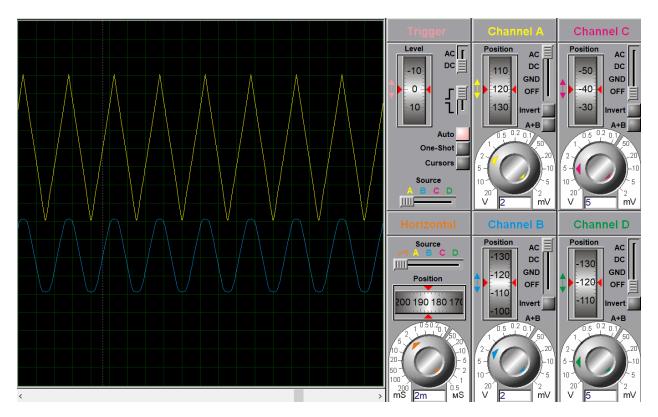
(به ورودی موج مثلثی با ولتاژ 16Vp\_p و فرکانس 200Hz اعمال می کنیم .)



شکل ۳: مدار شبیه سازی شده در نرم افزار



شکل ۴: تنظیمات موج مثلثی ورودی



شکل ۵: شکل موج ورودی (رنگ زرد) و خروجی (رنگ آبی)

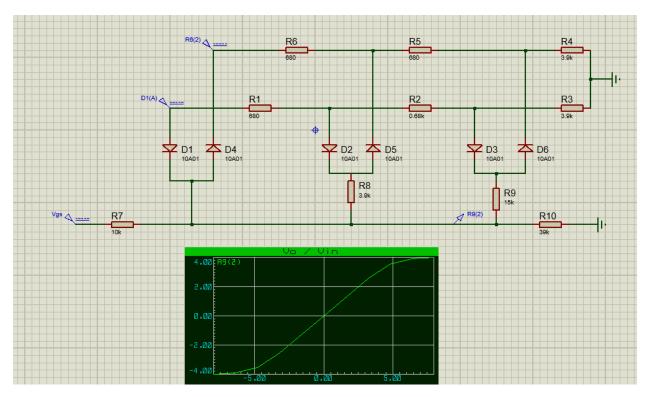
با توجه به شکل (۵) دامنه شکل موج خروجی به صورت زیر بدست می آید .

 $Vom = 2 \times 2 = 4V$ 

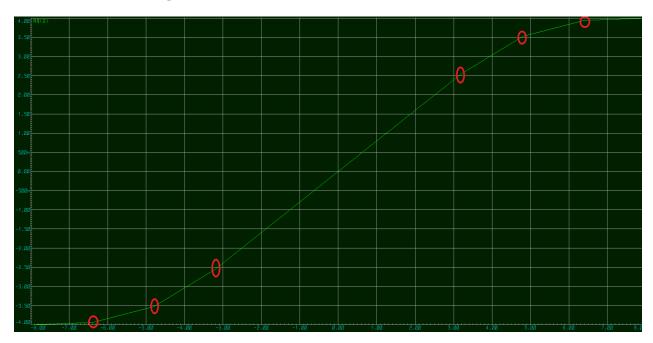
باتوجه به شکل (۵) خروجی به شکل موج سینوسی نزدیک شده است . اما انتظار داریم THD بالایی داشته باشد .

جهت كاهش THD بايد از نقاط شكست بيشترى با اضافه كردن ديود استفاده كنيم .

در ادامه مشخصه خروجی بر حسب ورودی در نرم افزار بدست می آوریم .



شکل ۶: تغیرات ایجاد شده در نرم افزار جهت رسم مشخصه خروجی / ورودی



شکل ۷: مشخصه خروجی بر حسب ورودی

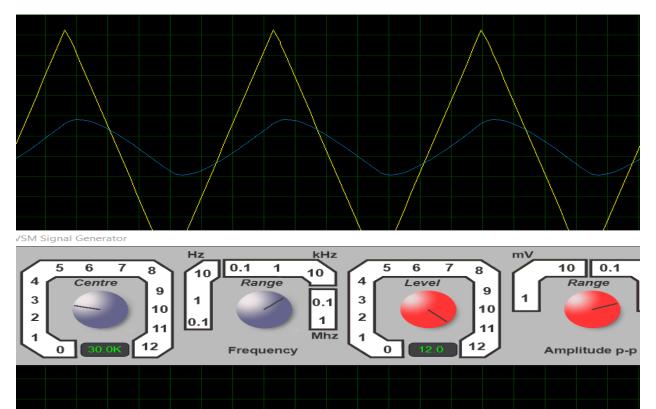
با توجه به شكل (٧) كاملا مشخص است كه ۶ نقطه شكست داريم .



-4V < vin < +8V همچنین با توجه به شکل (۷) با تغییر ورودی در بازه V < Vin < +8V همچنین با توجه به شکل د. Vo < +4V

( ১

با استفاده از سیگنال ژنراتور فرکانس ورودی را افزایش داده و تغیرات شکل موج خروجی مشاهده می کنیم .



شکل  $\Lambda$  : شکل موج ورودی و خروجی با فرکانس ورودی 30 KHz

با توجه به شکل (۸) با افزایش فرکانس ورودی ، شکل موج خروجی آنچنان شباهتی به شکل موج سینوسی ندارد ؛ پس از این مدار نمی توان در فرکاسن های بالا بهره برد .

این اتفاق به دلیل تاخیر ذاتی دیود می باشد ؛ چرا که مدت زمان ناچیزی طول می کشد تا دیود از ناحیه قطع به فعال یا بالعکس رود و با افزایش فرکانس این زمان فراهم نمی شود .

برای رفع مشکل در فرکانس های میانی میتوان از دیود های سریع تر استفاده کرد و در فرکانس های بالا می توان با افزایش دیود ها نقاط شکست افزایش داد و اثر هارمونیک های دوم و سوم در خروجی کاهش داد .