



آزمایشگاه الکترونیک ۳

۵۲۱۰

۶۰۰

آزمایش شماره ۱

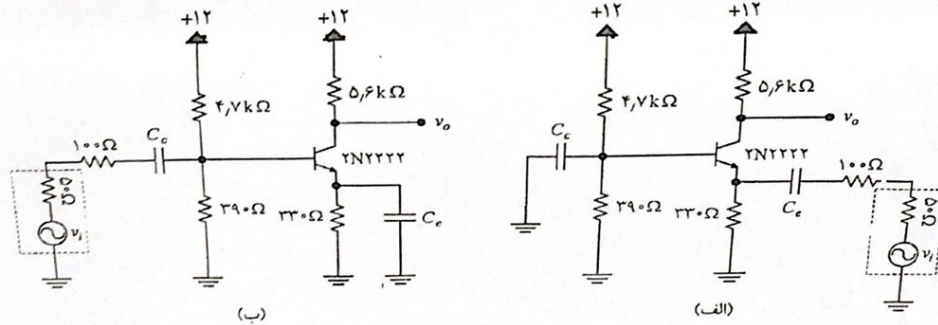
مقایسه پاسخ فرکانسی تقویت کننده های C.B. و C.E.

مدارهای نشان داده شده در شکل های ۱-۲ (الف) و ۱-۲ (ب) را در نظر بگیرید. این دو مدار از هر نظر شبیه به هم هستند با این تفاوت که در مدار شکل ۱-۲ (الف) سیگنال از طریق آمپتر و در شکل ۱-۲ (ب) سیگنال از طریق بیس به تقویت کننده وارد می شود. در واقع مدار شکل ۱-۲ (الف) در آرایش C.B. و مدار شکل ۱-۲ (ب) در آرایش C.E. کار می کند. همانطور که می دانیم پهنای باند یک تقویت کننده بیس مشترک معمولاً بسیار بهتر از یک تقویت کننده آمپتر مشترک است، اما با این حال انتظار داریم که حاصل ضرب بهره در پهنای باند هر دو مدار تقریباً یکسان باشد. مراحل زیر را به ترتیب انجام دهید.

(الف) خازنهای C_e و C_c را به گونه ای طراحی کنید که مدار دارای یک قطب غالب فرکانس پایین در $f_L = 100\text{Hz}$ باشد. (طراحی از طریق آزمون و خطا و شبیه سازی مورد قبول نیست و باید محاسبات لازم انجام شود.)

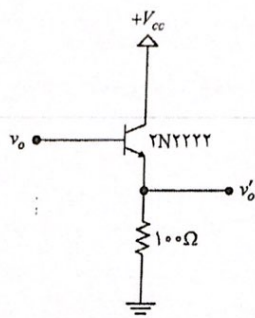
(ب) هر دو مدار را شبیه سازی کنید و بهره و ولتاژ و پهنای باند هر یک را به دست آورید. حاصل ضرب بهره در پهنای باند هر دو مدار را محاسبه و با هم مقایسه کنید. چه نتیجه ای از این شبیه سازی می گیرید؟ آیا فرکانس قطع پایین با مقدار مطلوب مطابقت دارد؟

(ج) این دو مدار را در آزمایشگاه پیاده سازی کرده و بهره و ولتاژ، فرکانس قطع پایین و فرکانس قطع بالای هر یک را با اندازه گیری به دست آورید و با نتایج حاصل از شبیه سازی مقایسه کنید (در آزمایشگاه نیازی به قرار دادن مقاومت های ۵۰ اهمی نیست).



شکل ۱-۲

تذکره: برای اندازه گیری فرکانس قطع بالای مدارهای نشان داده شده در شکل های ۱-۲ (الف) و (ب) از مدار نشان داده شده در شکل ۲-۲ استفاده کنید. دلیل استفاده از این مدار برای اندازه گیری پاسخ فرکانسی چیست؟ توصیه می شود در آزمایش فوق فرکانس قطع بالا را یک بار با استفاده از مدار نشان داده شده در شکل ۲-۲ و بار دیگر بدون استفاده از آن اندازه گیری نمایید تا تاثیر این مدار در اندازه گیری فرکانس قطع بالا مشخص شود.



شکل ۲-۲

$$A_v = 55$$

$$f_L = 116 \text{ Hz}, f_H = 9194 \text{ mHz}$$

$$C_b = C_c = 10 \mu\text{F}, C_1 = 10 \mu\text{F}$$

$$R_1 = 15 \text{ k}, R_2 = 2 \text{ k}, R_3 = 2 \text{ k}$$

$$R_E = 10 \text{ k}, R_C = 1 \text{ k}$$

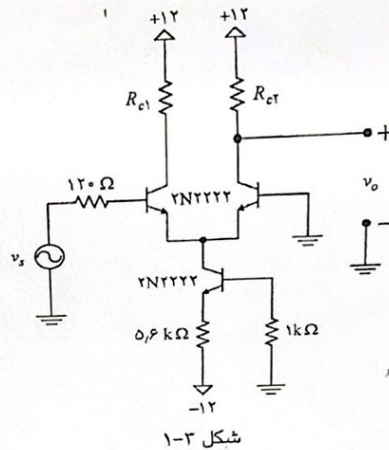
آزمایش شماره ۲ باسخ فرکانسی تقویت کننده تفاضلی

همانطور که می دانیم در تقویت کننده های تفاضلی اگر المانهای مدار به درستی انتخاب شده باشند در آن صورت با حذف مقاومت موجود بر روی یکی از کلکتورها پاسخ فرکانسی تقویت کننده بهبود قابل ملاحظه ای خواهد یافت. برای این منظور تقویت کننده تفاضلی نشان داده شده در شکل ۱-۳ را در نظر بگیرید و مراحل زیر را به ترتیب انجام دهید.

الف) ابتدا مدار شکل ۱-۳ را با مقادیر $R_{C1} = R_{C2} = 820 \Omega$ شبیه سازی کنید و پهنای باند تقویت کننده و بهره فرکانس میانی را به دست آورید (در موقع شبیه سازی، مقاومت درونی سیگنال ژنراتور فراموش نشود). سپس، مدار را در آزمایشگاه پیاده سازی کرده و پهنای باند و بهره فرکانس میانی آن را با اندازه گیری به دست آورید و با نتایج حاصل از شبیه سازی مقایسه کنید. حاصل ضرب بهره در پهنای باند تقویت کننده در این حالت چقدر است؟

ب) بند (الف) را بار دیگر با $R_{C2} = 820 \Omega$ و $R_{C1} = 0$ تکرار کنید و نتایج به دست آمده در این حالت را با نتایج قسمت قبل مقایسه نمایید.

تذکره: برای اندازه گیری پاسخ فرکانسی مدار در آزمایشگاه از مدار نشان داده شده در شکل ۲-۲ استفاده کنید.



الف) تشخیص رانست به ۰/۷

$$V_{max} = 3/20 \text{ V}$$

آخرین فرکانس که $V_{max} = 3/20$ (با گزینش رانست در فرکانس) 900 kHz (با برآورد به انت می کند)

$$f_H = 1/9 \text{ mHz}$$

$$f_H = 2/24 \text{ mHz} = 3/20 \times 1/7$$

از رانست عملی به ۲/۸۸ رسیدیم که در (به دلیل فازهای بار رانست)

$$f_{max} = 2/199 \text{ mHz}$$

$$f_L = 100 \text{ mHz} \text{ (فازهای کویلا و رانست)}$$

$$BW = 1/9 \text{ mHz}$$

$$A_v = \frac{3/20}{14 \text{ mV}} = 228$$

$$A_v \times BW = \text{عدد ثابت}$$

بیشترین ورودی

بی تاثیر است

آزمایش شماره ۳

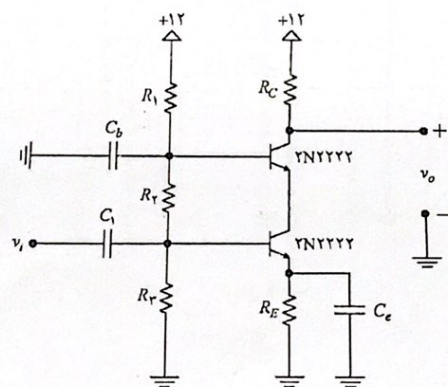
طراحی تقویت‌کننده پهن باند (۱)

برای رسیدن به تقویت‌کننده‌هایی با پهنای باند نسبتاً بزرگ معمولاً از آرایشهای کسکید استفاده می‌شود. هدف از این آزمایش طراحی و پیاده‌سازی یک تقویت‌کننده کسکید CE+CB است. برای این منظور مراحل زیر را به ترتیب انجام دهید.

الف) در تقویت‌کننده کسکید نشان داده شده در شکل ۱-۳ عناصر مدار را با هدف رسیدن به $f_L = 100 \text{ Hz}$ ، $f_H = 10 \text{ MHz}$ و بهره فرکانس میانی ۷۰ (و نه بیشتر!) طراحی کنید. پاسخ فرکانسی مدار را با استفاده از نرم‌افزار دلخواه شبیه‌سازی کنید و در صورت لزوم، مقادیر المانها را برای رسیدن به نتیجه مطلوب تغییر دهید. در موقع طراحی و شبیه‌سازی، مقاومت درونی منبع سیگنال (سیگنال ژنراتور) را برابر با ۵۰ اهم در نظر بگیرید.

ب) مدار را در آزمایشگاه پیاده‌سازی کرده و فرکانس قطع بالا و پایین و بهره فرکانس میانی مدار را اندازه‌گیری کنید و با مقادیر به دست آمده از شبیه‌سازی مقایسه کنید. علت بروز اختلاف بین مقادیر اندازه‌گیری شده و نتایج حاصل از شبیه‌سازی را در چه می‌دانید؟

تذکره: برای اندازه‌گیری پاسخ فرکانسی مدار در آزمایشگاه از مدار نشان داده شده در شکل ۲-۲ استفاده کنید.



شکل ۱-۳

آزمایش شماره ۴

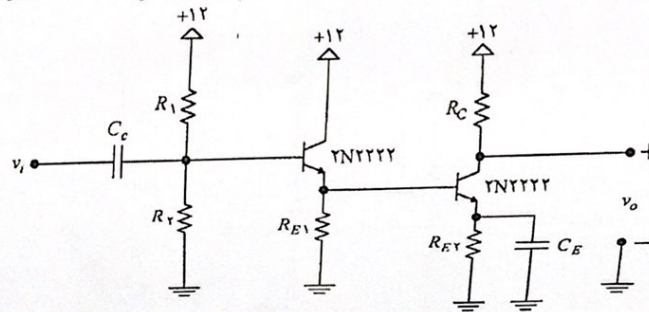
طراحی تقویت کننده پهن باند (۲)

یک روش دیگر برای ساختن تقویت کننده های پهن باند استفاده از ترکیب CC+CE مطابق شکل ۱-۴ است. برای این منظور مراحل زیر را به ترتیب انجام دهید.

الف) در تقویت کننده کسکید نشان داده شده در شکل ۱-۴ عناصر مدار را با هدف رسیدن به $f_L = 100 \text{ Hz}$ ، $f_H = 8 \text{ MHz}$ و بهره فرکانس میانی ۵۰ (و نه بیشتر!) طراحی کنید. پاسخ فرکانسی مدار را با استفاده از نرم افزار دلخواه شبیه سازی کنید و در صورت لزوم، مقادیر المانها را برای رسیدن به نتیجه مطلوب تغییر دهید. در موقع طراحی و شبیه سازی، مقاومت درونی منبع سیگنال (سیگنال ژنراتور) را برابر با ۵۰ اهم در نظر بگیرید.

ب) مدار را در آزمایشگاه پیاده سازی کرده و فرکانس قطع بالا و پایین و بهره فرکانس میانی مدار را اندازه گیری و با مقادیر به دست آمده از شبیه سازی مقایسه کنید. علت بروز اختلاف بین مقادیر اندازه گیری شده و نتایج حاصل از شبیه سازی را در چه می دانید؟

تذکره: برای اندازه گیری پاسخ فرکانسی مدار در آزمایشگاه از مدار نشان داده شده در شکل ۲-۲ استفاده کنید.



شکل ۱-۴

آزمایش شماره ۵

نوسان ساز پل وین

مدار یک نوسان ساز پل وین در شکل ۱-۵ نشان داده شده است. در این مدار، فرکانس نوسان از رابطه

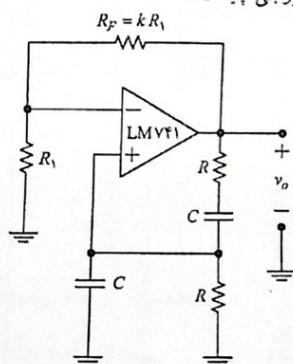
$$\omega = \frac{1}{RC}$$

به دست می آید و شرط لازم برای ایجاد نوسان نیز عبارت است از $k = \frac{R_F}{R_1} > 2$.

الف) اجزای مدار را به گونه ای طراحی کنید که نوسانی با فرکانس 10kHz در خروجی ایجاد شود. برای اطمینان از نوسان مدار می توانید به جای R_F از یک پتانسیومتر استفاده کنید. تغذیه آپ امپ را نیز برابر با ± 10 ولت در نظر بگیرید. با انجام شبیه سازی، درست بودن طراحی را بررسی کنید.

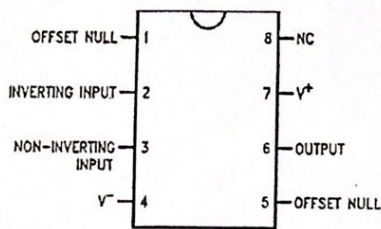
ب) مدار را در آزمایشگاه پیاده سازی کنید. با افزایش مقدار R_F چه تغییری در شکل موج خروجی ایجاد می شود؟ این پدیده را چگونه می توان توجیه کرد؟

ج) انگشت خود را به خازنهای مدار نزدیک کنید و همزمان تغییرات شکل موج خروجی را بر روی اسیلوسکوپ مشاهده نمایید. دلیل تغییرات ایجاد شده در شکل موج خروجی چیست؟



شکل ۱-۵

تذکر: پایه های آی سی LM741 در شکل ۲-۵ نشان داده شده است.



شکل ۲-۵

آزمایش شماره ۶ نوسان ساز تفاضلی

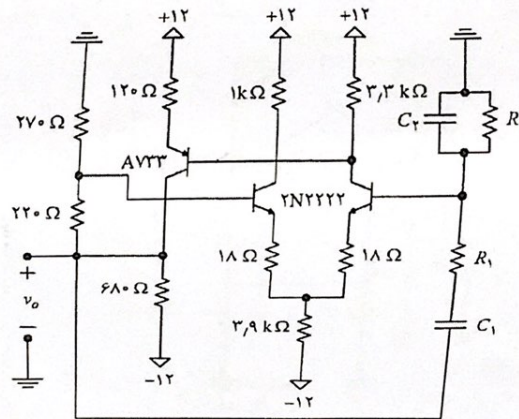
نوسان ساز تفاضلی RC نشان داده شده در شکل ۱-۶ قابلیت ایجاد نوسانات سینوسی در محدوده فرکانسی ۱Hz تا ۶MHz را دارد. در اینجا داریم $C_1 = C_2 = C$ و $R_1 = R_2 = R$.

(الف) با استفاده از رابطه $f = \frac{1}{2\pi RC}$ مقادیر R و C را برای ایجاد نوسانی با فرکانس ۵MHz محاسبه کنید.

(ب) مدار را با استفاده از مقادیر محاسبه شده در بند (الف) شبیه سازی کرده و نتایج را با مقادیر مورد نظر مقایسه کنید.

(ج) مدار را پیاده سازی کرده و نوسان ایجاد شده را بر روی اسیلوسکوپ مشاهده کنید. فرکانس نوسان ایجاد شده را با استفاده از اسیلوسکوپ اندازه گیری نمایید و با مقدار محاسبه شده مقایسه کنید. چند درصد خطا وجود دارد؟ علت آن را در چه می دانید؟ اگر از درستی اتصالات مدار مطمئن هستید اما با این حال مدار نوسان نمی کند مقدار مقاومت ۲۲۰ اهمی را افزایش دهید. برای این منظور می توانید به جای این مقاومت از یک پتانسیومتر یک کیلو اهمی استفاده کنید.

(د) انگشت خود را به خازن C_1 یا C_2 نزدیک و همزمان شکل موج خروجی را مشاهده کنید. چه اتفاقی می افتد؟ چرا؟



شکل ۱-۶

آزمایش شماره ۷ نوسان ساز سه فاز

منظور از نوسان ساز سه فاز، نوسان سازی است که می تواند سه موج سینوسی هم دامنه با اختلاف فاز 120° نسبت به هم تولید کند. از این نوع نوسان ساز برای تولید سیگنالهای کنترلی در سیستمهای قدرت استفاده می شود. یک نمونه مدار نوسان ساز سه فاز در شکل ۷-۱ نشان داده شده است. در اینجا فرکانس نوسان از معادله

$$f = \frac{\sqrt{3}}{2\pi R_F C}$$

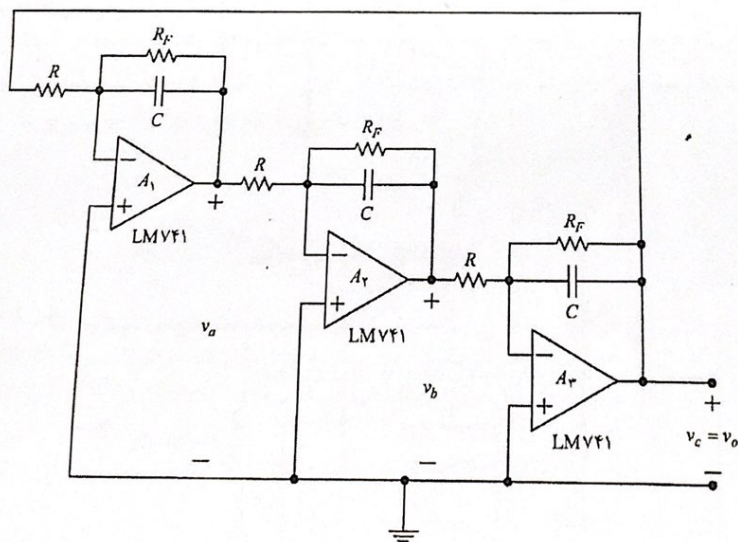
به دست می آید. شرط لازم برای شروع نوسان نیز عبارت است از $R_F > 2R$. در صورت کارکرد صحیح مدار بین ولتاژهای v_a و v_b و v_c دو به دو 120° اختلاف فاز وجود خواهد داشت.

الف) عناصر مدار را به گونه ای محاسبه کنید که مدار با فرکانس تقریبی 6 kHz نوسان کند. با انجام شبیه سازی، درستی طراحی را بررسی کنید. تغذیه آپ امپها را در موقع شبیه سازی برابر با ± 10 ولت در نظر بگیرید.

ب) مدار را پیاده سازی کرده و ولتاژهای v_a ، v_b و v_c را دو به دو بر روی اسیلوسکوپ مشاهده و اختلاف فاز بین آنها را به طور تقریبی اندازه گیری کنید.

ج) فرکانس واقعی نوسان چقدر است؟ علت خطای موجود در فرکانس نوسان مدار چیست؟

د) انگشت خود را به خازنهای مدار نزدیک کرده و تغییر ایجاد شده در موجهای سینوسی را بر روی اسیلوسکوپ مشاهده کنید. علت بروز این پدیده چیست؟



شکل ۷-۱

آزمایش شماره ۸ نوسان ساز کوپیتس

مدار یک نوسان ساز کوپیتس در شکل ۸-۱ نشان داده شده است. در این شکل به جای مقاومت های R_1 و R_2 می توانید از یک مالتی ترن $10k\Omega$ استفاده کنید. در این صورت پیچ مالتی ترن را به گونه ای تنظیم کنید که R_2 تقریباً برابر با 700Ω شود (در صورت عدم بروز نوسان این مقدار را کمی تغییر دهید). اگر مدار به درستی پسته شده باشد یک موج تقریباً سینوسی شکل را در خروجی مشاهده خواهید کرد. فرکانس نوسان این نوسان ساز از فرمول

$$f = \frac{1}{2\pi \sqrt{L \frac{C_1 C_2}{C_1 + C_2}}}$$

به دست می آید.

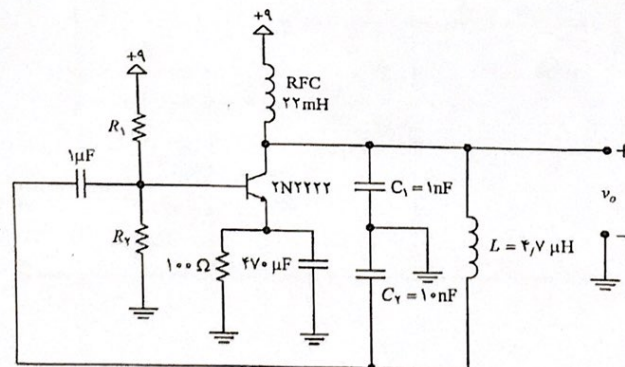
مراحل زیر را به ترتیب دنبال کنید:

الف) مدار را پیاده سازی کرده و فرکانس موج سینوسی خروجی را با استفاده از اسیلوسکوپ اندازه گیری کنید. همچنین، مدار را شبیه سازی کرده و نتیجه را با فرکانس به دست آمده از اندازه گیری مقایسه کنید.

ب) نقش خازن $1\mu F$ در این مدار چیست؟ این خازن را از مدار برداشته و با اندازه گیری ولتاژ پایه های ترانزیستور تعیین کنید که تقویت کننده در چه کلاسی بایاس شده است.

ج) قبلاً دیدیم که در نوسان سازهای RC با نزدیک کردن انگشت دست به المانهای مدار تانک گاهی سیگنال خروجی شدیداً دستخوش تغییر می شود. در این مدار نیز انگشت دست خود را به المانهای مدار تانک نزدیک و تغییرات سیگنال خروجی را مشاهده کنید. آیا تغییرات سیگنال خروجی به همان شدت نوسان سازهای RC است؟ چه نتیجه ای می گیرید؟

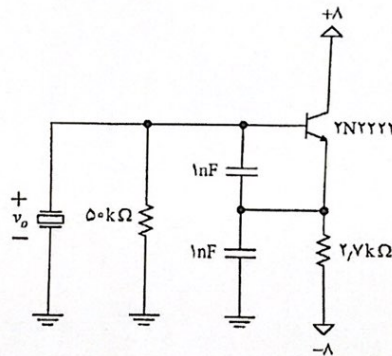
د) یک پتانسیومتر $1k\Omega$ را به عنوان بار به خروجی مدار اضافه کنید. تحقیق کنید که با کاهش مقاومت بار سرانجام نوسان قطع خواهد شد. به ازای چه مقداری از مقاومت بار، نوسان خروجی قطع می شود؟



شکل ۸-۱

آزمایش شماره ۹ نوسان ساز کریستالی

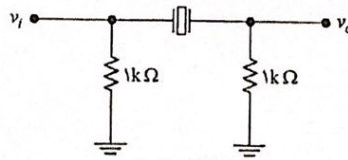
- شکل ۹-۱ مدار یک نوسان ساز کریستالی را نشان می دهد که در آن کریستال می تواند از نوع ۲ یا ۴ مگاهرتزی (یا هر فرکانس دیگری در همین حوالی) انتخاب شود. این مدار را پیاده سازی کنید و به پرسشهای زیر پاسخ دهید.
- الف) ولتاژ v_o را بر روی اسیلوسکوپ مشاهده و فرکانس نوسان را اندازه گیری کنید. ولتاژ بیس و امپتر را نیز نسبت به زمین مشاهده نمایید.
- ب) در هر مدار نوسان ساز باید یک فیدبک مثبت وجود داشته باشد. توضیح دهید که در اینجا فیدبک مثبت از چه مسیری فراهم می شود. امتحان کنید که آیا با قطع کردن مسیر فیدبک مثبت، نوسان قطع می شود یا نه؟
- ج) در نوسان سازهای کریستالی با سری کردن یک خازن کوچک با کریستال می توان فرکانس نوسان را کمی تغییر داد. یک خازن 100 pF با کریستال سری کرده و درستی این گفته را تحقیق کنید.



شکل ۹-۱

فیلتر میان گذر کریستالی

با استفاده از کریستال می توان فیلترهایی با پاسخ فرکانسی بسیار تیز (موسوم به فیلتر ناچ) را طراحی و پیاده سازی کرد. یک نمونه از چنین فیلترهایی در شکل ۹-۲ نشان داده شده است. این مدار را پیاده سازی کنید و فرکانس سیگنال ورودی را در حوالی فرکانس کریستال تغییر دهید و همزمان شکل موج سیگنال خروجی را بر روی اسیلوسکوپ مشاهده کنید. چه اتفاقی می افتد و چرا؟



شکل ۹-۲

تذکره: در صورتی که مدار رفتاری همانند فیلتر ناچ از خود نشان نداد با استفاده از سیگنال ژنراتوری با پله های فرکانسی کوچکتر آزمایش را تکرار کنید.