## دانشگاه صنعتی شاهرود دانشکده برق

آزمون مجازی درس «اصول طراحی سیستمهای FPGA/ASIC» \_ دی ۱۳۹۹

## سوال دوم گروه دوم

- ۱\_پاسخها کاملا واضح و خوانا باشند.
- ۲ ـ در طول مدت آزمون هیچ پیام یا فایلی در گروه ارسال نشود.
  - ٣\_ آزمون متن باز است.
  - ۴\_ كدها كامل و همراه با توضيحات باشند.
- ۵\_ هر ابهامی بود خودتان فرض مناسبی را در نظر گرفته و مساله را حل کنید. لذا در طول آزمون سوال نفرمایید.
- على از اتمام مهلت آزمون تمام عكسها از پاسخنامه خود را بايد (فقط به خصوصي بنده) ارسال كرده باشيد؛
  حالا تمام عكسها را داخل يك فايل pdf قرار داده و آن را به خصوصي بنده ارسال كنيد. اين فايل pdf اشكالي ندارد
  كه بعد از اتمام مهلت آزمون ارسال شود اما در اولين فرصت ممكن ارسال شود.
  - ۷\_ <mark>پاسخهای مشابه مشمول کسر یا حذف نمره می شوند.</mark>

 $Y_-$  با استفاده از مفهوم تابع و بسته، کدی برای تبدیل کد باینری به کد one-hot بنویسید. عملوند ورودی از نوع std\_logic\_vector و N\_- بیتی است. کد شما مقدار باینری موجود در این عملوند را به کد one-hot تبدیل کرده و در عملوند خروجی که از نوع std\_logic\_vector (با طول مناسب) است، نمایش می دهد. یک نمونه از روش کار و تبدیل کد باینری به کد one-hot در مثال زیر برای یک عملوند  $Y_-$  بیتی نشان داده شده است. کد شما باید قابلیت عام داشته باشد (یعنی برای ورودی با هر طول دلخواهی بتواند درست کار کند). در داخل تابع خود چک کنید که تمام بیتهای عملوند ورودی مقدار مُجاز  $Y_-$  به خود گرفته باشند.

کد باینری ۳_بیتی	کد one-hot متناظر
000	00000001
001	00000010
010	00000100
011	00001000
100	00010000
101	00100000
110	01000000
111	10000000